



TI TECH DAY BRASIL - 2011

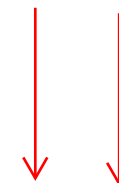


Tech Day: São Paulo - 31 de Agosto, 2011 – a partir das 08:00 h

	Sala Cidade Jardim Power	Sala São Paulo Interface, Clocks e Micros	Sala Jardim Europa Wireless	Sala Ibirapuera Hands-On Workshops	Sala Moema Hands-On Workshops
8:30 - 9:10 9:10 - 9:20	Registro & Café de Boas Vindas/ Show Case de Parceiros - Sala Jardim Paulista Abertura do Evento: Antonio Motta – Diretor Geral da Texas América do Sul				
Sessão 1 9:30 - 11:00	Entendendo o recurso DDPM (Battery Charger Dynamic Power Path Management) na melhoria do aproveitamento de baterias	Soluções de Interface Texas Instruments: Abrindo portas para a conectividade (em Português)	Projetando RF: Conceitos básicos, ferramentas, como iniciar e como evitar erros comuns neste tipo de projeto (em Português)	Apresentando o Code Composer Studio v5 - Parte 1 (em Português)	Criando projetos de USB de formar simples com os microcontroladores MSP430™ : USB no MSP430x55xx - Parte 1
11:00 - 11:30	Intervalo / Show Case de Parceiros				
Sessão 2 11:30- 13:00	Limite de frequência de chaveamento para conversores DC/DC de ampla faixa de entrada	Entendendo o básico de Clock: As Capacidades e limitações de geração de frequência, conhecendo Jitter e necessidade de Phase Noise	Projetando RF de baixo consumo: Ferramentas para auxílio de configuração e testes de seus produtos RF	Apresentando o Code Composer Studio v5 - Parte 2 (em Português)	Criando projetos de USB de formar simples com os microcontroladores MSP430™ : USB no MSP430x55xx - Parte 2
13:00 - 14:30	Almoço / Show Case de Parceiros				
Sessão 3 14:30 - 16:00	FRAM de consumo Ultra-baixo (em Português)	MAVRK: A mais rápida plataforma para protótipos da Texas Instruments	Adicionando tecnologia Bluetooth® às plataformas de microcontroladores embarcados da Texas Instruments	Conhecendo o poder da plataforma de processamento C6-Integra™ DSP + ARM - Parte 1	Projetando com Linux na BeagleBoard-XM - Parte 1 (em Português)
16:00-16:30	Coffee Break / Show Case de Parceiros				
Sessão 4 16:30-18:00	Técnicas de Projeto analógico de baixo custo para sistemas de balança de precisão	Apresentando o novo Stellaris® ARM® Cortex™-M4F	Projetando wireless: Projete de forma simples usando módulos	Conhecendo o poder da plataforma de processamento C6-Integra™ DSP + ARM - Parte 2	Projetando com Linux na BeagleBoard-XM - Parte 2 (em Português)

Palestras e Hands On sem indicação de idioma serão apresentadas em Inglês, sem tradução simultânea.

Todas as Palestras de Power, wireless, interface, clocks e micros são gratuitas. Hands On / Workshops têm custo de R\$ 94,00, pagos em inscrição prévia.





Texas Instruments

Tech Day: São Paulo - Agosto 31, 2011

Temas, Palestrantes e Resumos

Temas	Palestrante	Resumo
Tema 1 - Power		
Entendendo o recurso DDPM (Battery Charger Dynamic Power Path Management) na melhoria do aproveitamento de baterias	Robert Taylor	Voce já ouviu o termo DPPM quando se fala sobre carregadores de bateria, mas não sabe exatamente o que significa? Esta apresentação explicará detalhadamente o que é o DPPM. Voce entenderá as desvantagens no carregamento quando DPPM não é utilizado e a necessidade deste recurso. Mostrará como o DPPM protege e permite aos clientes operar seus produtos enquanto eles estão carregando a bateria e como melhorar o desempenho dela. Você irá aprender diversas topologia de DPPM e as vantagens e desvantagens de cada uma. Poderá usar essas informações para melhor entender as necessidades de seus clientes em carregamento de bateria e poder ajudá-los na escolha da melhor solução de carga.
Limite de frequência de chaveamento para conversores DC/DC de ampla faixa de entrada	Robert Taylor	Esta apresentação abordará a barreira encontrada em um projeto de Fontes de Alimentação com base na frequência de chaveamento. Três exemplos serão estudadas usando o TPS54160, discutindo os dilemas entre tamanho, eficiência, custo e desempenho.
FRAM de consumo Ultra-baixo	Marcelo Williams	FRAM (Ferroelectric Random Access Memory) é a próxima geração de tecnologia de memória não-volátil para microcontroladores embarcados de ultra baixo consumo. Tem alta velocidade de acesso (como DRAM), número de gravação praticamente ilimitado (> 1.014 ciclos) e ultra-baixo consumo de energia que beneficia tanto os desenvolvedores como usuários finais. Esta apresentação irá descrever o novo MSP430FR57xx da família FRAM e os recursos por trás desta recém lançada tecnologia de memória integrada. A capacidade da FRAM de funcionar como memória universal facilita a vida de projetistas, reduzindo o tempo de projeto (Lançamento mais rápido no mercado) e os custos. Além disso, a FRAM pode ser usada em diversas novidades de ultra-baixo consumo como aplicações que não usam baterias e sensores inteligentes.
Técnicas de Projeto analógico de baixo custo para sistemas de balança de precisão	Tom Hendrick	Medições por ponte de Wheatstone são amplamente utilizadas em medidores de pressão e peso. Sensores geralmente fornecem um sinal muito pequeno e requerem um ganho de sinal muito alto para conseguirem uma medição e ruído adequados. Devido essa alta amplificação envolvida, estes sistemas podem ser muito suscetíveis a EMI. Alcançar uma medição precisa e com baixo ruído para sistemas de custo extremamente baixo requer um cuidado especial quando consideramos as práticas de projeto e layout. Esta apresentação irá fornecer informações detalhadas sobre a realização de um projeto e layout com o menor custo possível para um sistema de balanças de alta precisão, usando os conversores AD de baixo-custo da Texas Instruments ADS1231 e ADS1232. Esquemas e informações de layout serão fornecidos juntamente com os resultados experimentais comparando diferentes metodologias de montagem de projeto.
Tema 2 - Interface, Clocks e Micros		
Soluções de Interface Texas Instruments: Abrindo portas para a conectividade	Marcelo Medeiros	Esta apresentação irá demonstrar de forma prática como as soluções da Texas Instruments para Interfaces como interface serial ou isolada, USB, Hot Swap, Led driver, Tradutor de nível de tensão e muitos outros, irão facilitar a conexão com processadores DSP ou Microcontroladores para seus vários periféricos.

<p>Entendendo o básico de Clock: As Capacidades e limitações de geração de frequência, conhecendo Jitter e necessidade de Phase Noise</p>	<p>Robert Schreiber</p>	<p>Selecionar um Clock driver para um sistema constituído de único ou múltiplos CIs é uma tarefa simples quando apenas uma única frequência de um oscilador ou um cristal é necessário - bastando selecionar a frequência, a tolerância e a sinalização de nível. Mas quando um sistema se torna mais sofisticado isso pode exigir um clock driver para suportar os vários CIs digitais e analógicos, tornando as coisas um pouco mais complicadas. Como requisitos adicionais entram em jogo, isso pode se tornar frustrante quando as especificações dos receptores não correspondem explicitamente com as do clock driver. Alguns requisitos são muito óbvios, como fonte de tensão, atraso de propagação, faixa de temperatura, etc ... Enquanto outros, tais como jitter, pulse skew ou duty cycle, tempo de subida e descida e dissipação de energia pode ter aplicação e configurações dependentes. Até mesmo para clock drivers programável, geração de frequência e / ou número de jitter pode ser um pouco ambíguo. Se tivermos um conhecimento básico de Clock drivers, parâmetros típicos associados a eles e as necessidades do sistema, então será mais fácil encontrar uma solução de clocking correto para nossos os clientes. Clock drivers podem ser Phase Locked Loop (PLL) baseado no buffer, simples (não-PLL) circuito de distribuição de Clock, gerador de clock, limpador de jitter ou de um sintetizador. Um Clock driver pode fazer o processamento de sinais bem como a multiplicação (inteira ou fracionada) e divisão de frequência, distribuição, tradução de nível, controle de skew, eliminação de ruído, etc. Esta apresentação abordará a explicação básica de classificação de clock, definições comuns de parâmetros, os vários níveis de sinalização envolvidos em uma distribuição de clock, terminações mais comuns e como um PLL contribui em termos de adição de jitter ou limpeza. A apresentação também descreverá as capacidades e limitações do Clock driver em termos de geração de frequência, configuração dependente, variação ruído / jitter e como os dispositivos podem produzir frequências de clock e baixo jitter para atender os requisitos do sistema, por exemplo.</p>
<p>MAVRK: A mais rápida plataforma para protótipos da Texas Instruments</p>	<p>Ed Fullman</p>	<p>Uma introdução ao MAVRK (Modular and Versatile Reference Kit) Um sistema de abordagem para construção de protótipos analógicos, Power e EP, poupando tempo de projeto e reduzindo o riscos. Esta apresentação irá abranger uma revisão da MAVRK Motherboard, módulos, exemplos de códigos, Interface de software (GUI) e equipamentos finais. A sessão será encerrada com uma demonstração ao vivo.</p>
<p>Apresentando o novo Stellaris® ARM® Cortex™-M4FF</p>	<p>Ron Birkett</p>	<p>Esta sessão fará uma análise detalhada do novo Microcontrolador da Texas Instruments da Família Stellaris® ARM® Cortex™ - M4F.</p>
<p>Tema 3 - Wireless</p>		
<p>Projetando RF: Conceitos básicos, ferramentas, como iniciar e como evitar erros comuns neste tipo de projeto</p>	<p>Fabio Cervone / Flavio Rodrigues</p>	<p>Você já foi requisitado para diminuir a quantidade de fios em um projeto e não sabia bem por onde começar? Esta apresentação serve como uma visão geral dos parâmetros e considerações que um projetista usaria para selecionar um Low-power wireless (LPW). Destacará os dispositivos e ferramentas da Texas Instruments e como eles se encaixam perfeitamente em um típico projeto de RF de baixo consumo. Esta apresentação irá também fornecer instruções e um checklist de como copiar projetos de referência da Texas Instruments para otimizar seu desempenho. Abordará também os erros mais comuns de projetos de PCI com RF. Seguindo as recomendações sugeridas na apresentação os projetistas terão projetos com um ótimo desempenho já em sua primeira fabricação, reduzindo assim o tempo e os custos envolvidos.</p>
<p>Projetando RF de baixo consumo: Ferramentas para auxílio de configuração e testes de seus produtos RF</p>	<p>Rea Schmid</p>	<p>SmartRF™ Studio é uma ferramenta de desenvolvimento concebido para ajudá-lo a compreender o funcionamento e analisar os produtos RF de baixo consumo da Texas Instruments. A ferramenta oferece uma interface gráfica de fácil uso para controlar todos os principais parâmetros do chip RF e isso pode ser usado para testar desempenho e achar a melhor configuração para seu sistema. O objetivo desta apresentação é familiarizá-lo com SmartRF™ Studio e aprender como ele funciona e que ele pode fazer. Você vai aprender como usar a ferramenta para medir a potência de saída de um transmissor de RF, como verificar a qualidade de link, medir a taxa de erro de pacotes, como exportar configurações do Studio para integração direta com seu software e como customizar a ferramenta para suas próprias necessidades.</p>

Adicionando tecnologia Bluetooth® às plataformas de microcontroladores embarcados da Texas Instruments	Rea Schmid	A Texas Instruments amplia o alcance de suas plataformas de conectividade, colocando novas ferramentas em suas mãos para que de forma rápida e fácil você adicione conectividade aos produtos baseados em processadores embarcados, tal como MSP430. Esta apresentação irá apresentar a mais recente plataforma que integra a família BlueLink™ da Texas Instruments com a solução MSP430. Você irá aprender as características da plataforma, capacidades, diferenças e como posicionar esta oferta aos seus clientes. Você irá ver também a plataforma em ação, demonstração de jogos e um exemplo de aplicação na área médica rodando em uma placa para experiências MSP430F5438.
Projetando wireless: Projete de forma simples usando módulos)	Richard LaBorde / Monica Ribolzi	Logic PD é uma importante Design House parceira que cria System On Modules (SOMs) para muitos microprocessadores da Texas Instruments. Esta apresentação irá demonstrar como a Logic PD usa módulos wireless em seus projetos para torná-los menos complexos e reduzir o tempo de lançamento no mercado.
Tema 4 - Hands-On Workshops		
Apresentando o Code Composer Studio v5 - Parte 1	Rafael de Souza / Nuncio Perrela	Saiba sobre as novidades do Code Composer Studio v5. Envolve-se com o programa e ajude a orientar o seu desenvolvimento. Code Composer Studio v5 é baseado na última versão do Eclipse e inclui uma série de alterações e melhorias em relação ao CCSv4. Esta sessão irá abordar os objetivos da CCSv5, informações sobre o programa beta e migração de versões anteriores do CCS. Enquanto CCSv5 não substitui CCSv4 até o terceiro trimestre de 2011, ele será incluído nos Starter Kits que os clientes que já começaram a usar.
Apresentando o Code Composer Studio v5 - Parte 2	Rafael de Souza / Nuncio Perrela	Continuação da sessão anterior
Conhecendo o poder da plataforma de processamento C6-Integra™ DSP + ARM - Parte 1	Drew Abuan	O C6-Integra™ da Texas Instruments é uma plataforma DSP+ARM altamente integrada e programável de processamento a qual alavanca o desempenho do sinal em tempo real de DSPs de ponto fixo e flutuante e capacidades de processamento Host de um processador ARM. Esta apresentação tem foco em desenvolvimento de pesquisas com os processadores C6-Integra, também destaca como diferenciar muitas aplicações, tais como teste e medição, rádio digital definido por software, visão de máquina e etc, com esta plataforma. Também abordará as ferramentas de hardware e software suportadas por estes processadores e uma revisão passo-a-passo para começar a projetar rapidamente. Por último, esta apresentação irá promover um Hands On para demonstrar aos participantes como montar uma placa de desenvolvimento e deixá-la funcionando com uma demo em menos de 10 minutos.
Conhecendo o poder da plataforma de processamento C6-Integra™ DSP + ARM - Parte 2	Drew Abuan	Continuação da sessão anterior
Tema 5 - Hands On Workshops		
Criando projetos de USB de forma simples com os microcontroladores MSP430TM : USB no MSP430x55xx - Parte 1	Keith Quiring / Alessandro Cunha	Os modernos microprocessadores MSP430 integraram periféricos USB, permitindo fácil conexão a um PC ou Host móvel. Esta apresentação começa com uma visão geral do módulo USB do MSP430, seguida por uma discussão sobre as ferramentas fornecidas pela Texas Instruments para criar projetos com USB de forma simples. A apresentação inclui uma robusta API para os mais comuns classes de dispositivos, um utilitário que configura instantaneamente a API de acordo com suas necessidades, e um aplicativo do Visual Studio para solução turnkey de criação de pacotes de atualização de firmware prontos para os clientes. Você irá ver como minimizar a curva de aprendizagem em USB baseando seus projetos no MSP430.

Criando projetos de USB de formar simples com os microcontroladores MSP430TM : USB no MSP430x55xx - Parte 2	Keith Quiring / Alessandro Cunha	Continuação da sessão anterior
Projetando com Linux na BeagleBoard-XM - Parte 1	Marco Casaroli / Nuncio Perrela	BeagleBoard-xM oferece ARM de 1 GHz @ Cortex-A8™ MHz com 512 MB de baixo consumo DDR RAM, permitindo que os estudantes, pesquisadores e engenheiros vá além de sua imaginação e se inspire na comunidade BeagleBoard (BeagleBoard.org). Projetado pelas mentes da comunidade, este projeto de Hardware aberto melhora consequentemente o desempenho e capacidade de expansão de computadores portáteis mantendo seus baixos níveis de consumo. Aproveite esse workshop para aprender como começar seu desenvolvimento Linux.
Projetando com Linux na BeagleBoard-XM - Parte 2	Marco Casaroli / Nuncio Perrela	Continuação da sessão anterior



TI TECH DAY BRASIL - 2011



Tech Day: Sao Paulo - August, 31

	Power	Interface, Clocks and Micros	Wireless	Hands-On Workshops	Hands-On Workshops
8:30 - 9:10 9:10 - 9:20	Registration & Welcome Coffee/ Booths TI Today: Antonio Motta – General Director Texas Instruments South America				
Session 1 9:30 - 11:00	Understanding Battery Charger Dynamic Power Path Management (DPPM)	TI's Interface Options: Your Door to Connectivity <i>(in Portuguese)</i>	RF Basics, Tools, Getting Started & How to Avoid Common Pitfalls of RF Design <i>(in Portuguese)</i>	Introduction to Code Composer Studio v5 - Part 1 <i>(in Portuguese)</i>	Making USB Design Simple with MSP430TM MCUs USB on MSP430x55xx - Part 1
11:00 - 11:30	Break / Booths				
Session 2 11:30- 13:00	High switching frequency barriers of wide input voltage DC/DC converters	Understanding Clock Basics and Portfolio – the Capabilities and Limitations of Frequency Generation and Meeting Jitter/ Phase Noise Requirements	Lower Power RF Design Tools to Help During Characterization and Testing of Your RF Products	Introduction to Code Composer Studio v5 - Part 2 <i>(in Portuguese)</i>	Making USB Design Simple with MSP430TM MCUs USB on MSP430x55xx - Part 2
13:00 - 14:30	Lunch / Booths				
Session 3 14:30 - 16:00	Under the hood of FRAM and the new MSP430FR57xx MCU Family <i>(in Portuguese)</i>	TI's Fast Prototype Platform - MAVRK	Bringing TI's Bluetooth® technology to Embedded MCU Platforms	Tap into the Power of the C6-Integra™ DSP + ARM Processor Platform (Part 1)	Developing Linux on BeagleBoard-XM Hands-on Workshop (Part 1) <i>(in Portuguese)</i>
16:00-16:30	Coffee Break / Booths				
Session 4 16:30-18:00	Low-Cost Analog Design Techniques for Precision Weigh Scale Systems	Introduction to the Stellaris® ARM® Cortex™-M4F Family	Making wireless simple with Modules	Tap into the Power of the C6-Integra™ DSP + ARM Processor Platform (Part 2)	Developing Linux on BeagleBoard-XM Hands-on Workshop (Part 2) <i>(in Portuguese)</i>



Track & Course	Presenter	Abstracts
Track 1 - Power		
Understanding Battery Charger Dynamic Power Path Management (DPPM)	Robert Taylor	Do you hear the term DPPM when talking about battery chargers but not really understood what means? This presentation explains DPPM from a top down level. It shows the battery charging drawbacks when DPPM is not used and explains the need for DPPM. It shows the advantages of DPPM and how it improves performance. It shows how DPPM protects the battery and allows customers to operate their products while they are charging. You will learn several different DPPM topologies and the advantages and disadvantages of each. You will use this information to help you better understand your customers' battery charging needs and help them choose the correct charging solution
High switching frequency barriers of wide input voltage DC/DC converters	Robert Taylor	This presentation takes a look at tradeoffs in power supply design based on the switching frequency. Three examples are studied using the TPS54160. Specifically tradeoffs between size, efficiency, cost and performance.
Under the hood of FRAM and the new MSP430FR57xx MCU Family	Marcelo Williams	This session is intended to introduce MCU designers to the latest in non-volatile memory technology – Ferroelectric RAM (FRAM). You will gain experience with MSP430's first FRAM offering – the MSP430FR57xx family and become familiar with key architecture blocks such as the new power management module, clock system and FRAM controller. Advantages unique to FRAM such as ultra low active power, fast writes and unified code memory will be covered and attendees will learn about tools available to aid in starting development with this new addition to the MSP430 portfolio.
Low-Cost Analog Design Techniques for Precision Weigh Scale Systems	Tom Hendrick	Wheatstone-bridge measurements are widely used in pressure and weigh scale applications. Sensors typically provide a very small signal and require large amounts of signal gain to achieve adequate resolution and noise performance. Because of the high gains involved, these systems can be very susceptible to EMI. Achieving high resolution and low noise for extremely low cost systems requires special care when considering design and layout practices. This session will provide detailed information about achieving the lowest cost design and layout for TI's high precision, low cost ADS1231 and ADS1232 weigh scale front end ADCs. Schematic and layout information will be
Track 2 - Interface, Clocks, and Micros		
TI's Interface Options: Your Door to Connectivity	Marcelo Medeiros	Check in a practical way how TI Interfaces like Serial or Insolated interfaces, USB, Hot Swap, Led driver Voltage Level translator among others, will facilitate the connection of your DSP processor or MCU to its various peripherals.

<p>Understanding Clock Basics and Portfolio – the Capabilities and Limitations of Frequency Generation and Meeting Jitter/ Phase Noise Requirements</p>	<p>Robert Schreiber</p>	<p>Selecting a clock driver for a system consisting of single or multiple ICs should be a simple task. If only a single frequency from an oscillator or a crystal is needed, then it really is a simple matter - just select the frequency, tolerance, and signaling level. When a system becomes more sophisticated, it may require a clock driver to support various digital and analog ICs and then things can get a little complicated. As additional requirements come into play, it can become frustrating when the specifications of the receivers don't match explicitly with those of the clock driver. Some requirements are very obvious such as supply voltage, propagation delay, temperature range, etc... while others such as jitter, pulse skew or duty cycle, rise/fall time, and power dissipation can be application and configuration dependent. Even for programmable clock drivers, frequency generation and/ or jitter number can be little perplexing. If we have a basic knowledge of clock drivers and the typical parameters associated with the clocks drivers, and the system requirements then it would be easier to find a right clocking solution from our portfolio for the customers. Clock drivers can be Phase Locked Loop (PLL) based buffer, simple (non-PLL) clock distribution circuit, clock generator,</p>
<p>TI's Fast Prototype Platform - MAVRK</p>	<p>Ed Fullman</p>	<p>An introduction to MAVRK (Modular and Versatile Reference Kit) A System level building block approach for prototyping Analog, Power, and EP---saving development time and reducing risk. The session will cover a review of MAVRK Motherboard, Modules, Code examples, GUI, and End Equipments. The Session will close with a live Demo.</p>
<p>Introduction to the Stellaris® ARM® Cortex™ M4F Family</p>	<p>Ron Birkett</p>	<p>In this session we will take an in-depth look at the new Stellaris® ARM® Cortex™-M4F Family.</p>
<p>Track 3 - Wireless</p>		
<p>RF Basics, Tools, Getting Started & How to Avoid Common Pitfalls of RF Design</p>	<p>Fabio Cervone - Avnet Flavio Rodrigues - Arrow</p>	<p>Have you been told by your manager to go remove the wires from the design? Not sure where to start? This presentation serves as an overview of the parameters and considerations a designer would use to select a low-power wireless (LPW) solution. It also highlights the devices and tools from TI and how they fit in a typical low power RF design. This presentation will also provide guidelines and a checklist of how to copy TI reference designs for optimum performance. It also provides various commonly-made RF PCB design mistakes. Following the suggested recommendations will allow the designers to have designs with optimum performance on their first board fabrications reducing design time and the costs involved.</p>
<p>Lower Power RF Design Tools to Help During Characterization and Testing of Your RF Products</p>	<p>Rea Schmid</p>	<p>SmartRF™ Studio is a development tool designed to help you understand the operation and analyzing of Texas Instruments Low Power RF products. The tool provides an easy to use graphical user interface to control all of the chip's main RF parameters and it can be used for performance testing and for finding the appropriate RF configuration settings for your system. The goal for this session is to familiarize you with SmartRF™ Studio and learn how it works and what it can do. You will learn how to use the tool to measure the output power from an RF transmitter, how to check the link quality and measure the packet error rate, how to export settings from Studio for direct integration in your software and how to customize the tool for your own needs.</p>
<p>Bringing TI's Bluetooth® technology to Embedded MCU Platforms</p>	<p>Rea Schmid</p>	<p>As TI expands the reach of our connectivity platforms, we are putting new tools in the hands of customers to quickly and easily add connectivity to products based on TI embedded processors such as MSP430. In this session we will introduce the newest platform offering that integrates TI's BlueLink™ product family with the MSP430 solution. You will learn about the platform's features, capabilities, differentiators and how to position this offering with your customers. You will also get to see the platform in action as we demonstrate a gaming and a healthcare sample application running on an MSP430F5438 Experimenter Board.</p>

Making wireless simple with Modules	Richard LaBorde / Monica Ribolzi	Logic PD is an Elite Design House partner that creates System On Modules (SOMs) for many of TI's microprocessors. See how Logic PD uses wireless modules in our designs to reduce complexity and speed time to market.
Track 4 - Hands-On Workshops		
Introduction to Code Composer Studio v5 - Part 1	Rafael de Souza / Nuncio Perrela	Learn about what is coming in Code Composer Studio v5. Get involved in the program early so that you can help guide its development. Code Composer Studio v5 is based on the latest Eclipse release and includes a lot of changes and improvements over CCSv4. This session will cover the objectives of CCSv5, beta program information, migration from previous versions of CCS. While CCSv5 will not replace CCSv4 until 3Q11 it is included in a number of SDKs and customers have already begun using it.
Introduction to Code Composer Studio v5 - Part 2	Rafael de Souza / Nuncio Perrela	continued from previous session
Tap into the Power of the C6-Integra™ DSP + ARM Processor Platform (Part 1)	Drew Abuan	TI's C6-Integra™ DSP + ARM platform of processors are highly-integrated programmable platforms which leverage the real-time signal performance of a fixed/floating point DSP and the host processing capabilities of an ARM processor. This presentation will focus on educating developers about the value of the C6-Integra processors as well as highlight how to differentiate many applications such as test and measurement, software defined radio, machine vision, etc, with this platform. The presentation will also walk through the software and hardware tools that enable these processors and review steps to get started on development quickly. Lastly, the class will provide a hands on demonstration by showing developers how to get a development board up and running with a demo in <10min.
Tap into the Power of the C6-Integra™ DSP + ARM Processor Platform (Part 2)	Drew Abuan	continued from previous session
Track 5 - HandsOn Workshops		
Making USB Design Simple with MSP430™ MCUs USB on MSP430x55xx - Part 1	Keith Quiring / Alessandro Cunha	Modern MSP430 MCUs have integrated USB peripherals allowing easy connection to a PC or mobile host. This course begins with an overview of MSP430's USB module, followed by a discussion of the tools TI provides to make USB design simple. This includes a robust API for the most common device classes, a utility that instantly configures the API according to your needs, and a turnkey Visual Studio application for the creation of customer-ready firmware update packages. Minimize the USB learning curve by basing your design on MSP430
Making USB Design Simple with MSP430™ MCUs USB on MSP430x55xx - Part 2	Keith Quiring	continued from previous session

<p>Developing Linux on BeagleBoard-XM Hands-on Workshop (Part 1)</p>	<p>Marco Casaroli / Nuncio Perrela</p>	<p>BeagleBoard-xM delivers 1GHz ARM ® Cortex TM -A8 MHz performance with 512MB of low-power DDR RAM, enabling hobbyists, innovators and engineers to go beyond their current imagination and be inspired by the BeagleBoard.org community. Designed with the community inputs in mind, this open hardware design improves upon the laptop-like performance and expandability, while keeping at hand-held power levels. Join this workshop to learn how to begin your Linux development.</p>
<p>Developing Linux on BeagleBoard-XM Hands-on Workshop (Part 2)</p>	<p>Marco Casaroli / Nuncio Perrela</p>	<p>continued from previous session</p>