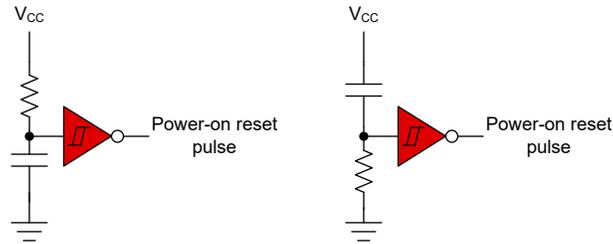


在器件启动时，某些逻辑器件可能会输出无效状态，直到被清零。当 V_{CC} 导通时，可生成脉冲来将这些器件复位至有效输出状态。



Legend:
 = Parts T.I. can supply

设计注意事项

- 脉冲宽度由 $T = RC$ 决定
 - 1ms 脉冲的标准配置为 $R = 10k\Omega$ ， $C = 0.1\mu F$
- 具有不同 RC 的多个复位脉冲发生器可用于延迟某些器件的脉冲，先于其他器件复位某些器件或触发时钟输入
- [\[常见问题解答\] 慢速或浮点输入如何影响 CMOS 器件？](#)
- [\[常见问题解答\] 在哪里可以查明器件的最大功耗？](#)
- 如有疑问，可在 [TI E2E™](#) 论坛上提出

推荐器件

| 器件型号 | AEC-Q100 标准 | V_{CC} 范围 | 通道 | 特性 |
|--------------------------------|-------------|--------------|-------|------------|
| SN74LVC1G14 | | 1.65V 至 5.5V | 反相缓冲器 | 单通道施密特触发输入 |
| SN74LVC1G14-Q1 | ✓ | | | |
| SN74LVC2G14 | | 1.65V 至 5.5V | 反相缓冲器 | 双通道施密特触发输入 |
| SN74LVC2G14-Q1 | ✓ | | | |
| SN74LVC1G17 | | 1.65V 至 5.5V | 缓冲器 | 单通道施密特触发输入 |
| SN74LVC1G17-Q1 | ✓ | | | |

如需更多器件，请浏览 [在线参数工具](#)，您可以在其中按所需电压、通道数量和其他特性进行挑选。

重要声明和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265

Copyright © 2023，德州仪器 (TI) 公司