

# 1.8Aスイッチ付き 高効率 単一インダクタ 昇降圧型コンバータ

## 特長

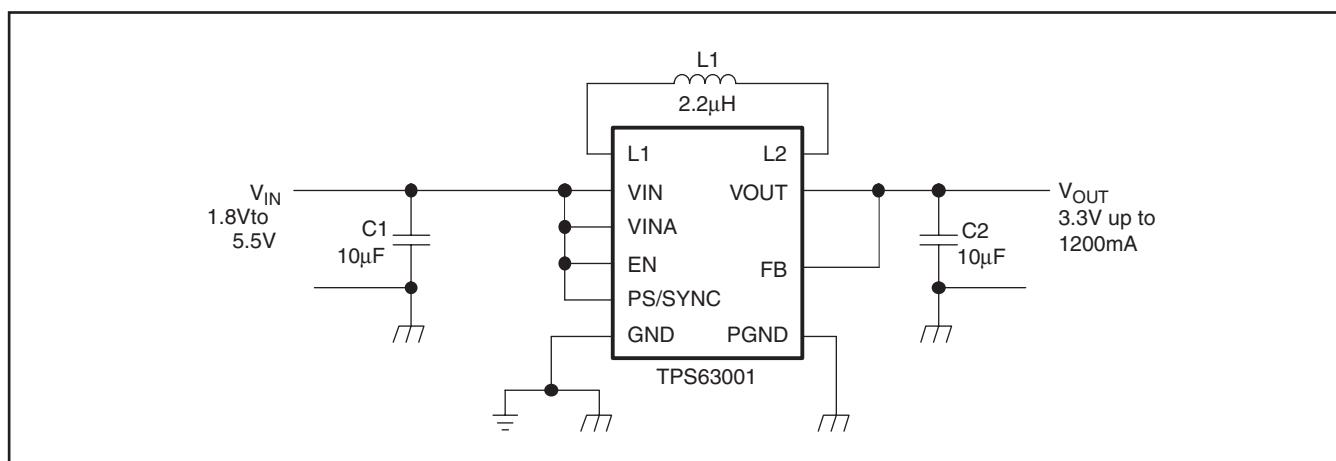
- 最大効率96%
- 3.3V時出力電流1200mA  
(降圧モード、 $V_{IN} = 3.6V \sim 5.5V$ )
- 3.3V時最大出力電流800mA  
(昇圧モード、 $V_{IN} > 2.4V$ )
- 降圧モード及び昇圧モード間を自動的に移行
- デバイス静止時電流： $50\mu A$  未満
- 入力電圧範囲：1.8V～5.5V
- 固定/可変出力電圧：1.2V～5.5V
- パワー・セーブ・モードによる低出力電流時の効率改善
- 固定周波数動作/外部クロック同期動作が可能
- シャットダウン時電源と負荷を切斷
- 過熱保護
- 小型10ピンQFNパッケージ (3mm x 3mm)

## アプリケーション

- 2セル、3セルのアルカリ、ニッカド、ニッケル水素バッテリー、または単セルのリチウム・バッテリーを電源とする製品
- ポータブル・オーディオ・プレーヤ
- PDA
- 携帯電話
- 家庭用医療機器
- 白色LED

## 概要

TPS6300xは、2セル/3セルのアルカリ、ニッカド、ニッケル水素バッテリー、或いは1セルのリチウム・イオン、リチウム・ポリマー・バッテリーを電源とする製品の電源ソリューションを提供する製品です。出力電流は1セルのリチウム・イオンまたはリチウム・ポリマー・バッテリー使用時1200mAを出力可能で、セル電圧が2.5Vまたはそれ以下の電圧まで動作します。昇降圧型コンバータは、固定周波数のパルス幅変調(PWM)コントローラと最大の効率を実現するため同期整流作用を使用しています。負荷電流が低い時、コンバータは広い負荷電流範囲にわたって高



PowerPADは、テキサス・インスツルメンツの登録商標です。

この資料は、Texas Instruments Incorporated (TI) が英文で記述した資料を、皆様のご理解の一助として頂くために日本テキサス・インスツルメンツ(日本TI)が英文から和文へ翻訳して作成したものです。  
資料によっては正規英語版資料の更新に対応していないものがあります。  
日本TIによる和文資料は、あくまでもTI正規英語版をご理解頂くための補助的参考資料としてご使用下さい。  
製品のご検討およびご採用にあたりましては必ず正規英語版の最新資料をご確認下さい。  
TIおよび日本TIは、正規英語版にて更新の情報を提供しているにもかかわらず、更新以前の情報に基づいて発生した問題や障害等につきましては如何なる責任も負いません。

効率を維持するためパワー・セーブ・モードになります。パワー・セーブ・モードはディスエーブルにすることができる、その場合コンバータは固定のスイッチング周波数で動作します。スイッチの最大平均電流は1800mA(Typ)に制限されています。出力電圧は外付けの抵抗デバイダを使用した可変出力、もしくはチップ内部で固定された固定電圧になっています。コンバータはバッテリーの浪費を最小限に抑えるためディスエーブルにすることができます。シャットダウン時負荷はバッテリーから切り離されます。このデバイスは3×3mmの10ピンQFN PowerPAD™パッケージ(DRC)で供給されています。



## 静電気放電対策

静電気放電はわずかな性能の低下から完全なデバイスの故障に至るまで、様々な損傷を与えます。すべての集積回路は、適切なESD保護方法を用いて、取扱いと保存を行うようにして下さい。高精度の集積回路は、損傷に対して敏感であり、極めてわずかなパラメータの変化により、デバイスに規定された仕様に適合しなくなる場合があります。

## AVAILABLE OUTPUT VOLTAGE OPTIONS<sup>(1)</sup>

T <sub>A</sub>	OUTPUT VOLTAGE DC/DC	PACKAGE MARKING	PACKAGE	PART NUMBER <sup>(2)</sup>
40°C to 85°C	Adjustable	BPT	10-Pin QFN	TPS63000DRC
	3.3 V	BUU		TPS63001DRC
	5.0 V	BPV		TPS63002DRC

(1) 他の固定出力電圧バージョンでの供給については問い合わせしてください。

(2) DRCパッケージはテープ/リールで供給されています。型番にRを付けてください(例、TPS63000DRCR)。リール当たりの数量は3000個です。型番にTを付けると(例、TPS63000DRCT)、リール当たりの数量は250個です。

## ABSOLUTE MAXIMUM RATINGS

over operating free-air temperature range (特に記述のない限り)<sup>(1)</sup>

	TPS6300x
Input voltage range on VIN, VINA, L1, L2, VOUT, PS/SYNC, EN, FB	-0.3 V to 7 V
Operating virtual junction temperature range, T <sub>J</sub>	-40°C to 150°C
Storage temperature range T <sub>stg</sub>	-65°C to 150°C

(1) 絶対最大定格以上のストレスは、製品に恒久的・致命的なダメージを製品に与えることがあります。これはストレスの定格のみについて示しており、このデータシートの「推奨動作条件」に示された値を超える状態での本製品の機能動作を意味するものではありません。絶対最大定格の状態に長時間置くことは、本製品の信頼性に影響を与えることがあります。

## DISSIPATION RATINGS TABLE

PACKAGE	THERMAL RESISTANCE Θ <sub>JA</sub>	POWER RATING T <sub>A</sub> ≤ 25°C	DERATING FACTOR ABOVE T <sub>A</sub> = 25°C
DRC	48.7°C/W	2054 mW	21 mW/°C

## 推奨動作条件

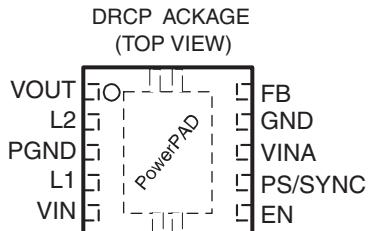
	MIN	NOM	MAX	UNIT
Supply voltage at VIN, VINA	1.8	5.5		V
Operating free air temperature range, T <sub>A</sub>	-40	85		°C
Operating virtual junction temperature range, T <sub>J</sub>	-40	125		°C

## ELECTRICAL CHARACTERISTICS

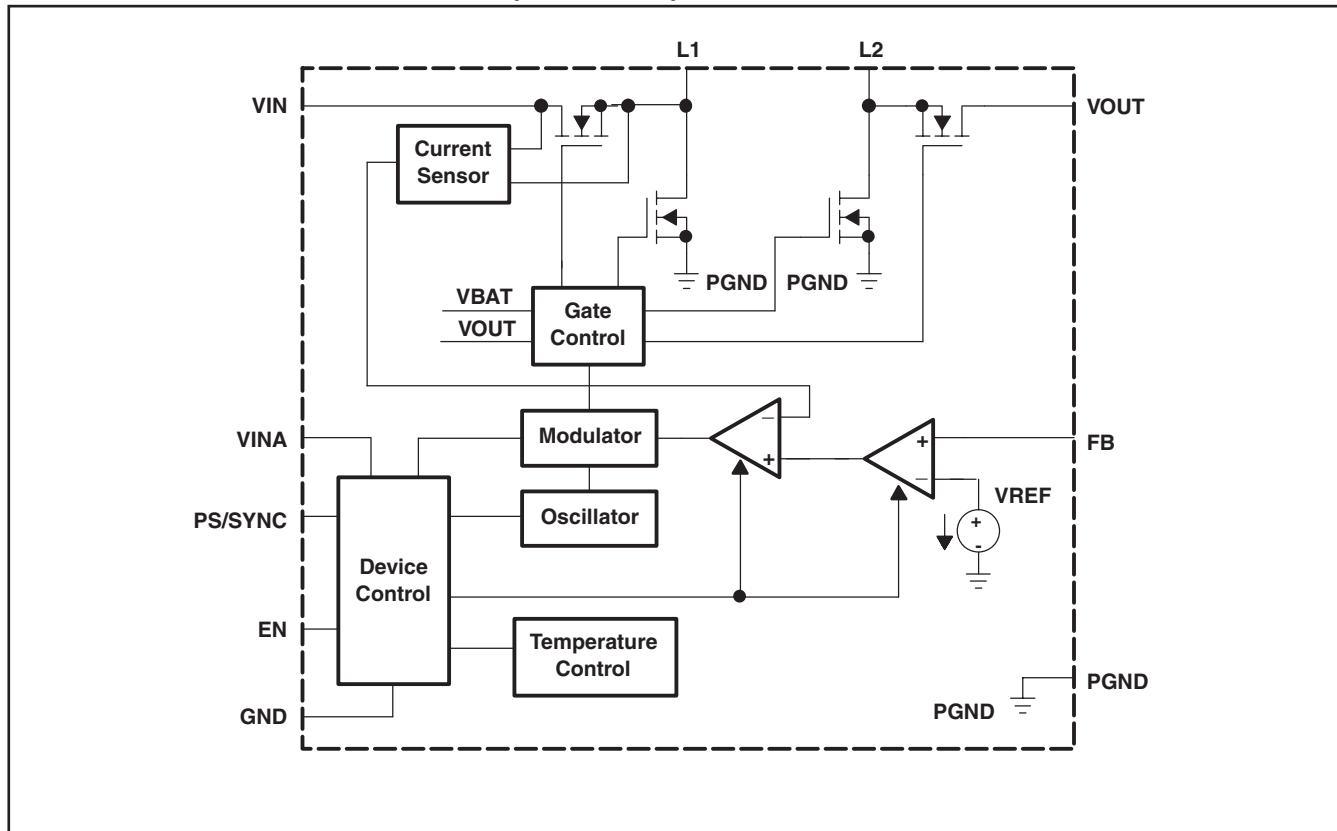
over recommended free-air temperature range and over recommended input voltage range (typical at an ambient temperature range of 25°C) (特に記述のない限り)

DC/DC STAGE					
PARAMETER		TEST CONDITIONS	MIN	TYP	MAX
					UNIT
$V_I$	Input voltage range		1.8	5.5	V
$V_I$	Input voltage range for startup		1.9	5.5	V
$V_O$	TPS63000 output voltage range		1.2	5.5	V
$V_{FB}$	TPS63000 feedback voltage		495	500	505
f	Oscillator frequency		1250	1500	kHz
	Frequency range for synchronization		1250	1800	kHz
$I_{SW}$	Switch current limit	$V_{IN} = V_{INA} = 3.6\text{ V}$ , $T_A = 25^\circ\text{C}$	1600	1800	2000
	High side switch on resistance	$V_{IN} = V_{INA} = 3.6\text{ V}$		100	$\text{m}\Omega$
	Low side switch on resistance	$V_{IN} = V_{INA} = 3.6\text{ V}$		100	$\text{m}\Omega$
	Line regulation			0.5%	
	Load regulation			0.5%	
$I_q$ Quiescent current	VIN	$I_O = 0\text{ mA}$ , $V_{EN} = V_{IN} = V_{INA} = 3.6\text{ V}$ , $V_{OUT} = 3.3\text{ V}$	1	1.5	$\mu\text{A}$
	VINA		40	50	$\mu\text{A}$
	VOUT (adjustable output voltage)		4	6	$\mu\text{A}$
	FB input impedance (fixed output voltage)			1	$\text{M}\Omega$
$I_S$	Shutdown current	$V_{EN} = 0\text{ V}$ , $V_{IN} = V_{INA} = 3.6\text{ V}$		0.1	1
CONTROL STAGE					
$V_{UVLO}$	Under voltage lockout threshold	$V_{LBI}$ voltage decreasing	1.5	1.7	1.8
$V_{IL}$	EN, PS/SYNC input low voltage				0.4
$V_{IH}$	EN, PS/SYNC input high voltage		1.2		V
	EN, PS/SYNC input current	Clamped on GND or VINA		0.01	0.1
	Overtemperature protection			140	$^\circ\text{C}$
	Overtemperature hysteresis			20	$^\circ\text{C}$

## PIN ASSIGNMENTS



## FUNCTIONAL BLOCK DIAGRAM (TPS63000)



## TYPICAL CHARACTERISTICS TABLE OF GRAPHS

DESCRIPTION		FIGURE
Maximum output current	vs Input voltage	1
Efficiency	vs Output current (TPS63001)	2
	vs Output current (TPS63002)	3
	vs Input voltage (TPS63001)	4
	vs Input voltage (TPS63002)	5
Output voltage	vs Output current (TPS63001)	6
	vs Output current (TPS63002)	7
Waveforms	Output voltage in continuous current mode (TPS63001, VIN > VOUT)	8
	Output voltage in continuous current mode (TPS63001, VIN < VOUT)	9
	Output voltage in continuous current mode (TPS63001, VIN = VOUT)	10
	Output voltage in power save mode (TPS63001, VIN > VOUT)	11
	Output voltage in power save mode (TPS63001, VIN < VOUT)	12
	Load transient response (TPS63001, VIN > VOUT)	13
	Load transient response (TPS63001, VIN < VOUT)	14
	Line transient response (TPS63001, Iout = 300mA)	15
	Line transient response (TPS63001, Iout = 300mA)	16
	Startup after enable (TPS63000, VOUT = 2.5V)	17
	Startup after enable (TPS63002)	18

**MAXIMUM OUTPUT CURRENT  
vs  
INPUT VOLTAGE**

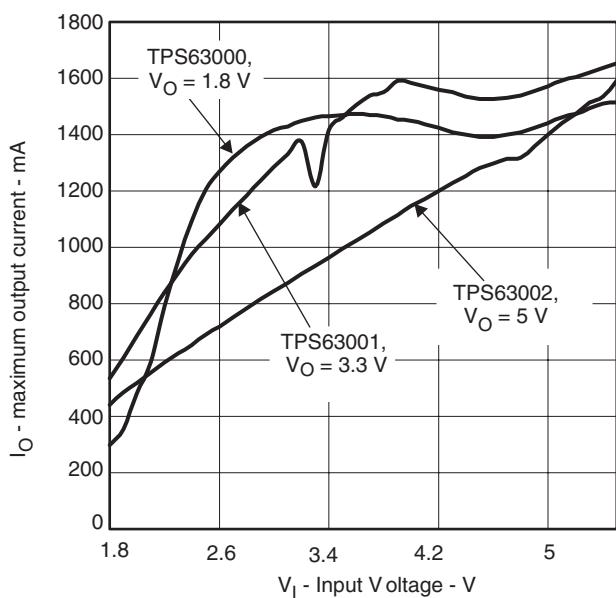


図 1

**EFFICIENCY  
vs  
OUTPUT CURRENT (TPS63001)**

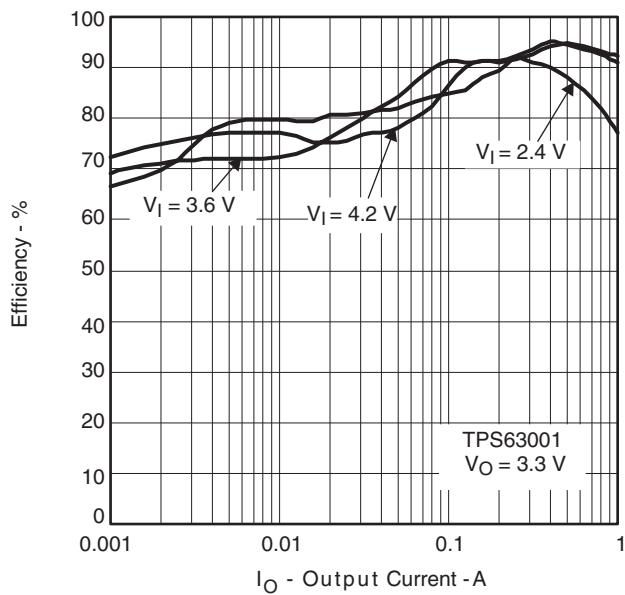


図 2

**EFFICIENCY  
vs  
OUTPUT CURRENT (TPS63002)**

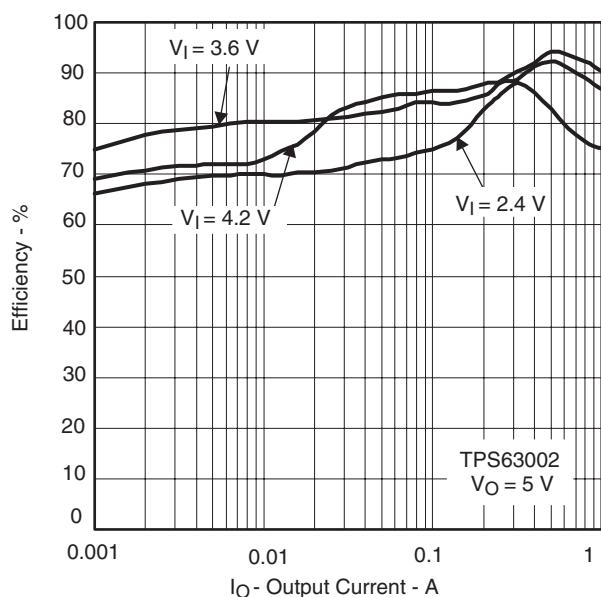


図 3

**EFFICIENCY  
vs  
INPUT CURRENT (TPS63001)**

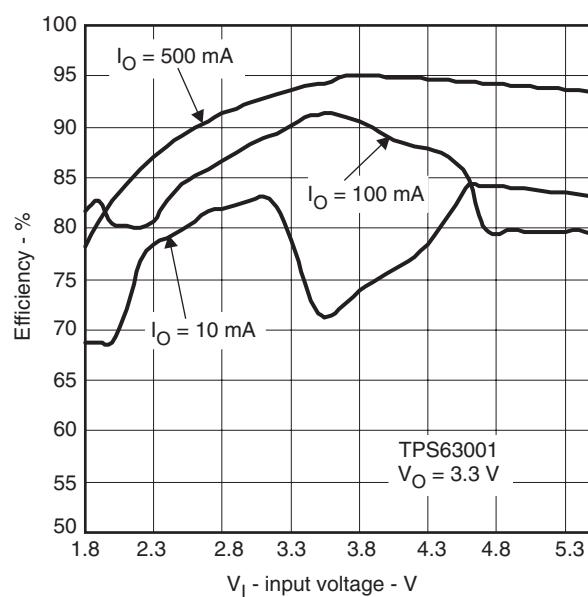


図 4

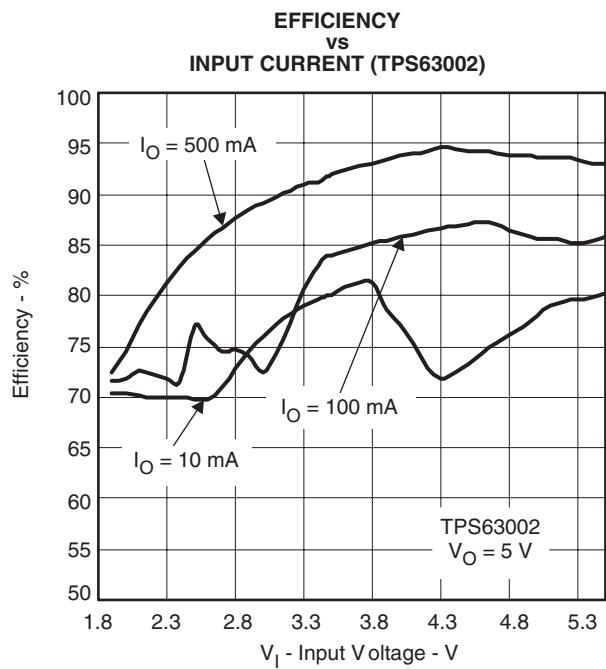


図 5

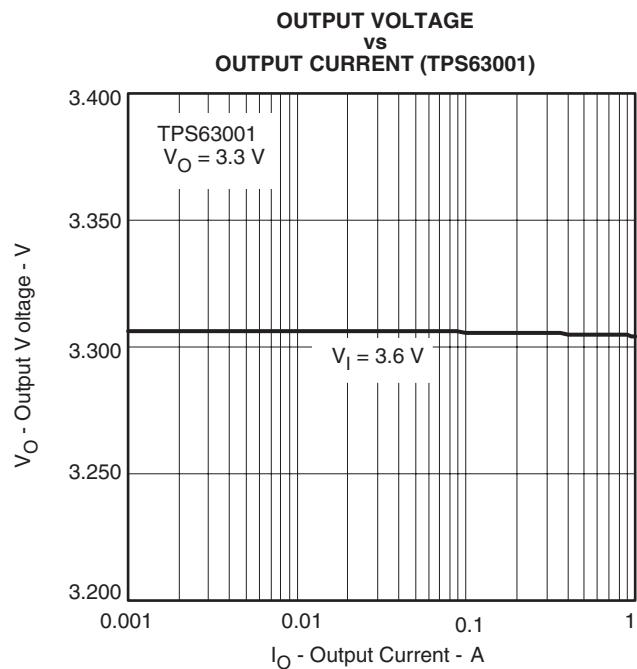


図 6

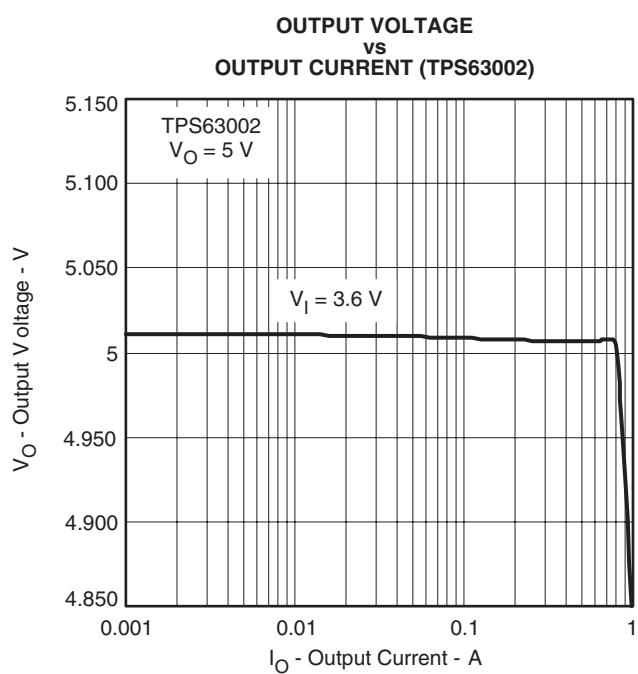


図 7

**OUTPUT VOLTAGE IN CONTINUOUS CURRENT MODE (TPS63001, VIN > VOUT)**

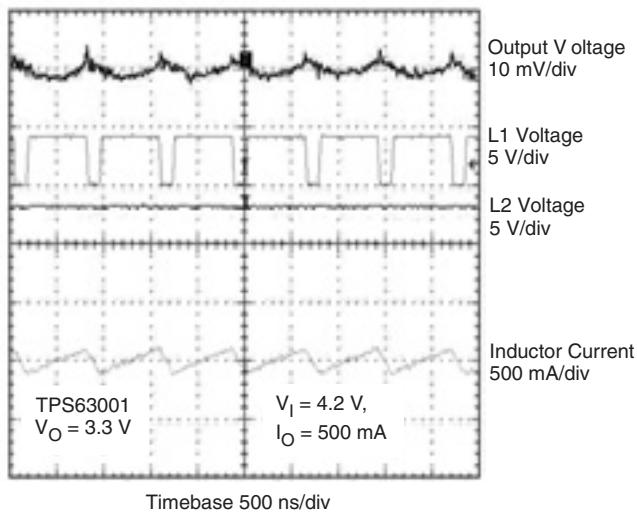


図 8

**OUTPUT VOLTAGE IN CONTINUOUS CURRENT MODE (TPS63001, VIN > VOUT)**

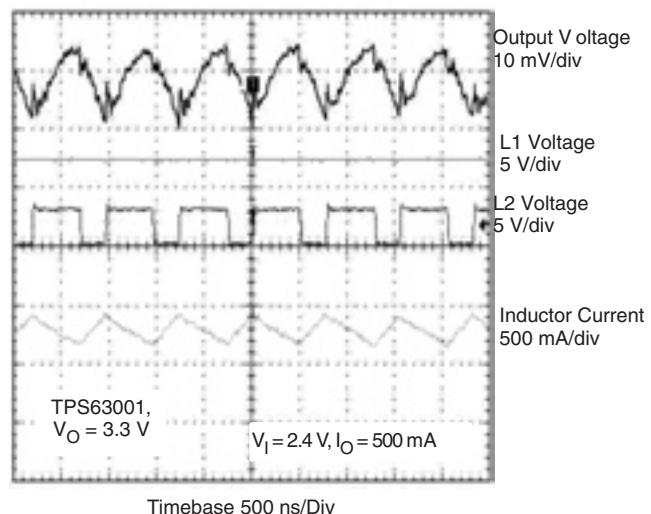


図 9

**OUTPUT VOLTAGE IN CONTINUOUS CURRENT MODE (TPS63001, VIN = VOUT)**

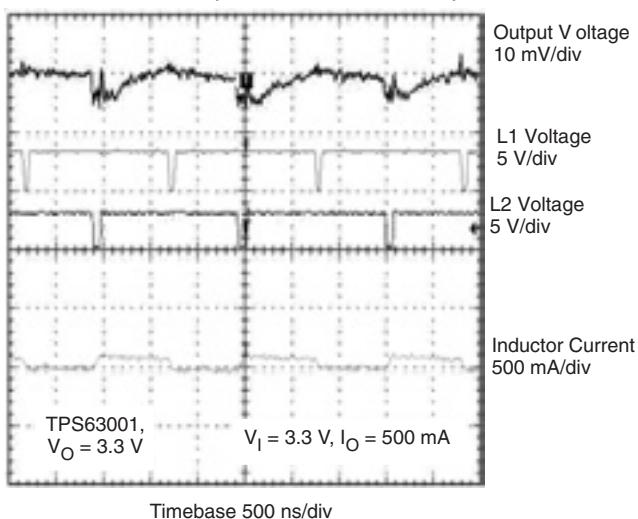


図 10

**OUTPUT VOLTAGE IN POWER SAVE MODE (TPS63001, VIN > VOUT)**

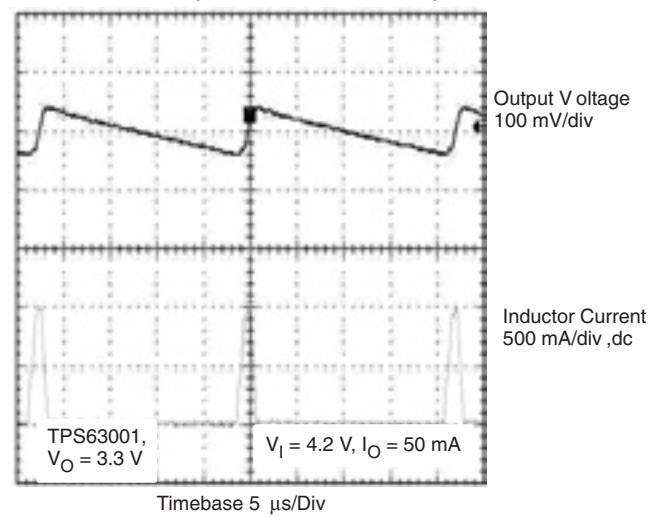


図 11

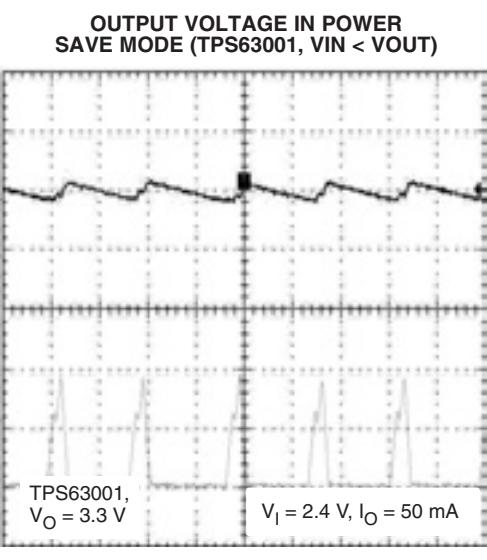


図 12

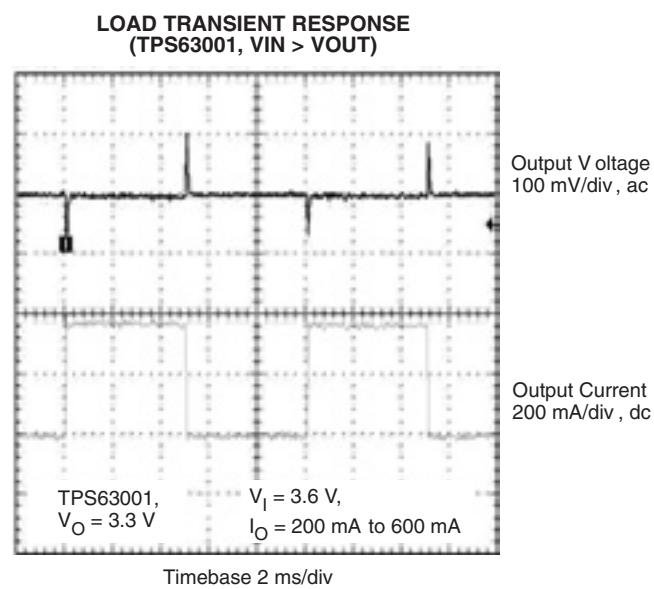


図 13

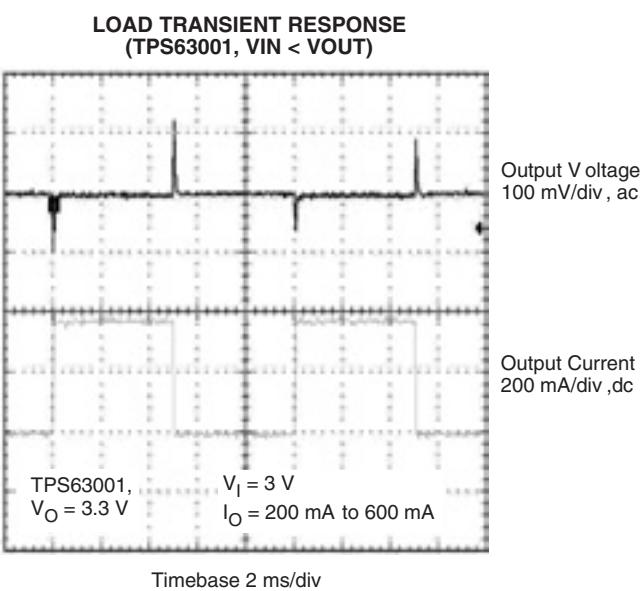


図 14

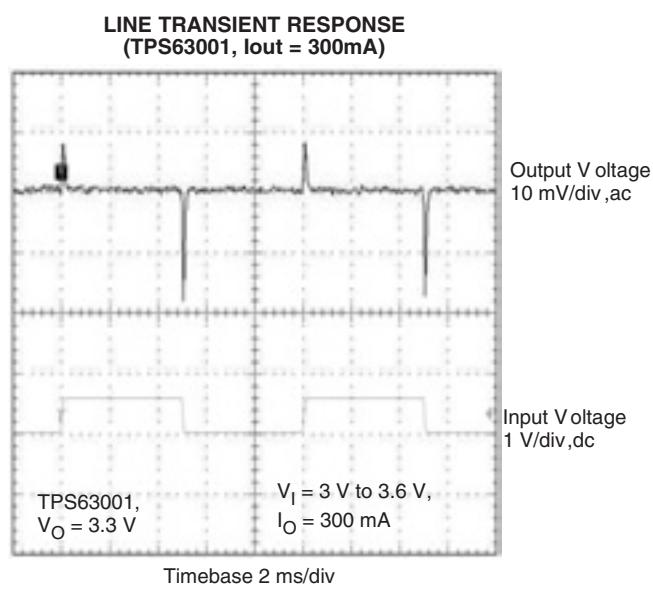


図 15

**LINE TRANSIENT RESPONSE**  
(TPS63001,  $I_{out} = 300mA$ )

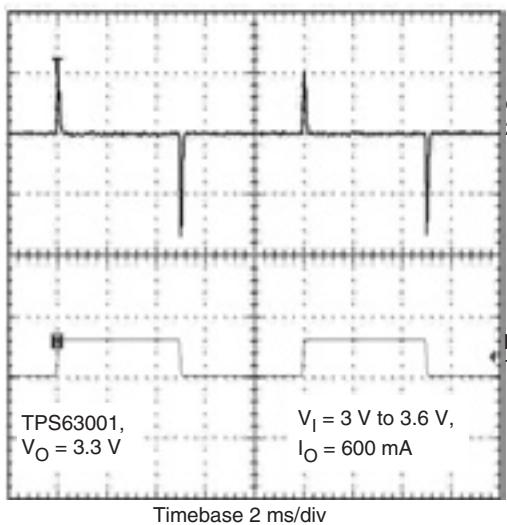


図 16

**STARTUP AFTER ENABLE**  
(TPS63000,  $V_{OUT} = 2.5V$ )

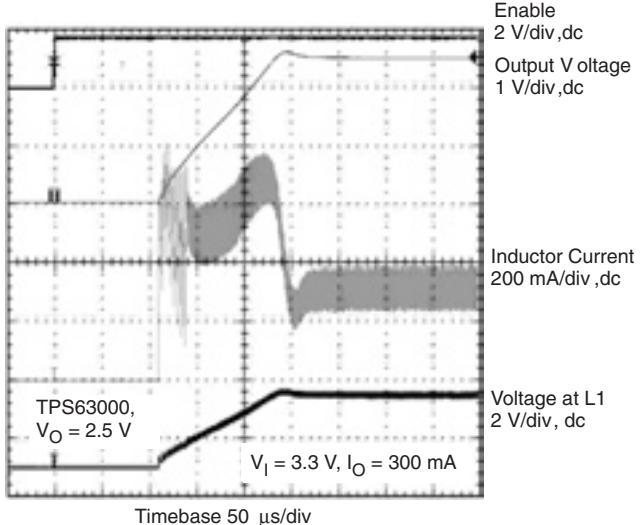


図 17

**STARTUP AFTER ENABLE**  
(TPS63002)

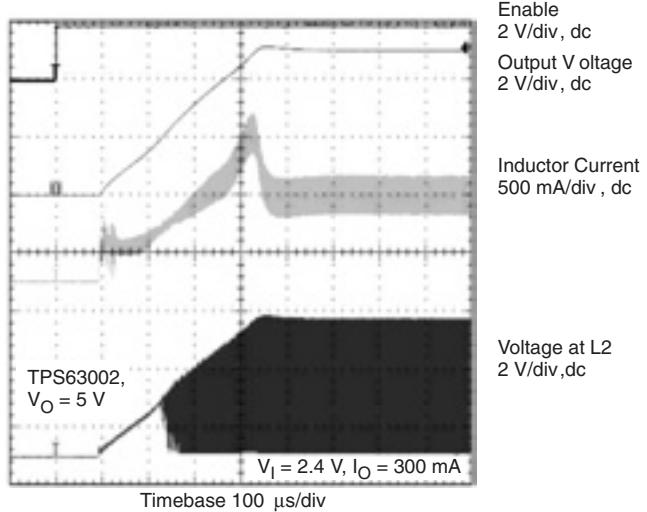
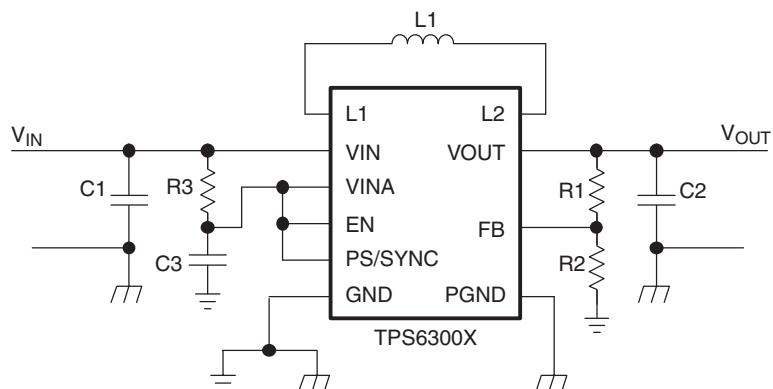


図 18

## PARAMETER MEASUREMENT INFORMATION



### List of Components

REFERENCE	DESCRIPTION	MANUFACTURER
	TPS6300 0 / 1 / 2	Texas Instruments
L1	VLF4012-2R2	TDK
C1	10 $\mu$ F 6.3V, 0603, X7R ceramic	
C2	2 $\times$ 10 $\mu$ F 6.3V, 0603, X7R ceramic	
C3	0.1 $\mu$ F, X7R ceramic	
R3	100 $\Omega$	
R1, R2	Depending on the output voltage at TPS63000, not used at TPS6300 1 / 2	

## 詳細説明

### コントローラ回路

このデバイスのコントロール回路は平均電流モード・トポロジが基礎となっています。平均インダクタ電流は電圧コントロール・ループでコントロールされる高速の電流レギュレータ・ループによりレギュレーションされます。また、このコントローラは入力/出力電圧のフィードフォワードも用いています。入力電圧と出力電圧の変化がモニタされ、これらの誤差に対して高速に応答するため直ちに変調器のデューティ・サイクルが変化します。電圧誤差増幅器のフィードバック入力はFBピンから入力されます。可変出力電圧では、FBピンに抵抗による分圧器を、一方、固定出力電圧ではFBは出力電圧を検出するため直接出力電圧に接続しなければなりません。固定出力電圧バージョンでは内部でトリミングされた抵抗デバイダが使用されます。フィードバック電圧は正確で安定した出力電圧を生成するため内部基準電圧と比較されます。

また、コントロール回路はピーク入力電流と同様に平均入力電流も検出します。これにより、あらゆる状態で安全で安定した動作を実現するため最大ピーク電流だけでなく最大入力電力もコントロールすることができます。最終的なデバイス保護のため、内部の温度センサによる過熱保護回路が使用されます。

### 同期動作

このデバイスは全ての動作条件下で同期電源変換を維持するため4つの内蔵されたNチャネル MOSFETを使用します。このことにより、デバイスは広い入力電圧範囲と出力電流範囲にわたって高い効率を保持することができます。

スイッチの大電流によるグランド電位のシフトの問題を避けるため、2つの別々のグランド・ピン、GNDとPGNDが使用されます。すべてのコントロール機能に対する基準電位はGNDピンです。パワー・スイッチはPGNDに接続されています。この両方のグランドは理想的にはPCB上でGNDピンの近くで1点のみで接続しなければなりません。4スイッチのトポロジにより、負荷はコンバータのシャットダウン時常に入力から切り離されます。

### 昇降圧動作

可能な限りの全ての入力電圧条件下で出力電圧を正しくレギュレーションすることができるよう、このデバイスは入出力電圧条件に応じて自動的に降圧動作から昇圧動作に切り換え、また、その逆も行います。このデバイスは、常時、1つのアクティブ・

スイッチ、1つの整流スイッチ、常にオンの1つのスイッチ、常にオフの1つのスイッチを使用します。従って、入力電圧が出力電圧より高い時降圧型コンバータ(バック)として動作し、一方、入力電圧が出力電圧より低い時は昇圧型コンバータとして動作します。この4つの全てのスイッチが常にスイッチングしている動作モードは存在しません。スイッチをコントロールするこの方法により、入力電圧が出力電圧に近い時である、最も重要な動作点においてコンバータは高い効率を維持することができます。スイッチとインダクタを流れるRMS電流は最小に保たれ、スイッチング損失と導通損失は最小限に抑えられます。スイッチング損失はまた1つのアクティブ・スイッチと1つのパッシブ・スイッチのみを使用することでも低く保持されます。残りの2つのスイッチは、常時オンと常時オフに保持されているため、スイッチング損失は生じません。

### パワー・セーブ・モードと同期

PS/SYNCピンは種々の動作モードを選択するのに使用できます。パワー・セーブをイネーブルにするには、PS/SYNCピンを“L”レベルに設定しなければなりません。パワー・セーブ・モードは軽負荷時の効率を改善するのに使用されます。パワー・セーブ・モードがイネーブルの場合、平均インダクタ電流が約300mAより低く出力電圧がその標準値またはそれより上であると、コンバータは動作を停止します。出力電圧がその標準値よりも低くなると、このデバイスは電流負荷状態で必要とされる電流よりも高くプログラムされた平均インダクタ電流を用いて動作を開始することにより再び出力を上昇させます。この動作は1パルスまたは数パルス間続けます。動作停止条件が満たされたとコンバータは動作を停止します。

パワー・セーブ・モードはPS/SYNCを“H”レベルにプログラムすることでディスエーブルすることができます。クロック信号をPS/SYNCに接続するとデバイスは接続されたクロック周波数に同期するようになります。この同期はPLLにより行なわれるため、内部クロックに比較して高い周波数及び低い周波数への同期が問題なく機能します。また、PLLはクロック・パルスの欠落にも対応することができるためコンバータの誤動作はありません。PS/SYNC入力は標準ロジックのスレッシングホールドに対応しています。

## デバイスのイネーブル

ENピンが“H”レベルにセットされた時デバイスは動作するようになります。ENピンがGNDにセットされた場合はデバイスはシャットダウン・モードになります。シャットダウン・モードでは、レギュレータはスイッチングを停止し、すべての内部コントロール回路はオフに切り替わり、負荷は入力から切り離されます。また、このことは、出力電圧はシャットダウン時入力電圧より下に低下することがあるということを意味しています。コンバータの起動時、入力から大きなピーク電流が流れないようにするためにデューティ・サイクルとピーク電流は起動時設定に制限されています。

## ソフトスタートと短絡保護

イネーブルになった後、デバイスは動作を開始します。平均電流制限は当初の400mAから上昇し、出力電圧が増加します。出力電圧が約1.2Vに達すると、電流制限はその標準値になります。出力電圧が増加しないと、電流制限も増加しません。実行するタイマはありません。従って、突入電流と同様に起動時の出力オーバーシュートも最小限にとどめられます。このデバイスは非常に大きなコンデンサが出力に接続されていたとしてもコントロールされた方法で出力電圧を上昇させます。出力電圧が1.2Vより上に上昇しない場合、このデバイスは出力で短絡していると想定し、デバイス自身とアプリケーションを保護するため電流制限を低く保ちます。動作時に出力が短絡した時電流制限もそれに沿って減少します。例として、出力が0V時、出力電流は約400mAを越えません。

## 低電圧ロックアウト

低電圧ロックアウト機能によりVINAピンの電源電圧がスレッシホールド電圧より低いとデバイスの起動は停止します(電気的特性表参照)。動作時、VINAピンの電圧が低電圧ロックアウトのスレッシホールド電圧より下に低下すると、デバイスは自動的にシャットダウン・モードになります。入力電圧が最小動作入力電圧まで回復するとデバイスは自動的に再始動します。

## 過熱保護

このデバイスには内部のIC温度をモニタしている温度センサが内蔵されています。温度がプログラムされているスレッシホールド(電気的特性表参照)を越えるとデバイスは動作を停止します。ICの温度がプログラムされているスレッシホールドより下に低下するとすぐに動作を再開します。ICの温度が過熱スレッシホールド温度で不安定な動作とならないよう温度にヒステリシスが設けてあります。

## アプリケーション情報

### 設計手順

TPS6300x DC/DCコンバータは、標準電圧が2.3Vから4.5Vの1セルのリチウム・イオンまたはリチウム・ポリマー・バッテリーを電源とするシステム向けの製品です。このコンバータは、また、標準端子電圧が1.8Vから5.5Vの2セル/3セルのアルカリ、ニッカド、ニッケル水素バッテリーを電源とするシステムにも使用することができます。さらに、標準出力電圧が1.8Vから5.5Vの他の電圧源もTPS6300xが使われるシステムに電源を供給することができます。

### 出力電圧のプログラミング

TPS6300xファミリーには固定及び可変出力電圧のバージョンがあります。固定出力電圧製品を正しく構成するために、出力電圧を検出するのにFBピンが使用されます。このことはFBピンを直接VOUTに接続しなければならないということを意味しています。可変出力電圧のバージョンでは、出力電圧を調整するため外付けの抵抗デバイダが使用されます。この抵抗デバイダはVOUT、FB、GND間に接続しなければなりません。出力電圧が正しくレギュレーションされている時FBピンの標準電圧値は500mVになります。出力電圧の推奨最大値は5.5Vです。抵抗デバイダを流れる電流はFBピンに流れ込む電流の100倍以上になります。FBピンに流れ込む電流の標準値は0.01μAで、FB、GND間に接続するR<sub>2</sub>端の電圧は標準で500mVです。この2つの値をもとに、デバイダ電流を1μA以上に設定するためにはR<sub>2</sub>の推奨値は500kΩより小さくなります。この抵抗値は200kΩ程度にしておくことを推奨します。このことからVOUT、FB間に接続する抵抗R<sub>1</sub>の値は、必要とされる出力電圧(V<sub>OUT</sub>)により、以下の式(1)を使って計算できます。

$$R_1 = R_2 \times \left( \frac{V_{OUT}}{V_{FB}} - 1 \right) \quad (1)$$

例として、3.3Vの出力電圧が必要とされる場合は、R<sub>1</sub>には1.0MΩの抵抗が選択されます。コントロール特性を改善するためにはR<sub>1</sub>に並列にフィードフォワード・コンデンサを使用することを推奨します。フィードフォワード・コンデンサの値は以下の式(2)を使って計算することができます。

$$C_{ff} = \frac{2.2 \mu\text{s}}{R_1} \quad (2)$$

## インダクタの選択

TPS6300xデバイスを適切に構成するには、L1ピンとL2ピンの間にインダクタを接続しなければなりません。インダクタンス値を見積もるには式(3)と式(4)を使用します。

$$L_1 = \frac{V_{OUT} \times (V_{IN1} - V_{OUT})}{V_{IN1} \times f \times 0.3 \text{ A}} \quad (3)$$

$$L_2 = \frac{V_{IN2} \times (V_{OUT} - V_{IN2})}{V_{OUT} \times f \times 0.3 \text{ A}} \quad (4)$$

両方の式でfは最小スイッチング周波数です。式(3)で降圧モード動作の最小インダクタンス値 $L_1$ が計算されます。 $V_{IN1}$ は最大入力電圧です。式(4)で昇圧モード動作の最小インダクタンス値 $L_2$ が計算されます。 $V_{IN2}$ は最小入力電圧です。推奨する最小インダクタ値は $L_1$ または $L_2$ いずれか大きいほうです。例えば、バッテリー電圧範囲が2.5Vから4.2Vのリチウム・イオン・バッテリーから3.3Vを生成するための適切なインダクタは2.2μHです。推奨インダクタ値の範囲は1.5μHから4.7μHです。一般に、高い電圧変換レートでは、インダクタ値が高いほうが性能が良いことを意味します。

選択したインダクタンス値を用いて、定常状態動作でのインダクタのピーク電流を計算することができます。式(5)に降圧モード動作でのピーク電流 $I_1$ の計算方法、式(6)に昇圧モード動作でのピーク電流 $I_2$ の計算方法を示します。

$$I_1 = \frac{I_{OUT}}{0.8} + \frac{V_{OUT}(V_{IN1} - V_{OUT})}{2 \times V_{IN1} \times f \times L} \quad (5)$$

$$I_2 = \frac{V_{OUT} \times I_{OUT}}{0.8 \times V_{IN2}} + \frac{V_{IN2}(V_{OUT} - V_{IN2})}{2 \times V_{OUT} \times f \times L} \quad (6)$$

適切なインダクタを選択するための重要な電流値は $I_1$ と $I_2$ のうちの高い値です。また、負荷過渡及び誤差条件によりインダクタ電流が高くなる可能性があることも考慮に入れておく必要があります。適切なインダクタを選択する際にこのことも考慮に入れておく必要があります。各メーカーの以下のインダクタ・シリーズがTPS6300xコンバータに使用されています。

メーカー	インダクタ・シリーズ
Coilcraft	LPS3015
	LPS4012
Murata	LQH3NP
Tajo Yuden	NR3015
TDK	VLF3215 VLF4012

表1. インダクタ・リスト

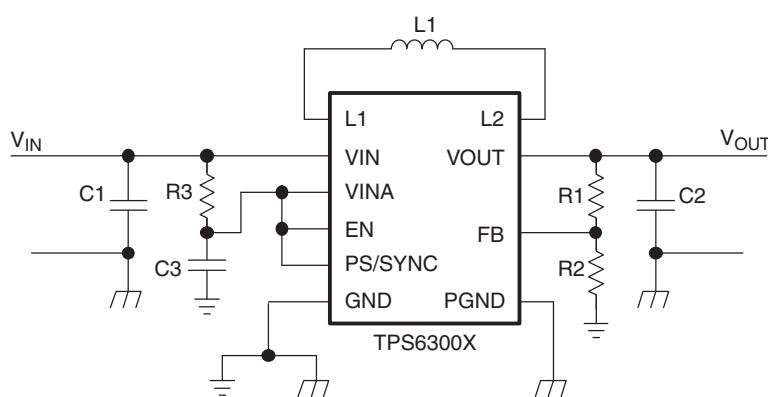


図19. Typical Application Circuit for Adjustable Output Voltage Option

## コンデンサの選択

### 入力コンデンサ

レギュレータの過渡動作及び電源回路全体のEMI作用を改善するため少なくとも4.7μFの入力コンデンサを推奨します。セラミック・コンデンサをICのVINピンとPGNDピンにできるだけ近づけて配置することを推奨します。

### 出力コンデンサ

出力コンデンサについては、小型のセラミック・コンデンサを使ってICのVOUTピンとPGNDピンにできるだけ近づけて配置することを推奨します。何らかの理由のアプリケーションで、ICの近くに配置できない大型のコンデンサを使用する必要がある場合は、この大型のコンデンサに並列に小型のセラミック・コンデンサを使用することを推奨します。この小型のコンデンサはICのVOUTピンとPGNDピンにできるだけ近づけて配置しなければなりません。

推奨する最小出力容量を見積もるには、式(7)を使用することができます。

最小でも計算結果の値程度のコンデンサを使用しなければなりません。これはコントロール・ループの安定性を維持するのに必要です。ESRが最小であれば追加する要件は何もありません。また、出力容量値には上限はありません。コンデンサが大きいと負荷過渡時に出力電圧降下量が小さくなるだけでなく出力電圧リップルも低くなります。

$$C_{\text{OUT}} = 5 \times L \times \frac{\mu\text{F}}{\mu\text{H}} \quad (7)$$

### レイアウトについての考察

すべてのスイッチング電源、特に高ピーク電流及び高スイッチング周波数時のレイアウトは設計での重要なステップとなります。レイアウトが注意深く行われていないと、レギュレータはEMI問題はもとより安定性の問題も生じることがあります。従って、主要な電流パスや電源グランドには広く短い配線を使用してください。入力コンデンサ、出力コンデンサ、インダクタはできるだけICの近くに置かなければなりません。グランド・ノイズの影響を最小限に抑えるため、電源グランドには共通のグランド・ノード、コントロール・グランドにはこれとは別のノードを使用してください。これらのグランド・ノードはICのグランド・ピンの1つに近い場所で接続してください。

フィードバック・デバイダはICのコントロール・グランド・ピンにできるだけ近い場所に配置しなければなりません。コントロール・グランドを適切に配置するには、配線を短くし、さらに電源グランドの配線から分離することを推奨します。このことにより、電源グランドの電流とコントロール・グランドの電流の重なり合いにより起こり得るグランド・シフトの問題が避けられます。

### 熱情報

薄型、狭ピッチの表面実装パッケージICを使用する際には一般的に消費電力への特別な注意が必要です。熱結合、エアフロー、追加ヒートシンクと対流面、他の発熱部品の存在といった多くのシステム依存の問題が与えられた部品の消費電力リミットに影響を及ぼします。熱特性を向上させる基本的な3つの方法を以下にあげます。

- PCB設計において基板の熱抵抗を下げることにより電力消費能力を改善する
- PowerPADをはんだ付けすることで部品のPCBへの熱結合を改善する
- システムにエアフローを導入する

TPS6300xデバイスの推奨最大接合部温度( $T_J$ )は125°Cです。3mm × 3mm の10ピンQFNパッケージ(DRC)の熱抵抗 $R_{\theta JA}$ はPowerPADがはんだ付けされた場合48.7°C/Wです。レギュレータの動作規定は最大周囲温度  $T_A = 85^\circ\text{C}$ で保証されています。従って、最大消費電力は式(8)での計算のように約820mWです。アプリケーションの最大周囲温度がこれより低ければ、より大きな電力を消費することができます。

$$\begin{aligned} P_{D(\text{MAX})} &= \frac{T_{J(\text{MAX})} - T_A}{R_{\theta JA}} \\ &= \frac{125^\circ\text{C} - 85^\circ\text{C}}{48.7 \text{ } ^\circ\text{C/W}} = 820 \text{ mW} \end{aligned} \quad (8)$$

# PACKAGE OPTION ADDENDUM

## PACKAGING INFORMATION

Orderable Device	Status <sup>(1)</sup>	Package Type	Package Drawing	Pins Qty	Package	Eco Plan <sup>(2)</sup>	Lead/Ball Finish	MSL Peak Temp <sup>(3)</sup>
TPS63000DRCR	ACTIVE	SON	DRC	10	3000	Green (RoHS & no Sb/Br)	CU NIPDAU	Level-2-260C-1 YEAR
TPS63000DRCRG4	ACTIVE	SON	DRC	10	3000	Green (RoHS & no Sb/Br)	CU NIPDAU	Level-2-260C-1 YEAR
TPS63001DRCR	ACTIVE	SON	DRC	10	3000	Green (RoHS & no Sb/Br)	CU NIPDAU	Level-2-260C-1 YEAR
TPS63001DRCRG4	ACTIVE	SON	DRC	10	3000	Green (RoHS & no Sb/Br)	CU NIPDAU	Level-2-260C-1 YEAR
TPS63002DRCR	ACTIVE	SON	DRC	10	3000	TBD	Call TI	Call TI

(1) マーケティング・ステータスは次のように定義されています。

ACTIVE : 製品デバイスが新規設計用に推奨されています。

LIFEBUY : TIによりデバイスの生産中止予定が発表され、ライフタイム購入期間が有効です。

NRND : 新規設計用に推奨されていません。デバイスは既存の顧客をサポートするために生産されていますが、TIでは新規設計にこの部品を使用することを推奨していません。

PREVIEW : デバイスは発表済みですが、まだ生産が開始されていません。サンプルが提供される場合と、提供されない場合があります。

OBSOLETE : TIによりデバイスの生産が中止されました。

(2) エコ・プラン - 環境に配慮した製品分類プランであり、Pb-Free (RoHS) および Green (RoHS & no Sb/Br) があります。最新情報および製品内容の詳細については、<http://www.ti.com/productcontent>でご確認ください。

TBD : Pb-Free/Green変換プランが策定されていません。

Pb-Free (RoHS) : TIにおける“Lead-Free”または“Pb-Free”(鉛フリー)は、6つの物質すべてに対して現在のRoHS要件を満たしている半導体製品を意味します。これには、同種の材質内で鉛の重量が0.1%を超えないという要件も含まれます。高温で半田付けするように設計されている場合、TIの鉛フリー製品は指定された鉛フリー・プロセスでの使用に適しています。

Green (RoHS & no Sb/Br) : TIにおける“Green”は、“Pb-Free”(RoHS互換)に加えて、臭素(Br)およびアンチモン(Sb)をベースとした難燃材を含まない(均質な材質中のBrまたはSb重量が0.1%を超えない)ことを意味しています。

(3) MSL、ピーク温度 -- JEDEC業界標準分類に従った耐湿性レベル、およびピーク半田温度です。

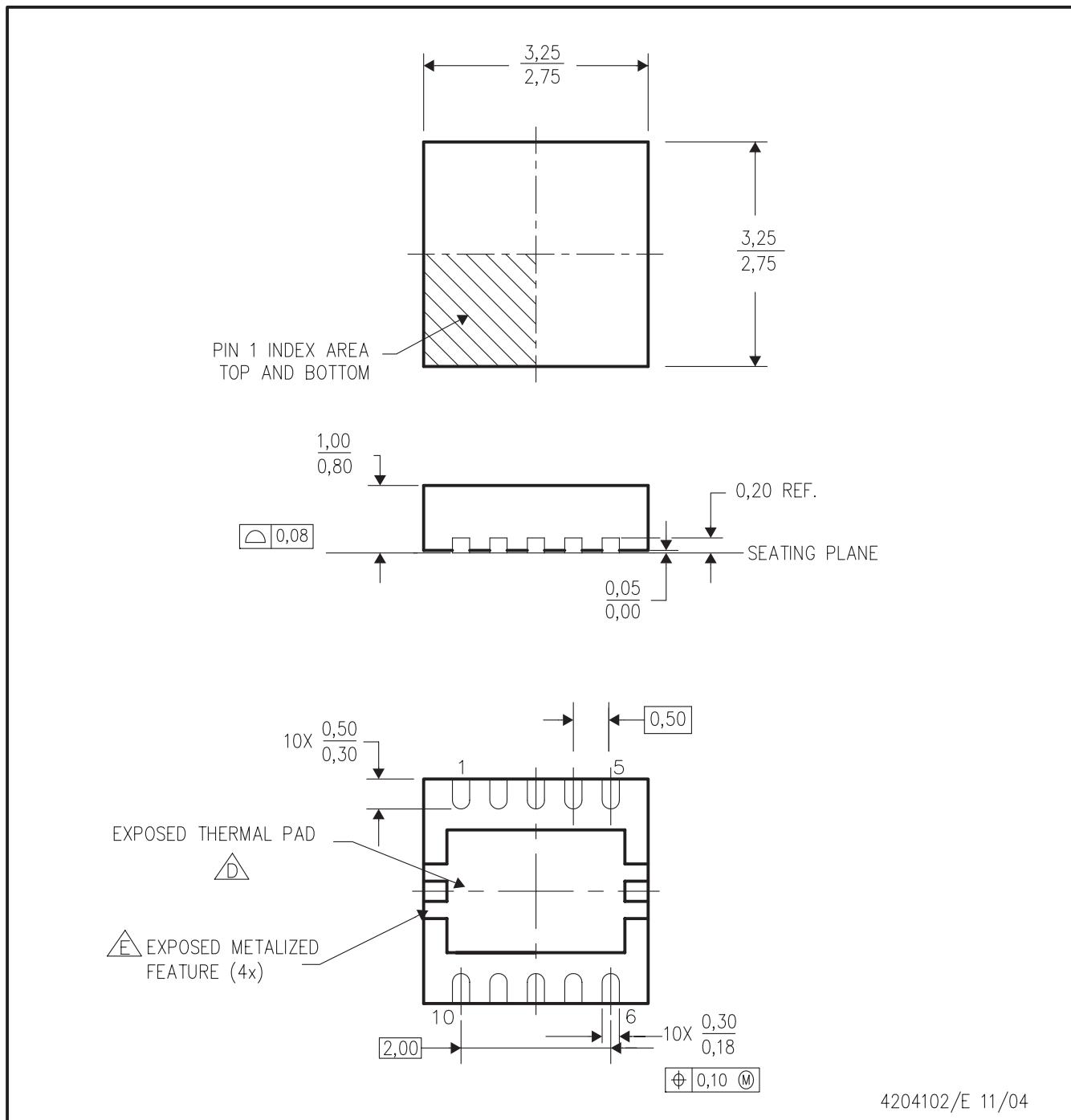
重要な情報および免責事項：このページに記載された情報は、記載された日付時点でのTIの知識および見解を表しています。TIの知識および見解は、第三者によって提供された情報に基づいており、そのような情報の正確性について何らの表明および保証も行うものではありません。第三者からの情報をより良く統合するための努力は続けております。TIでは、事実を適切に表す正確な情報を提供すべく妥当な手順を踏み、引き続きそれを継続してゆきますが、受け入れる部材および化学物質に対して破壊試験や化学分析は実行していない場合があります。TIおよびTI製品の供給者は、特定の情報を機密情報として扱っているため、CAS番号やその他の制限された情報が公開されない場合があります。

いかなる場合においても、そのような情報から生じるTIの責任は、TIによって年次ベースで顧客に販売される、このドキュメント発行時点でのTI製品の合計購入価格を超えることはありません。

# メカニカル・データ

DRC (S-PDSO-N10)

PLASTIC SMALL OUTLINE



注：A. 全ての線寸法の単位はミリメートルです。寸法/公差はASME Y14.5M-1994によります。

B. 図は予告なく変更することがあります。

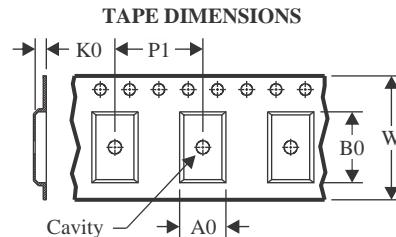
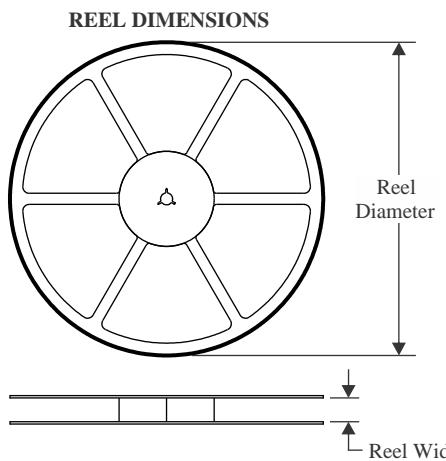
C. スモール・アウトライン・ノーリード(SON)パッケージ構成です。

D. パッケージのサーマル・パッドは熱的/機械的特性のためボードにはんだ付けしなければなりません。

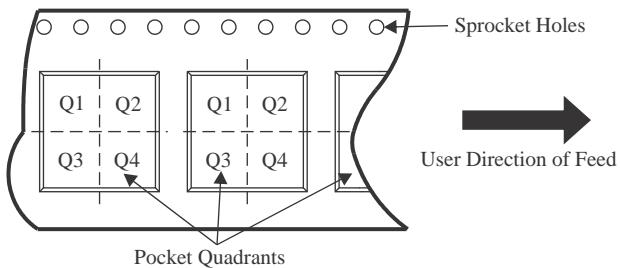
露出しているサーマル・パッドの寸法についての詳細はデータシートを参照してください。

E. メッキはメーカー・オプションであり、パッケージ上には施されていないことがあります。

(SLVS520A\_MARCH. 2006)

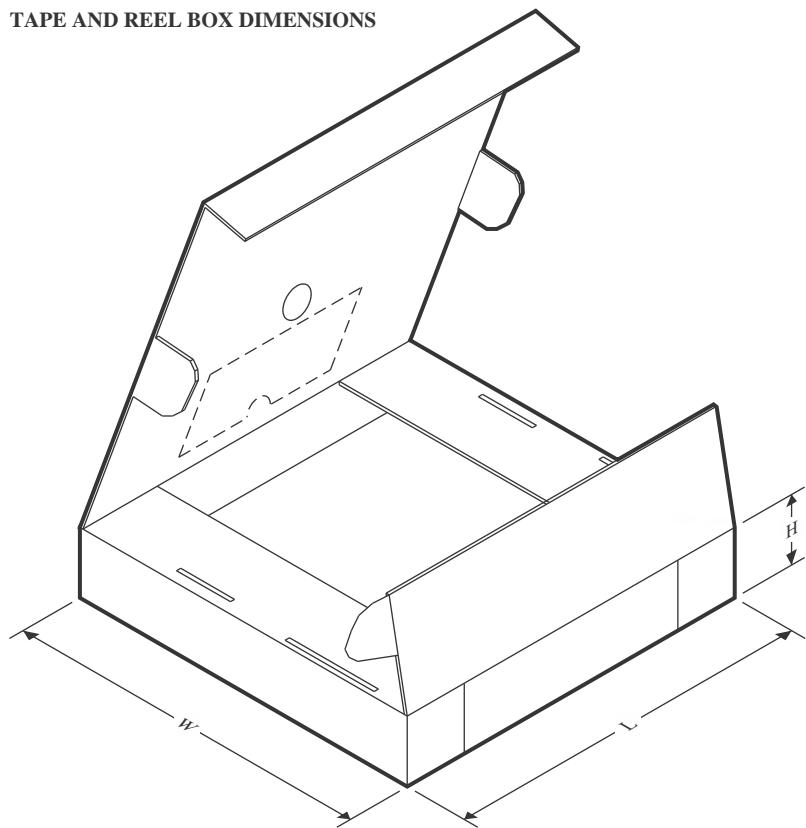
**TAPE AND REEL INFORMATION**

A0	Dimension designed to accommodate the component width
B0	Dimension designed to accommodate the component length
K0	Dimension designed to accommodate the component thickness
W	Overall width of the carrier tape
P1	Pitch between successive cavity centers

**QUADRANT ASSIGNMENTS FOR PIN 1 ORIENTATION IN TAPE**

\*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
TPS63000DRCR	VSON	DRC	10	3000	330.0	12.4	3.3	3.3	1.1	8.0	12.0	Q2
TPS63000DRCR	VSON	DRC	10	3000	330.0	12.4	3.3	3.3	1.1	8.0	12.0	Q2
TPS63000DRCT	VSON	DRC	10	250	180.0	12.4	3.3	3.3	1.1	8.0	12.0	Q2
TPS63001DRCR	VSON	DRC	10	3000	330.0	12.4	3.3	3.3	1.1	8.0	12.0	Q2
TPS63001DRCR	VSON	DRC	10	3000	330.0	12.4	3.3	3.3	1.1	8.0	12.0	Q2
TPS63001DRCT	VSON	DRC	10	250	180.0	12.4	3.3	3.3	1.1	8.0	12.0	Q2
TPS63002DRCR	VSON	DRC	10	3000	330.0	12.4	3.3	3.3	1.1	8.0	12.0	Q2
TPS63002DRCT	VSON	DRC	10	250	180.0	12.4	3.3	3.3	1.1	8.0	12.0	Q2

**TAPE AND REEL BOX DIMENSIONS**


\*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
TPS63000DRCR	VSON	DRC	10	3000	353.0	353.0	32.0
TPS63000DRCR	VSON	DRC	10	3000	346.0	346.0	33.0
TPS63000DRCT	VSON	DRC	10	250	210.0	185.0	35.0
TPS63001DRCR	VSON	DRC	10	3000	346.0	346.0	33.0
TPS63001DRCR	VSON	DRC	10	3000	353.0	353.0	32.0
TPS63001DRCT	VSON	DRC	10	250	210.0	185.0	35.0
TPS63002DRCR	VSON	DRC	10	3000	346.0	346.0	33.0
TPS63002DRCT	VSON	DRC	10	250	210.0	185.0	35.0

## 重要なお知らせと免責事項

テキサス・インスツルメンツは、技術データと信頼性データ(データシートを含みます)、設計リソース(リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の默示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または默示的にかかわらず拒否します。

これらのリソースは、テキサス・インスツルメンツ製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1)お客様のアプリケーションに適したテキサス・インスツルメンツ製品の選定、(2)お客様のアプリケーションの設計、検証、試験、(3)お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとします。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されているテキサス・インスツルメンツ製品を使用するアプリケーションの開発の目的でのみ、テキサス・インスツルメンツはその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。テキサス・インスツルメンツや第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、テキサス・インスツルメンツおよびその代理人を完全に補償するものとし、テキサス・インスツルメンツは一切の責任を拒否します。

テキサス・インスツルメンツの製品は、[テキサス・インスツルメンツの販売条件](#)、または [ti.com](http://ti.com) やかかるテキサス・インスツルメンツ製品の関連資料などのいずれかを通じて提供する適用可能な条項の下で提供されています。テキサス・インスツルメンツがこれらのリソースを提供することは、適用されるテキサス・インスツルメンツの保証または他の保証の放棄の拡大や変更を意味するものではありません。

お客様がいかなる追加条項または代替条項を提案した場合でも、テキサス・インスツルメンツはそれらに異議を唱え、拒否します。

郵送先住所 : Texas Instruments, Post Office Box 655303, Dallas, Texas 75265  
Copyright © 2025, Texas Instruments Incorporated