

LMP8100

Application Note 1626 551013037 - LMP8100 Evaluation Board User Guide



Literature Number: JAJA325

551013037 - LMP8100

評価用ボード・ユーザー・ガイド

National Semiconductor
Application Note 1626
Mike Stout
2008 年 10 月



本評価用ボードには LMP8100 と、LMP8100 のレジスタをプログラミングするための論理回路が含まれます。

コネクタ、ジャンパ、テスト・ポイント

電源

評価用ボードの電源用に 3 つのパナナ・プラグがあり、それぞれ GND、V⁺、V⁻ のラベルがついています。+ 5V の単一電源または ± 2.5V の 2 電源を使用できます。

信号コネクタ

信号用に 3 つのコネクタがあります。

- J1 入力信号用の BNC で、V_{IN} のラベルが付いています。
- J2 出力信号用の BNC で、V_{OUT} のラベルが付いています。
- J3 マイクロコントローラに接続できる 5 ピン・ヘッダです。評価用ボード上の論理回路を使用しない場合は、マイクロコントローラを使用して LMP8100 のレジスタに書き込むことができます。「マイクロコントローラを通じたレジスタへの書き込み」を参照してください。

ジャンパ

評価用ボードには 6 つのジャンパがあります。

- JP1 LMP8100 の SCK ピンをボード上の論理回路または J3 に接続します。
- JP2 LMP8100 の SDI ピンをボード上の論理回路または J3 に接続します。
- JP3 LMP8100 の \overline{CS} ピンをボード上の論理回路または J3 に接続します。
- JP4 LMP8100 の V⁻ ピンを V⁻ パナナ・プラグまたはグラウンドに接続します。
- JP5 LMP8100 の GRT ピンをグラウンド、低インピーダンス DC 電源、または AC グラウンドに接続します。「低インピーダンス DC 電源」を参照してください。
- JP6 低インピーダンス DC 電源で使用しているオペアンプのイネーブル・ピンを、+ 5V (イネーブル) またはグラウンド (ディスエーブル) に接続します。

テスト・ポイント

テスト・ポイントは次のように接続されています。

- TP1 - + IN ピン
- TP2 - GRT ピン
- TP3 - SDO ピン
- TP4 - V_{OUT} ピン
- TP5 - SCK ピン
- TP6 - SDI ピン
- TP7 - \overline{CS} ピン

ハードウェア・セットアップ

レジスタ・プログラミングのセットアップ

1. ボード上の論理回路を使用して LMP8100 レジスタをプログラミングするには、ジャンパを次のように接続します。
 - JP1 - ピン 2 と 3
 - JP2 - ピン 2 と 3
 - JP3 - ピン 2 と 3
2. 外部マイクロコントローラを使用して LMP8100 レジスタをプログラミングするには、ジャンパを次のように接続します。
 - JP1 - ピン 1 と 2
 - JP2 - ピン 1 と 2
 - JP3 - ピン 1 と 2外部マイクロコントローラを J3 に接続します。

電源のセットアップ

1. + 5V 電源
ジャンパを次のように接続します。
 - JP4 - GND とセンター・ピン+ 5V 電源を V⁺ と GND パナナ・プラグに接続します。
2. ± 2.5V 電源
ジャンパを次のように接続します。
 - JP4 - V⁻ とセンター・ピン+ 2.5V 電源を V⁺ パナナ・プラグに、- 2.5V 電源を V⁻ パナナ・プラグに、電源グラウンドを GND パナナ・プラグに接続します。

GRT ピンのセットアップ

1. GRT ピンをグラウンドに接続するにはジャンパを次のように接続します。
 - JP5 - GND とセンター・ピン
 - JP6 - GND とセンター・ピン
2. GRT ピンを低インピーダンス電源に接続するにはジャンパを次のように接続します。
 - JP5 - DC とセンター・ピン
 - JP6 - V⁺ とセンター・ピン
3. GRT ピンを AC グラウンドに接続するにはジャンパを次のように接続します。
 - JP5 - AC GND とセンター・ピン
 - JP6 - GND とセンター・ピン

部品

評価用ボード上に種々の負荷を接続できます。R8 の直列抵抗をジャンパによって変更または置換できます。R4 の抵抗性負荷を変更できます。C24 と R9 を使用して AC 結合負荷を追加できます。C4 に容量性負荷を追加できます。R8 にジャンパがセットされている評価用ボードには、6 ~ 7pF の寄生容量があります。

ボードの使用

入出力信号

入力信号は J1 (V_{IN}) を使用して LMP8100 に接続されます。出力信号は J2 (V_{OUT}) から取り出されます。

LP8100 のプログラミング

LMP8100 内のレジスタは、スイッチ SW1 と SW2 を使用してプログラミングできます。SW1 は 8 つのスイッチによって構成され、それぞれ LMP8100 レジスタの 8 つのビットに対応して G0、G1、G2、G3、PO、0、C0、C1 のラベルが付いています。スイッチが Up になっている場合、対応するビットに "0" がプログラミングされています。SW2 は、データを LMP8100 のレジスタに読み込むために使用します。

例えば、ゲイン 6 と補償レベル 1 を読み込むには、SW1 を次のように設定します。

G0 - Down = 1

G1 - Up = 0

G2 - Down = 1

G3 - Up = 0

PO - Up = 0

0 - Up = 0

C0 - Down = 1

C1 - Up = 0

SW2 をプッシュすると、データが LMP8100 のレジスタに読み込まれます。Table 1 は、レジスタ値が取り得る値を示しています。

TABLE 1. Register Values

C1	C0	Zero	PD	G3	G2	G1	G0	Gain	Comp.	Other
0	0	0	0	0	0	0	0	1	00	
0	0	0	0	0	0	0	1	2	00	
0	0	0	0	0	0	1	0	3	00	
0	0	0	0	0	0	1	1	4	00	
0	0	0	0	0	1	0	0	5	00	
0	0/1	0	0	0	1	0	1	6	00,01	
0	0/1	0	0	0	1	1	0	7	00,01	
0	0/1	0	0	0	1	1	1	8	00,01	
0	0/1	0	0	1	0	0	0	9	00,01	
0	0/1	0	0	1	0	0	1	10	00,01	
0/1	0/1	0	0	1	0	1	0	11	00,01,10	
0/1	0/1	0	0	1	0	1	1	12	00,01,10	
0/1	0/1	0	0	1	1	0	0	13	00,01,10	
0/1	0/1	0	0	1	1	0	1	14	00,01,10	
0/1	0/1	0	0	1	1	1	0	15	00,01,10	
0/1	0/1	0	0	1	1	1	1	16	00,01,10,11	
X	X	X	1	X	X	X	X	NA	NA	Power Down
X	X	1	0	X	X	X	X	NA	NA	Zero Down

低インピーダンス DC 電源

GRT ピンに DC 電圧を印加できます。GRT ピンは内部ゲイン設定抵抗に接続されるため、この DC 電源は低インピーダンスでなければなりません。GRT ピン上のインピーダンスによって LMP8100 のゲインが変化します。評価用ボード上の DC 電源はオペアンプ U1 を使用して低インピーダンス電源を供給できます。DC 電源を使用するには、オペアンプを実装し、DC を JP5 のセンター・ピンに接続し、V + と JP6 のセンター・ピンを接続します。電圧を設定するには、R1 を調整します。

マイクロコントローラを通じたレジスタへの書き込み

マイクロコントローラを使用して LMP8100 をプログラミングすることができます。ボード上のレジスタ・プログラマを LMP8100 から切断するには、JP1、JP2、JP3 のピン 1 と 2 を接続します。マイクロコントローラの信号は、J3 を通じて LMP8100 に接続されます。

回路図

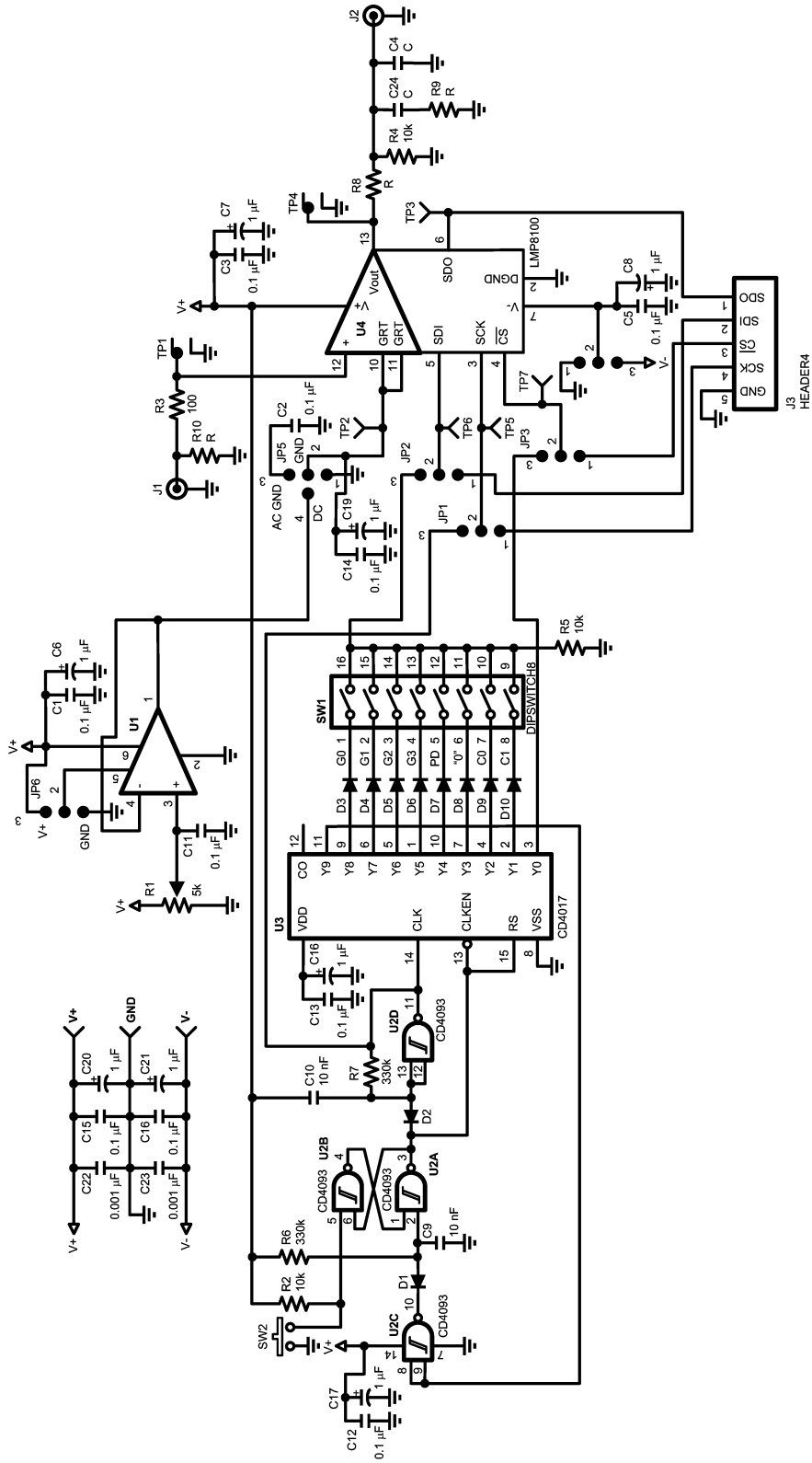


FIGURE 1. Schematic

基板レイアウト

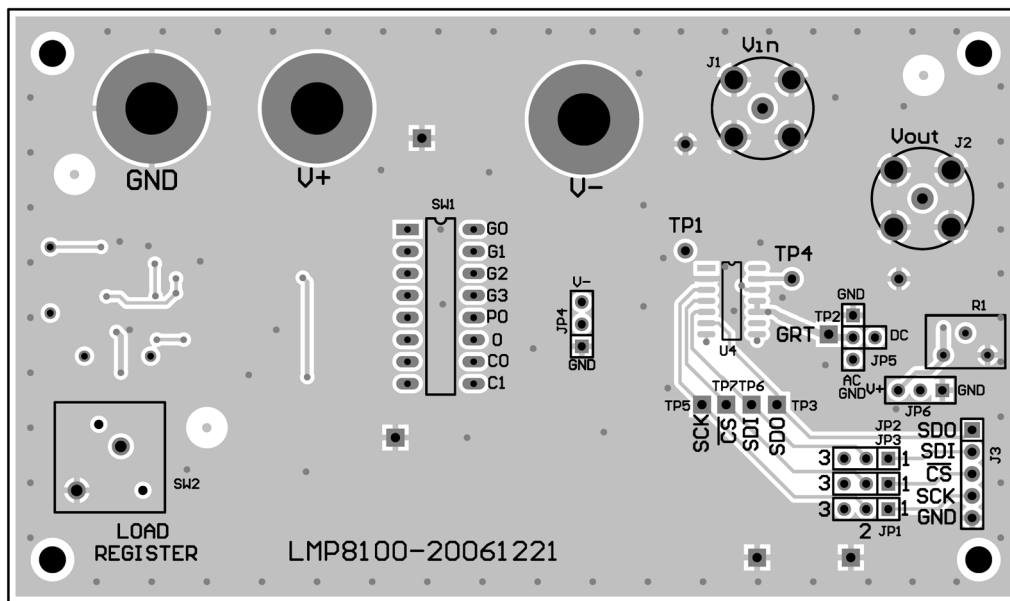


FIGURE 2. Top Layout

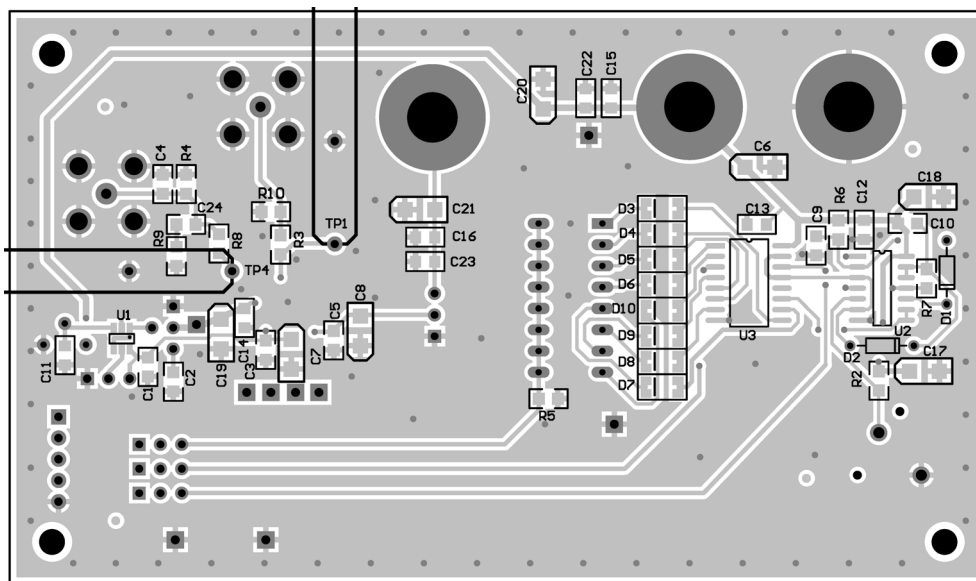


FIGURE 3. Bottom Layout

このドキュメントの内容はナショナル セミコンダクター社製品の関連情報として提供されます。ナショナル セミコンダクター社は、この発行物の内容の正確性または完全性について、いかなる表明または保証もいたしません。また、仕様と製品説明を予告なく変更する権利を有します。このドキュメントはいかなる知的財産権に対するライセンスも、明示的、黙示的、禁反言による惹起、またはその他を問わず、付与するものではありません。

試験や品質管理は、ナショナル セミコンダクター社が自社の製品保証を維持するために必要と考える範囲に用いられます。政府が課す要件によって指定される場合を除き、各製品のすべてのパラメータの試験を必ずしも実施するわけではありません。ナショナル セミコンダクター社は製品適用の援助や購入者の製品設計に対する義務は負いかねます。ナショナル セミコンダクター社の部品を使用した製品および製品適用の責任は購入者にあります。ナショナル セミコンダクター社の製品を用いたいかなる製品の使用または供給に先立ち、購入者は、適切な設計、試験、および動作上の安全手段を講じなければなりません。

それら製品の販売に関するナショナル セミコンダクター社との取引条件で規定される場合を除き、ナショナル セミコンダクター社は一切の義務を負わないものとし、また、ナショナル セミコンダクター社の製品の販売か使用、またはその両方に関連する特定目的への適合性、商品の機能性、ないしは特許、著作権、または他の知的財産権の侵害に関連した義務または保証を含むいかなる表明または黙示的保証も行いません。

生命維持装置への使用について

ナショナル セミコンダクター社の製品は、ナショナル セミコンダクター社の最高経営責任者 (CEO) および法務部門 (GENERAL COUNSEL) の事前の書面による承諾がない限り、生命維持装置または生命維持システム内のきわめて重要な部品に使用することは認められていません。

ここで、生命維持装置またはシステムとは (a) 体内に外科的に使用されることを意図されたもの、または (b) 生命を維持あるいは支持するものをいい、ラベルにより表示される使用法に従って適切に使用された場合に、これの不具合が使用者に身体的障害を与えると予想されるものをいいます。重要な部品とは、生命維持にかかわる装置またはシステム内のすべての部品をいい、これの不具合が生命維持用の装置またはシステムの不具合の原因となりそれらの安全性や機能に影響を及ぼすことが予想されるものをいいます。

National Semiconductor とナショナル セミコンダクターのロゴはナショナル セミコンダクター コーポレーションの登録商標です。その他のブランドや製品名は各権利所有者の商標または登録商標です。

Copyright © 2008 National Semiconductor Corporation

製品の最新情報については www.national.com をご覧ください。

ナショナル セミコンダクター ジャパン株式会社

本社 / 〒 135-0042 東京都江東区木場 2-17-16

TEL.(03)5639-7300

技術資料 (日本語 / 英語) はホームページより入手可能です。

www.national.com/jpn/

本資料に掲載されているすべての回路の使用に起因する第三者の特許権その他の権利侵害に関して、弊社ではその責を負いません。また掲載内容は予告無く変更されることがありますのでご了承ください。

ご注意

日本テキサス・インスツルメンツ株式会社（以下TIJといいます）及びTexas Instruments Incorporated（TIJの親会社、以下TIJないしTexas Instruments Incorporatedを総称してTIといいます）は、その製品及びサービスを任意に修正し、改善、改良、その他の変更をし、もしくは製品の製造中止またはサービスの提供を中止する権利を留保します。従いまして、お客様は、発注される前に、関連する最新の情報を取得して頂き、その情報が現在有効かつ完全なものであるかどうかご確認下さい。全ての製品は、お客様とTIJとの間に取り引契約が締結されている場合は、当該契約条件に基づき、また当該取引契約が締結されていない場合は、ご注文の受諾の際に提示されるTIJの標準販売契約約款に従って販売されます。

TIは、そのハードウェア製品が、TIの標準保証条件に従い販売時の仕様に対応した性能を有していること、またはお客様とTIJとの間で合意された保証条件に従い合意された仕様に対応した性能を有していることを保証します。検査およびその他の品質管理技法は、TIが当該保証を支援するのに必要とみなす範囲で行なわれております。各デバイスの全てのパラメーターに関する固有の検査は、政府がそれ等の実行を義務づけている場合を除き、必ずしも行なわれておりません。

TIは、製品のアプリケーションに関する支援もしくはお客様の製品の設計について責任を負うことはありません。TI製部品を使用しているお客様の製品及びそのアプリケーションについての責任はお客様にあります。TI製部品を使用したお客様の製品及びアプリケーションについて想定されうる危険を最小のものとするため、適切な設計上および操作上の安全対策は、必ずお客様にてお取り下さい。

TIは、TIの製品もしくはサービスが使用されている組み合わせ、機械装置、もしくは方法に関連しているTIの特許権、著作権、回路配置利用権、その他のTIの知的財産権に基づいて何らかのライセンスを許諾するということは明示的にも黙示的にも保証も表明もしておりません。TIが第三者の製品もしくはサービスについて情報を提供することは、TIが当該製品もしくはサービスを使用することについてライセンスを与えるとか、保証もしくは是認するということを意味しません。そのような情報を使用するには第三者の特許その他の知的財産権に基づき当該第三者からライセンスを得なければならない場合もあり、またTIの特許その他の知的財産権に基づきTIからライセンスを得て頂かなければならない場合もあります。

TIのデータ・ブックもしくはデータ・シートの中にある情報を複製することは、その情報に一切の変更を加えること無く、かつその情報と結び付けられた全ての保証、条件、制限及び通知と共に複製がなされる限りにおいて許されるものとします。当該情報に変更を加えて複製することは不正で誤認を生じさせる行為です。TIは、そのような変更された情報や複製については何の義務も責任も負いません。

TIの製品もしくはサービスについてTIにより示された数値、特性、条件その他のパラメーターと異なる、あるいは、それを超えてなされた説明で当該TI製品もしくはサービスを再販売することは、当該TI製品もしくはサービスに対する全ての明示的保証、及び何らかの黙示的保証を無効にし、かつ不正で誤認を生じさせる行為です。TIは、そのような説明については何の義務も責任もありません。

TIは、TIの製品が、安全でないことが致命的となる用途ないしアプリケーション（例えば、生命維持装置のように、TI製品に不良があった場合に、その不良により相当な確率で死傷等の重篤な事故が発生するようなもの）に使用されることを認めておりません。但し、お客様とTIの双方の権限有る役員が書面でそのような使用について明確に合意した場合は除きます。たとえTIがアプリケーションに関連した情報やサポートを提供したとしても、お客様は、そのようなアプリケーションの安全面及び規制面から見た諸問題を解決するために必要とされる専門的知識及び技術を持ち、かつ、お客様の製品について、またTI製品をそのような安全でないことが致命的となる用途に使用することについて、お客様が全ての法的責任、規制を遵守する責任、及び安全に関する要求事項を満足させる責任を負っていることを認め、かつそのことに同意します。さらに、もし万一、TIの製品がそのような安全でないことが致命的となる用途に使用されたことによって損害が発生し、TIないしその代表者がその損害を賠償した場合は、お客様がTIないしその代表者にその全額の補償をするものとします。

TI製品は、軍事的用途もしくは宇宙航空アプリケーションないし軍事的環境、航空宇宙環境にて使用されるようには設計もされていませんし、使用されることを意図されていません。但し、当該TI製品が、軍需対応グレード品、若しくは「強化プラスチック」製品としてTIが特別に指定した製品である場合は除きます。TIが軍需対応グレード品として指定した製品のみが軍需品の仕様書に合致いたします。お客様は、TIが軍需対応グレード品として指定していない製品を、軍事的用途もしくは軍事的環境下で使用することは、もっぱらお客様の危険負担においてなされるということ、及び、お客様がもっぱら責任をもって、そのような使用に関して必要とされる全ての法的要求事項及び規制上の要求事項を満足させなければならないことを認め、かつ同意します。

TI製品は、自動車用アプリケーションないし自動車の環境において使用されるようには設計されていませんし、また使用されることを意図されていません。但し、TIがISO/TS 16949の要求事項を満たしていると特別に指定したTI製品は除きます。お客様は、お客様が当該TI指定品以外のTI製品を自動車用アプリケーションに使用しても、TIは当該要求事項を満たしていなかったことについて、いかなる責任も負わないことを認め、かつ同意します。

Copyright © 2011, Texas Instruments Incorporated
日本語版 日本テキサス・インスツルメンツ株式会社

弊社半導体製品の取り扱い・保管について

半導体製品は、取り扱い、保管・輸送環境、基板実装条件によっては、お客様での実装前後に破壊/劣化、または故障を起こすことがあります。

弊社半導体製品のお取り扱い、ご使用にあたっては下記の点を遵守して下さい。

1. 静電気

- 素手で半導体製品単体を触らないこと。どうしても触る必要がある場合は、リストストラップ等で人体からアースをとり、導電性手袋等をして取り扱うこと。
- 弊社出荷梱包単位（外装から取り出された内装及び個装）又は製品単品で取り扱いを行う場合は、接地された導電性のテーブル上で（導電性マットにアースをとったもの等）、アースをした作業者が行うこと。また、コンテナ等も、導電性のものを使うこと。
- マウンタやはんだ付け設備等、半導体の実装に関わる全ての装置類は、静電気の帯電を防止する措置を施すこと。
- 前記のリストストラップ・導電性手袋・テーブル表面及び実装装置類の接地等の静電気帯電防止措置は、常に管理されその機能が確認されていること。

2. 温・湿度環境

- 温度：0～40℃、相対湿度：40～85%で保管・輸送及び取り扱いを行うこと。（但し、結露しないこと。）

- 直射日光が当たる状態で保管・輸送しないこと。

3. 防湿梱包

- 防湿梱包品は、開封後は個別推奨保管環境及び期間に従い基板実装すること。

4. 機械的衝撃

- 梱包品（外装、内装、個装）及び製品単品を落下させたり、衝撃を与えないこと。

5. 熱衝撃

- はんだ付け時は、最低限260℃以上の高温状態に、10秒以上さらさないこと。（個別推奨条件がある時はそれに従うこと。）

6. 汚染

- はんだ付け性を損なう、又はアルミ配線腐食の原因となるような汚染物質（硫黄、塩素等ハロゲン）のある環境で保管・輸送しないこと。
- はんだ付け後は十分にフラックスの洗浄を行うこと。（不純物含有率が一定以下に保証された無洗浄タイプのフラックスは除く。）

以上