

LMS1585A,LMS1587

LMS1585A/LMS1587 5A and 3A Low Dropout Fast Response Regulators



Literature Number: JAJ685

LMS1585A/LMS1587

5A および 3A 高速負荷応答低ドロップアウト・レギュレータ

概要

LMS1585A および LMS1587 は、出力負荷電流がそれぞれ 5A および 3A である低ドロップアウト正電圧レギュレータです。これらのデバイスはドロップアウト電圧が低く (1.2V)、負荷応答が高速であるため、低電圧マイクロプロセッサのアプリケーションには優れたソリューションとなります。

LMS1585A/LMS1587 には可変出力電圧タイプがあります。このタイプは、2 つの抵抗を外付けするだけで出力電圧を設定できます。さらに、1.5V および 3.3V の固定出力電圧タイプもあります (Note 9)。

LMS1585A/LMS1587 の回路は、ツェナー・トリミング型バンドギャップ基準電圧、電流制限、およびサーマル・シャットダウンの各機能を取り入れています。

LMS1585A/LMS1587 シリーズには、TO-220 および TO-263 パッケージがあります。

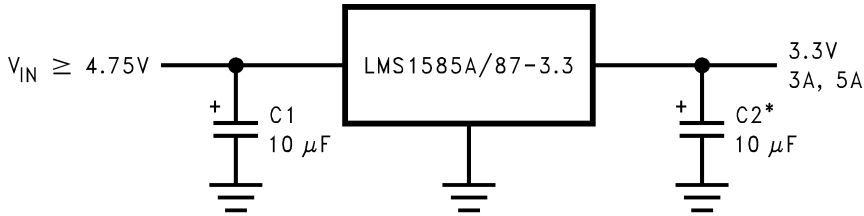
特長

高速負荷応答	
可変型、1.5V および 3.3V バージョンを用意	
電流制限および熱保護	
民生用温度範囲	0 ~ 125
工業用温度範囲	- 40 ~ 125
ライン・レギュレーション	0.005% (代表値)
ロード・レギュレーション	0.05% (代表値)
LT™ 1585A/87 と交換可能	

アプリケーション

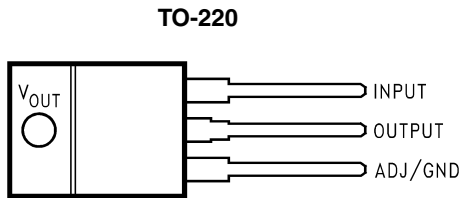
- Pentium® プロセッサ電源
- PowerPC™ 電源
- その他のマイクロプロセッサ電源
- 低電圧ロジック電源

代表的なアプリケーション

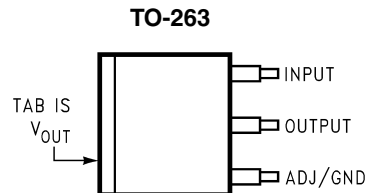


* REQUIRED FOR STABILITY

ピン配置図



Top View



Top View

LT は Linear Technology 社の登録商標です。

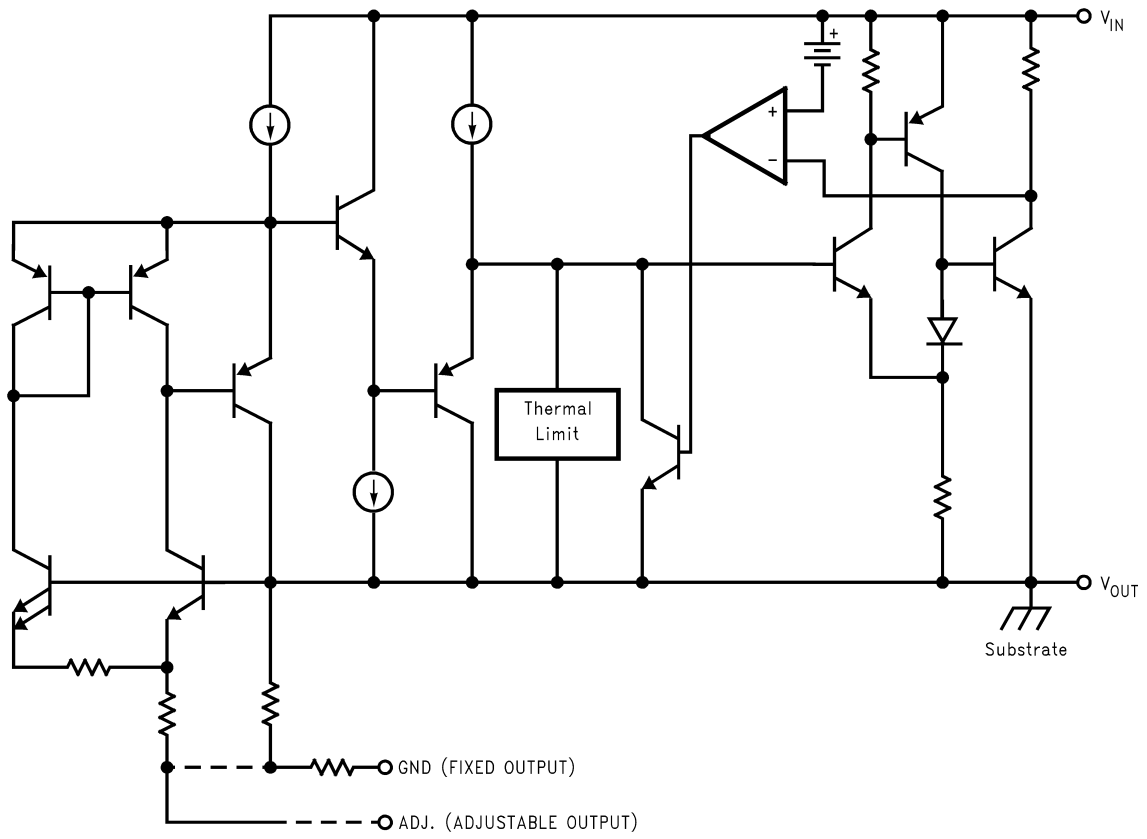
Pentium は Intel 社の登録商標です。

PowerPC は IBM 社の登録商標です。

製品情報

Output Current	Package	Temperature Range	Part Number	Transport Media	NSC Drawing
3A	TO-263	0°C to 125°C	LMS1587CS-ADJ	Rails	TS3B
			LMS1587CSX-ADJ	Tape and Reel	
			LMS1587CS-1.5	Rails	
			LMS1587CSX-1.5	Tape and Reel	
			LMS1587CS-3.3	Rails	
		LMS1587CSX-3.3	Tape and Reel		
		-40°C to 125°C	LMS1587IS-ADJ	Rails	
			LMS1587ISX-ADJ	Tape and Reel	
			LMS1587IS-1.5	Rails	
			LMS1587ISX-1.5	Tape and Reel	
	LMS1587IS-3.3		Rails		
	TO-220	0°C to 125°C	LMS1587CT-ADJ	Rails	T03B
			LMS1587CT-1.5	Rails	
			LMS1587CT-3.3	Rails	
		-40°C to 125°C	LMS1587IT-ADJ	Rails	
			LMS1587IT-1.5	Rails	
LMS1587IT-3.3			Rails		
5A	TO-263	0°C to 125°C	LMS1585ACS-ADJ	Rails	TS3B
			LMS1585ACSX-ADJ	Tape and Reel	
			LMS1585ACS-1.5	Rails	
			LMS1585ACSX-1.5	Tape and Reel	
			LMS1585ACS-3.3	Rails	
		LMS1585ACSX-3.3	Tape and Reel		
		-40°C to 125°C	LMS1585AIS-ADJ	Rails	
			LMS1585AISX-ADJ	Tape and Reel	
			LMS1585AIS-1.5	Rails	
			LMS1585AISX-1.5	Tape and Reel	
	LMS1585AIS-3.3		Rails		
	TO-220	0°C to 125°C	LMS1585ACT-ADJ	Rails	T03B
			LMS1585ACT-1.5	Rails	
			LMS1585ACT-3.3	Rails	
		-40°C to 125°C	LMS1585AIT-ADJ	Rails	
			LMS1585AIT-1.5	Rails	
			LMS1585AIT-3.3	Rails	

等価回路



絶対最大定格 (Note 1)

本データシートには軍用・航空宇宙用の規格は記載されていません。
 関連する電気的信頼性試験方法の規格を参照ください。

接合部温度 (T_J) (Note 2)

150

保存温度範囲

- 65 ~ 150

最大入出力電圧 ($V_{IN} \sim GND$)

13V

リード温度

260、10秒

許容損失 (Note 2)

内部的に制限

ESD 耐圧 (Note 3)

2000V

電気的特性

標準文字の Typ (代表値)、Max (最大値)、および Min (最小値) は $T_J = 25$ に対して適用され、太字の **Typ**、**Max**、および **Min** は全動作接合部温度範囲に対して適用されます (民生用は 0 ~ 125、工業用は - 40 ~ 125)。

Symbol	Parameter	Conditions	Min (Note 5)	Typ (Note 4)	Max (Note 5)	Units
V_{REF}	Reference Voltage	LMS1585A-ADJ $V_{IN}-V_{OUT} = 3V, I_{OUT} = 10mA$ $10mA \leq I_{OUT} \leq 5A, 1.5V \leq V_{IN}-V_{OUT} \leq 5.75V$	1.238 1.225	1.25 1.250	1.262 1.275	V V
		LMS1587-ADJ $10mA \leq I_{OUT} \leq 3A, 1.5V \leq V_{IN}-V_{OUT} \leq 5.75V$	1.225	1.250	1.275	V
V_{OUT}	Output Voltage	LMS1585A-1.5 $I_{OUT} = 0mA, V_{IN} = 5V$ $0 \leq I_{OUT} \leq 5A, 3V \leq V_{IN} \leq 7V$	1.485 1.470	1.500	1.515 1.530	V V
		LMS1585A-3.3 $I_{OUT} = 0mA, V_{IN} = 5V$ $0 \leq I_{OUT} \leq 5A, 4.75V \leq V_{IN} \leq 7V$	3.267 3.235	3.300	3.333 3.365	V V
		LMS1587-1.5 $V_{IN} = 5V, I_{OUT} = 0mA, T_J = 25^\circ C$ $0 \leq I_{OUT} \leq 3A, 3V \leq V_{IN} \leq 7V$	1.485 1.470	1.500	1.515 1.530	V V
		LMS1587-3.3 $0 \leq I_{OUT} \leq 3A, 4.75V \leq V_{IN} \leq 7V$	3.235	3.300	3.365	V
		LMS1585A/87-ADJ $I_{OUT} = 10mA, 2.75V \leq V_{IN} \leq 7V$		0.005	0.2	%
		LMS1585A/87-3.3 $I_{OUT} = 0mA, 4.75V \leq V_{IN} \leq 7V$		0.005	0.2	%
ΔV_{OUT}	Line Regulation (Note 6)	LMS1585A/87-1.5 $I_{OUT} = 0mA, 3V \leq V_{IN} \leq 7V$		0.005	0.2	%
		LMS1585A-ADJ $V_{IN}-V_{OUT} = 3V, 10mA \leq I_{OUT} \leq 5A$		0.05	0.5	%
ΔV_{OUT}	Load Regulation (Note 6)	LMS1585A-1.5/LMS1585A-3.3 $V_{IN} = 5V, 0 \leq I_{OUT} \leq 5A$		0.05	0.5	%
		LMS1587-ADJ $V_{IN}-V_{OUT} = 3V, 10mA \leq I_{OUT} \leq 3A$		0.05	0.5	%
		LMS1587-1.5/LMS1587-3.3 $V_{IN} = 5V, 0 \leq I_{OUT} \leq 3A$		0.05	0.5	%
		LMS1585A-ADJ/LMS1587-ADJ $\Delta V_{REF} = 1\%, I_{OUT} = 3A$		1.15	1.3	V
		LMS1585A-3.3/LMS1587-3.3/ LMS1585A-1.5/LMS1587-1.5 $\Delta V_{OUT} = 1\%, I_{OUT} = 3A$		1.15	1.3	V
$V_{IN}-V_{OUT}$	Dropout Voltage	LMS1585A-ADJ $\Delta V_{REF} = 1\%, I_{OUT} = 5A$		1.2	1.4	V
		LMS1585A-1.5/LMS1585A-3.3 $\Delta V_{OUT} = 1\%, I_{OUT} = 5A$		1.2	1.4	V

電氣的特性 (つづき)

標準文字の Typ (代表値)、Max (最大値)、および Min (最小値) は $T_J = 25$ に対して適用され、太字の Typ、Max、および Min は全動作接合部温度範囲に対して適用されます (民生用は $0 \sim 125$ 、工業用は $-40 \sim 125$)。

Symbol	Parameter	Conditions	Min (Note 5)	Typ (Note 4)	Max (Note 5)	Units
I_{LIMIT}	Current Limit	LMS1585A-ADJ/LMS1585A-3.3/LMS1585A-1.5 $V_{IN}-V_{OUT} = 5.5V$	5.0	6.6		A
		LMS1587-ADJ/LMS1587-3.3/LMS1587-1.5 $V_{IN}-V_{OUT} = 5.5V$	3.1	4.3		A
	Minimum Load Current (Note 7)	LMS1585A/87-ADJ $1.5V \leq V_{IN}-V_{OUT} \leq 5.75V$		2.0	10.0	mA
	Quiescent Current	LMS1585A-3.3/LMS1587-3.3/ LMS1585A-1.5/LMS1587-1.5 $V_{IN} = 5V$		7.0	13.0	mA
	Thermal Regulation	$T_A = 25^\circ C$, 30ms Pulse		0.003		%/W
	Ripple Rejection	LMS1585A-ADJ $f_{RIPPLE} = 120Hz$, $V_{IN}-V_{OUT} = 3V$, $I_{OUT} = 5A$, $C_{OUT} = 25\mu F$ Tantalum		72		dB
		LMS1585A-1.5 $f_{RIPPLE} = 120Hz$, $C_{OUT} = 25\mu F$ Tantalum, $I_{OUT} = 5A$, $V_{IN} = 4.5V$	60	72		dB
		LMS1585A-3.3 $f_{RIPPLE} = 120Hz$, $C_{OUT} = 25\mu F$ Tantalum, $I_{OUT} = 5A$, $V_{IN} = 6.3V$		72		dB
		LMS1587-ADJ $f_{RIPPLE} = 120Hz$, $V_{IN}-V_{OUT} = 3V$, $I_{OUT} = 3A$ $C_{OUT} = 25\mu F$ Tantalum		72		dB
		LMS1587-1.5 $f_{RIPPLE} = 120Hz$, $C_{OUT} = 25\mu F$ Tantalum, $I_{OUT} = 3A$, $V_{IN} = 4.5V$	60	72		dB
		LMS1587-3.3 $f_{RIPPLE} = 120Hz$, $C_{OUT} = 25\mu F$ Tantalum, $I_{OUT} = 3A$, $V_{IN} = 6.3V$		72		dB
		Adjust Pin Current			55	120
	Adjust Pin Current	$10mA \leq I_{OUT} \leq I_{FULLLOAD}$, $1.5V \leq V_{IN}-V_{OUT} \leq 5.75V$ (Note 8)		0.2		μA
	Temperature Stability			0.5		%
	Long Term Stability	$T_A = 125^\circ C$, 1000Hrs		0.03		%
	RMS Output Noise (% of V_{OUT})	$10Hz \leq f \leq 10kHz$		0.003		%
	Thermal Resistance Junction-to-Case	3-Lead TO-263: Control/Output Section			0.65/2.7	$^\circ C/W$
		3-Lead TO-220: Control/Output Section			0.65/2.7	$^\circ C/W$

Note 1: 「絶対最大定格」は、それを超えると、デバイスの破壊が発生する可能性があるリミット値を示します。「動作定格」は、意図するデバイスの動作条件を示し、特定の性能を保証するものではありません。保証規格およびその試験条件については、「電氣的特性」を参照してください。

Note 2: 最大消費電力は、 $T_{J(max)}$ 、 J_A 、および T_A の関数です。任意の周囲温度における最大許容損失は $P_D = (T_{J(max)} - T_A) / J_A$ で与えられます。数値はすべて PC 基板上に直接ハンダ付けされているパッケージに適用されます。

Note 3: 試験目的のための ESD は 1.5k Ω と 100pF の直列回路の人体モデルを使用して加えられました。

Note 4: Typ (代表値) は最も標準的な値を表します。

Note 5: すべてのリミット値 (Max および Min) は、試験または統計解析によって保証されています。

Note 6: ロード・レギュレーションおよびライン・レギュレーションは、一定の接合部温度で測定され、30W の最大消費電力まで保証されています。消費電力は、入出力電圧差と出力電流によって決まります。保証最大消費電力は全入出力電圧差範囲にわたっては有効ではありません。

Note 7: レギュレーションを維持するために必要な最小出力電流。

Note 8: $I_{FULLLOAD}$ は、LMS1585A では 5A、LMS1587 では 3A です。

Note 9: その他の固定電圧オプションについては、弊社にお問い合わせください。

アプリケーション・ノート

概要

Figure 1 に、LMS1585A/1587 の基本的機能図を示します (保護回路は除きます)。トポロジーは、パス・トランジスタを除けば、基本的に LM317 のトポロジーです。2 つのダイオード電圧降下を生じるダーリントン NPN の代わりに、LMS1585A/1587 は 1 つの NPN を使用しています。結果として、ドロップアウト電圧が低くなっています。パス・トランジスタの構造は準 LDO としても知られています。PNP LDO より優れた準 LDO の利点は、準 LDO の方が待機時消費電流が本質的に小さいことです。LMS1585A/1587 は、全負荷状態で、規格範囲の温度にわたって、最小ドロップアウト電圧 1.5V を保証されています。

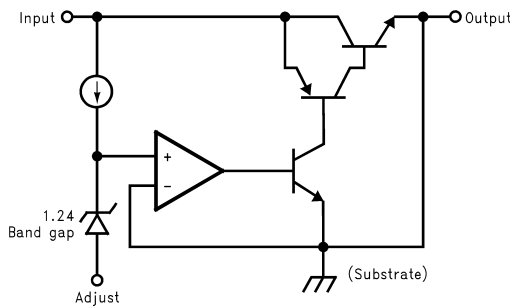


FIGURE 1. Basic Functional Diagram for the LMS1585A/1587, excluding Protection circuitry

出力電圧

出力電圧 LMS1585A/1587 は、出力と調整端子との間に 1.25V の基準電圧 (V_{REF}) を発生します。Figure 2 に示すように、この電圧は抵抗 R_1 の両端に印加されて定電流 I_1 を生じます。この定電流は次に R_2 を流れます。結果、 R_2 両端間の電圧降下が基準電圧に加わって、求められる出力電圧が設定されます。

調整端子からの電流 I_{ADJ} によって出力誤差が生じます。ただし、この誤差は小さい (120 μ A) ので、 R_1 が 100 単位のときは無視できます。

固定電圧デバイスの場合、 R_1 と R_2 はデバイス内に集積されています。

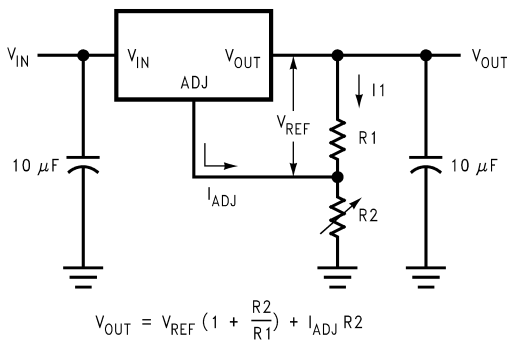


FIGURE 2. Basic Adjustable Regulator

安定度に関する注意事項

安定度に関する注意事項は、主として帰還ループの位相応答に関係します。安定動作のためには、ループは負帰還を維持しなければなりません。LMS1585A/1587 は、容量性負荷に特定値の直列抵抗成分を必要とします。この直列抵抗成分によって、ループ内にゼロができて、位相余裕が増大し、安定度が増大し

ます。適切なゼロ (ほぼ 500kHz) を実現するために、ソリッド・タンタル・コンデンサまたはアルミ電解コンデンサの等価直列抵抗 (ESR) が使用されます。

アルミ電解はタンタルより安価ですが、その ESR は低温 (0 以下) では指数的に変動します。したがって、温度に対して要求される過渡応答を選択する場合、厳密に検討する必要があります。タンタルは、ESR の対温度変動が 2:1 より小さいので、この目的には好都合です。

推奨される負荷 / デカップリング・コンデンサは、10 μ F のタンタルか 50 μ F のアルミです。これらの値では、大部分のアプリケーションの安定度が保証されます。

可変タイプでは、ADJ ピンにコンデンサを追加して、リップル除去率を増大できます。その場合は、出力コンデンサは、タンタルは 22 μ F に、アルミは 150 μ F に増加する必要があります。

調整ピンと入力ピンには、タンタルおよびアルミ以外のコンデンサを使用できます。入力には、10 μ F のコンデンサが適当な値です。調整ピンのコンデンサの値に関しては、「リップル除去」の項を参照してください。

大きな負荷電流の変化があるアプリケーション (例えばマイクロプロセッサ) には、大きな出力コンデンサを使用することが求められます。コンデンサの容量が大きいほど、必要に応じられる有効電荷量も大きくなります。また、出力電圧を小さくするには、小さい ESR を使用する方が好ましいです。

$$V = I \times ESR$$

合計の ESR を小さくして上記の出力電圧の変化を低減するためには、タンタル・コンデンサとセラミック・コンデンサを複数並列に使用するのが一般的な方法です。

出力コンデンサの容量を無制限に大きくして、過渡応答と安定度を改善できます。

リップル除去

リップル除去率は、帰還ループ内のオープン・ループ・ゲインの関数です (Figure 1, Figure 2 を参照)。LMS1585A/1587 は 75dB のリップル除去率 (代表値) を発揮します。 V_{REF} より高い電圧向けに調整すると、リップル除去率は調整ゲイン $(1 + R_1/R_2)$ または V_O/V_{REF} の関数として低下します。したがって、5V 調整すると、リップル除去率は 4 倍の率 (- 12dB) で低下します。出力リップルは、調整電圧が上昇するに伴って増大します。

しかし、可変タイプではこのリップル除去率の低下を補償できません。調整端子をコンデンサ (C_{ADJ}) でグラウンドにバイパスできます。 C_{ADJ} のインピーダンスを、求められるリップル周波数で R_1 に等しいかまたはそれより小さくします。このバイパス・コンデンサは、出力電圧の増大に伴うリップルの増幅を防止します。

$$1/(2 * f_{RIPPLE} * C_{ADJ}) \leq R_1$$

ロード・レギュレーション

LMS1585A/1587 は、出力ピンとグラウンド・ピンとの間、または出力ピンと調整ピンとの間に現れる電圧を安定化します。場合によっては、ライン抵抗によって負荷の両端にかかる電圧に誤差が生じることがあります。最良のロード・レギュレーションを得るためには、2、3 の注意が必要です。

Figure 3 に、固定出力レギュレータを使用した代表的アプリケーションを示します。 R_{t1} と R_{t2} はライン抵抗です。 V_{LOAD} は、ライン抵抗の電圧降下の合計だけ V_{OUT} より低くなります。この場合は、 R_{LOAD} で見たロード・レギュレーションはデータシートの仕様より劣化します。

アプリケーション・ノート (つづき)

これを改善するには、負荷の正側を出力端子に直接接続し、負側をグラウンド端子に直接接続します。

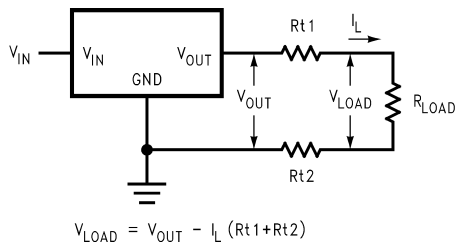


FIGURE 3. Typical Application using Fixed Output Regulator

可変レギュレータを使用するときは (Figure 4)、抵抗 R1 の正側を負荷の近くにレギュレータの出力端子に直接接続して最良の性能が得られます。そうすれば、基準電圧と直列に現れてレギュレーションを悪くするライン・ドロップが効果的になくなります。例えば、レギュレータと負荷との間の抵抗が 0.05 である 5V のレギュレータの場合、ライン抵抗によるロード・レギュレーションは $0.05 \times I_L$ になります。R1 (= 125 Ω) を負荷の近くに接続した場合は、実際のライン抵抗は $0.05 (1 + R_2/R_1)$ になります。つまり、この場合、実際のライン抵抗は 4 倍悪くなります。さらに、抵抗 R2 の負荷のグラウンドの近くに接続して、リモート・グラウンド・センシング機能を構成し、ロード・レギュレーションを改善できます。

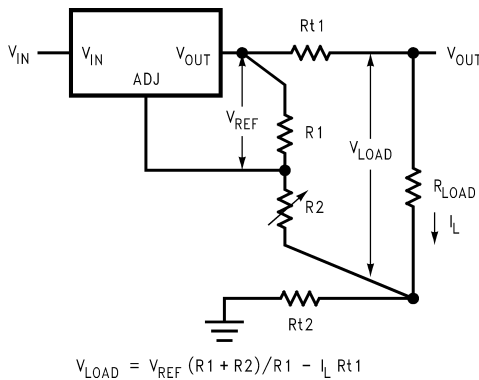


FIGURE 4. Best Load Regulation using Adjustable Output Regulator

保護ダイオード

通常の動作のもとでは、LMS1585A/87 レギュレータは全く保護ダイオードを必要としません。可変出力電圧デバイスの場合は、調整端子と出力端子との間の内部抵抗によって電流が制限されます。調整端子にコンデンサを使用する場合も、レギュレータを通さないように電流を迂回させるためのダイオードは必要ありません。調整ピンは、デバイスを損傷させずに、出力電圧上の $\pm 25V$ の過渡信号を吸収できます。

レギュレータに出力コンデンサが接続されていて、入力が短絡されたときは、出力コンデンサはレギュレータの出力に放電します。放電電流は、コンデンサの値、レギュレータの出力電圧、 V_{IN} の下降レートによって決まります。LMS1585A/1587 レギュレータでは、出力ピンと入力ピンとの間の内部ダイオードはマイクロ秒単位の 10A ~ 20A のサージ電流に耐えられます。出力コンデンサが非常に大容量 (1000 μF) であって、かつ入力が瞬時にグラウンドに短絡された場合は、レギュレータは損傷を受ける恐れがあり

ます。この場合は、Figure 5 に示すように、レギュレータの保護用として、出力ピンと入力ピンとの間に外付けダイオードを使用することを推奨します。

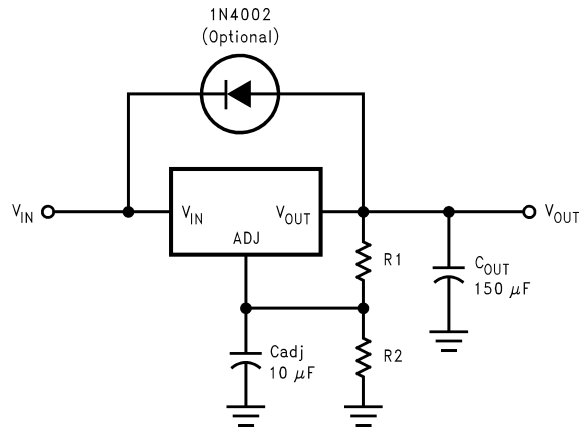


FIGURE 5. Regulator with Protection Diode

過負荷からの回復

過負荷からの回復とは、レギュレータが出力の短絡から回復できることです。回復プロセスの主要なファクタは、出力に過大な電流を流入させないための保護用の電流制限機能です。電流制限回路は、入出力電圧差が増大するに伴って出力電流を減少させます。「曲線」のショート曲線を参照してください。

通常のスタートアップ時には、出力が入力に追随するので、入出力電圧差は小さなものです。しかし、出力が短絡された場合、回復過程には大きな入出力電圧差が生じます。この状態のとき、電流制限回路の回復が遅くなる場合があります。制限される電流が小さすぎるために出力に電圧が発生しない場合は、この電圧は本来より低レベルで安定します。このような条件下では、小さな電圧差を生じ、なおかつ十分なスタートアップ条件を得るためには、レギュレータの電源を入れ直す必要があるかもしれません。短絡電流と入出力電圧差との関係は、「曲線」を参照してください。

熱に関する注意事項

IC は動作時に発熱しますが、消費電力が、どのくらい発熱するかを決める 1 つの要因です。もう 1 つの要因は、どのくらい放熱の効率がよいかです。放熱は、IC と周囲環境との間の熱抵抗 (J_A) を知れば予測できます。熱抵抗の単位は単位電力当たりの上昇温度 ($^{\circ}C/W$) です。熱抵抗が大きいほど、IC の加熱温度は高くなります。LMS1585A/1587 は、パッケージごとに、接合部からケースへの熱抵抗 (J_C) として熱抵抗を規定しています。接合部から周囲環境への熱抵抗 (J_A) を得るためには、もう 2 つの熱抵抗を追加しなければなりません。1 つはケースからヒートシンクへの熱抵抗 (CH) であり、もう 1 つはヒートシンクから周囲環境への熱抵抗 (HA) です。接合部温度は次式から求められます。

$$T_J = T_A + P_D (J_C + C_H + H_A) = T_A + P_D J_A$$

T_J は接合部温度、 T_A は周囲温度、 P_D はデバイスの消費電力です。デバイスの消費電力は次式で計算します。

$$I_{IN} = I_L + I_G$$

$$P_D = (V_{IN} - V_{OUT}) I_L + V_{IN} I_G$$

Figure 6 に、回路に現れる電圧と電流を示します。

アプリケーション・ノート (つづき)

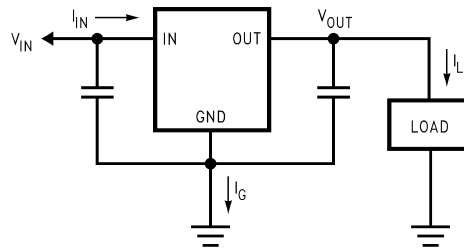


FIGURE 6. Power Dissipation Diagram

デバイスの電力が決まると、最大許容 $J_{A(max)}$ は次式で計算します。

$$J_{A(max)} = T_{R(max)}/P_D = T_{J(max)} - T_{A(max)}/P_D$$

LMS1585A/1587 には、制御部と出力部の 2 箇所異なる温度規格があります。これら 2 箇所に対する接合部ケース間熱抵抗は「電気的特性」の表に示し、最大接合部温度 ($T_{J(max)}$) は「絶対最大定格」の項に示しています。制御部では、($T_{J(max)}$) は 125 であり、出力部では 150 です。

$J_{A(max)}$ は、制御部と出力部のそれぞれで以下のようにして計算します。

$$J_{A(max, CONTROL SECTION)} = (125 - T_{A(max)})/P_D$$

$$J_{A(max, OUTPUT SECTION)} = (150 - T_{A(max)})/P_D$$

制御部と出力部それぞれの $J_{A(max)}$ より、低い方の値を考慮します。必要なヒートシンクは、必要な熱抵抗を次の計算式で求めて決定します。

$$H_{A(max)} = J_{A(max)} - (J_C + C_H)$$

$H_{A(max)}$ は、以下の式にしたがって 2 回計算します。

$$H_{A(max)} = J_{A(max, CONTROL SECTION)} - (J_C(CONTROL SECTION) + C_H)$$

$$H_{A(max)} = J_{A(max, OUTPUT SECTION)} - (J_C(OUTPUT SECTION) + C_H)$$

C_H は 0.2 /W として計算します。表面実装タイプのように、ケースがヒートシンクにハンダ付けされている場合、 C_H は 0 /W として計算します。

制御部と出力部の $H_{A(max)}$ を計算し、低い方の値に適したヒートシンクを選択します。

プリント基板の銅エリアをヒートシンクとして使用する場合は、Figure 7 を参照して必要な銅箔の面積を決定します。

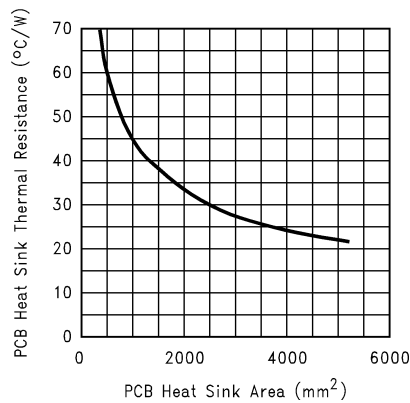
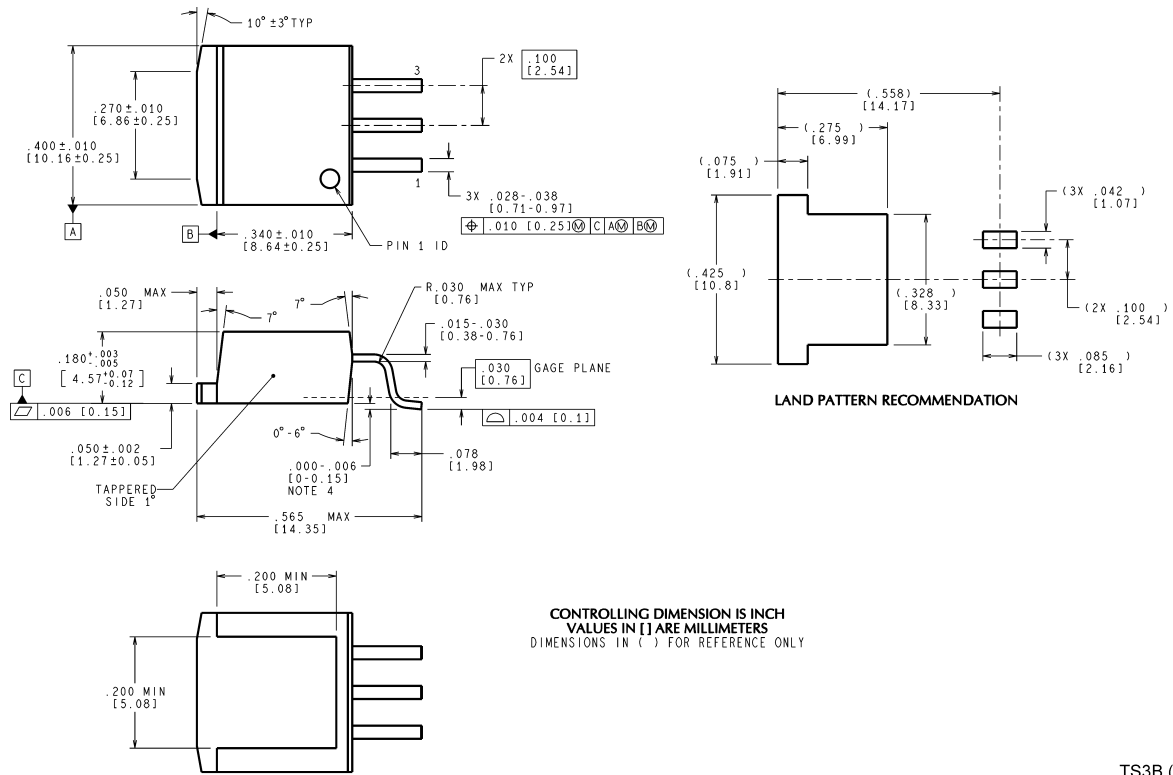


FIGURE 7. Heat sink thermal Resistance vs Area

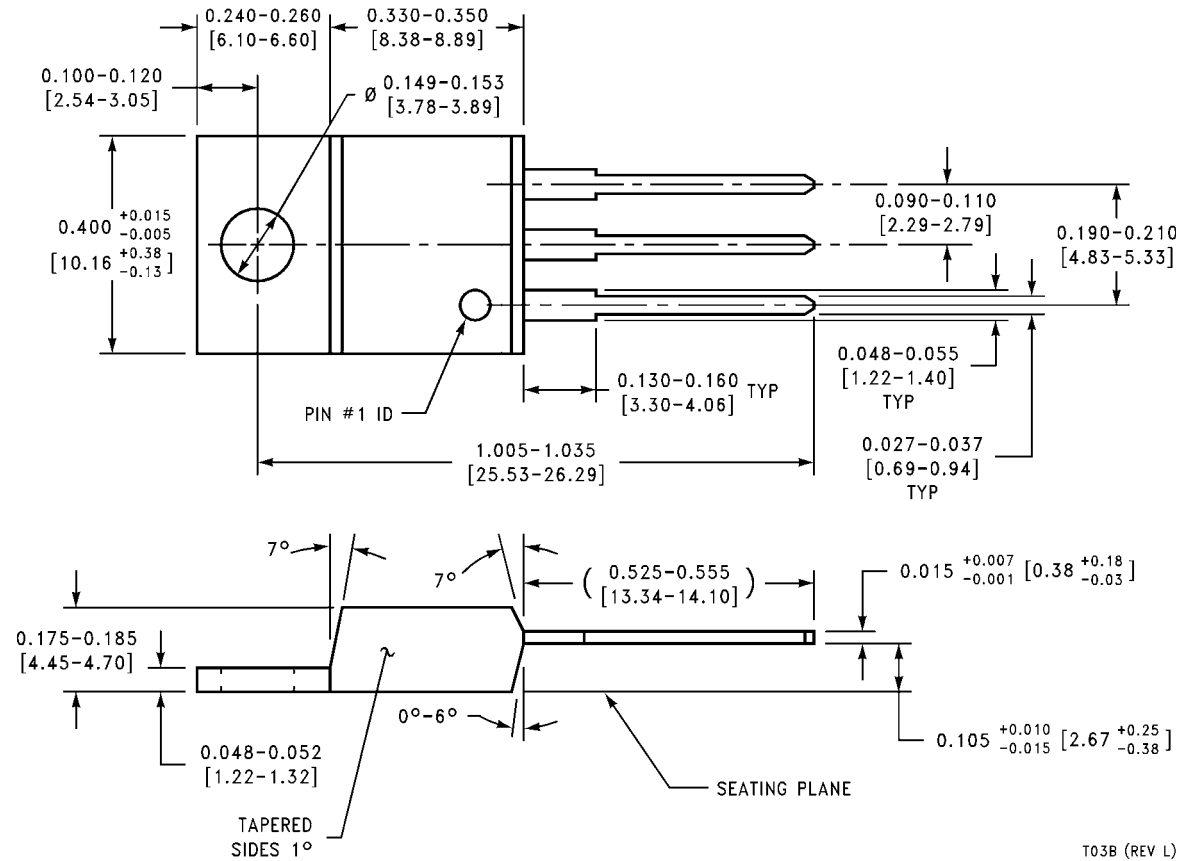
外形寸法図 特記のない限り inches (millimeters)



3-Pin TO-263
NS Package Number TS3B

TS3B (Rev F)

外形寸法図 特記のない限り inches (millimeters) (つづき)



T03B (REV L)

このドキュメントの内容はナショナル セミコンダクター 社製品の関連情報として提供されます。ナショナル セミコンダクター 社は、この発行物の内容の正確性または完全性について、いかなる表明または保証もいたしません。また、仕様と製品説明を予告なく変更する権利を有します。このドキュメントはいかなる知的財産権に対するライセンスも、明示的、黙示的、禁反言による惹起、またはその他を問わず、付与するものではありません。

試験や品質管理は、ナショナル セミコンダクター 社が自社の製品保証を維持するために必要と考える範囲に用いられます。政府が課す要件によって指定される場合を除き、各製品のすべてのパラメータの試験を必ずしも実施するわけではありません。ナショナル セミコンダクター 社は製品適用の援助や購入者の製品設計に対する義務は負いかねます。ナショナル セミコンダクター 社の部品を使用した製品および製品適用の責任は購入者にあります。ナショナル セミコンダクター 社の製品を用いたいかなる製品の使用または供給に先立ち、購入者は、適切な設計、試験、および動作上の安全手段を講じなければなりません。

それら製品の販売に関するナショナル セミコンダクター 社との取引条件で規定される場合を除き、ナショナル セミコンダクター 社は一切の義務を負わないものとし、また、ナショナル セミコンダクター 社の製品の販売が使用、またはその両方に関連する特定目的への適合性、商品の機能性、ないしは特許、著作権、または他の知的財産権の侵害に関連した義務または保証を含むいかなる表明または黙示的保証も行いません。

生命維持装置への使用について

ナショナル セミコンダクター 社の製品は、ナショナル セミコンダクター 社の最高経営責任者 (CEO) および法務部門 (GENERAL COUNSEL) の事前の書面による承諾がない限り、生命維持装置または生命維持システム内のきわめて重要な部品に使用することは認められていません。

ここで、生命維持装置またはシステムとは (a) 体内に外科的に使用されることを意図されたもの、または (b) 生命を維持あるいは支持するものをいい、ラベルにより表示される使用方法に従って適切に使用された場合に、これの不具合が使用者に身体的障害を与えると予想されるものをいいます。重要な部品とは、生命維持にかかわる装置またはシステム内のすべての部品をいい、これの不具合が生命維持用の装置またはシステムの不具合の原因となりそれらの安全性や機能に影響を及ぼすことが予想されるものをいいます。

National Semiconductor とナショナル セミコンダクター のロゴはナショナル セミコンダクター コーポレーションの登録商標です。その他のブランドや製品名は各権利所有者の商標または登録商標です。

Copyright © 2006 National Semiconductor Corporation
製品の最新情報については www.national.com をご覧ください。

ナショナル セミコンダクター ジャパン株式会社

本社 / 〒 135-0042 東京都江東区木場 2-17-16 TEL.(03)5639-7300

技術資料 (日本語 / 英語) はホームページより入手可能です。

www.national.com/jpn/

ご注意

日本テキサス・インスツルメンツ株式会社（以下TIJといいます）及びTexas Instruments Incorporated (TIJの親会社、以下TIJないしTexas Instruments Incorporatedを総称してTIといいます)は、その製品及びサービスを任意に修正し、改善、改良、その他の変更をし、もしくは製品の製造中止またはサービスの提供を中止する権利を留保します。従いまして、お客様は、発注される前に、関連する最新の情報を取得して頂き、その情報が現在有効かつ完全なものであるかどうかご確認下さい。全ての製品は、お客様とTIJとの間取引契約が締結されている場合は、当該契約条件に基づき、また当該取引契約が締結されていない場合は、ご注文の受諾の際に提示されるTIJの標準販売契約約款に従って販売されます。

TIは、そのハードウェア製品が、TIの標準保証条件に従い販売時の仕様に対応した性能を有していること、またはお客様とTIJとの間で合意された保証条件に従い合意された仕様に対応した性能を有していることを保証します。検査およびその他の品質管理技法は、TIが当該保証を支援するのに必要とみなす範囲で行なわれております。各デバイスの全てのパラメーターに関する固有の検査は、政府がそれ等の実行を義務づけている場合を除き、必ずしも行なわれておりません。

TIは、製品のアプリケーションに関する支援もしくはお客様の製品の設計について責任を負うことはありません。TI製部品を使用しているお客様の製品及びそのアプリケーションについての責任はお客様にあります。TI製部品を使用したお客様の製品及びアプリケーションについて想定される危険を最小のものとするため、適切な設計上および操作上の安全対策は、必ずお客様にてお取り下さい。

TIは、TIの製品もしくはサービスが使用されている組み合わせ、機械装置、もしくは方法に関連しているTIの特許権、著作権、回路配置利用権、その他のTIの知的財産権に基づいて何らかのライセンスを許諾するということは明示的にも黙示的にも保証も表明もしておりません。TIが第三者の製品もしくはサービスについて情報を提供することは、TIが当該製品もしくはサービスを使用することについてライセンスを与えたり、保証もしくは是認するということの意味しません。そのような情報を使用するには第三者の特許その他の知的財産権に基づき当該第三者からライセンスを得なければならない場合もあり、またTIの特許その他の知的財産権に基づきTIからライセンスを得て頂かなければならない場合もあります。

TIのデータブックもしくはデータシートの中にある情報を複製することは、その情報に一切の変更を加えること無く、かつその情報と結び付けられた全ての保証、条件、制限及び通知と共に複製がなされる限りにおいて許されるものとします。当該情報に変更を加えて複製することは不正で誤認を生じさせる行為です。TIは、そのような変更された情報や複製については何の義務も責任も負いません。

TIの製品もしくはサービスについてTIにより示された数値、特性、条件その他のパラメーターと異なる、あるいは、それを超えてなされた説明で当該TI製品もしくはサービスを再販売することは、当該TI製品もしくはサービスに対する全ての明示的保証、及び何らかの黙示的保証を無効にし、かつ不正で誤認を生じさせる行為です。TIは、そのような説明については何の義務も責任もありません。

TIは、TIの製品が、安全でないことが致命的となる用途ないしアプリケーション(例えば、生命維持装置のように、TI製品に不良があった場合に、その不良により相当な確率で死傷等の重篤な事故が発生するようなもの)に使用されることを認めておりません。但し、お客様とTIの双方の権限有る役員が書面でそのような使用について明確に合意した場合は除きます。たとえTIがアプリケーションに関連した情報やサポートを提供したとしても、お客様は、そのようなアプリケーションの安全面及び規制面から見た諸問題を解決するために必要とされる専門的知識及び技術を持ち、かつ、お客様の製品について、またTI製品をそのような安全でないことが致命的となる用途に使用することについて、お客様が全ての法的責任、規制を遵守する責任、及び安全に関する要求事項を満足させる責任を負っていることを認め、かつそのことに同意します。さらに、もし万一、TIの製品がそのような安全でないことが致命的となる用途に使用されたことによって損害が発生し、TIないしその代表者がその損害を賠償した場合は、お客様がTIないしその代表者にその全額の補償をするものとします。

TI製品は、軍事的用途もしくは宇宙航空アプリケーションないし軍事的環境、航空宇宙環境にて使用されるようには設計もされていませんし、使用されることを意図されておられません。但し、当該TI製品が、軍需対応グレード品、若しくは「強化プラスチック」製品としてTIが特別に指定した製品である場合は除きます。TIが軍需対応グレード品として指定した製品のみが軍需品の仕様書に合致いたします。お客様は、TIが軍需対応グレード品として指定していない製品を、軍事的用途もしくは軍事的環境下で使用することは、もっぱらお客様の危険負担においてなされるということ、及び、お客様がもっぱら責任をもって、そのような使用に関して必要とされる全ての法的要求事項及び規制上の要求事項を満足させなければならないことを認め、かつ同意します。

TI製品は、自動車用アプリケーションないし自動車の環境において使用されるようには設計されていませんし、また使用されることを意図されておられません。但し、TIがISO/TS 16949の要求事項を満たしていると特別に指定したTI製品は除きます。お客様は、お客様が当該TI指定品以外のTI製品を自動車用アプリケーションに使用しても、TIは当該要求事項を満たしていなかったことについて、いかなる責任も負わないことを認め、かつ同意します。

Copyright © 2012, Texas Instruments Incorporated
日本語版 日本テキサス・インスツルメンツ株式会社

弊社半導体製品の取り扱い・保管について

半導体製品は、取り扱い、保管・輸送環境、基板実装条件によっては、お客様での実装前後に破壊/劣化、または故障を起こすことがあります。

弊社半導体製品のお取り扱い、ご使用にあたっては下記の点を遵守して下さい。

1. 静電気

- 素手で半導体製品単体を触らないこと。どうしても触る必要がある場合は、リストストラップ等で人体からアースをとり、導電性手袋等をして取り扱うこと。
- 弊社出荷梱包単位（外装から取り出された内装及び個装）又は製品単品で取り扱いを行う場合は、接地された導電性のテーブル上で（導電性マットにアースをとったもの等）、アースをした作業者が行うこと。また、コンテナ等も、導電性のものを使うこと。
- マウンタやはんだ付け設備等、半導体の実装に関わる全ての装置類は、静電気の帯電を防止する措置を施すこと。
- 前記のリストストラップ・導電性手袋・テーブル表面及び実装装置類の接地等の静電気帯電防止措置は、常に管理されその機能が確認されていること。

2. 温・湿度環境

- 温度：0～40℃、相対湿度：40～85%で保管・輸送及び取り扱いを行うこと。（但し、結露しないこと。）

- 直射日光があたる状態で保管・輸送しないこと。
3. 防湿梱包
 - 防湿梱包品は、開封後は個別推奨保管環境及び期間に従い基板実装すること。
 4. 機械的衝撃
 - 梱包品（外装、内装、個装）及び製品単品を落下させたり、衝撃を与えないこと。
 5. 熱衝撃
 - はんだ付け時は、最低限260℃以上の高温状態に、10秒以上さらさないこと。（個別推奨条件がある時はそれに従うこと。）
 6. 汚染
 - はんだ付け性を損なう、又はアルミ配線腐食の原因となるような汚染物質（硫黄、塩素等ハロゲン）のある環境で保管・輸送しないこと。
 - はんだ付け後は十分にフラックスの洗浄を行うこと。（不純物含有率が一定以下に保証された無洗浄タイプのフラックスは除く。）

以上