AFE34RF90 クワッド チャネル、12 ビット、64GSPS RF サンプリング AFE

1 特長

- データシート全体のご請求
- クワッド RF サンプリング 32 ～ 64GSPS DAC / ADC
- RF 周波数範囲：DC ～ 40GHz 超
- サブ ADC コアのサンプリング レート：8GSPS
- 最大信号帯域幅：
  - 4T4R：3.2GHz (4GSPS 複素)
  - 2T2R：6.4GHz (8GSPS 複素)
- 入力クロック：4～8GHz
- ADC 性能
  - ノイズ・フロア：-154dBFS/Hz
  - IMD3 (各トーン -7dBFS、16.1GHz)：-60dBc
- DAC 性能
  - NSD (-12dBFS、16.1GHz)：-163dBFS/Hz
  - IMD3 (各トーン -7dBFS、16.1GHz)：-60dBc
- DSP ブロック
  - マルチバンド DUC/DDC (位相コヒーレント ホッピング)
  - PFIR イコライザ
  - FFT スペクトル アナライザ
  - フラクショナル リサンプラ
- SerDes データ インターフェイス：
  - JESD204B、JESD204C 適合
  - 16 つの SerDes トランシーバ (最大 32.5Gbps)
  - サブクラス 1 のマルチデバイス同期
- 電源電圧：0.9V、1.2V、1.8V
- パッケージ：24mm × 24mm FCBGA、0.8mm ピッチ

2 アプリケーション

- レーダー
- 追尾フロント エンド
- 防衛無線
- 戦術通信網
- ワイヤレス通信テスト

3 説明

AFE34RF90 は、高性能かつ広帯域のマルチチャネル トランシーバで、4 つの 64GSPS RF サンプリング D/A コンバータ (DAC) と 4 つの 64GSPS RF サンプリング A/D コンバータ (ADC) を内蔵しています。このデバイスは、40GHz のレシーバ RF 帯域幅および 30GHz のトランスミッタ RF 帯域幅に対応しているため、追加の周波数変換段を必要とせず、Ka バンドまでの周波数帯域で直接 RF サンプリングが可能です。この密度と柔軟性の向上により、多くのチャネル数を持つマルチミッション システムが可能になります。

TX 信号パスは、4 個の TX で最大 3.2GHz の信号帯域幅、または 2 個の TX で 6.4GHz を実現する、補間およびデジタル アップコンバージョン オプションをサポートしています。高度なデジタル信号処理ブロックには、フラクショナル リサンプラと PFIR イコライザが含まれ、その後に複数のデジタル アップ コンバータが続きます。DSP ブロックの出力は、混在モードの出力オプションを備えた 64GSPS DAC を駆動し、2 次ナイキスト動作を強化します。

各レシーバ チェーンには 64GSPS ADC が含まれており、その後に複数のデジタル ダウン コンバータ (DDC)、PFIR イコライザ、フラクショナル リサンプラが続きます。各レシーバ チャネルには、スペクトル解析用の信号検出および FFT ブロックがあり、DDC 周波数を自動的に制御して、対象となる信号を含むスペクトルに素早くチューニングできます。信号処理ブロックの出力は、4 RX 構成で最大 3.2GHz の信号帯域幅、2 RX 構成で最大 6.4GHz の信号帯域幅を供給できます。

このデバイスは、可変遅延およびゲインを備えた複数のループバック パスを備えています。このループバック パスには、ADC から DAC へ直接接続される超低レイテンシ パスや、周波数変換などの、より長いレイテンシ パスが含まれます。

パッケージ情報

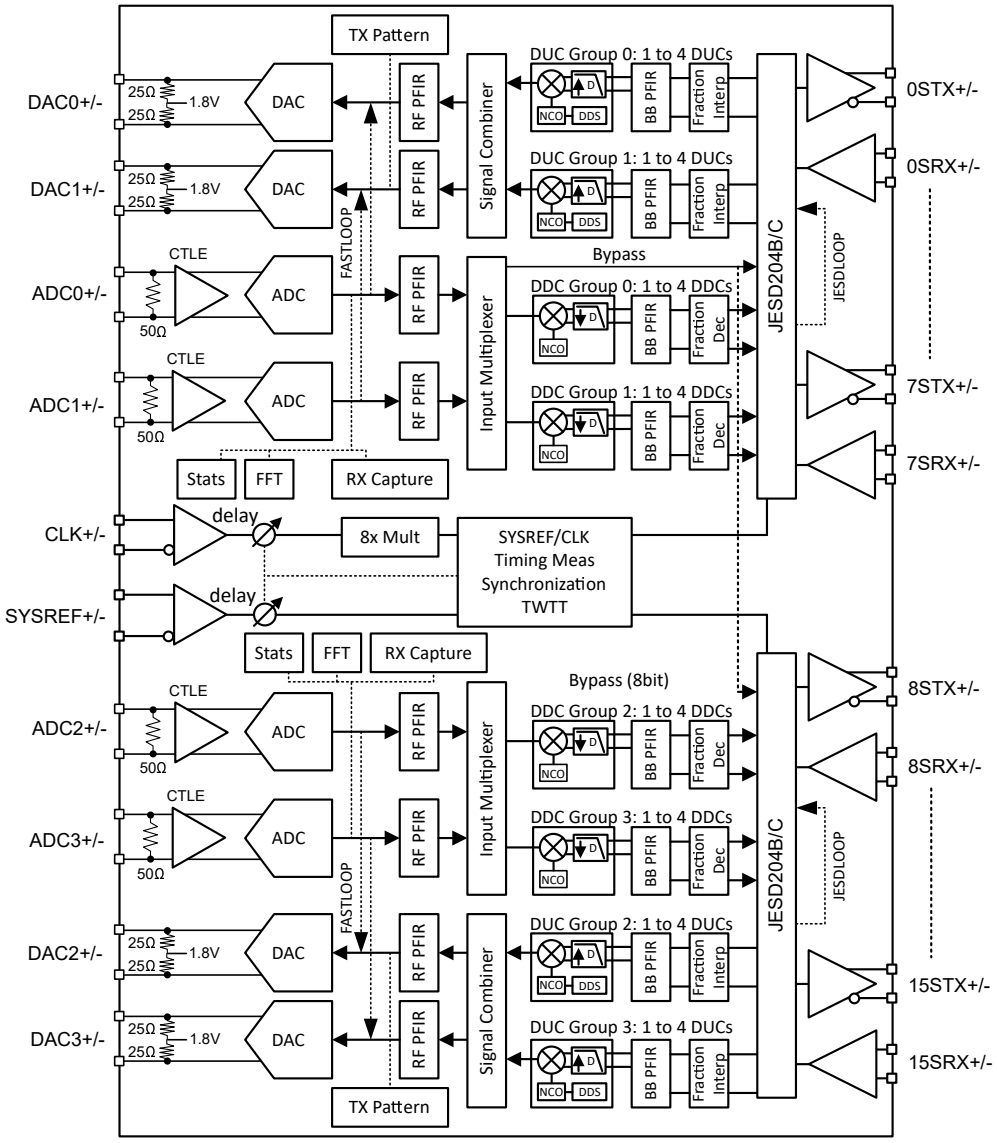
部品番号	パッケージ (1)	パッケージ サイズ (2)
AFE34RF90	FC-BGA	24mm × 24mm

(1) 詳細については、セクション 6 を参照してください。
(2) パッケージ サイズ (長さ × 幅) は公称値であり、該当する場合はピンも含まれます。

PRODUCT PREVIEW

このリソースの元の言語は英語です。翻訳は概要を便宜的に提供するもので、自動化ツール (機械翻訳) を使用していることがあり、TI では翻訳の正確性および妥当性につきましては一切保証いたしません。実際の設計などの前には、ti.com で必ず最新の英語版をご参照くださいますようお願いいたします。

PRODUCT PREVIEW



機能ブロック図

Copyright © 2026 Texas Instruments Incorporated

4 デバイスおよびドキュメントのサポート

4.1 ドキュメントの更新通知を受け取る方法

ドキュメントの更新についての通知を受け取るには、www.tij.co.jp のデバイス製品フォルダを開いてください。[通知] をクリックして登録すると、変更されたすべての製品情報に関するダイジェストを毎週受け取ることができます。 変更の詳細については、改訂されたドキュメントに含まれている改訂履歴をご覧ください。

4.2 サポート・リソース

テキサス・インスツルメンツ E2E™ サポート・フォーラムは、エンジニアが検証済みの回答と設計に関するヒントをエキスパートから迅速かつ直接得ることができる場所です。既存の回答を検索したり、独自の質問をしたりすることで、設計で必要な支援を迅速に得ることができます。

リンクされているコンテンツは、各寄稿者により「現状のまま」提供されるものです。これらはテキサス・インスツルメンツの仕様を構成するものではなく、必ずしもテキサス・インスツルメンツの見解を反映したものではありません。テキサス・インスツルメンツの使用条件を参照してください。

4.3 商標

テキサス・インスツルメンツ E2E™ is a trademark of Texas Instruments.
すべての商標は、それぞれの所有者に帰属します。

4.4 静電気放電に関する注意事項



この IC は、ESD によって破損する可能性があります。テキサス・インスツルメンツは、IC を取り扱う際には常に適切な注意を払うことを推奨します。正しい取り扱いおよび設置手順に従わない場合、デバイスを破損するおそれがあります。

ESD による破損は、わずかな性能低下からデバイスの完全な故障まで多岐にわたります。精密な IC の場合、パラメータがわずかに変化するだけで公表されている仕様から外れる可能性があるため、破損が発生しやすくなっています。

4.5 用語集

テキサス・インスツルメンツ用語集　　この用語集には、用語や略語の一覧および定義が記載されています。

5 改訂履歴

資料番号末尾の英字は改訂を表しています。その改訂履歴は英語版に準じています。

日付	改訂	注
June 2026	*	製品のプレビュー リリース

6 メカニカル、パッケージ、および注文情報

以降のページには、メカニカル、パッケージ、および注文に関する情報が記載されています。この情報は、指定のデバイスに使用できる最新のデータです。このデータは、予告なく、このドキュメントを改訂せずに変更される場合があります。本データシートのブラウザ版を使用されている場合は、画面左側の説明をご覧ください。

PRODUCT PREVIEW

Copyright © 2026 Texas Instruments Incorporated

付録：パッケージ·オプション

パッケージ情報

注文可能な型番	供給状況(1)	材料タイプ(2)	パッケージ	ピン数	パッケージ数量	キャリア	RoHS (3)	リード端子の仕上げ / ボールの原材料 (4)	MSL 定格 / ピーク リフロー(5)	動作温度 (℃)	部品マーキング
PAFE34RF90AQK	プレビュー	量産開始前	FCBGA (AQK)	826	44	JEDEC TRAY (5+1)	対応	SAC305	レベル 3-260C-168 HR	-40～85	XAFE34RF90

(1) **ステータス:** ステータスの詳細については、TI の 製品ライフ サイクル をご覧ください。
(2) **資料のタイプ:** 指定された量産開始前部品はプロトタイプ/検証用デバイスであり、実生産向けに承認またはリリースされたものではありません。テストおよび最終プロセス (品質保証、信頼性性能テスト、プロセス認証が含まれますが、これに限定されるものではありません) がまだ完了していない可能性があるほか、さらなる変更が加えられたり、中止される可能性もあります。注文可能になっている場合、その購入はチェックアウト時に新たな免責条項の対象となるものとします。また、これは早期内部評価のみを目的としたものです。これらの商品は、いかなる保証もなしで販売されています。
(3) **RoHS 値:** はい、いいえ、RoHS 免除。詳細情報および値の定義については、TI RoHS に関する声明 を参照してください。
(4) **リード端子の仕上げ/ボールの原材料:** 部品には複数の材料仕上げオプションがある場合があります。複数の仕上げオプションは、縦罫線で区切られています。リード端子の仕上げ / ボールの原材料の値が最大列幅に収まらない場合は、2 行にまたがります。
(5) **MSL 定格/ピークリフロー:** 湿度感度レベルの定格、および半田付けのピーク (リフロー) 温度です。部品が複数の耐湿性定格を持つ場合、JEDEC 規格で最低レベルのみを示しています。プリント基板に部品を取り付けるために使用する実際のリフロー温度については、出荷ラベルをご確認ください。

重要なお知らせと免責事項: このページに掲載されている情報は、発行日現在のテキサス・インスツルメンツの知識および見解を示すものです。テキサス・インスツルメンツの知識および見解は、第三者によって提供された情報に基づいており、そのような情報の正確性について何らの表明および保証も行うものではありません。第三者からの情報をより良く統合するための努力は続けております。テキサス・インスツルメンツでは、事実を適切に表す正確な情報を提供すべく妥当な手順を踏み、引き続きそれを継続してゆきますが、受け入れる部材および化学物質に対して破壊試験や化学分析は実行していない場合があります。テキサス・インスツルメンツおよび テキサス・インスツルメンツのサプライヤは、特定の情報を機密情報として扱っているため、CAS 番号やその他の制限された情報が公開されない場合があります。

いかなる場合においても、そのような情報から生じた TI の責任は、このドキュメント発行時点での TI 製品の価格に基づく TI からお客様への合計購入価格 (年次ベース) を超えることはありません。

PRODUCT PREVIEW

Copyright © 2026 Texas Instruments Incorporated

PACKAGING INFORMATION

Orderable part number	Status (1)	Material type (2)	Package | Pins	Package qty | Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
PAFE34RF90AQK	Preview	Preproduction	FCBGA (AQK) | 826	1 | OTHER	-	Call TI	Call TI	-40 to 85	

(1) Status: For more details on status, see our product life cycle.

(2) Material type: When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

(3) RoHS values: Yes, No, RoHS Exempt. See the TI RoHS Statement for additional information and value definition.

(4) Lead finish/Ball material: Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

(5) MSL rating/Peak reflow: The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

(6) Part marking: There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "~" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

Important Information and Disclaimer: The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

重要なお知らせと免責事項

TI は、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した TI 製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとします。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、 TI の販売条件 、 TI の総合的な品質ガイドライン 、 ti.com または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。 TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2026, Texas Instruments Incorporated

最終更新日：2025 年 10 月