

BQ77207 3～7 直列セル・リチウムイオン向け電圧 / 温度保護、内部遅延タイマ付き

1 特長

- 3 直列セルから 7 直列セルまでの保護
- 高精度の過電圧保護
 - 25°C で $\pm 10\text{mV}$
 - 0°C ~ 60°C で $\pm 20\text{mV}$
- 3.55V ~ 5.1V の過電圧保護オプション
- 1.0V ~ 3.5V の低電圧保護オプション
- 断線検出
- NTC または PTC を使用した過熱保護
- セルをランダムに接続可能
- 機能安全対応
- 固定の内部遅延タイマ
- 固定の検出スレッショルド
- 固定の出力駆動タイプ (COUT と DOUT のそれぞれ)
 - アクティブ High またはアクティブ Low
 - 6V へのアクティブ High 駆動
 - オープンドレイン、外部から VDD にプルアップ可能
- 低消費電力 I_{CC} は約 $1\mu\text{A}$ ($V_{\text{CELL(ALL)}} < V_{\text{OV}}$)
- 断線検出がディスエーブルの状態、セル入力あたりのリーク電流は小さく 100nA 未満
- パッケージの占有面積オプション
 - 12 ピン WSON、0.5mm リード ピッチ

2 アプリケーション

- 次のものに使用されるリチウムイオン バッテリ パックの保護:
 - モバイル園芸用具
 - モバイル電動工具
 - コードレス掃除機
 - UPS バッテリ バックアップ
 - 軽量電動車両(電動自転車、電動スクーター、ペダルアシスト自転車)

3 説明

BQ77207 製品ファミリは、過電圧 (OVP)、低電圧 (UVP)、断線 (OW)、および過熱 (OT) 保護など、リチウムイオン バッテリ パック システムのための幅広い電圧および温度監視機能を提供します。各セルの過電圧、低電圧、断線条件を別々に監視できます。外部 NTC または PTC サーミスタを追加すると、本デバイスは過熱条件を検出できます。

BQ77207 デバイスでは、過電圧、低電圧、断線、過熱のいずれかの条件を検出すると、内部遅延タイマが起動し

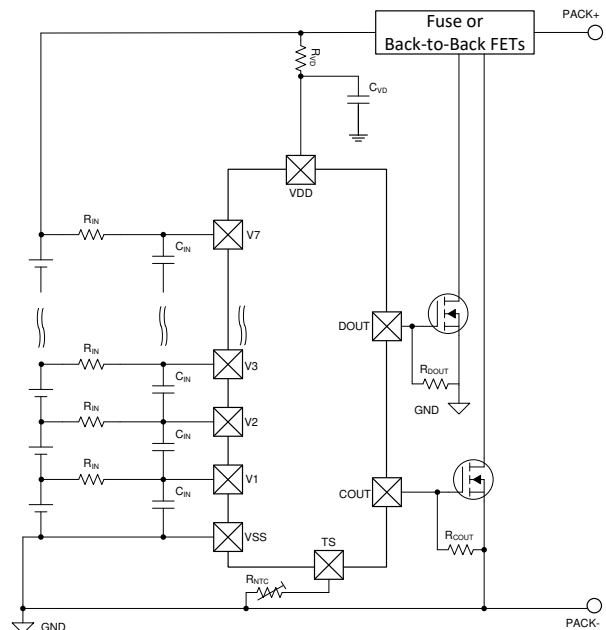
ます。遅延タイマが終了すると、各出力はアクティブ状態 (構成により high または low) にトリガされます。

フォルトが検出された場合、過電圧であれば COUT ピンがトリガされ、低電圧であれば DOUT ピンがトリガされず。過熱、または断線フォルトが検出された場合、DOUT と COUT の両方がトリガされます。生産ライン テストを迅速に行えるよう、BQ77207 デバイスは遅延時間を大幅に削減したカスタム テスト モード (CTM) を備えています。

パッケージ情報

部品番号	パッケージ (1)	パッケージ サイズ(2)
BQ77207	DSS (WSON、12)	3mm × 2mm

- (1) 詳細については、[セクション 11](#) を参照してください。
- (2) パッケージ サイズ (長さ × 幅) は公称値であり、該当する場合はピンも含まれます。



概略回路図



目次

1 特長	1	7.4 デバイスの機能モード	12
2 アプリケーション	1	8 アプリケーションと実装	14
3 説明	1	8.1 アプリケーション情報.....	14
4 デバイス比較表	3	8.2 システム例.....	17
5 ピン構成および機能	4	8.3 電源に関する推奨事項.....	18
6 仕様	5	8.4 レイアウト.....	18
6.1 絶対最大定格.....	5	9 デバイスおよびドキュメントのサポート	20
6.2 ESD 定格.....	5	9.1 サード・パーティ製品に関する免責事項.....	20
6.3 推奨動作条件.....	5	9.2 ドキュメントの更新通知を受け取る方法.....	20
6.4 熱に関する情報.....	5	9.3 サポート・リソース.....	20
6.5 DC 特性.....	6	9.4 商標.....	20
6.6 タイミング要件.....	8	9.5 静電気放電に関する注意事項.....	20
7 詳細説明	10	9.6 用語集.....	20
7.1 概要.....	10	10 改訂履歴	21
7.2 機能ブロック図.....	10	11 メカニカル、パッケージ、および注文情報	21
7.3 機能説明.....	10		

4 デバイス比較表

部品番号	T _A	パッケージ	パッケージ識別子	OVP (V)	OV ヒステリシス (V)	OVP 出力遅延	UVP (V)
BQ7720700	-40°C ~ 110°C	12 ピン WSON	DSS	4.325	0.100	1s	2.25
BQ7720701	-40°C ~ 110°C	12 ピン WSON	DSS	4.275	0.100	1s	2.0
BQ7720702	-40°C ~ 110°C	12 ピン WSON	DSS	4.275	0.100	4s	2.0
BQ7720704	-40°C ~ 110°C	12 ピン WSON	DSS	4.275	0.05	1s	2.0
BQ7720705	-40°C ~ 110°C	12 ピン WSON	DSS	4.275	0.100	1s	2.5
BQ7720706	-40°C ~ 110°C	12 ピン WSON	DSS	4.325	0.100	2 秒	ディセーブル
BQ77207xy ⁽¹⁾	-40°C ~ 110°C	12 ピン WSON	DSS	3.55 – 5.1	0.05、0.100	0.25 秒、0.5 秒、1 秒、2 秒、4 秒	1.0 – 3.5

部品番号 (続き)	UV ヒステリシス (V)	UVP 出力遅延	OT (°C)	OW	LATCH	出力駆動能力	テープアンドリール
BQ7720700	0.100	1s	70	有効	ディセーブル	アクティブ High 6V	BQ7720700DSSR
BQ7720701	0.100	1s	80	有効	ディセーブル	アクティブ High 6V	BQ7720701DSSR
BQ7720702	0.100	2 秒	80	有効	ディセーブル	アクティブ High 6V	BQ7720702DSSR
BQ7720704	0.100	1s	83	有効	ディセーブル	COUT = オープンドレイン アクティブ プルダウン、DOUT = アクティブ High 6V	BQ7720704DSSR
BQ7720705	0.100	1s	75	ディセーブル	ディセーブル	アクティブ High 6V	BQ7720705DSSR
BQ7720706	該当なし	該当なし	70	ディセーブル	ディセーブル	アクティブ High 6V	BQ7720706DSSR
BQ77207xy ⁽¹⁾	0.05、0.100	0.25 秒、0.5 秒、1 秒、2 秒	62、65、70、75、80、83	イネーブル、ディセーブル	イネーブル、ディセーブル	オープンドレイン アクティブ プルダウン、オープンドレイン非アクティブ プルダウン、アクティブ High 6V、アクティブ High VDD	未定

(1) オプションの詳細については、テキサス・インスツルメンツまでお問い合わせください。

5 ピン構成および機能

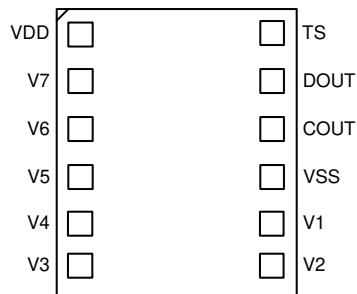


図 5-1. BQ77207 ピン配置図

12-ピンの機能

番号	名称	タイプ ⁽¹⁾	説明
1	VDD	P	電源
2	V7	I	スタックの一番下から 7 番目のセルの正電圧に対するセンス入力
3	V6	I	スタックの一番下から 6 番目のセルの正電圧に対するセンス入力
4	V5	I	スタックの一番下から 5 番目のセルの正電圧に対するセンス入力
5	V4	I	スタックの一番下から 4 番目のセルの正電圧に対するセンス入力
6	V3	I	スタックの一番下から 3 番目のセルの正電圧に対するセンス入力
7	V2	I	スタックの一番下から 2 番目のセルの正電圧に対するセンス入力
8	V1	I	スタックの一番下のセルの正電圧に対するセンス入力
9	VSS	P	IC グランド、およびスタック内の一番下のセルの負端子に電氣的に接続
10	COUT	O	過電圧、開路、過熱に対する出力駆動。未使用時は、フローティングにできます。
11	DOUT	O	低電圧、断線、過熱に対する出力駆動。未使用時は、フローティングにできます。
12	TS	I	温度センサ入力。使用しない場合は、NC のままにします。

(1) I = 入力、O = 出力、P = 電源接続

6 仕様

6.1 絶対最大定格

自由気流での動作温度範囲内 (特に記述のない限り)⁽¹⁾

		最小値	最大値	単位
電源電圧範囲	VDD - VSS ⁽²⁾	-0.3	45	V
入力電圧範囲	Vn - VSS ここで n = 1~7	-0.3	45	V
	TS	-0.3	1.5	V
出力電圧範囲	COOUT - VSS, DOUT - VSS	-0.3	45	V
機能温度、T _{FUNC}		-40	110	°C
保管温度、T _{STG}		-65	150	°C

- (1) 「絶対最大定格」の範囲外の動作は、デバイスの永続的な損傷の原因となる可能性があります。「絶対最大定格」は、これらの条件において、または「推奨動作条件」に示された値を超える他のいかなる条件でも、本製品が正しく動作することを意味するものではありません。「絶対最大定格」の範囲内であっても「推奨動作条件」の範囲外で使用すると、デバイスが完全に機能しない可能性があり、デバイスの信頼性、機能、性能に影響を及ぼし、デバイスの寿命を縮める可能性があります。
- (2) このピンに印加される DC 電圧は、40V 以下に制限する必要があります。このレベルを超える電圧から、規定された最大レベル 45V までのこのピンへのストレスは、短い過渡電圧に制限する必要があります。

6.2 ESD 定格

			値	単位
V _(ESD)	静電放電	人体モデル (HBM)、ANSI/ESDA/JEDEC JS-001 に準拠、すべてのピン ⁽¹⁾	±2000	V
		デバイス帯電モデル (CDM)、ANSI/ESDA/JEDEC JS-002 に準拠、すべてのピン ⁽²⁾	±500	

- (1) JEDEC ドキュメント JEP155 には、500V HBM であれば標準的な ESD 管理プロセスにより安全な製造が可能であると記載されています。
- (2) JEDEC ドキュメント JEP157 には、250V CDM であれば標準的な ESD 管理プロセスにより安全な製造が可能であると記載されています。

6.3 推奨動作条件

自由気流での動作温度範囲内 (特に記述のない限り)

		最小値	公称値	最大値	単位
V _{DD}	電源電圧 ⁽¹⁾	5		38.5	V
V _{IN}	Vn - Vn-1 の入力電圧範囲 (ここで n = 2~7) および V1 - VSS	0		5	V
	TS	0		1.5	V
V _{CTM}	カスタマー テスト モードのエントリ V _{DD} > V7 + V _{CTM}	12		13	V
C _{TS}	TS ピンの合計容量			200	pF
T _A	周囲温度	-40		85	°C
T _J	接合部温度	-65		150	°C

- (1) V_{DD} は、スタックの最上位の電圧と等しくなります。

6.4 熱に関する情報

熱評価基準 ⁽¹⁾		デバイス	単位
		DSS	
		12 ピン	
R _{θJA}	接合部から周囲への熱抵抗	67.3	°C/W
R _{θJC(top)}	接合部からケース (上面) への熱抵抗	68.6	°C/W
R _{θJB}	接合部から基板への熱抵抗	35.9	°C/W

6.4 熱に関する情報 (続き)

熱評価基準 ⁽¹⁾		デバイス	単位
		DSS	
		12ピン	
Ψ_{JT}	接合部から上面への特性パラメータ	2.9	°C/W
Ψ_{JB}	接合部から基板への特性パラメータ	35.9	°C/W
$R_{\theta JC(bot)}$	接合部からケース (底面) への熱抵抗	14	°C/W

(1) 従来および最新の熱評価基準の詳細については、『[半導体および IC パッケージの熱評価基準](#)』アプリケーションレポートを参照してください。

6.5 DC 特性

標準値は $T_A = 25^\circ\text{C}$ 、 $V_{DD} = 25\text{V}$ の場合、最小値 / 最大値は $T_A = -40^\circ\text{C}$ から 85°C 、 $V_{DD} = 5\text{V} \sim 38.5\text{V}$ の場合 (特に記述のない限り)。

パラメータ		テスト条件	最小値	標準値	最大値	単位
過電圧保護 (OV)						
V_{OV}	OV 検出範囲		3.55		5.1	V
V_{OV_STEP}	OV 検出ステップ			25		mV
V_{OV_HYS}	OV 検出ヒステリシス	選択した OV ヒステリシスは型番によって異なります。詳細については、デバイス選択表を参照してください。		$V_{OV} - 50$		mV
		選択した OV ヒステリシスは、型番によって異なります。詳細については、デバイス選択表を参照してください。		$V_{OV} - 100$		mV
V_{OV_ACC}	OV 検出精度	$T_A = 25^\circ\text{C}$	-10		10	mV
	OV 検出精度	$0^\circ\text{C} \leq T_A \leq 60^\circ\text{C}$	-20		20	mV
	OV 検出精度	$-40^\circ\text{C} \leq T_A \leq 110^\circ\text{C}$	-50		50	mV
低電圧保護 (UV)						
V_{UV}	UV 検出範囲		1.0		3.5	V
V_{UV_STEP}	UV 検出ステップ			50		mV
V_{UV_HYS}	UV 検出ヒステリシス	選択した UV ヒステリシスは、型番によって異なります。詳細については、デバイス選択表を参照してください。		$V_{UV} + 50$		mV
		選択した UV ヒステリシスは、型番によって異なります。詳細については、デバイス選択表を参照してください。		$V_{UV} + 100$		mV
V_{UV_ACC}	UV 検出精度	$T_A = 25^\circ\text{C}$	-30		30	mV
	UV 検出精度	$-40 \leq T_A \leq 110^\circ\text{C}$	-50		50	mV
V_{UV_MIN}	UV 検出ディセーブル スレッショルド	$V_n - V_{n-1}$ 、ここで $n = 2 \sim 7$ および $V_1 - V_{SS}$	450	500	550	mV
過熱保護 (OT)						
T_{OT}	OT 検出範囲	利用可能なオプション: 62°C 、 65°C 、 70°C 、 75°C 、 80°C 、 83°C	62.0		83.0	°C

6.5 DC 特性 (続き)

標準値は $T_A = 25^\circ\text{C}$ 、 $V_{DD} = 25\text{V}$ の場合、最小値 / 最大値は $T_A = -40^\circ\text{C}$ から 85°C 、 $V_{DD} = 5\text{V} \sim 38.5\text{V}$ の場合 (特に記述のない限り)。

パラメータ		テスト条件	最小値	標準値	最大値	単位
R _{OT_EXT_NTC}	NTC OT 検出の外部抵抗			2850		Ω
				2570		
				2195		
				1915		
				1651		
				1525		
R _{OT_EXT_PTC}	PTC OT 検出の外部抵抗			111100		Ω
T _{OT_ACC} ⁽¹⁾	OT 検出精度 (NTC)		-5		5	°C
T _{OT_HYS} ⁽²⁾	OT 検出ヒステリシス (NTC)			-10		°C
				4186		Ω
				3530		Ω
R _{TC}	内蔵ブルアップ抵抗	テキサス・インスツルメンツの工場出荷時トリム後	19.4	20	20.6	kΩ
低温保護 (UT)						
T _{UT}	UT 検出スレッシュホールド		-30.0		0.0	°C
R _{UT_EXT_NTC}	NTC UT 検出の外部抵抗			111100		Ω
				68900		
				42200		
				26700		
R _{UT_ACC}	UT 検出の外部抵抗精度		-2%		2%	
T _{UT_HYS}	UT 検出ヒステリシス (NTC)			10		°C
				17800		Ω
T _{UT_ACC} ⁽¹⁾	UT 検出精度 (NTC)		-5		5	°C
断線保護 (OW)						
V _{OW}	OW 検出スレッシュホールド	V _n < V _{n-1} , ここで n = 2~7		-200		mV
		V1 - VSS		500		mV
V _{OW_HYS}	OW 検出ヒステリシス	V _n < V _{n-1} , ここで n = 1~7		V _{OW} + 100		mV
V _{OW_ACC}	OW 検出精度	-40°C ≤ T _A ≤ 110°C	-25		25	mV
電源電流とリーク電流						
I _{CC}	電源電流	フォルトは検出されない。		2	3.5	μA
I _{CC_FAULT}	電源電流	フォルト検出、COUT アクティブ High 6V 出力、DOUT アクティブ Low。その他のフォルト		20	25	μA
I _{CC_FAULT}	電源電流	フォルト検出、COUT アクティブ High 6V 出力、DOUT アクティブ Low。UV 障害のみ		3	5	μA
I _{IN} ⁽²⁾	V _x ピンの入力電流	V _n - V _{n-1} および V1 - VSS = 4V、ここで n = 2~7、オープンワイヤがインネーブル	-0.3		0.3	μA
		V _n - V _{n-1} および V1 - VSS = 4V、ここで n = 2~7、オープンワイヤがディセーブル	-0.1		0.1	μA
出力駆動、COUT および DOUT、CMOS アクティブ High パージョンのみ						

6.5 DC 特性 (続き)

標準値は $T_A = 25^\circ\text{C}$ 、 $V_{DD} = 25\text{V}$ の場合、最小値 / 最大値は $T_A = -40^\circ\text{C}$ から 85°C 、 $V_{DD} = 5\text{V} \sim 38.5\text{V}$ の場合 (特に記述のない限り)。

パラメータ		テスト条件	最小値	標準値	最大値	単位
$V_{\text{OUT_AH}}$	COUT および DOUT の出力駆動電圧、アクティブ High 6V	$V_n - V_{n-1}$ または $V1 - V_{SS} > V_{\text{OV}}$ 、ここで $n = 2 \sim 7$ 、 $V_{DD} = 25\text{V}$ 、COUT、DOUT ピン出力で測定された $I_{\text{OH}} = 100 \mu\text{A}$ 。	6			V
	COUT および DOUT の出力駆動電圧、アクティブ High VDD	$V_{DD} - V_{\text{COUT}}$ または V_{DOUT} 、 $V_n - V_{n-1}$ または $V1 - V_{SS} > V_{\text{OV}}$ 、ここで $n = 2 \sim 7$ 、COUT、DOUT ピン出力で測定された $I_{\text{OH}} = 10 \mu\text{A}$ 。	0	1	1.5	V
	COUT および DOUT の出力駆動電圧、アクティブ High 6V	7 セルのうち 6 セルが短絡し、1 セルのみが電源供給を維持して V_{OV} を上回り、 $V_{DD} = V_x$ (セル電圧)、 $I_{\text{OH}} = 100 \mu\text{A}$ の場合、 $V_{DD} - V_{\text{COUT}}$ または V_{DOUT} 、	0	1	1.5	V
	COUT および DOUT の出力駆動電圧、アクティブ High 6V および VDD	$V_n - V_{n-1}$ および $V1 - V_{SS} < V_{\text{OV}}$ 、ここで $n = 2 \sim 7$ 、 $V_{DD} = 25\text{V}$ 、ピン入力で測定した $I_{\text{OH}} = 100 \mu\text{A}$		250	400	mV
$R_{\text{OUT_AH}}$	内蔵プルアップ抵抗		80	100	120	k Ω
$I_{\text{OUT_AH_H}}$	OUT ソース電流 (OV 中)	$V_n - V_{n-1}$ または $V1 - V_{SS} > V_{\text{OV}}$ 、ここで $n = 2 \sim 7$ 、 $V_{DD} = 25\text{V}$ 、OUT = 0V。COUT、DOUT ピンの出力で測定			6.5	mA
$I_{\text{OUT_AH_L}}$	OUT シンク電流 (OV なし)	$V_n - V_{n-1}$ かつ $V1 - V_{SS} < V_{\text{OV}}$ 、ここで $n = 2 \sim 7$ 、 $V_{DD} = 25\text{V}$ 、OUT = VDD。COUT、DOUT ピンの入力で測定	0.3		3	mA
出力駆動、COUT および DOUT、NCH オープンドレイン アクティブ Low バージョンのみ						
$V_{\text{OUT_AL}}$	COUT および DOUT の出力駆動電圧、アクティブ Low	$V_n - V_{n-1}$ または $V1 - V_{SS} > V_{\text{OV}}$ 、ここで $n = 2 \sim 7$ 、 $V_{DD} = 25\text{V}$ 、COUT、DOUT ピンの入力で測定した $I_{\text{OH}} = 100 \mu\text{A}$ 。		250	400	mV
$I_{\text{OUT_AL_L}}$	OUT ソース電流 (OV 中)	$V_n - V_{n-1}$ または $V1 - V_{SS} > V_{\text{OV}}$ 、ここで $n = 2 \sim 7$ 、 $V_{DD} = 25\text{V}$ 、OUT = VDD。COUT、DOUT ピンの入力で測定。	0.3		3	mA
$I_{\text{OUT_AL_H}}$	OUT シンク電流 (OV なし)	$V_n - V_{n-1}$ かつ $V1 - V_{SS} < V_{\text{OV}}$ 、ここで $n = 2 \sim 7$ 、 $V_{DD} = 25\text{V}$ 、OUT = VDD。COUT、DOUT ピンの出力で測定。			100	nA

- 設計による保証。この精度は、対応する温度スレッショルドについて、外部抵抗が $R_{\text{OT_EXT}}$ の値の $\pm 2\%$ 以内であると仮定したものです。
- 設計による保証

6.6 タイミング要件

標準値は $T_A = 25^\circ\text{C}$ 、 $V_{DD} = 25\text{V}$ の場合、最小値 / 最大値は $T_A = -40^\circ\text{C} \sim 85^\circ\text{C}$ 、 $V_{DD} = 5\text{V}$ から 38.5V の場合 (特に記述のない限り)。

パラメータ		テスト条件	最小値	標準値	最大値	単位
$t_{\text{OV_DELAY}}$	OV 遅延時間			0.25		s
				0.5		s
				1		s
				2		s
				4		s

標準値は $T_A = 25^\circ\text{C}$ 、 $V_{DD} = 25\text{V}$ の場合、最小値 / 最大値は $T_A = -40^\circ\text{C} \sim 85^\circ\text{C}$ 、 $V_{DD} = 5\text{V}$ から 38.5V の場合 (特に記述のない限り)。

パラメータ		テスト条件	最小値	標準値	最大値	単位
t _{UV_DELAY}	UV 遅延時間			0.25		s
				0.5		s
				1		s
				2		s
t _{OT_DELAY}	OT 遅延時間			4		s
t _{OW_DELAY}	OW 遅延時間			4		s
t _{DELAY_ACC}	遅延時間の精度	0.25 秒、0.5 秒の遅延	-128		128	ms
t _{DELAY_ACC}	遅延時間の精度	1 秒の遅延	-150		150	ms
t _{DELAY_DR}	動作温度範囲全体での遅延時間ドリフト	0.25 秒、0.5 秒、1 秒遅延以外のすべての遅延	-10%		10%	
t _{CTM_DELAY}	カスタマー テスト モード中のフォルト検出遅延時間	「カスタマー テスト モード」を参照してください。		50		ms

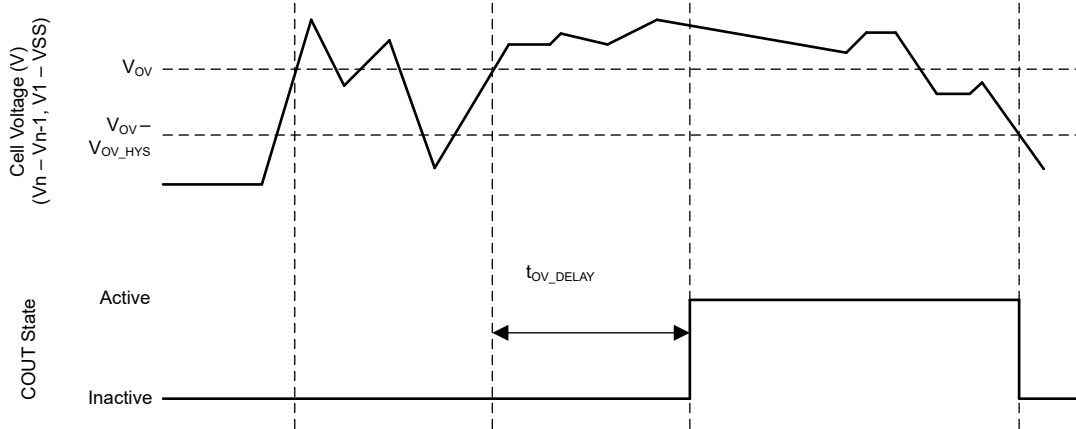


図 7-1. 過電圧検出のタイミング

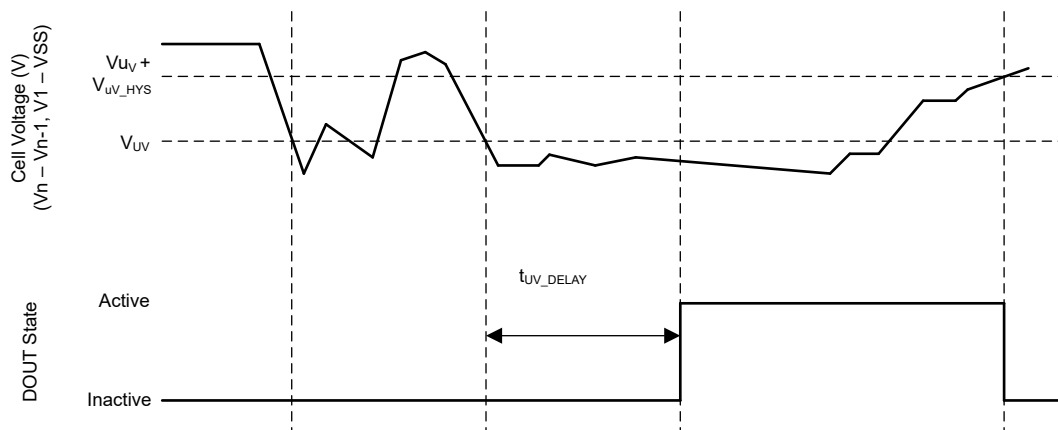


図 7-2. 低電圧検出のタイミング

7.3.2 断線故障検出

BQ77207 デバイスでは、各セルの入力が個別に監視され、128ms ごとに 128μs の間アクティブになる 50μA のプルダウン電流をグラウンドに印加することで、入力がセルに接続されているかどうかを判定します。Vn < Vn-1 - V_{OV}V であることがデバイスによって検出されると、タイマがアクティブになります。タイマ満了時に、COULT ピンと DOUT ピンは非アクティブ状態からアクティブ状態になります。セルの入力が回復スレッシュホールド (V_{OV} + V_{OV_HYS}) を上回ると、タイマはリセットされます。COULT と DOUT の両方の出力をアクティブ状態から非アクティブ状態に回復するには、断線フォルトをクリアする (例: デバイスからバッテリーへの接続の切断を回復する) が必要であり、他の残りのフォルト (既存の OVP または UVP フォルトなど) もクリアする必要があります。

7.3.3 温度障害検出

BQ77207 デバイスでは、TS ピンは内部プルアップ抵抗 R_{NTC} によってレシオメトリックに監視されます。過熱は、TS 入力電圧を評価して外部抵抗が保護抵抗 R_{OT_EXT} を下回ったことを判定することで検出されます。抵抗値がプログラムされた OT 値を下回ると、タイマ回路が作動します。タイマ満了時に、COULT ピンと DOUT ピンは非アクティブ状態からアクティブ状態になります。抵抗値が復帰スレッシュホールド (R_{OT} + R_{OT_HYS}) を上回ると、タイマはリセットされます。TS ピンに外部コンデンサを追加する場合、推奨動作条件に示される仕様制限内に収まる必要があります。

注

テキサス・インスツルメンツでは、TS ピンに外部コンデンサを追加することを推奨していません。C_{TS} を超えると、このピンの容量が TS の測定精度に影響を及ぼします。

7.3.4 発振器の状態チェック

本デバイスは、内部発振器が f_{OSC_FAULT} スレッシュホールドを下回ったかどうかを検出できます。この状態になると、COUT と DOUT は非アクティブ状態からアクティブ状態になります。発振器が通常に戻ると、故障状態から復帰します。

7.3.5 V_x のセンス正入力

これは、各シングル バッテリ セルの電圧を検出するための入力です。ノイズ フィルタリングと安定した電圧監視のために、各入力に対してセル全体に直列抵抗とコンデンサが必要です。

7.3.6 出力駆動、COUT および DOUT

これらのピンはフォルト信号出力として機能し、6V への駆動を伴うアクティブ HIGH、または内部 OTP により構成されるアクティブ LOW のオプションに設定できます。

フォルトが検出され、特定のフォルトがイネーブルの場合、COUT と DOUT は次の表に従い応答します。

表 7-1. フォルト検出と COUT および DOUT 動作との関係

フォルトが検出された	COUT	DOUT
オーバーボルテージ	アクティブ	非アクティブ
アンダーボルテージ	非アクティブ	アクティブ
オープン線	アクティブ	アクティブ
過熱	アクティブ	アクティブ
発振器の状態	アクティブ	アクティブ

7.3.7 ラッチ機能

本デバイスをイネーブルにしてフォルト信号をラッチすることで、すべてのフォルト検出について、回復機能を実質的にディセーブルにできます。ラッチがイネーブルのときにフォルト状態から回復する唯一の方法は、デバイスの POR です。

7.3.8 電源入力、VDD

このピンは IC の非レギュレート入力電源です。電流を制限するために直列抵抗を接続し、ノイズ フィルタリングのためにコンデンサをグラウンドに接続します。

7.4 デバイスの機能モード

7.4.1 ノーマル モード

COUT と DOUT が非アクティブ (フォルトが検出されない状態) のとき、デバイスはノーマル モードで動作し、デバイスは電圧、断線、温度フォルトを監視しています。

次のように構成されている場合、COUT ピンと DOUT ピンは非アクティブです。

- アクティブ High が Low。
- アクティブ Low は外部でプルアップされており、オープンドレイン。

7.4.2 フォルト モード

COUT ピンまたは DOUT ピンがアクティブになると、フォルト モードに移行します。OUT ピンは、アクティブ HIGH として構成されている場合は内部で HIGH になり、アクティブ LOW として構成されている場合は内部で LOW になります。COUT と DOUT が非アクティブになると、デバイスはノーマル モードに戻ります。

7.4.3 カスタマー テスト モード

カスタマ テスト モード (CTM) を使用すると、回路をバッテリー パックに実装した後、遅延タイム パラメータをチェックするためのテスト時間を短縮できます。CTM を開始するには、VDD を V7 よりも V_{CTM} 以上高く設定する必要があります (図 7-3 を参照)。遅延タイムは 10ms を超えますが、通常動作時のタイム遅延よりもかなり短くなります。カスタマ テスト モードを終了するには、VDD を V7 の電圧差 10V に変更します。この値が減少すると自動的に終了します。

注意

デバイスをカスタマー テスト モードに移行させるときは、どのピンも絶対最大電圧を超えないようにしてください。また、個々のセル電圧 ($V_{Cn}-V_{Cn-1}$) および ($V1-V_{SS}$) が絶対最大電圧を超えないようにしてください。ピンに定格制限値を上回るストレスが加わった場合、デバイスに永続的な損傷が発生する可能性があります。

図 7-3 に、カスタマー テスト モードのタイミングを示します。

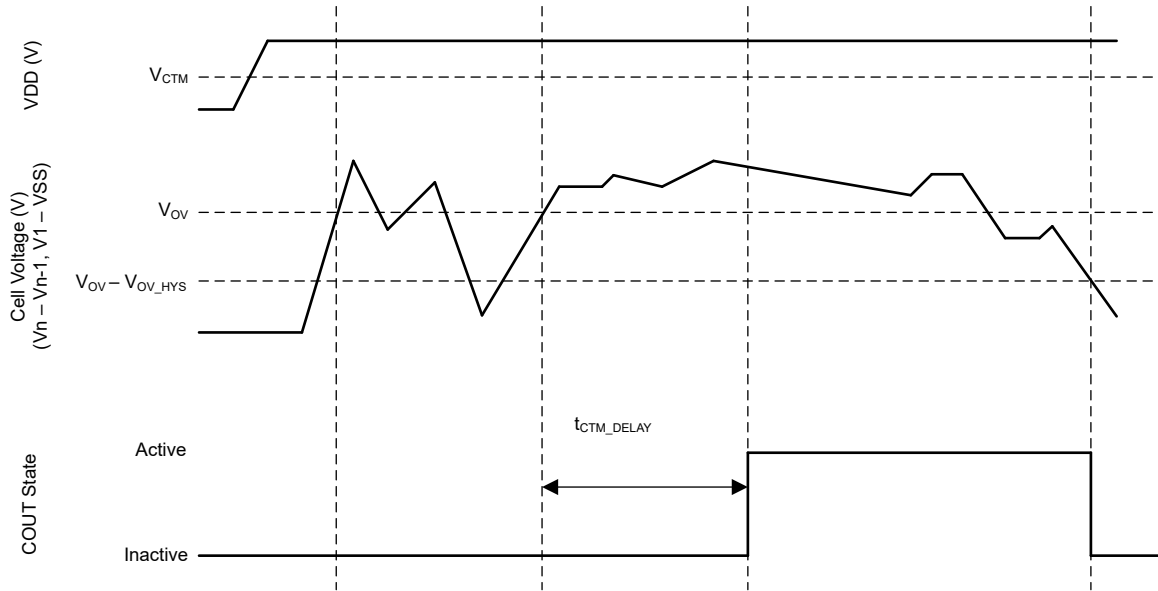


図 7-3. カスタマー テスト モードのタイミング

8 アプリケーションと実装

注

以下のアプリケーション情報は、テキサス・インスツルメンツの製品仕様に含まれるものではなく、テキサス・インスツルメンツはその正確性も完全性も保証いたしません。個々の目的に対する製品の適合性については、お客様の責任で判断していただくことになります。また、お客様は自身の設計実装を検証しテストすることで、システムの機能を確認する必要があります。

8.1 アプリケーション情報

表 8-1 に示す範囲の変更は、セル測定の精度に影響を及ぼします。

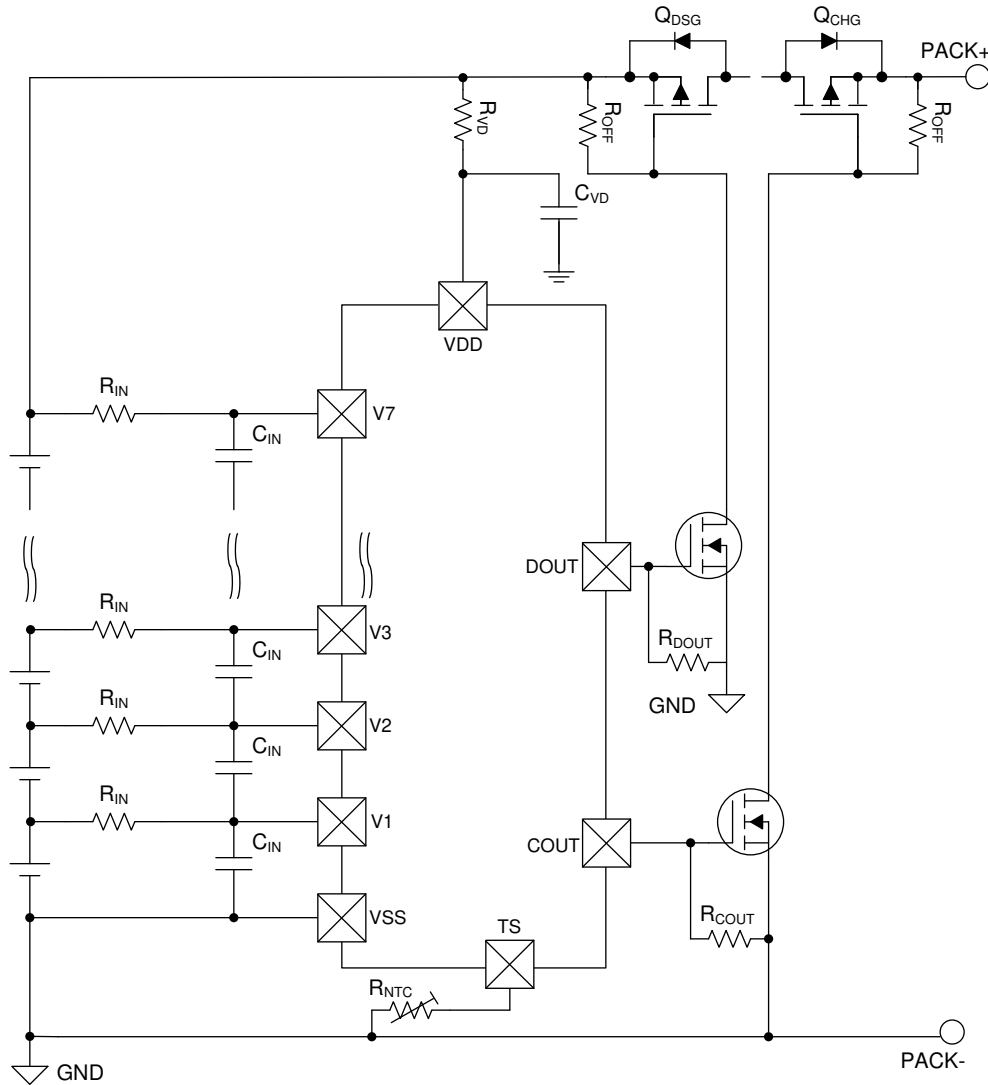


図 8-1. アプリケーションの構成

8.1.1 設計要件

表 8-1 に示す範囲の変更は、セル測定の精度に影響を及ぼします。図 8-1 に、各外付け部品を示します。

表 8-1. パラメータ

パラメータ	外付け部品	最小値	公称値	最大値	単位
電圧モニタフィルタ抵抗	R_{IN}	900	1000	1100	Ω
電圧モニタフィルタキャパシタンス	C_{IN}	0.01		0.1	μF
電源電圧フィルタ抵抗	R_{VD}	100	300	1K	Ω
電源電圧フィルタキャパシタンス	C_{VD}	0.05	0.1	1	μF

注

デバイスは、 $R_{IN} = 1k\Omega$ を使用して較正されています。この推奨値以外の値を使用すると、セル電圧測定の精度と V_{OV} トリガレベルが変更されます。

8.1.2 詳細な設計手順

図 8-2 に、VDD と V_x の両方の製品の消費電流の測定値を示します。

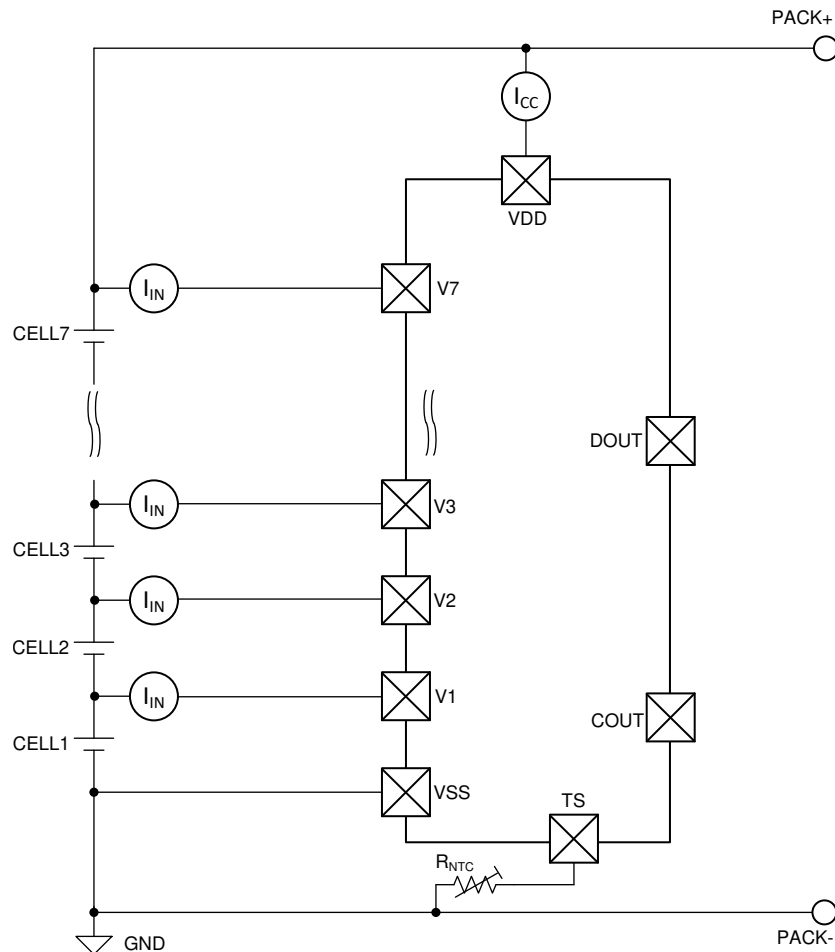


図 8-2. IC 消費電流テストの構成

8.1.2.1 セルの接続シーケンス

BQ77207 デバイスは、デバイスに損傷を与えることなく、任意の順序でセル アレイに接続できます。

セルの接続中に、フォルト検出の遅延時間内にセルが接続されていない場合、デバイスはフォルトを検出できます。この場合、COUT および / または DOUT が非アクティブからアクティブに遷移する可能性があります。COUT と DOUT はどちらも VSS または VDD に接続することで、セル接続時に出力状態が変化することを防止できます。

8.2 システム例

このアプリケーション例では、6V 出力へのアクティブ ハイ駆動として構成されている COUT ピンと DOUT ピンで、ヒューズまたは FET を選択する必要があります。

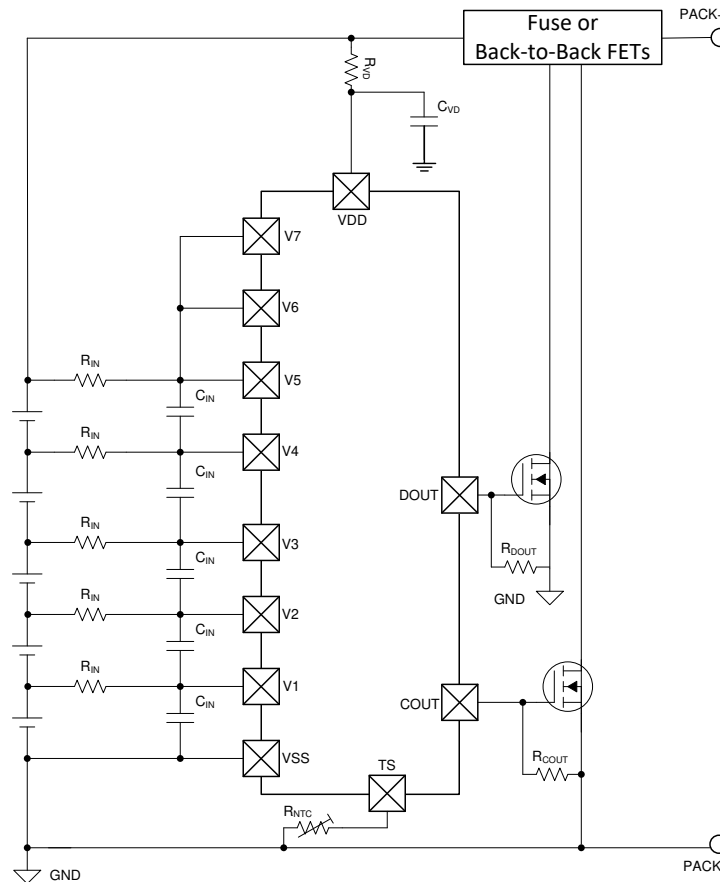


図 8-3. 5 直列セル構成、アクティブ ハイ 6V オプション付き

BQ769x2 または BQ76940 デバイスと組み合わせる場合、トップ セルを使用する必要があります。BQ77207 デバイスで CHG および DSG FET を駆動するには、アクティブ HIGH の 6V オプションを推奨します。その COUT と DOUT は 2 個の N-CH FET を制御しており、監視デバイスを使用して CHG と DSG の各 FET を同時制御します。このようなジョイント アーキテクチャでは、1 次側プロテクタまたは監視デバイスがセルをアクティブに測定している場合、BQ77207 デバイスの断線機能に影響を及ぼす可能性があります。BQ77207 デバイスが V_{Ow} 仕様を満たしていることの確認や、断線がディセーブルされた BQ77207 デバイスのバージョンを選択するときには注意が必要です。BQ769x2 デバイスを使用する場合、BQ769x2 デバイスの LOOPSLOW 設定を 0x11 に設定して、BQ77207 の V_{Ow} 仕様を確実に満たす必要があります。

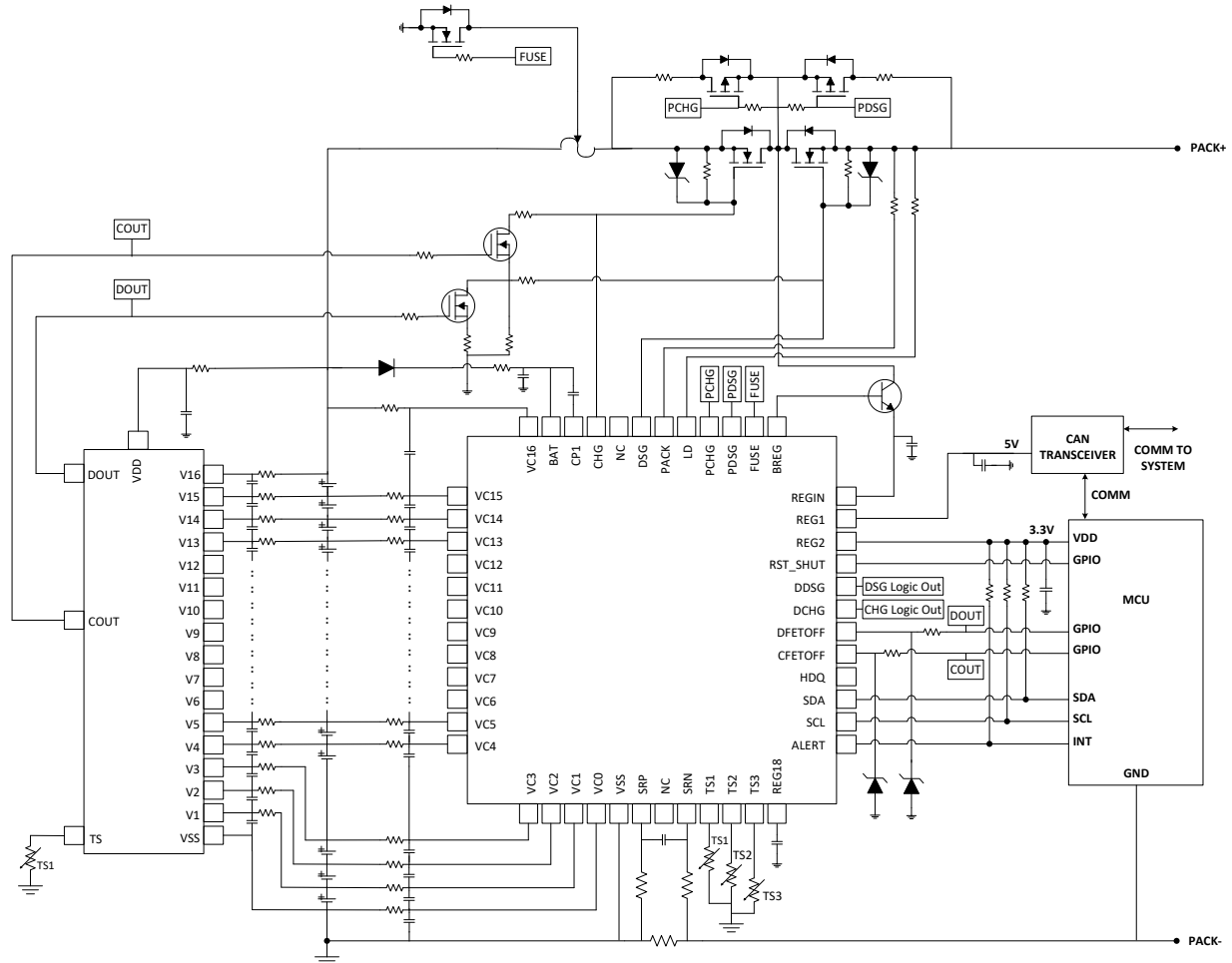


図 8-4. BQ77207 + BQ76952

8.3 電源に関する推奨事項

このデバイスの最大電源電圧は VDD で 38.5V です。

8.4 レイアウト

8.4.1 レイアウトのガイドライン

- Vn および VDD ピンの RC フィルタは、ターゲット端子のできるだけ近くに配置するようにします。
- VSS ピンはセル端子に配線する必要があります。

8.4.2 レイアウト例

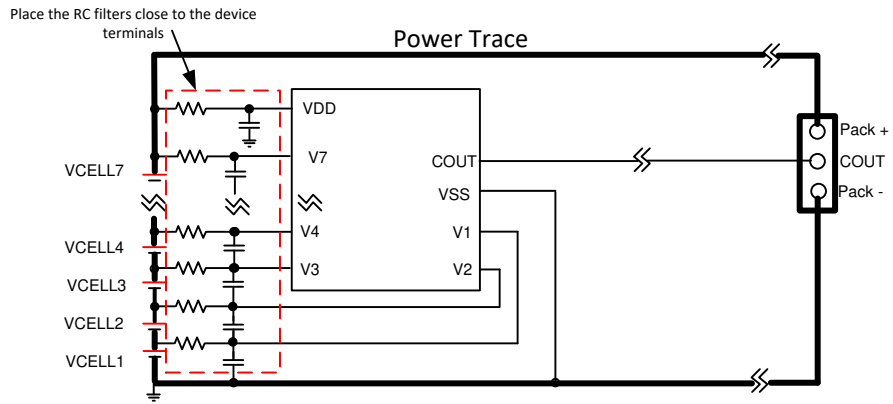


図 8-5. レイアウト例

9 デバイスおよびドキュメントのサポート

9.1 サード・パーティ製品に関する免責事項

サード・パーティ製品またはサービスに関するテキサス・インスツルメンツの出版物は、単独またはテキサス・インスツルメンツの製品、サービスと一緒に提供される場合に関係なく、サード・パーティ製品またはサービスの適合性に関する是認、サード・パーティ製品またはサービスの是認の表明を意味するものではありません。

9.2 ドキュメントの更新通知を受け取る方法

ドキュメントの更新についての通知を受け取るには、www.tij.co.jp のデバイス製品フォルダを開いてください。[通知] をクリックして登録すると、変更されたすべての製品情報に関するダイジェストを毎週受け取ることができます。変更の詳細については、改訂されたドキュメントに含まれている改訂履歴をご覧ください。

9.3 サポート・リソース

テキサス・インスツルメンツ E2E™ サポート・フォーラムは、エンジニアが検証済みの回答と設計に関するヒントをエキスパートから迅速かつ直接得ることができる場所です。既存の回答を検索したり、独自の質問をしたりすることで、設計に必要な支援を迅速に得ることができます。

リンクされているコンテンツは、各寄稿者により「現状のまま」提供されるものです。これらはテキサス・インスツルメンツの仕様を構成するものではなく、必ずしもテキサス・インスツルメンツの見解を反映したものではありません。テキサス・インスツルメンツの[使用条件](#)を参照してください。

9.4 商標

テキサス・インスツルメンツ E2E™ is a trademark of Texas Instruments.

すべての商標は、それぞれの所有者に帰属します。

9.5 静電気放電に関する注意事項



この IC は、ESD によって破損する可能性があります。テキサス・インスツルメンツは、IC を取り扱う際には常に適切な注意を払うことを推奨します。正しい取り扱いおよび設置手順に従わない場合、デバイスを破損するおそれがあります。

ESD による破損は、わずかな性能低下からデバイスの完全な故障まで多岐にわたります。精密な IC の場合、パラメータがわずかに変化するだけで公表されている仕様から外れる可能性があるため、破損が発生しやすくなっています。

9.6 用語集

[テキサス・インスツルメンツ用語集](#)

この用語集には、用語や略語の一覧および定義が記載されています。

10 改訂履歴

資料番号末尾の英字は改訂を表しています。その改訂履歴は英語版に準じています。

Changes from Revision C (October 2024) to Revision D (May 2026)	Page
--	-------------

- 『[デバイスの比較表](#)』に BQ7720706 を追加3

Changes from Revision B (September 2024) to Revision C (October 2024)	Page
--	-------------

- [デバイス比較表](#)を変更.....3

Changes from Revision A (June 2022) to Revision B (September 2024)	Page
---	-------------

- [デバイス比較表](#)に BQ7720704 を追加.....3

Changes from Revision * (December 2021) to Revision A (June 2022)	Page
--	-------------

- BQ7720701 および BQ7720702 デバイスを[デバイス比較表](#)に追加。OVP および UVP 出力遅延を追加.....3

11 メカニカル、パッケージ、および注文情報

以降のページには、メカニカル、パッケージ、および注文に関する情報が記載されています。この情報は、指定のデバイスに使用できる最新のデータです。このデータは、予告なく、このドキュメントを改訂せずに変更される場合があります。本データシートのブラウザ版を使用されている場合は、画面左側の説明をご覧ください。

PACKAGING INFORMATION

Orderable part number	Status (1)	Material type (2)	Package Pins	Package qty Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
BQ7720700DSSR	Active	Production	WSON (DSS) 12	3000 LARGE T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 110	720700
BQ7720700DSSR.A	Active	Production	WSON (DSS) 12	3000 LARGE T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 110	720700
BQ7720701DSSR	Active	Production	WSON (DSS) 12	3000 LARGE T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 110	720701
BQ7720701DSSR.A	Active	Production	WSON (DSS) 12	3000 LARGE T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 110	720701
BQ7720702DSSR	Active	Production	WSON (DSS) 12	3000 LARGE T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 110	720702
BQ7720702DSSR.A	Active	Production	WSON (DSS) 12	3000 LARGE T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 110	720702
BQ7720704DSSR	Active	Production	WSON (DSS) 12	3000 LARGE T&R	Yes	NIPDAU	Level-1-260C-UNLIM	-40 to 110	720704
BQ7720704DSSR.A	Active	Production	WSON (DSS) 12	3000 LARGE T&R	Yes	NIPDAU	Level-1-260C-UNLIM	-40 to 110	720704
BQ7720705DSSR	Active	Production	WSON (DSS) 12	3000 LARGE T&R	Yes	NIPDAU	Level-1-260C-UNLIM	-40 to 110	720705
BQ7720705DSSR.A	Active	Production	WSON (DSS) 12	3000 LARGE T&R	Yes	NIPDAU	Level-1-260C-UNLIM	-40 to 110	720705
BQ7720706DSSR	Active	Production	WSON (DSS) 12	3000 LARGE T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 110	720706

(1) **Status:** For more details on status, see our [product life cycle](#).

(2) **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

(3) **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

(4) **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

(5) **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

(6) **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "~" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

Important Information and Disclaimer: The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

TAPE AND REEL INFORMATION

QUADRANT ASSIGNMENTS FOR PIN 1 ORIENTATION IN TAPE

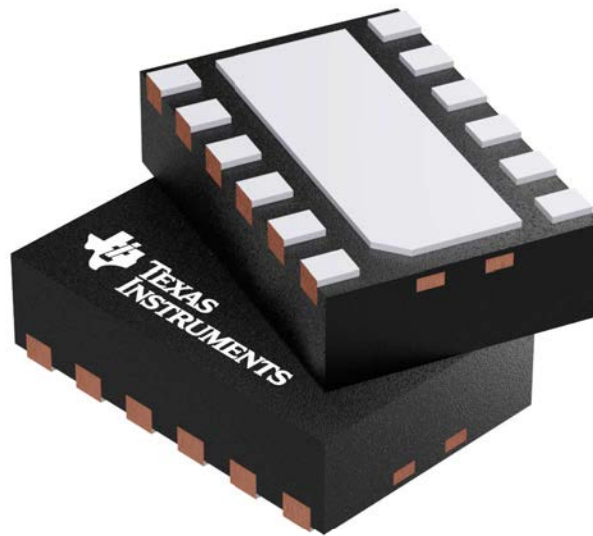

*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
BQ7720700DSSR	WSON	DSS	12	3000	180.0	8.4	2.25	3.25	1.05	4.0	8.0	Q1
BQ7720701DSSR	WSON	DSS	12	3000	180.0	8.4	2.25	3.25	1.05	4.0	8.0	Q1
BQ7720702DSSR	WSON	DSS	12	3000	180.0	8.4	2.25	3.25	1.05	4.0	8.0	Q1
BQ7720704DSSR	WSON	DSS	12	3000	180.0	8.4	2.25	3.25	1.05	4.0	8.0	Q1
BQ7720705DSSR	WSON	DSS	12	3000	180.0	8.4	2.25	3.25	1.05	4.0	8.0	Q1
BQ7720706DSSR	WSON	DSS	12	3000	180.0	8.4	2.25	3.25	1.05	4.0	8.0	Q1

TAPE AND REEL BOX DIMENSIONS


*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
BQ7720700DSSR	WSON	DSS	12	3000	210.0	185.0	35.0
BQ7720701DSSR	WSON	DSS	12	3000	210.0	185.0	35.0
BQ7720702DSSR	WSON	DSS	12	3000	210.0	185.0	35.0
BQ7720704DSSR	WSON	DSS	12	3000	210.0	185.0	35.0
BQ7720705DSSR	WSON	DSS	12	3000	210.0	185.0	35.0
BQ7720706DSSR	WSON	DSS	12	3000	210.0	185.0	35.0



Images above are just a representation of the package family, actual package may vary.
Refer to the product data sheet for package details.

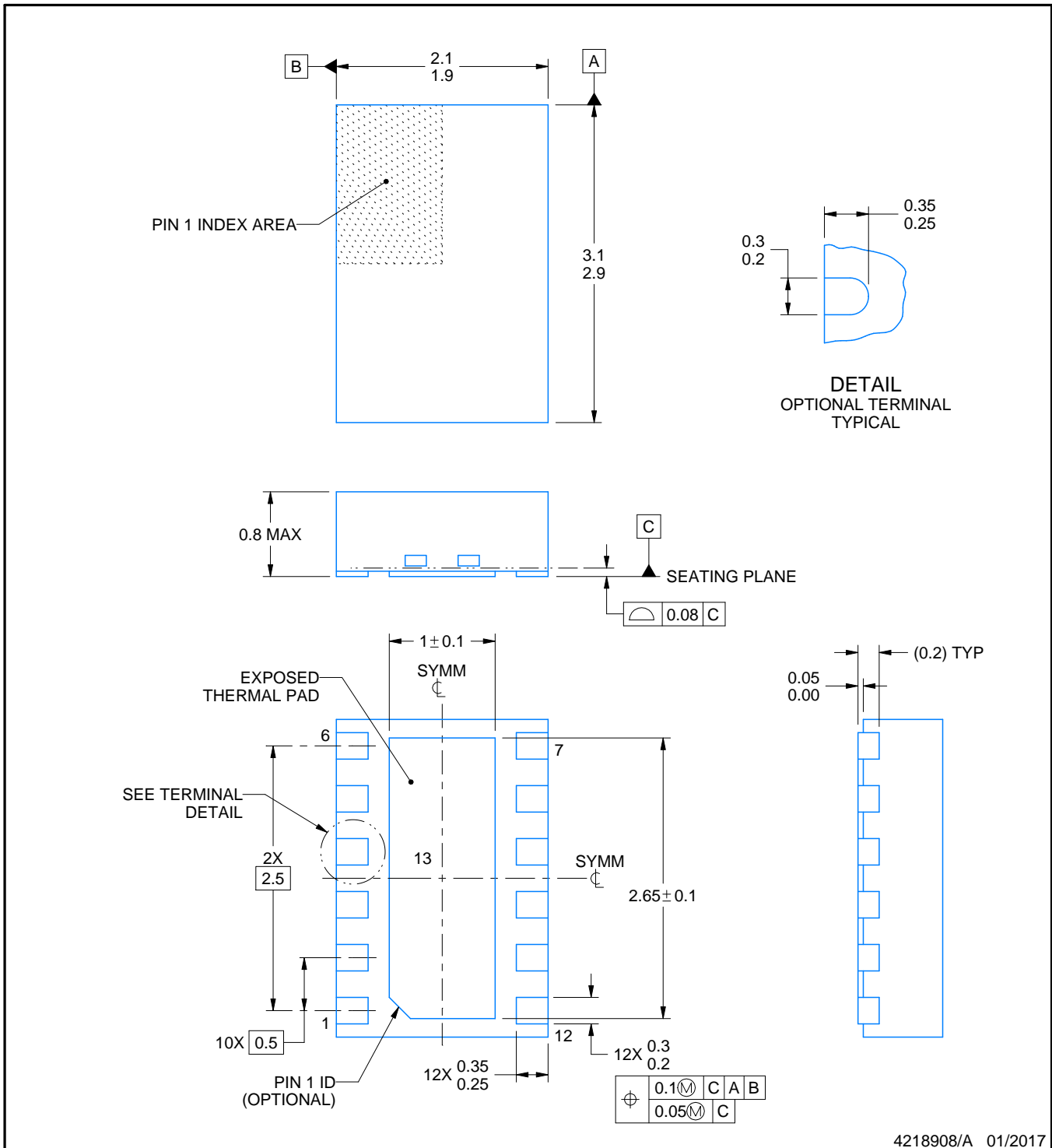
DSS0012B



PACKAGE OUTLINE

WSON - 0.8 mm max height

PLASTIC SMALL OUTLINE - NO LEAD



4218908/A 01/2017

NOTES:

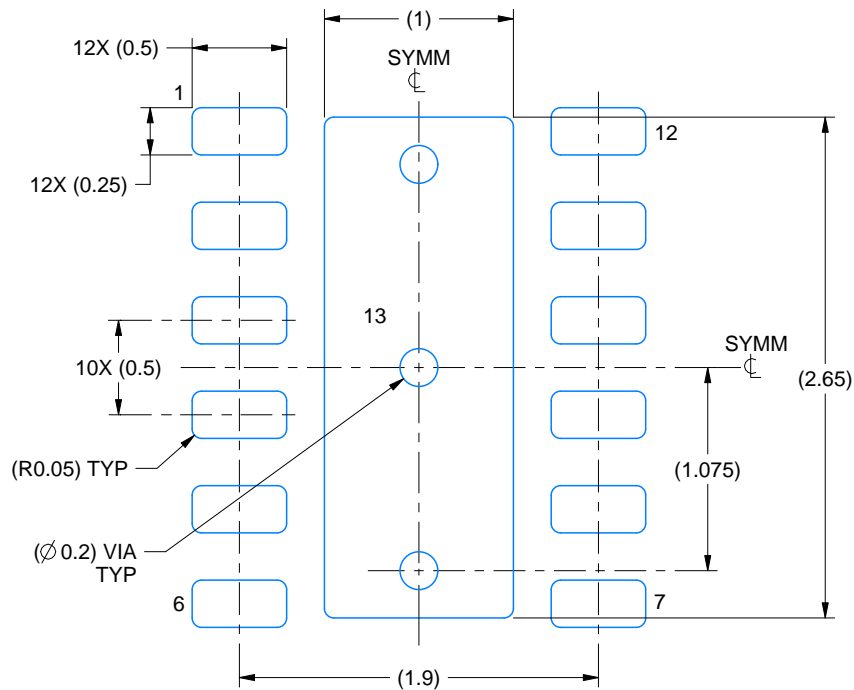
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. The package thermal pad must be soldered to the printed circuit board for optimal thermal and mechanical performance.

EXAMPLE BOARD LAYOUT

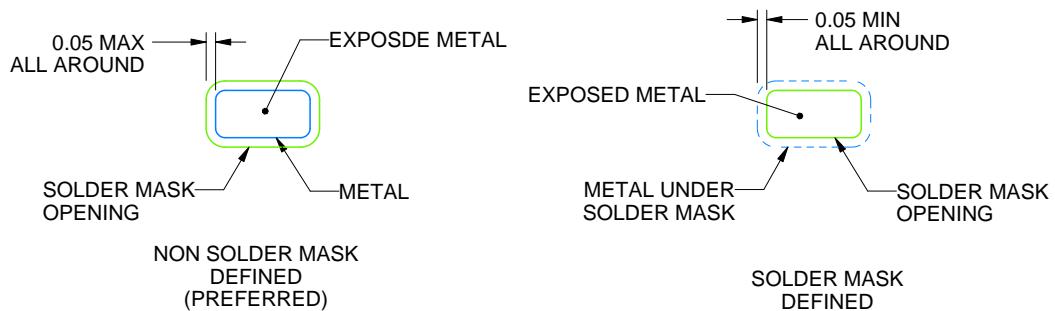
DSS0012B

WSON - 0.8 mm max height

PLASTIC SMALL OUTLINE - NO LEAD



LAND PATTERN EXAMPLE
EXPOSED METAL SHOWN
SCALE:25X



SOLDER MASK DETAILS

4218908/A 01/2017

NOTES: (continued)

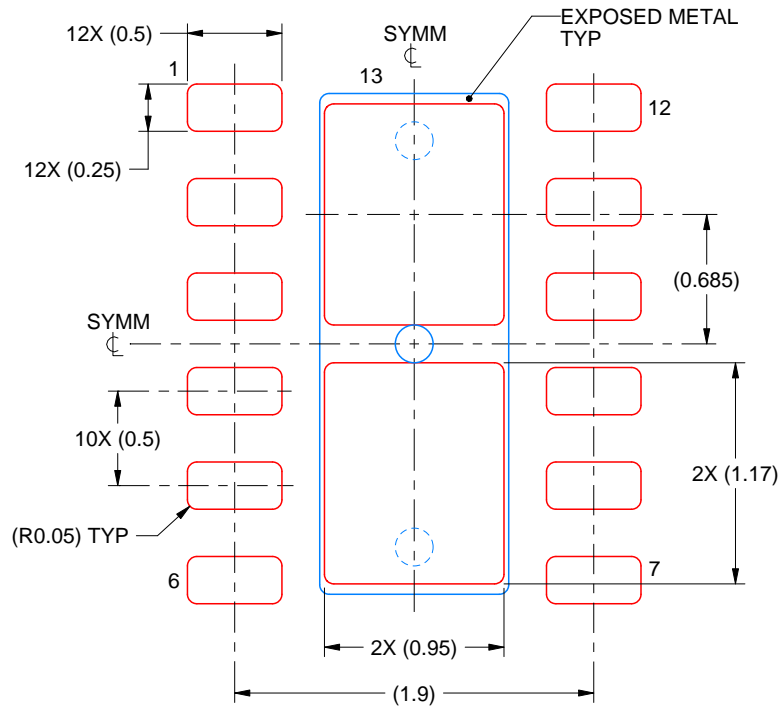
- This package is designed to be soldered to a thermal pad on the board. For more information, see Texas Instruments literature number SLUA271 (www.ti.com/lit/sluea271).
- Vias are optional depending on application, refer to device data sheet. If any vias are implemented, refer to their locations shown on this view. It is recommended that vias under paste be filled, plugged or tented.

EXAMPLE STENCIL DESIGN

DSS0012B

WSON - 0.8 mm max height

PLASTIC SMALL OUTLINE - NO LEAD



SOLDER PASTE EXAMPLE
BASED ON 0.125 mm THICK STENCIL

EXPOSED PAD 13:
83% PRINTED SOLDER COVERAGE BY AREA UNDER PACKAGE
SCALE:25X

4218908/A 01/2017

NOTES: (continued)

6. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.

重要なお知らせと免責事項

TI は、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した TI 製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとし、

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、[TI の総合的な品質ガイドライン](#)、[ti.com](#) または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2026, Texas Instruments Incorporated

最終更新日 : 2025 年 10 月