

LMT90 業界標準 $\pm 3^{\circ}\text{C}$ 高精度アナログ摂氏 ($10\text{mV}/^{\circ}\text{C}$) 温度センサ、SOT-23 パッケージ

1 特長

- 業界標準のセンサのゲイン / オフセット:
 - $10\text{mV}/^{\circ}\text{C}$, 0°C で 500mV
 - LM50C** と同等のドロップイン機能
- LMT90 の温度精度:
 - 25°C で $\pm 3^{\circ}\text{C}$ (最大値)
 - $-40^{\circ}\text{C} \sim +125^{\circ}\text{C}$ の範囲で $\pm 4^{\circ}\text{C}$ (最大値)
- 動作電源電圧範囲: $4.5\text{V} \sim 10\text{V}$
- 静止電流 (標準値): $95\mu\text{A}$
- 標準 SOT23-3 パッケージで供給
- 非線形性: $\pm 0.8^{\circ}\text{C}$ (最大値)
- DC 出力インピーダンス: $2\text{k}\Omega/4\text{k}\Omega$ (標準値 / 最大値)
 - 大きな容量性負荷を駆動可能
- サーミスタに代わるコスト効率の優れた製品

2 アプリケーション

- 携帯電話、PC およびノート PC
- データストレージ
- バッテリー マネージメント
- 家庭用プリンタおよび複合機 (マルチファンクション プリンタ)
- 医療 / ヘルスケア機器
- HVAC システム
- 電源モジュール

3 説明

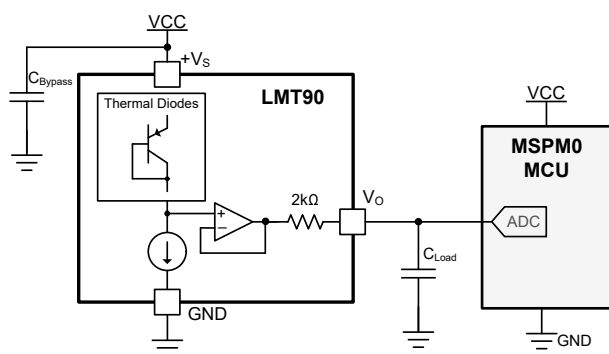
LMT90 デバイスは、ディスクリット サーミスタのリニア代替として開発された、コスト最適化された高精度アナログ温度センサです。このデバイスは、単一の正電源を使用して、 -40°C から 125°C までの温度を測定できます。デバイスの出力電圧は温度直線的に比例 ($10\text{mV}/^{\circ}\text{C}$) し、DC オフセットは 0°C で 500mV です。このオフセットにより、負電源を必要とせずに負の温度を読み取ることができます。LMT90 の出力電圧は 100mV (-40°C) から 1.75V (125°C) の範囲であるため、A/D コンバータ (ADC) とのインターフェイスを簡素化できます。

LMT90 は LM50C と同等のドロップイン ソリューションで、外部でのキャリブレーション、トリミング、ソフトウェア線形化が不要なため、単一電源環境での回路要件を簡略化できます。LMT90 の静止電流は小さい (通常は $95\mu\text{A}$ 付近) ため、自己発熱は非常に小さく、 0.2°C (静止空気中) に制限されます。このデバイスは、HVAC、家電、民生用電子機器のアプリケーションに適しています。LMT90 はウェハ レベルでのトリミングとキャリブレーションにより、長期的な利用可能性、低コスト、一貫した精度 (25°C で $\pm 3^{\circ}\text{C}$ 、全温度範囲で $\pm 4^{\circ}\text{C}$) を実現しています。

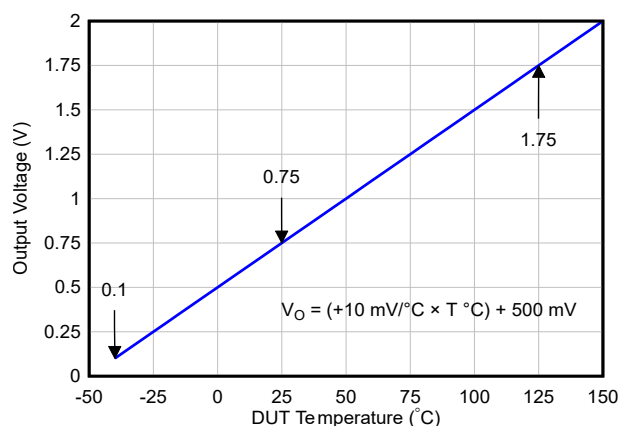
パッケージ情報

部品番号	パッケージ ⁽¹⁾	パッケージ サイズ ⁽²⁾
LMT90	DBZ (SOT-23, 3)	$2.37\text{mm} \times 2.92\text{mm}$

- 詳細については、[セクション 11](#) を参照してください。
- パッケージ サイズ (長さ $\times$ 幅) は公称値であり、該当する場合はピンも含まれます。



概略回路図



全範囲の摂氏温度センサ ($-40^{\circ}\text{C} \sim 125^{\circ}\text{C}$)



目次

1 特長.....	1	7.4 デバイスの機能モード.....	11
2 アプリケーション.....	1	8 アプリケーションと実装.....	12
3 説明.....	1	8.1 アプリケーション情報.....	12
4 デバイスの比較.....	3	8.2 代表的なアプリケーション.....	12
5 ピン構成および機能.....	4	8.3 システム例.....	14
6 仕様.....	5	8.4 電源に関する推奨事項.....	14
6.1 絶対最大定格.....	5	8.5 レイアウト.....	14
6.2 ESD 定格.....	5	9 デバイスおよびドキュメントのサポート.....	17
6.3 推奨動作条件.....	5	関連資料.....	17
6.4 熱に関する情報.....	5	9.1 ドキュメントの更新通知を受け取る方法.....	17
6.5 電気的特性.....	6	9.2 サポート・リソース.....	17
6.6 代表的特性.....	7	9.3 商標.....	17
7 詳細説明.....	11	9.4 静電気放電に関する注意事項.....	17
7.1 概要.....	11	9.5 用語集.....	17
7.2 機能ブロック図.....	11	10 改訂履歴.....	17
7.3 機能説明.....	11	11 メカニカル、パッケージ、および注文情報.....	18

4 デバイスの比較

表 4-1. デバイスの比較

機能	LMT90 ⁽¹⁾ LM50C ⁽¹⁾	LM50B ⁽¹⁾	TMP235	LM60 ⁽¹⁾	LM61B ⁽¹⁾	LM20B	LM35 ⁽¹⁾
センサ ゲイン (mV/°C)	10	10	10	6.25	10	-11.77	10
センサ ゲイン タ イプ	固定	固定	固定	固定	固定	固定	固定
オフセット (0°C 時) (mV)	500	500	500	424	600	1864	0
温度範囲 (°C)	-40~125	-40~125	-40~150	-40~125	-25~85	-55~130	-55~150
電源仕様							
V _{DD} (V)	4.5~10	4.5~10	2.3~5.5	2.7~10	2.7~10	2.4~5.5	4~30
I _Q (標準値) (μA)	95	95	9	82	82	4.5	67
温度精度							
25°C (標準値)	-	-	±0.5	-	-	-	±0.2
-55°C (最大)	-	-	-	-	-	±2.5	±1
-40°C (最大)	±4	-3.5/3	±2	±3	-	±2.3	±0.9
-30°C (最大)	±3.85	-3.3/2.85	±2	±2.85	-	±2.2	±0.85
-25°C (最大)	±3.8	-3.2/2.8	±2	±2.8	±3	±2.1	±0.8
0°C (最大)	±3.4	-2.6/2.4	±1	±2.4	±2.5	±1.9	±0.65
25°C (最大)	±3	±2	±1	±2	±2	±1.5	±0.5
30°C (最大)	±3.05	±2.05	±1	±2.05	±2.1	±1.5	±0.5
70°C (最大)	±3.45	±2.45	±1	±2.45	±2.75	±1.9	±0.7
80°C (最大)	±3.55	±2.55	±2	±2.55	±2.9	±2	±0.7
85°C (最大)	±3.6	±2.6	±2	±2.6	±3	±2.1	±0.75
100°C (最大)	±3.75	±2.75	±2	±2.75	-	±2.2	±0.8
125°C (最大)	±4	±3	±2	±3	-	±2.5	±0.9
130°C (最大)	-	-	±2	-	-	±2.5	±0.9
150°C (最大)	-	-	±2	-	-	-	±1
パッケージの寸法							
寸法 [mm × mm × mm]	SOT23 (3 ピン) 2.9 × 2.4 × 1.1	SOT23 (3 ピン) 2.9 × 2.4 × 1.1	SOT23 (3 ピン) 2.9 × 2.4 × 1.1 SC70 (5 ピン) 2.0 × 2.1 × 1.1	SOT23 (3 ピン) 2.9 × 2.4 × 1.1 TO92 (3 ピン) 7.4 × 4.8 × 3.7	SOT23 (3 ピン) 2.9 × 2.4 × 1.1 TO92 (3 ピン) 7.4 × 4.8 × 3.7	SC70 (5 ピン) 2.0 × 2.1 × 1.1 DSBGA (4 ピン) 0.96 × 0.96 × 0.6	SOP (8 ピン) 4.9 × 6.0 × 1.75 TO92 (3 ピン) 7.4 × 4.8 × 3.7 TOCAN (3 ピン) 4.7 × 4.7 × 2.67 TO220 (3 ピン) 15 × 10 × 4.6

1. LMT90、LM50C、LM50B、LM60、LM61B、LM35 の温度精度制限は、「精度と温度との関係」プロットから取得されます。

表 4-2. LMT90 デバイス注文オプション

発注型番	パッケージ	温度に対する精度	仕様温度範囲
LMT90DBZR	SOT-23 (DBZ) 3 ピン	$\pm 4^{\circ}\text{C}$	$-40^{\circ}\text{C} \leq T_A \leq +125^{\circ}\text{C}$

表 4-3. LMT90 デバイスの項目表記の詳細

製品名	説明
LMT90yyyR	このデバイスは、レガシー チップ (CSO: GF6 または SHE) もしくは新チップ (CSO: RFB) が、異なるチップソース オリジン (CSO) で出荷される場合があります。リール包装ラベルには、使用されているチップを識別するために日付コード情報が記載されています。新チップおよびレガシー チップのデバイス性能が、文書全体にわたって記載されています。 yyy は、このデバイスのパッケージ タイプを表しており、SOT-23 の 3 ピン パッケージである DBZ を示します。

5 ピン構成および機能

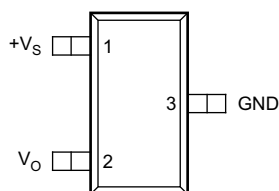


図 5-1. DBZ パッケージ 3 ピン SOT-23 上面図

表 5-1. ピンの機能

ピン		タイプ	説明
番号	名称		
1	+Vs	電源	正電源ピン。
2	Vo	出力	温度センサのアナログ出力。
3	GND	グランド	デバイスのグランド ピン。電源の負端子に接続。

6 仕様

6.1 絶対最大定格

動作 (自由通気) 温度範囲内にて (特に注記のない限り)。(1)

		最小値	最大値	単位
電源電圧、 $+V_S$	LMT90	-0.2	12	V
出力電圧、 V_O		-1	$+V_S + 0.6$	V
出力電流、 I_{OUT}			10	mA
最大接合部温度、 T_{JMAX}			150	°C
保管温度、 T_{stg}		-65	150	°C

- (1) 絶対最大定格を超えた動作は、デバイスに恒久的な損傷を与える可能性があります。絶対最大定格は、これらの条件において、または推奨動作条件に示された値を超える他のいかなる条件でも、本製品が正しく動作することを暗に示すものではありません。「絶対最大定格」の範囲内であっても「推奨動作条件」の範囲外で使用了場合、本デバイスは完全に機能するとは限らず、このことが本デバイスの信頼性、機能、性能に影響を及ぼし、本デバイスの寿命を縮める可能性があります。

6.2 ESD 定格

		値	単位
$V_{(ESD)}$ 、静電放電	LMT90	人体モデル (HBM)、JESD22-A114 準拠(1)	V
		デバイス帯電モデル (CDM)、JEDEC 仕様 JESD22-C101 準拠	
		± 2000	
		± 750	

- (1) 人体モデルは 1.5k Ω の抵抗を介して各ピンに 100pF のコンデンサで放電します。マシン モデルは、200pF のコンデンサから各ピンに直接放電した場合です。

6.3 推奨動作条件

自由空気での動作温度範囲内 (特に記述のない限り)

		最小値	最大値	単位
$+V_S$	電源電圧	4.5	10	V
T_{MIN} 、 T_{MAX}	規定温度	-40	125	°C

6.4 熱に関する情報

熱評価基準 ⁽¹⁾		LMT90		単位
		DBZ (SOT-23) 3 ピン		
		従来のチップ	新しいチップ	
R _{θJA}	接合部から周囲への熱抵抗	450	240.6	°C/W
R _{θJC(top)}	接合部からケース (上面) への熱抵抗	-	144.5	°C/W
R _{θJB}	接合部から基板への熱抵抗	-	72.3	°C/W
Ψ _{JT}	接合部から上面への特性パラメータ	-	28.7	°C/W
Ψ _{JB}	接合部から基板への特性パラメータ	-	71.7	°C/W
R _{θJC(bot)}	接合部からケース (底面) への熱抵抗	-	-	°C/W

- (1) 従来および最新の熱評価基準の詳細については、『半導体および IC パッケージの熱評価基準』アプリケーション ノートを参照してください。

6.5 電気的特性

これらの仕様は、 $+V_S = 5V$ (DC)、 $I_{LOAD} = 0.5\mu A$ 、 $T_A = T_J = 25^\circ C$ に適用されます (特に記述のない限り)⁽¹⁾

パラメータ		テスト条件		最小値	標準値	最大値	単位
センサの精度							
T _{ACY}	温度精度 ⁽²⁾	T _A = 25°C	LMT90	-3		3	°C
		T _A = T _{MAX} = 125°C		-4		4	
		T _A = T _{MIN} = -40°C		-4		4	
センサ出力							
V ₀ °C	0°Cでの出力電圧オフセット				500		mV
T _C	温度係数(センサゲイン)	T _A = T _J = T _{MIN} ~ T _{MAX}		9.7	10	10.3	mV/°C
V _{ONL}	出力の非直線性 ⁽³⁾	T _A = T _J = T _{MIN} ~ T _{MAX}		-0.8		0.8	°C
Z _{OUT}	出力インピーダンス	T _A = T _J = T _{MIN} ~ T _{MAX}			2000	4000	Ω
T _{ON}	ターンオン時間		従来のチップ		5		μs
			新しいチップ		30		
T _{LTD}	長期安定性とドリフト ⁽⁴⁾	T _J = 125°C (1000 時間)			±0.08		°C
電源							
I _{DD}	動作電流	4.5V ≤ +V _S ≤ 10V	従来のチップ			130	μA
			新しいチップ			75	
		T _A = T _{MIN} ~ T _{MAX} 4.5V ≤ +V _S ≤ 10V	従来のチップ		95	180	μA
			新しいチップ		52	90	
PSR	ライン レギュレーション ⁽⁵⁾	T _A = T _{MIN} ~ T _{MAX} 4.5V ≤ +V _S ≤ 10V		-1.2		1.2	mV/V
ΔI _{DD}	静止電流の変化	T _A = T _{MIN} ~ T _{MAX} 4.5V ≤ +V _S ≤ 10V	従来のチップ			2	μA
			新しいチップ			8	
I _{DD_TEMP}	静止電流の温度係数	T _A = T _{MIN} ~ T _{MAX} 4.5V ≤ +V _S ≤ 10V			2		μA/°C

- (1) 制限値はテキサス・インスツルメンツの平均出検品質限界 (AOQL) で規定されています。
- (2) 精度は、電圧、電流、温度 ($^\circ C$ で表記) の指定条件における出力電圧と、デバイスのケース温度に $10mV/^\circ C$ を乗じた値に $500mV$ を加えた値との誤差として定義されます。
- (3) 非直線性は、デバイスの定格温度範囲における出力電圧と温度との関係を示す曲線と最も適合する直線との偏差として定義されます。
- (4) 最善の長期安定性を確保するためには、どのような精密回路であれ、長期寿命テストを開始する前に、ユニットを暖かい温度でエージング、および / または少なくとも 46 時間の温度サイクルを実施することで、最良の結果が得られます。これは、小さな (表面実装) 部品がウェーブ半田付けされている場合に特に当てはまります。応力緩和が発生するまでの時間がかかるためです。ドリフトの大部分は、温度が上昇してから 1000 時間程度で発生します。1000 時間後のドリフトは、最初の 1000 時間のレートでは継続されません。
- (5) レギュレーションは、一定の接合部温度で、低いデューティサイクルでのパルステストを使用して測定されます。自己発熱による出力の変化は、内部消費電力に熱抵抗値を乗じると算出できます。

6.6 代表的特性

これらの曲線を生成するため、図 8-9 または図 8-10 に示すようにデバイスをプリント基板に取り付けられます。

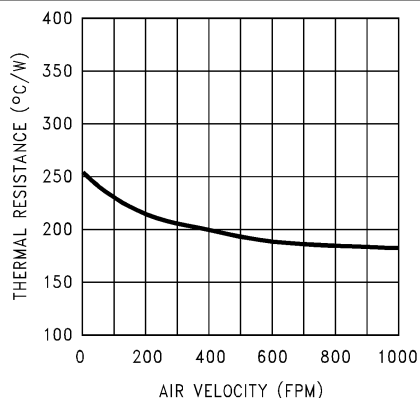


図 6-1. 接合部 周囲間の熱抵抗 (レガシー チップ)

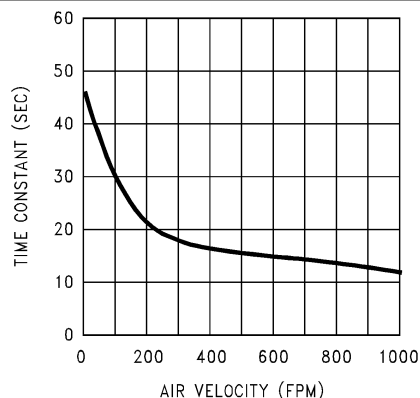


図 6-2. 熱時定数 (レガシーチップ)

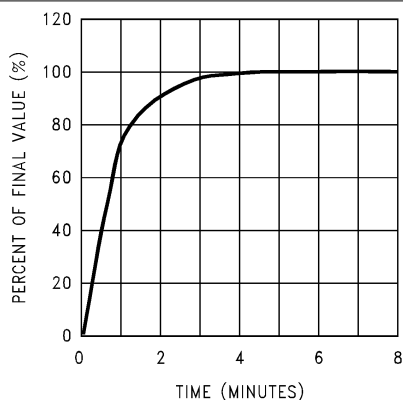


図 6-3. ヒートシンクによる静止空気中の熱応答 (レガシーチップ)

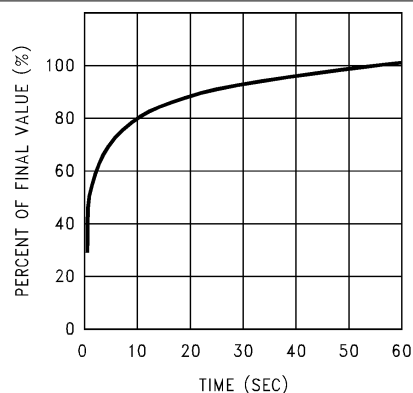


図 6-4. ヒートシンク付き攪拌オイルバスの熱応答 (レガシーチップ)

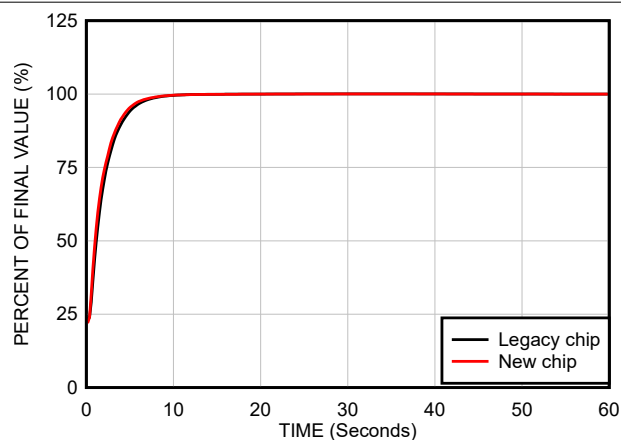


図 6-5. ヒートシンク付き攪拌オイルバスの熱応答 (0.5 インチ × 0.5 インチ PCB 基板)

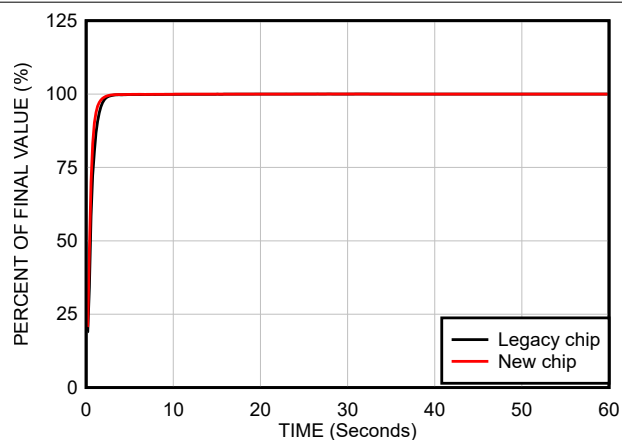


図 6-6. ヒートシンクなしの攪拌オイルバスにおける熱応答

6.6 代表的特性 (続き)

これらの曲線を生成するため、[図 8-9](#) または [図 8-10](#) に示すようにデバイスをプリント基板に取り付けられます。

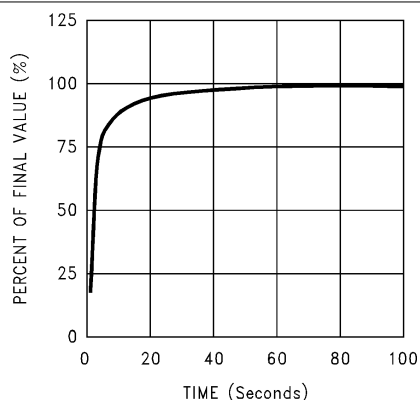


図 6-7. ヒートシンクなしの静止空気中における熱応答 (レガシーチップ)

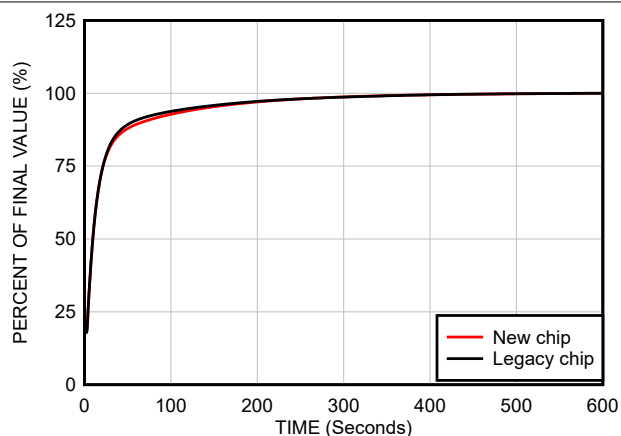


図 6-8. ヒートシンクなしの静止空気中における熱応答 (新しいテスト設定。レガシーチップと新チップの両方)

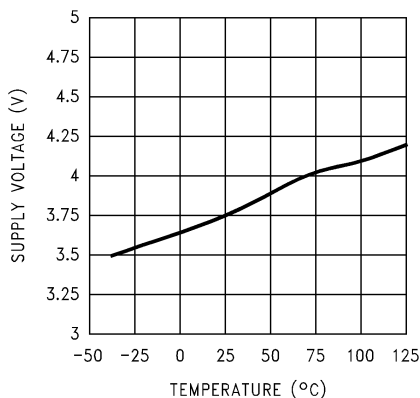


図 6-9. スタートアップ電圧と温度との関係 (レガシーチップ)

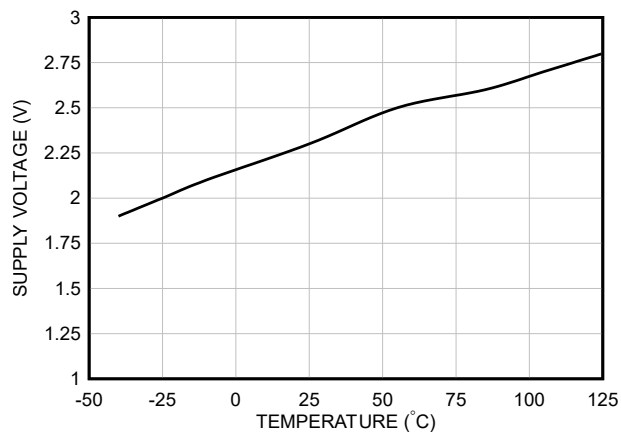


図 6-10. スタートアップ電圧と温度との関係 (新チップ)

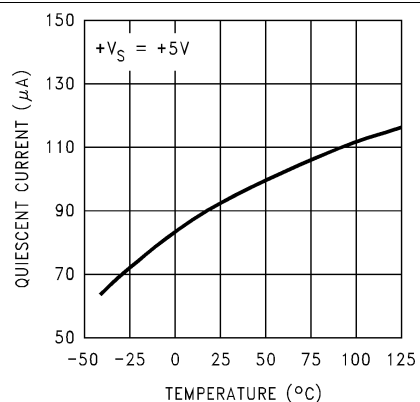


図 6-11. 静止電流と温度との関係 (レガシーチップ)

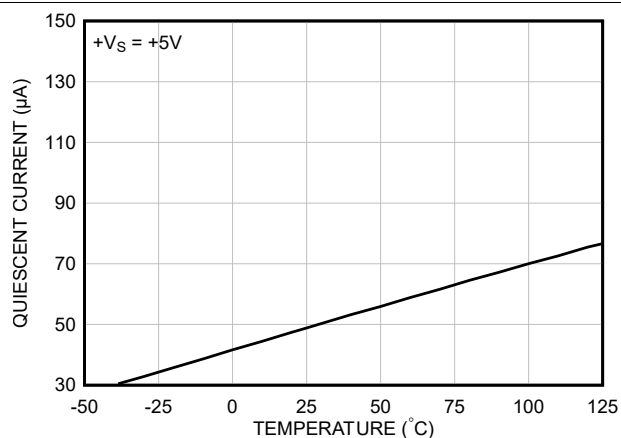


図 6-12. 静止電流と温度との関係 (新チップ)

6.6 代表的特性 (続き)

これらの曲線を生成するため、[図 8-9](#) または [図 8-10](#) に示すようにデバイスをプリント基板に取り付けられます。

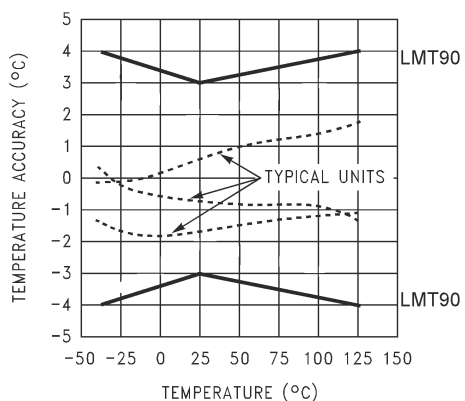


図 6-13. 精度と温度との関係 (レガシーチップ)

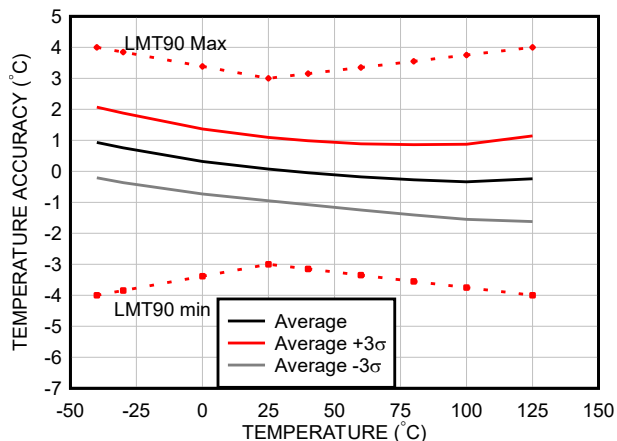


図 6-14. 精度と温度との関係 (新チップ)

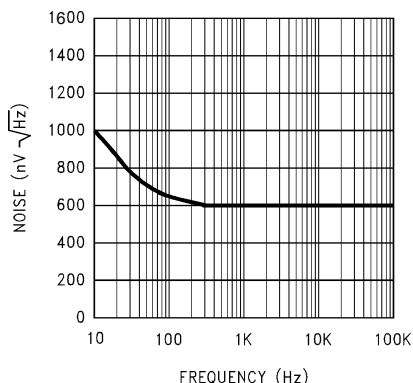


図 6-15. ノイズ電圧 (レガシーチップ)

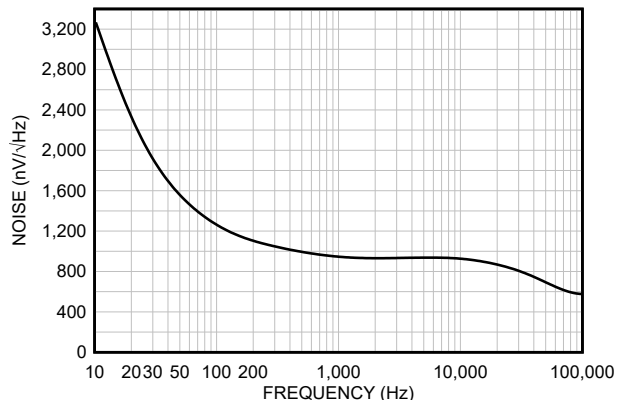


図 6-16. ノイズ電圧 (新チップ)

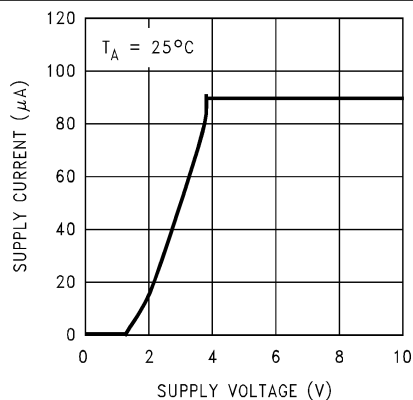


図 6-17. 電源電流と電源電圧との関係 (レガシーチップ)

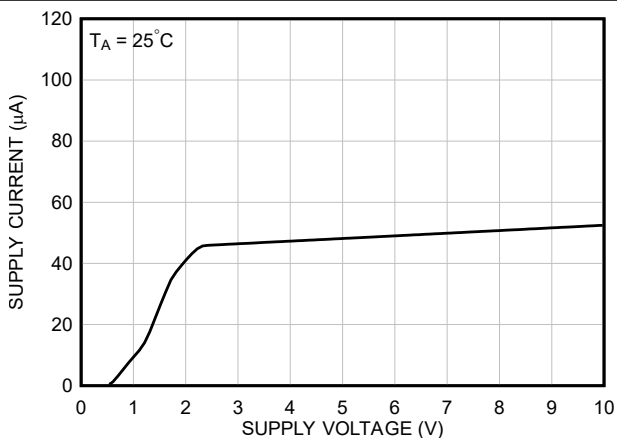


図 6-18. 電源電流と電源電圧との関係 (新チップ)

6.6 代表的特性 (続き)

これらの曲線を生成するため、[図 8-9](#) または [図 8-10](#) に示すようにデバイスをプリント基板に取り付けられます。

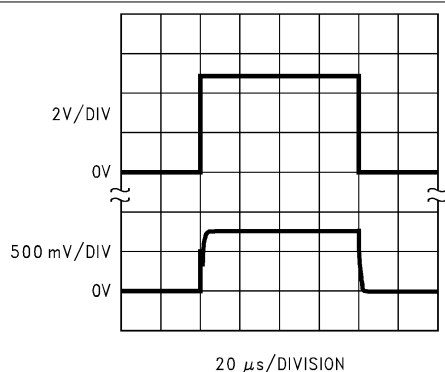


図 6-19. 起動応答 (レガシーチップ)

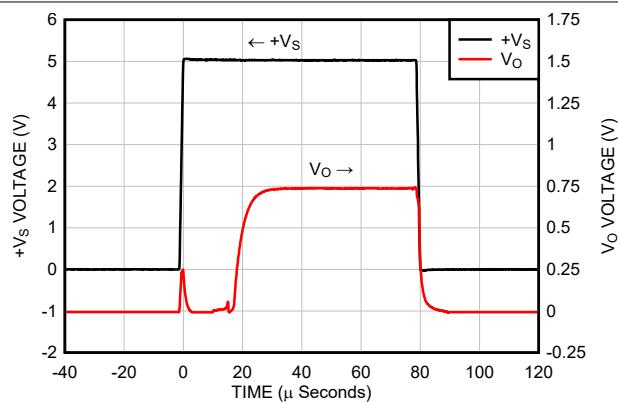


図 6-20. 起動応答 (新チップ)

7 詳細説明

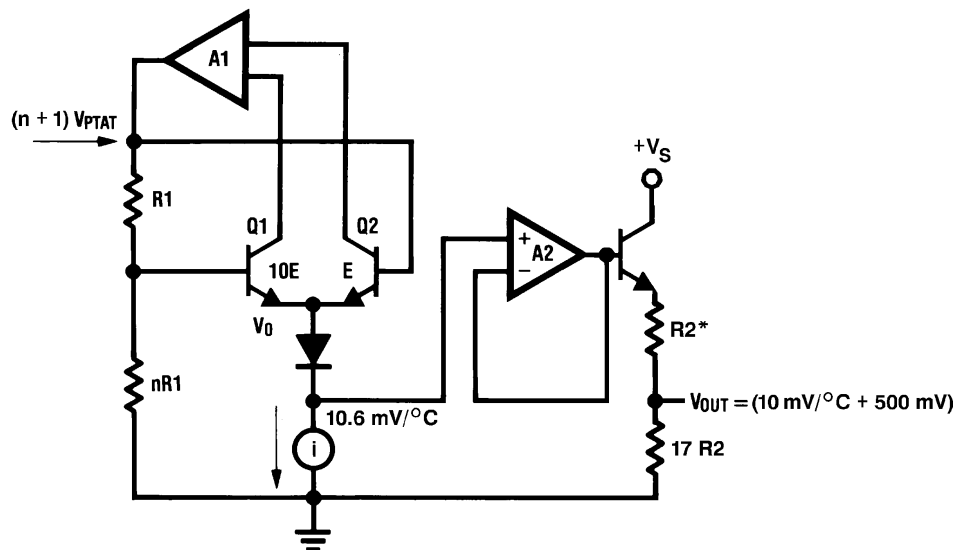
7.1 概要

LMT90 デバイスは高精度の統合回路温度センサです。正の単一電源で動作し、 $-40^{\circ}\text{C} \sim 125^{\circ}\text{C}$ の温度範囲を検出できます。LMT90 の出力電圧は、 $10\text{mV}/^{\circ}\text{C}$ の正の温度勾配を持っています。500mV のオフセットを内蔵しているため、単一電源でバイアスされる場合でも負の温度センシングが可能です。

温度センシング素子はデルタ V_{BE} アーキテクチャで構成されています。温度センシング素子はアンプでバッファされ、 V_{O} ピンに供給されます。このアンプは、機能ブロック図に示すように、 $2\text{k}\Omega$ の標準出力インピーダンスを持つ単純な Class A 出力段を備えています。出力インピーダンスの温度係数は約 $1300\text{ppm}/^{\circ}\text{C}$ です。温度範囲全体にわたって、出力インピーダンスは最大 $4\text{k}\Omega$ になります。

7.2 機能ブロック図

* $R2 \cong 2\text{k}$ 、標準ドリフト $1300\text{ppm}/^{\circ}\text{C}$ 。



7.3 機能説明

7.3.1 LMT90 の伝達関数

LMT90 は、単純な線形伝達関数に従い、セクション 6.5 の表に記載されている精度を実現します。

式 1 を使用して V_{O} の値を計算します。

$$V_{\text{O}} = 10\text{mV}/^{\circ}\text{C} \times T^{\circ}\text{C} + 500\text{mV} \quad (1)$$

ここで、

- T は温度 ($^{\circ}\text{C}$)
- V_{O} は LMT90 の出力電圧です

7.4 デバイスの機能モード

このデバイスの唯一の機能モードは、温度に正比例するアナログ出力です。

8 アプリケーションと実装

注

以下のアプリケーション情報は、テキサス・インスツルメンツの製品仕様に含まれるものではなく、テキサス・インスツルメンツはその正確性も完全性も保証いたしません。個々の目的に対する製品の適合性については、お客様の責任で判断していただくことになります。また、お客様は自身の設計実装を検証しテストすることで、システムの機能を確認する必要があります。

8.1 アプリケーション情報

LMT90 は、広い電源電圧範囲と 10mV/°C の出力勾配、500mV の DC オフセットを実現しています。このため、正と負の温度に単一電源が必要な多くの温度センシング アプリケーションにデバイスを簡単に配置できます。

8.2 代表的なアプリケーション

8.2.1 全範囲の摂氏温度センサ

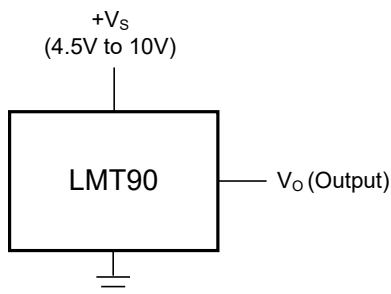


図 8-1. 全範囲の摂氏温度センサの図 (-40°C ~ 125°C)

8.2.1.1 設計要件

この設計例では、表 8-1 に記載されているパラメータを入力パラメータとして使用します。

表 8-1. 設計パラメータ

パラメータ	値
電源電圧	4.5V ~ 10V
出力インピーダンス	4kΩ (最大値)
25°C での精度	±3°C (最大値)
-40°C ~ 125°C での精度	±4°C (最大値)
温度勾配	10mV/°C

8.2.1.2 詳細な設計手順

LMT90 は、アナログ出力付きのシンプルな温度センサです。したがって、レイアウトに関する設計要件は、他の要件よりも重要です。詳細については「[レイアウト](#)」を参照してください。

8.2.1.2.1 容量性負荷

LMT90 は容量性負荷を適切に処理します。特別な注意がない場合、LMT90 は任意の容量性負荷を駆動できます。このデバイスの出力インピーダンスは、公称で 2kΩ です ([機能ブロック図](#) に示されています)。出力抵抗の温度係数は約 1300ppm/°C です。この温度係数と抵抗の初期公差を考慮しても、デバイスの出力インピーダンスは 4kΩ を超えません。非常にノイズの多い環境では、ノイズを拾うことを最小限に抑えるために、フィルタリングの追加が必要になる場合があります。テキサス インスツルメンツでは、[図 8-3](#) に示すように、電源電圧をバイパスするために、+Vs と GND の間に 0.1μF のコンデンサを追加することを推奨しています。Vo とグランドの間にコンデンサを追加することが必要な場合があります。出力インピーダンスが 4kΩ の 1μF 出力コンデンサは、40Hz のローパス フィルタを形成します。LMT90 の熱時定数は

RC によって形成される 25ms 時定数よりもはるかに遅いため、デバイス全体の応答時間は大きな影響を受けません。大容量のコンデンサを使用する場合、この追加の時間遅延により、LMT90 の全体の応答時間が長くなります。

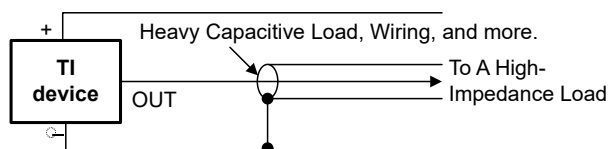


図 8-2. LMT90 に容量性負荷のデカップリングは不要

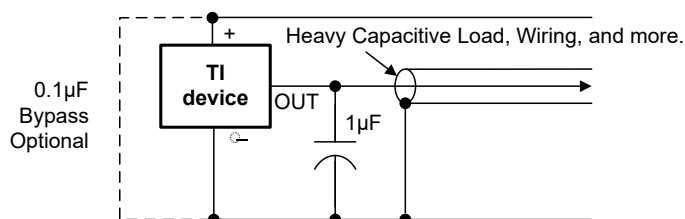


図 8-3. ノイズの多い環境向けのフィルタ付き LMT90

8.2.1.3 アプリケーション曲線

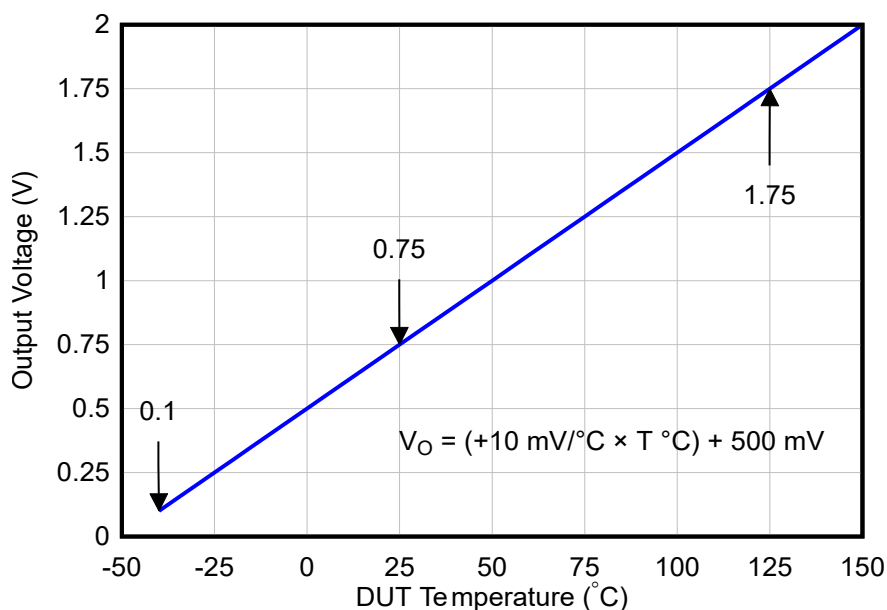


図 8-4. 出力伝達関数

8.3 システム例

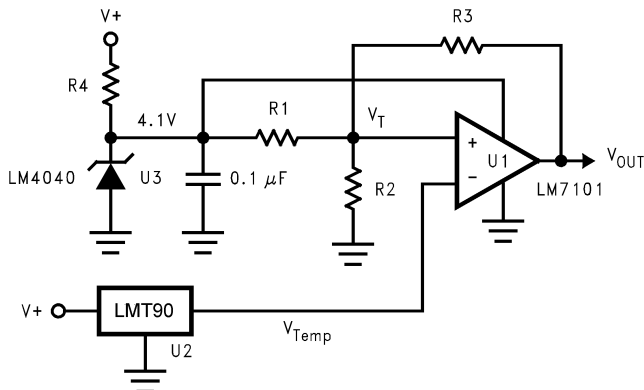


図 8-5. 摂氏サーモスタット / ファン コントローラ

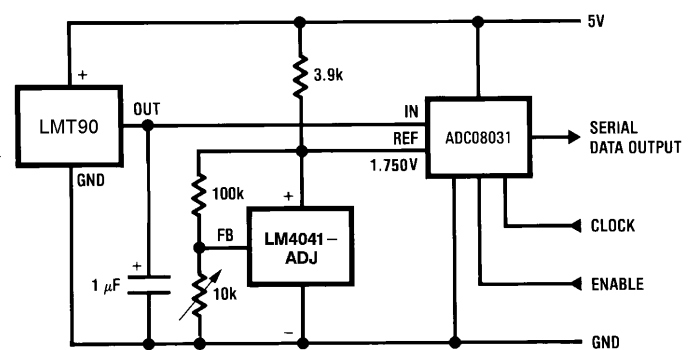


図 8-6. 温度 / デジタル コンバータ (シリアル出力)
(125°C フル スケール)

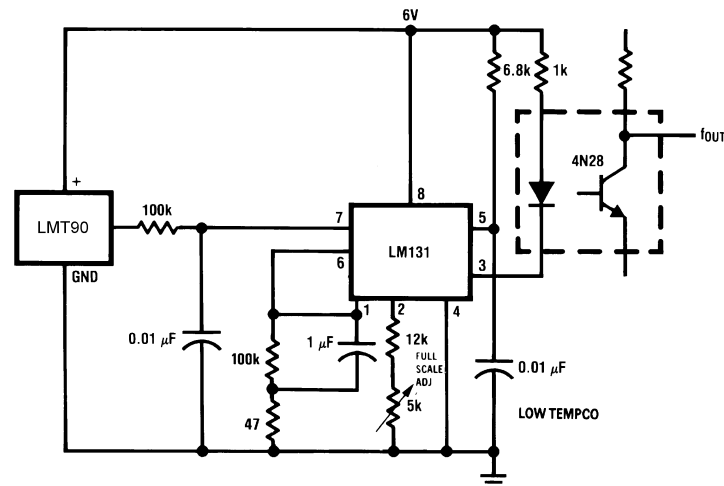


図 8-7. LMT90 と電圧/周波数コンバータおよび絶縁出力 (−40°C ~ 125°C、100Hz ~ 1750Hz)

8.4 電源に関する推奨事項

非常にノイズの多い環境では、ノイズを拾うことを最小限に抑えるために、何らかのノイズ フィルタリングを追加する必要があります。テキサス インストルメンツでは、図 8-3 に示すように、電源電圧をバイパスするために、+V_S と GND の間に 0.1μF コンデンサを追加することを推奨しています。

8.5 レイアウト

8.5.1 レイアウトのガイドライン

LMT90 は、他の IC 温度センサと同じように簡単に取り付け可能です。デバイスは表面に接着または固定でき、温度は表面温度から約 0.2°C の範囲内にあります。

これは、周囲気温が表面温度とほぼ同じであると仮定した場合で、気温が表面温度よりもはるかに高いか低い場合、LMT90 ダイで実際に測定される温度は表面温度と気温の間の中間温度になります。

良好な熱伝導率を確保するため、LMT90 ダイの裏面を GND ピンに直接接続します。デバイスへのランドおよびトレースは、温度測定対象物であるプリント基板の一部です。これらのプリント基板のランドおよびトレースによって、LMT90 の温度が希望温度から偏移することはありません。

代わりに、密閉された金属チューブ内に LMT90 を取り付け、バスに浸したり、タンク内のねじ穴にねじ込んだりすることもできます。他のデバイスと同様に、LMT90 および関連する配線や回路は、リーケージや腐食を避けるため、絶縁と乾燥

状態を維持する必要があります。結露が発生する可能性のある低温環境でシステムが動作する場合、これは特に重要です。多くの場合、湿気によりデバイスその接続部が腐食することがないように、HUMISEAL® 塗料やエポキシ塗料またはディップなどのプリント回路コーティングやワニスが使用されます。

8.5.2 レイアウト例

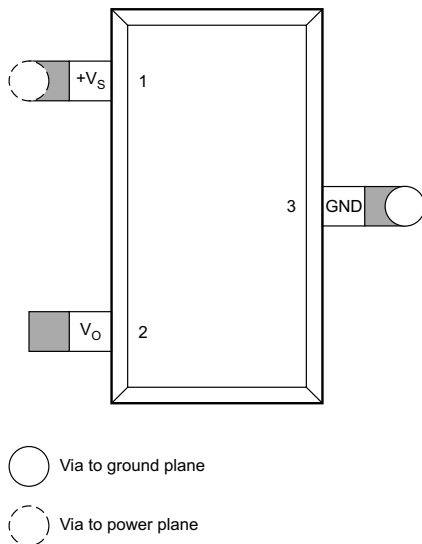
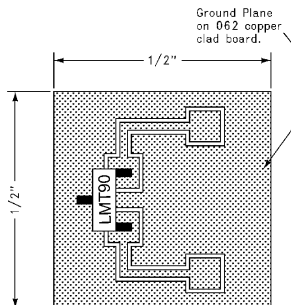


図 8-8. PCB レイアウト



2 オンス銅ホイルまたは同等品を使用した 1/2 インチの正方形四方プリント基板

図 8-9. 熱応答曲線生成のためのヒートシンクに使用するプリント基板 (レガシー チップ)

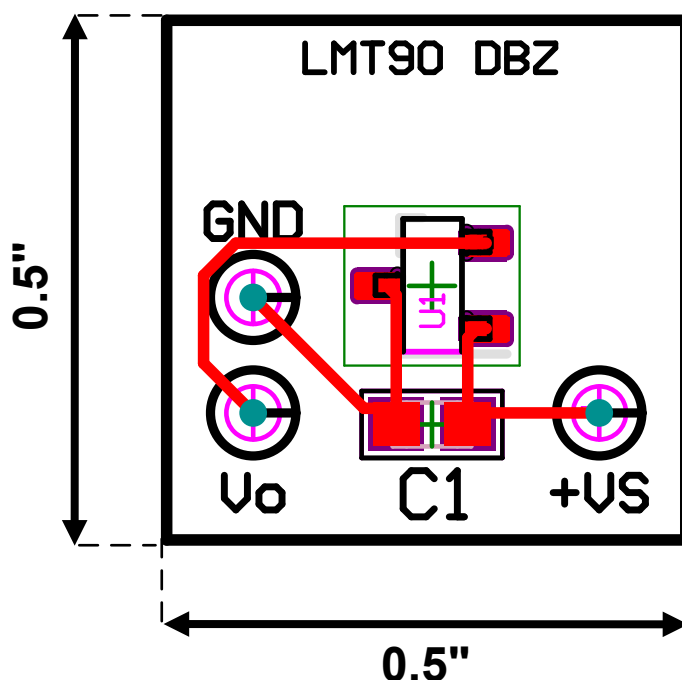


図 8-10. 熱応答曲線の生成に使用するプリント基板（新チップおよびレガシーチップ両方の新しいテスト設定）

8.5.3 熱に関する注意事項

表 8-2 に、さまざまな条件における LMT90 の熱抵抗を示します。

表 8-2. 自己発熱による LMT90 の温度上昇

			$R_{\theta JA}$ (°C/W)
SOT-23	ヒートシンク不要 ⁽¹⁾	静止空気 (レガシー チップ)	450
		移動空気 (レガシー チップ)	-
	小型ヒートフィン ⁽²⁾	静止空気 (レガシー チップ)	260
		移動空気 (レガシー チップ)	180

(1) 30 ゲージのワイヤにはんだ付けされた部品。

(2) 使用したヒートシンクは、図 8-9 に示すように、部品に 2 オンスのホイルを採用した 0.5 インチの正方形プリント基板です。

9 デバイスおよびドキュメントのサポート

関連資料

関連資料については、以下を参照してください。

- テキサス インスツルメンツ、[LM50 SOT-23 単一電源摂氏温度センサ](#)、データシート
- テキサス インスツルメンツ、[TMP23x 低消費電力、高精度アナログ出力温度センサ](#)、データシート
- テキサス インスツルメンツ、[ISOTMP35 \$\pm 1.2^{\circ}\text{C}\$ 、3kVRMS 絶縁型温度センサ、アナログ出力付き、応答時間 2 秒未満、動作電圧 500VRMS](#)、データシート
- テキサスインスツルメンツ、[LM60 2.7V、SOT-23 または TO-92 温度センサ](#)、データシート
- テキサス インスツルメンツ、[リモート システム用の超小型温度センサ](#)、アプリケーション ノート
- テキサス インスツルメンツ、[ビル オートメーション分野で高精度の RTD およびサーミスタに挑む半導体温度センサ](#)、アプリケーション ノート
- テキサス インスツルメンツ、[LMT90 温度センサ評価基板](#)、EVM

9.1 ドキュメントの更新通知を受け取る方法

ドキュメントの更新についての通知を受け取るには、www.tij.co.jp のデバイス製品フォルダを開いてください。[通知] をクリックして登録すると、変更されたすべての製品情報に関するダイジェストを毎週受け取ることができます。変更の詳細については、改訂されたドキュメントに含まれている改訂履歴をご覧ください。

9.2 サポート・リソース

[テキサス・インスツルメンツ E2E™ サポート・フォーラム](#)は、エンジニアが検証済みの回答と設計に関するヒントをエキスパートから迅速かつ直接得ることができる場所です。既存の回答を検索したり、独自の質問をしたりすることで、設計に必要な支援を迅速に得ることができます。

リンクされているコンテンツは、各寄稿者により「現状のまま」提供されるものです。これらはテキサス・インスツルメンツの仕様を構成するものではなく、必ずしもテキサス・インスツルメンツの見解を反映したものではありません。テキサス・インスツルメンツの[使用条件](#)を参照してください。

9.3 商標

テキサス・インスツルメンツ E2E™ is a trademark of Texas Instruments.
HUMISEAL® is a registered trademark of Columbia Chase Corporation.
すべての商標は、それぞれの所有者に帰属します。

9.4 静電気放電に関する注意事項



この IC は、ESD によって破損する可能性があります。テキサス・インスツルメンツは、IC を取り扱う際には常に適切な注意を払うことを推奨します。正しい取り扱いおよび設置手順に従わない場合、デバイスを破損するおそれがあります。

ESD による破損は、わずかな性能低下からデバイスの完全な故障まで多岐にわたります。精密な IC の場合、パラメータがわずかに変化するだけで公表されている仕様から外れる可能性があるため、破損が発生しやすくなっています。

9.5 用語集

[テキサス・インスツルメンツ用語集](#) この用語集には、用語や略語の一覧および定義が記載されています。

10 改訂履歴

資料番号末尾の英字は改訂を表しています。その改訂履歴は英語版に準じています。

Changes from Revision B (September 2015) to Revision C (May 2025)	Page
• ドキュメント全体にわたって、表、図、クロスリファレンスの採番方法を更新.....	1
• 最新のファミリ形式および規格を反映してドキュメントを更新.....	1
• 新しいデバイスの仕様とグラフを追加し、ドキュメント全体を通してデバイスをレガシー デバイスと比較.....	1
• 「デバイス比較」、「デバイスの注文オプション」、「項目表記の詳細」の表を追加.....	3

• マシン モデル (MM) 静電放電を削除。.....	5
• 新チップに DBZ パッケージの「熱に関する情報」を追加.....	5
• レガシー チップと新チップの両方に「ターンオン時間」を追加。.....	6
• 新チップに「動作電流」および「静止電流の変更」を追加。.....	6

Changes from Revision A (March 2013) to Revision B (September 2015)	Page
• 「ピン構成および機能」セクション、「ESD 定格」表、「機能説明」セクション、「デバイスの機能モード」セクション、「アプリケーションと実装」セクション、「電源に関する推奨事項」セクション、「レイアウト」セクション、「デバイスおよびドキュメントのサポート」セクション、「メカニカル、パッケージ、および注文情報」セクションを追加.....	1

11 メカニカル、パッケージ、および注文情報

以降のページには、メカニカル、パッケージ、および注文に関する情報が記載されています。この情報は、指定のデバイスに使用できる最新のデータです。このデータは、予告なく、このドキュメントを改訂せずに変更される場合があります。本データシートのブラウザ版を使用されている場合は、画面左側の説明をご覧ください。

重要なお知らせと免責事項

テキサス・インスツルメンツは、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、テキサス・インスツルメンツ製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した テキサス・インスツルメンツ製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとします。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている テキサス・インスツルメンツ製品を使用するアプリケーションの開発の目的でのみ、テキサス・インスツルメンツはその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。テキサス・インスツルメンツや第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、テキサス・インスツルメンツおよびその代理人を完全に補償するものとし、テキサス・インスツルメンツは一切の責任を拒否します。

テキサス・インスツルメンツの製品は、[テキサス・インスツルメンツの販売条件](#)、または [ti.com](https://www.ti.com) やかかる テキサス・インスツルメンツ製品の関連資料などのいずれかを通じて提供する適用可能な条項の下で提供されています。テキサス・インスツルメンツがこれらのリソースを提供することは、適用されるテキサス・インスツルメンツの保証または他の保証の放棄の拡大や変更を意味するものではありません。

お客様がいかなる追加条項または代替条項を提案した場合でも、テキサス・インスツルメンツはそれらに異議を唱え、拒否します。

郵送先住所: Texas Instruments, Post Office Box 655303, Dallas, Texas 75265
Copyright © 2025, Texas Instruments Incorporated

PACKAGING INFORMATION

Orderable part number	Status (1)	Material type (2)	Package Pins	Package qty Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
LMT90DBZR	Active	Production	SOT-23 (DBZ) 3	3000 LARGE T&R	Yes	NIPDAU SN	Level-1-260C-UNLIM	-40 to 125	T8C
LMT90DBZR.A	Active	Production	SOT-23 (DBZ) 3	3000 LARGE T&R	Yes	NIPDAU	Level-1-260C-UNLIM	-40 to 125	T8C
LMT90DBZR.B	Active	Production	SOT-23 (DBZ) 3	3000 LARGE T&R	Yes	NIPDAU	Level-1-260C-UNLIM	-40 to 125	T8C
LMT90DBZT	Obsolete	Production	SOT-23 (DBZ) 3	-	-	Call TI	Call TI	-40 to 125	T8C

⁽¹⁾ **Status:** For more details on status, see our [product life cycle](#).

⁽²⁾ **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

⁽³⁾ **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

⁽⁴⁾ **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

⁽⁵⁾ **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

⁽⁶⁾ **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "-" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

Important Information and Disclaimer: The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

TAPE AND REEL INFORMATION



*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
LMT90DBZR	SOT-23	DBZ	3	3000	178.0	8.4	3.3	2.9	1.22	4.0	8.0	Q3
LMT90DBZR	SOT-23	DBZ	3	3000	180.0	8.4	2.9	3.35	1.35	4.0	8.0	Q3

TAPE AND REEL BOX DIMENSIONS

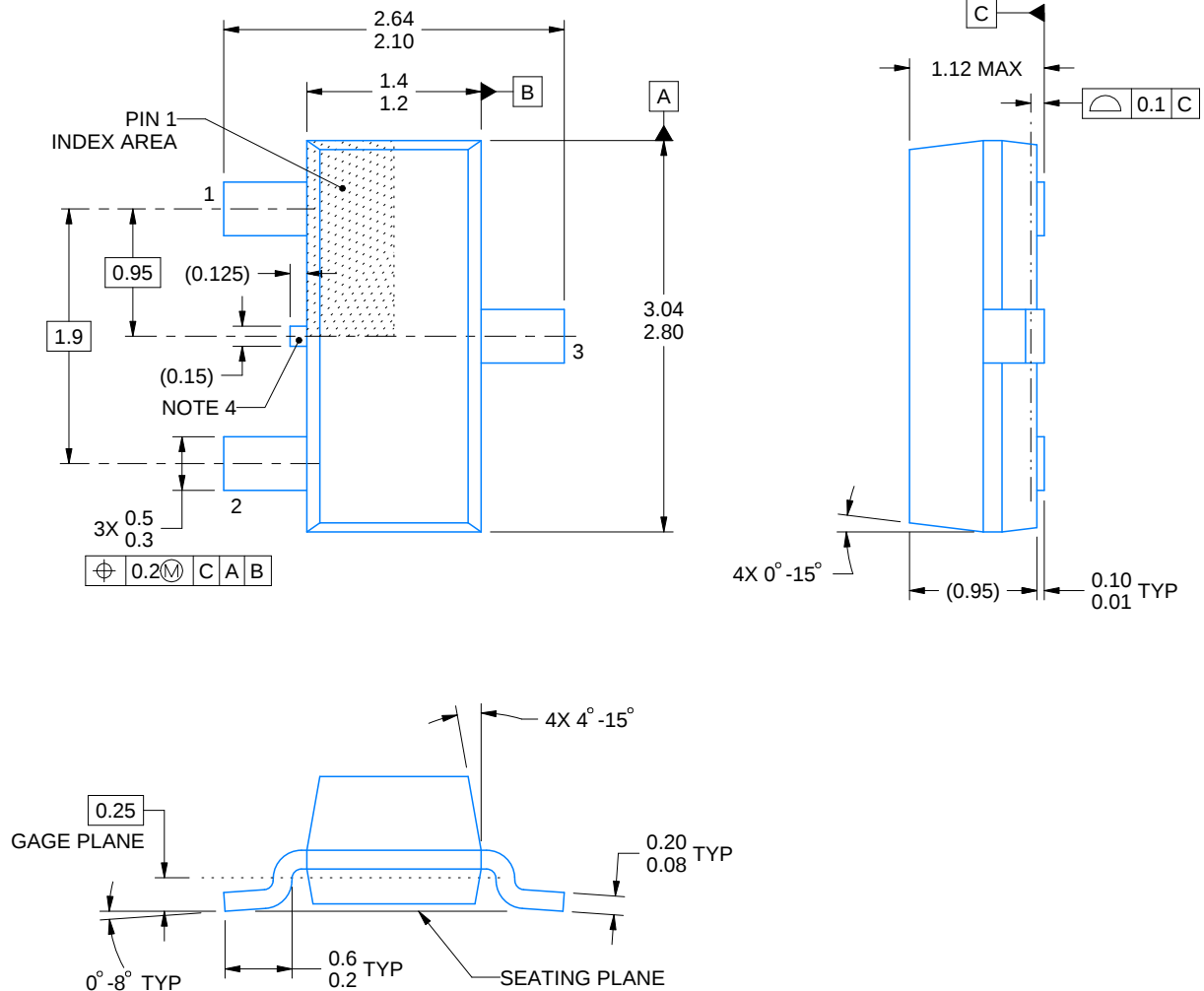


*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
LMT90DBZR	SOT-23	DBZ	3	3000	208.0	191.0	35.0
LMT90DBZR	SOT-23	DBZ	3	3000	210.0	185.0	35.0

DBZ0003A**PACKAGE OUTLINE****SOT-23 - 1.12 mm max height**

SMALL OUTLINE TRANSISTOR



4214838/F 08/2024

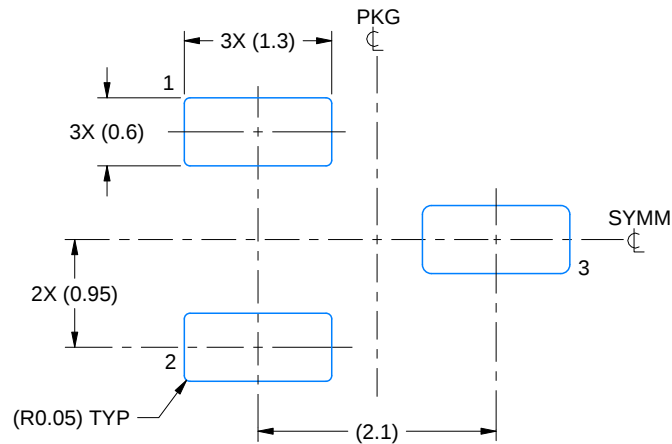
NOTES:

1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. Reference JEDEC registration TO-236, except minimum foot length.
4. Support pin may differ or may not be present.
5. Body dimensions do not include mold flash, protrusions, or gate burrs. Mold flash, protrusions, or gate burrs shall not exceed 0.25mm per side

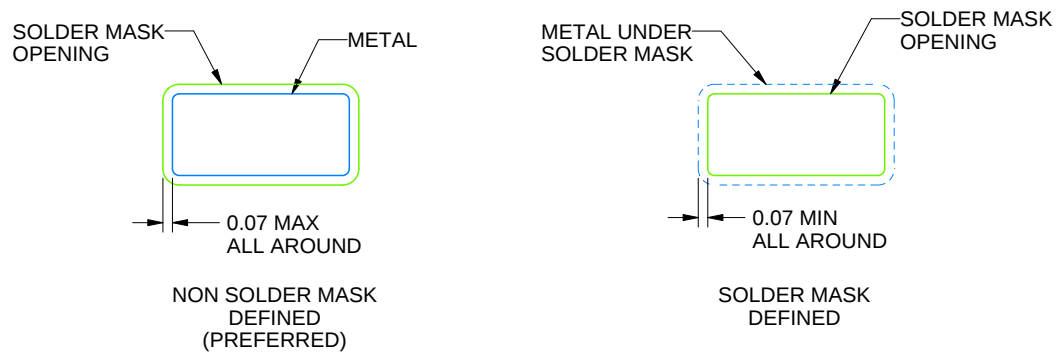
DBZ0003A

SOT-23 - 1.12 mm max height

SMALL OUTLINE TRANSISTOR



LAND PATTERN EXAMPLE
SCALE:15X



SOLDER MASK DETAILS

4214838/F 08/2024

NOTES: (continued)

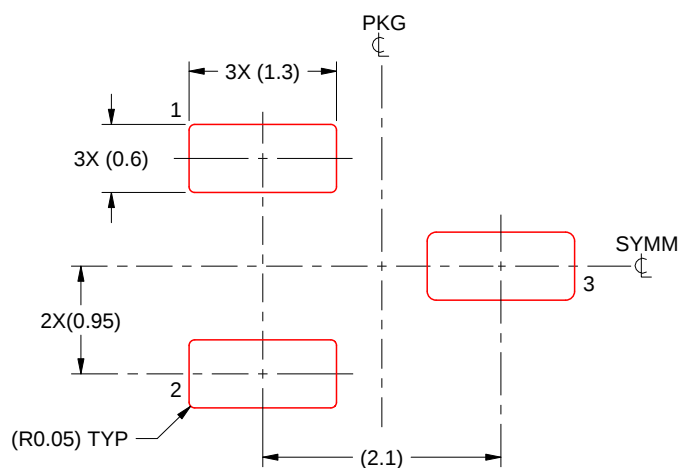
5. Publication IPC-7351 may have alternate designs.
6. Solder mask tolerances between and around signal pads can vary based on board fabrication site.

EXAMPLE STENCIL DESIGN

DBZ0003A

SOT-23 - 1.12 mm max height

SMALL OUTLINE TRANSISTOR



SOLDER PASTE EXAMPLE
BASED ON 0.125 THICK STENCIL
SCALE:15X

4214838/F 08/2024

NOTES: (continued)

7. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.
8. Board assembly site may have different recommendations for stencil design.

重要なお知らせと免責事項

TI は、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含みいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した TI 製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとし、TI は一切の責任を拒否します。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、[TI の総合的な品質ガイドライン](#)、[ti.com](#) または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2026, Texas Instruments Incorporated

最終更新日：2025 年 10 月