

TXB0104W-Q1 車載用 4 ビット双方向電圧レベルトランスレータ、自動方向検出機能および $\pm 15\text{kV}$ ESD 保護機能搭載

1 特長

- 車載アプリケーション認定済み
- 下記結果で AEC-Q100 認定済み
 - デバイス温度グレード 1: 動作時周囲温度範囲 $-40^{\circ}\text{C} \sim +125^{\circ}\text{C}$
- $1.1\text{V} \sim 3.6\text{V}$ (A ポート)、 $1.65\text{V} \sim 5.5\text{V}$ (B ポート)
- 電源投入のシーケンス不要 – V_{CCA} または V_{CCB} のいずれかが最初に立ち上げ可能
- V_{CCA} は $>$ 、 $=$ 、 $<$ V_{CCB} の場合があります
- V_{CC} 絶縁機能: いずれかの V_{CC} 入力がある GND レベルになると、すべての出力が高インピーダンス状態に移行
- V_{CCA} を基準とする OE 入力回路
- I_{off} により部分的パワーダウン モードでの動作をサポート
- JESD 78、Class II 準拠で 100mA 超のラッチアップ性能
- JESD 22 を上回る ESD 保護
 - A ポート
 - $\pm 2500\text{V}$ 、人体モデル (A114-B)
 - $\pm 1000\text{V}$ 、デバイス帯電モデル (C101)
 - B ポート
 - $\pm 15000\text{V}$ 、人体モデル (A114-B)
 - $\pm 1000\text{V}$ 、デバイス帯電モデル (C101)

2 アプリケーション

- インフォテインメントおよびクラスタ
- 先進運転支援システム (ADAS)

3 説明

電圧レベル変換器は、同じ回路基板上で異なる電源電圧レベルを同時に使用する場合に発生する課題に対処します。この 4 ビット非反転トランスレータは、設定可能な 2 つの独立した電源レールを採用しています。A ポートは V_{CCA} に追従するように設計されています。 V_{CCA} は、 $1.1\text{V} \sim 3.6\text{V}$ の電源電圧を受け入れます。B ポートは、 V_{CCB} に追従する設計になっています。 V_{CCB} は、 $1.65\text{V} \sim 5.5\text{V}$ の電源電圧を受け入れます。これにより、 1.2V 、 1.5V 、 1.8V 、 2.5V 、 3.3V 、 5V の任意の電圧ノード間での自在な低電圧双方向変換が可能です。

出力イネーブル (OE) 入力がある Low のとき、全出力が高インピーダンス状態になります。電源オンまたは電源オフ時に高インピーダンス状態を確率確保するため、OE をプルダウン抵抗経路で GND に接続する必要があります。この抵抗の最小値は、ドライバの電流ソース能力によって決まります。

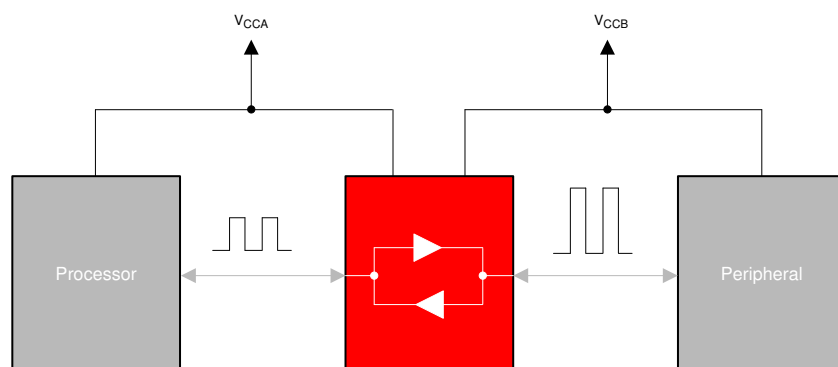
TXB0104W は、OE 入力回路が V_{CCA} によって給電されるように設計されています。

このデバイスは、 I_{off} を使用する部分的パワーダウン アプリケーション用の動作が完全に規定されています。 I_{off} 回路が出力をディセーブルにするため、電源切断時にデバイスに電流が逆流して損傷に至ることを回避できます。

パッケージ情報

型番 ⁽¹⁾	パッケージ	パッケージ サイズ ⁽²⁾
TXB0104W-Q1	RUT (UQFN, 12)	$2.00\text{mm} \times 1.70\text{mm}$
	BQA (WQFN, 14)	$3.00\text{mm} \times 2.5\text{mm}$

- (1) 詳細については、[セクション 11](#) を参照してください。
- (2) パッケージ サイズ (長さ $\times$ 幅) は公称値であり、該当する場合はピンも含まれます。



TXB0104W の代表的なアプリケーション ブロック図



目次

1 特長	1	5.17 代表的特性.....	12
2 アプリケーション	1	6 パラメータ測定情報	13
3 説明	1	7 詳細説明	14
4 ピン構成および機能	3	7.1 概要.....	14
5 仕様	5	7.2 機能ブロック図.....	14
5.1 絶対最大定格.....	5	7.3 機能説明.....	15
5.2 ESD 定格.....	5	7.4 デバイスの機能モード.....	16
5.3 推奨動作条件.....	6	8 アプリケーションと実装	17
5.4 熱に関する情報.....	6	8.1 使用上の注意.....	17
5.5 電気的特性.....	6	8.2 代表的なアプリケーション.....	17
5.6 タイミング要件: $V_{CCA} = 1.2 \pm 0.1V$	7	8.3 電源に関する推奨事項.....	18
5.7 タイミング要件: $V_{CCA} = 1.5V \pm 0.1V$	7	8.4 レイアウト.....	19
5.8 タイミング要件: $V_{CCA} = 1.8V \pm 0.15V$	8	9 デバイスおよびドキュメントのサポート	20
5.9 タイミング要件: $V_{CCA} = 2.5V \pm 0.2V$	8	9.1 ドキュメントの更新通知を受け取る方法.....	20
5.10 タイミング要件: $V_{CCA} = 3.3V \pm 0.3V$	8	9.2 サポート・リソース.....	20
5.11 スイッチング特性: $V_{CCA} = 1.2 \pm 0.1V$	8	9.3 商標.....	20
5.12 スイッチング特性: $V_{CCA} = 1.5V \pm 0.1V$	9	9.4 静電気放電に関する注意事項.....	20
5.13 スイッチング特性: $V_{CCA} = 1.8V \pm 0.15V$	10	9.5 用語集.....	20
5.14 スイッチング特性: $V_{CCA} = 2.5V \pm 0.2V$	10	10 改訂履歴	20
5.15 スイッチング特性: $V_{CCA} = 3.3V \pm 0.3V$	11	11 メカニカル、パッケージ、および注文情報	20
5.16 動作特性.....	11		

4 ピン構成および機能

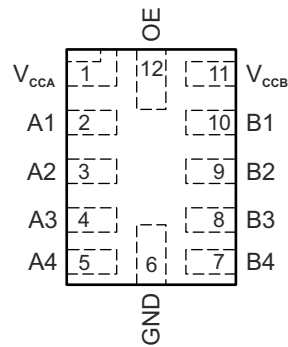


図 4-1. RUT パッケージ (上面図)

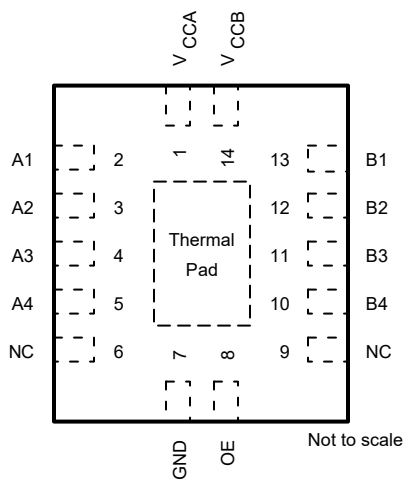


図 4-2. BQA パッケージ 14 ピン WQFN、露出サーマルパッド付き (上面図)

NC - 内部接続なし

表 4-1. ピンの機能

ピン			I/O	説明
名称	BQA	RUT		
VCCA	1	1	I	A ポートの電源電圧 $1.1V \leq V_{CCA} \leq 3.6V$ 。
A1	2	2	I/O	入出力 1。 V_{CCA} を基準とする。
A2	3	3	I/O	入出力 2。 V_{CCA} を基準とする。
A3	4	4	I/O	入出力 3。 V_{CCA} を基準とする。
A4	5	5	I/O	入出力 4。 V_{CCA} を基準とする。
NC	6	-	—	接続なし。内部接続なし。
GND	7	6	—	グラウンド
OE	8	12	I	3 ステート出力モード イネーブル。OE を Low にすると、すべての出力が 3 ステート モードになります。 V_{CCA} を基準とする。
NC	9	-	—	接続なし。内部接続なし。
B4	10	7	I/O	入出力 4。 V_{CCB} を基準とする。
B3	11	8	I/O	入出力 3。 V_{CCB} を基準とする。
B2	12	9	I/O	入出力 2。 V_{CCB} を基準とする。
B1	13	10	I/O	入出力 1。 V_{CCB} を基準とする。
VCCB	14	11	I	B ポートの電源電圧 $1.65V \leq V_{CCB} \leq 5.5V$ 。

5 仕様

5.1 絶対最大定格

自由空気での動作温度範囲内 (特に記述のない限り)⁽¹⁾

			最小値	最大値	単位
V_{CCA}	電源電圧		-0.5	4.6	V
V_{CCB}			-0.5	6.5	
V_I	入力電圧	A ポート	-0.5	4.6	V
		B ポート	-0.5	6.5	
V_O	高インピーダンスまたは電源オフ状態で出力に印加される電圧	A ポート	-0.5	4.6	V
		B ポート	-0.5	6.5	
V_O	High または Low 状態で出力に印加される電圧 ⁽²⁾	A ポート	-0.5	$V_{CCA} + 0.5$	V
		B ポート	-0.5	$V_{CCB} + 0.5$	
I_{IK}	入力クランプ電流	$V_I < 0$		-50	mA
I_{OK}	出力クランプ電流	$V_O < 0$		-50	mA
I_O	連続出力電流			±50	mA
	V_{CCA} 、 V_{CCB} 、または GND を流れる連続電流			±100	mA
T_{stg}	保存温度		-65	150	°C

- (1) 「絶対最大定格」の範囲外の動作は、デバイスの永続的な損傷の原因となる可能性があります。「絶対最大定格」は、これらの条件において、または「推奨動作条件」に示された値を超える他のいかなる条件でも、本製品が正しく動作することを意味するものではありません。「絶対最大定格」の範囲内であっても「推奨動作条件」の範囲外で使用すると、デバイスが完全に機能しない可能性があり、デバイスの信頼性、機能、性能に影響を及ぼし、デバイスの寿命を縮める可能性があります。
- (2) V_{CCA} および V_{CCB} の値は、推奨動作条件の表に記載されています。

5.2 ESD 定格

			値	単位
$V_{(ESD)}$	人体モデル (HBM)、AEC Q100-002 準拠 ⁽¹⁾	A ポート	±2500	V
		B ポート	±15000	
	デバイス帯電モデル (CDM)、AEC Q100-011 準拠	A ポート	±1000	
		B ポート	±1000	

- (1) AEC Q100-002 は、HBM ストレス試験を ANSI/ESDA/JEDEC JS-001 仕様に従って実施しなければならないと規定しています。

5.3 推奨動作条件

自由気流での動作温度範囲内 (特に記述のない限り)^{(1) (2)}

			V _{CCA}	V _{CCB}	最小値	最大値	単位
V _{CCA}	電源電圧				1.1	3.6	V
V _{CCB}					1.65	5.5	
V _{IH}	High レベル入力電圧	データ入力	1.1V ~ 3.6V	1.65V ~ 5.5V	V _{CCI} × 0.65 ⁽²⁾	V _{CCI}	V
		OE	1.1V ~ 3.6V	1.65V ~ 5.5V	V _{CCA} × 0.65	5.5	
V _{IL}	Low レベル入力電圧	データ入力	1.1V ~ 5.5V	1.65V ~ 5.5V	0	V _{CCI} × 0.35 ⁽²⁾	V
		OE	1.1V ~ 3.6V	1.65V ~ 5.5V	0	V _{CCA} × 0.35	
V _O	高インピーダンスまたは電源オフ状態で出力に印加される電圧範囲	A ポート	1.1V ~ 3.6V	1.65V ~ 5.5V	0	3.6	V
		B ポート			0	5.5	
Δt/Δv	入力遷移の立ち上がりレートと立ち下がりレート	A ポート入力	1.1V ~ 3.6V	1.65V ~ 5.5V		40	ns/V
		B ポート入力	1.1V ~ 3.6V	1.65V ~ 3.6V		40	
						4.5V ~ 5.5V	
T _A	自由空気での動作温度				-40	125	°C

(1) 未使用のデータ I/O ペアの A 側と B 側は、同じ状態に保持する必要があります。つまり、V_{CCI} と GND の両方に保持する必要があります。

(2) V_{CCI} は、入力ポートに関連付けられた電源です。

5.4 熱に関する情報

熱評価基準 ⁽¹⁾		TXB0104W-Q1		単位
		RUT	BQA	
		12 ピン	14 ピン	
R _{θJA}	接合部から周囲への熱抵抗	146.94	77.1	°C/W
R _{θJC(top)}	接合部からケース (上面) への熱抵抗	134.61	80.7	
R _{θJB}	接合部から基板への熱抵抗	61.51	46.9	
Ψ _{JT}	接合部から上面への特性パラメータ	34.24	6.1	
Ψ _{JB}	接合部から基板への特性パラメータ	61.52	46.8	
R _{θJC(bot)}	接合部からケース (底面) への熱抵抗	該当なし	23.3	

(1) 従来および最新の熱評価基準の詳細については、「[IC パッケージの熱評価基準](#)」アプリケーション レポートをご覧ください。

5.5 電気的特性

自由気流での推奨動作温度範囲内 (特に記述のない限り)^{(1) (2)}

パラメータ		テスト条件	V _{CCA}	V _{CCB}	T _A = 25°C			-40°C ~ 125°C			単位
					最小値	標準値	最大値	最小値	標準値	最大値	
V _{OHA}		I _{OH} = -20μA	1.1V ~ 3.6V					V _{CCA} - 0.4			V
V _{OLA}		I _{OL} = 20μA	1.1V ~ 3.6V							0.4	V
V _{OHB}		I _{OH} = -20μA		1.65V ~ 5.5V				V _{CCB} - 0.4			V
V _{OLB}		I _{OL} = 20μA		1.65V ~ 5.5V						0.4	V
I _I	OE	V _I = V _{CCI} または GND	1.1V ~ 3.6V	1.65V ~ 5.5V			±1			±5	μA

自由気流での推奨動作温度範囲内 (特に記述のない限り) (1) (2)

パラメータ		テスト条件	V _{CCA}	V _{CCB}	T _A = 25℃			−40℃ ∼ 125℃			単位
					最小値	標準値	最大値	最小値	標準値	最大値	
I _{off}	A ポート	V _I または V _O = 0 ∼ 3.6V	0V	0V ∼ 5.5V			±1			±10	μA
	B ポート	V _I または V _O = 0 ∼ 5.5V	0V ∼ 3.6V	0V			±1			±10	
I _{OZ}	A または B ポート	OE = GND	1.1V ∼ 3.6V	1.65V ∼ 5.5V			±1			±10	μA
I _{CCA}		V _I = V _{CCI} または GND、 I _O = 0	1.1V ∼ 3.6V	1.65V ∼ 5.5V						20	μA
			3.6V	0V						15	
			0V	5.5V						-15	
I _{CCB}		V _I = V _{CCI} または GND、 I _O = 0	1.1V ∼ 3.6V	1.65V ∼ 5.5V						20	μA
			3.6V	0V						-15	
			0V	5.5V						15	
I _{CCA} + I _{CCB}		V _I = V _{CCI} または GND、 I _O = 0	1.1V ∼ 3.6V	1.65V ∼ 5.5V						40	μA
I _{CCZA}		V _I = V _{CCI} または GND、 I _O = 0、 OE = GND	1.1V ∼ 3.6V	1.65V ∼ 5.5V						15	μA
I _{CCZB}		V _I = V _{CCI} または GND、 I _O = 0、 OE = GND	1.1V ∼ 3.6V	1.65V ∼ 5.5V						15	μA
C _i	OE		1.1V ∼ 3.6V	1.65V ∼ 5.5V		4					pF
C _{io}	A ポート		1.1V ∼ 3.6V	1.65V ∼ 5.5V		6					pF
	B ポート					13					pF

(1) V_{CCI} は、入力ポートに関連付けられた電源です。

(2) V_{CCO} は、出力ポートに関連付けられた電源です。

5.6 タイミング要件 : V_{CCA} = 1.2 ± 0.1V

自由気流での推奨動作温度範囲内、V_{CCA} = 1.2V ± 0.1V (特に記述のない限り)

			V _{CCB} = 1.8 V ± 0.15 V		V _{CCB} = 2.5 V ± 0.2 V		V _{CCB} = 3.3 V ± 0.3 V		V _{CCB} = 5 V ± 0.5 V		単位
			最小値	最大値	最小値	最大値	最小値	最大値	最小値	最大値	
	データレート			30		30		30		20	Mbps
t _w	パルス幅	データ入力	33.33		33.33		33.33		50		ns

5.7 タイミング要件 : V_{CCA} = 1.5V ± 0.1V

自由気流での推奨動作温度範囲内、V_{CCA} = 1.5V ± 0.1V (特に記述のない限り)

			V _{CCB} = 1.8 V ± 0.15 V		V _{CCB} = 2.5 V ± 0.2 V		V _{CCB} = 3.3 V ± 0.3 V		V _{CCB} = 5 V ± 0.5 V		単位
			最小値	最大値	最小値	最大値	最小値	最大値	最小値	最大値	
	データレート			50		65		70		55	Mbps

5.7 タイミング要件 : $V_{CCA} = 1.5V \pm 0.1V$ (続き)

自由気流での推奨動作温度範囲内、 $V_{CCA} = 1.5V \pm 0.1V$ (特に記述のない限り)

			$V_{CCB} = 1.8V \pm 0.15V$		$V_{CCB} = 2.5V \pm 0.2V$		$V_{CCB} = 3.3V \pm 0.3V$		$V_{CCB} = 5V \pm 0.5V$		単位
			最小値	最大値	最小値	最大値	最小値	最大値	最小値	最大値	
t_w	パルス幅	データ入力	20		15		14		18		ns

5.8 タイミング要件 : $V_{CCA} = 1.8V \pm 0.15V$

自由気流での推奨動作温度範囲内、 $V_{CCA} = 1.8V \pm 0.15V$ (特に記述のない限り)

			$V_{CCB} = 1.8V \pm 0.15V$		$V_{CCB} = 2.5V \pm 0.2V$		$V_{CCB} = 3.3V \pm 0.3V$		$V_{CCB} = 5V \pm 0.5V$		単位
			最小値	最大値	最小値	最大値	最小値	最大値	最小値	最大値	
	データレート			55		80		80		95	Mbps
t_w	パルス幅	データ入力	18		12		12		10.5		ns

5.9 タイミング要件 : $V_{CCA} = 2.5V \pm 0.2V$

自由気流での推奨動作温度範囲内、 $V_{CCA} = 2.5V \pm 0.2V$ (特に記述のない限り)

			$V_{CCB} = 1.8V \pm 0.15V$		$V_{CCB} = 2.5V \pm 0.2V$		$V_{CCB} = 3.3V \pm 0.3V$		$V_{CCB} = 5V \pm 0.5V$		単位
			最小値	最大値	最小値	最大値	最小値	最大値	最小値	最大値	
	データレート			60		100		120		120	Mbps
t_w	パルス幅	データ入力	16		10		8		8		ns

5.10 タイミング要件 : $V_{CCA} = 3.3V \pm 0.3V$

自由気流での推奨動作温度範囲内、 $V_{CCA} = 3.3V \pm 0.3V$ (特に記述のない限り)

			$V_{CCB} = 1.8V \pm 0.15V$		$V_{CCB} = 2.5V \pm 0.2V$		$V_{CCB} = 3.3V \pm 0.3V$		$V_{CCB} = 5V \pm 0.5V$		単位
			最小値	最大値	最小値	最大値	最小値	最大値	最小値	最大値	
	データレート			60		100		140		140	Mbps
t_w	パルス幅	データ入力	16		10		7		7		ns

5.11 スイッチング特性 : $V_{CCA} = 1.2V \pm 0.1V$

自由気流での推奨動作温度範囲内、 $V_{CCA} = 1.2V \pm 0.1V$ (特に記述のない限り)

パラメータ	始点 (入力)	終点 (出力)	$V_{CCB} = 1.8V \pm 0.15V$		$V_{CCB} = 2.5V \pm 0.2V$		$V_{CCB} = 3.3V \pm 0.3V$		$V_{CCB} = 5V \pm 0.5V$		単位
			最小値	最大値	最小値	最大値	最小値	最大値	最小値	最大値	
t_{pd}	A	B		15.3		11.6		10.6		18.2	ns
	B	A		17.1		14.7		14.1		13.6	
t_{en}	OE	A または B		1		1		1		1	μs
t_{dis}	OE	A または B		432		432		432		432	ns
t_{rA} , t_{fA}	A ポートの立ち上がりおよび立ち下がり時間			5.7		5.7		5.6		5.6	ns
t_{rB} , t_{fB}	B ポートの立ち上がりおよび立ち下がり時間			3.9		2.8		2.3		1.9	ns

5.12 スイッチング特性 : $V_{CCA} = 1.5V \pm 0.1V$

自由気流での推奨動作温度範囲内、 $V_{CCA} = 1.5V \pm 0.1V$ (特に記述のない限り)

パラメータ	始点 (入力)	終点 (出力)	$V_{CCB} = 1.8V \pm 0.15V$		$V_{CCB} = 2.5V \pm 0.2V$		$V_{CCB} = 3.3V \pm 0.3V$		$V_{CCB} = 5V \pm 0.5V$		単位
			最小値	最大値	最小値	最大値	最小値	最大値	最小値	最大値	
t_{pd}	A	B		13		9		8		6.6	ns
	B	A		11.7		9.54		9		8.2	
t_{en}	OE	A または B		1		1		1		1	μs
t_{dis}	OE	A または B		394		305		305		305	ns
t_{rA} , t_{fA}	A ポートの立ち上がりおよび立ち下がり時間			3.2		3.3		3.3		3.3	ns
t_{rB} , t_{fB}	B ポートの立ち上がりおよび立ち下がり時間			4		2.8		2.3		1.9	ns

5.13 スイッチング特性 : $V_{CCA} = 1.8V \pm 0.15V$

自由気流での推奨動作温度範囲内、 $V_{CCA} = 1.8V \pm 0.15V$ (特に記述のない限り)

パラメータ	始点 (入力)	終点 (出力)	$V_{CCB} = 1.8V \pm 0.15V$		$V_{CCB} = 2.5V \pm 0.2V$		$V_{CCB} = 3.3V \pm 0.3V$		$V_{CCB} = 5V \pm 0.5V$		単位
			最小値	最大値	最小値	最大値	最小値	最大値	最小値	最大値	
t_{pd}	A	B		12.1		8.3		6.8		5.65	ns
	B	A		10.2		7.91		7.1		6.55	
t_{en}	OE	A または B		1		1		1		1	μs
t_{dis}	OE	A または B		393		256		248		248	ns
t_{rA}, t_{fA}	A ポートの立ち上がりおよび立ち下がり時間			2.7		2.7		2.7		2.6	ns
t_{rB}, t_{fB}	B ポートの立ち上がりおよび立ち下がり時間			4		2.8		2.3		1.9	ns

5.14 スイッチング特性 : $V_{CCA} = 2.5V \pm 0.2V$

自由気流での推奨動作温度範囲内、 $V_{CCA} = 2.5V \pm 0.2V$ (特に記述のない限り)

パラメータ	始点 (入力)	終点 (出力)	$V_{CCB} = 1.8V \pm 0.15V$		$V_{CCB} = 2.5V \pm 0.2V$		$V_{CCB} = 3.3V \pm 0.3V$		$V_{CCB} = 5V \pm 0.5V$		単位
			最小値	最大値	最小値	最大値	最小値	最大値	最小値	最大値	
t_{pd}	A	B		11.8		7.4		5.9		4.8	ns
	B	A		8.5		6.2		5.4		4.8	
t_{en}	OE	A または B		1		1		1		1	μs
t_{dis}	OE	A または B		400		255		185		170	ns
t_{rA}, t_{fA}	A ポートの立ち上がりおよび立ち下がり時間			2.1		2		2		2	ns
t_{rB}, t_{fB}	B ポートの立ち上がりおよび立ち下がり時間			4		2.8		2.3		1.8	ns

5.15 スイッチング特性 : $V_{CCA} = 3.3V \pm 0.3V$

自由気流での推奨動作温度範囲内、 $V_{CCA} = 3.3V \pm 0.3V$ (特に記述のない限り)

パラメータ	始点 (入力)	終点 (出力)	$V_{CCB} = 1.8V \pm 0.15V$		$V_{CCB} = 2.5V \pm 0.2V$		$V_{CCB} = 3.3V \pm 0.3V$		$V_{CCB} = 5V \pm 0.5V$		単位
			最小値	最大値	最小値	最大値	最小値	最大値	最小値	最大値	
t_{pd}	A	B		11.7		7.3		5.6		4.3	ns
	B	A		8.3		5.7		4.8		4	
t_{en}	OE	A または B		1		1		1		1	μs
t_{dis}	OE	A または B		392		255		185		130	ns
t_{rA}, t_{fA}	A ポートの立ち上がりおよび立ち下がり時間			1.8		1.8		1.7		1.8	ns
t_{rB}, t_{fB}	B ポートの立ち上がりおよび立ち下がり時間			4		2.8		2.3		1.9	ns

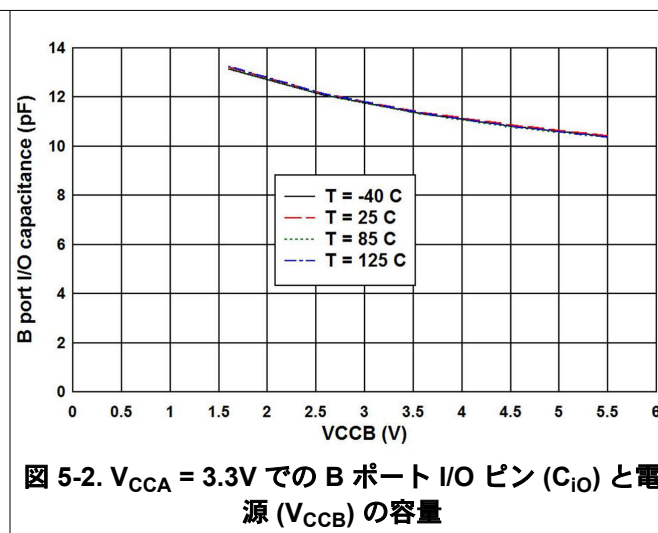
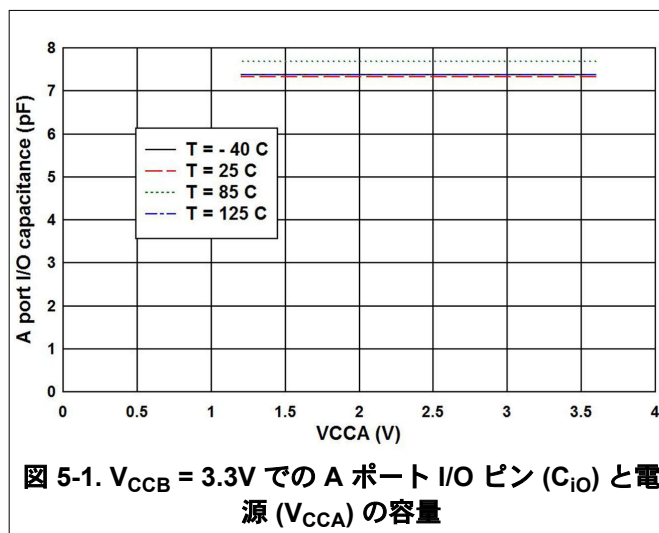
5.16 動作特性

$T_A = 25^\circ C$ (1)

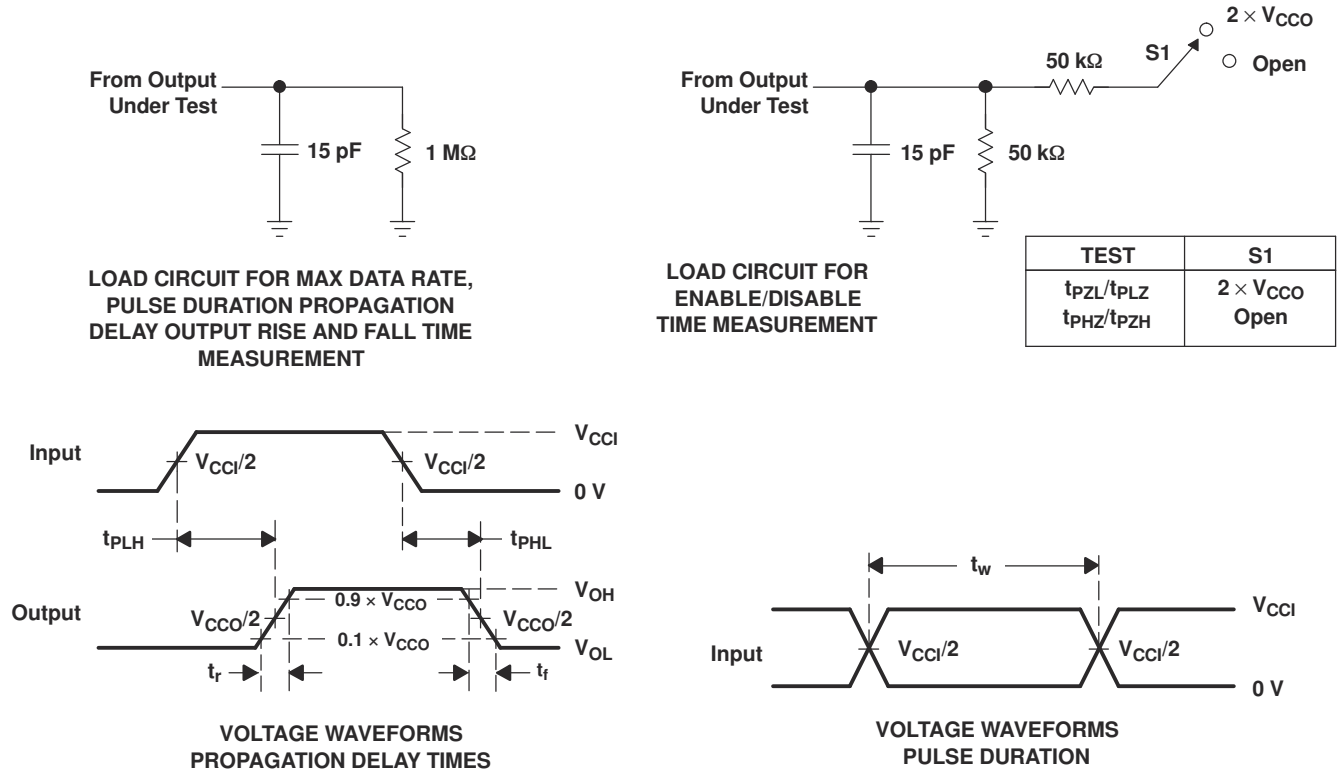
パラメータ		テスト条件	V _{CCA}							単位	
			1.2V	1.2V	1.5V	1.8V	2.5V	2.5V	3.3V		
			V _{CCB}								
			5V	1.8V	1.8V	1.8V	2.5V	5V	3.3V ~ 5V		
			標準値	標準値	標準値	標準値	標準値	標準値	標準値		
C _{pdA}	A ポート入力、B ポート出力	C _L = 0、f = 10MHz、 t _r = t _f = 1ns、 OE = V _{CCA} (出力イネーブル)	7.8	10	9	8	8	8	9	pF	
	B ポート入力、A ポート出力		12	11	11	11	11	11	11		
C _{pdB}	A ポート入力、B ポート出力		38.1	28	28	28	29	29	29		
	B ポート入力、A ポート出力		25.4	19	18	18	19	21	22		
C _{pdA}	A ポート入力、B ポート出力	C _L = 0、f = 10MHz、 t _r = t _f = 1ns、 OE = GND (出力ディセーブル)	0.01	0.01	0.01	0.01	0.01	0.01	0.01	pF	
	B ポート入力、A ポート出力		0.01	0.01	0.01	0.01	0.01	0.01	0.01		
C _{pdB}	A ポート入力、B ポート出力		0.01	0.01	0.01	0.01	0.01	0.01	0.03		
	B ポート入力、A ポート出力		0.01	0.01	0.01	0.01	0.01	0.01	0.04		

(1) C_{pd} パラメータは、CMOS デバイスのロジック機能ごとに無負荷時のダイナミック消費電力を決定するために使用される容量です。式は次のとおりです。 $P_D = C_{pd} (V_{CC})^2 + I_{CC} V_{CC}$ 。 C_{pd} を使用して消費電力を計算する方法の詳細については、『[CMOS の消費電力と \$C_{pd}\$ の計算](#)』アプリケーションノートを参照してください。

5.17 代表的特性



6 パラメータ測定情報



- A. C_L includes probe and jig capacitance.
- B. All input pulses are supplied by generators having the following characteristics: PRR ≤ 10 MHz, Z_O = 50 Ω, dv/dt ≥ 1 V/ns.
- C. The outputs are measured one at a time, with one transition per measurement.
- D. t_{PLH} and t_{PHL} are the same as t_{pd}.
- E. V_{CCI} is the V_{CC} associated with the input port.
- F. V_{CCO} is the V_{CC} associated with the output port.
- G. All parameters and waveforms are not applicable to all devices.

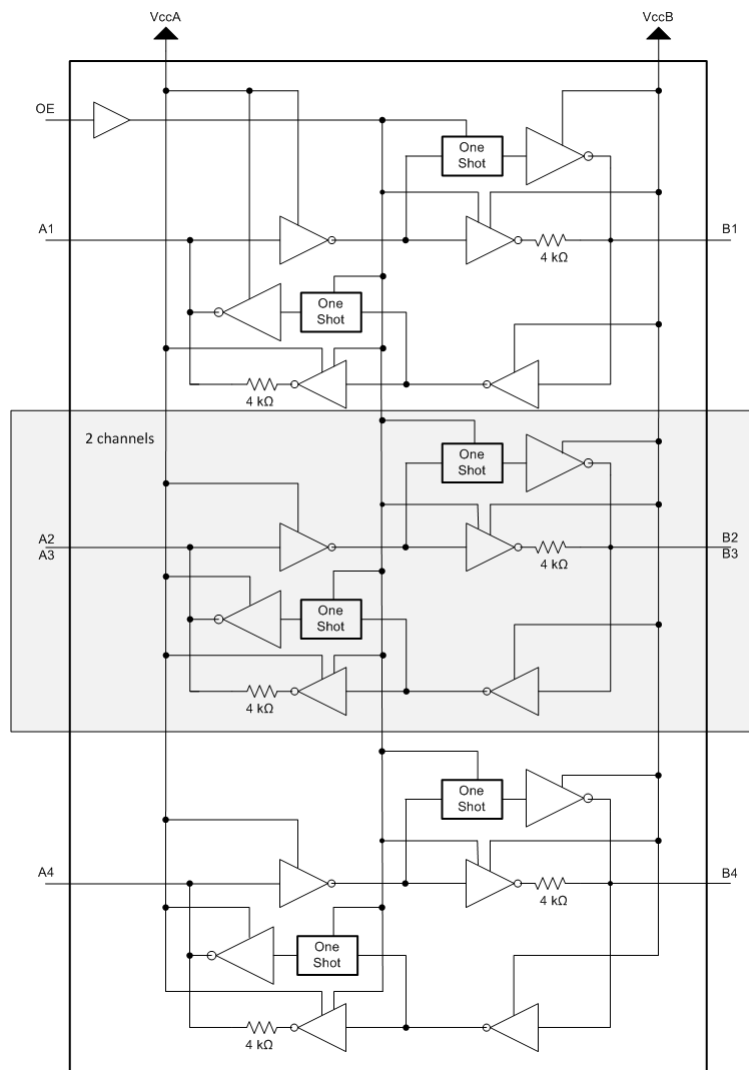
図 6-1. 負荷回路および電圧波形

7 詳細説明

7.1 概要

TXB0104W デバイスは、ロジック電圧レベル変換専用設計された 4 ビットの双方向電圧レベルトランスレータです。A ポートは 1.1V ~ 3.6V の範囲の I/O 電圧に対応しており、B ポートは 1.65V ~ 5.5V の範囲の I/O 電圧に対応しています。このデバイスは、バッファアーキテクチャとエッジレートアクセラレータ (ワンショット) を使用して、全体のデータレートを改善しています。このデバイスは、プッシュプル CMOS ロジック出力のみを変換できます。オープンドレイン信号変換については、テキサス・インスツルメンツの TXS010X 製品をご覧ください。

7.2 機能ブロック図



7.3 機能説明

7.3.1 アーキテクチャ

TXB0104W アーキテクチャ (セクション 7.2 を参照) では、A から B へ、または B から A へのデータフローの方向を制御するための方向制御信号は必要ありません。DC 状態では、TXB0104W の出力ドライバは High または Low を維持できますが、弱さを持つように設計されているため、バス上のデータが逆方向に流れ始めたときに、外部ドライバによってオーバードライブできます。

出力ワンショットは、A または B ポートの立ち上がりまたは立ち下がりエッジを検出します。立ち上がりエッジの間、ワンショットによって PMOS トランジスタ (T1、T3) が短時間オンになり、Low から High への遷移が高速化されます。同様に、立ち下がりエッジでは、ワンショットによって NMOS トランジスタ (T2、T4) が短時間オンになり、High から Low への遷移が高速化されます。出力遷移時の標準出力インピーダンスは、 $V_{CCO} = 1.2V \sim 1.8V$ で 70Ω 、 $V_{CCO} = 1.8V \sim 3.3V$ で 50Ω 、 $V_{CCO} = 3.3V \sim 5V$ で 40Ω です。

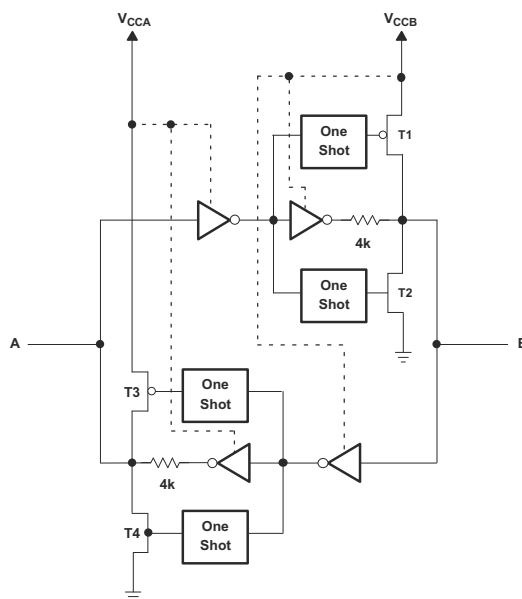


図 7-1. TXB0104W I/O セルのアーキテクチャ

7.3.2 入カドライバの要件

TXB0104W の I_{IN} と V_{IN} の代表的な特性を 図 7-2 に示します。正常に動作させるには、TXB0104 のデータ I/O を駆動するデバイスの駆動強度が $\pm 2mA$ 以上である必要があります。

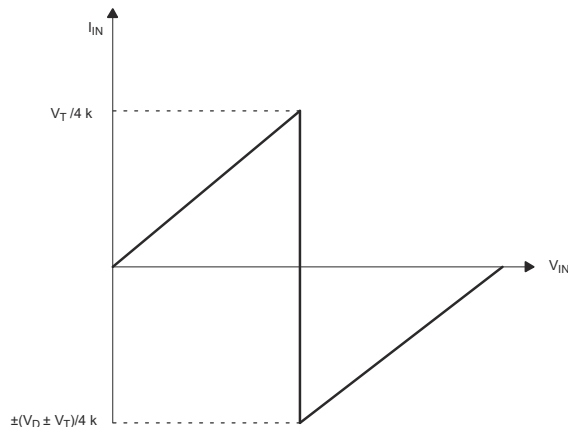


図 7-2. I_{IN} と V_{IN} の代表的な曲線

7.3.3 出力負荷に関する検討事項

テキサス・インスツルメンツでは、過度の容量性負荷を防止し、適切なワンショット (O.S.) トリガが実行されることを確認するため、PCB 配線長を短くして慎重に PCB レイアウトを行うことを推奨します。PCB 信号の配線長は、反射の往復遅延がワンショット持続時間よりも短くなるように、十分に短くする必要があります。これにより、すべての反射でドライバのインピーダンスを確実に低くし、シグナル インテグリティを向上させます。これらの O.S. 回路は、約 10ns にわたってオンを維持するように設計されています。駆動可能な集中負荷の最大容量も、ワンショット持続時間に直接依存します。非常に大きな容量性負荷では、信号が正のレールまで完全に駆動される前にワンショットがタイムアウトする可能性があります。O.S. 時間は、動的 I_{CC} 、負荷駆動能力、最大ビット レートに関する検討事項間のトレードオフを最適化するように設定されています。PCB 配線長とコネクタの両方が TXB0104W の出力で認識される容量に加算されるため、この集中負荷容量を考慮して、O.S. リトリガ、バス競合、出力信号発振、またはその他のシステム レベルの悪影響を回避することをお勧めします。

7.3.4 イネーブルおよびディセーブル

TXB0104W には OE 入力があります。OE を Low に設定すると、デバイスがディセーブルされ、すべての I/O が高インピーダンス (Hi-Z) 状態になります。ディセーブル時間 (t_{dis}) は、OE が Low になってから出力が実際にディセーブル (Hi-Z) になるまでの遅延を示します。イネーブル時間 (t_{en}) は、OE が High になった後でワンショット回路が動作するためにユーザーが許容する必要がある時間を示します。

7.3.5 I/O ラインのプルアップ抵抗またはプルダウン抵抗

TXB0104W は、最大 70pF の容量性負荷を駆動するように設計されています。TXB0104W の出力ドライバは DC 駆動強度が低いです。プルアップ抵抗またはプルダウン抵抗をデータ I/O の外部に接続する場合は、これらの値が TXB0104W の出力ドライバと競合しないように、50k Ω を上回る値に維持する必要があります。

同様の理由から、TXB0104W は、I²C や 1 線式など、オープン ドレイン ドライバが双方向データ I/O に接続されているアプリケーションでは使用しないでください。これらのアプリケーションでは、テキサス・インスツルメンツの TXS01xx シリーズのレベルトランスレータのデバイスを使用します。

7.4 デバイスの機能モード

TXB0104W デバイスには、イネーブルとディセーブルの 2 つの機能モードがあります。デバイスをディセーブルするには、OE 入力を Low に設定します。これにより、すべての I/O が高インピーダンス状態になります。OE 入力を High に設定すると、デバイスがイネーブルになります。

8 アプリケーションと実装

注

以下のアプリケーションのセクションにある情報は、TI コンポーネントの仕様に含まれるものではなく、TI は、その精度も完全性も保証いたしません。個々の目的に対する製品の適合性については、お客様の責任で判断していただくことになります。お客様は自身の設計実装を検証しテストすることで、システムの機能を確認する必要があります。

8.1 使用上の注意

TXB0104W は、デバイスのインターフェイス用レベル変換アプリケーションや相互に異なるインターフェイス電圧で動作するシステム間で使用することができます。プッシュプル CMOS ロジック出力のみを変換できます。オープンドレイン信号変換については、テキサス・インスツルメンツの TXS010X 製品をご覧ください。50k Ω を超える外付けのプルダウンまたはプルアップ抵抗を推奨します。

8.2 代表的なアプリケーション

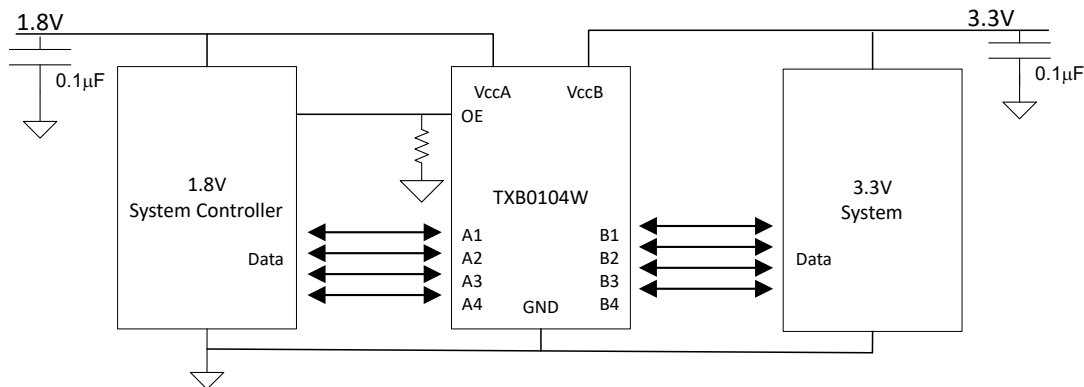


図 8-1. 代表的なアプリケーション回路図

8.2.1 設計要件

この設計例では、表 8-1 に記載されているパラメータを使用します。

表 8-1. 設計パラメータ

設計パラメータ	数値の例
入力電圧範囲	1.1V ~ 3.6V
出力電圧範囲	1.65V ~ 5.5V

8.2.2 詳細な設計手順

設計プロセスを開始するには、以下を決定する必要があります。

入力電圧範囲

TXB0104W デバイスを駆動しているデバイスの電源電圧を使用して、入力電圧範囲を決定します。有効なロジック High の場合、値は入力ポートの V_{IH} を超えている必要があります。有効なロジック Low の場合、値は入力ポートの V_{IL} 未満である必要があります。

出力電圧範囲

TXB0104W デバイスが駆動しているデバイスの電源電圧を使用して、出力電圧範囲を決定します。外付けのプルアップまたはプルダウン抵抗を使用することは推奨しません。必須の場合は、値を 50k Ω より大きくすることを推奨します。

外付けのプルダウンまたはプルアップ抵抗により、出力 V_{OH} および V_{OL} が低下します。以下の式を使用して、外部プルダウンおよびプルアップ抵抗の結果として V_{OH} および V_{OL} を推定します。

$$V_{OH} = V_{CCx} \times R_{PD} \div (R_{PD} + 4.5k\Omega) \quad (1)$$

$$V_{OL} = V_{CCx} \times 4.5k\Omega \div (R_{PU} + 4.5k\Omega) \quad (2)$$

ここで、

- V_{CCx} は、 V_{CCA} または V_{CCB} の出力ポート電源電圧です
- R_{PD} は外部プルダウン抵抗の値です
- R_{PU} は外部プルアップ抵抗の値です
- $4.5k\Omega$ は、I/O ラインのシリアル抵抗 $4k\Omega$ の変動をカウントしたものです。

8.2.3 アプリケーション曲線

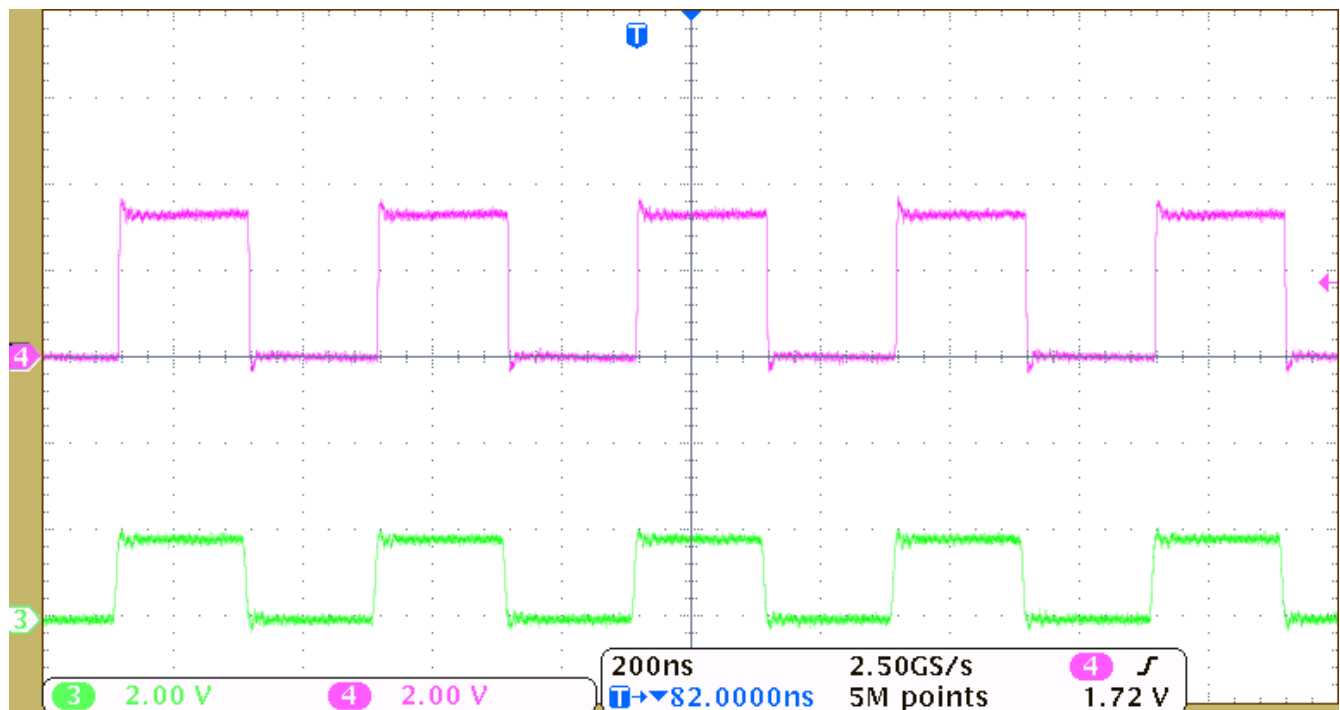


図 8-2. 2.5MHz 1.8V 信号 (緑) から 3.3V 信号 (ピンク) へのレベル変換の例

8.3 電源に関する推奨事項

TXB0104W には、どちらかの V_{CC} がオフになったとき ($V_{CCA/B} = 0V$)、すべての出力ポートをディセーブルする回路があります。出力イネーブル (OE) 入力回路は、 V_{CCA} から電力が供給されるように設計されており、OE 入力が Low のときはすべての出力が高インピーダンス状態になります。電源オンまたは電源オフ時に出力の高インピーダンス状態を確保するには、OE 入力ピンをプルダウン抵抗経由で GND に接続する必要があります、 V_{CCA} および V_{CCB} が完全に立ち上がり、安定するまでイネーブルにしないでください。グランドへのプルダウン抵抗の最小値は、ドライバの電流ソース能力によって決まります。

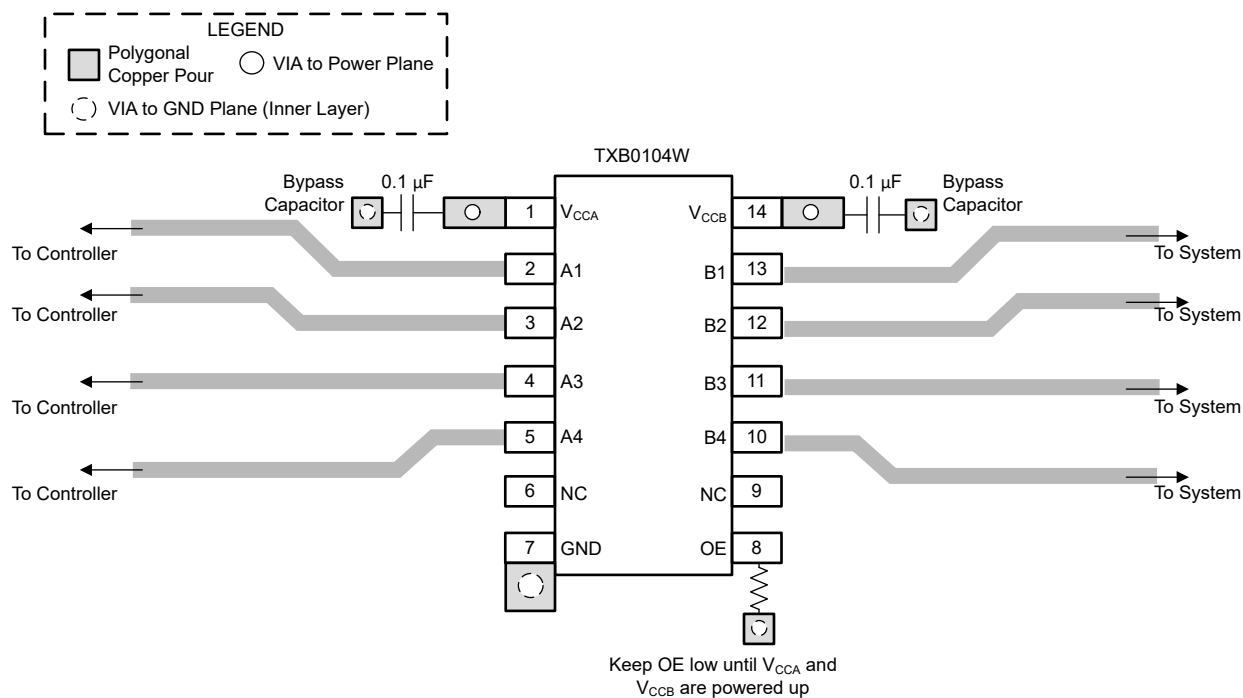
8.4 レイアウト

8.4.1 レイアウトのガイドライン

デバイスの信頼性を確保するため、一般的なプリント回路基板レイアウトのガイドラインに従うことを推奨します。

- 電源にはバイパス コンデンサを使用します。バイパス コンデンサを V_{CCA} 、 V_{CCB} ピン、GND ピンのできるだけ近くに配置します。
- 過度の負荷を避けるため、短いパターンを使用します。
- PCB 信号の配線長は、反射の往復遅延が 1 回のショット持続時間である約 10ns 未満になるように十分に短くする必要があります、ソースドライバで反射が低インピーダンスに達することを確認します

8.4.2 レイアウト例



9 デバイスおよびドキュメントのサポート

9.1 ドキュメントの更新通知を受け取る方法

ドキュメントの更新についての通知を受け取るには、ti.com のデバイス製品フォルダを開いてください。[通知] をクリックして登録すると、変更されたすべての製品情報に関するダイジェストを毎週受け取ることができます。変更の詳細については、修正されたドキュメントに含まれている改訂履歴をご覧ください。

9.2 サポート・リソース

テキサス・インスツルメンツ E2E™ サポート・フォーラムは、エンジニアが検証済みの回答と設計に関するヒントをエキスパートから迅速かつ直接得ることができる場所です。既存の回答を検索したり、独自の質問をしたりすることで、設計に必要な支援を迅速に得ることができます。

リンクされているコンテンツは、各寄稿者により「現状のまま」提供されるものです。これらはテキサス・インスツルメンツの仕様を構成するものではなく、必ずしもテキサス・インスツルメンツの見解を反映したものではありません。テキサス・インスツルメンツの[使用条件](#)を参照してください。

9.3 商標

テキサス・インスツルメンツ E2E™ is a trademark of Texas Instruments.
すべての商標は、それぞれの所有者に帰属します。

9.4 静電気放電に関する注意事項



この IC は、ESD によって破損する可能性があります。テキサス・インスツルメンツは、IC を取り扱う際には常に適切な注意を払うことを推奨します。正しい取り扱いおよび設置手順に従わない場合、デバイスを破損するおそれがあります。

ESD による破損は、わずかな性能低下からデバイスの完全な故障まで多岐にわたります。精密な IC の場合、パラメータがわずかに変化するだけで公表されている仕様から外れる可能性があるため、破損が発生しやすくなっています。

9.5 用語集

[テキサス・インスツルメンツ用語集](#) この用語集には、用語や略語の一覧および定義が記載されています。

10 改訂履歴

資料番号末尾の英字は改訂を表しています。その改訂履歴は英語版に準じています。

日付	改訂	注
July 2026	*	初版リリース

11 メカニカル、パッケージ、および注文情報

以降のページには、メカニカル、パッケージ、および注文に関する情報が記載されています。この情報は、指定のデバイスに使用できる最新のデータです。このデータは、予告なく、このドキュメントを改訂せずに変更される場合があります。本データシートのブラウザ版を使用されている場合は、画面左側の説明をご覧ください。

PACKAGING INFORMATION

Orderable part number	Status (1)	Material type (2)	Package Pins	Package qty Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
TXB0104WQRUTRQ1	Active	Production	UQFN (RUT) 12	3000 LARGE T&R	Yes	NIPDAU	Level-1-260C-UNLIM	-40 to 125	1UW

⁽¹⁾ **Status:** For more details on status, see our [product life cycle](#).

⁽²⁾ **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

⁽³⁾ **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

⁽⁴⁾ **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

⁽⁵⁾ **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

⁽⁶⁾ **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "-" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

Important Information and Disclaimer:The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

TAPE AND REEL INFORMATION



*All dimensions are nominal

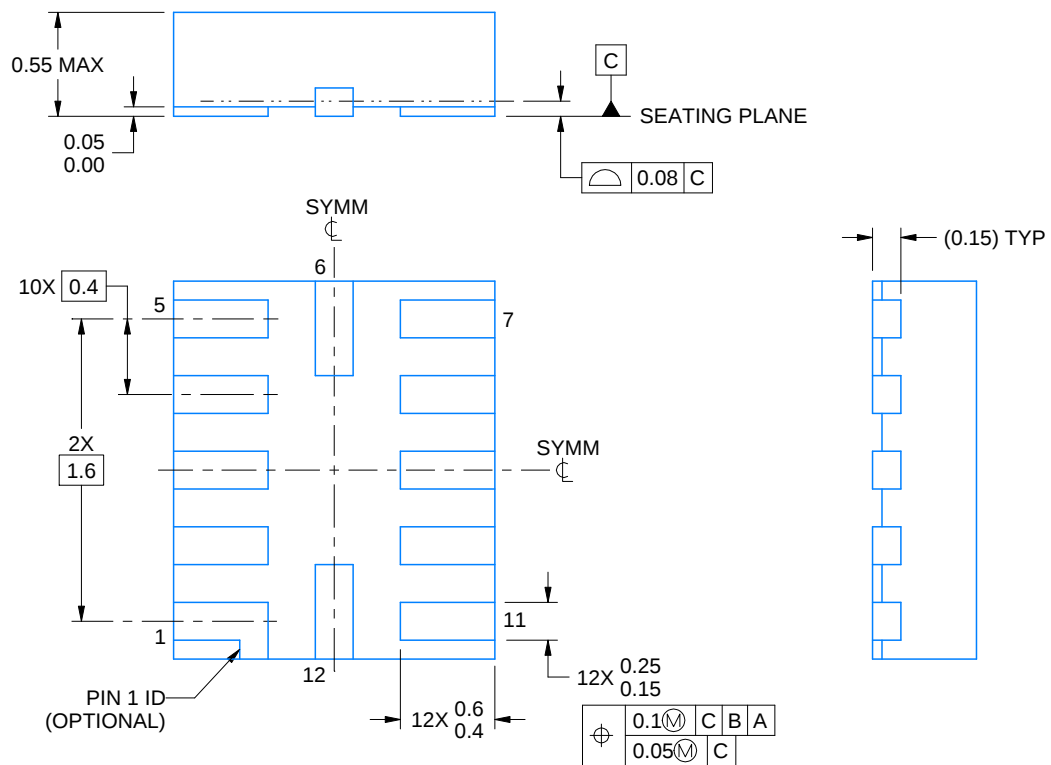
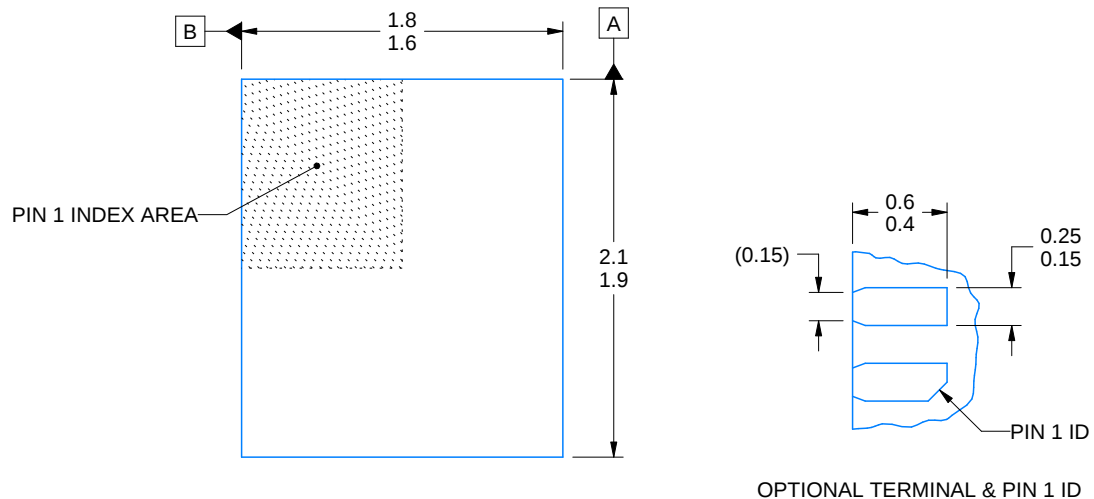
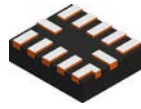
Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
TXB0104WQRUTRQ1	UQFN	RUT	12	3000	180.0	8.4	2.0	2.3	0.75	4.0	8.0	Q1

TAPE AND REEL BOX DIMENSIONS



*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
TXB0104WQRUTRQ1	UQFN	RUT	12	3000	210.0	185.0	35.0



4220310/A 11/2016

NOTES:

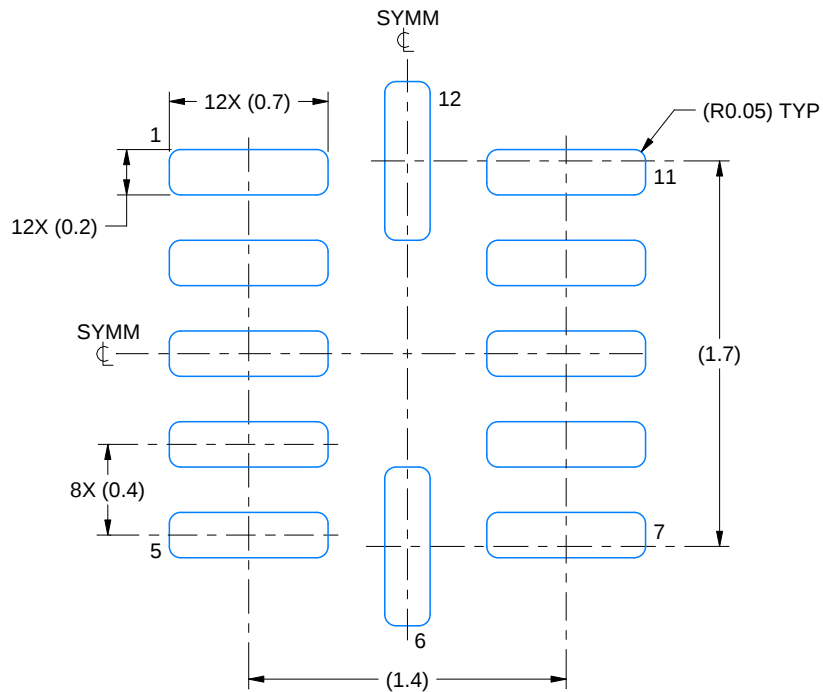
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.

EXAMPLE BOARD LAYOUT

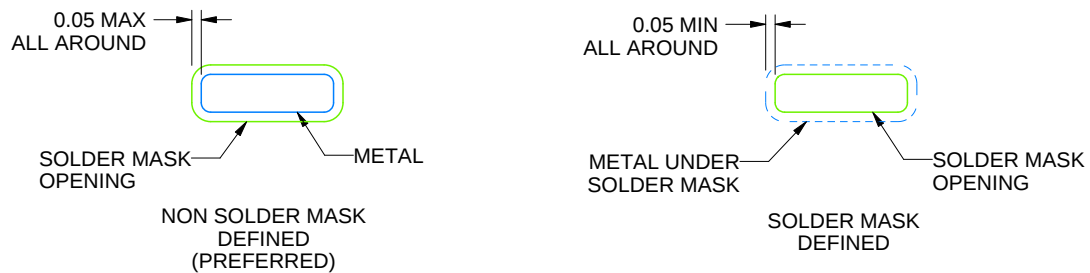
RUT0012A

UQFN - 0.55 mm max height

PLASTIC QUAD FLATPACK - NO LEAD



LAND PATTERN EXAMPLE
SCALE:30X



SOLDER MASK DETAILS

4220310/A 11/2016

NOTES: (continued)

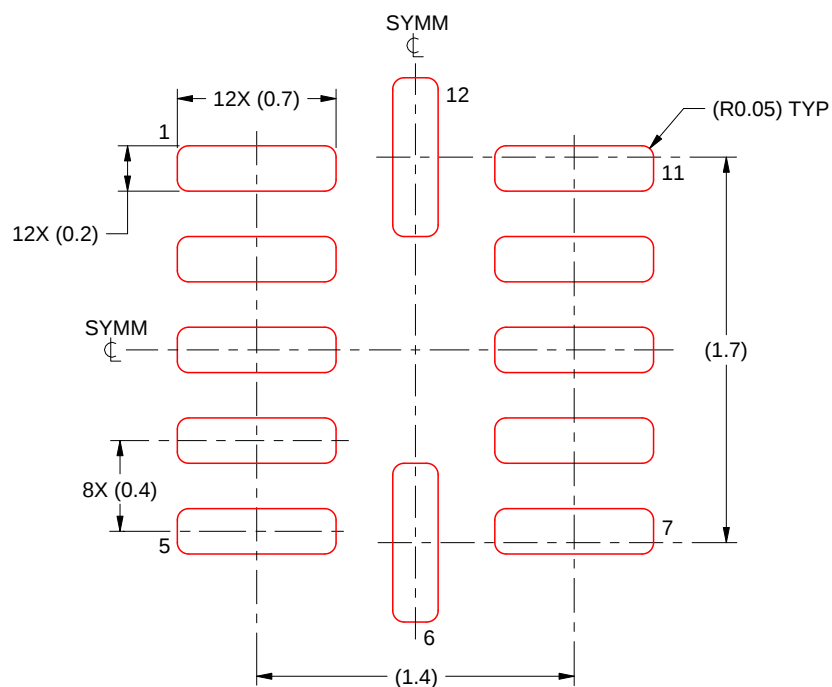
3. For more information, see Texas Instruments literature number SLUA271 (www.ti.com/lit/sluea271).

EXAMPLE STENCIL DESIGN

RUT0012A

UQFN - 0.55 mm max height

PLASTIC QUAD FLATPACK - NO LEAD



SOLDER PASTE EXAMPLE
BASED ON 0.1 mm THICK STENCIL
SCALE: 30X

4220310/A 11/2016

NOTES: (continued)

4. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.

重要なお知らせと免責事項

TI は、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した TI 製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとし、TI は一切の責任を拒否します。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、[TI の総合的な品質ガイドライン](#)、[ti.com](https://www.ti.com) または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2026, Texas Instruments Incorporated

最終更新日：2025 年 10 月