

AFE7952 クワッド・チャネル RF トランシーバ

1 特長

- クワッド RF サンプリング 12GSPS 送信 DAC
- クワッド RF サンプリング 3GSPS 受信 ADC
- デュアル RF サンプリング 3GSPS フィードバック ADC
- 最大 RF 信号帯域幅:
 - TX: 2TX で 2400MHz、4TX で 1200MHz
 - FB: 1200MHz
 - RX: 1200MHz (FB なし)、600MHz (FB 搭載)
- RF 周波数範囲: 最大 12GHz
- デジタル・ステップ・アッテネータ (DSA):
 - TX: 40dB レンジ、1dB アナログ・ステップ、0.125dB デジタル・ステップ
 - RX: 25dB レンジ、0.5dB ステップ
- TX と RX 用のデュアルバンド DUC/DDC
- 高速周波数切り替え用のデュアル NCO
- TX と RX の高速切り換えによる TDD 動作をサポート
- 内蔵 PLL/VCO により DAC/ADC クロックを生成
- DAC または ADC レートでの外部 CLK (オプション)
- SerDes データ・インターフェイス
 - JESD204B、JESD204C に準拠
 - 8 つの SerDes トランシーバ (最高 29.5Gbps)
 - 8b/10b および 64b/66b エンコード
 - 12 ビット、16 ビット、24 ビット、32 ビットの分解能
 - サブクラス 1 のマルチデバイス同期
- パッケージ: 17mm × 17mm FCBGA、0.8mm ピッチ

2 アプリケーション

- マクロ・リモート無線ユニット (RRU)
- アクティブ・アンテナ・システム (AAS) の mMIMO
- スモール・セル基地局
- リピータ
- 5G ミリ波無線
- 分散型アンテナ・システム (DAS)

3 概要

、高性能、広帯域のマルチチャネル・トランシーバであり、4 つの RF サンプリング・トランスミッタ・チェーン、4 つの RF サンプリング・レシーバ・チェーン、および 2 つの RF サンプリング・デジタイジング補助チェーン (フィードバック・パス) を統合しています。トランスミッタ・チェーンとレシーバ・チェーンのハイ・ダイナミック・レンジでは、デバイスが 3G、4G、5G の各信号を生成し、ワイヤレス基地局から受信します。一方、の広帯域機能は、マルチバンドの 4G および 5G 基地局向けの設計になっています。

各レシーバ・チェーンには、25dB レンジの DSA (デジタル・ステップ・アッテネータ) と、3GSPS の ADC (A/D コンバータ) が含まれています。各レシーバ・チャンネルは、外部または内部の自律的な AGC (自動ゲイン制御) を補助するためのアナログ・ピーク電力検出器とさまざまなデジタル電力検出器、およびデバイスの信頼性を確保するための RF 過負荷検出器を備えています。シングルまたはデュアル・デジタル・ダウン・コンバータ (DDC) は、デュアル DDC モードでは最大 600MHz、シングル DDC モードでは最大 1200MHz の複合信号帯域幅を提供します。TDD モードでは、TDD RX (トラフィック・レシーバ) と TDD FB (広帯域フィードバック・レシーバ) が動的に切り替わるようにレシーバ・チャンネルを構成し、両方の目的で同じアナログ入力を再使用できます。

各トランスミッタ・チェーンには、2TX で最大 2400MHz または 4TX で最大 1200MHz BW の複合信号帯域幅をサポートするシングルまたはデュアル・デジタル・アップ・コンバータ (DUC) が含まれています。DUC の出力は、第 2 または第 3 ナイキスト動作を拡張する混在モード出力方式で 12GSPS の DAC (D/A コンバータ) を駆動します。DAC 出力は、40dB レンジ、1dB アナログ・ステップ、0.125dB デジタル・ステップの可変ゲイン・アンプ (TX DSA) を内蔵しています。

フィードバック・パスには、3GSPS RF サンプリング ADC を駆動する 25dB レンジの DSA と、最大 1200MHz の帯域幅を持つ DDC が含まれています。

パッケージ情報⁽¹⁾

部品番号	パッケージ	本体サイズ
AFE7952	FC BGA	17.00mm × 17.00mm

(1) 詳細については、「[メカニカル、パッケージ、および注文情報](#)」を参照してください。



4 機能ブロック図

4.1 AFE7952 Functional Block Diagram

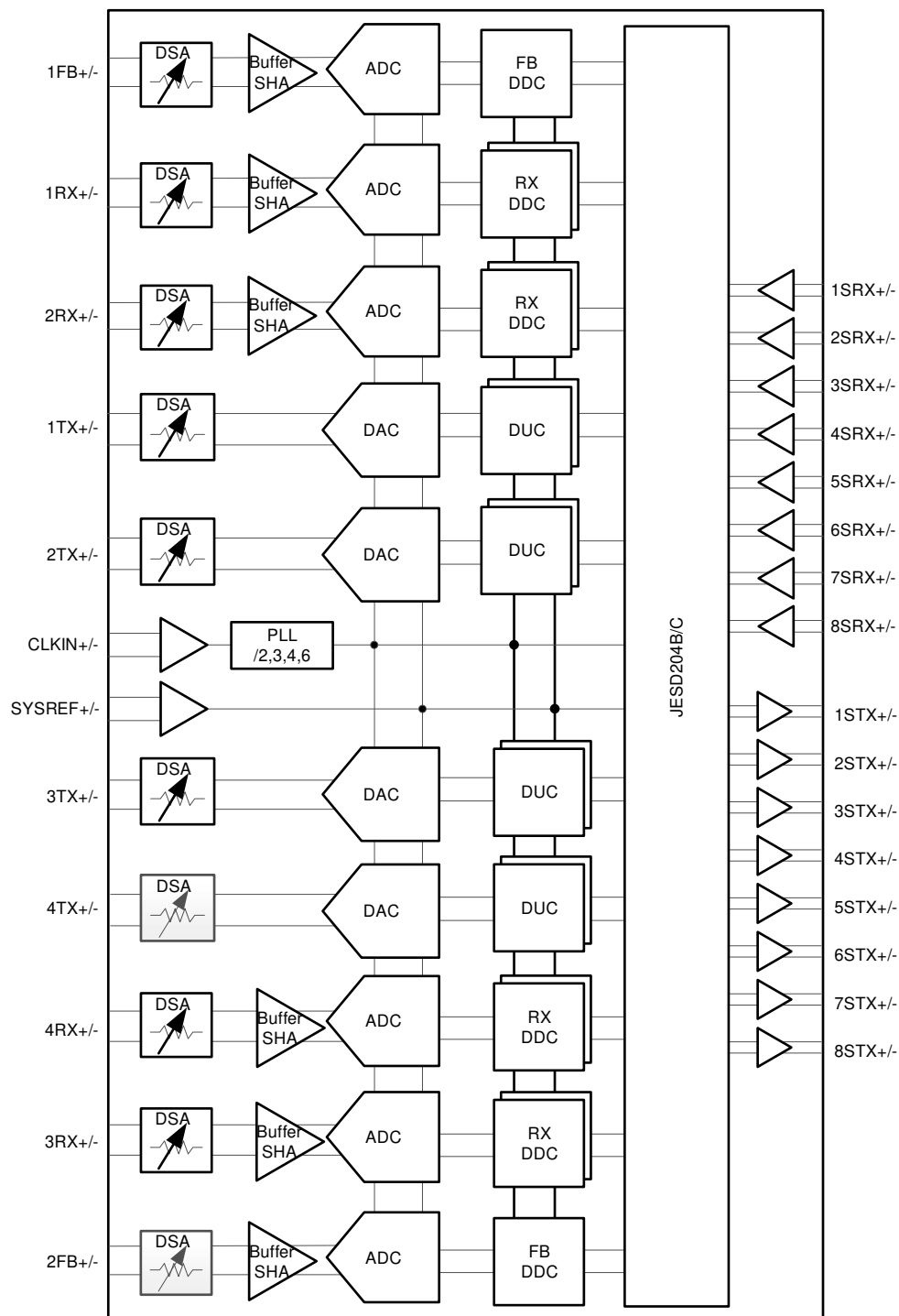


Table of Contents

1 特長	1	6 Device and Documentation Support	4
2 アプリケーション	1	6.1 Trademarks.....	4
3 概要	1	6.2 Electrostatic Discharge Caution.....	4
4 機能ブロック図	2	6.3 Glossary.....	4
4.1 AFE7952 Functional Block Diagram.....	2	7 Mechanical, Packaging, and Orderable Information	4
5 Revision History	3		

5 Revision History

資料番号末尾の英字は改訂を表しています。その改訂履歴は英語版に準じています。

DATE	VERSION	NOTES
November 2022	*	Initial release.

6 Device and Documentation Support

6.1 Trademarks

すべての商標は、それぞれの所有者に帰属します。

6.2 Electrostatic Discharge Caution



This integrated circuit can be damaged by ESD. Texas Instruments recommends that all integrated circuits be handled with appropriate precautions. Failure to observe proper handling and installation procedures can cause damage.

ESD damage can range from subtle performance degradation to complete device failure. Precision integrated circuits may be more susceptible to damage because very small parametric changes could cause the device not to meet its published specifications.

6.3 Glossary

TI Glossary

This glossary lists and explains terms, acronyms, and definitions.

7 Mechanical, Packaging, and Orderable Information

The following pages include mechanical, packaging, and orderable information. This information is the most current data available for the designated devices. This data is subject to change without notice and revision of this document. For browser-based versions of this data sheet, refer to the left-hand navigation.

FCBGA - 2.65 mm max height

BALL GRID ARRAY



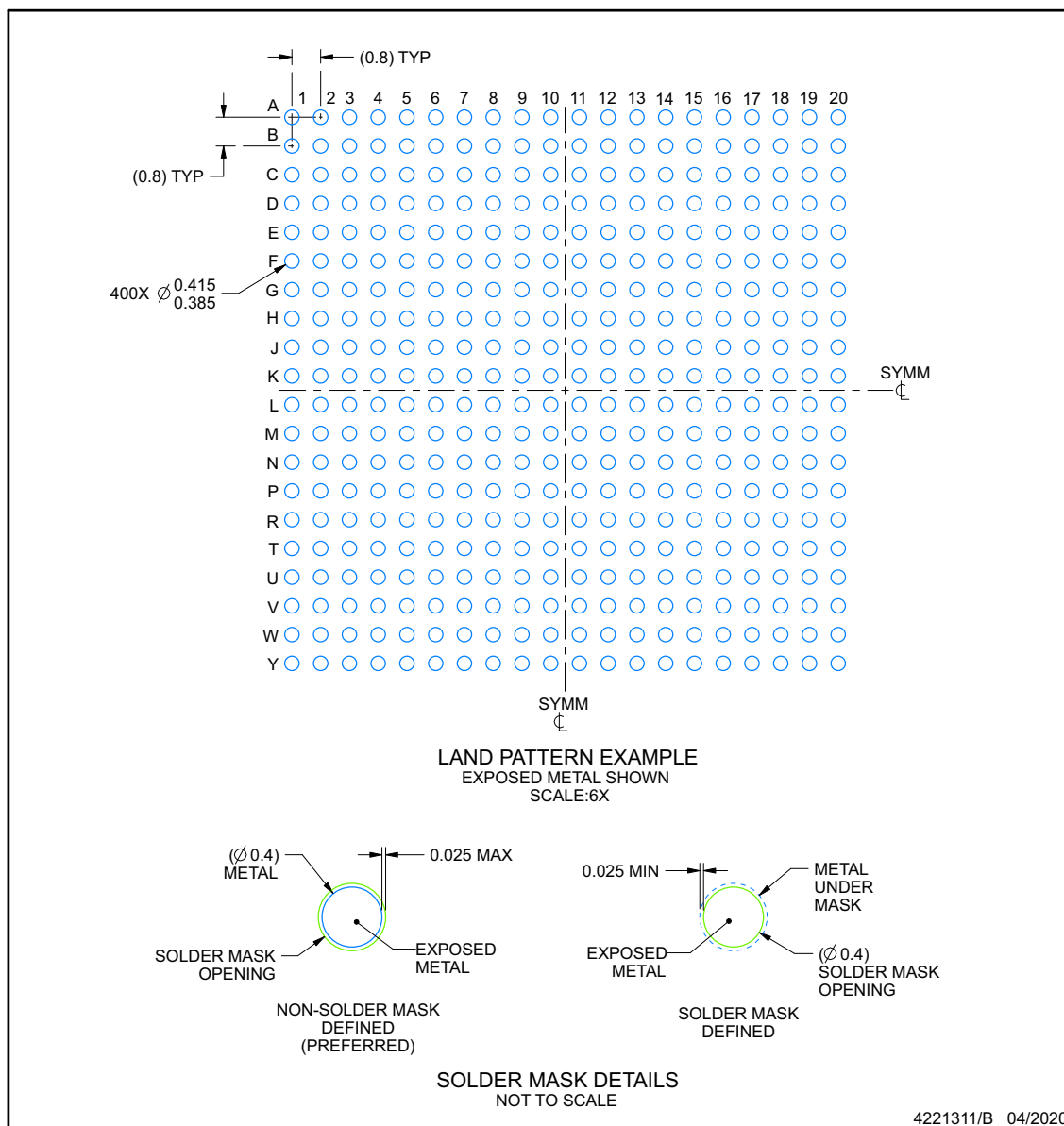
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. Dimension is measured at the maximum solder ball diameter, parallel to primary datum C.
4. Primary datum C and seating plane are defined by the spherical crowns of the solder balls.

EXAMPLE BOARD LAYOUT

ABJ0400A

FCBGA - 2.65 mm max height

BALL GRID ARRAY



NOTES: (continued)

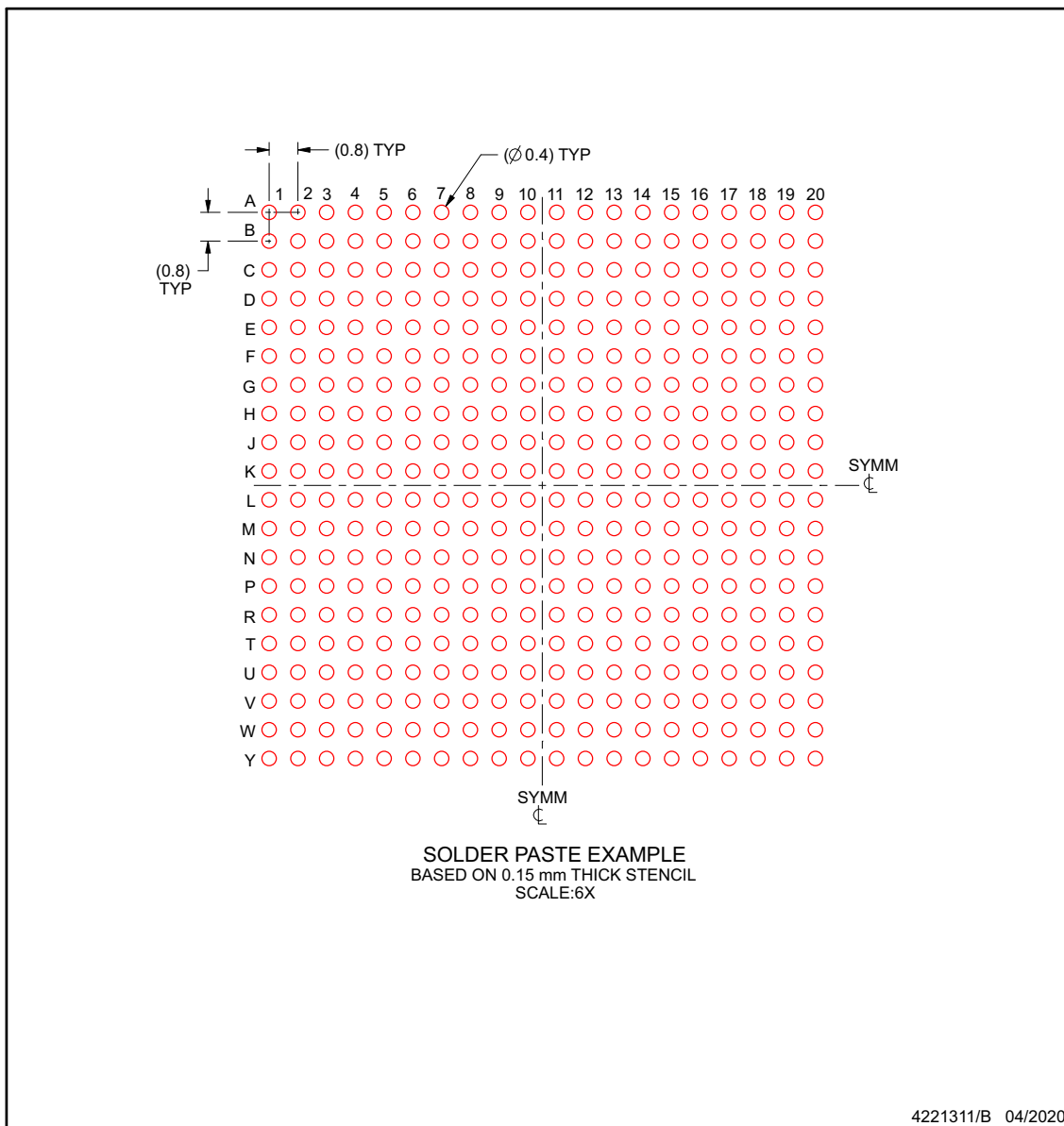
- Final dimensions may vary due to manufacturing tolerance considerations and also routing constraints. For more information, see Texas Instruments literature number SPRU811 (www.ti.com/lit/spru811).

EXAMPLE STENCIL DESIGN

ABJ0400A

FCBGA - 2.65 mm max height

BALL GRID ARRAY



NOTES: (continued)

6. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release.

PACKAGING INFORMATION

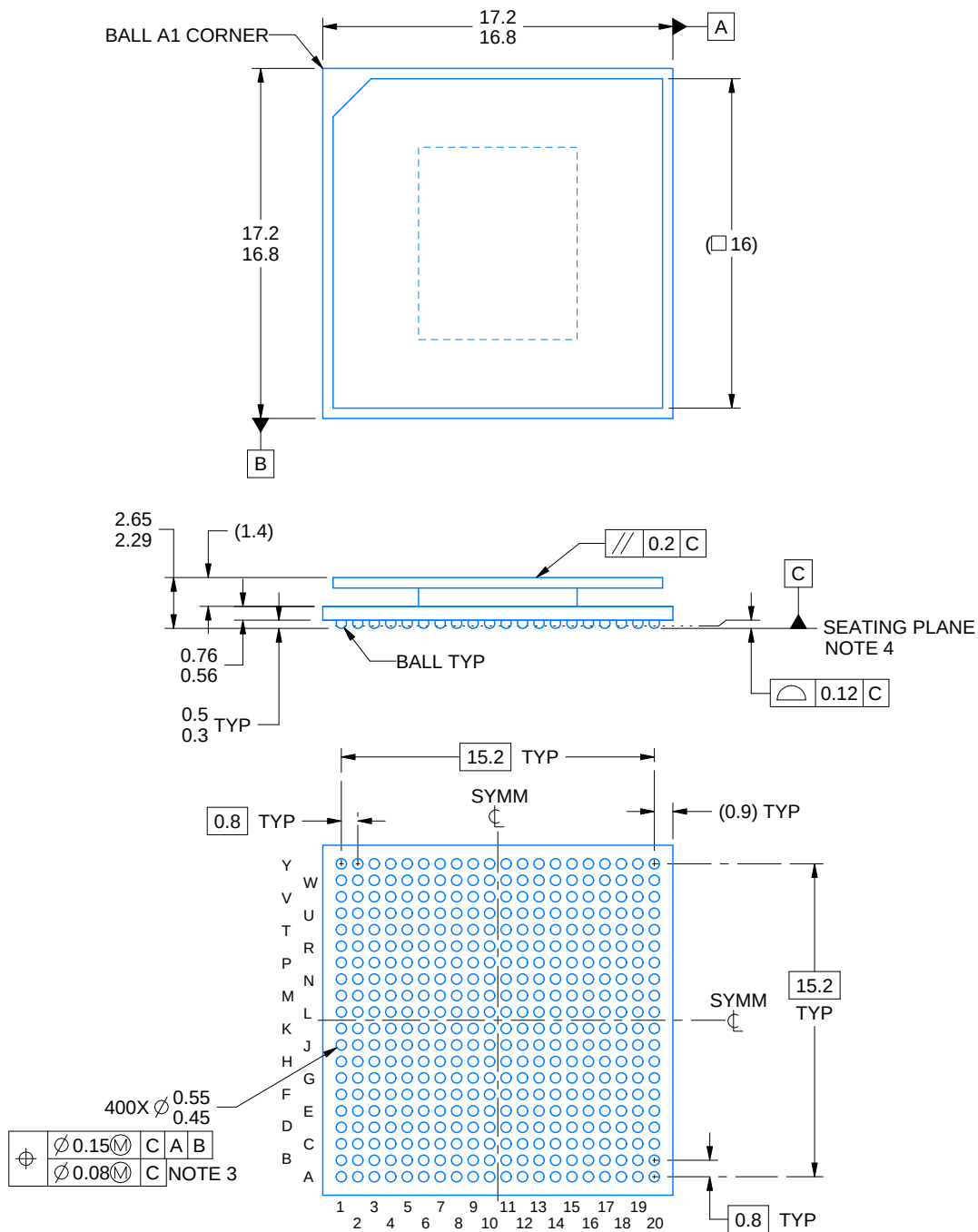
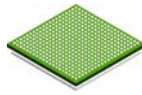
Orderable part number	Status (1)	Material type (2)	Package Pins	Package qty Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
AFE7952IABJ	Active	Production	FCBGA (ABJ) 400	90 JEDEC TRAY (5+1)	Yes	SNAGCU	Level-3-260C-168 HR	-40 to 85	AFE7952I

- (1) **Status:** For more details on status, see our [product life cycle](#).
- (2) **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.
- (3) **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.
- (4) **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.
- (5) **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.
- (6) **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "~" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

Important Information and Disclaimer:The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.



4221311/D 03/2023

NOTES:

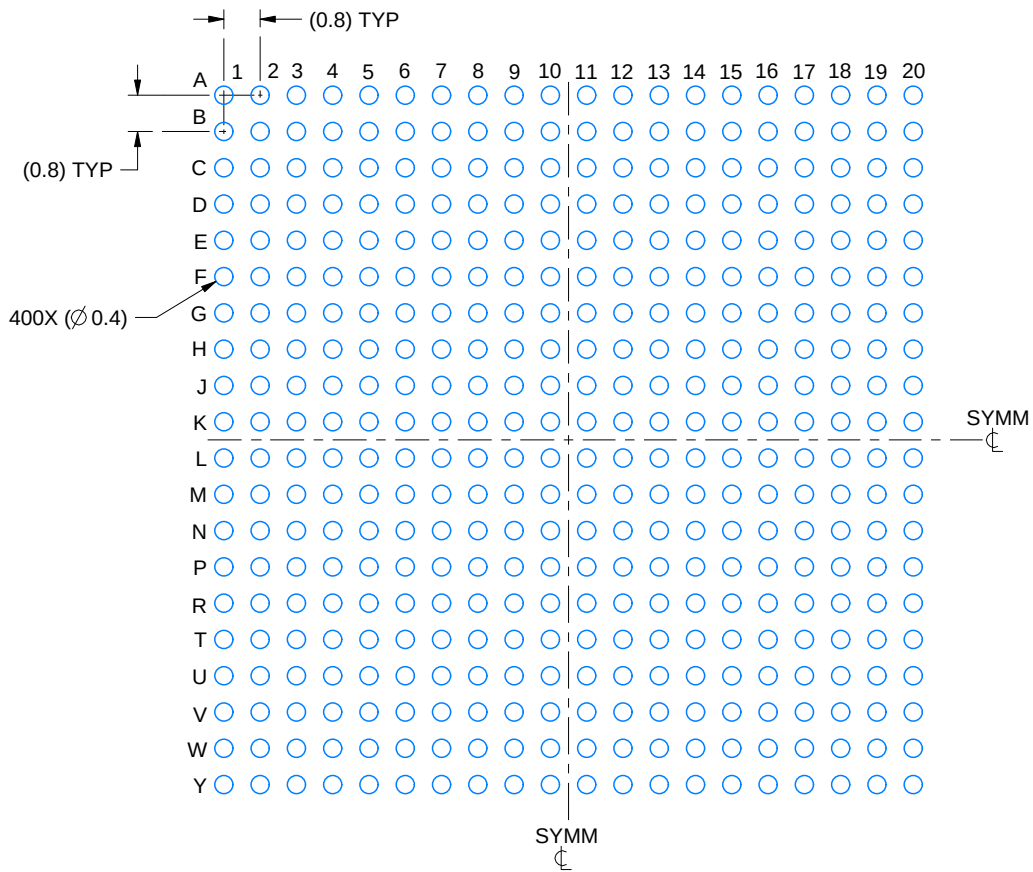
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. Dimension is measured at the maximum solder ball diameter, parallel to primary datum C.
4. Primary datum C and seating plane are defined by the spherical crowns of the solder balls.
5. The lids are electrically floating (e.g. not tied to GND).

EXAMPLE BOARD LAYOUT

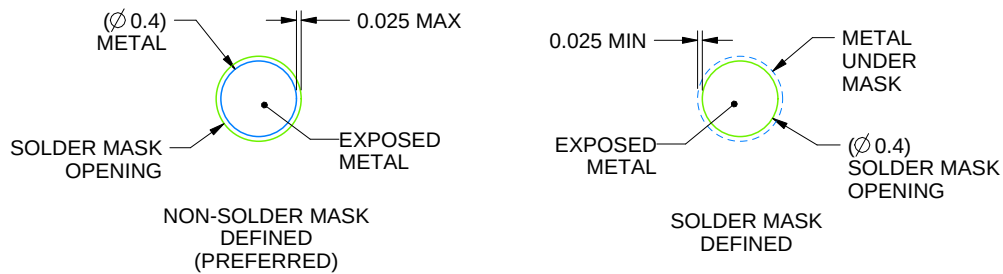
ABJ0400A

FCBGA - 2.65 mm max height

BALL GRID ARRAY



LAND PATTERN EXAMPLE
EXPOSED METAL SHOWN
SCALE:6X



SOLDER MASK DETAILS
NOT TO SCALE

4221311/D 03/2023

NOTES: (continued)

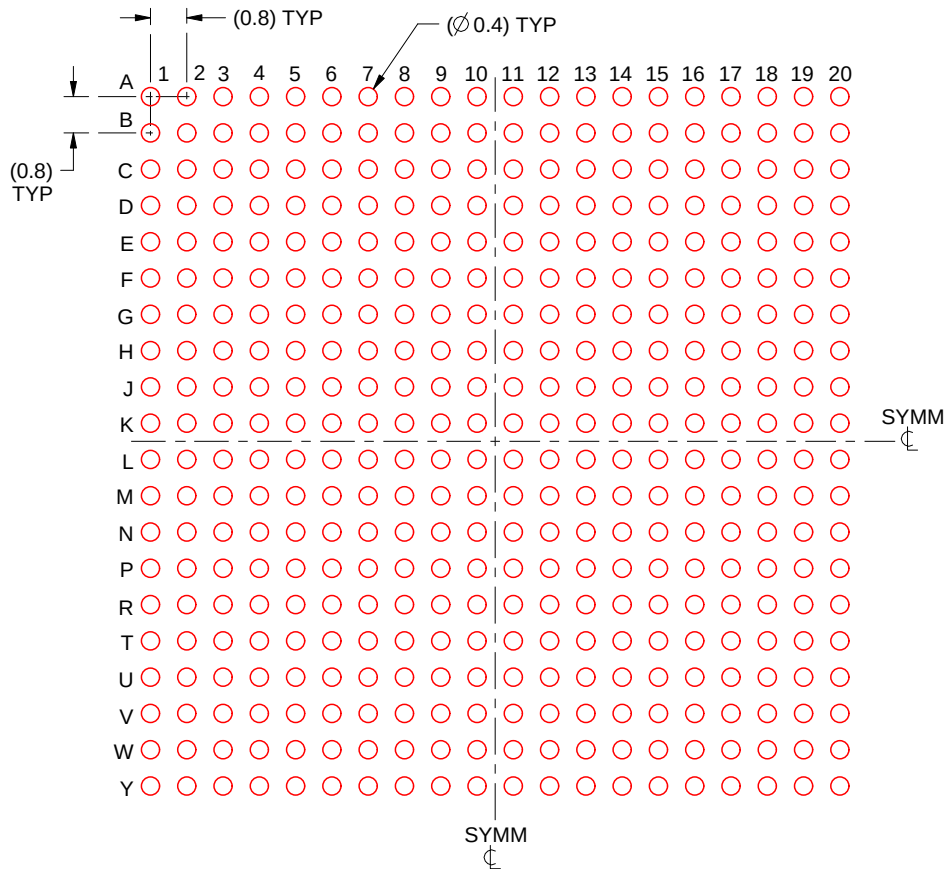
6. Final dimensions may vary due to manufacturing tolerance considerations and also routing constraints.
For more information, see Texas Instruments literature number SPRU811 (www.ti.com/lit/spru811).

EXAMPLE STENCIL DESIGN

ABJ0400A

FCBGA - 2.65 mm max height

BALL GRID ARRAY



SOLDER PASTE EXAMPLE
 BASED ON 0.15 mm THICK STENCIL
 SCALE:6X

4221311/D 03/2023

NOTES: (continued)

7. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release.

重要なお知らせと免責事項

TI は、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含みいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した TI 製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとし、TI は一切の責任を拒否します。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、[TI の総合的な品質ガイドライン](#)、[ti.com](#) または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2026, Texas Instruments Incorporated

最終更新日：2025 年 10 月