

# CSD96415RWJ 同期整流降圧 NexFET™ スマート・パワー・ステージ

## 1 機能

- ピーク電流定格: 80A
- 16V ( $V_{IN}$ )、25V でのハイサイドおよびローサイド FET における定格
- ピーク効率 ( $f_{sw} = 600\text{kHz}$ 、 $L_{OUT} = 150\text{nH}$ ): 94% 以上
- 高周波数 (最高 1.75MHz) での動作
- 温度補償された双方向電流検出
- アナログ温度出力
- フォルト監視
- 3.3V および 5V の PWM 信号と互換
- トライステート PWM 入力
- ブートストラップ・スイッチ内蔵
- 貫通電流保護のために最適化されたデッドタイム
- パッケージ
  - 高密度、QFN 5mm×6mm
  - 非常に低いインダクタンス
  - システムに対して最適化された PCB フットプリント
  - 放熱性に優れたトップサイド冷却
  - RoHS 準拠で鉛フリーの端子メッキ処理
  - ハロゲン不使用
  - 7 インチおよび 13 インチ・リール

## 2 アプリケーション

- マルチフェーズの同期整流降圧コンバータ
  - 高周波アプリケーション
  - 大電流、低デューティ・サイクルのアプリケーション
- Point-of-load (POL) DC/DC コンバータ
- メモリ・カードおよびグラフィック・カード
- デスクトップ PC およびサーバー向け V-Core 同期整流降圧コンバータ

## 3 概要

CSD96415RWJ NexFET™ パワー・ステージの設計は、高出力、高密度の同期整流降圧コンバータ向けに高度に最適化されています。この製品は、ドライバ・デバイスとパワー MOSFET を統合することにより、電力段スイッチングの完結した機能を実現します。この構成により、5mm×6mm という小型のパッケージ内に大電流、高効率、および高速スイッチングの機能を提供しています。また、正確な電流センシングおよび温度センシング機能を内蔵することで、システム設計の簡素化と精度の向上を両立しています。さらに、PCB 上の占有面積を最適化することで、設計期間を短縮し、システム全体の設計を簡素化できるようにしています。

### 製品情報

部品番号 (1)	パッケージ	本体サイズ
CSD96415RWJ	QFN	5.00mm × 6.00mm
CSD96415RWJT		

(1) 利用可能なパッケージについては、このデータシートの末尾にある注文情報を参照してください。

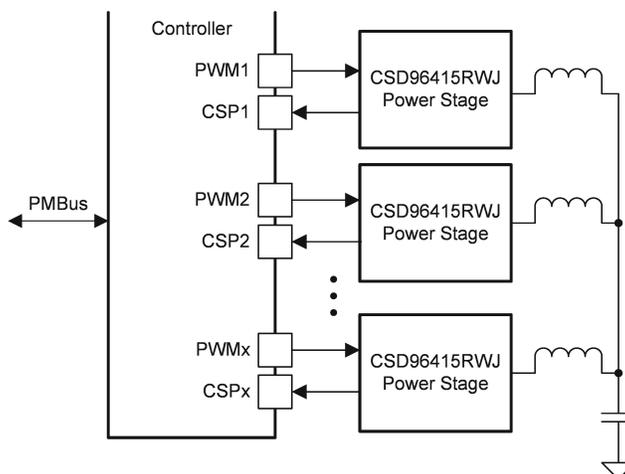


図 3-1. 簡素化されたアプリケーション



## Table of Contents

<b>1 機能</b> .....	<b>1</b>	5.5 静電気放電に関する注意事項.....	<b>3</b>
<b>2 アプリケーション</b> .....	<b>1</b>	5.6 用語集.....	<b>3</b>
<b>3 概要</b> .....	<b>1</b>	<b>6 Mechanical, Packaging, and Orderable Information</b> ...	<b>4</b>
<b>4 Revision History</b> .....	<b>2</b>	6.1 Packaging Information.....	<b>5</b>
<b>5 Device and Documentation Support</b> .....	<b>3</b>	6.2 Tape and Reel Information.....	<b>6</b>
5.1 Documentation Support.....	<b>3</b>	6.3 Mechanical Drawing.....	<b>8</b>
5.2 ドキュメントの更新通知を受け取る方法.....	<b>3</b>	6.4 Recommended PCB Land Pattern.....	<b>9</b>
5.3 サポート・リソース.....	<b>3</b>	6.5 Recommended Stencil Opening.....	<b>10</b>
5.4 Trademarks.....	<b>3</b>		

## 4 Revision History

資料番号末尾の英字は改訂を表しています。その改訂履歴は英語版に準じています。

DATE	REVISION	NOTES
January 2023	*	Initial release

## 5 Device and Documentation Support

### 5.1 Documentation Support

### 5.2 ドキュメントの更新通知を受け取る方法

ドキュメントの更新についての通知を受け取るには、[ti.com](https://ti.com) のデバイス製品フォルダを開いてください。「更新の通知を受け取る」をクリックして登録すると、変更されたすべての製品情報に関するダイジェストを毎週受け取れます。変更の詳細については、修正されたドキュメントに含まれている改訂履歴をご覧ください。

### 5.3 サポート・リソース

[TI E2E™ サポート・フォーラム](#)は、エンジニアが検証済みの回答と設計に関するヒントをエキスパートから迅速かつ直接得ることができる場所です。既存の回答を検索したり、独自の質問をしたりすることで、設計に必要な支援を迅速に得ることができます。

リンクされているコンテンツは、該当する貢献者により、現状のまま提供されるものです。これらは TI の仕様を構成するものではなく、必ずしも TI の見解を反映したものではありません。TI の[使用条件](#)を参照してください。

### 5.4 Trademarks

TI E2E™ is a trademark of Texas Instruments.

すべての商標は、それぞれの所有者に帰属します。

### 5.5 静電気放電に関する注意事項



この IC は、ESD によって破損する可能性があります。テキサス・インスツルメンツは、IC を取り扱う際には常に適切な注意を払うことを推奨します。正しい取り扱いおよび設置手順に従わない場合、デバイスを破損するおそれがあります。

ESD による破損は、わずかな性能低下からデバイスの完全な故障まで多岐にわたります。精密な IC の場合、パラメータがわずかに変化するだけで公表されている仕様から外れる可能性があるため、破損が発生しやすくなっています。

### 5.6 用語集

[テキサス・インスツルメンツ用語集](#) この用語集には、用語や略語の一覧および定義が記載されています。

## 6 Mechanical, Packaging, and Orderable Information

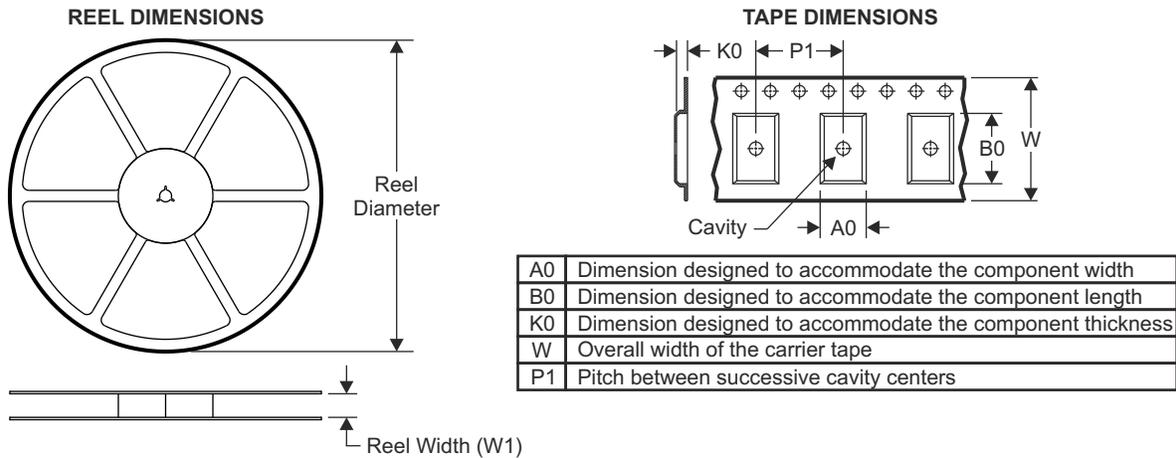
The following pages include mechanical, packaging, and orderable information. This information is the most current data available for the designated devices. This data is subject to change without notice and revision of this document. For browser-based versions of this data sheet, refer to the left-frame navigation.

## 6.1 Packaging Information

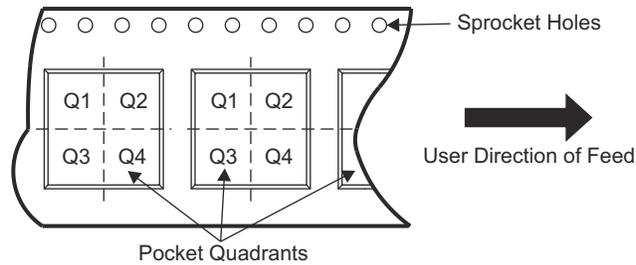
Orderable Device	Status <sup>(1)</sup>	Package Type	Package Drawing	Pins	Package Qty	Eco Plan <sup>(2)</sup>	Lead/Ball Finish <sup>(4)</sup>	MSL Peak Temp <sup>(3)</sup>	Op Temp (°C)	Device Marking <sup>(5) (6)</sup>
CSD96415RWJ	ACTIVE	VQFN-CLIP	RWJ	41	2500	Green (RoHS-Exempt & no Sb/Br)	NIPDAU	Level-2-260C-1 YEAR	-55 to 150	96415RWJ
CSD96415RWJT	ACTIVE	VQFN-CLIP	RWJ	41	250	Green (RoHS-Exempt & no Sb/Br)	NIPDAU	Level-2-260C-1 YEAR	-55 to 150	96415RWJ

- (1) The marketing status values are defined as follows:  
**ACTIVE:** Product device recommended for new designs.  
**LIFEBUY:** TI has announced that the device will be discontinued, and a lifetime-buy period is in effect.  
**NRND:** Not recommended for new designs. Device is in production to support existing customers, but TI does not recommend using this part in a new design.  
**PRE\_PROD** Unannounced device, not in production, not available for mass market, nor on the web, samples not available.  
**PREVIEW:** Device has been announced but is not in production. Samples may or may not be available.  
**OBSOLETE:** TI has discontinued the production of the device.
- (2) Eco Plan - The planned eco-friendly classification: Pb-Free (RoHS), Pb-Free (RoHS Exempt), or Green (RoHS & no Sb/Br) - please check <http://www.ti.com/productcontent> for the latest availability information and additional product content details.  
**TBD:** The Pb-Free/Green conversion plan has not been defined.  
**Pb-Free (RoHS):** TI's terms "Lead-Free" or "Pb-Free" mean semiconductor products that are compatible with the current RoHS requirements for all 6 substances, including the requirement that lead not exceed 0.1% by weight in homogeneous materials. Where designed to be soldered at high temperatures, TI Pb-Free products are suitable for use in specified lead-free processes.  
**Pb-Free (RoHS Exempt):** This component has a RoHS exemption for either 1) lead-based flip-chip solder bumps used between the die and package, or 2) lead-based die adhesive used between the die and leadframe. The component is otherwise considered Pb-Free (RoHS compatible) as defined above.  
**Green (RoHS & no Sb/Br):** TI defines "Green" to mean Pb-Free (RoHS compatible), and free of Bromine (Br) and Antimony (Sb) based flame retardants (Br or Sb do not exceed 0.1% by weight in homogeneous material)
- (3) MSL, Peak Temp. -- The Moisture Sensitivity Level rating according to the JEDEC industry standard classifications, and peak solder temperature.
- (4) Lead/Ball Finish - Orderable Devices may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead/Ball Finish values may wrap to two lines if the finish value exceeds the maximum column width.
- (5) There may be additional marking, which relates to the logo, the lot trace code information, or the environmental category on the device
- (6) Multiple Device markings will be inside parentheses. Only one Device Marking contained in parentheses and separated by a "~" will appear on a device. If a line is indented then it is a continuation of the previous line and the two combined represent the entire Device Marking for that device.  
**Important Information and Disclaimer:** The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.  
 In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

## 6.2 Tape and Reel Information

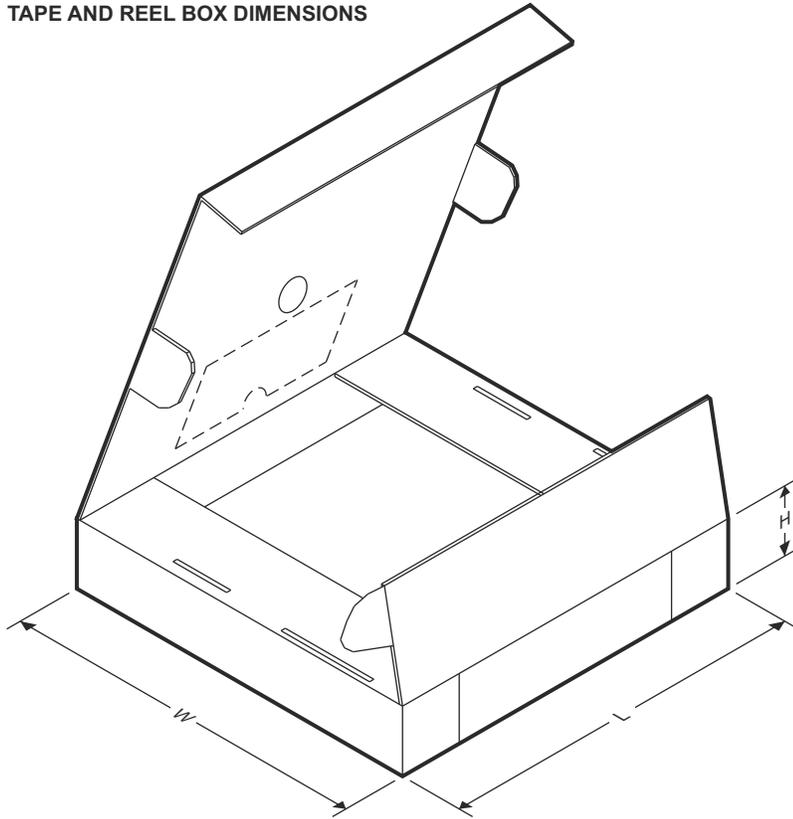


### QUADRANT ASSIGNMENTS FOR PIN 1 ORIENTATION IN TAPE



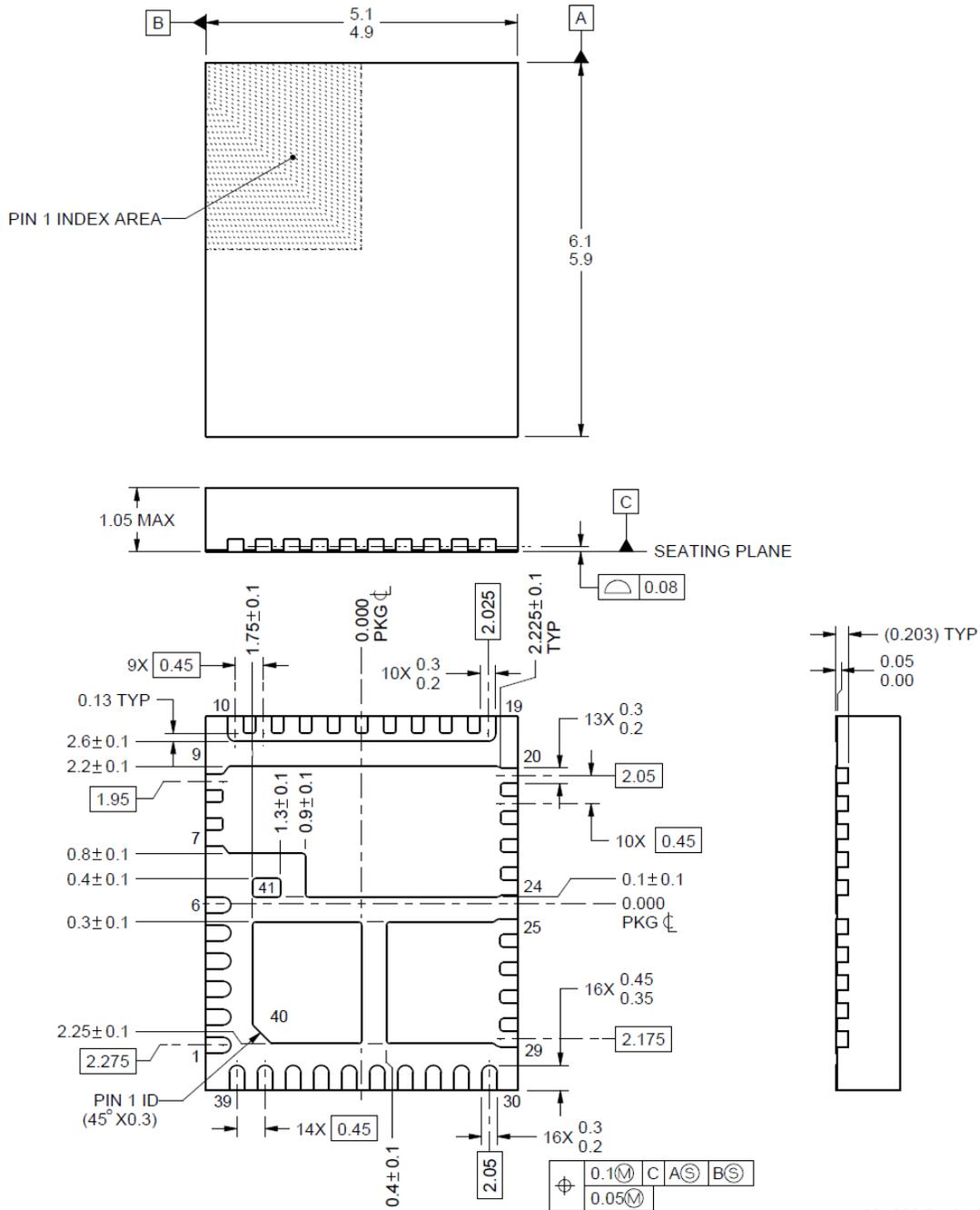
Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
CSD96415RWJ	VQFN-CLIP	RWJ	41	2500	330	12.4	5.30	6.30	1.20	8.00	12.00	Q1
CSD96415RWJT	VQFN-CLIP	RWJ	41	250	180	12.4	5.30	6.30	1.20	8.00	12.00	Q1

**TAPE AND REEL BOX DIMENSIONS**



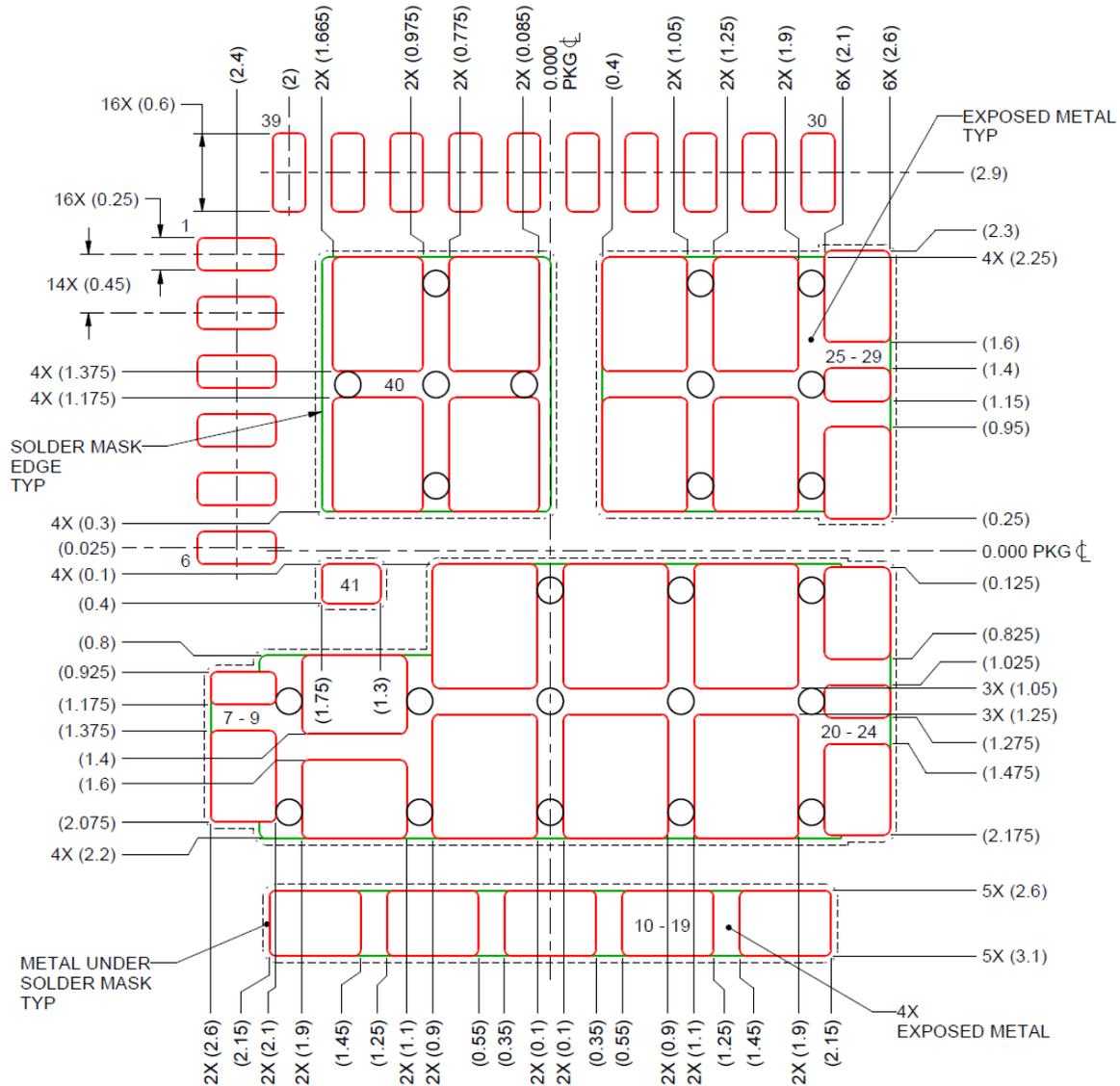
Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
CSD96415RWJ	VQFN-CLIP	RWJ	41	2500	367	367	38
CSD96415RWJT	VQFN-CLIP	RWJ	41	250	213	191	35

### 6.3 Mechanical Drawing





## 6.5 Recommended Stencil Opening



**SOLDER PASTE EXAMPLE**  
 BASED ON 0.1 mm THICK STENCIL

EXPOSED PAD  
 71% PRINTED SOLDER COVERAGE BY AREA  
 SCALE:20X

4221590/B 01/2015

- All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
- This drawing is subject to change without notice.
- Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.

## PACKAGING INFORMATION

Orderable part number	Status (1)	Material type (2)	Package   Pins	Package qty   Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
<a href="#">CSD96415RWJ</a>	Active	Production	VQFN-CLIP (RWJ)   41	2500   LARGE T&R	ROHS Exempt	NIPDAU	Level-2-260C-1 YEAR	-40 to 125	96415RWJ
<a href="#">CSD96415RWJT</a>	Active	Production	VQFN-CLIP (RWJ)   41	250   SMALL T&R	ROHS Exempt	NIPDAU	Level-2-260C-1 YEAR	-40 to 125	96415RWJ

(1) **Status:** For more details on status, see our [product life cycle](#).

(2) **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

(3) **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

(4) **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

(5) **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

(6) **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "-" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

**Important Information and Disclaimer:** The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

## 重要なお知らせと免責事項

TI は、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した TI 製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとし、

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、[TI の総合的な品質ガイドライン](#)、[ti.com](#) または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2026, Texas Instruments Incorporated

最終更新日 : 2025 年 10 月