

TPS53830 DDR5 DIMM 電源向け統合型降圧デジタル・コンバータ

1 特長

- シングル・チップで DDR5 アプリケーションをサポート
- VDD (1.1V)、VDDQ (1.1V)、VPP (1.8V) を供給する 3 つの出力と任意の第 4 の出力 (VDD2)
- 3 出力の場合、VDD (SWA 2 相) に 12A、VDDQ (SWC) に 6A、VPP (SWD) に 5A
- 4 出力の場合、VDD1 (SWA) に 6A、VDD2 (SWB) に 6A、VDDQ (SWC) に 6A、VPP (SWD) に 5A
- 差動リモート・センシング: VDD、VDDQ、VPP
- D-CAP+™ 制御による高速過渡応答
- 広い入力電圧範囲: 4.5V ~ 15V
- プログラム可能な内部ループ補償
- サイクル単位の各相電流制限
- 周波数をプログラム可能: 500kHz ~ 1.375MHz
- 電圧、電流、電力、温度、フォルト状態の遠隔測定のための I²C および I³C バス・インターフェイスをサポート
- 過電流、過電圧、過熱保護
- 不揮発性レジスタ (ブラック・ボックス) 機能
- 低静止電流
- 5mm × 5mm の 35 ピン QFN PowerPad™ パッケージ

2 アプリケーション

- サーバー用 DDR5 DIMM 電源

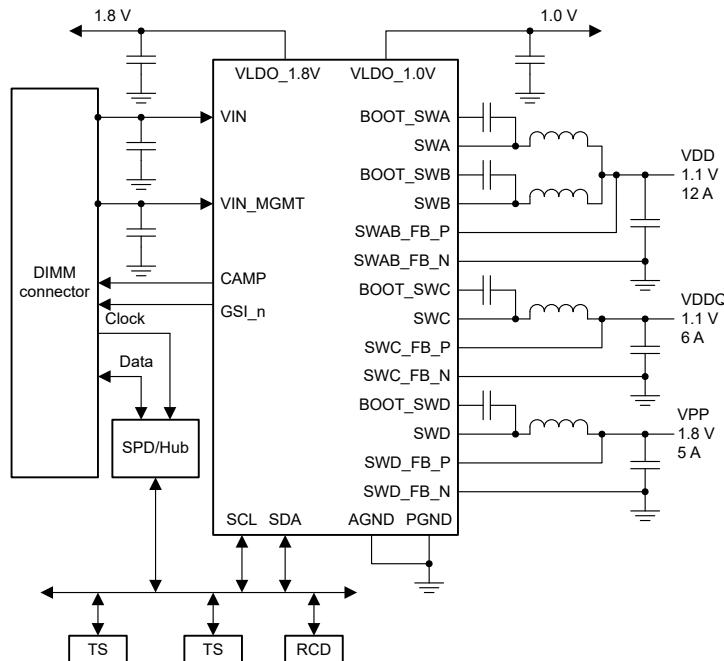


図 3-1. アプリケーション概略

3 概要

TPS53830 は、DDR5 DIMM 電源用 D-CAP+™ モード統合型降圧コンバータです。本デバイスは、設定可能な電流能力で DIMM モジュールの DRAM チップに VDD、VDDQ、VPP 電圧を供給します。大電流レールを 2 相または 2 出力に構成し、D-CAP+™ モード制御で最大 12A (または 6A + 6A) の電流を供給できます。また、内部補償機能を備えているため使いやすく、外付け部品数も減らせます。

本コンバータは入力電圧、出力電圧、出力電流などの遠隔測定機能を備えています。過電圧、低電圧、過電流制限、過熱保護機能も備えています。

TPS53830 は放熱特性に優れた 35 ピンの QFN パッケージで供給され、-40°C ~ +125°C で動作します。

製品情報

部品番号	パッケージ ⁽¹⁾	本体サイズ (公称)
TPS53830	RWZ	5.00mm × 5.00mm

(1) 利用可能なすべてのパッケージについては、このデータシートの末尾にある注文情報を参照してください。



英語版の TI 製品についての情報を翻訳したこの資料は、製品の概要を確認する目的で便宜的に提供しているものです。該当する正式な英語版の最新情報は、必ず最新版の英語版をご参照ください。TI では翻訳の正確性および妥当性につきましては一切保証いたしません。実際の設計などの前には、必ず最新版の英語版をご参考ください。

4 Revision History

資料番号末尾の英字は改訂を表しています。その改訂履歴は英語版に準じています。

DATE	REVISION	NOTES
September 2021	*	Initial release.

5 Device and Documentation Support

5.1 ドキュメントの更新通知を受け取る方法

ドキュメントの更新についての通知を受け取るには、ti.com のデバイス製品フォルダを開いてください。「更新の通知を受け取る」をクリックして登録すると、変更されたすべての製品情報に関するダイジェストを毎週受け取れます。変更の詳細については、修正されたドキュメントに含まれている改訂履歴をご覧ください。

5.2 サポート・リソース

[TI E2E™ サポート・フォーラム](#)は、エンジニアが検証済みの回答と設計に関するヒントをエキスパートから迅速かつ直接得ることができる場所です。既存の回答を検索したり、独自の質問をしたりすることで、設計で必要な支援を迅速に得ることができます。

リンクされているコンテンツは、該当する貢献者により、現状のまま提供されるものです。これらは TI の仕様を構成するものではなく、必ずしも TI の見解を反映したものではありません。[TI の使用条件](#)を参照してください。

5.3 Trademarks

D-CAP+™, PowerPad™, and TI E2E™ are trademarks of Texas Instruments.

すべての商標は、それぞれの所有者に帰属します。

5.4 静電気放電に関する注意事項



この IC は、ESD によって破損する可能性があります。テキサス・インスツルメンツは、IC を取り扱う際には常に適切な注意を払うことを推奨します。正しい取り扱いおよび設置手順に従わない場合、デバイスを破損するおそれがあります。

ESD による破損は、わずかな性能低下からデバイスの完全な故障まで多岐にわたります。精密な IC の場合、パラメータがわずかに変化するだけで公表されている仕様から外れる可能性があるため、破損が発生しやすくなっています。

5.5 用語集

[テキサス・インスツルメンツ用語集](#)

この用語集には、用語や略語の一覧および定義が記載されています。

6 Mechanical, Packaging, and Orderable Information

The following pages include mechanical, packaging, and orderable information. This information is the most current data available for the designated devices. This data is subject to change without notice and revision of this document. For browser-based versions of this data sheet, refer to the left-hand navigation.

PACKAGING INFORMATION

Orderable part number	Status (1)	Material type (2)	Package Pins	Package qty Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
TPS53830RWZR	Active	Production	VQFN-HR (RWZ) 35	3000 LARGE T&R	Yes	SN	Level-2-260C-1 YEAR	-40 to 105	TPS 53830
TPS53830RWZR.A	Active	Production	VQFN-HR (RWZ) 35	3000 LARGE T&R	Yes	SN	Level-2-260C-1 YEAR	-40 to 105	TPS 53830
TPS53830RWZT	Active	Production	VQFN-HR (RWZ) 35	250 SMALL T&R	Yes	SN	Level-2-260C-1 YEAR	-40 to 105	TPS 53830
TPS53830RWZT.A	Active	Production	VQFN-HR (RWZ) 35	250 SMALL T&R	Yes	SN	Level-2-260C-1 YEAR	-40 to 105	TPS 53830

⁽¹⁾ **Status:** For more details on status, see our [product life cycle](#).

⁽²⁾ **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

⁽³⁾ **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

⁽⁴⁾ **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

⁽⁵⁾ **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

⁽⁶⁾ **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a " ~ " will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

Important Information and Disclaimer: The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

重要なお知らせと免責事項

TIは、技術データと信頼性データ(データシートを含みます)、設計リソース(リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の默示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または默示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したもので、(1)お客様のアプリケーションに適した TI 製品の選定、(2)お客様のアプリケーションの設計、検証、試験、(3)お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとします。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、[TI の総合的な品質ガイドライン](#)、[ti.com](#) または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2025, Texas Instruments Incorporated

最終更新日：2025 年 10 月