

TVS580058V フラットクランプ サージ保護デバイス

1 特長

- IEC 61000-4-5 サージ保護:
 - 25A (8/20 μ s)
 - クランプ電圧: 20A において 70.9V (8/20 μ s)
- 小さいリーク電流:
 - 27°C において 6nA
 - 85°C において 50nA
- 低い静電容量: 150pF
- IEC 61000-4-2 ESD 保護を内蔵

2 アプリケーション

- PoE (パワー オーバー イーサネット)
- PLC I/O モジュール
- 家電製品
- 産業用センサ
- 電源ライン

3 説明

TVS5800 は、最大 25A の IEC 61000-4-5 フォルト電流を確実にシャントして、システムを高電力過渡事象や落雷から保護します。TVS5800 は、障害時に正確なフラットクランプを維持する独自のフィードバック 機構を備えており、システムの露出電圧を 76V 未満に抑えることを可能にします。厳格な電圧レギュレーションにより、設計者は電圧許容誤差の狭いシステム部品を安心して選択できるため、堅牢性を損なうことなくシステムのコストと複雑さを低減できます。

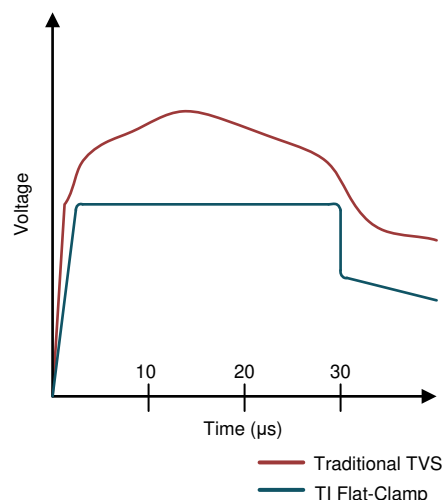
さらに、TVS5800 は 1.6mm × 1.6mm のフットプリントで提供されており、スペースに制約のあるアプリケーション向けに設計されています。リーク電流と容量が極めて小さいため、保護するラインへの影響も最小限に抑えられます。

TVS5800 は テキサス・インスツルメンツのフラットクランプ サージ デバイス ファミリの製品です。このファミリに含まれる他のデバイスの詳細については、[製品比較表](#)を参照してください

パッケージ情報

部品番号	パッケージ (1)	パッケージ サイズ (2)
TVS5800	VEB (DFN1616, 6)	1.6mm × 1.6mm

- (1) 詳細については、このデータシートの末尾にある注文情報を参照してください。
- (2) パッケージ サイズ (長さ×幅) は公称値であり、該当する場合はピンも含まれます。



8/20 μ s のサージ イベントに対する電圧クランプの応答



目次

1 特長	1	7.4 デバイスの機能モード.....	7
2 アプリケーション	1	8 アプリケーションと実装	8
3 説明	1	8.1 アプリケーション情報.....	8
4 デバイス比較表	3	8.2 代表的なアプリケーション.....	8
5 ピン構成および機能	3	9 電源に関する推奨事項	9
6 仕様	4	10 レイアウト	9
6.1 絶対最大定格.....	4	10.1 レイアウトのガイドライン.....	9
6.2 ESD 定格 - JEDEC.....	4	10.2 レイアウト例.....	9
6.3 ESD 定格 - IEC.....	4	11 デバイスおよびドキュメントのサポート	10
6.4 推奨動作条件.....	4	11.1 ドキュメントのサポート.....	10
6.5 熱に関する情報.....	4	11.2 ドキュメントの更新通知を受け取る方法.....	10
6.6 電気的特性.....	5	11.3 サポート・リソース.....	10
6.7 代表的特性.....	6	11.4 商標.....	10
7 詳細説明	7	11.5 静電気放電に関する注意事項.....	10
7.1 概要.....	7	11.6 用語集.....	10
7.2 機能ブロック図.....	7	12 改訂履歴	10
7.3 機能説明.....	7	13 メカニカル、パッケージ、および注文情報	10

4 デバイス比較表

デバイス	V_{rwm} (V)	I_{pp} (V) で V_{clamp}	I_{pp} (8/20 μ s) (A)	V_{rwm} リークエージ (nA)	パッケージオプション	極性
TVS0500	5	9.2	43	0.07	SON	単方向
TVS1400	14	18.4	43	2	SON	単方向
TVS1800	18	22.8	40	0.5	SON	単方向
TVS2200	22	27.7	40	3.2	SON	単方向
TVS2700	27	32.5	40	1.7	SON	単方向
TVS3300	33	38	35	19	WCSP、SON	単方向
TVS4000 ⁽¹⁾	40	50.4	24	4.45	DFN1616	単方向
TVS5200 ⁽¹⁾	52	58.8	20	18.3	DFN1616	単方向
TVS5800	58	70.9	25	6	DFN1616	単方向

(1) プレビュー情報 (量産データではありません)

5 ピン構成および機能

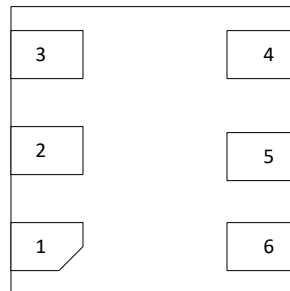


図 5-1. VEB パッケージ、6 ピン DFN1616 (底面図)

表 5-1. ピンの機能

ピン		タイプ ⁽¹⁾	説明
名称	番号		
IN	4、5、6	I	ESD およびサージ保護 チャンネル
GND	1、2、3	GND	グラウンド

(1) I = 入力、O = 出力、GND = グラウンド

6 仕様

6.1 絶対最大定格

$T_A = 27^\circ\text{C}$ (特に記述のない限り)⁽¹⁾

		最小値	最大値	単位
最大サージ	IEC 61000-4-5 電流 (8/20 μs)		25	A
	IEC 61000-4-5 電力 (8/20 μs)		1880	W
EFT	IEC 61000-4-4 EFT 保護		80	A
T_A	動作時周囲温度	-40	125	$^\circ\text{C}$
T_{stg}	保管温度	-65	150	$^\circ\text{C}$

(1) 絶対最大定格を上回るストレスが加わった場合、デバイスに永続的な損傷が発生する可能性があります。これはストレスの定格のみについて言及して、絶対最大定格において、またはこのデータシートの推奨動作条件に示された値を超える他のいかなる条件でも、本製品が正しく動作することを暗に示すものではありません。絶対最大定格の状態が長時間続くと、デバイスの信頼性に影響を与える可能性があります。

6.2 ESD 定格 - JEDEC

			値	単位
$V_{\text{(ESD)}}$	静電放電	人体モデル (HBM)、ANSI/ESDA/JEDEC JS-001 に準拠、すべてのピン ⁽¹⁾	± 2000	V
		デバイス帯電モデル (CDM)、JEDEC 仕様 JESD22-C101 に準拠、すべてのピン ⁽²⁾	± 500	

(1) JEDEC のドキュメント JEP155 に、500V HBM では標準の ESD 管理プロセスで安全な製造が可能であると規定されています。
(2) JEDEC のドキュメント JEP157 に、250V CDM では標準の ESD 管理プロセスで安全な製造が可能であると規定されています。

6.3 ESD 定格 - IEC

			値	単位
$V_{\text{(ESD)}}$	静電放電	IEC 61000-4-2 接触放電	± 15	kV
		IEC 61000-4-2 気中放電	± 15	

6.4 推奨動作条件

自由気流での動作温度範囲内 (特に記述のない限り)

パラメータ		最小値	公称値	最大値	単位
V_{RWM}	逆スタンドオフ電圧			58	V

6.5 熱に関する情報

熱評価基準 ⁽¹⁾		TVS5800	単位
		VEB (DFN1616)	
		6 ピン	
$R_{\theta\text{JA}}$	接合部から周囲への熱抵抗	132.1	$^\circ\text{C/W}$
$R_{\theta\text{JC(top)}}$	接合部からケース (上面) への熱抵抗	61.5	$^\circ\text{C/W}$
$R_{\theta\text{JB}}$	接合部から基板への熱抵抗	34.5	$^\circ\text{C/W}$
Ψ_{JT}	接合部から上面への特性パラメータ	1.04	$^\circ\text{C/W}$
Ψ_{JB}	接合部から基板への特性パラメータ	34.4	$^\circ\text{C/W}$
$R_{\theta\text{JC(bot)}}$	接合部からケース (底面) への熱抵抗	該当なし	$^\circ\text{C/W}$

(1) 従来および最新の熱評価基準の詳細については、『[半導体および IC パッケージの熱評価基準](#)』アプリケーション ノートを参照してください。

6.6 電気的特性

自由気流での動作温度範囲内 (特に記述のない限り)

パラメータ		テスト条件	最小値	標準値	最大値	単位
V_{RWM}	逆スタンダオフ電圧		-0.5		58	V
I_{LEAK}	リーク電流	測定時 $V_{IN} = V_{RWM}$ $T_A = 27^\circ\text{C}$		6	300	nA
		測定時 $V_{IN} = V_{RWM}$ $T_A = 85^\circ\text{C}$		50	1200	nA
		測定時 $V_{IN} = V_{RWM}$ $T_A = 105^\circ\text{C}$		140	2400	nA
V_F	Forward Voltage	$I_{IN} = \text{GND}$ から IO への 1mA	0.25	0.5	0.65	V
V_{BR}	ブレイクダウン電圧	$I_{IN} = \text{IO}$ から GND への 1mA	65.8	69.8		V
V_{CLAMP}	クランプ電圧	10A IEC 61000-4-5 サージ (8/20 μs) IO から GND へ、サージ前 $V_{IN} = 0\text{V}$ 、 27°C	66.5	70.7	74.7	V
		20A IEC 61000-4-5 サージ (8/20 μs) IO から GND へ、サージ前 $V_{IN} = 0\text{V}$ 、 27°C	66.7	70.9	75	V
R_{DYN}	8 / 20 μs サージ動的抵抗	$0.5 \cdot I_{pp}$ および I_{pp} サージ電流レベル (27°C) での V_{CLAMP} から計算		40		m Ω
C_{IN}	入力ピン容量	$V_{IN} = V_{RWM}$ 、 $f = 1\text{MHz}$ 、30mV $_{pp}$ 、IO から GND へ		150		pF

6.7 代表的特性

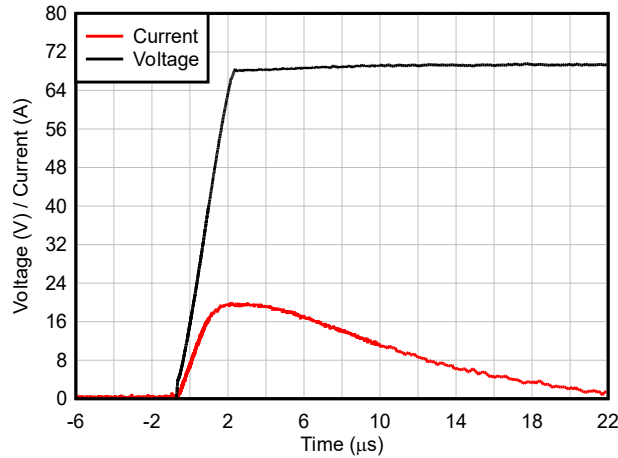


図 6-1. 20A での 8/20μs サージ応答

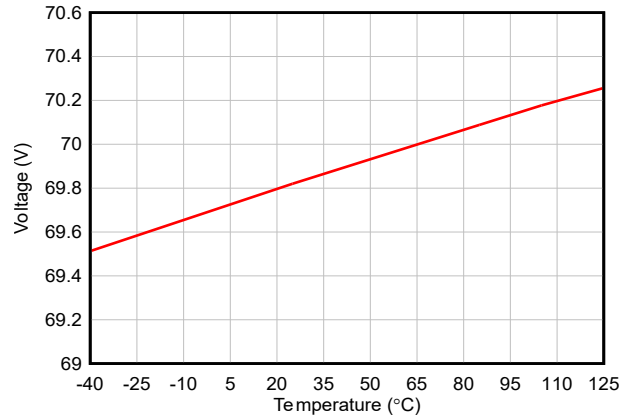


図 6-2. ブレークダウン電圧 (1mA) と温度との関係

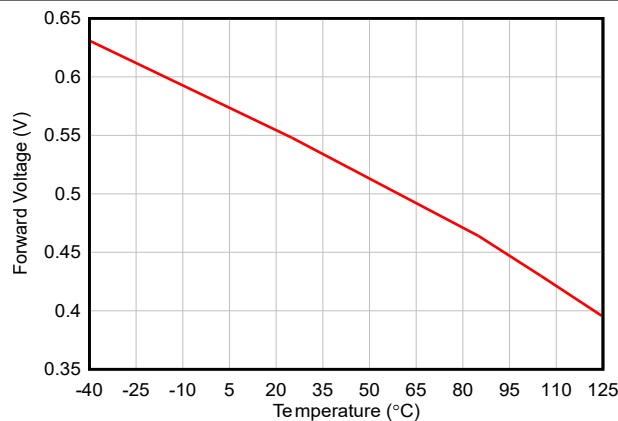


図 6-3. 順方向電圧と温度との関係

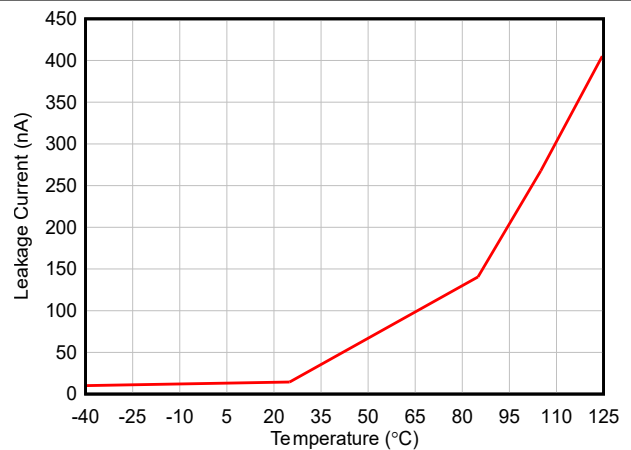


図 6-4. 58V でのリーク電流と温度の関係

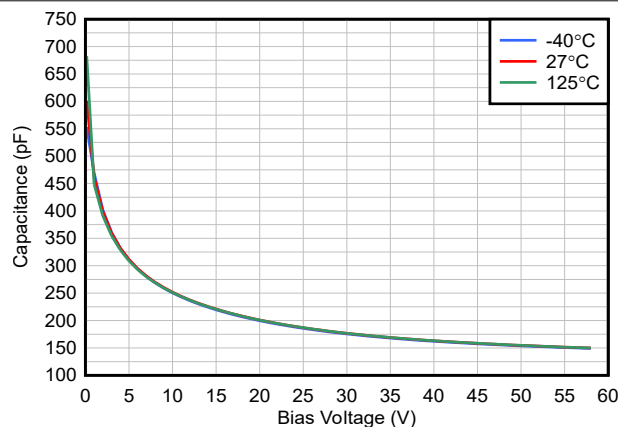


図 6-5. 温度範囲における静電容量とバイアス電圧との関係

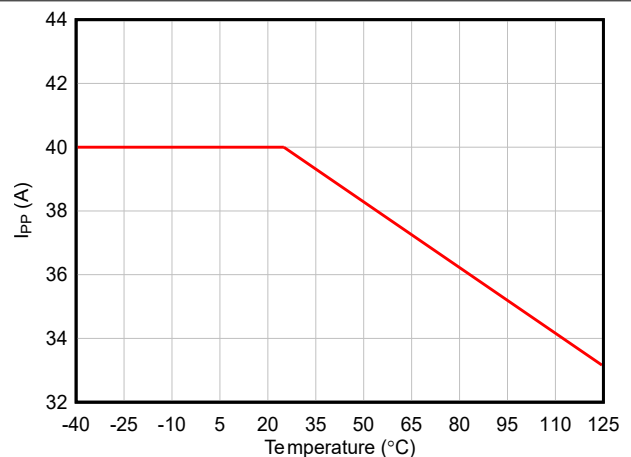


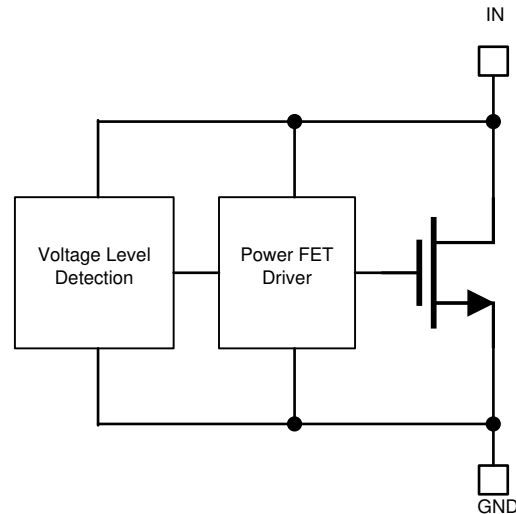
図 6-6. 最大サージ電流 (8/20μs) と温度の関係

7 詳細説明

7.1 概要

TVS5800 は、サージなどの過渡過電圧イベント時に低くて平坦なクランプ電圧を実現する高精度クランプ素子であり、電圧オーバーシュートゼロでシステムを保護します。フラット クランプ ファミリの詳細な概要については、[TI の効率的なシステム保護のためのフラット クランプ サージ保護技術](#) ホワイト ペーパーを参照してください。このドキュメントでは、デバイスの動作原理を詳しく説明するとともに、TVS5800 がシステム 設計にどのような影響を与え、どのように改善するのかを解説します。

7.2 機能ブロック図



7.3 機能説明

TVS5800 は、25A の IEC 61000-4-5 8 / 20 μ s サージパルスに対応する高精度のクランプです。フラットクランプ機能は、クランプ電圧を非常に低く維持することで、ダウンストリーム回路にストレスがかかるのを防止できます。また、フラットクランプ機能は、低コストで低電圧許容の下流 IC を使用できるようになり、最終機器の設計者がコストを削減するのに役立ちます。TVS5800 は 58V のスタンドオフ電圧下でリーク電流が最小限に抑えられており、低リーク電流および低消費電力が必須となる用途において、TVS5800 は有力な候補となります。IEC 61000-4-2 定格により、TVS5800 は ESD イベントに対する堅牢な保護設計となっています。周囲温度範囲は $-40^{\circ}\text{C} \sim +125^{\circ}\text{C}$ と広く、ほとんどの用途に適した候補です。コンパクトなパッケージにより、TVS5800 は小型デバイスでの使用が可能となり、基板の面積の削減に貢献します。

7.4 デバイスの機能モード

7.4.1 保護仕様

TVS5800 は、IEC 61000-4-5 規格に従って規定されています。IEC 61000-4-5 規格は、立ち上がり時間 8 μ s、半値幅 20 μ s のパルスに対する保護を要求しています。

TVS5800 は、IEC 61000-4-5 に従ってテストされており、42 Ω のカップリング抵抗と 0.5 μ F コンデンサを介して $\pm 1\text{kV}$ のサージテストに合格しています。この試験は、産業用信号 I/O ラインにおける一般的な試験要件であり、TVS5800 は、その要件を満たすアプリケーションに適した保護設計として機能します。

TVS5800 は IEC 61000-4-2 に準拠したレベル 4 の ESD 保護機能も統合しています。これらが組み合わさることで、長さや種類に関係なく、ほとんどの過渡的な条件に対してデバイスが保護できることを維持します。

サージ、ESD および EFT 試験に関する TI の試験方法の詳細については、[TI の IEC 61000-4 x テスト アプリケーション ノート](#)を参照してください

8 アプリケーションと実装

注

以下のアプリケーションのセクションにある情報は、TI の製品仕様に含まれるものではなく、TI はその正確性も完全性も保証いたしません。個々の目的に対する製品の適合性については、お客様の責任で判断していただくことになります。また、お客様は自身の設計実装を検証しテストすることで、システムの機能を確認する必要があります。

8.1 アプリケーション情報

TVS5800 は、環境や他の電気部品によって引き起こされる過渡的な故障状態から、あらゆる電源信号、アナログ信号、デジタル信号を保護するために使用できます。

8.2 代表的なアプリケーション

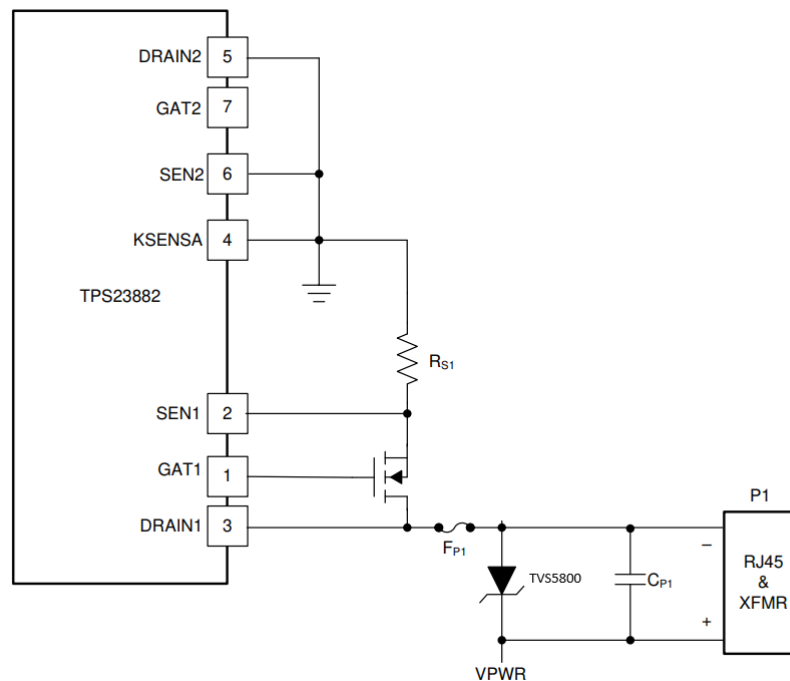


図 8-1. TVS5800 アプリケーション回路図

8.2.1 設計要件

TVS5800 の用途の 1 つは、Power over Ethernet (PoE) の Power Sourcing Equipment (PSE) コントローラを保護することです。この例では、TVS5800 が TPS23882 などの PoE PSE コントローラを保護しています。このコントローラの公称電圧は 58V で、クランプ電圧の要件は 95V 未満です。これは、最大クランプ電圧が 75V の TVS5800 であれば、十分に対応可能です。このような産業用インターフェイスの多くでは、42Ω の結合抵抗と 0.5μF のコンデンサを介した ±1kV のサージ試験に対する保護が求められており、これはおよそ 24A のサージ電流に相当します。入力保護がない場合、雷、結合、リングング、その他の故障条件によってサージ事象が発生すると、この sd 入力電圧は数百ボルトまで数 μs の間上昇し、絶対最大定格入力電圧を超えてデバイスに損傷を与えます。望ましいサージ保護ダイオードは、システムにとって安全なレベルでクランプしつつ、使用可能な電圧範囲を最大化します。TI のフラットクランプ技術は、最適な保護設計を提供します。PoE PSE コントローラ保護の詳細については、TPS23882 データシートのセクション 10.2 を参照してください。

8.2.2 詳細な設計手順

TVS5800 がデバイス保護用に設置されている場合、サージ発生時には電圧がダイオードの破壊電圧である 69.8V まで上昇し、その後 TVS5800 が導通し、サージ電流をグランドへシャントします。TVS5800 の低い動的抵抗により、大量のサージ電流が流れてもクランプ電圧への影響は最小限に抑えられます。TVS5800 の動的抵抗は約 40mΩ であるため、25A のサージ電流が流れた場合、電圧上昇は $25A \times 40m\Omega = 1V$ となります。このデバイスは 69.8V で動作を開始するため、サージパルス時に TPS23882 の入力にさらされる最大電圧は、 $69.8V + 1V = 70.8V$ となります。これにより、回路を堅牢に保護できます。

最このデバイスの小型化により、隣接トレースへの故障電流の結合の影響が低減され、故障保護も向上しています。TVS5800 の小型フォームファクタにより、デバイスを入力コネクタに非常に近接して配置することが可能となり、より大型の保護設計と比較して、システムを流れる故障電流の経路の長さを短縮することができます。

9 電源に関する推奨事項

TVS5800 はクランプデバイスであるため、デバイスに電力を供給する必要はありません。デバイスが正常に機能するようにするためには、推奨される V_{IN} 電圧範囲 (0V~58V) を超えないようにします。

10 レイアウト

10.1 レイアウトのガイドライン

最適な配置はコネクタの近くです。ESD イベント中の EMI が、配線と接触した配線から、保護されていない他の配線と結合し、システムの早期障害を引き起こす可能性があります。PCB 設計者は、TVS とコネクタの間にある保護されていないトレースから離れた場所に配置して、EMI 結合の可能性を最小限に抑える必要があります。

保護トレースを直線的に配線します。可能な限り大きな半径の丸みを帯びた角を使用し、TVS5800 とコネクタの間の保護トレースの鋭角な角を排除します。電界は角で蓄積する傾向があり、EMI 結合を増加させます。

10.2 レイアウト例

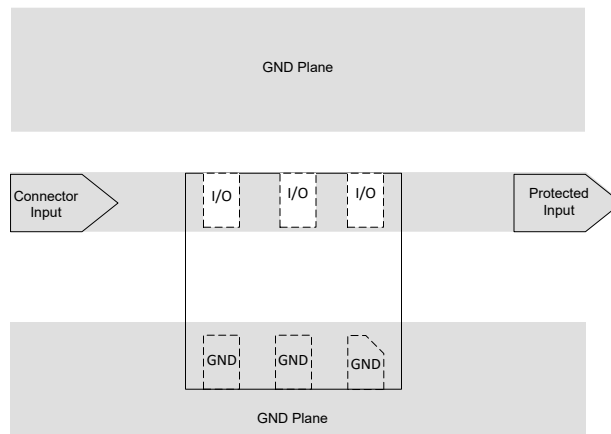


図 10-1. TVS5800DFN1616 のレイアウト

11 デバイスおよびドキュメントのサポート

11.1 ドキュメントのサポート

11.1.1 関連資料

関連資料については、以下を参照してください。

- テキサス インストルメンツ、[フラット クランプ TVS 評価キット](#)
- テキサス インストルメンツ、[サージ ダイオードの選択方法](#)
- テキサス インストルメンツ、[効率的なシステムの保護に最適なフラットクランプ サージ保護技術](#)

11.2 ドキュメントの更新通知を受け取る方法

ドキュメントの更新についての通知を受け取るには、www.tij.co.jp のデバイス製品フォルダを開いてください。[通知] をクリックして登録すると、変更されたすべての製品情報に関するダイジェストを毎週受け取ることができます。変更の詳細については、改訂されたドキュメントに含まれている改訂履歴をご覧ください。

11.3 サポート・リソース

[テキサス・インストルメンツ E2E™ サポート・フォーラム](#)は、エンジニアが検証済みの回答と設計に関するヒントをエキスパートから迅速かつ直接得ることができる場所です。既存の回答を検索したり、独自の質問をしたりすることで、設計に必要な支援を迅速に得ることができます。

リンクされているコンテンツは、各寄稿者により「現状のまま」提供されるものです。これらはテキサス・インストルメンツの仕様を構成するものではなく、必ずしもテキサス・インストルメンツの見解を反映したものではありません。テキサス・インストルメンツの[使用条件](#)を参照してください。

11.4 商標

テキサス・インストルメンツ E2E™ is a trademark of Texas Instruments.

すべての商標は、それぞれの所有者に帰属します。

11.5 静電気放電に関する注意事項



この IC は、ESD によって破損する可能性があります。テキサス・インストルメンツは、IC を取り扱う際には常に適切な注意を払うことを推奨します。正しい取り扱いおよび設置手順に従わない場合、デバイスを破損するおそれがあります。

ESD による破損は、わずかな性能低下からデバイスの完全な故障まで多岐にわたります。精密な IC の場合、パラメータがわずかに変化するだけで公表されている仕様から外れる可能性があるため、破損が発生しやすくなっています。

11.6 用語集

[テキサス・インストルメンツ用語集](#) この用語集には、用語や略語の一覧および定義が記載されています。

12 改訂履歴

資料番号末尾の英字は改訂を表しています。その改訂履歴は英語版に準じています。

日付	改訂	注
January 2026	*	初版リリース

13 メカニカル、パッケージ、および注文情報

以降のページには、メカニカル、パッケージ、および注文に関する情報が記載されています。この情報は、指定のデバイスに使用できる最新のデータです。このデータは、予告なく、このドキュメントを改訂せずに変更される場合があります。本データシートのブラウザ版を使用されている場合は、画面左側の説明をご覧ください。

PACKAGING INFORMATION

Orderable part number	Status (1)	Material type (2)	Package Pins	Package qty Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
TVS5800VEBR	Active	Production	UQFN-HR (VEB) 6	3000 LARGE T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 125	S9

(1) **Status:** For more details on status, see our [product life cycle](#).

(2) **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

(3) **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

(4) **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

(5) **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

(6) **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "-" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

Important Information and Disclaimer:The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

TAPE AND REEL INFORMATION

QUADRANT ASSIGNMENTS FOR PIN 1 ORIENTATION IN TAPE

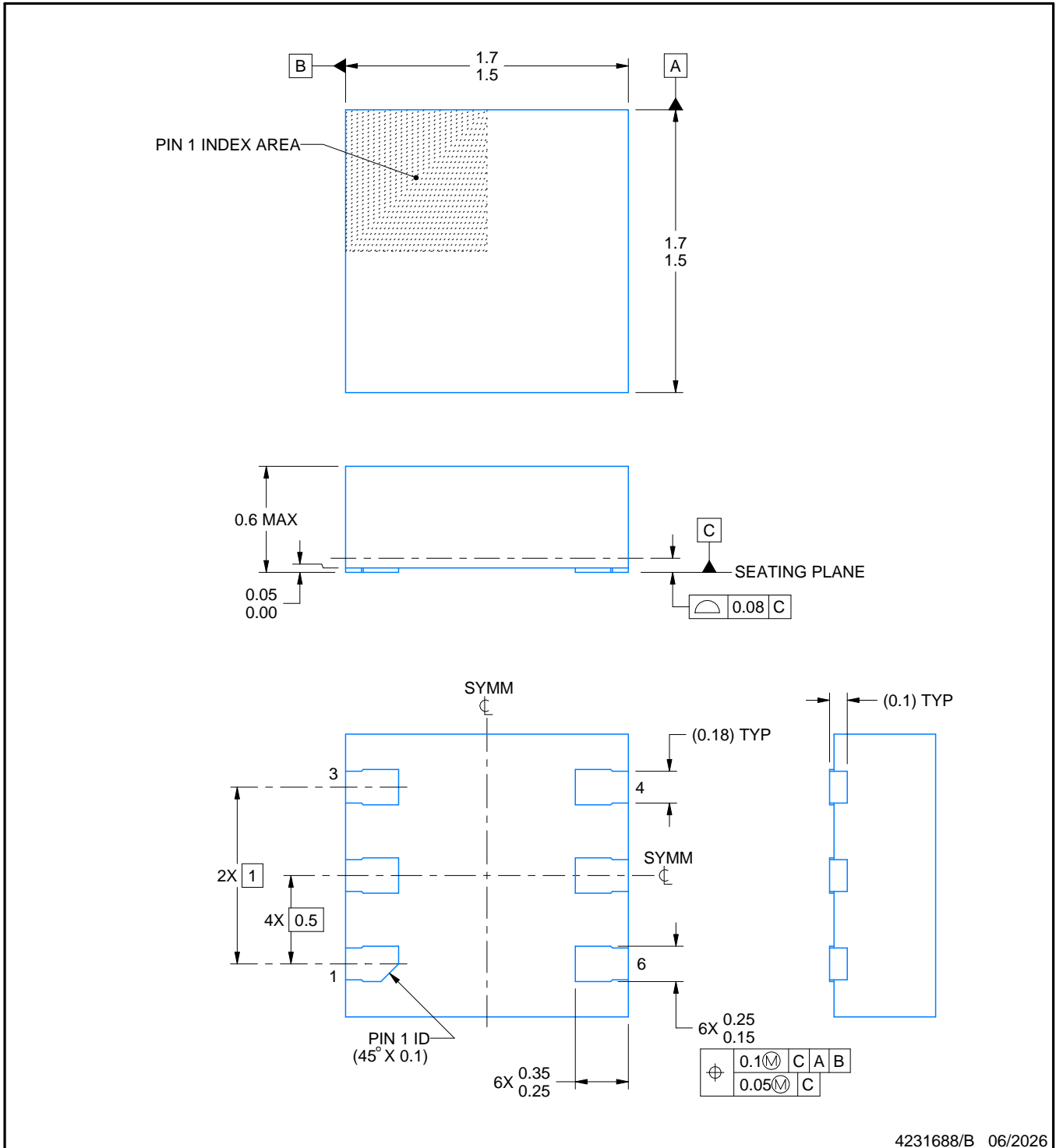
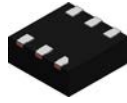

*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
TVS5800VEBR	UQFN-HR	VEB	6	3000	180.0	8.4	1.85	1.85	0.85	4.0	8.0	Q1

TAPE AND REEL BOX DIMENSIONS


*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
TVS5800VEBR	UQFN-HR	VEB	6	3000	210.0	185.0	35.0



4231688/B 06/2026

NOTES:

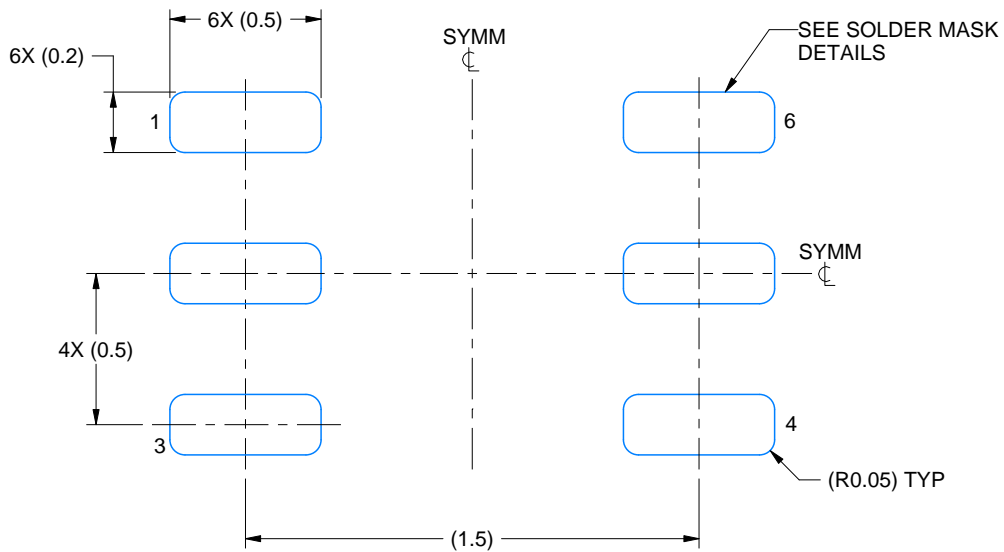
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.

EXAMPLE BOARD LAYOUT

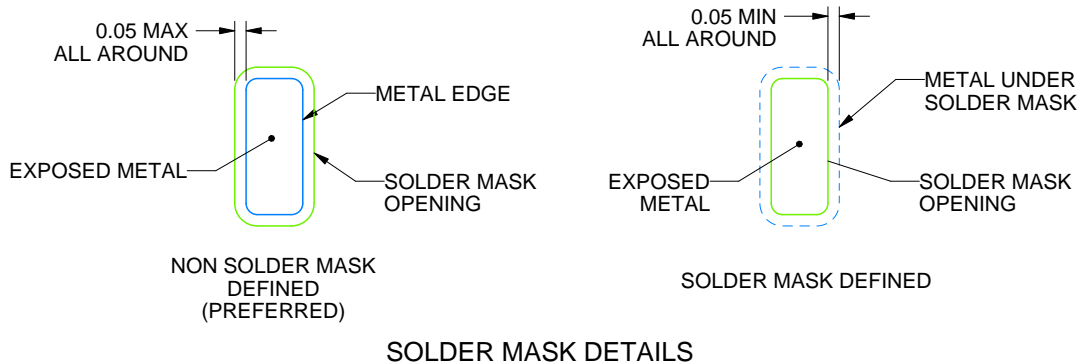
VEB0006A

UQFN-HR - 0.6 mm max height

PLASTIC SMALL OUTLINE - NO LEAD



LAND PATTERN EXAMPLE
EXPOSED METAL SHOWN
SCALE: 40X



4231688/B 06/2026

NOTES: (continued)

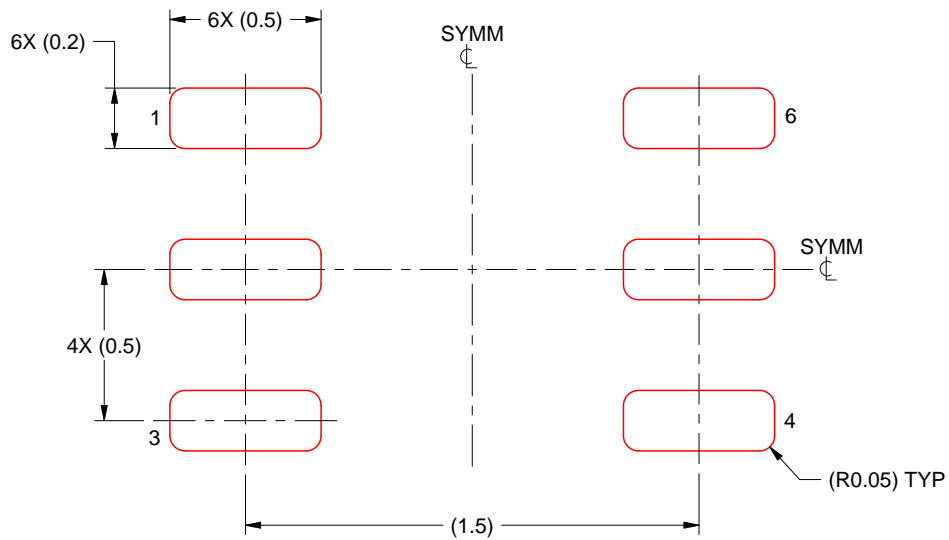
3. For more information, see Texas Instruments literature number SLUA271 (www.ti.com/lit/slua271).

EXAMPLE STENCIL DESIGN

VEB0006A

UQFN-HR - 0.6 mm max height

PLASTIC SMALL OUTLINE - NO LEAD



SOLDER PASTE EXAMPLE
BASED ON 0.125 mm THICK STENCIL
SCALE: 40X

4231688/B 06/2026

NOTES: (continued)

4. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.

重要なお知らせと免責事項

TI は、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した TI 製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとし、

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、[TI の総合的な品質ガイドライン](#)、[ti.com](#) または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2026, Texas Instruments Incorporated

最終更新日 : 2025 年 10 月