

# EVM User's Guide: DP83TD535EVM

## DP83TD535 評価基板



### 説明

DP83TD53x-Q1 は IEEE802.3cg 仕様に準拠した 10BASE-T1S トランシーバです。このデバイスは、シールドなしのツイストペアで 10Mbps のマルチドロップまたはポイントツーポイントの半二重通信をサポートしており、同相モード許容誤差は  $\pm 40V$  です。デバイスは OA-3 ピン インターフェイス経由でホストと通信します。

DP83TD53x-Q1 は、TC10 のウェークアップおよびスリープ要件に対応することで、効率的なシステムレベルのバッテリー消費電流を実現できます。これにより、DP83TD535-Q1 によりシステムコンポーネントへの電力を遮断する、低電流のスリープ状態が可能になります。ウェークアップイベントが検出されると、DP83TD535-Q1 は INH を igh に駆動してシステム起動を開始します。

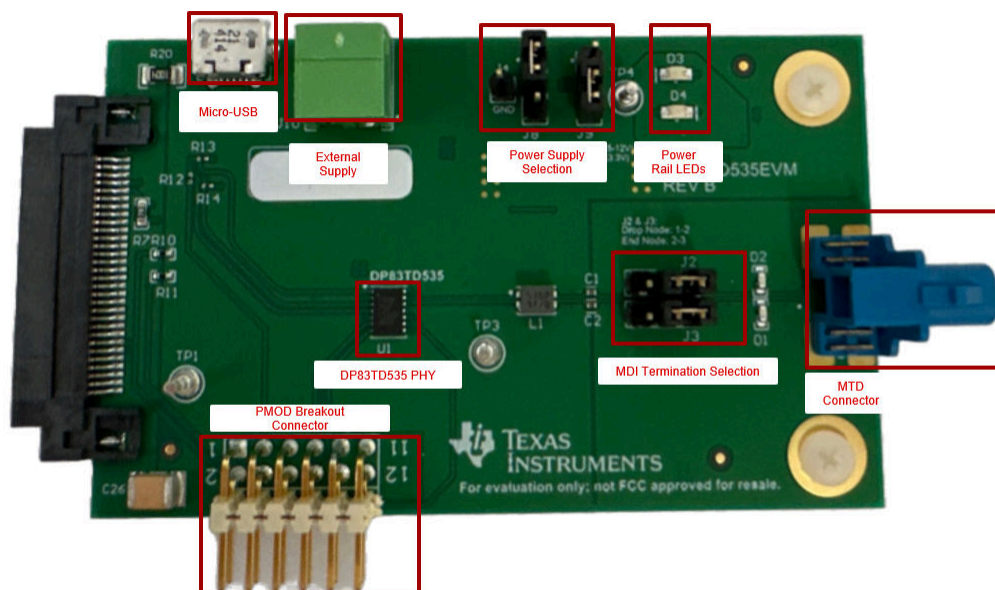
### 設計を開始

1. 必要な電源構成または MDI 終端に合わせて、ボード上のヘッダを設定します。

2. 3 ピン インターフェイスを使用して、DP83TD535EVM をマイコンボードに接続します。
3. 問題については、TI E2E™ フォーラムをご覧ください。

### 特長

- DP83TD535、IEEE802.3cg、10BASE-T1S に準拠
- Rosenberger MTD® デイジーチェーン アダプタとケーブルを経由する 10BASE-T1S インターフェイス
- VBAT/VCC/VDDIO 電源レール用のステータス LED
- 可変 I/O 電圧範囲: 1.8V、2.5V、3.3V
- デバイスがエンドノードまたはドロップノードとして動作するように、ジャンパを使用して MDI 終端を構成可能



DP83TD535EVM の主要インターフェイス

## 1 評価基板の概要

### 1.1 はじめに

DP83TD535EVM は 10Mbps の半二重通信をサポートしており、IEEE 802.3cg および 10BASE-T1S に準拠しています。この EVM は、SMI バスに接続するためのオンボード インターフェイス オプションを搭載しているほか、[MSP430F5529 LaunchPad™](#) や [USB-2-MDIO GUI](#) などの外部マイコンを使用して PHY レジスタにアクセスすることができます。外部の 5V~12V 電源、または microUSB ケーブルを使用して EVM に電源を供給します。対応する SoC を介して PHY と通信するために、オンボードの TC10 および OA 3 ピン インターフェイス オプションが用意されています。

この資料は、DP83TD535EVM を正しく操作および設定する方法について説明します。本書には、最適なレイアウト プラクティス、回路図ファイル、および部品表も含まれています。

### 1.2 キットの内容

DP83TD535EVM キットには、以下のものが含まれています：

- DP83TD535EVM
- 1 本の非ツイスト ペア ケーブル (LAQ-116-1000Z-Z)

付属しません：

- micro USB ケーブル
- Rosenberger マルチドロップ コネクタ (E7C10T-900X5Z)

### 1.3 仕様

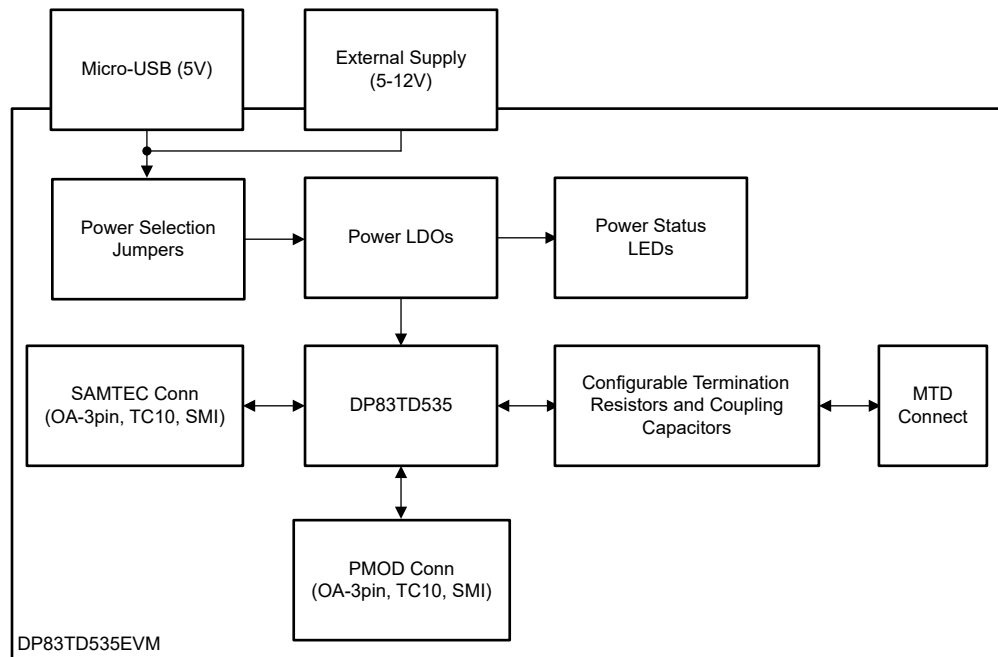


図 1-1. DP83TD535EVM のブロック図

## 2 ハードウェア

### 2.1 構成

#### 2.1.1 初期状態でのボード セットアップ

DP83TD535EVM のクイック セットアップ手順に従ってください:

- ジャンパ J8 をピン 1 ~ 2 に実装します
- ジャンパ J9 をピン 2 ~ 3 に実装します
- J2 および J3 ジャンパをドロップ ノードまたはエンド ノードに設定します
  - ドロップ ノード:ピン 1 と 2 に接続しています
  - エンド ノード:ピン 2 と 3 に接続しています
- 外部ホストを J7 の TX/RX/ED ピンに接続します
- 5V 電源供給のため、micro-USB を J14 に接続します

#### 2.1.2 電源選択

##### 2.1.2.1 USB 電源オプション

USB から電力を供給される DP838TD535 ブロック。

- ジャンパ J8 をピン 1 ~ 2 に実装します
- ジャンパ J9 をピン 2 ~ 3 に実装します
- 5V 電源供給のため、micro-USB を J11 に接続します

##### 2.1.2.2 外部電源での動作

- DP83TD535EVM 外部電源
  - ジャンパ J8 と J9 をピン 2-3 に実装します
  - J10 に 5 ~ 12V を供給 (ピン 2 = GND)

##### 2.1.2.3 VDDIO レールの選択

デフォルトでは、DP83TD535EVM の VDDIO レールは 3.3V で動作します。VDDIO を 2.5V または 1.8V で動作させる場合は、以下の抵抗変更を行ってください:

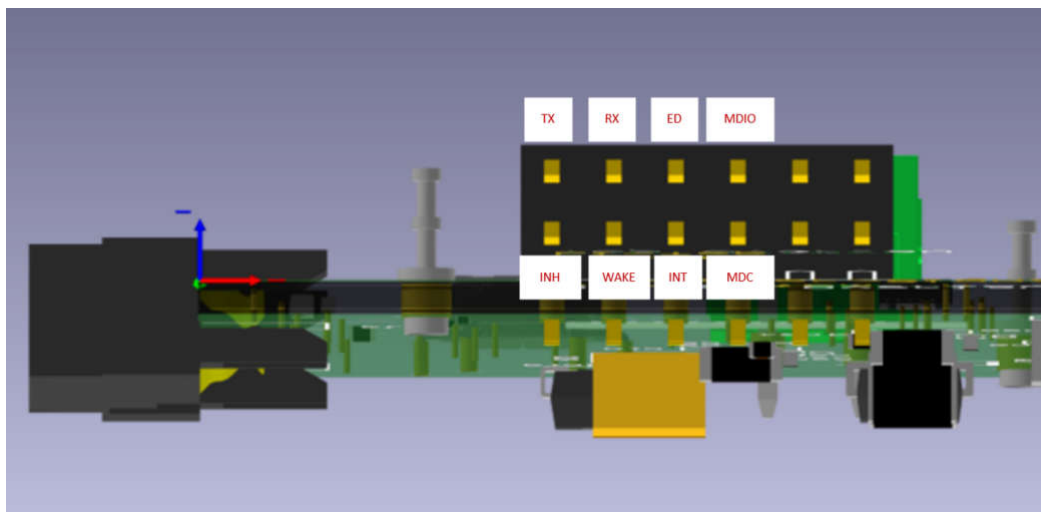
**表 2-1. VDDIO の選択**

| VDDIO レール | R15        | R17        | R18            |
|-----------|------------|------------|----------------|
| 3.3V      | 0 $\Omega$ | DNP        | 該当なし           |
| 2.5V      | DNP        | 0 $\Omega$ | 2.87k $\Omega$ |
| 1.8V      | DNP        | 0 $\Omega$ | 1.78k $\Omega$ |

#### 2.1.3 インターフェイス接続

##### 2.1.3.1 PMOD インターフェイスの接続

PMOD ブレークアウトコネクタ J7 は、OA 3 ピン (TX/RX/ED)、SMI (MDC/MDIO)、および TC10 (WAKE/INH) インターフェイスへのアクセスを提供します:



OA-3 ピンをサポートする外部ホストは TX/RX/ED ピンに接続し、PHY の電源投入時またはその前に TX ピンをリセットパルスで駆動して、DP83TD535 の送信モードをアクティブにします。

#### 2.1.3.2 MDI インターフェイス接続

Rosenberger 製デージーチェーン アダプタ (E7C10T-900X5Y) および MTD ケーブルを使用して、J1 上の PHY MDI インターフェイスに接続します。このケーブル アセンブリを入手できない場合は、MDI を任意のシングルペア イーサネットケーブルで J1 のピン、または J2 (Line+) および J3 (Line-) のピン 2 に接続することもできます。

## 3 ハードウェア設計ファイル

### 3.1 回路図

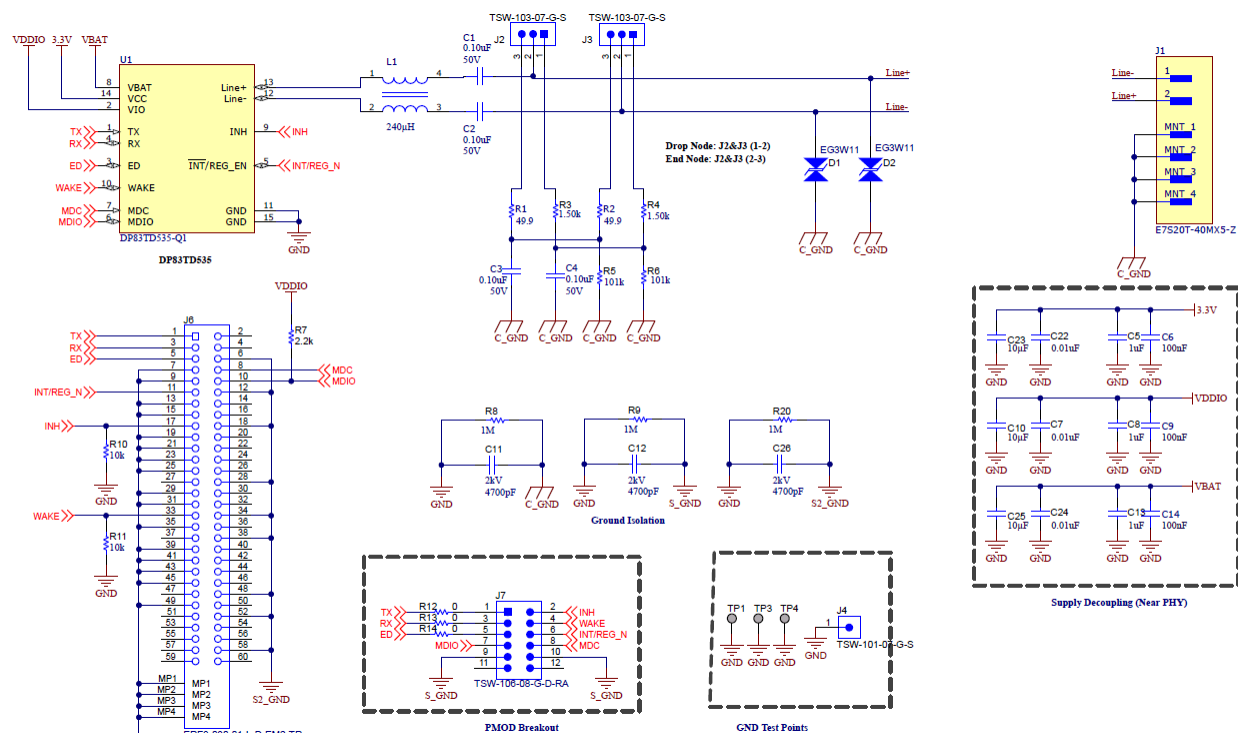


図 3-1. DP83TD535EVM メイン回路図

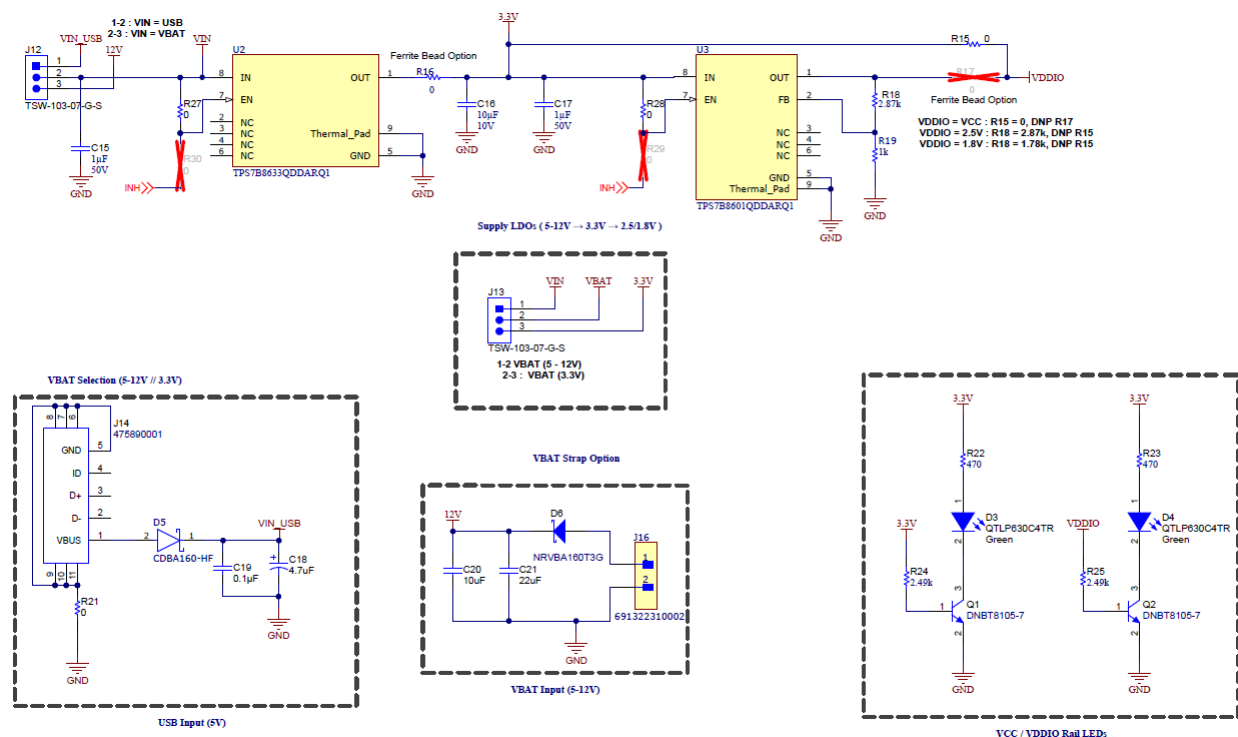


図 3-2. DP83TD535EVM 電源ブロック図

## 3.2 PCB のレイアウト

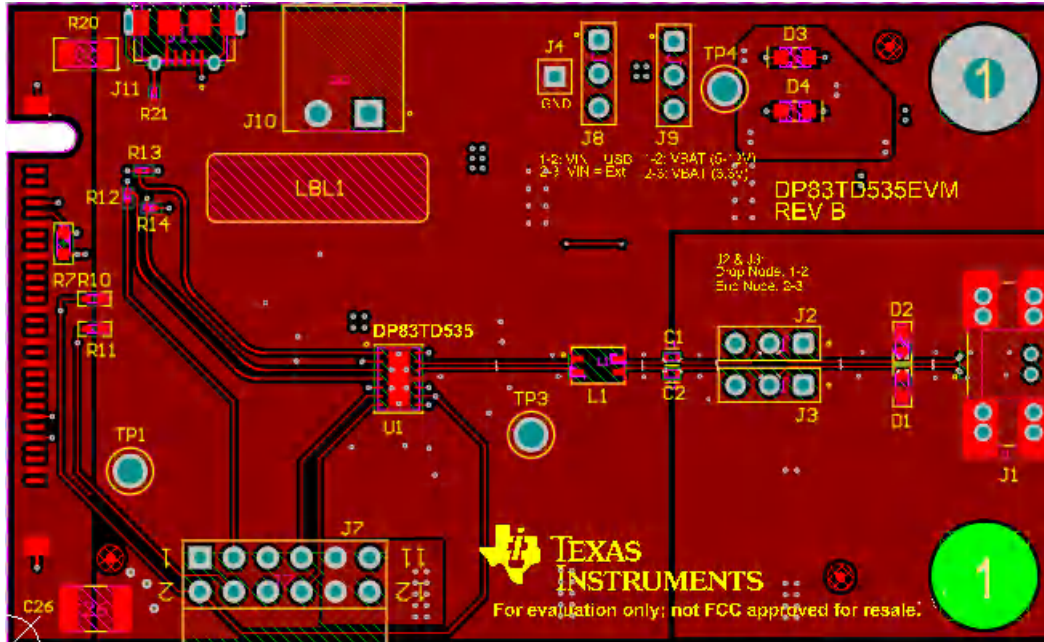


図 3-3. 上層

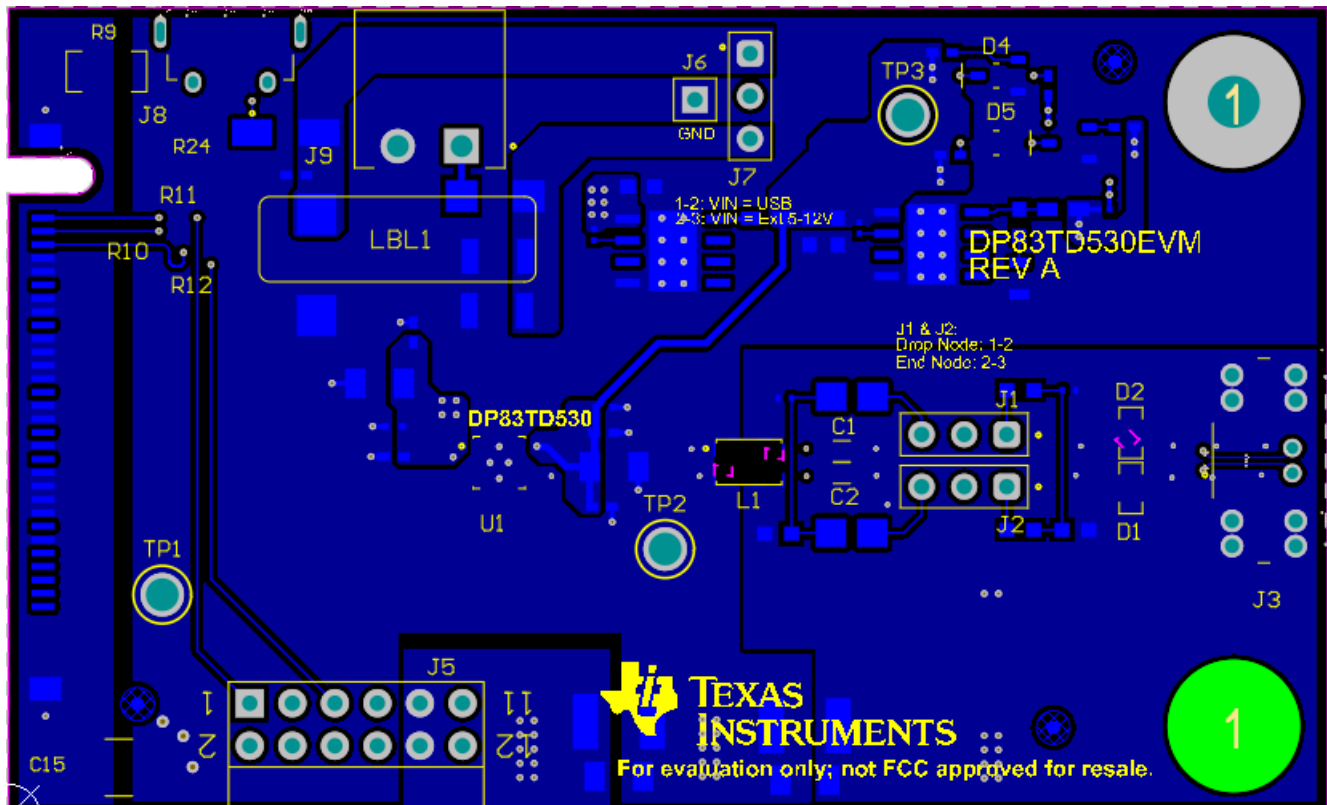


図 3-4. 下層

### 3.3 部品表 (BOM)

| 項目 # | 記号             | 数量 | 値      | 部品番号                 | メーカー               | 説明   | パッケージ記号  |
|------|----------------|----|--------|----------------------|--------------------|--|----------|
| 1    | PCB            | 1  |        | DP83TD535EVM         | 任意                 | プリント基板   |          |
| 2    | C1、C2、C3、C4    | 4  | 100nF  | GRM155R71H104KE14D   | Murata             | 汎用チップ マルチレイヤ セラミック コンデンサ、0402、0.10uF、X7R、15%、10%、50V | 0402     |
| 3    | C5、C8、C13      | 3  | 1uF    | GRM155R6YA105KE11D   | MuRata             | コンデンサ、セラミック、1uF、35V、±10%、X5R、0402                    | 0402     |
| 4    | C6、C9、C14      | 3  | 100nF  | CC0402KRX5R6BB104    | YAGEO              | 0402、0.1uF、10V、許容誤差 ±10%、X5R、SMT、多層セラミック コンデンサ       | 0402     |
| 5    | C7、C22、C24     | 3  | 0.01uF | CGA2B3X7R1H103K050BB | TDK                | コンデンサ、セラミック、0.01uF、50V、±10%、X7R、AEC-Q200 グレード 1、0402 | 0402     |
| 6    | C10、C23、C25    | 3  | 10uF   | GRM31CR71E106MA12L   | MuRata             | コンデンサ、セラミック、1μF、25V、±20%、X7R、AEC-Q200 グレード 10、1206   | 1206     |
| 7    | C11、C12        | 2  | 4700pF | 1812GC472KAT1A       | AVX                | コンデンサ、セラミック、4700pF、2000V、±10%、X7R、1812               | 1812     |
| 8    | C15、C17        | 2  | 1uF    | UMK107AB7105KA-T     | Taiyo Yuden        | CAP、CERM、1uF、50V、±10%、X7R、0603                       | 0603     |
| 9    | C16            | 1  | 10uF   | GRM188Z71A106MA73D   | MuRata             | コンデンサ、セラミック、10uF、10V、±20%、X7R、0603                   | 0603     |
| 10   | C18            | 1  | 4.7uF  | 293D475X9035D2TE3    | ビシャイ スプレ イグ        | コンデンサ、TA、4.7μF、35V、±10%、1.3Ω、SMD                     | 7343-31  |
| 11   | C19            | 1  | 0.1uF  | C0402C104K8RACTU     | Kemet              | CAP、CERM、0.1μF、10V、+/- 10%、X7R、0402                  | 0402     |
| 12   | C20            | 1  | 10uF   | CGA6P1X7R1E106M250AC | TDK                | コンデンサ、セラミック、10μF、25V、±20%、X7R、AEC-Q200 グレード 1、1210   | 1210     |
| 13   | C21            | 1  | 22uF   | CGA6P1X7R1C226M250AC | TDK                | コンデンサ、セラミック、22uF、16V、±20%、X7R、AEC-Q200 グレード 1、1210   | 1210     |
| 14   | D1、D2          | 2  |        | EZA-EG3W11AV         | Panasonic          | ダイオード、TVS、Bi、AEC-Q101、0603                           | 0603     |
| 15   | D3、D4          | 2  | 緑      | QTLP630C4TR          | Everlight          | LED、緑、SMD  | 2x1.25mm |
| 16   | D5             | 1  |        | CDBA160-HF           | Comchip Technology | ダイオード、ショットキー、60V、1A、表面実装、DO-214AC (SMA)              | SMA      |
| 17   | D6             | 1  | 60V    | NRVBA160T3G          | ON Semiconductor   | ダイオード、ショットキー、60V、1A、AEC-Q101、SMA                     | SMA      |
| 18   | FID4、FID5、FID6 | 3  |        | 該当なし                 | 該当なし               | フィデューシャル マーク。購入または取り付け不要。                            | 該当なし     |



| 項目 # | 記号                           | 数量 | 値      | 部品番号                  | メーカー                  | 説明   | パッケージ記号                    |
|------|------------------------------|----|--------|-----------------------|-----------------------|--|----------------------------|
| 19   | H1, H2                       | 2  |        | NY PMS 440 0025 PH    | B&F Fastener Supply   | 小ねじ、丸、#4-40x 1/4、ナイロン、十字穴付きなべ                          | ねじ                         |
| 20   | H3, H5                       | 2  |        | 1902C                 | Keystone              | スタンドオフ、六角、0.5 インチ L#4-40 ナイロン                          | スタンドオフ                     |
| 21   | J1                           | 1  |        | E7S20T-40MX5Z         | Rosenberger           | MTD® 直角プラグ PCB   | CONN_MTD2                  |
| 22   | J2, J3, J12, J13, J15        | 5  |        | TSW-103-07G-S         | Samtec                | ヘッダ、100mil、3x1、金、TH                                    | 3x1 ヘッダー                   |
| 23   | J6                           | 1  |        | ERF8-030-01L-D-EM2-TR | Samtec                | レセプタクル、0.8mm、30x2、金、エッジ マウント                           | レセプタクル、0.8mm、30x2、エッジ マウント |
| 24   | J7                           | 1  |        | TSW-106-08G-D-RA      | Samtec                | ヘッダ、100mil、6x2、金、R/A、TH                                | 6x2 R/A ヘッダ                |
| 25   | J14                          | 1  |        | 475890001             | Molex                 | コネクタ、レセプタクル、Micro-USB Type AB、R/A、底面実装 SMT             | 5.6x2.5x8.2mm              |
| 26   | J16                          | 1  |        | 691322310002          | ウルトエレクトロニクス           |  | CONN_TERM_BLOCK_HDR2       |
| 27   | L1                           | 1  |        | ACT1210E-241-2P-TL00  | TDK                   | 共通モード フィルタ / チョーク、L = 240μH、L x W x T:                 | SMD4                       |
| 28   | LBL1                         | 1  |        | THT-14-423-10         | Brady                 | 熱転写プリンタブル ラベル、幅 0.650 インチ x 高さ 0.200 インチ、ロールあたり 10,000 | PCB ラベル 0.650x 0.200 インチ   |
| 29   | Q1, Q2                       | 2  | 60V    | DNBT8105-7            | Diodes Inc.           | トランジスタ、NPN、60V、1A、AEC-Q101、SOT-23                      | SOT-23                     |
| 30   | R1, R2                       | 2  | 49.9   | PHP01206E49R9BST5     | Vishay Thin Film      | 抵抗、薄膜、49.9Ω、0.1%、1W、±25ppm/°C、1206、SMD、T/R             | 1206                       |
| 31   | R3, R4                       | 2  | 1.50k  | RT0603BRD071K5L       | Yageo America         | 抵抗、1.50k、0.1%、0.1W、0603                                | 0603                       |
| 32   | R5, R6                       | 2  | 101k   | RT0603DRE07101KL      | Yageo America         | 抵抗、101k、0.5%、0.1W、0603                                 | 0603                       |
| 33   | R7                           | 1  | 2.2k   | ERJ-3GEYJ222V         | Panasonic             | RES、2.2k、5%、0.1W、AEC-Q200 グレード 0、0603                  | 0603                       |
| 34   | R8, R9                       | 2  | 1.0Meg | RC1206FR-071ML        | Yageo America         | 抵抗、1MΩ、1%、1/4W、1206                                    | 1206                       |
| 35   | R10, R11, R20                | 3  | 50     | FC0402E50R0BTBST1     | Vishay Thin Film      | RES、50、0.1%、0.5W、0402                                  | 0402                       |
| 36   | R12, R13, R14, R15, R27, R28 | 6  | 0      | CRCW02010000Z0ED      | Vishay-Dale           | RES、0、5%、0.05W、0201                                    | 0201                       |
| 37   | R16                          | 1  | 0      | HCJ0603ZT0R00         | Stackpole Electronics | 抵抗、0Ω ジャンパ、1/4W、0603                                   | 0603                       |



| 項目 # | 記号              | 数量 | 値     | 部品番号               | メーカー          | 説明   | パッケージ記号        |
|------|-----------------|----|-------|--------------------|---------------|--|----------------|
| 38   | R18             | 1  | 2.87k | RG1608P-2871B-T5   | Susumu Co Ltd | 抵抗、2.87k、0.1%、0.1W、0603  | 0603           |
| 39   | R19             | 1  |       | TNPU08051K00BZEN00 | Vishay Dale   | 抵抗、薄膜、1kΩ、±0.1%、0.125W (1/8W)、0805 (2012 メトリック)、耐硫化仕様、車載 AEC-Q200 対応、耐湿仕様          | 0805           |
| 40   | R21             | 1  | 98.8  | RT0603BRD0798R8L   | Yageo America | RES、98.8、0.1%、0.1W、0603  | 0603           |
| 41   | R22、R23         | 2  | 470   | CRCW0402470RJNED   | Vishay-Dale   | RES、0、5%、0.063W、AEC-Q200 グレード 470、0402   | 0402           |
| 42   | R24、R25         | 2  | 2.49k | CRCW04022K49FKED   | Vishay-Dale   | 抵抗、2.49k、1%、0.063W、AEC-Q200 グレード 0、0402  | 0402           |
| 43   | R26             | 1  | 33    | CRCW040233R0JNED   | Vishay-Dale   | RES、0、5%、0.063W、AEC-Q200 グレード 33、0402  | 0402           |
| 44   | TP1、TP2、TP3、TP4 | 4  |       | 1573-2             | Keystone      | 端子、タレット、TH、ダブル   | Keystone1573-2 |
| 45   | U1              | 1  |       | DP83TD535-Q1       | テキサス・インスツルメンツ | DP83TD535-Q1   | VSON14         |
| 46   | U2              | 1  |       | TPS7B8633QDDARQ1   | テキサス・インスツルメンツ | 車載用 500mA、40V、超低 IQ、低ドロップアウト (LDO) リニアレギュレータ (パワー グッド機能付き)、8-SO PowerPAD -40 ~ 150 | SO8            |
| 47   | U3              | 1  |       | TPS7B8601QDDARQ1   | テキサス・インスツルメンツ | 450mA、ワイド VIN、低 IQ、可変出力、低ドロップアウトレギュレータ   | SOIC8          |
| 48   | FID1、FID2、FID3  | 0  |       | 該当なし               | 該当なし          | フィデューシャル マーク。購入または取り付け不要。  | 該当なし           |
| 49   | R29、R30         | 0  | 0     | CRCW02010000Z0ED   | Vishay-Dale   | RES、0、5%、0.05W、0201  | 0201           |

## 4 追加情報

### 4.1 商標

E2E™ and LaunchPad™ are trademarks of Texas Instruments.

Rosenberger MTD® is a registered trademark of Rosenberger Hochfrequenztechnik GmbH & Co. KG.

すべての商標は、それぞれの所有者に帰属します。

### 4.2 用語

|                |                             |
|----------------|-----------------------------|
| <b>ED</b>      | エネルギー検出                     |
| <b>MTD</b>     | モジュラ ツイスト ペア                |
| <b>MAC</b>     | メディア アクセス コントローラ            |
| <b>MDC</b>     | 管理データ クロック                  |
| <b>MDIO</b>    | 管理データ I/O                   |
| <b>OA-3pin</b> | Open Alliance 3 ピン インターフェイス |
| <b>PHY</b>     | 物理レイヤ トランシーバ                |
| <b>SMI</b>     | シリアル マネージメント インターフェイス       |
| <b>VBAT</b>    | バッテリー電源レール                  |
| <b>VCC</b>     | アナログ電源レール                   |
| <b>VDDIO</b>   | デジタル電源レール                   |

### 4.3 サード・パーティ製品に関する免責事項

サード・パーティ製品またはサービスに関するテキサス・インスツルメンツの出版物は、単独またはテキサス・インスツルメンツの製品、サービスと一緒に提供される場合に関係なく、サード・パーティ製品またはサービスの適合性に関する是認、サード・パーティ製品またはサービスの是認の表明を意味するものではありません。

## STANDARD TERMS FOR EVALUATION MODULES

1. *Delivery:* TI delivers TI evaluation boards, kits, or modules, including any accompanying demonstration software, components, and/or documentation which may be provided together or separately (collectively, an "EVM" or "EVMs") to the User ("User") in accordance with the terms set forth herein. User's acceptance of the EVM is expressly subject to the following terms.
  - 1.1 EVMs are intended solely for product or software developers for use in a research and development setting to facilitate feasibility evaluation, experimentation, or scientific analysis of TI semiconductors products. EVMs have no direct function and are not finished products. EVMs shall not be directly or indirectly assembled as a part or subassembly in any finished product. For clarification, any software or software tools provided with the EVM ("Software") shall not be subject to the terms and conditions set forth herein but rather shall be subject to the applicable terms that accompany such Software
  - 1.2 EVMs are not intended for consumer or household use. EVMs may not be sold, sublicensed, leased, rented, loaned, assigned, or otherwise distributed for commercial purposes by Users, in whole or in part, or used in any finished product or production system.
2. *Limited Warranty and Related Remedies/Disclaimers:*
  - 2.1 These terms do not apply to Software. The warranty, if any, for Software is covered in the applicable Software License Agreement.
  - 2.2 TI warrants that the TI EVM will conform to TI's published specifications for ninety (90) days after the date TI delivers such EVM to User. Notwithstanding the foregoing, TI shall not be liable for a nonconforming EVM if (a) the nonconformity was caused by neglect, misuse or mistreatment by an entity other than TI, including improper installation or testing, or for any EVMs that have been altered or modified in any way by an entity other than TI, (b) the nonconformity resulted from User's design, specifications or instructions for such EVMs or improper system design, or (c) User has not paid on time. Testing and other quality control techniques are used to the extent TI deems necessary. TI does not test all parameters of each EVM. User's claims against TI under this Section 2 are void if User fails to notify TI of any apparent defects in the EVMs within ten (10) business days after delivery, or of any hidden defects with ten (10) business days after the defect has been detected.
  - 2.3 TI's sole liability shall be at its option to repair or replace EVMs that fail to conform to the warranty set forth above, or credit User's account for such EVM. TI's liability under this warranty shall be limited to EVMs that are returned during the warranty period to the address designated by TI and that are determined by TI not to conform to such warranty. If TI elects to repair or replace such EVM, TI shall have a reasonable time to repair such EVM or provide replacements. Repaired EVMs shall be warranted for the remainder of the original warranty period. Replaced EVMs shall be warranted for a new full ninety (90) day warranty period.

### **WARNING**

**Evaluation Kits are intended solely for use by technically qualified, professional electronics experts who are familiar with the dangers and application risks associated with handling electrical mechanical components, systems, and subsystems.**

**User shall operate the Evaluation Kit within TI's recommended guidelines and any applicable legal or environmental requirements as well as reasonable and customary safeguards. Failure to set up and/or operate the Evaluation Kit within TI's recommended guidelines may result in personal injury or death or property damage. Proper set up entails following TI's instructions for electrical ratings of interface circuits such as input, output and electrical loads.**

**NOTE:**

EXPOSURE TO ELECTROSTATIC DISCHARGE (ESD) MAY CAUSE DEGRADATION OR FAILURE OF THE EVALUATION KIT; TI RECOMMENDS STORAGE OF THE EVALUATION KIT IN A PROTECTIVE ESD BAG.

### 3 Regulatory Notices:

#### 3.1 United States

##### 3.1.1 Notice applicable to EVMs not FCC-Approved:

**FCC NOTICE:** This kit is designed to allow product developers to evaluate electronic components, circuitry, or software associated with the kit to determine whether to incorporate such items in a finished product and software developers to write software applications for use with the end product. This kit is not a finished product and when assembled may not be resold or otherwise marketed unless all required FCC equipment authorizations are first obtained. Operation is subject to the condition that this product not cause harmful interference to licensed radio stations and that this product accept harmful interference. Unless the assembled kit is designed to operate under part 15, part 18 or part 95 of this chapter, the operator of the kit must operate under the authority of an FCC license holder or must secure an experimental authorization under part 5 of this chapter.

##### 3.1.2 For EVMs annotated as FCC – FEDERAL COMMUNICATIONS COMMISSION Part 15 Compliant:

#### **CAUTION**

This device complies with part 15 of the FCC Rules. Operation is subject to the following two conditions: (1) This device may not cause harmful interference, and (2) this device must accept any interference received, including interference that may cause undesired operation.

Changes or modifications not expressly approved by the party responsible for compliance could void the user's authority to operate the equipment.

#### **FCC Interference Statement for Class A EVM devices**

*NOTE: This equipment has been tested and found to comply with the limits for a Class A digital device, pursuant to part 15 of the FCC Rules. These limits are designed to provide reasonable protection against harmful interference when the equipment is operated in a commercial environment. This equipment generates, uses, and can radiate radio frequency energy and, if not installed and used in accordance with the instruction manual, may cause harmful interference to radio communications. Operation of this equipment in a residential area is likely to cause harmful interference in which case the user will be required to correct the interference at his own expense.*

#### **FCC Interference Statement for Class B EVM devices**

*NOTE: This equipment has been tested and found to comply with the limits for a Class B digital device, pursuant to part 15 of the FCC Rules. These limits are designed to provide reasonable protection against harmful interference in a residential installation. This equipment generates, uses and can radiate radio frequency energy and, if not installed and used in accordance with the instructions, may cause harmful interference to radio communications. However, there is no guarantee that interference will not occur in a particular installation. If this equipment does cause harmful interference to radio or television reception, which can be determined by turning the equipment off and on, the user is encouraged to try to correct the interference by one or more of the following measures:*

- *Reorient or relocate the receiving antenna.*
- *Increase the separation between the equipment and receiver.*
- *Connect the equipment into an outlet on a circuit different from that to which the receiver is connected.*
- *Consult the dealer or an experienced radio/TV technician for help.*

#### 3.2 Canada

##### 3.2.1 For EVMs issued with an Industry Canada Certificate of Conformance to RSS-210 or RSS-247

#### **Concerning EVMs Including Radio Transmitters:**

This device complies with Industry Canada license-exempt RSSs. Operation is subject to the following two conditions:

(1) this device may not cause interference, and (2) this device must accept any interference, including interference that may cause undesired operation of the device.

#### **Concernant les EVMs avec appareils radio:**

Le présent appareil est conforme aux CNR d'Industrie Canada applicables aux appareils radio exempts de licence. L'exploitation est autorisée aux deux conditions suivantes: (1) l'appareil ne doit pas produire de brouillage, et (2) l'utilisateur de l'appareil doit accepter tout brouillage radioélectrique subi, même si le brouillage est susceptible d'en compromettre le fonctionnement.

#### **Concerning EVMs Including Detachable Antennas:**

Under Industry Canada regulations, this radio transmitter may only operate using an antenna of a type and maximum (or lesser) gain approved for the transmitter by Industry Canada. To reduce potential radio interference to other users, the antenna type and its gain should be so chosen that the equivalent isotropically radiated power (e.i.r.p.) is not more than that necessary for successful communication. This radio transmitter has been approved by Industry Canada to operate with the antenna types listed in the user guide with the maximum permissible gain and required antenna impedance for each antenna type indicated. Antenna types not included in this list, having a gain greater than the maximum gain indicated for that type, are strictly prohibited for use with this device.

### Concernant les EVMs avec antennes détachables

Conformément à la réglementation d'Industrie Canada, le présent émetteur radio peut fonctionner avec une antenne d'un type et d'un gain maximal (ou inférieur) approuvé pour l'émetteur par Industrie Canada. Dans le but de réduire les risques de brouillage radioélectrique à l'intention des autres utilisateurs, il faut choisir le type d'antenne et son gain de sorte que la puissance isotrope rayonnée équivalente (p.i.r.e.) ne dépasse pas l'intensité nécessaire à l'établissement d'une communication satisfaisante. Le présent émetteur radio a été approuvé par Industrie Canada pour fonctionner avec les types d'antenne énumérés dans le manuel d'usage et ayant un gain admissible maximal et l'impédance requise pour chaque type d'antenne. Les types d'antenne non inclus dans cette liste, ou dont le gain est supérieur au gain maximal indiqué, sont strictement interdits pour l'exploitation de l'émetteur.

#### 3.3 Japan

3.3.1 *Notice for EVMs delivered in Japan:* Please see [http://www.tij.co.jp/sds/ti\\_ja/general/eStore/notice\\_01.page](http://www.tij.co.jp/sds/ti_ja/general/eStore/notice_01.page) 日本国内に輸入される評価用キット、ボードについては、次のところをご覧ください。

<https://www.ti.com/ja-jp/legal/notice-for-evaluation-kits-delivered-in-japan.html>

3.3.2 *Notice for Users of EVMs Considered "Radio Frequency Products" in Japan:* EVMs entering Japan may not be certified by TI as conforming to Technical Regulations of Radio Law of Japan.

If User uses EVMs in Japan, not certified to Technical Regulations of Radio Law of Japan, User is required to follow the instructions set forth by Radio Law of Japan, which includes, but is not limited to, the instructions below with respect to EVMs (which for the avoidance of doubt are stated strictly for convenience and should be verified by User):

1. Use EVMs in a shielded room or any other test facility as defined in the notification #173 issued by Ministry of Internal Affairs and Communications on March 28, 2006, based on Sub-section 1.1 of Article 6 of the Ministry's Rule for Enforcement of Radio Law of Japan,
2. Use EVMs only after User obtains the license of Test Radio Station as provided in Radio Law of Japan with respect to EVMs, or
3. Use of EVMs only after User obtains the Technical Regulations Conformity Certification as provided in Radio Law of Japan with respect to EVMs. Also, do not transfer EVMs, unless User gives the same notice above to the transferee. Please note that if User does not follow the instructions above, User will be subject to penalties of Radio Law of Japan.

【無線電波を送信する製品の開発キットをお使いになる際の注意事項】 開発キットの中には技術基準適合証明を受けていないものがあります。技術適合証明を受けていないもののご使用に際しては、電波法遵守のため、以下のいずれかの措置を取っていただく必要がありますのでご注意ください。

1. 電波法施行規則第6条第1項第1号に基づく平成18年3月28日総務省告示第173号で定められた電波暗室等の試験設備でご使用いただく。
2. 実験局の免許を取得後ご使用いただく。
3. 技術基準適合証明を取得後ご使用いただく。

なお、本製品は、上記の「ご使用にあたっての注意」を譲渡先、移転先に通知しない限り、譲渡、移転できないものとします。

上記を遵守頂けない場合は、電波法の罰則が適用される可能性があることをご留意ください。 日本テキサス・インスツルメンツ株式会社  
東京都新宿区西新宿 6 丁目 2 4 番 1 号  
西新宿三井ビル

3.3.3 *Notice for EVMs for Power Line Communication:* Please see [http://www.tij.co.jp/sds/ti\\_ja/general/eStore/notice\\_02.page](http://www.tij.co.jp/sds/ti_ja/general/eStore/notice_02.page)

電力線搬送波通信についての開発キットをお使いになる際の注意事項については、次のところをご覧ください。<https://www.ti.com/ja-jp/legal/notice-for-evaluation-kits-for-power-line-communication.html>

#### 3.4 European Union

3.4.1 *For EVMs subject to EU Directive 2014/30/EU (Electromagnetic Compatibility Directive):*

This is a class A product intended for use in environments other than domestic environments that are connected to a low-voltage power-supply network that supplies buildings used for domestic purposes. In a domestic environment this product may cause radio interference in which case the user may be required to take adequate measures.

---

4 *EVM Use Restrictions and Warnings:*

4.1 EVMS ARE NOT FOR USE IN FUNCTIONAL SAFETY AND/OR SAFETY CRITICAL EVALUATIONS, INCLUDING BUT NOT LIMITED TO EVALUATIONS OF LIFE SUPPORT APPLICATIONS.

4.2 User must read and apply the user guide and other available documentation provided by TI regarding the EVM prior to handling or using the EVM, including without limitation any warning or restriction notices. The notices contain important safety information related to, for example, temperatures and voltages.

4.3 *Safety-Related Warnings and Restrictions:*

4.3.1 User shall operate the EVM within TI's recommended specifications and environmental considerations stated in the user guide, other available documentation provided by TI, and any other applicable requirements and employ reasonable and customary safeguards. Exceeding the specified performance ratings and specifications (including but not limited to input and output voltage, current, power, and environmental ranges) for the EVM may cause personal injury or death, or property damage. If there are questions concerning performance ratings and specifications, User should contact a TI field representative prior to connecting interface electronics including input power and intended loads. Any loads applied outside of the specified output range may also result in unintended and/or inaccurate operation and/or possible permanent damage to the EVM and/or interface electronics. Please consult the EVM user guide prior to connecting any load to the EVM output. If there is uncertainty as to the load specification, please contact a TI field representative. During normal operation, even with the inputs and outputs kept within the specified allowable ranges, some circuit components may have elevated case temperatures. These components include but are not limited to linear regulators, switching transistors, pass transistors, current sense resistors, and heat sinks, which can be identified using the information in the associated documentation. When working with the EVM, please be aware that the EVM may become very warm.

4.3.2 EVMs are intended solely for use by technically qualified, professional electronics experts who are familiar with the dangers and application risks associated with handling electrical mechanical components, systems, and subsystems. User assumes all responsibility and liability for proper and safe handling and use of the EVM by User or its employees, affiliates, contractors or designees. User assumes all responsibility and liability to ensure that any interfaces (electronic and/or mechanical) between the EVM and any human body are designed with suitable isolation and means to safely limit accessible leakage currents to minimize the risk of electrical shock hazard. User assumes all responsibility and liability for any improper or unsafe handling or use of the EVM by User or its employees, affiliates, contractors or designees.

4.4 User assumes all responsibility and liability to determine whether the EVM is subject to any applicable international, federal, state, or local laws and regulations related to User's handling and use of the EVM and, if applicable, User assumes all responsibility and liability for compliance in all respects with such laws and regulations. User assumes all responsibility and liability for proper disposal and recycling of the EVM consistent with all applicable international, federal, state, and local requirements.

5. *Accuracy of Information:* To the extent TI provides information on the availability and function of EVMs, TI attempts to be as accurate as possible. However, TI does not warrant the accuracy of EVM descriptions, EVM availability or other information on its websites as accurate, complete, reliable, current, or error-free.

6. *Disclaimers:*

6.1 EXCEPT AS SET FORTH ABOVE, EVMS AND ANY MATERIALS PROVIDED WITH THE EVM (INCLUDING, BUT NOT LIMITED TO, REFERENCE DESIGNS AND THE DESIGN OF THE EVM ITSELF) ARE PROVIDED "AS IS" AND "WITH ALL FAULTS." TI DISCLAIMS ALL OTHER WARRANTIES, EXPRESS OR IMPLIED, REGARDING SUCH ITEMS, INCLUDING BUT NOT LIMITED TO ANY EPIDEMIC FAILURE WARRANTY OR IMPLIED WARRANTIES OF MERCHANTABILITY OR FITNESS FOR A PARTICULAR PURPOSE OR NON-INFRINGEMENT OF ANY THIRD PARTY PATENTS, COPYRIGHTS, TRADE SECRETS OR OTHER INTELLECTUAL PROPERTY RIGHTS.

6.2 EXCEPT FOR THE LIMITED RIGHT TO USE THE EVM SET FORTH HEREIN, NOTHING IN THESE TERMS SHALL BE CONSTRUED AS GRANTING OR CONFERRING ANY RIGHTS BY LICENSE, PATENT, OR ANY OTHER INDUSTRIAL OR INTELLECTUAL PROPERTY RIGHT OF TI, ITS SUPPLIERS/LICENSORS OR ANY OTHER THIRD PARTY, TO USE THE EVM IN ANY FINISHED END-USER OR READY-TO-USE FINAL PRODUCT, OR FOR ANY INVENTION, DISCOVERY OR IMPROVEMENT, REGARDLESS OF WHEN MADE, CONCEIVED OR ACQUIRED.

7. *USER'S INDEMNITY OBLIGATIONS AND REPRESENTATIONS.* USER WILL DEFEND, INDEMNIFY AND HOLD TI, ITS LICENSORS AND THEIR REPRESENTATIVES HARMLESS FROM AND AGAINST ANY AND ALL CLAIMS, DAMAGES, LOSSES, EXPENSES, COSTS AND LIABILITIES (COLLECTIVELY, "CLAIMS") ARISING OUT OF OR IN CONNECTION WITH ANY HANDLING OR USE OF THE EVM THAT IS NOT IN ACCORDANCE WITH THESE TERMS. THIS OBLIGATION SHALL APPLY WHETHER CLAIMS ARISE UNDER STATUTE, REGULATION, OR THE LAW OF TORT, CONTRACT OR ANY OTHER LEGAL THEORY, AND EVEN IF THE EVM FAILS TO PERFORM AS DESCRIBED OR EXPECTED.

8. *Limitations on Damages and Liability:*

8.1 *General Limitations.* IN NO EVENT SHALL TI BE LIABLE FOR ANY SPECIAL, COLLATERAL, INDIRECT, PUNITIVE, INCIDENTAL, CONSEQUENTIAL, OR EXEMPLARY DAMAGES IN CONNECTION WITH OR ARISING OUT OF THESE TERMS OR THE USE OF THE EVMS , REGARDLESS OF WHETHER TI HAS BEEN ADVISED OF THE POSSIBILITY OF SUCH DAMAGES. EXCLUDED DAMAGES INCLUDE, BUT ARE NOT LIMITED TO, COST OF REMOVAL OR REINSTALLATION, ANCILLARY COSTS TO THE PROCUREMENT OF SUBSTITUTE GOODS OR SERVICES, RETESTING, OUTSIDE COMPUTER TIME, LABOR COSTS, LOSS OF GOODWILL, LOSS OF PROFITS, LOSS OF SAVINGS, LOSS OF USE, LOSS OF DATA, OR BUSINESS INTERRUPTION. NO CLAIM, SUIT OR ACTION SHALL BE BROUGHT AGAINST TI MORE THAN TWELVE (12) MONTHS AFTER THE EVENT THAT GAVE RISE TO THE CAUSE OF ACTION HAS OCCURRED.

8.2 *Specific Limitations.* IN NO EVENT SHALL TI'S AGGREGATE LIABILITY FROM ANY USE OF AN EVM PROVIDED HEREUNDER, INCLUDING FROM ANY WARRANTY, INDEMNITY OR OTHER OBLIGATION ARISING OUT OF OR IN CONNECTION WITH THESE TERMS, , EXCEED THE TOTAL AMOUNT PAID TO TI BY USER FOR THE PARTICULAR EVM(S) AT ISSUE DURING THE PRIOR TWELVE (12) MONTHS WITH RESPECT TO WHICH LOSSES OR DAMAGES ARE CLAIMED. THE EXISTENCE OF MORE THAN ONE CLAIM SHALL NOT ENLARGE OR EXTEND THIS LIMIT.

9. *Return Policy.* Except as otherwise provided, TI does not offer any refunds, returns, or exchanges. Furthermore, no return of EVM(s) will be accepted if the package has been opened and no return of the EVM(s) will be accepted if they are damaged or otherwise not in a resalable condition. If User feels it has been incorrectly charged for the EVM(s) it ordered or that delivery violates the applicable order, User should contact TI. All refunds will be made in full within thirty (30) working days from the return of the components(s), excluding any postage or packaging costs.

10. *Governing Law:* These terms and conditions shall be governed by and interpreted in accordance with the laws of the State of Texas, without reference to conflict-of-laws principles. User agrees that non-exclusive jurisdiction for any dispute arising out of or relating to these terms and conditions lies within courts located in the State of Texas and consents to venue in Dallas County, Texas. Notwithstanding the foregoing, any judgment may be enforced in any United States or foreign court, and TI may seek injunctive relief in any United States or foreign court.

Mailing Address: Texas Instruments, Post Office Box 655303, Dallas, Texas 75265  
Copyright © 2023, Texas Instruments Incorporated



## 重要なお知らせと免責事項

TI は、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含みいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した TI 製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとし、TI は一切の責任を拒否します。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、[TI の総合的な品質ガイドライン](#)、[ti.com](#) または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2026, Texas Instruments Incorporated

最終更新日：2025 年 10 月