

## EVM User's Guide: UCC34141EVM-116

## UCC34141EVM-116 車載用および産業用バイアス電源アプリケーションの評価基板



## 説明

UCC34141EVM-116 は、設計者が UCC34141-Q1 の性能特性と機能を迅速かつ容易に評価できるようにすることを意図しており、車載用、絶縁型のゲートドライババイアスアプリケーションのほか、各種の産業用絶縁型バイアス電力アプリケーションに使用できます。この EVM を使用すると、UCC34141-Q1 の次のような機能をテストできます: デバイスをイネーブル/ディスエーブル (EN) にして、絶縁出力電圧を  $15V < VDD < 20V$  および  $-5V < VEE < 0V$  に構成し、出力に対して可変負荷を容易に適用できます。この評価基盤では、入力電圧範囲全体にわたる効率を測定し、システム要件に応じて出力負荷を変動させることもできます。この評価基板のもう 1 つの特徴は、テスト中のプローブ検査が容易なことです。テストポイントは戦略的に配置し、このドキュメントで後述する「入力、出力、テストポイント (I/O/TP) の説明」の表に従って説明します。

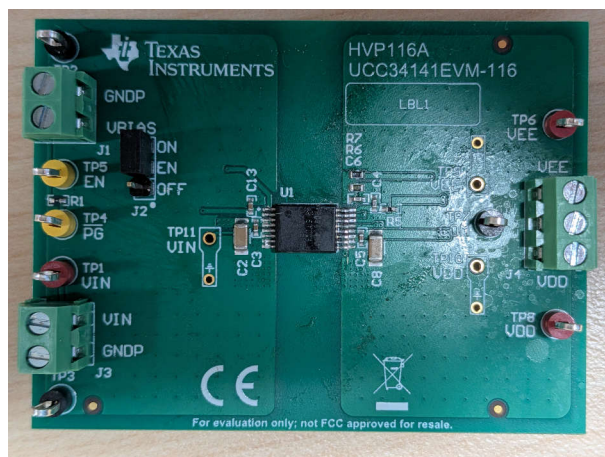
## 特長

- UCC34141-Q1、シングル正、デュアル正、またはデュアル正/負の出力電圧に構成可能、1.5W、DC/DC、5kV<sub>RMS</sub>、絶縁型コンバータ モジュール
- トランス、電力段、制御機能を、5.85 x 7.5 x 2.6mm の低背で幅の広い 16 ピン SOIC パッケージに封止

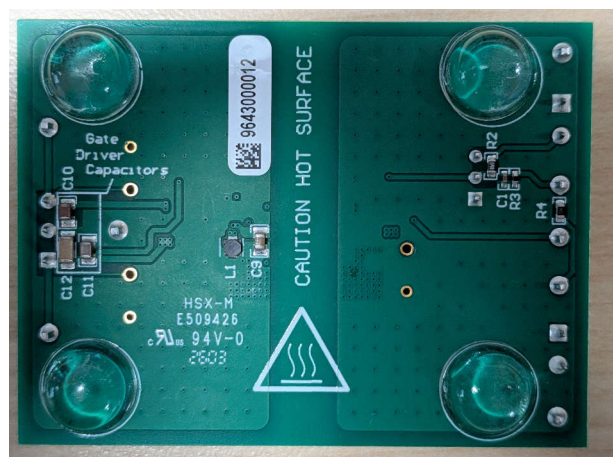
- UCC34141-Q1 統合保護機能を評価: UVLO、OVLO、短絡、OVP、UVP、サーマル シャットダウン
- AEC-Q100 対応、最大 105°C までの範囲でフル定格で動作し、3pF 未満の絶縁静電容量、SSM 周波数変調を実現

## アプリケーション

- ハイブリッド、電気自動車、およびパワー トレーン システム (EV/HEV)
  - インバータおよびモーター制御
  - オンボード充電器 (OBC) およびワイヤレス充電器
  - DC/DC コンバータ
- グリッド インフラ
  - EV 充電ステーション用パワー モジュール
  - DC 充電 (バッテリー) ステーション
  - スtring インバータ
- モータードライブ
  - AC インバータと VF ドライブ、ロボット サーボドライブ
- 産業用輸送
  - オフハイウェイ車両向け電気式ドライブ



UCC34141EVM-116 ハードウェア ボード (上面図)



UCC34141EVM-116 ハードウェア ボード (底面図)

## 1 評価基板の概要

### 1.1 概要

この評価基板ユーザー ガイドには、トランス内蔵高周波 DC-DC コンバータ モジュールであるテキサス インストルメンツの UCC34141-Q1 を評価するために、UCC34141EVM-116 バリエーション 001 を使用するための説明と手順が記載されています。この評価基板を使用すると、設計者は最大 1.5W のゲートドライバ IC バイアス電力を必要とし、最大 5kV<sub>RMS</sub> の絶縁を提供する車載用または産業用の用途のために、UCC34141-Q1 を迅速かつ効率的に評価できます。

### 1.2 キットの内容

表 1-1. UCC34141EVM-116 キットの内容

記号	説明	数量
PCB1/HVP116E2	UCC34141EVM-116 EVM	1

### 1.3 仕様

表 1-2. UCC34141EVM-116 の電気的特性

パラメータ		テスト条件	最小値	標準値	最大値	単位
<b>入力特性</b>						
V <sub>IN</sub>	入力電圧範囲	P <sub>VDD</sub> = 1.5W	8.5	12	20	V
V <sub>IN_ON</sub>	入力電圧オン	P <sub>VDD</sub> = P <sub>VEE</sub> = 0W			5.5	V
V <sub>IN_OFF</sub>	入力電圧オフ	P <sub>VDD</sub> = P <sub>VEE</sub> = 0W		4.65		V
EN から /PG までの遅延		I <sub>VDD</sub> = I <sub>VEE</sub> = 0mA		5		ms
<b>出力特性</b>						
V <sub>DD</sub>	DC 全負荷の設定ポイント	8.5V < V <sub>IN</sub> < 20V, I <sub>VDD</sub> = 83mA	17.6	18.0	18.3	V
I <sub>VDD</sub>	V <sub>DD</sub> 負荷電流範囲	8.5V < V <sub>IN</sub> < 20V	0		83	mA
P <sub>MAX</sub>	最大出力電力	I <sub>VDD</sub> = 83mA, I <sub>VEE</sub> = 0mA			1.5	W
V <sub>EE</sub>	DC 全負荷の設定ポイント	6V < V <sub>IN</sub> < 20V, I <sub>VEE</sub> = 65mA	-4.89	-5.00	-5.11	V
I <sub>VEE</sub>	V <sub>EE</sub> 負荷電流	6V < V <sub>IN</sub> < 20V, P <sub>VDD</sub> = 0W	0		65	mA
<b>システム特性</b>						
F <sub>SW</sub>	スイッチング周波数	V <sub>IN</sub> = 6.5V, 無負荷		27.4		MHz
		V <sub>IN</sub> = 9V, 無負荷		22.3		
		V <sub>IN</sub> = 17V, 無負荷		16.3		
T <sub>MAX</sub>	周囲温度を上回る最大温度上昇 (T <sub>C</sub> - T <sub>A</sub> ), T <sub>A</sub> = 21°C	V <sub>IN</sub> = 10V, I <sub>VDD</sub> = 84mA, I <sub>VEE</sub> = 0mA		46.5		°C
		V <sub>IN</sub> = 12V, I <sub>VDD</sub> = 84mA, I <sub>VEE</sub> = 0mA		51		
		V <sub>IN</sub> = 20V, I <sub>VDD</sub> = 84mA, I <sub>VEE</sub> = 0mA		73.5		

### 1.4 製品情報

表 1-3 は、この評価基板と互換性のある UCC34XXX デバイスと、デバイス機能に必要なハードウェアの変更を示します。

表 1-3. UCC34141EVM-116 評価基板と互換性のある UCC34XXX デバイス

部品番号	必要な変更	互換性
UCC34141-Q1	なし	フル
UCC34141	なし	フル
UCC34141D-Q1	なし	フル
UCC34141D	なし	フル

## 1.5 ピン構成および機能

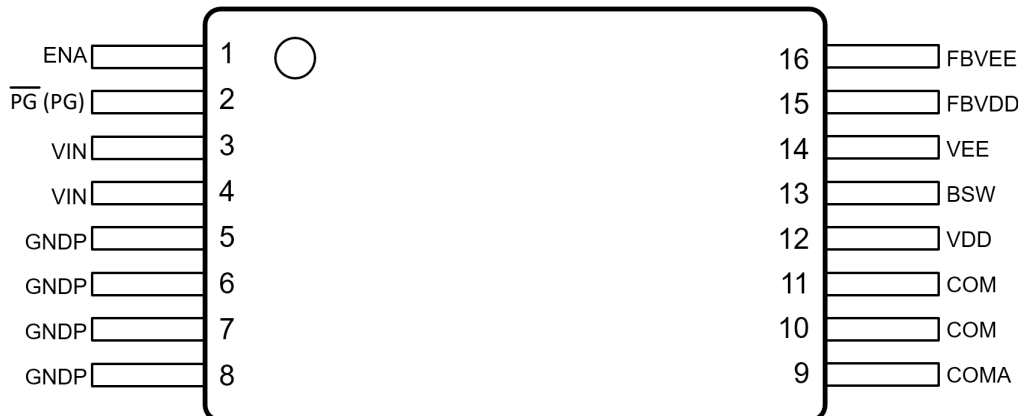


図 1-1. DHA パッケージ、16 ピン SSOP (上面図)

表 1-4. ピンの機能

ピン		タイプ <sup>(1)</sup>	説明
名称	番号		
BSW	13	P	内部バック・ブースト・コンバータ・スイッチ・ピン。このピンから COM にインダクタを接続します。3.3μH から 10μH チップへのインダクタを推奨しています。デバイスを単一出力モードで使用する場合は、このピンをフローティングのままにします。
BSW	13	P	内部バック・ブースト・コンバータ・スイッチ・ピン。このピンから COM にインダクタを接続します。3.3μH から 10μH チップへのインダクタを推奨しています。BSW ピンと VEE ピンの間に、寄生インダクタンスの小さいショットキー ダイオードを接続します。デバイスを単一出力モードで使用する場合は、このピンをフローティングのままにします。
COM	10、11	G	2 次側グラウンド。電源スイッチの電源に接続します。
COMA	9	G	ノイズに敏感なアナログ フィードバック入力 FBVDD および FBVEE 用の 2 次側アナログ センス基準接続。ローサイド FBVDD 帰還抵抗と高周波デカップリング フィルタ コンデンサを、COMA ピンとそれぞれのフィードバックピン FBVDD の近くに接続します。2 次側ゲート駆動電圧リファレンス COM に接続します。単一点接続を使用し、高周波デカップリング セラミック コンデンサを COMA ピンの近くに配置します。
ENA	1	I	イネーブルピン。ENA を LOW に強制すると、デバイスはディスエーブルになります。HIGH にプルすると、通常デバイス機能は有効化されます。VIN からの分圧抵抗を使用して入力 UVLO をプログラムできます。
FBVDD	15	I	帰還 (VDD – COM) 出力電圧センスピン、および出力 (VDD – COM) 電圧調整用。VDD と COMA の間に分圧抵抗を接続して、中点が FBVDD に接続されます。等価な FBVDD 電圧は 2.5V に安定化され、絶縁全体にわたって内部ヒステリシス制御が行われます。ローサイド帰還抵抗と並列に、高周波デカップリング用に 470pF のセラミック コンデンサを追加する必要があります。高周波バイパス用の 470pF セラミック コンデンサは、ビアで接続された上層または下層の FBVDD ピンおよび COMA ピンの隣に配置する必要があります。
FBVEE	16	I	帰還 (COM–VEE) 出力電圧センスピンで、出力 (COM–VEE) 電圧を調整するために使用されます。1 つの帰還抵抗を VEE に接続し、(COM - VEE) 電圧を 2V ~ 8V にプログラムします。10pF セラミック コンデンサを FBVEE と COMA の間に接続し、高周波ノイズをバイパスします。10pF のセラミック コンデンサは、上層またはビアで接続した下層の FBVEE ピンの隣に配置する必要があります。本デバイスを単一出力モードで使用する場合は、180kΩ 抵抗を VEE に接続します。
GNDP	5、6、7、8	G	VIN の 1 次側グラウンド接続。放熱のため、銅箔にいくつかのビアを配置します。
PG(PG)	2	O	パワー グッド オープンドレイン出力ピン。V <sub>VIN_UVLOP</sub> ≤ V <sub>VIN</sub> ≤ V <sub>VIN_OVLOP</sub> 、V <sub>VDD_UVP</sub> ≤ V <sub>FBVDD</sub> ≤ V <sub>VDD_OVP</sub> 、V <sub>VEE_UVP</sub> ≤ V <sub>FBVEE</sub> ≤ V <sub>VEE_OVP</sub> 、T <sub>J_Primary</sub> ≤ T <sub>SHUT_P_R</sub> 、および T <sub>J_secondary</sub> ≤ T <sub>SHUT_S_R</sub> の場合、アクティブのままになります。4.99kΩ 抵抗を介して 3.3V または 5V レールにプルアップします。高周波ノイズをバイパスするための 0402 サイズの 1uF デカップリング コンデンサを、PCB 上で IC と同じ面にあるパワーグッドピンの隣に接続します。このピンは UCC34141-Q1 ではアクティブ Low ですが、部品番号によってはアクティブ High にできます。
VDD	12	P	トランスからの 2 次側絶縁出力電圧。VDD から COM に 10μF と並列の 0.1μF セラミック コンデンサを接続します。サイズが 0402 の 0.1μF セラミック コンデンサは、高周波ノイズをバイパスするためであり、VDD ピンおよび COM ピンの隣に配置する必要があります。

表 1-4. ピンの機能 (続き)

ピン		タイプ <sup>(1)</sup>	説明
名称	番号		
VEE	14	P	負レールの 2 次側絶縁出力電圧 2.2μF セラミック コンデンサを VEE と COM の間に接続し、高周波ノイズをバイパスします。デバイスを単一出力モードで使用する場合は、VEE を COM に直接接続します。
VIN	3、4	P	1 次側入力電圧。VIN から GNDP に 10μF と並列の 0.1μF セラミック コンデンサを接続します。0402 サイズの 0.1μF セラミック コンデンサは、高周波ノイズを渡すためのものであり、PCB 上で IC と同じ面にある VIN ピンと GNDP ピンに隣接する必要があります。

(1) P = 電源、G = グランド、I = 入力、O = 出力

## 2 ハードウェア

### 2.1 EVM のセットアップおよび動作

#### 2.1.1 推奨の試験装置

1.  $V_{BIAS}$ : DC 電源 1: 5 V、10 mA
2.  $V_{IN}$ : DC 電源 2: 20 V、500 mA
3.  $I_{VDD}$ : 電子負荷 (定抵抗に設定) または固定抵抗: 18 V、83 mA
4.  $I_{VEE}$ : 電子負荷 (定抵抗に設定) または固定抵抗: 5 V、65 mA
5. 30V 未満の DC 電圧を測定する (3 つの) マルチメータ
6.  $I_{VDD}$ 、 $I_{VEE}$  で 200mA 未満、 $I_{VIN}$  で 500mA の DC 電流を測定する (2 つの) マルチメータ
7. オシロスコープ: 4 チャンネル、500MHz 以上、電圧プローブ、電流プローブ
8. 最小ワイヤ ゲージ: 20 AWG から 22 AWG まで、またはそれ以上
9. サーマル カメラ (オプション)、または U1 ケース温度を測定する熱電対

#### 2.1.2 外部接続による簡単な評価

UCC34141EVM-116 評価基板は、ねじ込み端子により  $V_{IN}$ 、 $V_{DD}$ 、 $V_{EE}$  と簡単に迅速に接続できます。図 2-1 に示すように、適切な電流計と電圧計を接続すると、評価基板の効率を正確に測定できます。

##### 2.1.2.1 試験装置の接続

1. シャントジャンパ SH-J1 を、J2、1-2、EN の OFF 位置に移動します。これにより、試験装置の接続中には評価基板が起動できないことが検証されます。
2. +5V DC バイアス電源 J1:1-2 (+3.3V ~ +5V に調整) を接続します。J1 の +5V 電源は、/PG および ENA のプルアップ バイアスとして機能します。+5V DC バイアス電源をオフまたは無効にします。
3.  $V_{IN}$  DC 電源 ( $5V < V_{IN} < 20V$ 、500mA) を J3:1-2 ( $V_{IN}$ ) に接続します。電源を 12V に調整し、電流制限を 1A に設定します。 $V_{IN}$  電源をオフまたは無効にします。
4. J4:1 ( $V_{DD}$ ) と J4:2 (COM) との間に可変負荷を接続します。電子負荷を使用する場合は、定抵抗 (CR)、650 $\Omega$  (約 500mW) に設定します。EVM に電力が供給されるまで、負荷は無効のままにします。
5. 第 2 の負荷を J4:2 (COM) と J4:3 ( $V_{EE}$ ) との間に接続します。電子負荷を使用する場合は、定抵抗 (CR)、250 $\Omega$  (約 10mW) に設定します。EVM に電力が供給されるまで、負荷は無効のままにします。必要な負荷は小さいため、スルーホール 500mW の負荷抵抗を J4:2-3 の間に接続できます。
6. 一部の電子負荷は、低 mA の範囲に設定されると CC をレギュレート / 安定化できません。図 4-1 に示すように電流計を挿入して、入力電流と負荷電流を監視します。オシロスコープとともに電流プローブを使用して、電子負荷によってレギュレートされた DC 電流の安定性を検証できます。

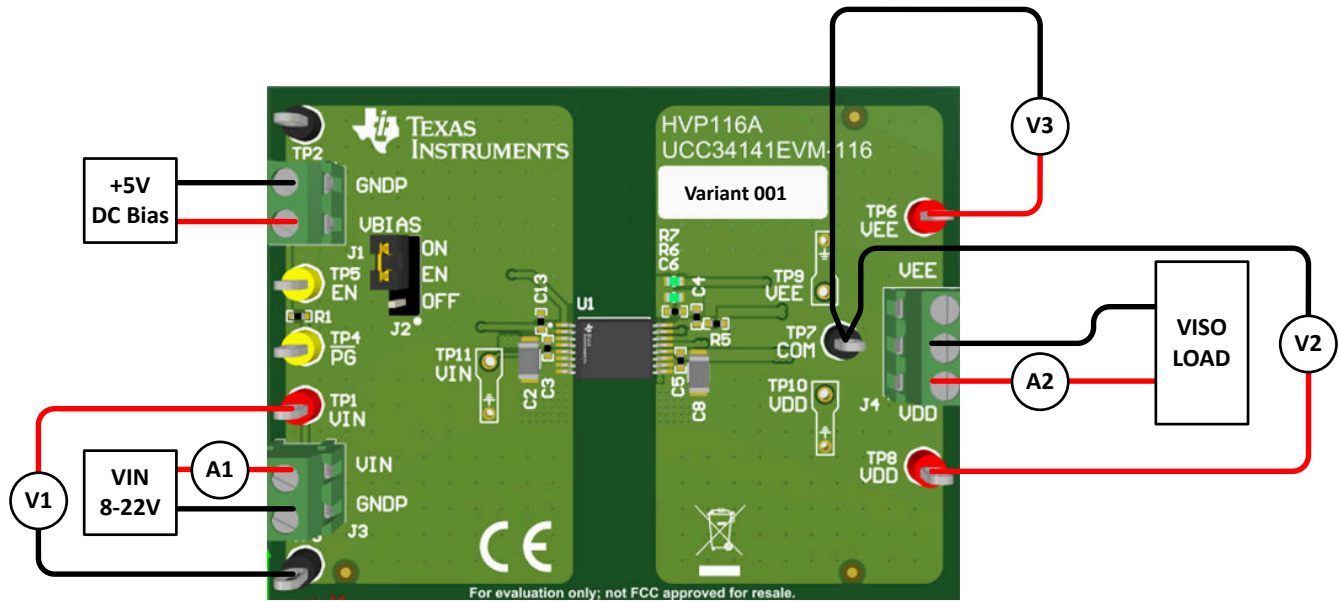


図 2-1. 効率測定のための代表的なセットアップ

### 2.1.3 EVM の電源をオンにする



#### 警告

- 表面は高温になります。触れるとやけどの原因になることがあります。U1 パッケージの表面は、周囲温度よりも 45°C も高温になる可能性があります。触れないでください！
- 電力電子機器の適切な安全性、取り扱い、テストに関するトレーニングを受けていない限り、この EVM をテストしないでください。

#### 電源オンによるスタートアップ

1. VIN と +5V DC バイアス電源がオフで無効になっており、UUT に電圧が印加されていないことを確認します
2. 短絡ジャンパ SH-J1 を、J2:2-3 の EN ON 位置に移動します。注:短絡ジャンパ SH-J1 を取り外しても EN ON になります。
3. VIN DC 電源をオンにします。TP1 から TP3 への 12V が存在することを確認します
4. VDD と VEE の負荷が無効になっていることを確認します
5. +5V DC バイアス電源をオンにします。これで EVM が有効になり、VDD および VEE は無負荷状態でレギュレートされます。
6. VDD-COM に +18V が、VEE-COM に -5V が印加されていることを確認します
7. VDD の負荷を有効にし、VEE の負荷を有効にします
8. これで、UCC34141-Q1 は VDD および VEE のレギュレーションを行い、約 0.5W の絶縁出力電力を処理するようになります
9.  $5V < V_{IN} < 20V$  の間で  $V_{IN}$  を、 $0mA < I_{VDD} < 83mA$  の間で  $I_{VDD}$  を、 $0mA < I_{VEE} < 6mA$  の間で  $I_{VEE}$  を変動させます
10. TP9、TP10、TP11 にオシロスコープのプロブを挿入し、VEE、VDD、VIN のスタートアップ、定常状態、AC リップル電圧を測定します

## 電源オフによるシャットダウン

1. 短絡ジャンパ SH-J1 を J2:1-2 の EN OFF 位置に移動します
2. +5V DC バイアス電源をオフにします
3. IVDD 負荷を無効化します
4. IVEE 負荷を無効化します
5. VIN 電源をオフにします

## 2.2 テストポイント

表 2-1 に、EVM の各種テストポイントを示します。これらのテストポイントによって、「推奨の試験装置」に示すように、オシロスコーププローブ、DVM テストリード、ワイヤ接続を、ラボテスト用機器と簡単に接続できます。1 次側 GNDP と 2 次側 COM の分離を維持するよう注意してください。不適切な試験装置の挿入によって、1 次側のテストポイントが COM を基準としてはいけません。同様に、不適切な試験装置の挿入によって、2 次側のテストポイントが GNDP を基準としてはいけません。

表 2-1. 入力、出力、テストポイント (I/O/TP) の説明

ピン	I/O/TP	色	説明	最小値	標準値	最大値	単位
J1	I	緑	V <sub>BIAS</sub> 、EN、/PG バイアス	3	V <sub>BIAS</sub>	5	V
SH-J1	I	黒	J2 短絡ジャンパ		0		V
J2:1-2	I	黒	EN、オフ		0		V
J2:2-3	I	黒	EN、オン (SH-J1 を取り除いた場合は EN、オン)		V <sub>BIAS</sub>		V
J3	I	緑	V <sub>IN</sub> 、1 次側入力電圧	5	12	20	V
J4:1-2	O	緑	2 次側 VDD から COM	0		18	V
J4:2-3	O	緑	2 次側 VEE から COM	-5		0	V
TP1	TP	赤	V <sub>IN</sub> 、正のプローブ点	5	12	20	V
TP2	TP	黒	GNDP、共有の 1 次側 GND テストポイント		0		V
TP3	TP	黒	GNDP、共有の 1 次側 GND テストポイント		0		V
TP4	TP	黄	/PG、パワーグッド テストポイント		V <sub>BIAS</sub>		V
TP5	TP	黄	EN、有効化テストポイント		V <sub>BIAS</sub>		V
TP6	TP	赤	VEE、2 次側 VEE テストポイント	-5		0	V
TP7	TP	黒	COM、2 次側基準電圧		0		V
TP8	TP	赤	VDD、2 次側 VDD テストポイント	0		18	V
TP9	TP	PCB	VEE から COM、2 次側 VDD スコーププローブポイント	-5		0	V
TP10	TP	PCB	VDD から COM、2 次側 VDD スコーププローブポイント	0		18	V
TP11	TP	PCB	V <sub>IN</sub> から GNDP へのスコーププローブポイント	5	12	20	V

## 2.3 オシロスコーププローブポイント

TP9-11 オシロスコーププローブ PCB テストポイントの使用:UCC34141-Q1 は高周波 DC-DC モジュールで、過渡事象を正確にキャプチャし、高周波と AC リップル電圧を測定するため、慎重な測定を必要とします。スコーププローブから、「ウイッチハット」プローブ先端カバーと接地リードを取り外します。スコーププローブのグランドスプリングが利用できない場合は、図 2-2 に示すように、22 AWG ベアワイヤの一部をスコーププローブのグランドリングの周囲に巻き付けるか、取り付けられたグランドスプリングを使用して、プローブの先端とグランドを評価基板に挿入します。

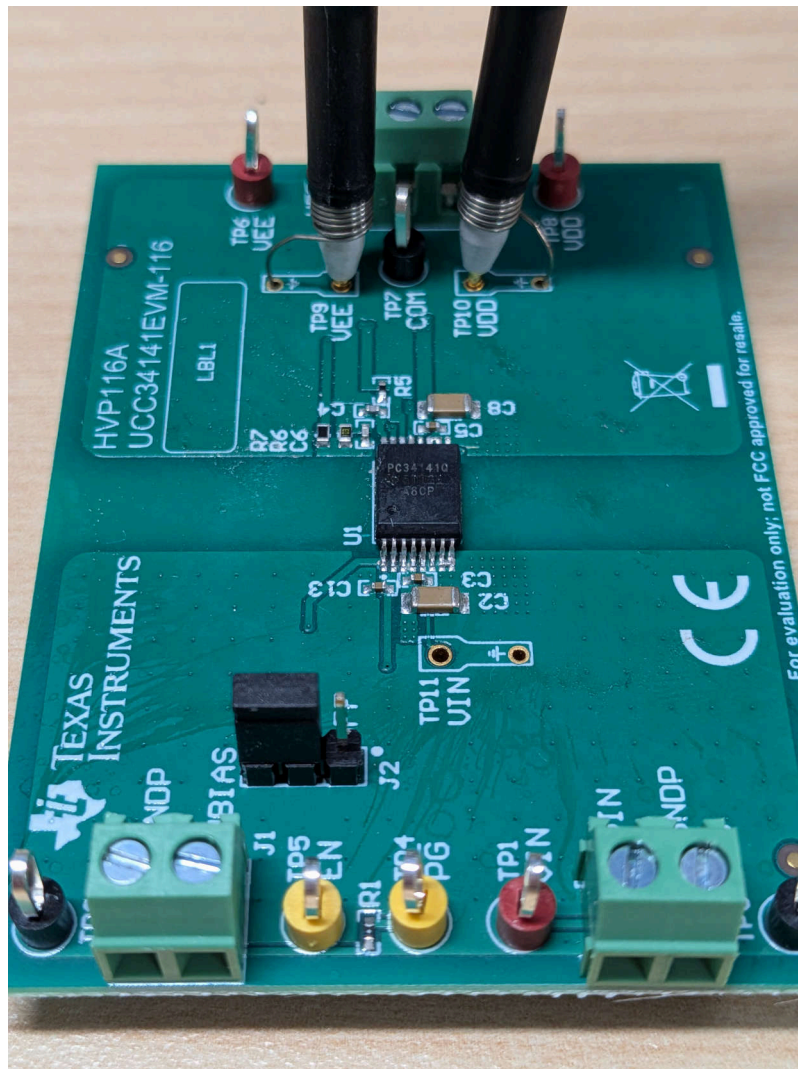


図 2-2. PCB オシロスコーププローブテストポイント

EVM の出力の命名規則 (VDD、VEE、COM) は、絶縁型ゲートドライバ IC を指すとき一般的に使用されるものに対応します。図 4-1 に示すように、TP4 (COM) は、絶縁型ゲートドライバ IC の COM ピンへの接続を目的とした中間ポイント基準電圧です。UCC34141-Q1 を使用してゲートドライバ IC にバイアスを印加するとき、VDD (VDD-COM) および VEE (VEE-COM) は、VDD を基準として参照されます。

### 3 実装結果

#### 3.1 性能データ

特に記述のない限り、すべての性能データと波形は抵抗性負荷を使用して収集されます。

##### 3.1.1 効率データ

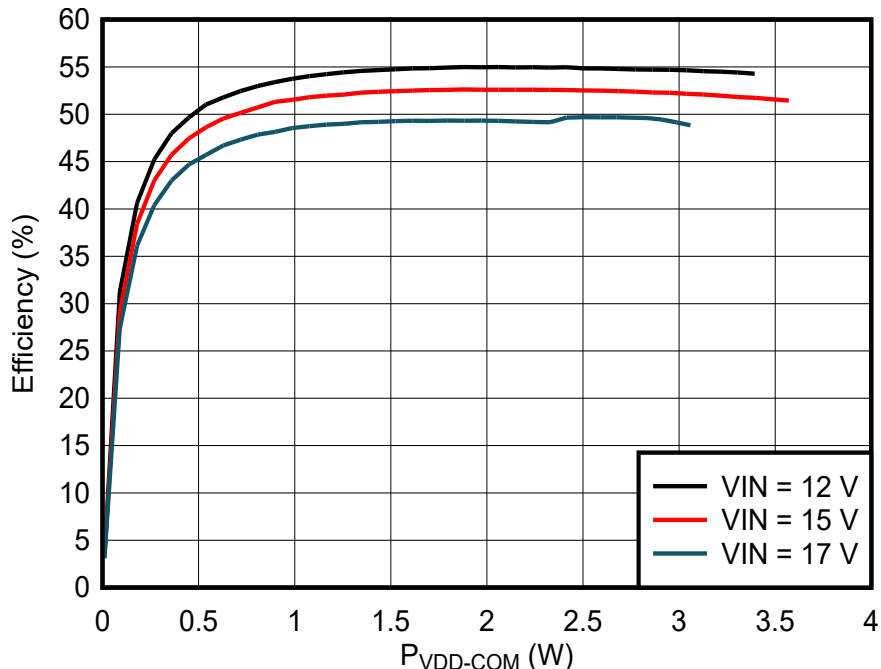


図 3-1. 測定された効率、VDD-COM 負荷のみ

表 3-1. 効率テスト データ ( $V_{IN} = 12V$ )

$V_{IN}$ (V)	$I_{IN}$ (mA)	VDD (V)	$I_{VDD}$ (mA)	VEE (V)	$I_{VEE}$ (mA)	$P_{IN}$ (W)	$P_{VDD-VEE}$ (W)	効率 (%)
12	24.0	17.96	5.0	-5.06	0.0	0.29	0.09	31.2
12	49.6	17.96	15.0	-5.05	0.0	0.60	0.27	45.2
12	75.3	17.95	25.0	-5.05	0.0	0.90	0.45	49.6
12	101.1	17.95	35.0	-5.05	0.0	1.21	0.63	51.8
12	127.0	17.94	45.0	-5.05	0.0	1.52	0.81	53.0
12	153.0	17.94	55.0	-5.05	0.0	1.84	0.99	53.8
12	179.1	17.94	65.0	-5.05	0.0	2.15	1.17	54.2
12	205.3	17.93	75.0	-5.05	0.0	2.46	1.34	54.6
12	232.0	17.93	85.0	-5.04	0.0	2.78	1.52	54.7
12	258.5	17.92	95.0	-5.04	0.0	3.10	1.70	54.9
12	285.0	17.91	105.0	-5.04	0.0	3.42	1.88	55.0
12	312.1	17.91	115.0	-5.04	0.0	3.75	2.06	55.0
12	339.3	17.90	125.0	-5.03	0.0	4.07	2.24	55.0
12	366.3	17.90	135.0	-5.03	0.0	4.40	2.42	55.0
12	394.2	17.89	145.0	-5.02	0.0	4.73	2.59	54.8
12	422.1	17.89	155.0	-5.02	0.0	5.06	2.77	54.7
12	449.5	17.88	165.0	-5.01	0.0	5.39	2.95	54.7
12	477.9	17.88	175.0	-5.00	0.0	5.73	3.13	54.6
12	506.2	17.87	185.0	-5.00	0.0	6.07	3.31	54.4

表 3-2. 効率テスト データ ( $V_{IN} = 15V$ )

$V_{IN}$ (V)	$I_{IN}$ (mA)	VDD (V)	$I_{VDD}$ (mA)	VEE (V)	$I_{VEE}$ (mA)	$P_{IN}$ (W)	$P_{VDD-VEE}$ (W)	効率 (%)
15	20.6	17.96	5.0	-5.05	0.0	0.31	0.09	29.1
15	41.7	17.96	15.0	-5.05	0.0	0.63	0.27	43.0
15	63.1	17.95	25.0	-5.05	0.0	0.95	0.45	47.4
15	84.5	17.95	35.0	-5.05	0.0	1.27	0.63	49.6
15	106.2	17.95	45.0	-5.05	0.0	1.59	0.81	50.7
15	127.7	17.94	55.0	-5.05	0.0	1.92	0.99	51.5
15	149.6	17.94	65.0	-5.05	0.0	2.24	1.17	52.0
15	171.6	17.93	75.0	-5.04	0.0	2.57	1.35	52.3
15	193.7	17.93	85.0	-5.04	0.0	2.91	1.52	52.4
15	216.0	17.93	95.0	-5.04	0.0	3.24	1.70	52.6
15	238.3	17.92	105.0	-5.03	0.0	3.57	1.88	52.6
15	261.1	17.91	115.0	-5.03	0.0	3.92	2.06	52.6
15	283.7	17.90	125.0	-5.02	0.0	4.26	2.24	52.6
15	306.5	17.90	135.0	-5.02	0.0	4.60	2.42	52.6
15	329.5	17.89	145.0	-5.01	0.0	4.94	2.59	52.5
15	352.8	17.89	155.0	-5.00	0.0	5.29	2.77	52.4
15	376.4	17.88	165.0	-5.00	0.0	5.65	2.95	52.3
15	400.4	17.88	175.0	-5.00	0.0	6.01	3.13	52.1
15	425.2	17.87	185.0	-4.99	0.0	6.38	3.31	51.8
15	450.2	17.86	195.0	-4.99	0.0	6.75	3.48	51.6

表 3-3. 効率テスト データ ( $V_{IN} = 17V$ )

$V_{IN}$ (V)	$I_{IN}$ (mA)	VDD (V)	$I_{VDD}$ (mA)	VEE (V)	$I_{VEE}$ (mA)	$P_{IN}$ (W)	$P_{VDD-VEE}$ (W)	効率 (%)
17	19.3	17.97	5.0	-5.06	0.0	0.33	0.09	27.3
17	39.2	17.97	15.0	-5.05	0.0	0.67	0.27	40.4
17	59.1	17.96	25.0	-5.05	0.0	1.00	0.45	44.7
17	79.2	17.96	35.0	-5.05	0.0	1.35	0.63	46.7
17	99.3	17.95	45.0	-5.05	0.0	1.69	0.81	47.8
17	119.6	17.95	55.0	-5.05	0.0	2.03	0.99	48.5
17	140.3	17.95	65.0	-5.05	0.0	2.38	1.17	48.9
17	161.0	17.94	75.0	-5.04	0.0	2.74	1.35	49.2
17	182.0	17.94	85.0	-5.04	0.0	3.09	1.52	49.3
17	203.3	17.93	95.0	-5.03	0.0	3.46	1.70	49.3
17	224.6	17.93	105.0	-5.03	0.0	3.82	1.88	49.3
17	245.8	17.92	115.0	-5.02	0.0	4.18	2.06	49.3
17	267.8	17.92	125.0	-5.02	0.0	4.55	2.24	49.2
17	286.2	17.89	135.0	-5.01	0.0	4.86	2.41	49.6
17	306.6	17.86	145.0	-5.01	0.0	5.21	2.59	49.7
17	327.2	17.81	155.0	-5.00	0.0	5.56	2.76	49.6
17	346.4	17.64	165.0	-5.00	0.0	5.89	2.91	49.4
17	368.4	17.48	175.0	-4.99	0.0	6.26	3.06	48.8

### 3.1.2 レギュレーション データ

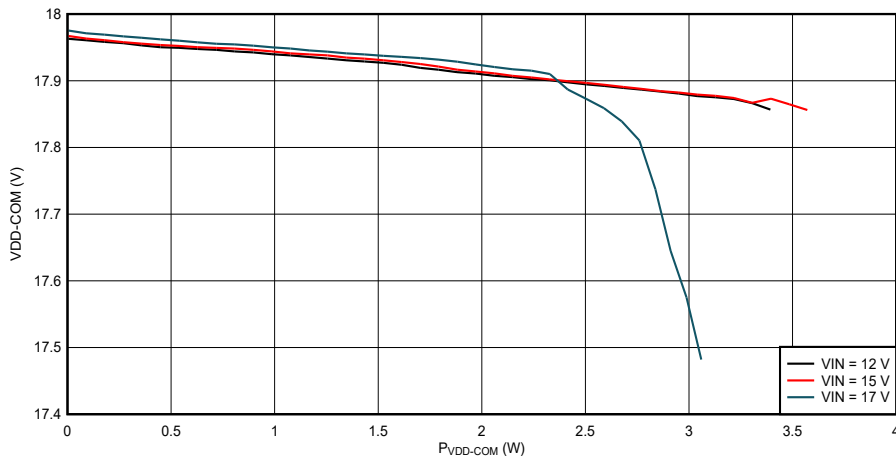


図 3-2. レギュレーションと電力との関係、VDD-COM 負荷のみ

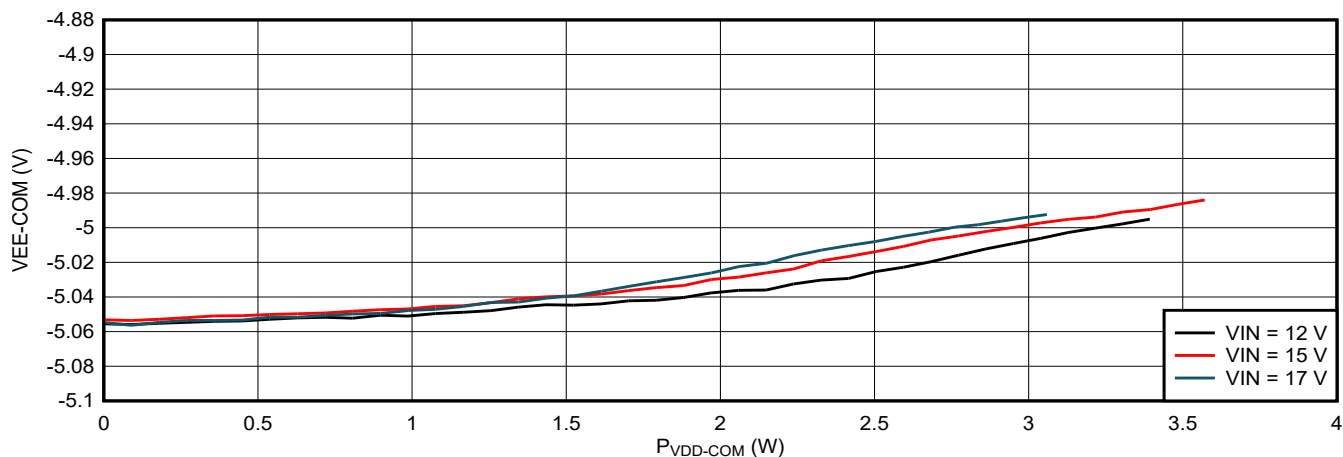


図 3-3. レギュレーションと電力との関係、VDD-COM 負荷のみ

## 3.1.3 定常状態の入力電流

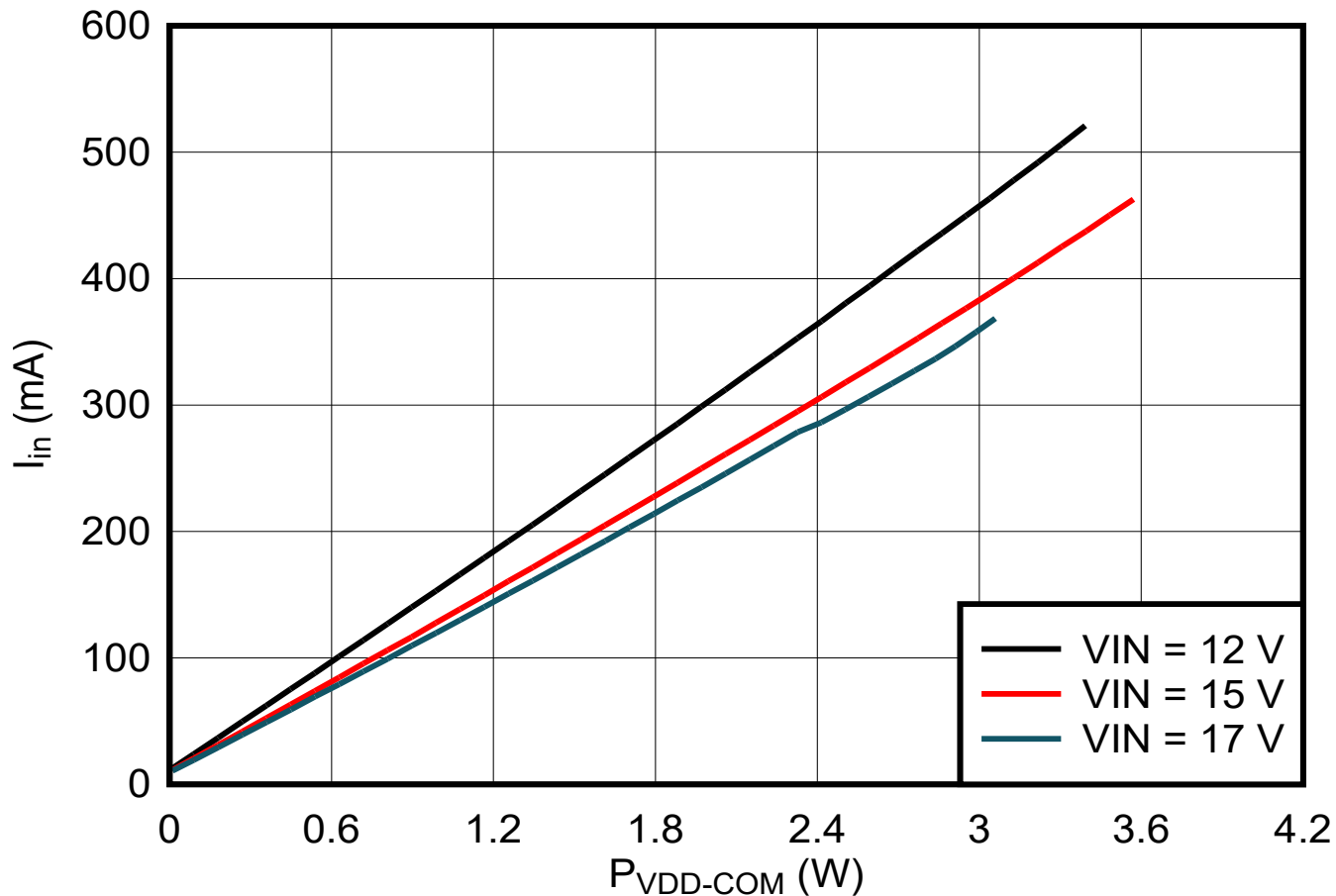


図 3-4. 入力電流と電力との関係、VDD-COM 負荷のみ

### 3.1.4 スタートアップ波形

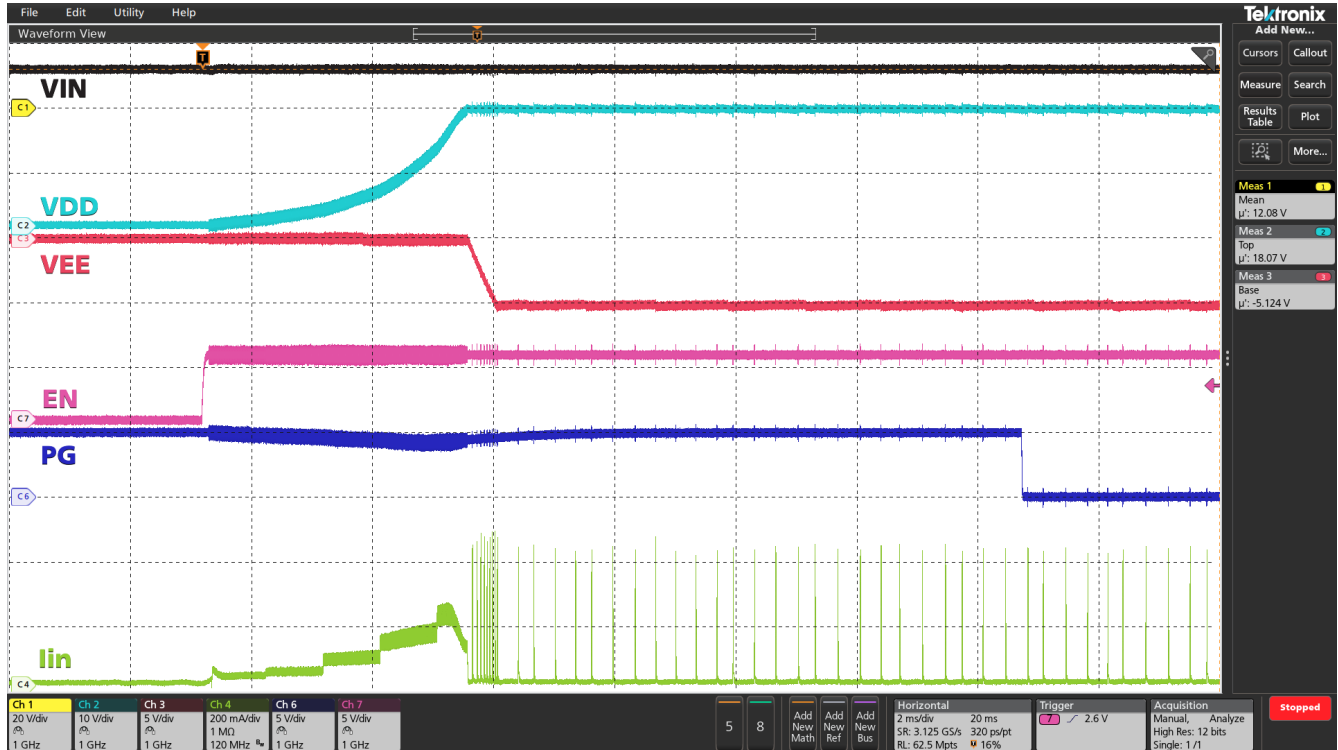


図 3-5. ENAトリガによるスタートアップ:  $V_{IN} = 12V$ 、 $I_{VDD-COM} = 0mA$ 、 $I_{VEE-COM} = 0mA$

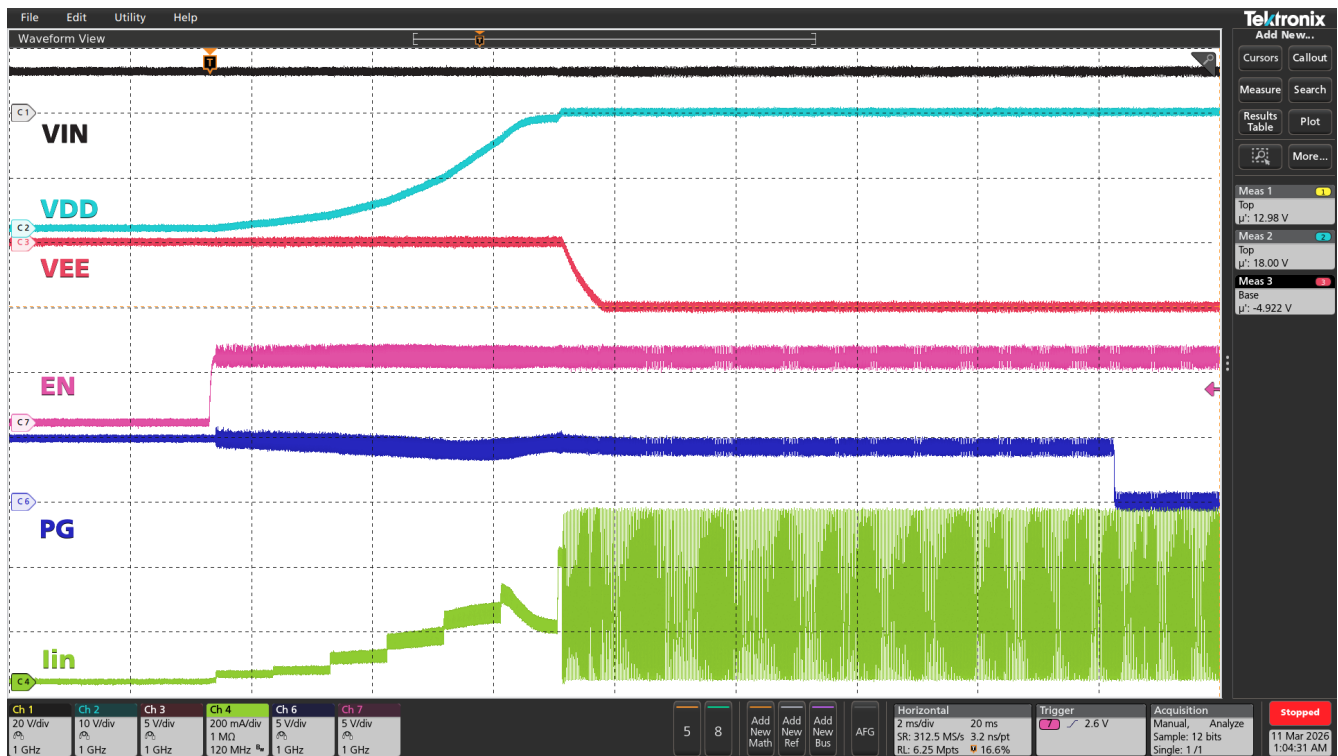


図 3-6. ENAトリガによるスタートアップ:  $V_{IN} = 12V$ 、 $I_{VDD-COM} = 72mA$ 、 $I_{COM-VEE} = 40mA$

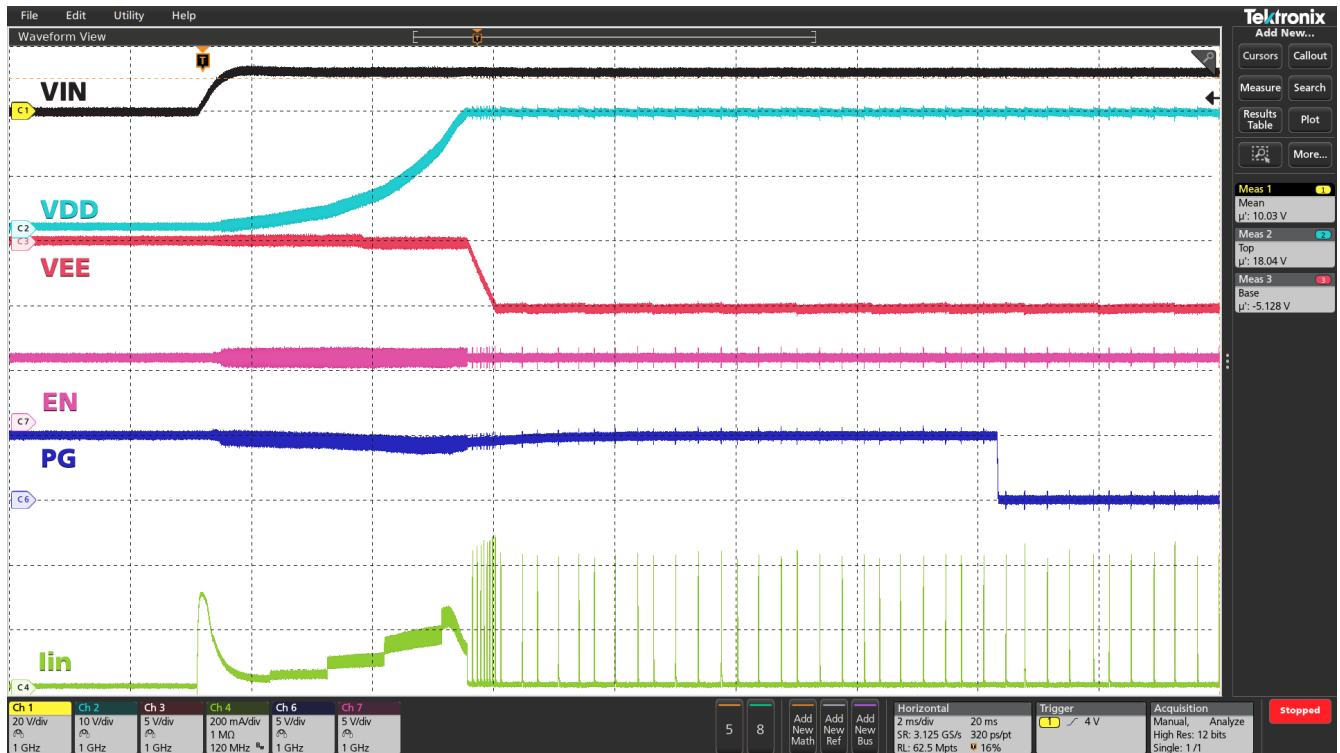


図 3-7.  $V_{IN}$  トリガによるスタートアップ:  $V_{IN} = 12V$ 、 $I_{VDD-COM} = 0mA$ 、 $I_{VEE-COM} = 0mA$

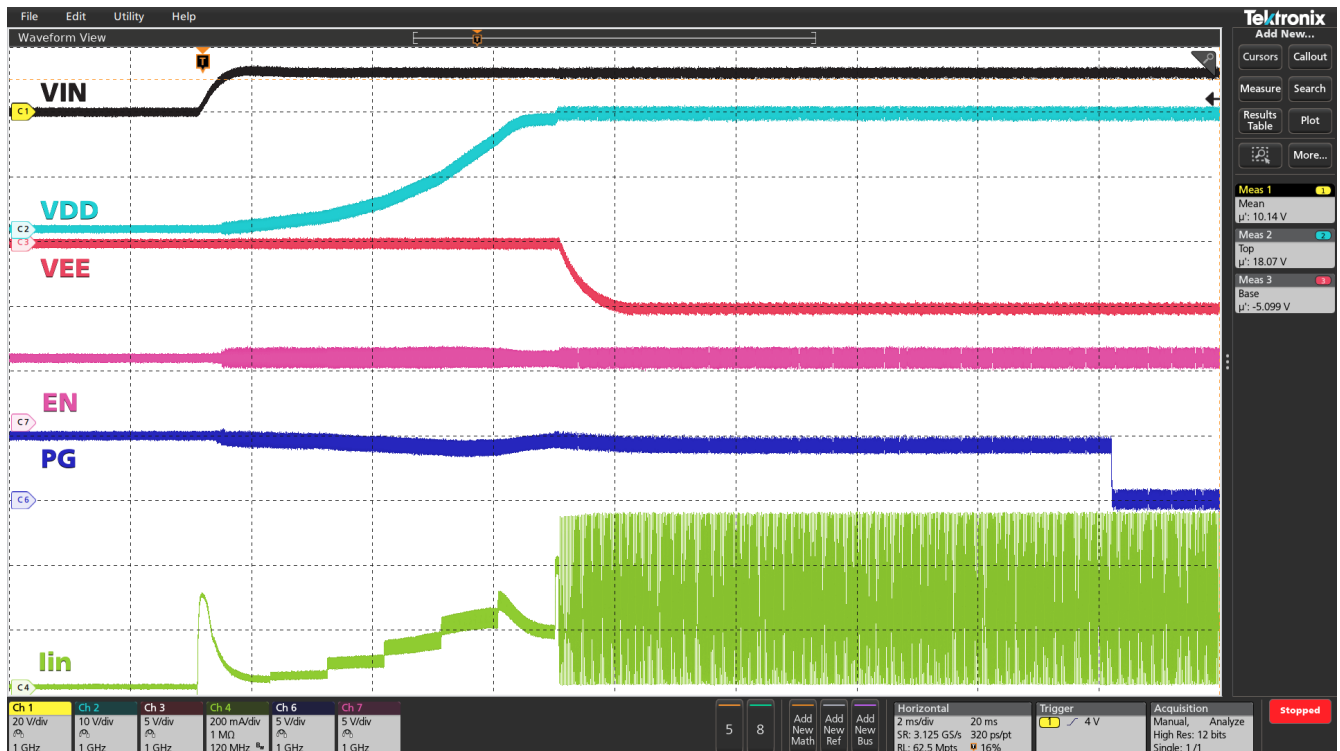


図 3-8.  $V_{IN}$  トリガによるスタートアップ:  $V_{IN} = 12V$ 、 $I_{VDD-COM} = 72mA$ 、 $I_{COM-VEE} = 40mA$

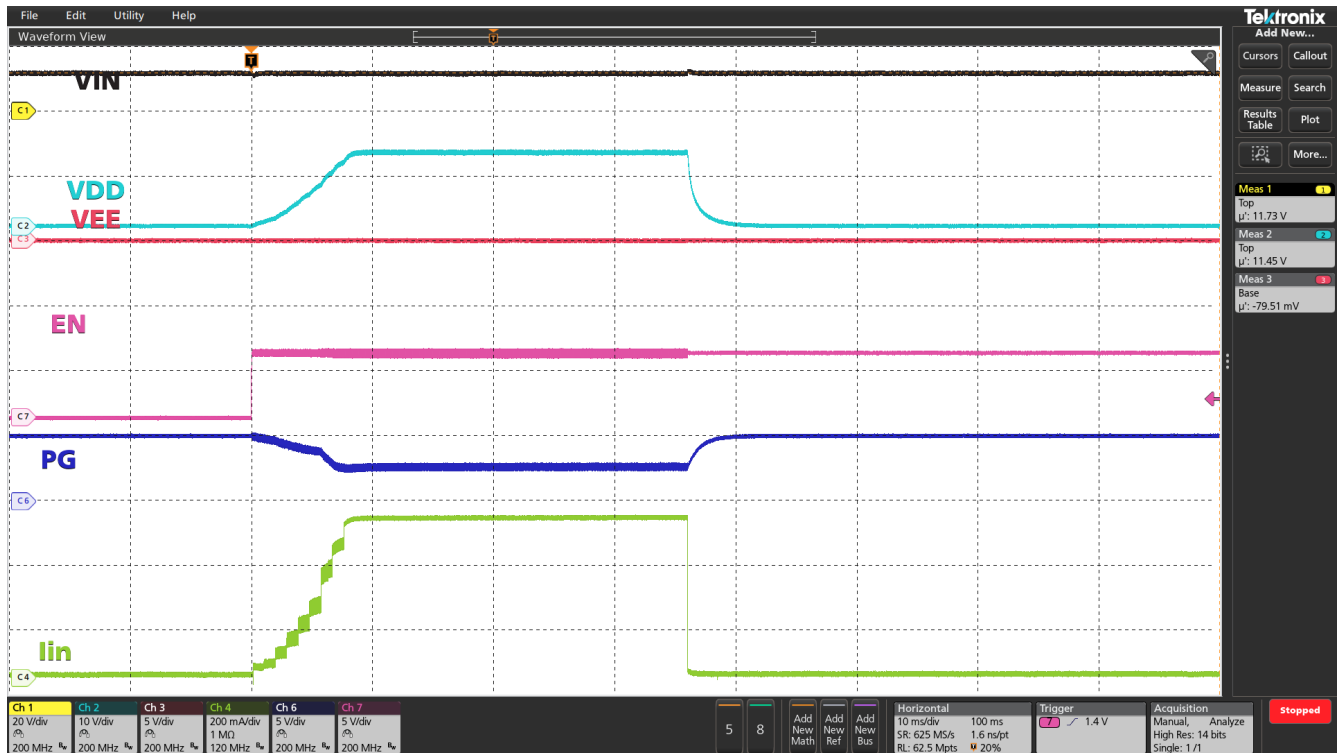


図 3-9. ENA トリガによる過負荷スタートアップ:  $V_{IN} = 12V$ 、 $I_{VDD-COM} = 389mA$ 、 $R_{VDD-COM} = 46\Omega$ 、 $I_{COM-VEE} = 0mA$

### 3.1.5 出カリップル

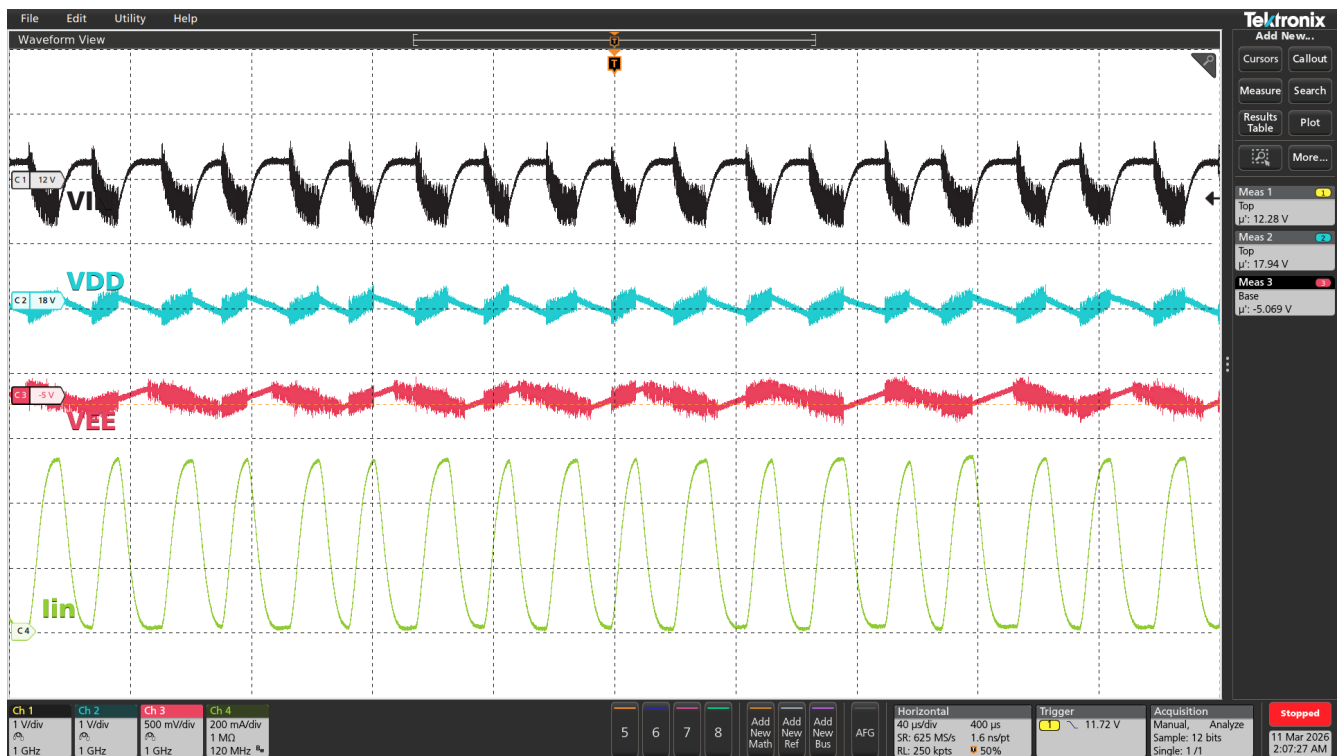


図 3-10. 定常状態出力リップル:  $V_{IN} = 12V$ 、 $I_{VDD-COM} = 72mA$ 、 $I_{COM-VEE} = 40mA$

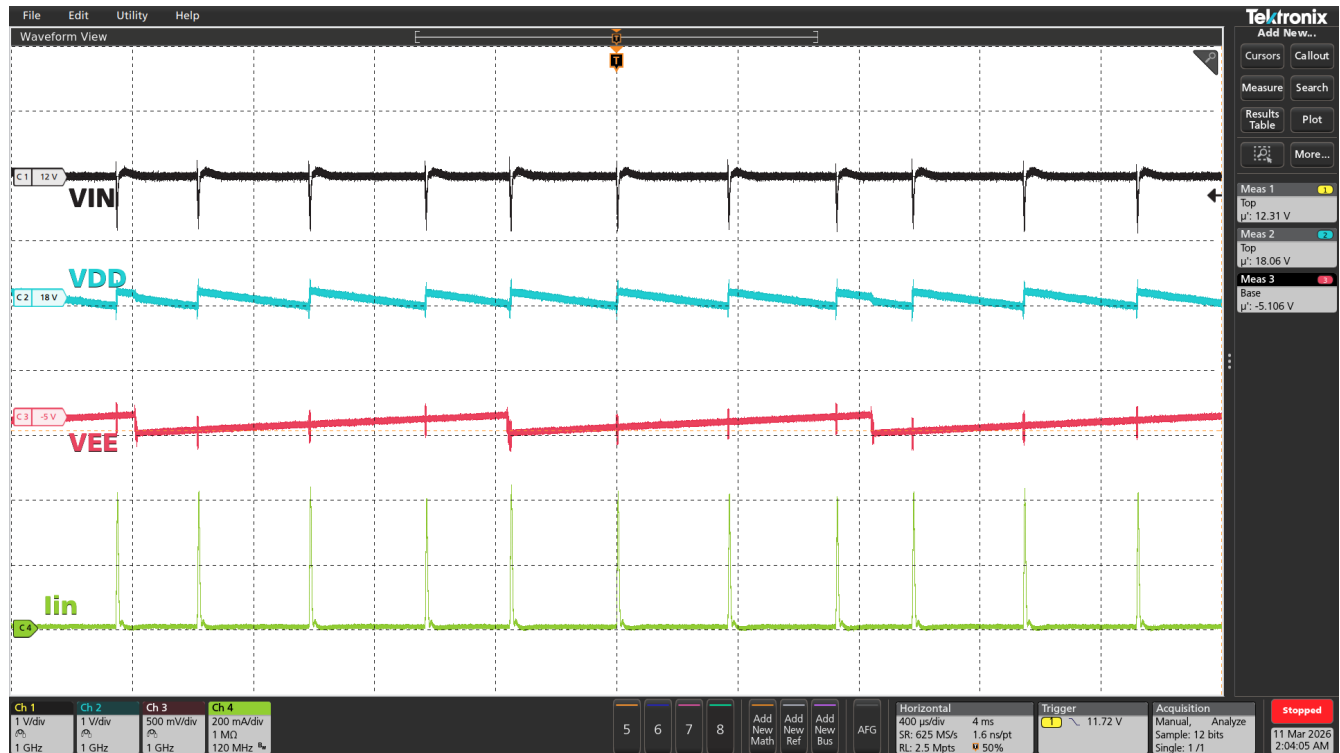


図 3-11. 定常状態出力リップル:  $V_{IN} = 12V$ 、 $I_{VDD-COM} = 0mA$ 、 $I_{COM-VEE} = 0mA$

### 3.1.6 シャットダウン

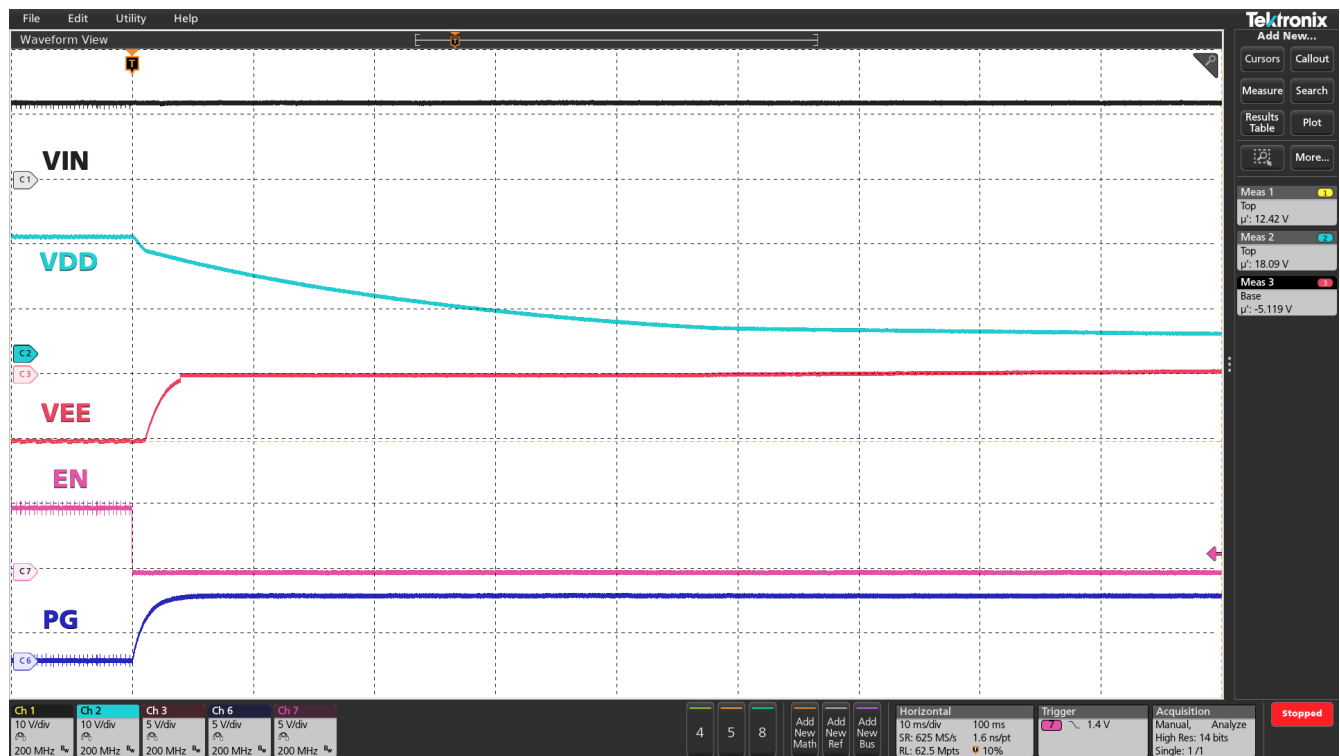


図 3-12. ENA トリガによるシャットダウン:  $V_{IN} = 12V$ 、 $I_{VDD-COM} = 0mA$ 、 $I_{VEE-COM} = 0mA$

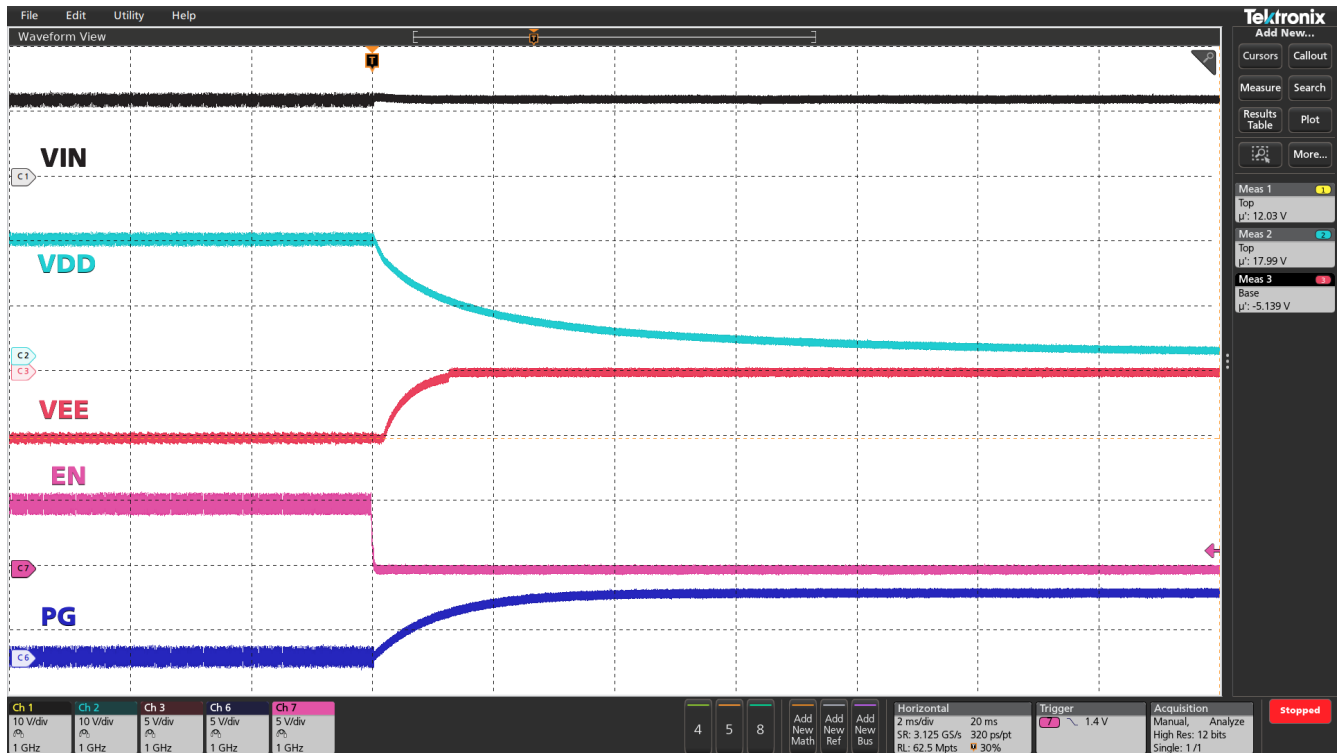


図 3-13. ENA トリガによるシャットダウン:  $V_{IN} = 12V$ 、 $I_{VDD-COM} = 72mA$ 、 $I_{COM-VEE} = 40mA$

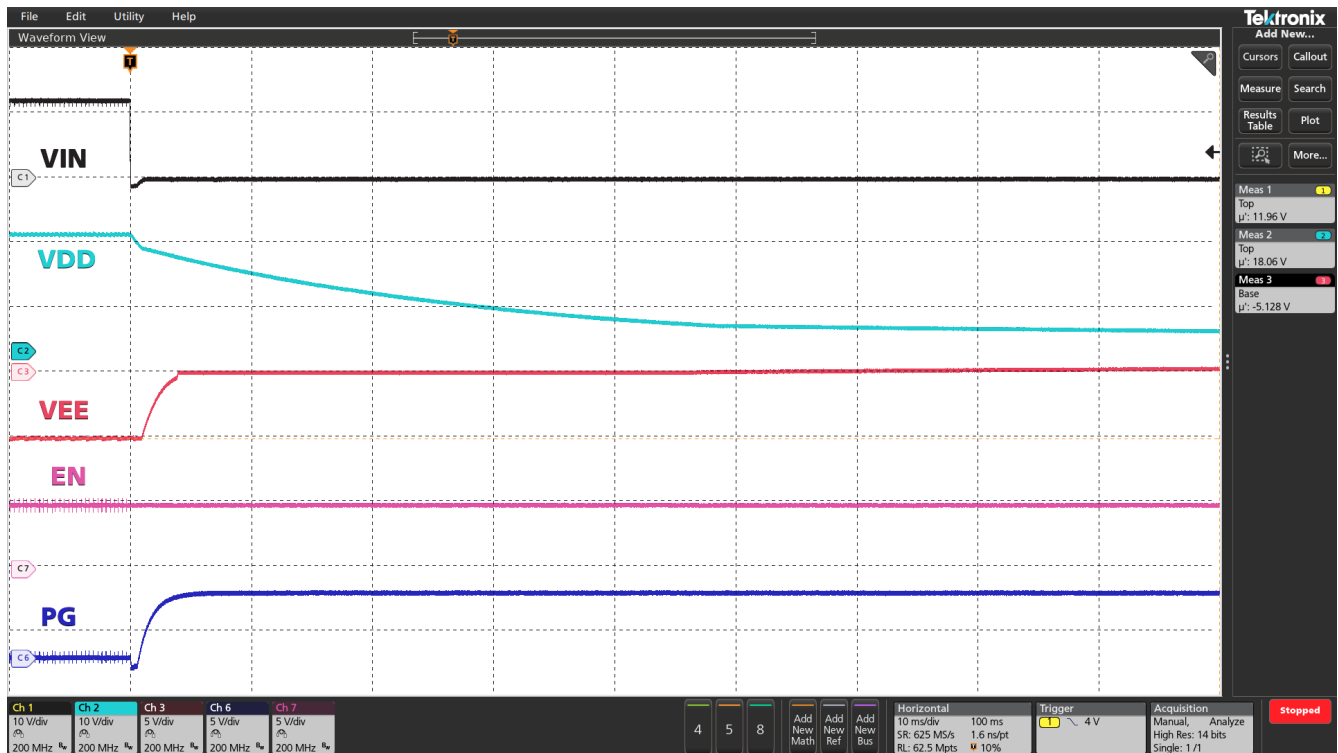


図 3-14.  $V_{IN}$  トリガによるシャットダウン:  $V_{IN} = 12V$ 、 $I_{VDD-COM} = 0mA$ 、 $I_{VEE-COM} = 0mA$

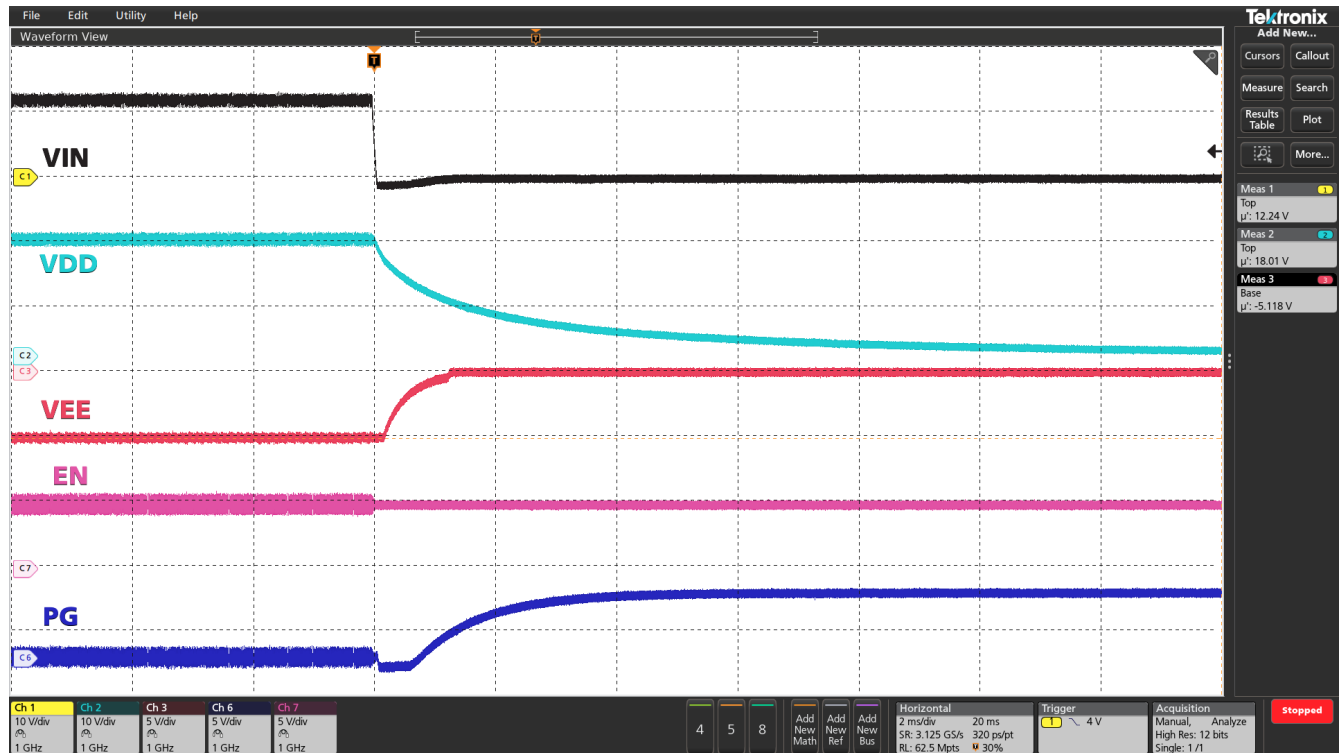


図 3-15.  $V_{IN}$  トリガによるシャットダウン:  $V_{IN} = 12V$ 、 $I_{VDD-COM} = 72mA$ 、 $I_{COM-VEE} = 40mA$

### 3.1.7 熱性能

評価基板が全負荷で動作すると、U1 パッケージの温度が非常に高温になる可能性があります。全負荷動作時に評価基板をプローブまたは取り扱いするときは、U1 のケースに触れないように注意してください。

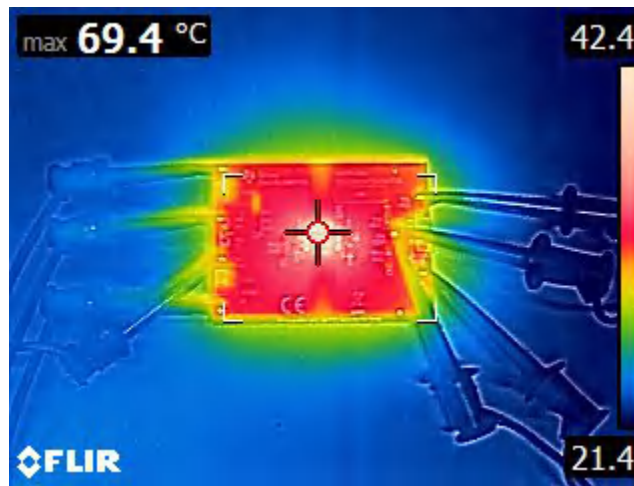


図 3-16. 熱画像:  $V_{IN} = 12V$ 、 $I_{VDD-COM} = 72mA$ 、 $I_{COM-VEE} = 40mA$

$$T_{RISE} = 69.4^{\circ}C - 21.4^{\circ}C = 48^{\circ}C$$

(1)

## 4 ハードウェア設計ファイル

### 4.1 回路図

図 4-1 に、評価基板の電氣的回路図を示します。R3-4 および C10-12 は、赤色の X で示されるように意図的に実装されておらず、部品の上に直接配置されています。

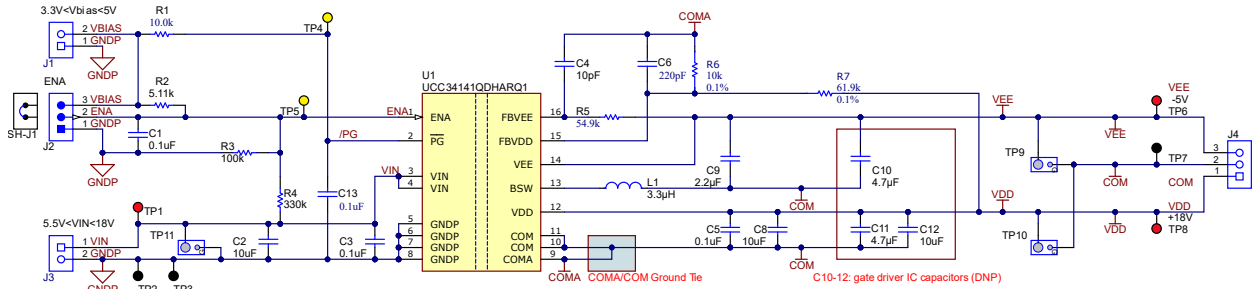


図 4-1. UCC34141EVM-116 回路図、Rev A

### 4.2 アセンブリおよびプリント基板 (PCB) レイアウト

UCC34141EVM-116 は、4 層の FR4 PCB を使用し、4 層すべてで 2 オンスの銅箔を使用しています。この評価基板の PCB は、シールドと EMI 性能の改善のために使われる、グランドプレーンと覆われたスティーチングビアの重要な使用方法を示しています。車載用トラクション インバータなどの高密度 PCB の場合、PCB に複数の追加の信号層を含めることができますが、可能な限り同様の設計手法を適用できます。

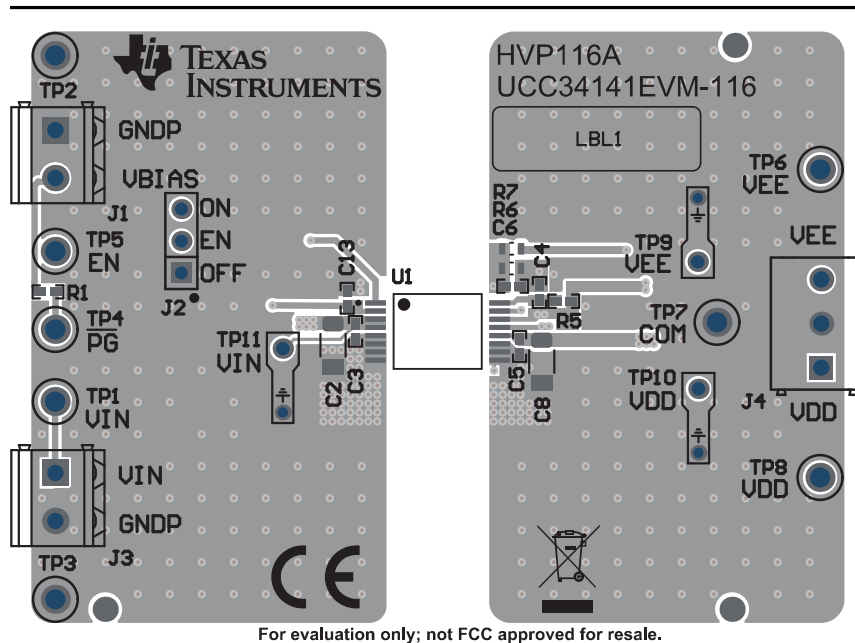


図 4-2. PCB の最上層、アセンブリ

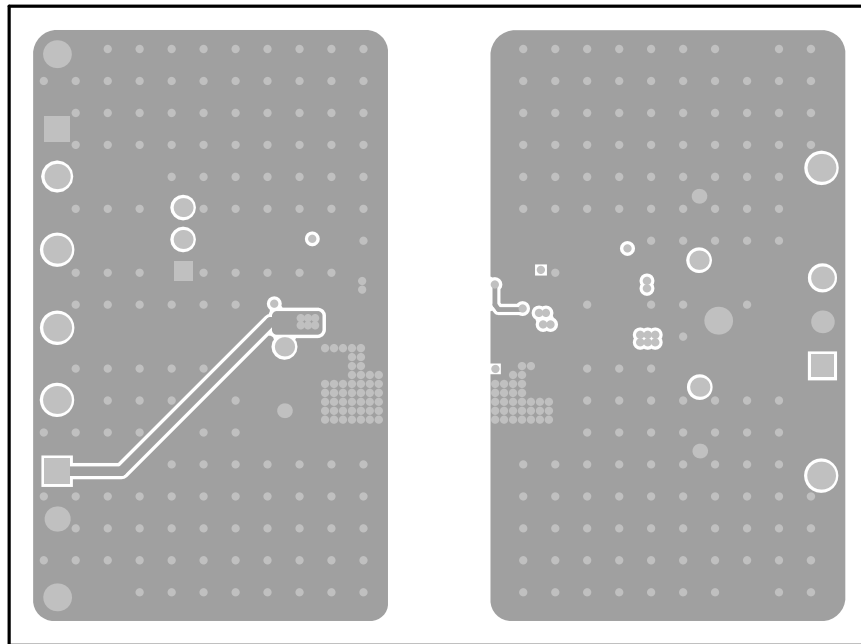


図 4-3. グランド層 2

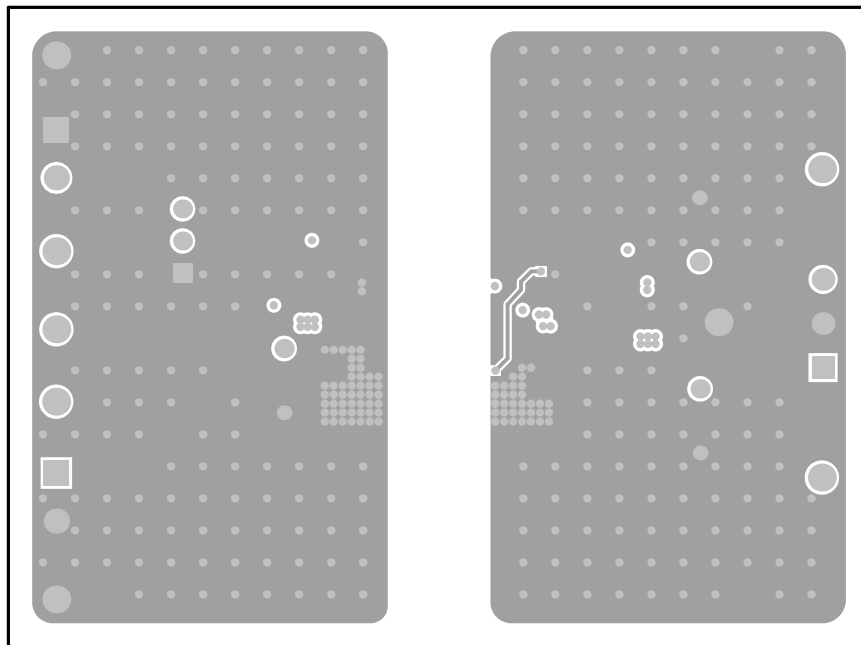


図 4-4. グランド層 3

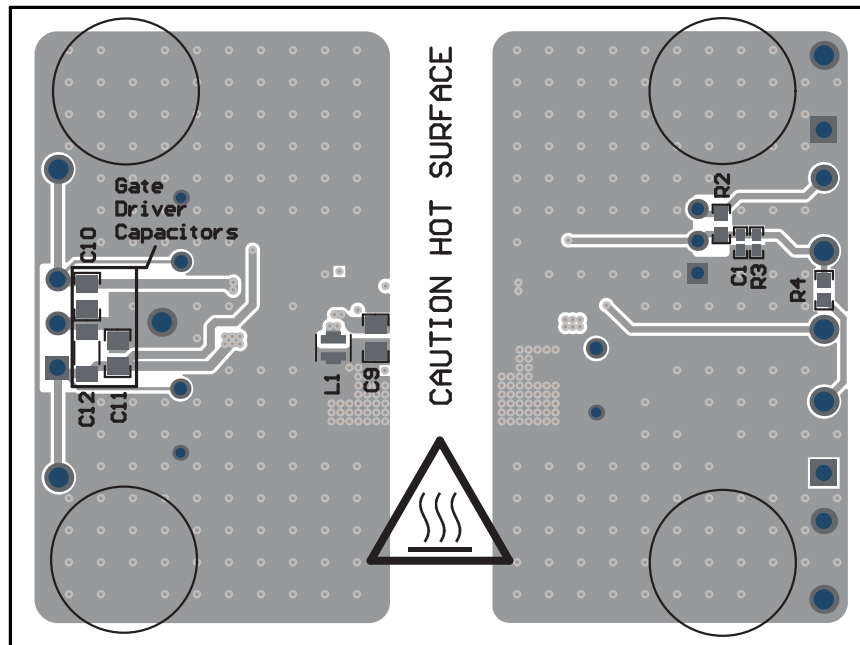


図 4-5. PCB の最下層、アセンブリ (ミラー図)

### 4.3 部品表 (BOM)

表 4-1. 部品表 (BOM)

記号	数量	値	説明	部品番号	メーカー
PCB1	1	該当なし	プリント基板	HVP116	任意
C1、C3、 C5、C13	4	0.1uF	コンデンサ、セラミック、0.1uF、50V、 ±10%、X7R、AEC-Q200 グレード 1、0402	GCM155R71H104KE02D	MuRata
C2、C8	2	10µF	コンデンサ、セラミック、10uF、35V、 ±10%、X7R、AEC-Q200 グレード 1、 1206_190	CGA5L1X7R1V106K160A C	TDK
C4	1	10pF	コンデンサ、セラミック、10pF、50V、±5%、 C0G/NP0、AEC-Q200 グレード 1、0402	CGA2B2C0G1H100D050 BA	TDK
C6	1	220pF	コンデンサ、セラミック、220pF、50V、 ±5%、C0G/NP0、AEC-Q200 グレード 1、 0402	CGA2B2C0G1H221J050B A	TDK
C9	1	2.2uF	コンデンサ、セラミック、2.2uF、16V、 ±10%、X7R、0805	C2012X7R1C225K125AB	TDK
H1、H2、 H3、H4	4	該当なし	パンボン、半球、0.44 x 0.20、クリア	SJ-5303 (CLEAR)	3M
J1、J3	2	該当なし	端子台、2x1、3.81mm、24 ~ 16 AWG、 10A、300VAC、TH	6.91214E+11	Würth Elektronik
J2	1	該当なし	ヘッダ、100mil、3x1、Tin、TH	PEC03SAAN	Sullins Connector Solutions
J4	1	該当なし	端子台、3.5mm、3x1、錫、TH	6.91214E+11	Würth Elektronik
L1	1	3.3uH	インダクタ電力シールド巻線 3.3µH 20% 100kHz フェライト 0.88A 0.3Ω DCR T/R	NRV2010T3R3MGF	Taiyo Yuden

表 4-1. 部品表 (BOM) (続き)

記号	数量	値	説明	部品番号	メーカー
LBL1	1	該当なし	熱転写プリンタブル ラベル、幅 0.650 インチ x 高さ 0.200 インチ、ロールあたり 10,000	THT-14-423-10	Brady
R1	1	10.0k	RES、10.0k、1%、0.2W、AEC-Q200 グレード 0、0402	ERJPA2F1002X	Panasonic
R2	1	5.11k	RES、5.11k、1%、0.1W、AEC-Q200 グレード 0、0603	CRCW06035K11FKEA	Vishay-Dale
R5	1	54.9k	RES、54.9k、1%、0.063W、AEC-Q200 グレード 0、0402	CRCW040254K9FKED	Vishay-Dale
R6	1	10k	10kΩ ±0.1% 0.1W、1/10W チップ抵抗 0603 (1608 メートル法) 車載対応 AEC-Q200 薄膜	ERA-3AEB103V	Panasonic
R7	1	61.9k	61.9kΩ ±0.1% 0.1W、1/10W チップ抵抗 0603 (1608 メートル法) 車載対応 AEC-Q200 薄膜	ERA-3AEB6192V	Panasonic Electronic Components
SH-J1	1	1x2	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
TP1、TP6、TP8	3	該当なし	テスト ポイント、多目的、赤色、TH	5010	Keystone Electronics
TP2、TP3、TP7	3	該当なし	テスト ポイント、多目的、黒色、TH	5011	Keystone Electronics
TP4、TP5	2	該当なし	テスト ポイント、多目的、黄色、TH	5014	Keystone Electronics
U1	1	該当なし	車載 1.5W、12V 入力、25V 出力、高効率、高密度、>5kVRMS、絶縁型 DC/DC モジュール	UCC34141QDCHARQ1	テキサス・インスツルメンツ
C10、C11	0	4.7uF	コンデンサ、セラミック、4.7μF、35V、±10%、X7R、AEC-Q200 グレード 1、0805	CGA4J1X7R1V475K125A C	TDK
C12	0	10μF	コンデンサ、セラミック、10uF、35V、±10%、X7R、AEC-Q200 グレード 1、1206_190	CGA5L1X7R1V106K160A C	TDK
R3	0	100k	RES、100k、5%、0.1W、AEC-Q200 グレード 0、0402	ERJ-2GEJ104X	Panasonic
R4	0	330k	RES、330k、1%、0.1W、AEC-Q200 グレード 0、0603	ERJ-3EKF3303V	Panasonic

## 5 追加情報

### 5.1 商標

すべての商標は、それぞれの所有者に帰属します。

## 6 改訂履歴

資料番号末尾の英字は改訂を表しています。その改訂履歴は英語版に準じています。

Changes from Revision A (January 2026) to Revision B (March 2026)	Page
• 図を新しいバージョンに更新.....	1
• バリエントを 002 から 001 に更新.....	2
• 「デバイス情報」セクションを追加.....	2
• PCB の最新バージョンを示すように図を更新.....	5
• 図を最新の PCB バージョンに更新.....	7
• 「実装の詳細」セクションを追加.....	9
• 「性能データ」セクションを「実装結果」セクションに移動.....	9
• R <sub>FBVEE</sub> 抵抗の値を 49.9K から 54.9K に、PG コンデンサを 0.1uF に更新.....	19
• PCB の 3D 画像を削除し、レイアウト写真を更新.....	19
• BOM を更新し、「値」列を追加.....	21

Changes from Revision * (April 2025) to Revision A (March 2026)	Page
• FBVEE の抵抗値を 90.9kΩ から 49.9kΩ に更新.....	19

## STANDARD TERMS FOR EVALUATION MODULES

1. *Delivery:* TI delivers TI evaluation boards, kits, or modules, including any accompanying demonstration software, components, and/or documentation which may be provided together or separately (collectively, an "EVM" or "EVMs") to the User ("User") in accordance with the terms set forth herein. User's acceptance of the EVM is expressly subject to the following terms.
  - 1.1 EVMs are intended solely for product or software developers for use in a research and development setting to facilitate feasibility evaluation, experimentation, or scientific analysis of TI semiconductors products. EVMs have no direct function and are not finished products. EVMs shall not be directly or indirectly assembled as a part or subassembly in any finished product. For clarification, any software or software tools provided with the EVM ("Software") shall not be subject to the terms and conditions set forth herein but rather shall be subject to the applicable terms that accompany such Software
  - 1.2 EVMs are not intended for consumer or household use. EVMs may not be sold, sublicensed, leased, rented, loaned, assigned, or otherwise distributed for commercial purposes by Users, in whole or in part, or used in any finished product or production system.
2. *Limited Warranty and Related Remedies/Disclaimers:*
  - 2.1 These terms do not apply to Software. The warranty, if any, for Software is covered in the applicable Software License Agreement.
  - 2.2 TI warrants that the TI EVM will conform to TI's published specifications for ninety (90) days after the date TI delivers such EVM to User. Notwithstanding the foregoing, TI shall not be liable for a nonconforming EVM if (a) the nonconformity was caused by neglect, misuse or mistreatment by an entity other than TI, including improper installation or testing, or for any EVMs that have been altered or modified in any way by an entity other than TI, (b) the nonconformity resulted from User's design, specifications or instructions for such EVMs or improper system design, or (c) User has not paid on time. Testing and other quality control techniques are used to the extent TI deems necessary. TI does not test all parameters of each EVM. User's claims against TI under this Section 2 are void if User fails to notify TI of any apparent defects in the EVMs within ten (10) business days after delivery, or of any hidden defects with ten (10) business days after the defect has been detected.
  - 2.3 TI's sole liability shall be at its option to repair or replace EVMs that fail to conform to the warranty set forth above, or credit User's account for such EVM. TI's liability under this warranty shall be limited to EVMs that are returned during the warranty period to the address designated by TI and that are determined by TI not to conform to such warranty. If TI elects to repair or replace such EVM, TI shall have a reasonable time to repair such EVM or provide replacements. Repaired EVMs shall be warranted for the remainder of the original warranty period. Replaced EVMs shall be warranted for a new full ninety (90) day warranty period.

### **WARNING**

**Evaluation Kits are intended solely for use by technically qualified, professional electronics experts who are familiar with the dangers and application risks associated with handling electrical mechanical components, systems, and subsystems.**

**User shall operate the Evaluation Kit within TI's recommended guidelines and any applicable legal or environmental requirements as well as reasonable and customary safeguards. Failure to set up and/or operate the Evaluation Kit within TI's recommended guidelines may result in personal injury or death or property damage. Proper set up entails following TI's instructions for electrical ratings of interface circuits such as input, output and electrical loads.**

**NOTE:**

**EXPOSURE TO ELECTROSTATIC DISCHARGE (ESD) MAY CAUSE DEGRADATION OR FAILURE OF THE EVALUATION KIT; TI RECOMMENDS STORAGE OF THE EVALUATION KIT IN A PROTECTIVE ESD BAG.**

### 3 Regulatory Notices:

#### 3.1 United States

##### 3.1.1 Notice applicable to EVMs not FCC-Approved:

**FCC NOTICE:** This kit is designed to allow product developers to evaluate electronic components, circuitry, or software associated with the kit to determine whether to incorporate such items in a finished product and software developers to write software applications for use with the end product. This kit is not a finished product and when assembled may not be resold or otherwise marketed unless all required FCC equipment authorizations are first obtained. Operation is subject to the condition that this product not cause harmful interference to licensed radio stations and that this product accept harmful interference. Unless the assembled kit is designed to operate under part 15, part 18 or part 95 of this chapter, the operator of the kit must operate under the authority of an FCC license holder or must secure an experimental authorization under part 5 of this chapter.

##### 3.1.2 For EVMs annotated as FCC – FEDERAL COMMUNICATIONS COMMISSION Part 15 Compliant:

#### **CAUTION**

This device complies with part 15 of the FCC Rules. Operation is subject to the following two conditions: (1) This device may not cause harmful interference, and (2) this device must accept any interference received, including interference that may cause undesired operation.

Changes or modifications not expressly approved by the party responsible for compliance could void the user's authority to operate the equipment.

#### **FCC Interference Statement for Class A EVM devices**

*NOTE: This equipment has been tested and found to comply with the limits for a Class A digital device, pursuant to part 15 of the FCC Rules. These limits are designed to provide reasonable protection against harmful interference when the equipment is operated in a commercial environment. This equipment generates, uses, and can radiate radio frequency energy and, if not installed and used in accordance with the instruction manual, may cause harmful interference to radio communications. Operation of this equipment in a residential area is likely to cause harmful interference in which case the user will be required to correct the interference at his own expense.*

#### **FCC Interference Statement for Class B EVM devices**

*NOTE: This equipment has been tested and found to comply with the limits for a Class B digital device, pursuant to part 15 of the FCC Rules. These limits are designed to provide reasonable protection against harmful interference in a residential installation. This equipment generates, uses and can radiate radio frequency energy and, if not installed and used in accordance with the instructions, may cause harmful interference to radio communications. However, there is no guarantee that interference will not occur in a particular installation. If this equipment does cause harmful interference to radio or television reception, which can be determined by turning the equipment off and on, the user is encouraged to try to correct the interference by one or more of the following measures:*

- Reorient or relocate the receiving antenna.
- Increase the separation between the equipment and receiver.
- Connect the equipment into an outlet on a circuit different from that to which the receiver is connected.
- Consult the dealer or an experienced radio/TV technician for help.

#### 3.2 Canada

##### 3.2.1 For EVMs issued with an Industry Canada Certificate of Conformance to RSS-210 or RSS-247

#### **Concerning EVMs Including Radio Transmitters:**

This device complies with Industry Canada license-exempt RSSs. Operation is subject to the following two conditions:

(1) this device may not cause interference, and (2) this device must accept any interference, including interference that may cause undesired operation of the device.

#### **Concernant les EVMs avec appareils radio:**

Le présent appareil est conforme aux CNR d'Industrie Canada applicables aux appareils radio exempts de licence. L'exploitation est autorisée aux deux conditions suivantes: (1) l'appareil ne doit pas produire de brouillage, et (2) l'utilisateur de l'appareil doit accepter tout brouillage radioélectrique subi, même si le brouillage est susceptible d'en compromettre le fonctionnement.

#### **Concerning EVMs Including Detachable Antennas:**

Under Industry Canada regulations, this radio transmitter may only operate using an antenna of a type and maximum (or lesser) gain approved for the transmitter by Industry Canada. To reduce potential radio interference to other users, the antenna type and its gain should be so chosen that the equivalent isotropically radiated power (e.i.r.p.) is not more than that necessary for successful communication. This radio transmitter has been approved by Industry Canada to operate with the antenna types listed in the user guide with the maximum permissible gain and required antenna impedance for each antenna type indicated. Antenna types not included in this list, having a gain greater than the maximum gain indicated for that type, are strictly prohibited for use with this device.

### Concernant les EVMs avec antennes détachables

Conformément à la réglementation d'Industrie Canada, le présent émetteur radio peut fonctionner avec une antenne d'un type et d'un gain maximal (ou inférieur) approuvé pour l'émetteur par Industrie Canada. Dans le but de réduire les risques de brouillage radioélectrique à l'intention des autres utilisateurs, il faut choisir le type d'antenne et son gain de sorte que la puissance isotrope rayonnée équivalente (p.i.r.e.) ne dépasse pas l'intensité nécessaire à l'établissement d'une communication satisfaisante. Le présent émetteur radio a été approuvé par Industrie Canada pour fonctionner avec les types d'antenne énumérés dans le manuel d'usage et ayant un gain admissible maximal et l'impédance requise pour chaque type d'antenne. Les types d'antenne non inclus dans cette liste, ou dont le gain est supérieur au gain maximal indiqué, sont strictement interdits pour l'exploitation de l'émetteur.

#### 3.3 Japan

3.3.1 *Notice for EVMs delivered in Japan:* Please see [http://www.tij.co.jp/lstds/ti\\_ja/general/eStore/notice\\_01.page](http://www.tij.co.jp/lstds/ti_ja/general/eStore/notice_01.page) 日本国内に輸入される評価用キット、ボードについては、次のところをご覧ください。

<https://www.ti.com/ja-jp/legal/notice-for-evaluation-kits-delivered-in-japan.html>

3.3.2 *Notice for Users of EVMs Considered "Radio Frequency Products" in Japan:* EVMs entering Japan may not be certified by TI as conforming to Technical Regulations of Radio Law of Japan.

If User uses EVMs in Japan, not certified to Technical Regulations of Radio Law of Japan, User is required to follow the instructions set forth by Radio Law of Japan, which includes, but is not limited to, the instructions below with respect to EVMs (which for the avoidance of doubt are stated strictly for convenience and should be verified by User):

1. Use EVMs in a shielded room or any other test facility as defined in the notification #173 issued by Ministry of Internal Affairs and Communications on March 28, 2006, based on Sub-section 1.1 of Article 6 of the Ministry's Rule for Enforcement of Radio Law of Japan,
2. Use EVMs only after User obtains the license of Test Radio Station as provided in Radio Law of Japan with respect to EVMs, or
3. Use of EVMs only after User obtains the Technical Regulations Conformity Certification as provided in Radio Law of Japan with respect to EVMs. Also, do not transfer EVMs, unless User gives the same notice above to the transferee. Please note that if User does not follow the instructions above, User will be subject to penalties of Radio Law of Japan.

【無線電波を送信する製品の開発キットをお使いになる際の注意事項】 開発キットの中には技術基準適合証明を受けていないものがあります。技術適合証明を受けていないものご使用に際しては、電波法遵守のため、以下のいずれかの措置を取っていただく必要がありますのでご注意ください。

1. 電波法施行規則第6条第1項第1号に基づく平成18年3月28日総務省告示第173号で定められた電波暗室等の試験設備でご使用いただく。
2. 実験局の免許を取得後ご使用いただく。
3. 技術基準適合証明を取得後ご使用いただく。

なお、本製品は、上記の「ご使用にあたっての注意」を譲渡先、移転先に通知しない限り、譲渡、移転できないものとします。

上記を遵守頂けない場合は、電波法の罰則が適用される可能性があることをご留意ください。日本テキサス・イ

ンスツルメンツ株式会社

東京都新宿区西新宿 6 丁目 2 4 番 1 号

西新宿三井ビル

3.3.3 *Notice for EVMs for Power Line Communication:* Please see [http://www.tij.co.jp/lstds/ti\\_ja/general/eStore/notice\\_02.page](http://www.tij.co.jp/lstds/ti_ja/general/eStore/notice_02.page)

電力線搬送波通信についての開発キットをお使いになる際の注意事項については、次のところをご覧ください。 <https://www.ti.com/ja-jp/legal/notice-for-evaluation-kits-for-power-line-communication.html>

#### 3.4 European Union

3.4.1 *For EVMs subject to EU Directive 2014/30/EU (Electromagnetic Compatibility Directive):*

This is a class A product intended for use in environments other than domestic environments that are connected to a low-voltage power-supply network that supplies buildings used for domestic purposes. In a domestic environment this product may cause radio interference in which case the user may be required to take adequate measures.

- 
- 4 *EVM Use Restrictions and Warnings:*
    - 4.1 EVMS ARE NOT FOR USE IN FUNCTIONAL SAFETY AND/OR SAFETY CRITICAL EVALUATIONS, INCLUDING BUT NOT LIMITED TO EVALUATIONS OF LIFE SUPPORT APPLICATIONS.
    - 4.2 User must read and apply the user guide and other available documentation provided by TI regarding the EVM prior to handling or using the EVM, including without limitation any warning or restriction notices. The notices contain important safety information related to, for example, temperatures and voltages.
    - 4.3 *Safety-Related Warnings and Restrictions:*
      - 4.3.1 User shall operate the EVM within TI's recommended specifications and environmental considerations stated in the user guide, other available documentation provided by TI, and any other applicable requirements and employ reasonable and customary safeguards. Exceeding the specified performance ratings and specifications (including but not limited to input and output voltage, current, power, and environmental ranges) for the EVM may cause personal injury or death, or property damage. If there are questions concerning performance ratings and specifications, User should contact a TI field representative prior to connecting interface electronics including input power and intended loads. Any loads applied outside of the specified output range may also result in unintended and/or inaccurate operation and/or possible permanent damage to the EVM and/or interface electronics. Please consult the EVM user guide prior to connecting any load to the EVM output. If there is uncertainty as to the load specification, please contact a TI field representative. During normal operation, even with the inputs and outputs kept within the specified allowable ranges, some circuit components may have elevated case temperatures. These components include but are not limited to linear regulators, switching transistors, pass transistors, current sense resistors, and heat sinks, which can be identified using the information in the associated documentation. When working with the EVM, please be aware that the EVM may become very warm.
      - 4.3.2 EVMs are intended solely for use by technically qualified, professional electronics experts who are familiar with the dangers and application risks associated with handling electrical mechanical components, systems, and subsystems. User assumes all responsibility and liability for proper and safe handling and use of the EVM by User or its employees, affiliates, contractors or designees. User assumes all responsibility and liability to ensure that any interfaces (electronic and/or mechanical) between the EVM and any human body are designed with suitable isolation and means to safely limit accessible leakage currents to minimize the risk of electrical shock hazard. User assumes all responsibility and liability for any improper or unsafe handling or use of the EVM by User or its employees, affiliates, contractors or designees.
    - 4.4 User assumes all responsibility and liability to determine whether the EVM is subject to any applicable international, federal, state, or local laws and regulations related to User's handling and use of the EVM and, if applicable, User assumes all responsibility and liability for compliance in all respects with such laws and regulations. User assumes all responsibility and liability for proper disposal and recycling of the EVM consistent with all applicable international, federal, state, and local requirements.
  5. *Accuracy of Information:* To the extent TI provides information on the availability and function of EVMs, TI attempts to be as accurate as possible. However, TI does not warrant the accuracy of EVM descriptions, EVM availability or other information on its websites as accurate, complete, reliable, current, or error-free.
  6. *Disclaimers:*
    - 6.1 EXCEPT AS SET FORTH ABOVE, EVMS AND ANY MATERIALS PROVIDED WITH THE EVM (INCLUDING, BUT NOT LIMITED TO, REFERENCE DESIGNS AND THE DESIGN OF THE EVM ITSELF) ARE PROVIDED "AS IS" AND "WITH ALL FAULTS." TI DISCLAIMS ALL OTHER WARRANTIES, EXPRESS OR IMPLIED, REGARDING SUCH ITEMS, INCLUDING BUT NOT LIMITED TO ANY EPIDEMIC FAILURE WARRANTY OR IMPLIED WARRANTIES OF MERCHANTABILITY OR FITNESS FOR A PARTICULAR PURPOSE OR NON-INFRINGEMENT OF ANY THIRD PARTY PATENTS, COPYRIGHTS, TRADE SECRETS OR OTHER INTELLECTUAL PROPERTY RIGHTS.
    - 6.2 EXCEPT FOR THE LIMITED RIGHT TO USE THE EVM SET FORTH HEREIN, NOTHING IN THESE TERMS SHALL BE CONSTRUED AS GRANTING OR CONFERRING ANY RIGHTS BY LICENSE, PATENT, OR ANY OTHER INDUSTRIAL OR INTELLECTUAL PROPERTY RIGHT OF TI, ITS SUPPLIERS/LICENSORS OR ANY OTHER THIRD PARTY, TO USE THE EVM IN ANY FINISHED END-USER OR READY-TO-USE FINAL PRODUCT, OR FOR ANY INVENTION, DISCOVERY OR IMPROVEMENT, REGARDLESS OF WHEN MADE, CONCEIVED OR ACQUIRED.
  7. *USER'S INDEMNITY OBLIGATIONS AND REPRESENTATIONS.* USER WILL DEFEND, INDEMNIFY AND HOLD TI, ITS LICENSORS AND THEIR REPRESENTATIVES HARMLESS FROM AND AGAINST ANY AND ALL CLAIMS, DAMAGES, LOSSES, EXPENSES, COSTS AND LIABILITIES (COLLECTIVELY, "CLAIMS") ARISING OUT OF OR IN CONNECTION WITH ANY HANDLING OR USE OF THE EVM THAT IS NOT IN ACCORDANCE WITH THESE TERMS. THIS OBLIGATION SHALL APPLY WHETHER CLAIMS ARISE UNDER STATUTE, REGULATION, OR THE LAW OF TORT, CONTRACT OR ANY OTHER LEGAL THEORY, AND EVEN IF THE EVM FAILS TO PERFORM AS DESCRIBED OR EXPECTED.
-

8. *Limitations on Damages and Liability:*

8.1 *General Limitations.* IN NO EVENT SHALL TI BE LIABLE FOR ANY SPECIAL, COLLATERAL, INDIRECT, PUNITIVE, INCIDENTAL, CONSEQUENTIAL, OR EXEMPLARY DAMAGES IN CONNECTION WITH OR ARISING OUT OF THESE TERMS OR THE USE OF THE EVMS , REGARDLESS OF WHETHER TI HAS BEEN ADVISED OF THE POSSIBILITY OF SUCH DAMAGES. EXCLUDED DAMAGES INCLUDE, BUT ARE NOT LIMITED TO, COST OF REMOVAL OR REINSTALLATION, ANCILLARY COSTS TO THE PROCUREMENT OF SUBSTITUTE GOODS OR SERVICES, RETESTING, OUTSIDE COMPUTER TIME, LABOR COSTS, LOSS OF GOODWILL, LOSS OF PROFITS, LOSS OF SAVINGS, LOSS OF USE, LOSS OF DATA, OR BUSINESS INTERRUPTION. NO CLAIM, SUIT OR ACTION SHALL BE BROUGHT AGAINST TI MORE THAN TWELVE (12) MONTHS AFTER THE EVENT THAT GAVE RISE TO THE CAUSE OF ACTION HAS OCCURRED.

8.2 *Specific Limitations.* IN NO EVENT SHALL TI'S AGGREGATE LIABILITY FROM ANY USE OF AN EVM PROVIDED HEREUNDER, INCLUDING FROM ANY WARRANTY, INDEMNITY OR OTHER OBLIGATION ARISING OUT OF OR IN CONNECTION WITH THESE TERMS, , EXCEED THE TOTAL AMOUNT PAID TO TI BY USER FOR THE PARTICULAR EVM(S) AT ISSUE DURING THE PRIOR TWELVE (12) MONTHS WITH RESPECT TO WHICH LOSSES OR DAMAGES ARE CLAIMED. THE EXISTENCE OF MORE THAN ONE CLAIM SHALL NOT ENLARGE OR EXTEND THIS LIMIT.

9. *Return Policy.* Except as otherwise provided, TI does not offer any refunds, returns, or exchanges. Furthermore, no return of EVM(s) will be accepted if the package has been opened and no return of the EVM(s) will be accepted if they are damaged or otherwise not in a resalable condition. If User feels it has been incorrectly charged for the EVM(s) it ordered or that delivery violates the applicable order, User should contact TI. All refunds will be made in full within thirty (30) working days from the return of the components(s), excluding any postage or packaging costs.

10. *Governing Law:* These terms and conditions shall be governed by and interpreted in accordance with the laws of the State of Texas, without reference to conflict-of-laws principles. User agrees that non-exclusive jurisdiction for any dispute arising out of or relating to these terms and conditions lies within courts located in the State of Texas and consents to venue in Dallas County, Texas. Notwithstanding the foregoing, any judgment may be enforced in any United States or foreign court, and TI may seek injunctive relief in any United States or foreign court.

Mailing Address: Texas Instruments, Post Office Box 655303, Dallas, Texas 75265  
Copyright © 2023, Texas Instruments Incorporated

## 重要なお知らせと免責事項

TI は、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した TI 製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとし、

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、[TI の総合的な品質ガイドライン](#)、[ti.com](#) または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2026, Texas Instruments Incorporated

最終更新日 : 2025 年 10 月