

MSPM0Gx51x と MSPM33C32xx の間でのハードウェア移行設計

Application Note





MSPMx Arm デバイスファミリは、高度なピン互換性を提供します。MSPM0Gx51x と MSPM33C32xx は、多くのパッケージと機能を共有しているため、これらのデバイス間の移行をシンプルなプロセスで行うことができます。MSPM0Gx51x と MSPM33C32xx の両方に対応できるように、1 枚のプリント基板 (PCB) を設計することもできます。このアプリケーションノートでは、シームレスな移行と、両方のデバイス間での PCB ドロップイン置き換えを実現するためのハードウェアの検討事項について説明します。



1 はじめに.....7

2 デバイス リスト.....8

2.1 LQFP100 移行オプション.....8

2.2 NFBGA100 移行オプション.....9

2.3 LQFP80 移行オプション.....10

2.4 LQFP64 移行オプション.....11

2.5 VQFN48 移行オプション.....12

3 MSPM0Gx51x と MSPM33C32xx の違いのレビュー.....13

3.1 回路図と PCB レイアウトの検討事項.....13

3.2 MSPM0Gx51x と MSPM33C32xx の機能セットの違い.....16

3.3 ピン配置に関する検討事項.....18

商標

すべての商標は、それぞれの所有者に帰属します。

This page intentionally left blank.



本ドキュメントは、MSPM0Gx51x と MSPM33C32xx 間の移行について説明します。このドキュメントは、同じプリント基板 (PCB) 上で MSPM0Gx51x と MSPM33C32xx を使用する単一の設計計画のプロセスで使用することもできます。

最新マイコン (MCU) には、ますます多くの機能やペリフェラルが搭載されています。移行中に、どの違いがシステムのパフォーマンスや機能に影響を与えるかを判断する際に、これは困難になることがあります。プロセスを簡素化するため、このドキュメントでは MSPM0Gx51x と MSPM33C32xx ファミリのデバイスの違いについて説明し、スムーズな移行または単一 PCB 設計のためのアクションを実行できます。このガイドは、MSPM0Gx51x と MSPM33C32xx デバイスの違いに重点を置いて、どちらのデバイスファミリからでも任意の方向に移行するために使用できます。

このガイドは、移行または設計プロセスの前に使用すると最も効果的です。MSPM0Gx51x と MSPM33C32xx 間の互換性に関する考慮事項の各側面に対処するには、以下の手順に従ってください

1. ターゲットの MSPM0Gx51x デバイスとターゲットの MSPM33C32xx デバイスを選択します
2. 接続とレイアウトの違いを確認します
3. 機能レベルの違いを確認します
4. ピン配置の違いを確認します



このガイドでは、パッケージを共有する MSPM0Gx51x および MSPM33C32xx の各デバイスの設計および移行プロセスについて説明します。表に記載されていないデバイスバリエーションの移行も可能ですが、このガイドでは説明していません。最初に、ターゲットの MSPM0 および MSPM33 デバイスが以下の 1 つの表に存在することを確認します。

2.1 LQFP100 移行オプション

TI パッケージコード	PZ
パッケージ ファミリー	LQFP
ピン数	100
ピッチ	0.5mm
寸法	16mm x 16mm
機械図面	リンク

部品番号	フラッシュ (kB)/SRAM (kB)	認証	ADC チャンネル	GPIO
MSPM0G1519SPZR	512 / 128	産業用	27	94
MSPM0G1518SPZR	256 / 128	産業用	27	94
MSPM0G3519SPZR	512 / 128	産業用	27	94
MSPM0G3518SPZR	256 / 128	産業用	27	94
M0G3519QPZQ1	512 / 128	車載	27	94
M0G3518QPZQ1	256 / 128	車載	27	94
MSPM33C321ASPZR	1024 / 256	産業用	34	93

2.2 NFBGA100 移行オプション

TI パッケージ コード	ZAW
パッケージ ファミリ	NFBGA
ピン数	100
ピッチ	0.8mm
寸法	9mm x 9mm
機械図面	リンク

部品番号	フラッシュ (kB)/SRAM (kB)	認証	ADC チャンネル	GPIO
MSPM0G1519SZAWR	512 / 128	産業用	27	94
MSPM0G1518SZAWR	256 / 128	産業用	27	94
MSPM0G3519SZAWR	512 / 128	産業用	27	94
MSPM0G3518SZAWR	256 / 128	産業用	27	94
MSPM33C321ASZAWR	1024 / 256	産業用	34	93

2.3 LQFP80 移行オプション

TI パッケージコード	PN
パッケージ ファミリ	LQFP
ピン数	80
ピッチ	0.5mm
寸法	14mm x 14mm
機械図面	リンク

部品番号	フラッシュ (kB)/SRAM (kB)	認証	ADC チャンネル	GPIO
MSPM0G1519SPNR	512 / 128	産業用	27	74
MSPM0G1518SPNR	256 / 128	産業用	27	74
MSPM0G3519SPNR	512 / 128	産業用	27	74
MSPM0G3518SPNR	256 / 128	産業用	27	74
M0G3519QPNQ1	512 / 128	車載	27	74
M0G3518QPNQ1	256 / 128	車載	27	74
MSPM33C321ASPNR	1024 / 256	産業用	34	73

2.4 LQFP64 移行オプション

TI パッケージコード	PM
パッケージ ファミリ	LQFP
ピン数	64
ピッチ	0.5mm
寸法	12mm x 12mm
機械図面	リンク

部品番号	フラッシュ (kB)/SRAM (kB)	認証	ADC チャンネル	GPIO
MSPM0G1519SPMR	512 / 128	産業用	27	60
MSPM0G1518SPMR	256 / 128	産業用	27	60
MSPM0G3519SPMR	512 / 128	産業用	27	60
MSPM0G3518SPMR	256 / 128	産業用	27	60
M0G3519QPMQ1	512 / 128	車載	27	60
M0G3518QPMQ1	256 / 128	車載	27	60
MSPM33C321ASPMR	1024 / 256	産業用	24	57

2.5 VQFN48 移行オプション

TI パッケージコード	RGZ
パッケージ ファミリー	VQFN
ピン数	48
ピッチ	0.5mm
寸法	12mm x 12mm
機械図面	リンク

部品番号	フラッシュ (kB)/SRAM (kB)	認証	ADC チャンネル	GPIO
MSPM0G1519SRGZR	256 / 128	産業用	19	44
MSPM0G1518SRGZR	512 / 128	産業用	19	44
MSPM0G3519SRGZR	256 / 128	産業用	19	44
MSPM0G3518SRGZR	512 / 128	産業用	19	44
M0G3519QRGZRQ1	512 / 128	車載	19	44
M0G3518QRGZRQ1	256 / 128	車載	19	44
MSPM33C321ASRGZR	1024 / 256	産業用	18	43

MSPM0Gx51x と MSPM33C32xx の違いのレビュー



MSPM0Gx51x ファミリーと MSPM33C32x ファミリーは、多くの機能と仕様を共有しています。機能セットが異なる場所では、これがアプリケーションにどのように影響するかを理解することが重要です。次のセクションでは、移行プロセス中にアプリケーションが依存できる類似点と、設計フェーズの初期段階で評価する必要がある相違点について説明します。

3.1 回路図と PCB レイアウトの検討事項

デバイスの電源ピンに関する違い

MSPM33C32 には、すべてのパッケージに 2 つの VDD/VSS 電源ペアが必要ですが、MSPM0Gx51x には、48 ピンおよび 64 ピンパッケージで 1 つの VDD/VSS 電源ペアのみが必要です。MSPM33C32x と MSPM0Gx51x の両方をサポートする単一 PCB が必要な場合は、追加の電源ピンの位置に 0Ω 抵抗接続を用意することをお勧めします。この抵抗は、MSPM33C32x を実装する場合は選択的に実装し、MSPM0Gx51x を実装する場合は選択的に実装しないでください。これにより、設計を MSPM33C32x から MSPM0Gx51x に移行する場合に、VDD を非電源ピン (通常の GPIO ピンなど) に直接接続することを回避できます。

パッケージファミリ	TI パッケージコード	デバイスピン	MSPM0Gx051x の接続要件	MSPM33C32xx の接続要件	移行アクション
LQFP100	PZ	該当なし	同じ機能と接続		なし
NFBGA100	ZAW				
LQFP80	PN				
LQFP64	PM	ピン 8	汎用 IO およびアナログ入力。VSS に接続することは推奨しません	グランド (VSS) 接続	接続がデバイス固有の要件を満たすことを確認します。単一 PCB 互換性が必要な場合は、0ohm 抵抗を実装して VSS を MSPM33C32xx に接続するか、実装しないで MSPM0Gx51x から VSS を切断します
		ピン 9	汎用 IO。VDD に接続することは推奨しません	VDD 接続	接続がデバイス固有の要件を満たすことを確認します。単一 PCB 互換性が必要な場合は、0ohm 抵抗を実装して VSS を MSPM33C32xx に接続するか、実装しないで MSPM0Gx51x から VDD を切断します
VQFN48	RGZ	ピン 49 (PowerPad)	接続なし。	VSS 接続。	PowerPad が低インピーダンスの電気グランドと十分なサーマル ヒートシンクに接続されていることを確認します。
		ピン 7	VSS	汎用 IO	接続がデバイス固有の要件を満たすことを確認します。単一 PCB 互換性が必要な場合は、0ohm 抵抗を実装して VSS を MSPM0Gx51x に接続するか、MSPM33C32xx から VSS を切断します
		ピン 30	汎用 IO	接続、端子	接続がデバイス固有の要件を満たすことを確認します。単一 PCB 互換性が必要な場合は、0ohm 抵抗を実装して VSS を MSPM33C32xx に接続するか、実装しないで MSPM0Gx51x から VDD を切断します

VBAT 電源ピンとの違い

MSPM33C32xx は、リアルタイム クロック (RTC)、タンパ検出ピン、小さなバックアップ メモリに電力を供給できる独立した低消費電力ドメインを備えています。この電源ドメインには、VBAT と呼ばれる外部電源ピンから電力を供給する必要があります。MSPM0Gx51x はこの機能を搭載していません。MSPM33C32x と MSPM0Gx51x の両方をサポートする単一 PCB が必要な場合は、VBAT 電源ピンの位置に 0Ω 抵抗接続をプロビジョニングすることをお勧めします。この抵抗は、MSPM33C32x を実装する際は選択的に実装し、MSPM0Gx51x を実装する際は選択的に実装しないでください。これにより、設計を MSPM33C32x から MSPM0Gx51x に移行する場合でも、電源電圧を非電源ピンに直接接続することを回避できます。

パッケージファミリ	TI パッケージコード	デバイス ピン	MSPM0Gx051x の接続要件	MSPM33C32xx の接続要件	移行アクション
LQFP100	PZ	ピン 7	汎用 IO	VBAT 電源接続	接続がデバイス固有の要件を満たすことを確認します。単一 PCB 互換性が必要な場合は、0ohm 抵抗を実装して VBAT を MSPM33C32xx に接続するか、実装しないで MSPM0Gx51x から VBAT を切断します
NFBGA100	ZAW	A3 ピン			
LQFP80	PN	ピン 7			
LQFP64	PM	ピン 39			
VQFN48	RGZ	ピン 5			

VCORE コンデンサとの違い

MSPM0Gx51x および MSPM33C32xx ファミリのデバイスでは、VCORE デバイスピンのグラウンドの間にコンデンサを配置する必要があります。MSPM0Gx51x には 470nF のコンデンサが必要です。MSPM33C32xx には 2.2uF のコンデンサが必要です。MSPM0Gx51x と MSPM33C32xx の両方をサポートするための PCB が 1 つ必要な場合は、選択したコンデンサのフットプリントが両方のコンデンサ値に対応できます。

パッケージファミリ	TI パッケージコード	デバイス ピン	MSPM0Gx051x の接続要件	MSPM33C32xx の接続要件	移行アクション
LQFP100	PZ	ピン 100	470nF コンデンサ	2.2uF コンデンサ	正しい値のコンデンサを実装します。単一の PCB 互換性が必要な場合は、コンデンサのフットプリントで、両方のコンデンサ値をサポートできます
NFBGA100	ZAW	A1 ピン			
LQFP80	PN	ピン 80			
LQFP64	PM	ピン 32			
VQFN48	RGZ	ピン 48			

VREF 接続との違い

MSPM0Gx51x と MSPM33C321 の両方で内蔵 ADC を使用するには、システムでリファレンス電圧を使用できる必要があります。リファレンス電圧は、外部または内部 VREF ジェネレータから供給できます。MSPM0Gx51x では、ソフトウェアで VDD、内部 VREF、外部 VREF のいずれかを選択できます。MSPM33C32xx は、実行時にソフトウェアによるリファレンスソースの選択を許可しません。MSPM33C32xx への電圧リファレンスは、以下に示す方法のいずれかで、基板レベルで正しく接続する必要があります：

1. ADC は、内部電圧リファレンス (ソフトウェアで 1.4V または 2.5V に構成可能) を使用します。VREF+ と VREF-/GND の間に 1uF のコンデンサを接続する必要があります。
2. ADC は、電圧リファレンスとして VDD を使用します。VDD は、PCB 上の VREF+ デバイスピンの外部接続する必要があります。VREF+ と VREF-/GND の間に 1uF のコンデンサを接続する必要があります。
3. ADC は外部電圧リファレンスを使用します。外部リファレンスで推奨される外付けデカップリング コンデンサを使用します。

バウンダリ スキャン

MSPM33C32xx ファミリデバイスは、JTAG バウンダリ スキャンをサポートしています。MSPM0Gx15x ファミリのデバイスは、バウンダリ スキャンをサポートしていません。バウンダリ スキャンを使用しない場合は、変更する必要はありません。

3.2 MSPM0Gx51x と MSPM33C32xx の機能セットの違い

MSPM0Gx51x と MSPM33C32xx のペリフェラルおよび機能の比較

ペリフェラル名	MSPM0Gx51x インスタンス名	MSPM33C32xx インスタンス名	相違点
CPU	M0+	M33	機能の違い。ARM のマニュアルを参照してください
GPIO と IOMUX	GPIOA, GPIOB, GPIOC	GPIOA, GPIOB, GPIOC	違いはありません
標準 DMA	DMA0	DMA1	違いはありません
セキュア DMA	-	DMA0	該当なし
演算アクセラレータ	MATHACL	-	該当なし
CAN	CAN0	MCAN0	違いはありません
CAN	CAN1	MCAN1	違いはありません
UART	UART0	UC1_0	機能の違い。MSPM33C32xx は、DALI、IrDA、ISO7816 モードをサポートしていません
UART	UART1	UC1_1	MSPM0Gx51x が LIN モードをサポートしていない以外、違いはありません
UART	UART2	UC13_1	機能の違い。MSPM0Gx51x は ISO7816 をサポートしていません。MSPM33C32xx S2U0 は保持されますが、ストップおよびスタンバイモードではアクティブではありません
UART	UART3	UC13_0	機能の違い。MSPM0Gx51x は、LIN、DALI、IrDA、ISO7816 をサポートしていません
UART	UART4	UC13_2	MSPM0Gx51x が LIN モードをサポートしていない以外、違いはありません
UART	UART5	UC13_3	MSPM0Gx51x が ISO7816 をサポートしていない以外、違いはありません
UART	UART6	UC14	MSPM0Gx51x が ISO7816 をサポートしていない以外、違いはありません
UART	UART7	UC12	機能の違い。MSPM33C32xx S2U2 は LIN、DALI、IrDA をサポートしていません。MSPM33C32xx S2U2 は保持されますが、ストップ モードまたはスタンバイ モードではアクティブではありません
I2C	I2C0	UC1_0 UC15_0	機能の違い。MSPM33C32xx が、FIFO モードまたはデジタル グリッチ フィルタをサポートしていません
I2C	I2C1	UC1_1	機能の違い。MSPM33C32xx が、FIFO モードまたはデジタル グリッチ フィルタをサポートしていません
I2C	I2C2	UC13_0 UC15_1	機能の違い。MSPM33C32xx が、FIFO モードまたはデジタル グリッチ フィルタをサポートしていません
SPI	SPI0	UC2	MSPM33C32xx がパッキングをサポートしていない以外、違いはありません
SPI	SPI1	UC13_0	MSPM33C32xx がパックや複数のチップセレクトをサポートしていない以外、違いはありません
SPI	SPI2	UC13_1	MSPM33C32xx がパックや複数のチップセレクトをサポートしていない以外、違いはありません

ペリフェラル名	MSPM0Gx51x インスタンス名	MSPM33C32xx インスタンス名	相違点
	-	QSPI	該当なし
タイマ	TIMA0	TIMA0_0	違いはありません
タイマ	TIMA1	TIMA0_1	MSPM33C32xx が 4 つの外部キャプチャ/比較ユニットをサポートし、MSPM0Gx51x が 2 つの外部キャプチャ/比較ユニットをサポートしている以外、違いはありません
タイマ	TIMG0	TIMG4_0	MSPM33C32xx がシャドウロードとシャドウキャプチャ/比較に対応している以外に、違いはありません
タイマ	-	TIMG4_1	該当なし
タイマ	TIMG6	TIMG4_2	違いはありません
タイマ	TIMG7	TIMG4_3	違いはありません
タイマ	TIMG8	TIMG8_0	違いはありません
タイマ	TIMG9	TIMG8_1	違いはありません
タイマ	TIMG12	TIMG12_0	違いはありません
タイマ	TIMG14	-	該当なし
ADC	ADC0	ADC0	機能の違い。テクニカル リファレンス マニュアルを参照してください。
ADC	ADC1	ADC1	機能の違い。テクニカル リファレンス マニュアルを参照してください。
電圧リファレンス	VREF	VREF	機能の違い。回路図と PCB に関する考慮事項の VREF コメントを参照してください
DAC	DAC0	-	該当なし
コンパレータ	COMP0	COMP0	MSPM33C32xx が低消費電力のスキャン モードが追加される以外、違いはありません
コンパレータ	COMP1	COMP1	MSPM33C32xx が低消費電力のスキャン モードが追加される以外、違いはありません
コンパレータ	COMP2	-	該当なし
オーディオ	-	I2S0	該当なし
オーディオ	-	I2S1	該当なし
RTC	RTC_B	RTC	MSPM33C32xx RTC が VBAT パワー アイランドに存在する以外、違いはありません
ウォッチドッグ	WWDT0	WWDT	違いはありません。
ウォッチドッグ	WWDT1	IWDT	機能の違い。MSPM33C32xx IWDT は、ウィンドウ モードまたはインターバル タイマ モードをサポートしていません
AES	AES-ADV	AES-ADV	違いはありません。
CRC	CRC	CRC	違いはありません。
SHA	-	SHA	該当なし
PKA	-	PKA	該当なし
Tamper	-	TAMP	該当なし

3.3 ピン配置に関する検討事項

MSPM0Gx51x と MSPM33C32xx には、共通のピン配置機能のサブセットがあります。このセクションの表に、MSPM0Gx51x と MSPM33C32xx の両方で、どのペリフェラルと機能が同じピン配置を持つかを示します。次の表を使用して、選択したピン配置がデバイス間の共通の機能のサブセット内に収まっていることを確認してください。

表 3-1. MSPM0Gx51x と MSPM33C32xx 間の LQFP100 共通機能

ピン番号	デバイス ファミリ	機能マッピング							
ピン 1	MSPM0Gx51x	PA0	UART0_TX	I2C0_SDA	TIMA_FAL1	UART5_RX	I2C0_SDA		
	MSPM33C32xx	PA0	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL1	UC13_3_SCL_RX_SCK	UC15_0_SDA		
ピン 2	MSPM0Gx51x	PA1	UART0_RX	I2C0_SCL	TIMA0_C1	TIMG8_IDX	UART5_TX	I2C0_SCL	
	MSPM33C32xx	PA1	UC1_0_SCL_RX	UC1_0_SCL_RX	TIMA0_0_C1	TIMG8_0_IDX	UC13_3_SDA_TX_PICO	UC15_0_SCL	
ピン 3	MSPM0Gx51x	PA28	UART0_TX	I2C0_SDA	TIMA_FAL0	UART5_CTS	I2C0_SDA		
	MSPM33C32xx	PA28	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL0	UC13_3_CTS_CS0	UC15_0_SDA		
ピン 4	MSPM0Gx51x	PA29	I2C1_SCL	UART7_RTS	TIMG6_C0	UART5_RTS	I2C2_SCL		
	MSPM33C32xx	PA29	UC1_1_SCL_RX	UC12_RTS	TIMG4_2_C0	UC13_3_RTS_POCI	UC15_1_SCL		
ピン 5	MSPM0Gx51x	PA30	I2C1_SDA	UART7_CTS	TIMG6_C1	I2C2_SDA			
	MSPM33C32xx	PA30	UC1_1_SDA_TX	UC12_CTS	TIMG4_2_C1	UC15_1_SDA			
ピン 6	MSPM0Gx51x	NRST							
	MSPM33C32xx	NRST							
ピン 8	MSPM0Gx51x	VDD							
	MSPM33C32xx	VDD							
ピン 9	MSPM0Gx51x	VSS							
	MSPM33C32xx	VSS							
ピン 10	MSPM0Gx51x	PC12							
	MSPM33C32xx	PC12							
ピン 11	MSPM0Gx51x	PC15							
	MSPM33C32xx	PC15							
ピン 12	MSPM0Gx51x	PC13	SPI2_PICO						
	MSPM33C32xx	PC13	UC13_1_SDA_TX_PICO						
ピン 13	MSPM0Gx51x	PC14	SPI2_SCK						
	MSPM33C32xx	PC14	UC13_1_SCL_RX_SCK						

表 3-1. MSPM0Gx51x と MSPM33C32xx 間の LQFP100 共通機能 (続き)

ピン番号	デバイス ファミリ	機能マッピング								
ピン 14	MSPM0Gx51x	PC28	UART5_RX							
	MSPM33C32xx	PC28	UC13_3_SCL_RX_SCK							
ピン 15	MSPM0Gx51x	PA2	TIMG8_C1	SPI0_CS0	SPI2_POCI					
	MSPM33C32xx	PA2	TIMG8_0_C1	UC2_CS0	UC13_1_RTS_POCI					
ピン 16	MSPM0Gx51x	PA3	TIMG8_C0	SPI0_CS1	I2C1_SDA	TIMA0_C1	COMP0_OUT	UART1_TX	SPI0_CS3	COMP1_OUT
	MSPM33C32xx	PA3	TIMG8_0_C0	UC2_CS1	UC1_1_SDA_TX	TIMA0_0_C1	COMP1_OUT	UC1_1_SDA_TX	UC2_CS1	COMP1_OUT
ピン 17	MSPM0Gx51x	PA4	SPI0_POCI	I2C1_SCL	TIMA0_C1N	LFCLK_IN	UART1_RX	SPI2_CS0		
	MSPM33C32xx	PA4	UC2_POCI	UC1_1_SCL_RX	TIMA0_0_C1N	LFCLK_IN	UC1_1_SCL_RX	UC13_1_CTS_CS0		
ピン 18	MSPM0Gx51x	PA5	SPI0_PICO	TIMG0_C0	TIMG6_C0					
	MSPM33C32xx	PA5	UC2_PICO	TIMG4_0_C0	TIMG4_2_C0					
ピン 19	MSPM0Gx51x	PA6	SPI0_SCK	TIMG0_C1	HFCLK_IN	TIMG6_C1	TIMA0_C2N			
	MSPM33C32xx	PA6	UC2_SCK	TIMG4_0_C1	HFCLK_IN	TIMG4_2_C1	TIMA0_0_C2N			
ピン 20	MSPM0Gx51x	PB0	UART0_TX							
	MSPM33C32xx	PB0	UC1_0_SDA_TX							
ピン 21	MSPM0Gx51x	PB1	UART0_RX							
	MSPM33C32xx	PB1	UC1_0_SCL_RX							
ピン 22	MSPM0Gx51x	PA7	COMP0_OUT	CLK_OUT	TIMA0_C2	TIMG7_C1				
	MSPM33C32xx	PA7	COMP0_OUT	CLK_OUT	TIMA0_0_C2	TIMG4_3_C1				
ピン 23	MSPM0Gx51x	PB2	I2C1_SCL	TIMA0_C3	TIMG6_C0					
	MSPM33C32xx	PB2	UC1_1_SCL_RX	TIMA0_0_C3	TIMG4_2_C0					
ピン 24	MSPM0Gx51x	PB3	I2C1_SDA	TIMA0_C3N	TIMG6_C1					
	MSPM33C32xx	PB3	UC1_1_SDA_TX	TIMA0_0_C3N	TIMG4_2_C1					
ピン 25	MSPM0Gx51x	PB4	UART1_TX	UART3_CTS	TIMA0_C2	SPI2_PICO				
	MSPM33C32xx	PB4	UC1_1_SDA_TX	UC13_0_CTS_CS0	TIMA0_0_C2	UC13_1_SDA_TX_PICO				
ピン 26	MSPM0Gx51x	PB5	UART1_RX	UART3_RTS	TIMA0_C2N	SPI2_POCI				
	MSPM33C32xx	PB5	UC1_1_SCL_RX	UC13_0_RTS_POCI	TIMA0_0_C2N	UC13_1_RTS_POCI				

表 3-1. MSPM0Gx51x と MSPM33C32xx 間の LQFP100 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング									
ピン 27	MSPM0Gx51x	PA8	UART1_TX	TIMA0_C0	UART0_RTS						
	MSPM33C32xx	PA8	UC1_1_SDA_TX	TIMA0_0_C0	UC1_0_RTS						
ピン 28	MSPM0Gx51x	PA9	UART1_RX	SPI0_PICO	TIMA0_C0N	CLK_OUT	RTC_OUT	UART0_CTS			
	MSPM33C32xx	PA9	UC1_1_SCL_RX	UC2_PICO	TIMA0_0_C0N	CLK_OUT	RTC_OUT	UC1_0_CTS			
ピン 29	MSPM0Gx51x	PB28	SPI1_CS0	TIMA0_C0	UART5_RX						
	MSPM33C32xx	PB28	UC13_0_CTS_CS0	TIMA0_0_C0	UC13_3_SCL_RX_SCK						
ピン 30	MSPM0Gx51x	PB29	SPI1_POCI	TIMA0_C0N	UART5_TX	TIMG9_C0					
	MSPM33C32xx	PB29	UC13_0_RTS_POCI	TIMA0_0_C0N	UC13_3_SDA_TX_PICO	TIMG8_1_C0					
ピン 31	MSPM0Gx51x	PB30	SPI1_PICO	TIMA0_C1	UART5_CTS	TIMG9_C1					
	MSPM33C32xx	PB30	UC13_0_SDA_TX_PICO	TIMA0_0_C1	UC13_3_CTS_CS0	TIMG8_1_C1					
ピン 32	MSPM0Gx51x	PB31	SPI1_SCK	TIMG8_IDX	TIMA0_C1N	UART5_RTS	TIMG9_IDX				
	MSPM33C32xx	PB31	UC13_0_SCL_RX_SCK	TIMG8_0_IDX	TIMA0_0_C1N	UC13_3_RTS_POCI	TIMG8_1_IDX				
ピン 33	MSPM0Gx51x	PA10	UART0_TX	SPI0_POCI	I2C0_SDA	TIMA0_C2	TIMG12_C0	SPI2_SCK	I2C0_SDA		
	MSPM33C32xx	PA10	UC1_0_SDA_TX	UC2_POCI	UC1_0_SDA_TX	TIMA0_0_C2	TIMG12_0_C0	UC13_1_SCL_RX_SCK	UC15_0_SDA		
ピン 34	MSPM0Gx51x	PA11	UART0_RX	SPI0_SCK	I2C0_SCL	TIMA0_C2N	COMP0_OUT	I2C0_SCL			
	MSPM33C32xx	PA11	UC1_0_SCL_RX	UC2_SCK	UC1_0_SCL_RX	TIMA0_0_C2N	COMP0_OUT	UC15_0_SCL			
ピン 35	MSPM0Gx51x	PC16									
	MSPM33C32xx	PC16									
ピン 36	MSPM0Gx51x	PC17									
	MSPM33C32xx	PC17									
ピン 37	MSPM0Gx51x	PC29	UART5_TX								
	MSPM33C32xx	PC29	UC13_3_SDA_TX_PICO								
ピン 38	MSPM0Gx51x	PC18									
	MSPM33C32xx	PC18									
ピン 39	MSPM0Gx51x	PC19									
	MSPM33C32xx	PC19									

表 3-1. MSPM0Gx51x と MSPM33C32xx 間の LQFP100 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング							
ピン 40	MSPM0Gx51x	PB6	UART1_TX	UART7_CTS	SPI0_CS1	TIMG6_C0			
	MSPM33C32xx	PB6	UC1_1_SDA_TX	UC12_CTS	UC2_CS1	TIMG4_2_C0			
ピン 41	MSPM0Gx51x	PB7	UART1_RX	SPI1_POCI	UART7_RTS	TIMG9_C0	TIMG6_C1		
	MSPM33C32xx	PB7	UC1_1_SCL_RX	UC13_0_RTS_POCI	UC12_RTS	TIMG8_1_C0	TIMG4_2_C1		
ピン 42	MSPM0Gx51x	PB8	UART1_CTS	SPI1_PICO	I2C2_SCL	COMP0_OUT	TIMG9_IDX	COMP1_OUT	
	MSPM33C32xx	PB8	UC1_1_CTS	UC13_0_SDA_TX_PICO	UC13_0_SCL_RX_SCK	COMP1_OUT	TIMG8_1_IDX	COMP1_OUT	
ピン 43	MSPM0Gx51x	PB9	UART1_RTS	SPI1_SCK	I2C2_SDA	TIMA0_C0N	TIMG9_C1		
	MSPM33C32xx	PB9	UC1_1_RTS	UC13_0_SCL_RX_SCK	UC13_0_SDA_TX_PICO	TIMA0_0_C0N	TIMG8_1_C1		
ピン 44	MSPM0Gx51x	PB10	TIMG0_C0	UART4_TX	TIMG6_C0				
	MSPM33C32xx	PB10	TIMG4_0_C0	UC13_2_SDA_TX_PICO	TIMG4_2_C0				
ピン 45	MSPM0Gx51x	PB11	TIMG0_C1	CLK_OUT	UART4_RX	TIMG6_C1			
	MSPM33C32xx	PB11	TIMG4_0_C1	CLK_OUT	UC13_2_SCL_RX_SCK	TIMG4_2_C1			
ピン 46	MSPM0Gx51x	PB12	UART3_TX	TIMA_FAL1	UART4_CTS				
	MSPM33C32xx	PB12	UC13_0_SDA_TX_PICO	TIMA0_0_FAL1	UC13_2_CTS_CS0				
ピン 47	MSPM0Gx51x	PB13	UART3_RX	TIMG12_C0	TIMA0_C1N	UART4_RTS			
	MSPM33C32xx	PB13	UC13_0_SCL_RX_SCK	TIMG12_0_C0	TIMA0_0_C1N	UC13_2_RTS_POCI			
ピン 48	MSPM0Gx51x	PB14	SPI1_POCI	TIMG12_C1	TIMA0_C0	TIMG8_IDX			
	MSPM33C32xx	PB14	UC13_0_RTS_POCI	TIMG12_0_C1	TIMA0_0_C0	TIMG8_0_IDX			
ピン 49	MSPM0Gx51x	PB15	UART7_TX	TIMG8_C0	TIMG7_C0				
	MSPM33C32xx	PB15	UC12_TX	TIMG8_0_C0	TIMG4_3_C0				
ピン 50	MSPM0Gx51x	PB16	UART7_RX	TIMG8_C1	TIMG7_C1				
	MSPM33C32xx	PB16	UC12_RX	TIMG8_0_C1	TIMG4_3_C1				
ピン 51	MSPM0Gx51x	PA12	UART3_CTS	FCC_IN	TIMG0_C0	SPI1_CS1	CAN0_TX	A0_8	
	MSPM33C32xx	PA12	UC13_0_CTS_CS0	FCC_IN	TIMG4_0_C0	UC13_0_CTS_CS0	CAN0_TX	A0_8	

表 3-1. MSPM0Gx51x と MSPM33C32xx 間の LQFP100 共通機能 (続き)

ピン番号	デバイス ファミリ	機能マッピング								
ピン 52	MSPM0Gx51x	PA13	UART3_RTS	UART3_RX	TIMG0_C1	UART7_TX	CAN0_RX	A0_9	COMP0_IN2-	
	MSPM33C32xx	PA13	UC13_0_RTS_POCI	UC13_0_SCL_RX_SCK	TIMG4_0_C1	UC12_TX	CAN0_RX	A0_9	COMP0_IN2-	
ピン 53	MSPM0Gx51x	PA14	UART0_CTS	UART3_TX	CLK_OUT	UART7_RX	A0_12	COMP0_IN2+		
	MSPM33C32xx	PA14	UC1_0_CTS	UC13_0_SDA_TX_PICO	CLK_OUT	UC12_RX	A0_12	COMP0_IN2+		
ピン 54	MSPM0Gx51x	PA15	UART0_RTS	I2C1_SCL	TIMA0_C2	TIMG8_IDX	A1_0	COMP0_IN3+	COMP1_IN3+	I2C2_SCL
	MSPM33C32xx	PA15	UC1_0_RTS	UC1_1_SCL_RX	TIMA0_0_C2	TIMG8_0_IDX	A1_0	COMP0_IN3+	COMP1_IN3+	UC15_1_SCL
ピン 55	MSPM0Gx51x	PA16	SPI1_POCI	I2C1_SDA	TIMA0_C2N	FCC_IN	A1_1	I2C2_SDA		
	MSPM33C32xx	PA16	UC13_0_RTS_POCI	UC1_1_SDA_TX	TIMA0_0_C2N	FCC_IN	A1_1	UC15_1_SDA		
ピン 56	MSPM0Gx51x	PC0	TIMG8_C0	TIMA0_C2						
	MSPM33C32xx	PC0	TIMG8_0_C0	TIMA0_0_C2						
ピン 57	MSPM0Gx51x	PC1	TIMG8_C1	TIMA0_C2N						
	MSPM33C32xx	PC1	TIMG8_0_C1	TIMA0_0_C2N						
ピン 58	MSPM0Gx51x	PC20								
	MSPM33C32xx	PC20								
ピン 59	MSPM0Gx51x	PC21	CAN1_TX							
	MSPM33C32xx	PC21	CAN1_TX							
ピン 60	MSPM0Gx51x	PC22	CAN1_RX							
	MSPM33C32xx	PC22	CAN1_RX							
ピン 61	MSPM0Gx51x	PC23								
	MSPM33C32xx	PC23								
ピン 62	MSPM0Gx51x	PC24								
	MSPM33C32xx	PC24								
ピン 63	MSPM0Gx51x	VSS								
	MSPM33C32xx	VSS								
ピン 64	MSPM0Gx51x	VDD								
	MSPM33C32xx	VDD								
ピン 65	MSPM0Gx51x	PC2	I2C2_SCL	SPI1_CS0	TIMA0_C0					
	MSPM33C32xx	PC2	UC13_0_SCL_RX_SCK	UC13_0_CTS_CS0	TIMA0_0_C0					

表 3-1. MSPM0Gx51x と MSPM33C32xx 間の LQFP100 共通機能 (続き)

ピン番号	デバイス ファミリ	機能マッピング							
ピン 66	MSPM0Gx51x	PC3	I2C2_SDA	TIMA0_C0N					
	MSPM33C32xx	PC3	UC13_0_SDA_TX_PICO	TIMA0_0_C0N					
ピン 67	MSPM0Gx51x	PC4	TIMA0_C1						
	MSPM33C32xx	PC4	TIMA0_0_C1						
ピン 68	MSPM0Gx51x	PC5	TIMA0_C1N						
	MSPM33C32xx	PC5	TIMA0_0_C1N						
ピン 69	MSPM0Gx51x	PA17	UART1_TX	SPI1_SCK	TIMA0_C3	TIMG7_C0	A1_2	COMP0_IN1-	
	MSPM33C32xx	PA17	UC1_1_SDA_TX	UC13_0_SCL_RX_SCK	TIMA0_0_C3	TIMG4_3_C0	A1_2	COMP0_IN1-	
ピン 70	MSPM0Gx51x	PA18	UART1_RX	SPI1_PICO	TIMA0_C3N	A1_3	COMP0_IN1+		
	MSPM33C32xx	PA18	UC1_1_SCL_RX	UC13_0_SDA_TX_PICO	TIMA0_0_C3N	A1_3	COMP0_IN1+		
ピン 71	MSPM0Gx51x	PA19	SWDIO	A0_13					
	MSPM33C32xx	PA19	SWDIO	A0_15					
ピン 72	MSPM0Gx51x	PA20	SWCLK	A0_14					
	MSPM33C32xx	PA20	SWCLK	A0_16					
ピン 73	MSPM0Gx51x	PB17	SPI0_PICO	TIMA0_C2	A1_4	COMP1_IN2-			
	MSPM33C32xx	PB17	UC2_PICO	TIMA0_0_C2	A1_4	COMP1_IN2-			
ピン 74	MSPM0Gx51x	PB18	SPI0_SCK	TIMA0_C2N	A1_5	COMP1_IN2+			
	MSPM33C32xx	PB18	UC2_SCK	TIMA0_0_C2N	A1_5	COMP1_IN2+			
ピン 75	MSPM0Gx51x	PB19	SPI0_POCI	UART0_CTS	TIMG7_C1	A1_6			
	MSPM33C32xx	PB19	UC2_POCI	UC1_0_CTS	TIMG4_3_C1	A1_6			
ピン 76	MSPM0Gx51x	PA21	UART1_CTS	TIMA0_C0	TIMG6_C0	A1_7	VREF-		
	MSPM33C32xx	PA21	UC1_1_CTS	TIMA0_0_C0	TIMG4_2_C0	A1_7	VREF-		
ピン 77	MSPM0Gx51x	PA22	UART1_RTS	TIMA0_C0N	CLK_OUT	TIMG6_C1	A0_7		
	MSPM33C32xx	PA22	UC1_1_RTS	TIMA0_0_C0N	CLK_OUT	TIMG4_2_C1	A0_7		
ピン 78	MSPM0Gx51x	PC6	UART3_TX	SPI0_CS1	TIMA0_C0				
	MSPM33C32xx	PC6	UC13_0_SDA_TX_PICO	UC2_CS1	TIMA0_0_C0				
ピン 79	MSPM0Gx51x	PC7	UART3_RX	SPI0_CS0	TIMA0_C0N				
	MSPM33C32xx	PC7	UC13_0_SCL_RX_SCK	UC2_CS0	TIMA0_0_C0N				

表 3-1. MSPM0Gx51x と MSPM33C32xx 間の LQFP100 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング							
ピン 80	MSPM0Gx51x	PC8	UART3_CTS	SPI1_CS2	TIMA0_C1				
	MSPM33C32xx	PC8	UC13_0_CTS_CS0	UC13_0_CTS_CS0	TIMA0_0_C1				
ピン 81	MSPM0Gx51x	PC9	UART3_RTS	TIMA0_C1N					
	MSPM33C32xx	PC9	UC13_0_RTS_POCI	TIMA0_0_C1N					
ピン 82	MSPM0Gx51x	PB20	SPI0_CS2	TIMG12_C0	TIMA0_C1	A0_6			
	MSPM33C32xx	PB20	UC2_CS2	TIMG12_0_C0	TIMA0_0_C1	A0_6			
ピン 83	MSPM0Gx51x	PB21	TIMG8_C0	CAN1_TX	UART6_RX	A1_8			
	MSPM33C32xx	PB21	TIMG8_0_C0	CAN1_TX	UC14_SCL_RX	A1_8			
ピン 84	MSPM0Gx51x	PB22	SPI1_PICO	TIMG8_C1	CAN1_RX	UART6_TX	A1_10		
	MSPM33C32xx	PB22	UC13_0_SDA_TX_PICO	TIMG8_0_C1	CAN1_RX	UC14_SDA_TX	A1_10		
ピン 85	MSPM0Gx51x	PB23	SPI1_SCK	UART6_CTS	A1_11				
	MSPM33C32xx	PB23	UC13_0_SCL_RX_SCK	UC14_CTS	A1_11				
ピン 86	MSPM0Gx51x	PB24	SPI0_CS3	SPI0_CS1	TIMG12_C1	UART6_RTS	A0_5	COMP1_IN1+	
	MSPM33C32xx	PB24	UC2_CS3	UC2_CS3	TIMG12_0_C1	UC14_RTS	A0_5	COMP1_IN1+	
ピン 87	MSPM0Gx51x	PC10	TIMG9_C0	UART6_RX					
	MSPM33C32xx	PC10	TIMG8_1_C0	UC14_SCL_RX					
ピン 88	MSPM0Gx51x	PC11	TIMG9_C1	UART6_TX					
	MSPM33C32xx	PC11	TIMG8_1_C1	UC14_SDA_TX					
ピン 89	MSPM0Gx51x	PC25	TIMG9_IDX	UART6_CTS					
	MSPM33C32xx	PC25	TIMG8_1_IDX	UC14_CTS					
ピン 90	MSPM0Gx51x	PC26	CAN1_TX	UART6_RTS					
	MSPM33C32xx	PC26	CAN1_TX	UC14_RTS					
ピン 91	MSPM0Gx51x	PC27	CAN1_RX						
	MSPM33C32xx	PC27	CAN1_RX						
ピン 92	MSPM0Gx51x	PA23	SPI0_CS3	TIMA0_C3	UART3_CTS	TIMG0_C0	SPI1_CS1	COMP1_IN1-	VREF+
	MSPM33C32xx	PA23	UC2_CS3	TIMA0_0_C3	UC13_0_CTS_CS0	TIMG4_0_C0	UC13_0_CTS_CS0	COMP1_IN1-	VREF+
ピン 93	MSPM0Gx51x	PA24	SPI0_CS2	TIMA0_C3N	UART3_RTS	TIMG0_C1	A0_3		
	MSPM33C32xx	PA24	UC2_CS2	TIMA0_0_C3N	UC13_0_RTS_POCI	TIMG4_0_C1	A0_3		

表 3-1. MSPM0Gx51x と MSPM33C32xx 間の LQFP100 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング							
ピン 94	MSPM0Gx51x	PA25	UART3_RX	TIMA0_C1N	A0_2				
	MSPM33C32xx	PA25	UC13_0_SCL_RX_SCK	TIMA0_0_C1N	A0_2				
ピン 95	MSPM0Gx51x	PB25	UART0_CTS	TIMA_FAL0	TIMA_FAL1	TIMA_FAL2	A0_4		
	MSPM33C32xx	PB25	UC1_0_CTS	TIMA0_0_FAL2	TIMA0_0_FAL2	TIMA0_0_FAL2	A0_4		
ピン 96	MSPM0Gx51x	PB26	UART0_RTS	TIMG6_C0	A1_13	COMP1_IN0+			
	MSPM33C32xx	PB26	UC1_0_RTS	TIMG4_2_C0	A1_13	COMP1_IN0+			
ピン 97	MSPM0Gx51x	PB27	TIMG6_C1	A1_14	COMP1_IN0-				
	MSPM33C32xx	PB27	TIMG4_2_C1	A1_14	COMP1_IN0-				
ピン 98	MSPM0Gx51x	PA26	UART3_TX	SPI1_CS0	TIMA_FAL0	CAN0_TX	TIMG7_C0	A0_1	COMP0_IN0+
	MSPM33C32xx	PA26	UC13_0_SDA_TX_PICO	UC13_0_CTS_CS0	TIMA0_0_FAL0	CAN0_TX	TIMG4_3_C0	A0_1	COMP0_IN0+
ピン 99	MSPM0Gx51x	PA27	TIMA_FAL2	RTC_OUT	CAN0_RX	TIMG7_C1	A0_0	COMP0_IN0-	
	MSPM33C32xx	PA27	TIMA0_0_FAL2	RTC_OUT	CAN0_RX	TIMG4_3_C1	A0_0	COMP0_IN0-	
ピン 100	MSPM0Gx51x	VCORE							
	MSPM33C32xx	VCORE							

表 3-2. MSPM0Gx51x と MSPM33C32xx 間の NFBGA100 共通機能

ピン番号	デバイス ファミリー	機能マッピング							
A1 ピン	MSPM0Gx51x	VCORE							
	MSPM33C32xx	VCORE							
A2 ピン	MSPM0Gx51x	VSS							
	MSPM33C32xx	VSS							
A4 ピン	MSPM0Gx51x	VDD							
	MSPM33C32xx	VDD							
A5 ピン	MSPM0Gx51x	PA2	TIMG8_C1	SPI0_CS0	SPI2_POCI				
	MSPM33C32xx	PA2	TIMG8_0_C1	UC2_CS0	UC13_1_RTS_POCI				
A6 ピン	MSPM0Gx51x	PA3	TIMG8_C0	SPI0_CS1	I2C1_SDA	TIMA0_C1	COMP0_OUT	UART1_TX	SPI0_CS3
	MSPM33C32xx	PA3	TIMG8_0_C0	UC2_CS1	UC1_1_SDA_TX	TIMA0_0_C1	COMP1_OUT	UC1_1_SDA_TX	UC2_CS1
A7 ピン	MSPM0Gx51x	PA4	SPI0_POCI	I2C1_SCL	TIMA0_C1N	LFCLK_IN	UART1_RX	SPI2_CS0	
	MSPM33C32xx	PA4	UC2_POCI	UC1_1_SCL_RX	TIMA0_0_C1N	LFCLK_IN	UC1_1_SCL_RX	UC13_1_CTS_CS0	

表 3-2. MSPM0Gx51x と MSPM33C32xx 間の NFBGA100 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング							
A8 ピン	MSPM0Gx51x	PA5	SPI0_PICO	TIMG0_C0	TIMG6_C0				
	MSPM33C32xx	PA5	UC2_PICO	TIMG4_0_C0	TIMG4_2_C0				
A9 ピン	MSPM0Gx51x	PA6	SPI0_SCK	TIMG0_C1	HFCLK_IN	TIMG6_C1	TIMA0_C2N		
	MSPM33C32xx	PA6	UC2_SCK	TIMG4_0_C1	HFCLK_IN	TIMG4_2_C1	TIMA0_0_C2N		
A10 ピン	MSPM0Gx51x	PB31	SPI1_SCK	TIMG8_IDX	TIMA0_C1N	UART5_RTS	TIMG9_IDX		
	MSPM33C32xx	PB31	UC13_0_SCL_RX_SCK	TIMG8_0_IDX	TIMA0_0_C1N	UC13_3_RTS_POCI	TIMG8_1_IDX		
B1 ピン	MSPM0Gx51x	PB26	UART0_RTS	TIMG6_C0	A1_13	COMP1_IN0+			
	MSPM33C32xx	PB26	UC1_0_RTS	TIMG4_2_C0	A1_13	COMP1_IN0+			
B2 ピン	MSPM0Gx51x	PA27	TIMA_FAL2	RTC_OUT	CAN0_RX	TIMG7_C1	A0_0	COMP0_IN0-	
	MSPM33C32xx	PA27	TIMA0_0_FAL2	RTC_OUT	CAN0_RX	TIMG4_3_C1	A0_0	COMP0_IN0-	
B3 ピン	MSPM0Gx51x	PA29	I2C1_SCL	UART7_RTS	TIMG6_C0	UART5_RTS	I2C2_SCL		
	MSPM33C32xx	PA29	UC1_1_SCL_RX	UC12_RTS	TIMG4_2_C0	UC13_3_RTS_POCI	UC15_1_SCL		
B4 ピン	MSPM0Gx51x	NRST							
	MSPM33C32xx	NRST							
B5 ピン	MSPM0Gx51x	PC15							
	MSPM33C32xx	PC15							
B6 ピン	MSPM0Gx51x	PC14	SPI2_SCK						
	MSPM33C32xx	PC14	UC13_1_SCL_RX_SCK						
B7 ピン	MSPM0Gx51x	PA7	COMP0_OUT	CLK_OUT	TIMA0_C2	TIMG7_C1			
	MSPM33C32xx	PA7	COMP0_OUT	CLK_OUT	TIMA0_0_C2	TIMG4_3_C1			
B8 ピン	MSPM0Gx51x	PB5	UART1_RX	UART3_RTS	TIMA0_C2N	SPI2_POCI			
	MSPM33C32xx	PB5	UC1_1_SCL_RX	UC13_0_RTS_POCI	TIMA0_0_C2N	UC13_1_RTS_POCI			
B9 ピン	MSPM0Gx51x	PB29	SPI1_POCI	TIMA0_C0N	UART5_TX	TIMG9_C0			
	MSPM33C32xx	PB29	UC13_0_RTS_POCI	TIMA0_0_C0N	UC13_3_SDA_TX_PICO	TIMG8_1_C0			
B10 ピン	MSPM0Gx51x	PC17							
	MSPM33C32xx	PC17							
C1 ピン	MSPM0Gx51x	PB25	UART0_CTS	TIMA_FAL0	TIMA_FAL1	TIMA_FAL2	A0_4		
	MSPM33C32xx	PB25	UC1_0_CTS	TIMA0_0_FAL2	TIMA0_0_FAL2	TIMA0_0_FAL2	A0_4		

表 3-2. MSPM0Gx51x と MSPM33C32xx 間の NFBGA100 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング							
C2 ピン	MSPM0Gx51x	PA26	UART3_TX	SPI1_CS0	TIMA_FAL0	CAN0_TX	TIMG7_C0	A0_1	COMP0_IN0+
	MSPM33C32xx	PA26	UC13_0_SDA_TX_PICO	UC13_0_CTS_CS0	TIMA0_0_FAL0	CAN0_TX	TIMG4_3_C0	A0_1	COMP0_IN0+
C3 ピン	MSPM0Gx51x	PA28	UART0_TX	I2C0_SDA	TIMA_FAL0	UART5_CTS	I2C0_SDA		
	MSPM33C32xx	PA28	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL0	UC13_3_CTS_CS0	UC15_0_SDA		
C4 ピン	MSPM0Gx51x	PA1	UART0_RX	I2C0_SCL	TIMA0_C1	TIMG8_IDX	UART5_TX	I2C0_SCL	
	MSPM33C32xx	PA1	UC1_0_SCL_RX	UC1_0_SCL_RX	TIMA0_0_C1	TIMG8_0_IDX	UC13_3_SDA_TX_PICO	UC15_0_SCL	
C5 ピン	MSPM0Gx51x	PC12							
	MSPM33C32xx	PC12							
C6 ピン	MSPM0Gx51x	PB0	UART0_TX						
	MSPM33C32xx	PB0	UC1_0_SDA_TX						
C7 ピン	MSPM0Gx51x	PB1	UART0_RX						
	MSPM33C32xx	PB1	UC1_0_SCL_RX						
C8 ピン	MSPM0Gx51x	PB2	I2C1_SCL	TIMA0_C3	TIMG6_C0				
	MSPM33C32xx	PB2	UC1_1_SCL_RX	TIMA0_0_C3	TIMG4_2_C0				
C9 ピン	MSPM0Gx51x	PA9	UART1_RX	SPI0_PICO	TIMA0_C0N	CLK_OUT	RTC_OUT	UART0_CTS	
	MSPM33C32xx	PA9	UC1_1_SCL_RX	UC2_PICO	TIMA0_0_C0N	CLK_OUT	RTC_OUT	UC1_0_CTS	
C10 ピン	MSPM0Gx51x	PC18							
	MSPM33C32xx	PC18							
D1 ピン	MSPM0Gx51x	PA25	UART3_RX	TIMA0_C1N	A0_2				
	MSPM33C32xx	PA25	UC13_0_SCL_RX_SCK	TIMA0_0_C1N	A0_2				
D2 ピン	MSPM0Gx51x	PB27	TIMG6_C1	A1_14	COMP1_IN0-				
	MSPM33C32xx	PB27	TIMG4_2_C1	A1_14	COMP1_IN0-				
D3 ピン	MSPM0Gx51x	PA0	UART0_TX	I2C0_SDA	TIMA_FAL1	UART5_RX	I2C0_SDA		
	MSPM33C32xx	PA0	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL1	UC13_3_SCL_RX_SCK	UC15_0_SDA		
D4 ピン	MSPM0Gx51x	PA30	I2C1_SDA	UART7_CTS	TIMG6_C1	I2C2_SDA			
	MSPM33C32xx	PA30	UC1_1_SDA_TX	UC12_CTS	TIMG4_2_C1	UC15_1_SDA			

表 3-2. MSPM0Gx51x と MSPM33C32xx 間の NFBGA100 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング							
D5 ピン	MSPM0Gx51x	PC13	SPI2_PICO						
	MSPM33C32xx	PC13	UC13_1_SDA_TX_PICO						
D6 ピン	MSPM0Gx51x	PC28	UART5_RX						
	MSPM33C32xx	PC28	UC13_3_SCL_RX_SCK						
D7 ピン	MSPM0Gx51x	PB30	SPI1_PICO	TIMA0_C1	UART5_CTS	TIMG9_C1			
	MSPM33C32xx	PB30	UC13_0_SDA_TX_PICO	TIMA0_0_C1	UC13_3_CTS_CS0	TIMG8_1_C1			
D8 ピン	MSPM0Gx51x	PB3	I2C1_SDA	TIMA0_C3N	TIMG6_C1				
	MSPM33C32xx	PB3	UC1_1_SDA_TX	TIMA0_0_C3N	TIMG4_2_C1				
D9 ピン	MSPM0Gx51x	PB4	UART1_TX	UART3_CTS	TIMA0_C2	SPI2_PICO			
	MSPM33C32xx	PB4	UC1_1_SDA_TX	UC13_0_CTS_CS0	TIMA0_0_C2	UC13_1_SDA_TX_PICO			
D10 ピン	MSPM0Gx51x	PA8	UART1_TX	TIMA0_C0	UART0_RTS				
	MSPM33C32xx	PA8	UC1_1_SDA_TX	TIMA0_0_C0	UC1_0_RTS				
E1 ピン	MSPM0Gx51x	PA23	SPI0_CS3	TIMA0_C3	UART3_CTS	TIMG0_C0	SPI1_CS1	COMP1_IN1-	VREF+
	MSPM33C32xx	PA23	UC2_CS3	TIMA0_0_C3	UC13_0_CTS_CS0	TIMG4_0_C0	UC13_0_CTS_CS0	COMP1_IN1-	VREF+
E2 ピン	MSPM0Gx51x	PA24	SPI0_CS2	TIMA0_C3N	UART3_RTS	TIMG0_C1	A0_3		
	MSPM33C32xx	PA24	UC2_CS2	TIMA0_0_C3N	UC13_0_RTS_POCI	TIMG4_0_C1	A0_3		
E3 ピン	MSPM0Gx51x	PC27	CAN1_RX						
	MSPM33C32xx	PC27	CAN1_RX						
E4 ピン	MSPM0Gx51x	PC25	TIMG9_IDX	UART6_CTS					
	MSPM33C32xx	PC25	TIMG8_1_IDX	UC14_CTS					
E5 ピン	MSPM0Gx51x	PC11	TIMG9_C1	UART6_TX					
	MSPM33C32xx	PC11	TIMG8_1_C1	UC14_SDA_TX					
E6 ピン	MSPM0Gx51x	PC16							
	MSPM33C32xx	PC16							
E7 ピン	MSPM0Gx51x	PA10	UART0_TX	SPI0_POCI	I2C0_SDA	TIMA0_C2	TIMG12_C0	SPI2_SCK	I2C0_SDA
	MSPM33C32xx	PA10	UC1_0_SDA_TX	UC2_POCI	UC1_0_SDA_TX	TIMA0_0_C2	TIMG12_0_C0	UC13_1_SCL_RX_SCK	UC15_0_SDA

表 3-2. MSPM0Gx51x と MSPM33C32xx 間の NFBGA100 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング							
E8 ピン	MSPM0Gx51x	PB28	SPI1_CS0	TIMA0_C0	UART5_RX				
	MSPM33C32xx	PB28	UC13_0_CTS_CS0	TIMA0_0_C0	UC13_3_SCL_RX_SCK				
E9 ピン	MSPM0Gx51x	PA11	UART0_RX	SPI0_SCK	I2C0_SCL	TIMA0_C2N	COMP0_OUT	I2C0_SCL	
	MSPM33C32xx	PA11	UC1_0_SCL_RX	UC2_SCK	UC1_0_SCL_RX	TIMA0_0_C2N	COMP0_OUT	UC15_0_SCL	
E10 ピン	MSPM0Gx51x	PB6	UART1_TX	UART7_CTS	SPI0_CS1	TIMG6_C0			
	MSPM33C32xx	PB6	UC1_1_SDA_TX	UC12_CTS	UC2_CS1	TIMG4_2_C0			
F1 ピン	MSPM0Gx51x	PC26	CAN1_TX	UART6_RTS					
	MSPM33C32xx	PC26	CAN1_TX	UC14_RTS					
F2 ピン	MSPM0Gx51x	PB24	SPI0_CS3	SPI0_CS1	TIMG12_C1	UART6_RTS	A0_5	COMP1_IN1+	
	MSPM33C32xx	PB24	UC2_CS3	UC2_CS3	TIMG12_0_C1	UC14_RTS	A0_5	COMP1_IN1+	
F3 ピン	MSPM0Gx51x	PB20	SPI0_CS2	TIMG12_C0	TIMA0_C1	A0_6			
	MSPM33C32xx	PB20	UC2_CS2	TIMG12_0_C0	TIMA0_0_C1	A0_6			
F4 ピン	MSPM0Gx51x	PC9	UART3_RTS	TIMA0_C1N					
	MSPM33C32xx	PC9	UC13_0_RTS_POCI	TIMA0_0_C1N					
F5 ピン	MSPM0Gx51x	PC10	TIMG9_C0	UART6_RX					
	MSPM33C32xx	PC10	TIMG8_1_C0	UC14_SCL_RX					
F6 ピン	MSPM0Gx51x	PC29	UART5_TX						
	MSPM33C32xx	PC29	UC13_3_SDA_TX_PICO						
F7 ピン	MSPM0Gx51x	PC19							
	MSPM33C32xx	PC19							
F8 ピン	MSPM0Gx51x	PB7	UART1_RX	SPI1_POCI	UART7_RTS	TIMG9_C0	TIMG6_C1		
	MSPM33C32xx	PB7	UC1_1_SCL_RX	UC13_0_RTS_POCI	UC12_RTS	TIMG8_1_C0	TIMG4_2_C1		
F9 ピン	MSPM0Gx51x	PB8	UART1_CTS	SPI1_PICO	I2C2_SCL	COMP0_OUT	TIMG9_IDX	COMP1_OUT	
	MSPM33C32xx	PB8	UC1_1_CTS	UC13_0_SDA_TX_PICO	UC13_0_SCL_RX_SCK	COMP1_OUT	TIMG8_1_IDX	COMP1_OUT	
F10 ピン	MSPM0Gx51x	PB10	TIMG0_C0	UART4_TX	TIMG6_C0				
	MSPM33C32xx	PB10	TIMG4_0_C0	UC13_2_SDA_TX_PICO	TIMG4_2_C0				

表 3-2. MSPM0Gx51x と MSPM33C32xx 間の NFBGA100 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング							
G1 ピン	MSPM0Gx51x	PB23	SPI1_SCK	UART6_CTS	A1_11				
	MSPM33C32xx	PB23	UC13_0_SCL_RX_SCK	UC14_CTS	A1_11				
G2 ピン	MSPM0Gx51x	PB21	TIMG8_C0	CAN1_TX	UART6_RX	A1_8			
	MSPM33C32xx	PB21	TIMG8_0_C0	CAN1_TX	UC14_SCL_RX	A1_8			
G3 ピン	MSPM0Gx51x	PC7	UART3_RX	SPI0_CS0	TIMA0_C0N				
	MSPM33C32xx	PC7	UC13_0_SCL_RX_SCK	UC2_CS0	TIMA0_0_C0N				
G4 ピン	MSPM0Gx51x	PC8	UART3_CTS	SPI1_CS2	TIMA0_C1				
	MSPM33C32xx	PC8	UC13_0_CTS_CS0	UC13_0_CTS_CS0	TIMA0_0_C1				
G5 ピン	MSPM0Gx51x	PC5	TIMA0_C1N						
	MSPM33C32xx	PC5	TIMA0_0_C1N						
G6 ピン	MSPM0Gx51x	PC4	TIMA0_C1						
	MSPM33C32xx	PC4	TIMA0_0_C1						
G7 ピン	MSPM0Gx51x	PB9	UART1_RTS	SPI1_SCK	I2C2_SDA	TIMA0_C0N	TIMG9_C1		
	MSPM33C32xx	PB9	UC1_1_RTS	UC13_0_SCL_RX_SCK	UC13_0_SDA_TX_PICO	TIMA0_0_C0N	TIMG8_1_C1		
G8 ピン	MSPM0Gx51x	PB15	UART7_TX	TIMG8_C0	TIMG7_C0				
	MSPM33C32xx	PB15	UC12_TX	TIMG8_0_C0	TIMG4_3_C0				
G9 ピン	MSPM0Gx51x	PB11	TIMG0_C1	CLK_OUT	UART4_RX	TIMG6_C1			
	MSPM33C32xx	PB11	TIMG4_0_C1	CLK_OUT	UC13_2_SCL_RX_SCK	TIMG4_2_C1			
G10 ピン	MSPM0Gx51x	PB12	UART3_TX	TIMA_FAL1	UART4_CTS				
	MSPM33C32xx	PB12	UC13_0_SDA_TX_PICO	TIMA0_0_FAL1	UC13_2_CTS_CS0				
H1 ピン	MSPM0Gx51x	PB22	SPI1_PICO	TIMG8_C1	CAN1_RX	UART6_TX	A1_10		
	MSPM33C32xx	PB22	UC13_0_SDA_TX_PICO	TIMG8_0_C1	CAN1_RX	UC14_SDA_TX	A1_10		
H2 ピン	MSPM0Gx51x	PA22	UART1_RTS	TIMA0_C0N	CLK_OUT	TIMG6_C1	A0_7		
	MSPM33C32xx	PA22	UC1_1_RTS	TIMA0_0_C0N	CLK_OUT	TIMG4_2_C1	A0_7		
H3 ピン	MSPM0Gx51x	PC6	UART3_TX	SPI0_CS1	TIMA0_C0				
	MSPM33C32xx	PC6	UC13_0_SDA_TX_PICO	UC2_CS1	TIMA0_0_C0				

表 3-2. MSPM0Gx51x と MSPM33C32xx 間の NFBGA100 共通機能 (続き)

ピン番号	デバイス ファミリ	機能マッピング							
H4 ピン	MSPM0Gx51x	PC3	I2C2_SDA	TIMA0_C0N					
	MSPM33C32xx	PC3	UC13_0_SDA_TX_PICO	TIMA0_0_C0N					
H5 ピン	MSPM0Gx51x	PC2	I2C2_SCL	SPI1_CS0	TIMA0_C0				
	MSPM33C32xx	PC2	UC13_0_SCL_RX_SCK	UC13_0_CTS_CS0	TIMA0_0_C0				
H6 ピン	MSPM0Gx51x	PC21	CAN1_TX						
	MSPM33C32xx	PC21	CAN1_TX						
H7 ピン	MSPM0Gx51x	PA16	SPI1_POCI	I2C1_SDA	TIMA0_C2N	FCC_IN	A1_1	I2C2_SDA	
	MSPM33C32xx	PA16	UC13_0_RTS_POCI	UC1_1_SDA_TX	TIMA0_0_C2N	FCC_IN	A1_1	UC15_1_SDA	
H8 ピン	MSPM0Gx51x	PC1	TIMG8_C1	TIMA0_C2N					
	MSPM33C32xx	PC1	TIMG8_0_C1	TIMA0_0_C2N					
H9 ピン	MSPM0Gx51x	PC20							
	MSPM33C32xx	PC20							
H10 ピン	MSPM0Gx51x	PB13	UART3_RX	TIMG12_C0	TIMA0_C1N	UART4_RTS			
	MSPM33C32xx	PB13	UC13_0_SCL_RX_SCK	TIMG12_0_C0	TIMA0_0_C1N	UC13_2_RTS_POCI			
J1 ピン	MSPM0Gx51x	PB19	SPI0_POCI	UART0_CTS	TIMG7_C1	A1_6			
	MSPM33C32xx	PB19	UC2_POCI	UC1_0_CTS	TIMG4_3_C1	A1_6			
J2 ピン	MSPM0Gx51x	PA21	UART1_CTS	TIMA0_C0	TIMG6_C0	A1_7	VREF-		
	MSPM33C32xx	PA21	UC1_1_CTS	TIMA0_0_C0	TIMG4_2_C0	A1_7	VREF-		
J3 ピン	MSPM0Gx51x	PA20	SWCLK	A0_14					
	MSPM33C32xx	PA20	SWCLK	A0_16					
J4 ピン	MSPM0Gx51x	PA19	SWDIO	A0_13					
	MSPM33C32xx	PA19	SWDIO	A0_15					
J5 ピン	MSPM0Gx51x	PC24							
	MSPM33C32xx	PC24							
J6 ピン	MSPM0Gx51x	PC23							
	MSPM33C32xx	PC23							
J7 ピン	MSPM0Gx51x	PC0	TIMG8_C0	TIMA0_C2					
	MSPM33C32xx	PC0	TIMG8_0_C0	TIMA0_0_C2					

表 3-2. MSPM0Gx51x と MSPM33C32xx 間の NFBGA100 共通機能 (続き)

ピン番号	デバイス ファミリ	機能マッピング									
J8 ピン	MSPM0Gx51x	PB16	UART7_RX	TIMG8_C1	TIMG7_C1						
	MSPM33C32xx	PB16	UC12_RX	TIMG8_0_C1	TIMG4_3_C1						
J9 ピン	MSPM0Gx51x	PB14	SPI1_POCI	TIMG12_C1	TIMA0_C0	TIMG8_IDX					
	MSPM33C32xx	PB14	UC13_0_RTS_POCI	TIMG12_0_C1	TIMA0_0_C0	TIMG8_0_IDX					
J10 ピン	MSPM0Gx51x	PA12	UART3_CTS	FCC_IN	TIMG0_C0	SPI1_CS1	CAN0_TX	A0_8			
	MSPM33C32xx	PA12	UC13_0_CTS_CS0	FCC_IN	TIMG4_0_C0	UC13_0_CTS_CS0	CAN0_TX	A0_8			
K1 ピン	MSPM0Gx51x	PB18	SPI0_SCK	TIMA0_C2N	A1_5	COMP1_IN2+					
	MSPM33C32xx	PB18	UC2_SCK	TIMA0_0_C2N	A1_5	COMP1_IN2+					
K2 ピン	MSPM0Gx51x	PB17	SPI0_PICO	TIMA0_C2	A1_4	COMP1_IN2-					
	MSPM33C32xx	PB17	UC2_PICO	TIMA0_0_C2	A1_4	COMP1_IN2-					
K3 ピン	MSPM0Gx51x	PA18	UART1_RX	SPI1_PICO	TIMA0_C3N	A1_3	COMP0_IN1+				
	MSPM33C32xx	PA18	UC1_1_SCL_RX	UC13_0_SDA_TX_PICO	TIMA0_0_C3N	A1_3	COMP0_IN1+				
K4 ピン	MSPM0Gx51x	PA17	UART1_TX	SPI1_SCK	TIMA0_C3	TIMG7_C0	A1_2	COMP0_IN1-			
	MSPM33C32xx	PA17	UC1_1_SDA_TX	UC13_0_SCL_RX_SCK	TIMA0_0_C3	TIMG4_3_C0	A1_2	COMP0_IN1-			
K5 ピン	MSPM0Gx51x	PC22	CAN1_RX								
	MSPM33C32xx	PC22	CAN1_RX								
K6 ピン	MSPM0Gx51x	VDD									
	MSPM33C32xx	VDD									
K7 ピン	MSPM0Gx51x	PA15	UART0_RTS	I2C1_SCL	TIMA0_C2	TIMG8_IDX	A1_0	COMP0_IN3+	COMP1_IN3+	I2C2_SCL	
	MSPM33C32xx	PA15	UC1_0_RTS	UC1_1_SCL_RX	TIMA0_0_C2	TIMG8_0_IDX	A1_0	COMP0_IN3+	COMP1_IN3+	UC15_1_SCL	
K8 ピン	MSPM0Gx51x	PA14	UART0_CTS	UART3_TX	CLK_OUT	UART7_RX	A0_12	COMP0_IN2+			
	MSPM33C32xx	PA14	UC1_0_CTS	UC13_0_SDA_TX_PICO	CLK_OUT	UC12_RX	A0_12	COMP0_IN2+			
K9 ピン	MSPM0Gx51x	VSS									
	MSPM33C32xx	VSS									
K10 ピン	MSPM0Gx51x	PA13	UART3_RTS	UART3_RX	TIMG0_C1	UART7_TX	CAN0_RX	A0_9	COMP0_IN2-		
	MSPM33C32xx	PA13	UC13_0_RTS_POCI	UC13_0_SCL_RX_SCK	TIMG4_0_C1	UC12_TX	CAN0_RX	A0_9	COMP0_IN2-		

表 3-3. MSPM0Gx51x と MSPM33C32xx 間の LQFP80 共通機能

ピン番号	デバイス ファミリ	機能マッピング								
ピン 1	MSPM0Gx51x	PA0	UART0_TX	I2C0_SDA	TIMA_FAL1	UART5_RX	I2C0_SDA			
	MSPM33C32xx	PA0	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL1	UC13_3_SCL_RX_SCK	UC15_0_SDA			
ピン 2	MSPM0Gx51x	PA1	UART0_RX	I2C0_SCL	TIMA0_C1	TIMG8_IDX	UART5_TX	I2C0_SCL		
	MSPM33C32xx	PA1	UC1_0_SCL_RX	UC1_0_SCL_RX	TIMA0_0_C1	TIMG8_0_IDX	UC13_3_SDA_TX_PICO	UC15_0_SCL		
ピン 3	MSPM0Gx51x	PA28	UART0_TX	I2C0_SDA	TIMA_FAL0	UART5_CTS	I2C0_SDA			
	MSPM33C32xx	PA28	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL0	UC13_3_CTS_CS0	UC15_0_SDA			
ピン 4	MSPM0Gx51x	PA29	I2C1_SCL	UART7_RTS	TIMG6_C0	UART5_RTS	I2C2_SCL			
	MSPM33C32xx	PA29	UC1_1_SCL_RX	UC12_RTS	TIMG4_2_C0	UC13_3_RTS_POCI	UC15_1_SCL			
ピン 5	MSPM0Gx51x	PA30	I2C1_SDA	UART7_CTS	TIMG6_C1	I2C2_SDA				
	MSPM33C32xx	PA30	UC1_1_SDA_TX	UC12_CTS	TIMG4_2_C1	UC15_1_SDA				
ピン 6	MSPM0Gx51x	NRST								
	MSPM33C32xx	NRST								
ピン 8	MSPM0Gx51x	VDD								
	MSPM33C32xx	VDD								
ピン 9	MSPM0Gx51x	VSS								
	MSPM33C32xx	VSS								
ピン 10	MSPM0Gx51x	PA2	TIMG8_C1	SPI0_CS0	SPI2_POCI					
	MSPM33C32xx	PA2	TIMG8_0_C1	UC2_CS0	UC13_1_RTS_POCI					
ピン 11	MSPM0Gx51x	PA3	TIMG8_C0	SPI0_CS1	I2C1_SDA	TIMA0_C1	COMP0_OUT	UART1_TX	SPI0_CS3	COMP1_OUT
	MSPM33C32xx	PA3	TIMG8_0_C0	UC2_CS1	UC1_1_SDA_TX	TIMA0_0_C1	COMP1_OUT	UC1_1_SDA_TX	UC2_CS1	COMP1_OUT
ピン 12	MSPM0Gx51x	PA4	SPI0_POCI	I2C1_SCL	TIMA0_C1N	LFCLK_IN	UART1_RX	SPI2_CS0		
	MSPM33C32xx	PA4	UC2_POCI	UC1_1_SCL_RX	TIMA0_0_C1N	LFCLK_IN	UC1_1_SCL_RX	UC13_1_CTS_CS0		
ピン 13	MSPM0Gx51x	PA5	SPI0_PICO	TIMG0_C0	TIMG6_C0					
	MSPM33C32xx	PA5	UC2_PICO	TIMG4_0_C0	TIMG4_2_C0					
ピン 14	MSPM0Gx51x	PA6	SPI0_SCK	TIMG0_C1	HFCLK_IN	TIMG6_C1	TIMA0_C2N			
	MSPM33C32xx	PA6	UC2_SCK	TIMG4_0_C1	HFCLK_IN	TIMG4_2_C1	TIMA0_0_C2N			

表 3-3. MSPM0Gx51x と MSPM33C32xx 間の LQFP80 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング							
ピン 15	MSPM0Gx51x	PB0	UART0_TX						
	MSPM33C32xx	PB0	UC1_0_SDA_TX						
ピン 16	MSPM0Gx51x	PB1	UART0_RX						
	MSPM33C32xx	PB1	UC1_0_SCL_RX						
ピン 17	MSPM0Gx51x	PA7	COMP0_OUT	CLK_OUT	TIMA0_C2	TIMG7_C1			
	MSPM33C32xx	PA7	COMP0_OUT	CLK_OUT	TIMA0_0_C2	TIMG4_3_C1			
ピン 18	MSPM0Gx51x	PB2	I2C1_SCL	TIMA0_C3	TIMG6_C0				
	MSPM33C32xx	PB2	UC1_1_SCL_RX	TIMA0_0_C3	TIMG4_2_C0				
ピン 19	MSPM0Gx51x	PB3	I2C1_SDA	TIMA0_C3N	TIMG6_C1				
	MSPM33C32xx	PB3	UC1_1_SDA_TX	TIMA0_0_C3N	TIMG4_2_C1				
ピン 20	MSPM0Gx51x	PB4	UART1_TX	UART3_CTS	TIMA0_C2	SPI2_PICO			
	MSPM33C32xx	PB4	UC1_1_SDA_TX	UC13_0_CTS_CS0	TIMA0_0_C2	UC13_1_SDA_TX_PICO			
ピン 21	MSPM0Gx51x	PB5	UART1_RX	UART3_RTS	TIMA0_C2N	SPI2_POCI			
	MSPM33C32xx	PB5	UC1_1_SCL_RX	UC13_0_RTS_POCI	TIMA0_0_C2N	UC13_1_RTS_POCI			
ピン 22	MSPM0Gx51x	PA8	UART1_TX	TIMA0_C0	UART0_RTS				
	MSPM33C32xx	PA8	UC1_1_SDA_TX	TIMA0_0_C0	UC1_0_RTS				
ピン 23	MSPM0Gx51x	PA9	UART1_RX	SPI0_PICO	TIMA0_C0N	CLK_OUT	RTC_OUT	UART0_CTS	
	MSPM33C32xx	PA9	UC1_1_SCL_RX	UC2_PICO	TIMA0_0_C0N	CLK_OUT	RTC_OUT	UC1_0_CTS	
ピン 24	MSPM0Gx51x	PB28	SPI1_CS0	TIMA0_C0	UART5_RX				
	MSPM33C32xx	PB28	UC13_0_CTS_CS0	TIMA0_0_C0	UC13_3_SCL_RX_SCK				
ピン 25	MSPM0Gx51x	PB29	SPI1_POCI	TIMA0_C0N	UART5_TX	TIMG9_C0			
	MSPM33C32xx	PB29	UC13_0_RTS_POCI	TIMA0_0_C0N	UC13_3_SDA_TX_PICO	TIMG8_1_C0			
ピン 26	MSPM0Gx51x	PB30	SPI1_PICO	TIMA0_C1	UART5_CTS				
	MSPM33C32xx	PB30	UC13_0_SDA_TX_PICO	TIMA0_0_C1	UC13_3_CTS_CS0	TIMG8_1_C1			

表 3-3. MSPM0Gx51x と MSPM33C32xx 間の LQFP80 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング							
ピン 27	MSPM0Gx51x	PB31	SPI1_SCK	TIMG8_IDX	TIMA0_C1N	UART5_RTS	TIMG9_IDX		
	MSPM33C32xx	PB31	UC13_0_SCL_RX_SCK	TIMG8_0_IDX	TIMA0_0_C1N	UC13_3_RTS_POCI	TIMG8_1_IDX		
ピン 28	MSPM0Gx51x	PA10	UART0_TX	SPI0_POCI	I2C0_SDA	TIMA0_C2	TIMG12_C0	SPI2_SCK	I2C0_SDA
	MSPM33C32xx	PA10	UC1_0_SDA_TX	UC2_POCI	UC1_0_SDA_TX	TIMA0_0_C2	TIMG12_0_C0	UC13_1_SCL_RX_SCK	UC15_0_SDA
ピン 29	MSPM0Gx51x	PA11	UART0_RX	SPI0_SCK	I2C0_SCL	TIMA0_C2N	COMP0_OUT	I2C0_SCL	
	MSPM33C32xx	PA11	UC1_0_SCL_RX	UC2_SCK	UC1_0_SCL_RX	TIMA0_0_C2N	COMP0_OUT	UC15_0_SCL	
ピン 30	MSPM0Gx51x	PB6	UART1_TX	UART7_CTS	SPI0_CS1	TIMG6_C0			
	MSPM33C32xx	PB6	UC1_1_SDA_TX	UC12_CTS	UC2_CS1	TIMG4_2_C0			
ピン 31	MSPM0Gx51x	PB7	UART1_RX	SPI1_POCI	UART7_RTS	TIMG9_C0	TIMG6_C1		
	MSPM33C32xx	PB7	UC1_1_SCL_RX	UC13_0_RTS_POCI	UC12_RTS	TIMG8_1_C0	TIMG4_2_C1		
ピン 32	MSPM0Gx51x	PB8	UART1_CTS	SPI1_PICO	I2C2_SCL	COMP0_OUT	TIMG9_IDX	COMP1_OUT	
	MSPM33C32xx	PB8	UC1_1_CTS	UC13_0_SDA_TX_PICO	UC13_0_SCL_RX_SCK	COMP1_OUT	TIMG8_1_IDX	COMP1_OUT	
ピン 33	MSPM0Gx51x	PB9	UART1_RTS	SPI1_SCK	I2C2_SDA	TIMA0_C0N	TIMG9_C1		
	MSPM33C32xx	PB9	UC1_1_RTS	UC13_0_SCL_RX_SCK	UC13_0_SDA_TX_PICO	TIMA0_0_C0N	TIMG8_1_C1		
ピン 34	MSPM0Gx51x	PB10	TIMG0_C0	UART4_TX	TIMG6_C0				
	MSPM33C32xx	PB10	TIMG4_0_C0	UC13_2_SDA_TX_PICO	TIMG4_2_C0				
ピン 35	MSPM0Gx51x	PB11	TIMG0_C1	CLK_OUT	UART4_RX	TIMG6_C1			
	MSPM33C32xx	PB11	TIMG4_0_C1	CLK_OUT	UC13_2_SCL_RX_SCK	TIMG4_2_C1			
ピン 36	MSPM0Gx51x	PB12	UART3_TX	TIMA_FAL1	UART4_CTS				
	MSPM33C32xx	PB12	UC13_0_SDA_TX_PICO	TIMA0_0_FAL1	UC13_2_CTS_CS0				
ピン 37	MSPM0Gx51x	PB13	UART3_RX	TIMG12_C0	TIMA0_C1N	UART4_RTS			
	MSPM33C32xx	PB13	UC13_0_SCL_RX_SCK	TIMG12_0_C0	TIMA0_0_C1N	UC13_2_RTS_POCI			
ピン 38	MSPM0Gx51x	PB14	SPI1_POCI	TIMG12_C1	TIMA0_C0	TIMG8_IDX			
	MSPM33C32xx	PB14	UC13_0_RTS_POCI	TIMG12_0_C1	TIMA0_0_C0	TIMG8_0_IDX			

表 3-3. MSPM0Gx51x と MSPM33C32xx 間の LQFP80 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング								
ピン 39	MSPM0Gx51x	PB15	UART7_TX	TIMG8_C0	TIMG7_C0					
	MSPM33C32xx	PB15	UC12_TX	TIMG8_0_C0	TIMG4_3_C0					
ピン 40	MSPM0Gx51x	PB16	UART7_RX	TIMG8_C1	TIMG7_C1					
	MSPM33C32xx	PB16	UC12_RX	TIMG8_0_C1	TIMG4_3_C1					
ピン 41	MSPM0Gx51x	PA12	UART3_CTS	FCC_IN	TIMG0_C0	SPI1_CS1	CAN0_TX	A0_8		
	MSPM33C32xx	PA12	UC13_0_CTS_CS0	FCC_IN	TIMG4_0_C0	UC13_0_CTS_CS0	CAN0_TX	A0_8		
ピン 42	MSPM0Gx51x	PA13	UART3_RTS	UART3_RX	TIMG0_C1	UART7_TX	CAN0_RX	A0_9	COMP0_IN2-	
	MSPM33C32xx	PA13	UC13_0_RTS_POCI	UC13_0_SCL_RX_SCK	TIMG4_0_C1	UC12_TX	CAN0_RX	A0_9	COMP0_IN2-	
ピン 43	MSPM0Gx51x	PA14	UART0_CTS	UART3_TX	CLK_OUT	UART7_RX	A0_12	COMP0_IN2+		
	MSPM33C32xx	PA14	UC1_0_CTS	UC13_0_SDA_TX_PICO	CLK_OUT	UC12_RX	A0_12	COMP0_IN2+		
ピン 44	MSPM0Gx51x	PA15	UART0_RTS	I2C1_SCL	TIMA0_C2	TIMG8_IDX	A1_0	COMP0_IN3+	COMP1_IN3+	I2C2_SCL
	MSPM33C32xx	PA15	UC1_0_RTS	UC1_1_SCL_RX	TIMA0_0_C2	TIMG8_0_IDX	A1_0	COMP0_IN3+	COMP1_IN3+	UC15_1_SCL
ピン 45	MSPM0Gx51x	PA16	SPI1_POCI	I2C1_SDA	TIMA0_C2N	FCC_IN	A1_1	I2C2_SDA		
	MSPM33C32xx	PA16	UC13_0_RTS_POCI	UC1_1_SDA_TX	TIMA0_0_C2N	FCC_IN	A1_1	UC15_1_SDA		
ピン 46	MSPM0Gx51x	PC0	TIMG8_C0	TIMA0_C2						
	MSPM33C32xx	PC0	TIMG8_0_C0	TIMA0_0_C2						
ピン 47	MSPM0Gx51x	PC1	TIMG8_C1	TIMA0_C2N						
	MSPM33C32xx	PC1	TIMG8_0_C1	TIMA0_0_C2N						
ピン 48	MSPM0Gx51x	VSS								
	MSPM33C32xx	VSS								
ピン 49	MSPM0Gx51x	VDD								
	MSPM33C32xx	VDD								
ピン 50	MSPM0Gx51x	PC2	I2C2_SCL	SPI1_CS0	TIMA0_C0					
	MSPM33C32xx	PC2	UC13_0_SCL_RX_SCK	UC13_0_CTS_CS0	TIMA0_0_C0					
ピン 51	MSPM0Gx51x	PC3	I2C2_SDA	TIMA0_C0N						
	MSPM33C32xx	PC3	UC13_0_SDA_TX_PICO	TIMA0_0_C0N						

表 3-3. MSPM0Gx51x と MSPM33C32xx 間の LQFP80 共通機能 (続き)

ピン番号	デバイス ファミリ	機能マッピング							
ピン 52	MSPM0Gx51x	PC4	TIMA0_C1						
	MSPM33C32xx	PC4	TIMA0_0_C1						
ピン 53	MSPM0Gx51x	PC5	TIMA0_C1N						
	MSPM33C32xx	PC5	TIMA0_0_C1N						
ピン 54	MSPM0Gx51x	PA17	UART1_TX	SPI1_SCK	TIMA0_C3	TIMG7_C0	A1_2	COMP0_IN1-	
	MSPM33C32xx	PA17	UC1_1_SDA_TX	UC13_0_SCL_RX_SCK	TIMA0_0_C3	TIMG4_3_C0	A1_2	COMP0_IN1-	
ピン 55	MSPM0Gx51x	PA18	UART1_RX	SPI1_PICO	TIMA0_C3N	A1_3	COMP0_IN1+		
	MSPM33C32xx	PA18	UC1_1_SCL_RX	UC13_0_SDA_TX_PICO	TIMA0_0_C3N	A1_3	COMP0_IN1+		
ピン 56	MSPM0Gx51x	PA19	SWDIO	A0_13					
	MSPM33C32xx	PA19	SWDIO	A0_15					
ピン 57	MSPM0Gx51x	PA20	SWCLK	A0_14					
	MSPM33C32xx	PA20	SWCLK	A0_16					
ピン 58	MSPM0Gx51x	PB17	SPI0_PICO	TIMA0_C2	A1_4	COMP1_IN2-			
	MSPM33C32xx	PB17	UC2_PICO	TIMA0_0_C2	A1_4	COMP1_IN2-			
ピン 59	MSPM0Gx51x	PB18	SPI0_SCK	TIMA0_C2N	A1_5	COMP1_IN2+			
	MSPM33C32xx	PB18	UC2_SCK	TIMA0_0_C2N	A1_5	COMP1_IN2+			
ピン 60	MSPM0Gx51x	PB19	SPI0_POCI	UART0_CTS	TIMG7_C1	A1_6			
	MSPM33C32xx	PB19	UC2_POCI	UC1_0_CTS	TIMG4_3_C1	A1_6			
ピン 61	MSPM0Gx51x	PA21	UART1_CTS	TIMA0_C0	TIMG6_C0	A1_7	VREF-		
	MSPM33C32xx	PA21	UC1_1_CTS	TIMA0_0_C0	TIMG4_2_C0	A1_7	VREF-		
ピン 62	MSPM0Gx51x	PA22	UART1_RTS	TIMA0_C0N	CLK_OUT	TIMG6_C1	A0_7		
	MSPM33C32xx	PA22	UC1_1_RTS	TIMA0_0_C0N	CLK_OUT	TIMG4_2_C1	A0_7		
ピン 63	MSPM0Gx51x	PC6	UART3_TX	SPI0_CS1	TIMA0_C0				
	MSPM33C32xx	PC6	UC13_0_SDA_TX_PICO	UC2_CS1	TIMA0_0_C0				
ピン 64	MSPM0Gx51x	PC7	UART3_RX	SPI0_CS0	TIMA0_C0N				
	MSPM33C32xx	PC7	UC13_0_SCL_RX_SCK	UC2_CS0	TIMA0_0_C0N				
ピン 65	MSPM0Gx51x	PC8	UART3_CTS	SPI1_CS2	TIMA0_C1				
	MSPM33C32xx	PC8	UC13_0_CTS_CS0	UC13_0_CTS_CS0	TIMA0_0_C1				

表 3-3. MSPM0Gx51x と MSPM33C32xx 間の LQFP80 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング							
ピン 66	MSPM0Gx51x	PC9	UART3_RTS	TIMA0_C1N					
	MSPM33C32xx	PC9	UC13_0_RTS_POCI	TIMA0_0_C1N					
ピン 67	MSPM0Gx51x	PB20	SPI0_CS2	TIMG12_C0	TIMA0_C1	A0_6			
	MSPM33C32xx	PB20	UC2_CS2	TIMG12_0_C0	TIMA0_0_C1	A0_6			
ピン 68	MSPM0Gx51x	PB21	TIMG8_C0	CAN1_TX	UART6_RX	A1_8			
	MSPM33C32xx	PB21	TIMG8_0_C0	CAN1_TX	UC14_SCL_RX	A1_8			
ピン 69	MSPM0Gx51x	PB22	SPI1_PICO	TIMG8_C1	CAN1_RX	UART6_TX	A1_10		
	MSPM33C32xx	PB22	UC13_0_SDA_TX_PICO	TIMG8_0_C1	CAN1_RX	UC14_SDA_TX	A1_10		
ピン 70	MSPM0Gx51x	PB23	SPI1_SCK	UART6_CTS	A1_11				
	MSPM33C32xx	PB23	UC13_0_SCL_RX_SCK	UC14_CTS	A1_11				
ピン 71	MSPM0Gx51x	PB24	SPI0_CS3	SPI0_CS1	TIMG12_C1	UART6_RTS	A0_5	COMP1_IN1+	
	MSPM33C32xx	PB24	UC2_CS3	UC2_CS3	TIMG12_0_C1	UC14_RTS	A0_5	COMP1_IN1+	
ピン 72	MSPM0Gx51x	PA23	SPI0_CS3	TIMA0_C3	UART3_CTS	TIMG0_C0	SPI1_CS1	COMP1_IN1-	VREF+
	MSPM33C32xx	PA23	UC2_CS3	TIMA0_0_C3	UC13_0_CTS_CS0	TIMG4_0_C0	UC13_0_CTS_CS0	COMP1_IN1-	VREF+
ピン 73	MSPM0Gx51x	PA24	SPI0_CS2	TIMA0_C3N	UART3_RTS	TIMG0_C1	A0_3		
	MSPM33C32xx	PA24	UC2_CS2	TIMA0_0_C3N	UC13_0_RTS_POCI	TIMG4_0_C1	A0_3		
ピン 74	MSPM0Gx51x	PA25	UART3_RX	TIMA0_C1N	A0_2				
	MSPM33C32xx	PA25	UC13_0_SCL_RX_SCK	TIMA0_0_C1N	A0_2				
ピン 75	MSPM0Gx51x	PB25	UART0_CTS	TIMA_FAL0	TIMA_FAL1	TIMA_FAL2	A0_4		
	MSPM33C32xx	PB25	UC1_0_CTS	TIMA0_0_FAL2	TIMA0_0_FAL2	TIMA0_0_FAL2	A0_4		
ピン 76	MSPM0Gx51x	PB26	UART0_RTS	TIMG6_C0	A1_13	COMP1_IN0+			
	MSPM33C32xx	PB26	UC1_0_RTS	TIMG4_2_C0	A1_13	COMP1_IN0+			
ピン 77	MSPM0Gx51x	PB27	TIMG6_C1	A1_14	COMP1_IN0-				
	MSPM33C32xx	PB27	TIMG4_2_C1	A1_14	COMP1_IN0-				
ピン 78	MSPM0Gx51x	PA26	UART3_TX	SPI1_CS0	TIMA_FAL0	CAN0_TX	TIMG7_C0	A0_1	COMP0_IN0+
	MSPM33C32xx	PA26	UC13_0_SDA_TX_PICO	UC13_0_CTS_CS0	TIMA0_0_FAL0	CAN0_TX	TIMG4_3_C0	A0_1	COMP0_IN0+

表 3-3. MSPM0Gx51x と MSPM33C32xx 間の LQFP80 共通機能 (続き)

ピン番号	デバイス ファミリ	機能マッピング							
ピン 79	MSPM0Gx51x	PA27	TIMA_FAL2	RTC_OUT	CAN0_RX	TIMG7_C1	A0_0	COMP0_IN0-	
	MSPM33C32xx	PA27	TIMA0_0_FAL2	RTC_OUT	CAN0_RX	TIMG4_3_C1	A0_0	COMP0_IN0-	
ピン 80	MSPM0Gx51x	VCORE							
	MSPM33C32xx	VCORE							

表 3-4. MSPM0Gx51x と MSPM33C32xx 間の LQFP64 共通機能

ピン番号	デバイス ファミリ	機能マッピング							
ピン 1	MSPM0Gx51x	PB13	UART3_RX	TIMG12_C0	TIMA0_C1N	UART4_RTS			
	MSPM33C32xx	PB13	UC13_0_SCL_RX_SCK	TIMG12_0_C0	TIMA0_0_C1N	UC13_2_RTS_POCI			
ピン 2	MSPM0Gx51x	PB14	SPI1_POCI	TIMG12_C1	TIMA0_C0	TIMG8_IDX			
	MSPM33C32xx	PB14	UC13_0_RTS_POCI	TIMG12_0_C1	TIMA0_0_C0	TIMG8_0_IDX			
ピン 3	MSPM0Gx51x	PB15	UART7_TX	TIMG8_C0	TIMG7_C0				
	MSPM33C32xx	PB15	UC12_TX	TIMG8_0_C0	TIMG4_3_C0				
ピン 4	MSPM0Gx51x	PB16	UART7_RX	TIMG8_C1	TIMG7_C1				
	MSPM33C32xx	PB16	UC12_RX	TIMG8_0_C1	TIMG4_3_C1				
ピン 5	MSPM0Gx51x	PA12	UART3_CTS	FCC_IN	TIMG0_C0	SPI1_CS1	CAN0_TX	A0_8	
	MSPM33C32xx	PA12	UC13_0_CTS_CS0	FCC_IN	TIMG4_0_C0	UC13_0_CTS_CS0	CAN0_TX	A0_8	
ピン 6	MSPM0Gx51x	PA13	UART3_RTS	UART3_RX	TIMG0_C1	UART7_TX	CAN0_RX	A0_9	COMP0_IN2-
	MSPM33C32xx	PA13	UC13_0_RTS_POCI	UC13_0_SCL_RX_SCK	TIMG4_0_C1	UC12_TX	CAN0_RX	A0_9	COMP0_IN2-
ピン 7	MSPM0Gx51x	PA14	UART0_CTS	UART3_TX	CLK_OUT	UART7_RX	A0_12	COMP0_IN2+	
	MSPM33C32xx	PA14	UC1_0_CTS	UC13_0_SDA_TX_PICO	CLK_OUT	UC12_RX	A0_12	COMP0_IN2+	
ピン 10	MSPM0Gx51x	PA17	UART1_TX	SPI1_SCK	TIMA0_C3	TIMG7_C0	A1_2	COMP0_IN1-	
	MSPM33C32xx	PA17	UC1_1_SDA_TX	UC13_0_SCL_RX_SCK	TIMA0_0_C3	TIMG4_3_C0	A1_2	COMP0_IN1-	
ピン 11	MSPM0Gx51x	PA18	UART1_RX	SPI1_PICO	TIMA0_C3N	A1_3	COMP0_IN1+		
	MSPM33C32xx	PA18	UC1_1_SCL_RX	UC13_0_SDA_TX_PICO	TIMA0_0_C3N	A1_3	COMP0_IN1+		
ピン 12	MSPM0Gx51x	PA19	SWDIO	A0_13					
	MSPM33C32xx	PA19	SWDIO	A0_15					

表 3-4. MSPM0Gx51x と MSPM33C32xx 間の LQFP64 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング							
ピン 13	MSPM0Gx51x	PA20	SWCLK	A0_14					
	MSPM33C32xx	PA20	SWCLK	A0_16					
ピン 14	MSPM0Gx51x	PB17	SPI0_PICO	TIMA0_C2	A1_4	COMP1_IN2-			
	MSPM33C32xx	PB17	UC2_PICO	TIMA0_0_C2	A1_4	COMP1_IN2-			
ピン 15	MSPM0Gx51x	PB18	SPI0_SCK	TIMA0_C2N	A1_5	COMP1_IN2+			
	MSPM33C32xx	PB18	UC2_SCK	TIMA0_0_C2N	A1_5	COMP1_IN2+			
ピン 16	MSPM0Gx51x	PB19	SPI0_POCI	UART0_CTS	TIMG7_C1	A1_6			
	MSPM33C32xx	PB19	UC2_POCI	UC1_0_CTS	TIMG4_3_C1	A1_6			
ピン 17	MSPM0Gx51x	PA21	UART1_CTS	TIMA0_C0	TIMG6_C0	A1_7	VREF-		
	MSPM33C32xx	PA21	UC1_1_CTS	TIMA0_0_C0	TIMG4_2_C0	A1_7	VREF-		
ピン 18	MSPM0Gx51x	PA22	UART1_RTS	TIMA0_C0N	CLK_OUT	TIMG6_C1	A0_7		
	MSPM33C32xx	PA22	UC1_1_RTS	TIMA0_0_C0N	CLK_OUT	TIMG4_2_C1	A0_7		
ピン 19	MSPM0Gx51x	PB20	SPI0_CS2	TIMG12_C0	TIMA0_C1	A0_6			
	MSPM33C32xx	PB20	UC2_CS2	TIMG12_0_C0	TIMA0_0_C1	A0_6			
ピン 20	MSPM0Gx51x	PB21	TIMG8_C0	CAN1_TX	UART6_RX	A1_8			
	MSPM33C32xx	PB21	TIMG8_0_C0	CAN1_TX	UC14_SCL_RX	A1_8			
ピン 21	MSPM0Gx51x	PB22	SPI1_PICO	TIMG8_C1	CAN1_RX	UART6_TX	A1_10		
	MSPM33C32xx	PB22	UC13_0_SDA_TX_PICO	TIMG8_0_C1	CAN1_RX	UC14_SDA_TX	A1_10		
ピン 22	MSPM0Gx51x	PB23	SPI1_SCK	UART6_CTS	A1_11				
	MSPM33C32xx	PB23	UC13_0_SCL_RX_SCK	UC14_CTS	A1_11				
ピン 23	MSPM0Gx51x	PB24	SPI0_CS3	SPI0_CS1	TIMG12_C1	UART6_RTS	A0_5	COMP1_IN1+	
	MSPM33C32xx	PB24	UC2_CS3	UC2_CS3	TIMG12_0_C1	UC14_RTS	A0_5	COMP1_IN1+	
ピン 24	MSPM0Gx51x	PA23	SPI0_CS3	TIMA0_C3	UART3_CTS	TIMG0_C0	SPI1_CS1	COMP1_IN1-	VREF+
	MSPM33C32xx	PA23	UC2_CS3	TIMA0_0_C3	UC13_0_CTS_CS0	TIMG4_0_C0	UC13_0_CTS_CS0	COMP1_IN1-	VREF+
ピン 25	MSPM0Gx51x	PA24	SPI0_CS2	TIMA0_C3N	UART3_RTS	TIMG0_C1	A0_3		
	MSPM33C32xx	PA24	UC2_CS2	TIMA0_0_C3N	UC13_0_RTS_POCI	TIMG4_0_C1	A0_3		
ピン 26	MSPM0Gx51x	PA25	UART3_RX	TIMA0_C1N	A0_2				
	MSPM33C32xx	PA25	UC13_0_SCL_RX_SCK	TIMA0_0_C1N	A0_2				

表 3-4. MSPM0Gx51x と MSPM33C32xx 間の LQFP64 共通機能 (続き)

ピン番号	デバイス ファミリ	機能マッピング								
ピン 27	MSPM0Gx51x	PB25	UART0_CTS	TIMA_FAL0	TIMA_FAL1	TIMA_FAL2	A0_4			
	MSPM33C32xx	PB25	UC1_0_CTS	TIMA0_0_FAL2	TIMA0_0_FAL2	TIMA0_0_FAL2	A0_4			
ピン 28	MSPM0Gx51x	PB26	UART0_RTS	TIMG6_C0	A1_13	COMP1_IN0+				
	MSPM33C32xx	PB26	UC1_0_RTS	TIMG4_2_C0	A1_13	COMP1_IN0+				
ピン 29	MSPM0Gx51x	PB27	TIMG6_C1	A1_14	COMP1_IN0-					
	MSPM33C32xx	PB27	TIMG4_2_C1	A1_14	COMP1_IN0-					
ピン 30	MSPM0Gx51x	PA26	UART3_TX	SPI1_CS0	TIMA_FAL0	CAN0_TX	TIMG7_C0	A0_1	COMP0_IN0+	
	MSPM33C32xx	PA26	UC13_0_SDA_TX_PICO	UC13_0_CTS_CS0	TIMA0_0_FAL0	CAN0_TX	TIMG4_3_C0	A0_1	COMP0_IN0+	
ピン 31	MSPM0Gx51x	PA27	TIMA_FAL2	RTC_OUT	CAN0_RX	TIMG7_C1	A0_0	COMP0_IN0-		
	MSPM33C32xx	PA27	TIMA0_0_FAL2	RTC_OUT	CAN0_RX	TIMG4_3_C1	A0_0	COMP0_IN0-		
ピン 32	MSPM0Gx51x	VCORE								
	MSPM33C32xx	VCORE								
ピン 33	MSPM0Gx51x	PA0	UART0_TX	I2C0_SDA	TIMA_FAL1	UART5_RX	I2C0_SDA			
	MSPM33C32xx	PA0	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL1	UC13_3_SCL_RX_SCK	UC15_0_SDA			
ピン 34	MSPM0Gx51x	PA1	UART0_RX	I2C0_SCL	TIMA0_C1	TIMG8_IDX	UART5_TX	I2C0_SCL		
	MSPM33C32xx	PA1	UC1_0_SCL_RX	UC1_0_SCL_RX	TIMA0_0_C1	TIMG8_0_IDX	UC13_3_SDA_TX_PICO	UC15_0_SCL		
ピン 35	MSPM0Gx51x	PA28	UART0_TX	I2C0_SDA	TIMA_FAL0	UART5_CTS	I2C0_SDA			
	MSPM33C32xx	PA28	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL0	UC13_3_CTS_CS0	UC15_0_SDA			
ピン 36	MSPM0Gx51x	PA29	I2C1_SCL	UART7_RTS	TIMG6_C0	UART5_RTS	I2C2_SCL			
	MSPM33C32xx	PA29	UC1_1_SCL_RX	UC12_RTS	TIMG4_2_C0	UC13_3_RTS_POCI	UC15_1_SCL			
ピン 37	MSPM0Gx51x	PA30	I2C1_SDA	UART7_CTS	TIMG6_C1	I2C2_SDA				
	MSPM33C32xx	PA30	UC1_1_SDA_TX	UC12_CTS	TIMG4_2_C1	UC15_1_SDA				
ピン 38	MSPM0Gx51x	NRST								
	MSPM33C32xx	NRST								
ピン 40	MSPM0Gx51x	VDD								
	MSPM33C32xx	VDD								
ピン 41	MSPM0Gx51x	VSS								
	MSPM33C32xx	VSS								

表 3-4. MSPM0Gx51x と MSPM33C32xx 間の LQFP64 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング								
ピン 42	MSPM0Gx51x	PA2	TIMG8_C1	SPI0_CS0	SPI2_POCI					
	MSPM33C32xx	PA2	TIMG8_0_C1	UC2_CS0	UC13_1_RTS_POCI					
ピン 43	MSPM0Gx51x	PA3	TIMG8_C0	SPI0_CS1	I2C1_SDA	TIMA0_C1	COMP0_OUT	UART1_TX	SPI0_CS3	COMP1_OUT
	MSPM33C32xx	PA3	TIMG8_0_C0	UC2_CS1	UC1_1_SDA_TX	TIMA0_0_C1	COMP1_OUT	UC1_1_SDA_TX	UC2_CS1	COMP1_OUT
ピン 44	MSPM0Gx51x	PA4	SPI0_POCI	I2C1_SCL	TIMA0_C1N	LFCLK_IN	UART1_RX	SPI2_CS0		
	MSPM33C32xx	PA4	UC2_POCI	UC1_1_SCL_RX	TIMA0_0_C1N	LFCLK_IN	UC1_1_SCL_RX	UC13_1_CTS_CS0		
ピン 45	MSPM0Gx51x	PA5	SPI0_PICO	TIMG0_C0	TIMG6_C0					
	MSPM33C32xx	PA5	UC2_PICO	TIMG4_0_C0	TIMG4_2_C0					
ピン 46	MSPM0Gx51x	PA6	SPI0_SCK	TIMG0_C1	HFCLK_IN	TIMG6_C1	TIMA0_C2N			
	MSPM33C32xx	PA6	UC2_SCK	TIMG4_0_C1	HFCLK_IN	TIMG4_2_C1	TIMA0_0_C2N			
ピン 47	MSPM0Gx51x	PB0	UART0_TX							
	MSPM33C32xx	PB0	UC1_0_SDA_TX							
ピン 48	MSPM0Gx51x	PB1	UART0_RX							
	MSPM33C32xx	PB1	UC1_0_SCL_RX							
ピン 49	MSPM0Gx51x	PA7	COMP0_OUT	CLK_OUT	TIMA0_C2	TIMG7_C1				
	MSPM33C32xx	PA7	COMP0_OUT	CLK_OUT	TIMA0_0_C2	TIMG4_3_C1				
ピン 50	MSPM0Gx51x	PB2	I2C1_SCL	TIMA0_C3	TIMG6_C0					
	MSPM33C32xx	PB2	UC1_1_SCL_RX	TIMA0_0_C3	TIMG4_2_C0					
ピン 51	MSPM0Gx51x	PB3	I2C1_SDA	TIMA0_C3N	TIMG6_C1					
	MSPM33C32xx	PB3	UC1_1_SDA_TX	TIMA0_0_C3N	TIMG4_2_C1					
ピン 52	MSPM0Gx51x	PB4	UART1_TX	UART3_CTS	TIMA0_C2	SPI2_PICO				
	MSPM33C32xx	PB4	UC1_1_SDA_TX	UC13_0_CTS_CS0	TIMA0_0_C2	UC13_1_SDA_TX_PICO				
ピン 53	MSPM0Gx51x	PB5	UART1_RX	UART3_RTS	TIMA0_C2N	SPI2_POCI				
	MSPM33C32xx	PB5	UC1_1_SCL_RX	UC13_0_RTS_POCI	TIMA0_0_C2N	UC13_1_RTS_POCI				
ピン 54	MSPM0Gx51x	PA8	UART1_TX	TIMA0_C0	UART0_RTS					
	MSPM33C32xx	PA8	UC1_1_SDA_TX	TIMA0_0_C0	UC1_0_RTS					

表 3-4. MSPM0Gx51x と MSPM33C32xx 間の LQFP64 共通機能 (続き)

ピン番号	デバイス ファミリ	機能マッピング							
ピン 55	MSPM0Gx51x	PA9	UART1_RX	SPI0_PICO	TIMA0_C0N	CLK_OUT	RTC_OUT	UART0_CTS	
	MSPM33C32xx	PA9	UC1_1_SCL_RX	UC2_PICO	TIMA0_0_C0N	CLK_OUT	RTC_OUT	UC1_0_CTS	
ピン 56	MSPM0Gx51x	PA10	UART0_TX	SPI0_POCI	I2C0_SDA	TIMA0_C2	TIMG12_C0	SPI2_SCK	I2C0_SDA
	MSPM33C32xx	PA10	UC1_0_SDA_TX	UC2_POCI	UC1_0_SDA_TX	TIMA0_0_C2	TIMG12_0_C0	UC13_1_SCL_RX_SCK	UC15_0_SDA
ピン 57	MSPM0Gx51x	PA11	UART0_RX	SPI0_SCK	I2C0_SCL	TIMA0_C2N	COMP0_OUT	I2C0_SCL	
	MSPM33C32xx	PA11	UC1_0_SCL_RX	UC2_SCK	UC1_0_SCL_RX	TIMA0_0_C2N	COMP0_OUT	UC15_0_SCL	
ピン 58	MSPM0Gx51x	PB6	UART1_TX	UART7_CTS	SPI0_CS1	TIMG6_C0			
	MSPM33C32xx	PB6	UC1_1_SDA_TX	UC12_CTS	UC2_CS1	TIMG4_2_C0			
ピン 59	MSPM0Gx51x	PB7	UART1_RX	SPI1_POCI	UART7_RTS	TIMG9_C0	TIMG6_C1		
	MSPM33C32xx	PB7	UC1_1_SCL_RX	UC13_0_RTS_POCI	UC12_RTS	TIMG8_1_C0	TIMG4_2_C1		
ピン 60	MSPM0Gx51x	PB8	UART1_CTS	SPI1_PICO	I2C2_SCL	COMP0_OUT	TIMG9_IDX	COMP1_OUT	
	MSPM33C32xx	PB8	UC1_1_CTS	UC13_0_SDA_TX_PICO	UC13_0_SCL_RX_SCK	COMP1_OUT	TIMG8_1_IDX	COMP1_OUT	
ピン 61	MSPM0Gx51x	PB9	UART1_RTS	SPI1_SCK	I2C2_SDA	TIMA0_C0N	TIMG9_C1		
	MSPM33C32xx	PB9	UC1_1_RTS	UC13_0_SCL_RX_SCK	UC13_0_SDA_TX_PICO	TIMA0_0_C0N	TIMG8_1_C1		
ピン 62	MSPM0Gx51x	PB10	TIMG0_C0	UART4_TX	TIMG6_C0				
	MSPM33C32xx	PB10	TIMG4_0_C0	UC13_2_SDA_TX_PICO	TIMG4_2_C0				
ピン 63	MSPM0Gx51x	PB11	TIMG0_C1	CLK_OUT	UART4_RX	TIMG6_C1			
	MSPM33C32xx	PB11	TIMG4_0_C1	CLK_OUT	UC13_2_SCL_RX_SCK	TIMG4_2_C1			
ピン 64	MSPM0Gx51x	PB12	UART3_TX	TIMA_FAL1	UART4_CTS				
	MSPM33C32xx	PB12	UC13_0_SDA_TX_PICO	TIMA0_0_FAL1	UC13_2_CTS_CS0				

表 3-5. MSPM0Gx51x と MSPM33C32xx 間の VQFN48 共通機能

ピン番号	デバイス ファミリ	機能マッピング							
ピン 1	MSPM0Gx51x	PA0	UART0_TX	I2C0_SDA	TIMA_FAL1	UART5_RX	I2C0_SDA		
	MSPM33C32xx	PA0	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL1	UC13_3_SCL_RX_SCK	UC15_0_SDA		

表 3-5. MSPM0Gx51x と MSPM33C32xx 間の VQFN48 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング								
ピン 2	MSPM0Gx51x	PA1	UART0_RX	I2C0_SCL	TIMA0_C1	TIMG8_IDX	UART5_TX	I2C0_SCL		
	MSPM33C32xx	PA1	UC1_0_SCL_RX	UC1_0_SCL_RX	TIMA0_0_C1	TIMG8_0_IDX	UC13_3_SDA_TX_PICO	UC15_0_SCL		
ピン 3	MSPM0Gx51x	PA28	UART0_TX	I2C0_SDA	TIMA_FAL0	UART5_CTS	I2C0_SDA			
	MSPM33C32xx	PA28	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL0	UC13_3_CTS_CS0	UC15_0_SDA			
ピン 4	MSPM0Gx51x	NRST								
	MSPM33C32xx	NRST								
ピン 6	MSPM0Gx51x	VDD								
	MSPM33C32xx	VDD								
ピン 8	MSPM0Gx51x	PA2	TIMG8_C1	SPI0_CS0	SPI2_POCI					
	MSPM33C32xx	PA2	TIMG8_0_C1	UC2_CS0	UC13_1_RTS_POCI					
ピン 9	MSPM0Gx51x	PA3	TIMG8_C0	SPI0_CS1	I2C1_SDA	TIMA0_C1	COMP0_OUT	UART1_TX	SPI0_CS3	COMP1_OUT
	MSPM33C32xx	PA3	TIMG8_0_C0	UC2_CS1	UC1_1_SDA_TX	TIMA0_0_C1	COMP1_OUT	UC1_1_SDA_TX	UC2_CS1	COMP1_OUT
ピン 10	MSPM0Gx51x	PA4	SPI0_POCI	I2C1_SCL	TIMA0_C1N	LFCLK_IN	UART1_RX	SPI2_CS0		
	MSPM33C32xx	PA4	UC2_POCI	UC1_1_SCL_RX	TIMA0_0_C1N	LFCLK_IN	UC1_1_SCL_RX	UC13_1_CTS_CS0		
ピン 11	MSPM0Gx51x	PA5	SPI0_PICO	TIMG0_C0	TIMG6_C0					
	MSPM33C32xx	PA5	UC2_PICO	TIMG4_0_C0	TIMG4_2_C0					
ピン 12	MSPM0Gx51x	PA6	SPI0_SCK	TIMG0_C1	HFCLK_IN	TIMG6_C1	TIMA0_C2N			
	MSPM33C32xx	PA6	UC2_SCK	TIMG4_0_C1	HFCLK_IN	TIMG4_2_C1	TIMA0_0_C2N			
ピン 13	MSPM0Gx51x	PA7	COMP0_OUT	CLK_OUT	TIMA0_C2	TIMG7_C1				
	MSPM33C32xx	PA7	COMP0_OUT	CLK_OUT	TIMA0_0_C2	TIMG4_3_C1				
ピン 14	MSPM0Gx51x	PB2	I2C1_SCL	TIMA0_C3	TIMG6_C0					
	MSPM33C32xx	PB2	UC1_1_SCL_RX	TIMA0_0_C3	TIMG4_2_C0					
ピン 15	MSPM0Gx51x	PB3	I2C1_SDA	TIMA0_C3N	TIMG6_C1					
	MSPM33C32xx	PB3	UC1_1_SDA_TX	TIMA0_0_C3N	TIMG4_2_C1					
ピン 16	MSPM0Gx51x	PA8	UART1_TX	TIMA0_C0	UART0_RTS					
	MSPM33C32xx	PA8	UC1_1_SDA_TX	TIMA0_0_C0	UC1_0_RTS					

表 3-5. MSPM0Gx51x と MSPM33C32xx 間の VQFN48 共通機能 (続き)

ピン番号	デバイス ファミリ	機能マッピング							
ピン 17	MSPM0Gx51x	PA9	UART1_RX	SPI0_PICO	TIMA0_C0N	CLK_OUT	RTC_OUT	UART0_CTS	
	MSPM33C32xx	PA9	UC1_1_SCL_RX	UC2_PICO	TIMA0_0_C0N	CLK_OUT	RTC_OUT	UC1_0_CTS	
ピン 18	MSPM0Gx51x	PA10	UART0_TX	SPI0_POCI	I2C0_SDA	TIMA0_C2	TIMG12_C0	SPI2_SCK	I2C0_SDA
	MSPM33C32xx	PA10	UC1_0_SDA_TX	UC2_POCI	UC1_0_SDA_TX	TIMA0_0_C2	TIMG12_0_C0	UC13_1_SCL_RX_SCK	UC15_0_SDA
ピン 19	MSPM0Gx51x	PA11	UART0_RX	SPI0_SCK	I2C0_SCL	TIMA0_C2N	COMP0_OUT	I2C0_SCL	
	MSPM33C32xx	PA11	UC1_0_SCL_RX	UC2_SCK	UC1_0_SCL_RX	TIMA0_0_C2N	COMP0_OUT	UC15_0_SCL	
ピン 20	MSPM0Gx51x	PB6	UART1_TX	UART7_CTS	SPI0_CS1	TIMG6_C0			
	MSPM33C32xx	PB6	UC1_1_SDA_TX	UC12_CTS	UC2_CS1	TIMG4_2_C0			
ピン 21	MSPM0Gx51x	PB7	UART1_RX	SPI1_POCI	UART7_RTS	TIMG9_C0	TIMG6_C1		
	MSPM33C32xx	PB7	UC1_1_SCL_RX	UC13_0_RTS_POCI	UC12_RTS	TIMG8_1_C0	TIMG4_2_C1		
ピン 22	MSPM0Gx51x	PB8	UART1_CTS	SPI1_PICO	I2C2_SCL	COMP0_OUT	TIMG9_IDX	COMP1_OUT	
	MSPM33C32xx	PB8	UC1_1_CTS	UC13_0_SDA_TX_PICO	UC13_0_SCL_RX_SCK	COMP1_OUT	TIMG8_1_IDX	COMP1_OUT	
ピン 23	MSPM0Gx51x	PB9	UART1_RTS	SPI1_SCK	I2C2_SDA	TIMA0_C0N	TIMG9_C1		
	MSPM33C32xx	PB9	UC1_1_RTS	UC13_0_SCL_RX_SCK	UC13_0_SDA_TX_PICO	TIMA0_0_C0N	TIMG8_1_C1		
ピン 24	MSPM0Gx51x	PB14	SPI1_POCI	TIMG12_C1	TIMA0_C0	TIMG8_IDX			
	MSPM33C32xx	PB14	UC13_0_RTS_POCI	TIMG12_0_C1	TIMA0_0_C0	TIMG8_0_IDX			
ピン 25	MSPM0Gx51x	PB15	UART7_TX	TIMG8_C0	TIMG7_C0				
	MSPM33C32xx	PB15	UC12_TX	TIMG8_0_C0	TIMG4_3_C0				
ピン 26	MSPM0Gx51x	PB16	UART7_RX	TIMG8_C1	TIMG7_C1				
	MSPM33C32xx	PB16	UC12_RX	TIMG8_0_C1	TIMG4_3_C1				
ピン 27	MSPM0Gx51x	PA12	UART3_CTS	FCC_IN	TIMG0_C0	SPI1_CS1	CAN0_TX	A0_8	
	MSPM33C32xx	PA12	UC13_0_CTS_CS0	FCC_IN	TIMG4_0_C0	UC13_0_CTS_CS0	CAN0_TX	A0_8	
ピン 28	MSPM0Gx51x	PA13	UART3_RTS	UART3_RX	TIMG0_C1	UART7_TX	CAN0_RX	A0_9	COMP0_IN2-
	MSPM33C32xx	PA13	UC13_0_RTS_POCI	UC13_0_SCL_RX_SCK	TIMG4_0_C1	UC12_TX	CAN0_RX	A0_9	COMP0_IN2-

表 3-5. MSPM0Gx51x と MSPM33C32xx 間の VQFN48 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング							
ピン 29	MSPM0Gx51x	PA14	UART0_CTS	UART3_TX	CLK_OUT	UART7_RX	A0_12	COMP0_IN2+	
	MSPM33C32xx	PA14	UC1_0_CTS	UC13_0_SDA_TX_PICO	CLK_OUT	UC12_RX	A0_12	COMP0_IN2+	
ピン 30	MSPM0Gx51x	PA15	UART0_RTS	I2C1_SCL	TIMA0_C2	TIMG8_IDX	A1_0	COMP0_IN3+	COMP1_IN3+ I2C2_SCL
	MSPM33C32xx	PA15	UC1_0_RTS	UC1_1_SCL_RX	TIMA0_0_C2	TIMG8_0_IDX	A1_0	COMP0_IN3+	COMP1_IN3+ UC15_1_SCL
ピン 32	MSPM0Gx51x	PA17	UART1_TX	SPI1_SCK	TIMA0_C3	TIMG7_C0	A1_2	COMP0_IN1-	
	MSPM33C32xx	PA17	UC1_1_SDA_TX	UC13_0_SCL_RX_SCK	TIMA0_0_C3	TIMG4_3_C0	A1_2	COMP0_IN1-	
ピン 33	MSPM0Gx51x	PA18	UART1_RX	SPI1_PICO	TIMA0_C3N	A1_3	COMP0_IN1+		
	MSPM33C32xx	PA18	UC1_1_SCL_RX	UC13_0_SDA_TX_PICO	TIMA0_0_C3N	A1_3	COMP0_IN1+		
ピン 34	MSPM0Gx51x	PA19	SWDIO	A0_13					
	MSPM33C32xx	PA19	SWDIO	A0_15					
ピン 35	MSPM0Gx51x	PA20	SWCLK	A0_14					
	MSPM33C32xx	PA20	SWCLK	A0_16					
ピン 36	MSPM0Gx51x	PB17	SPI0_PICO	TIMA0_C2	A1_4	COMP1_IN2-			
	MSPM33C32xx	PB17	UC2_PICO	TIMA0_0_C2	A1_4	COMP1_IN2-			
ピン 37	MSPM0Gx51x	PB18	SPI0_SCK	TIMA0_C2N	A1_5	COMP1_IN2+			
	MSPM33C32xx	PB18	UC2_SCK	TIMA0_0_C2N	A1_5	COMP1_IN2+			
ピン 38	MSPM0Gx51x	PB19	SPI0_POCI	UART0_CTS	TIMG7_C1	A1_6			
	MSPM33C32xx	PB19	UC2_POCI	UC1_0_CTS	TIMG4_3_C1	A1_6			
ピン 39	MSPM0Gx51x	PA21	UART1_CTS	TIMA0_C0	TIMG6_C0	A1_7	VREF-		
	MSPM33C32xx	PA21	UC1_1_CTS	TIMA0_0_C0	TIMG4_2_C0	A1_7	VREF-		
ピン 40	MSPM0Gx51x	PA22	UART1_RTS	TIMA0_C0N	CLK_OUT	TIMG6_C1	A0_7		
	MSPM33C32xx	PA22	UC1_1_RTS	TIMA0_0_C0N	CLK_OUT	TIMG4_2_C1	A0_7		
ピン 41	MSPM0Gx51x	PB20	SPI0_CS2	TIMG12_C0	TIMA0_C1	A0_6			
	MSPM33C32xx	PB20	UC2_CS2	TIMG12_0_C0	TIMA0_0_C1	A0_6			
ピン 42	MSPM0Gx51x	PB24	SPI0_CS3	SPI0_CS1	TIMG12_C1	UART6_RTS	A0_5	COMP1_IN1+	
	MSPM33C32xx	PB24	UC2_CS3	UC2_CS3	TIMG12_0_C1	UC14_RTS	A0_5	COMP1_IN1+	
ピン 43	MSPM0Gx51x	PA23	SPI0_CS3	TIMA0_C3	UART3_CTS	TIMG0_C0	SPI1_CS1	COMP1_IN1-	VREF+
	MSPM33C32xx	PA23	UC2_CS3	TIMA0_0_C3	UC13_0_CTS_CS0	TIMG4_0_C0	UC13_0_CTS_CS0	COMP1_IN1-	VREF+

表 3-5. MSPM0Gx51x と MSPM33C32xx 間の VQFN48 共通機能 (続き)

ピン番号	デバイス ファミリー	機能マッピング								
ピン 44	MSPM0Gx51x	PA24	SPI0_CS2	TIMA0_C3N	UART3_RTS	TIMG0_C1	A0_3			
	MSPM33C32xx	PA24	UC2_CS2	TIMA0_0_C3N	UC13_0_RTS_POCI	TIMG4_0_C1	A0_3			
ピン 45	MSPM0Gx51x	PA25	UART3_RX	TIMA0_C1N	A0_2					
	MSPM33C32xx	PA25	UC13_0_SCL_RX_SCK	TIMA0_0_C1N	A0_2					
ピン 46	MSPM0Gx51x	PA26	UART3_TX	SPI1_CS0	TIMA_FAL0	CAN0_TX	TIMG7_C0	A0_1	COMP0_IN0+	
	MSPM33C32xx	PA26	UC13_0_SDA_TX_PICO	UC13_0_CTS_CS0	TIMA0_0_FAL0	CAN0_TX	TIMG4_3_C0	A0_1	COMP0_IN0+	
ピン 47	MSPM0Gx51x	PA27	TIMA_FAL2	RTC_OUT	CAN0_RX	TIMG7_C1	A0_0	COMP0_IN0-		
	MSPM33C32xx	PA27	TIMA0_0_FAL2	RTC_OUT	CAN0_RX	TIMG4_3_C1	A0_0	COMP0_IN0-		
ピン 48	MSPM0Gx51x	VCORE								
	MSPM33C32xx	VCORE								

重要なお知らせと免責事項

TI は、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した TI 製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとし、TI は一切の責任を拒否します。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、[TI の総合的な品質ガイドライン](#)、[ti.com](#) または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2026, Texas Instruments Incorporated

最終更新日：2025 年 10 月