

# EVM User's Guide: LP-MSPM0L2117

## MSPM0L2117 評価基板



### 説明

LP-MSPM0L2117 LaunchPad™ 開発キットは、MSPM0L2117 マイコン (MCU) 用の、使いやすい評価モジュールです。LaunchPad キットには、MSPM0L211x および MSPM0L112x マイコン プラットフォームでの開発を始めるために必要なものがすべて含まれており、プログラミングやデバッグ用のオンボード デバッグ プロンプト、さらに EnergyTrace™ 技術も搭載されています。このボードには、オンボードのボタン、LED、RGB LED、そして LCD パネルも搭載されています。

MSPM0L2117 は、最大 32MHz で動作する 32 ビット Arm® Cortex® M0+ CPU です。このデバイスは 128KB のフラッシュと 12KB の SRAM を備えています。このデバイスは、内部 ADC、電圧リファレンス、8 ビット DAC を搭載したコンパレータなどの内部アナログも備えています。MSPM0L2117 は、1 ~ 8 マルチプレクサ LCD パネルをサポートする LCD コントローラを搭載した 2 番目の MSPM0 デバイスです。

### 設計を開始

1. [LP-MSPM0L2117](#) を [ti.com](#) で注文します。
2. [dev.ti.com](#) にアクセスしてコードの例を参照してください。
3. 付属の USB ケーブルを使って、MSPM0L2117 を PC に接続します。

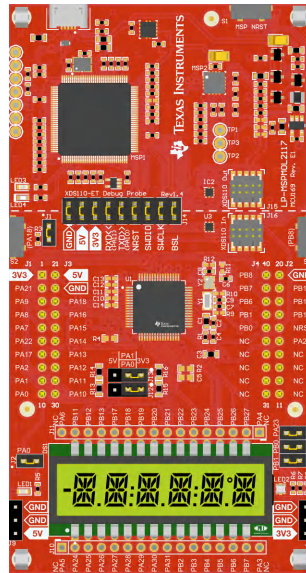
4. コードをブラウザから CCS Cloud 付きの MSPM0L2117 に直接ダウンロードできます。
5. デスクトップ統合開発環境に適した [CCS Theia](#) をダウンロードします。
6. デスクトップに保存されたサンプル、デモ、ソフトウェアライブラリを利用するには、[MSPM0 SDK](#) をダウンロードします。

### 特長

- オンボード XDS110 デバッグ プロンプト
- USB 経由で PC に接続するバックチャネル UART
- USB 電源
- 40 ピンの BoosterPack™ ヘッド
- ハードウェア ユーザー インターフェイス
  - 2 つのボタン: LCD パネル 1 個、RGB LED 1 個、赤色 LED 1 個
- 外部クロックの水晶振動子

### アプリケーション

- [グリッド インフラ](#)
- [ファクトリオートメーション](#)
- [電化製品](#)
- [医療 / ヘルスケア](#)
- [試験および測定機器](#)



**LP-MSPM0L2117**

## 1 評価基板の概要

### 1.1 はじめに

MSPM0L2117 は、LCD コントローラと強化されたセキュリティ機能を備えた 32 ビット Arm® Cortex® -M0+ CPU です。このデバイスは、64 ピン構成のシンプルなハウスキーピング MCU としての用途から、単相電子メータを含むフル アプリケーション レベルの用途まで、幅広く使用できます。MSPM0L2117 を使用して開発を開始する最も簡単な方法は、LP-MSPM0L2117 LaunchPad™ を使用することです。LaunchPad は、コードのロード、デバッグ、プロトタイプ製作をすぐに開始する機能全般を備えています。

さまざまな BoosterPack プラグイン モジュールをサポートする 40 ピンの BoosterPack™ プラグイン モジュール ヘッドにより、迅速で簡単なプロトタイプ製作が可能になります。ユーザーは、ワイヤレス接続、グラフィカル ディスプレイ、環境センシングなど、さまざまな機能を素早く追加できます。ユーザーは、自分で BoosterPack プラグイン モジュールを設計することも、TI やサードパーティ各社がすでに提供している多数のモジュールから選ぶこともできます。

プロトタイピングを容易にするため、TI は MSPM0 ソフトウェア開発キット (SDK) を提供しており、内部ペリフェラルの使い方を示すさまざまなコード例が含まれています。

TI の [コード コンポーザー スタジオ™ IDE](#) など、無料のソフトウェア開発ツールも利用できます。また、[IAR 組込みワークベンチ® IDE](#) や [Arm® Kiel® µVision® IDE](#) などのサードパーティの IDE もサポートしています。Code Composer Studio IDE は、LP-MSPM0L2117 LaunchPad 開発キットを使用して、[EnergyTrace™ テクノロジー](#)をサポートしています。LaunchPad 開発キット、サポートされる BoosterPack プラグイン モジュール、利用可能なリソースの詳細については、TI の [LaunchPad™ 開発キット ポータル](#)を参照してください。MSPM0 ソフトウェア開発キット (SDK) 内で迅速に開発を開始し、利用可能なリソースを見つけるには、[TI Developer Zone](#) にアクセスしてください。MSPM0 マイコンは、豊富なオンライン資料、[MSPM0 Academy](#) によるトレーニング、そして [TI E2E™ サポート フォーラム](#)を通じたオンライン サポートにも対応しています。

### 1.2 キットの内容

- LP-MSPM0L2117 LaunchPad™ 開発キット
- USB ケーブル
- クイックスタート ガイド

### 1.3 仕様

LP-MSPM0L2117 は、コード コンポーザー スタジオ™ (CCS) を実行している PC、Mac®、または Linux® ワークステーションと組み合わせて使用するよう設計されています。CCS は、ワークステーションに単体版としてインストールして実行することも、ソフトウェアをインストールせずに [Web \(CCS Cloud\)](#) 経由で利用することもできます。代わりに、LP-MSPM0L2117 にはサンプルがロードされており、GUI で制御できます。以下の説明を参照してください。

このデバイスは、内蔵 USB 電源以外の電源から電力を供給できます。この機能により、ユーザーは PC 接続を拒否できます。電源は、直接または 3.3V レールに供給できます。外部電源を使用する場合は、3.3V を超えないようにします。オンボードの Arm® 10 ピン コネクタを使用する、個別の XDS110 外部デバッガを使用してプログラミングを外部で実行することができます。

## 1.4 製品情報

LP-MSPM0L2117 は、テキサス インストルメンツの以下のデバイスを使用します。

**表 1-1. 製品情報**

デバイス名	説明	目的
MSP432E401YTPDT	イーサネット™ と CAN を搭載し、1MB フラッシュと 256kB RAM を備えた SimpleLink™ 32 ビット Arm® Cortex® -M4F MCU	XDS110 ホスト デバイス
MSPM0L2117SPNAR	32MHz Arm® Cortex® 32 ビット M0 + CPU、128kB フラッシュ、12kB SRAM を搭載したミックスド シグナル マイコン	評価用デバイス
MSP430G2452IRSA16R	16 ビット RISC CPU、8kB フラッシュ、256B SRAM を搭載したミックスドシグナル マイコン	EnergyTrace™ テクノロジ向け DC/DC コントローラ
TPD4E004RSER	高速データ インターフェイス向け ESD 保護アレイ、4 チャンネル	USB コネクタによって MSPM0L2117 を ESD による損傷から保護
TPS73533DRBT	500mA、可変、低静止電流、低ノイズ、高 PSRR、単一出力 LDO レギュレータ	3.3V 電力の XDS110 と MSPM0L2117
TPS2102DBVR	2.7V ~ 4V パワー MUX、デュアル入力、単一出力パワースイッチ	XDS110 電源を切り替え

## 2 ハードウェア

### 2.1 ハードウェアの概要

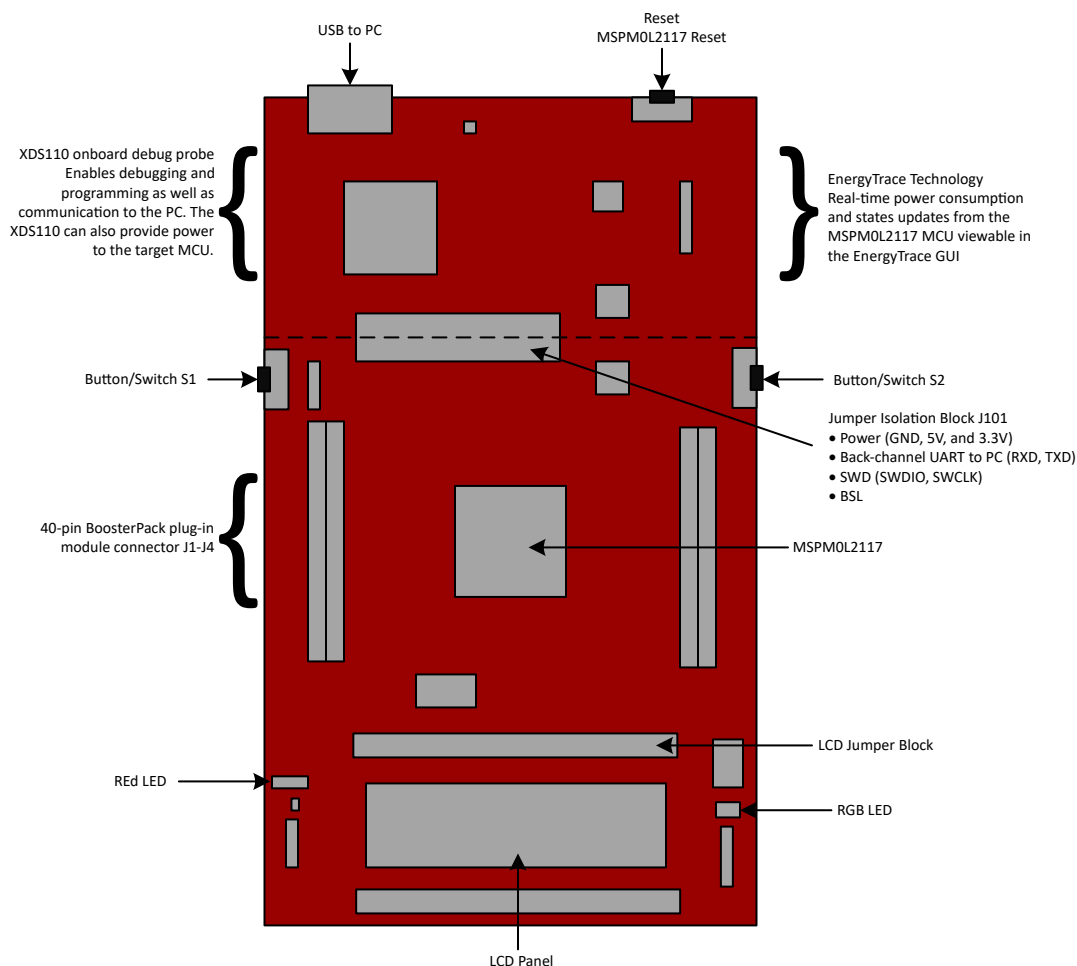


図 2-1. LP-MSPM0L2117 ジャンパとコネクタの図

LP-MSPM0L2117 には多くのハードウェア機能があり、ユーザーは MSPM0L2117 ピンへのフルアクセスを可能にすると同時に、オンボード接続機能を備えています。複数のシャント接続を使用すると、開発ユーザーは LaunchPad™ 構成を簡単に変更できます。これらのシャントの場所を 図 2-1 に示します。各シャントの接続は、表 2-1 に接続されています。

表 2-1. ジャンパ情報

ジャンパ	説明	デフォルト設定	接続済み信号
J12	オープンドレイン I/O プルアップ	右と中央の接続	PA0: 設定に応じて、5V への 4.7k プルアップ抵抗、または 3.3V への 2.2k プルアップ抵抗
J13	オープンドレイン I/O プルアップ	右と中央の接続	PA1: 設定に応じて、5V への 4.7kΩ プルアップ抵抗、または 3.3V への 2.2kΩ プルアップ抵抗
J2	赤色 LED 接続 (LED3)	実装済み	LED 経由で 3.3V、PA0 への 470Ω 抵抗
J4	RGB ブルー接続	実装済み	PA23 から 220Ω の抵抗を接続し、LED をグランドに接続
J5	RGB レッド接続	実装済み	PB10 から 220Ω の抵抗を接続し、LED をグランドに接続
J6	RGB グリーン接続	実装済み	PB9 から 220Ω の抵抗を接続し、LED をグランドに接続
J1	BSL ボタン	実装済み	PA18: 47kΩ プルダウン抵抗、スイッチは 3.3V にプルアップ

## 2.2 電源要件

LP-MSPM0L2117 には USB が接続され、デバイスに電力を供給するためのデバッガ ジャンパ ブロックのみが実装されています。オンボード LDO により、500mA の電源により、5V USB 電源を 3.3V に変換します。外部電源から 3.3V または 5V のヘッダを使用して、LaunchPad™ に電力を供給することもできます。3.3V レールで 3.3V、5V レールで 5V を超えないようにします。

図 2-2 に、LP-MSPM0L2117 の電源接続を示します。

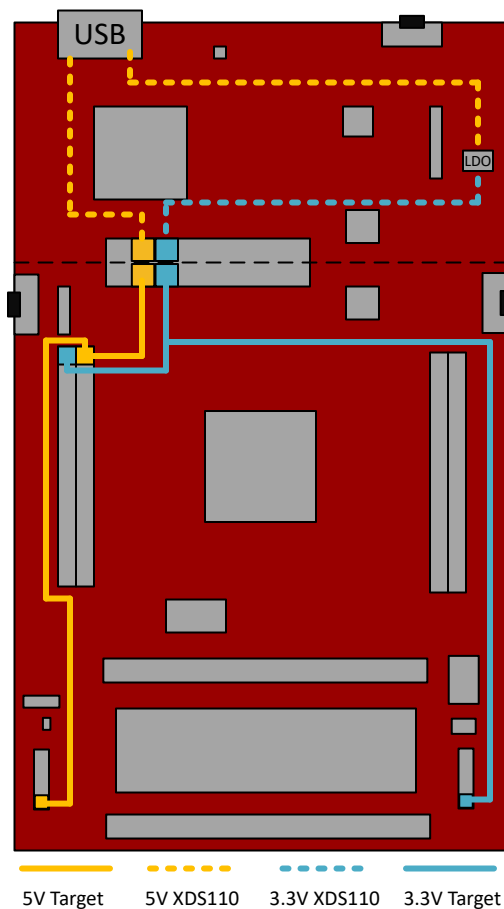


図 2-2. LP-MSPM0L2117 の電源接続

## 2.3 XDS110 デバッグ プローブ

LP-MSPM0L2117 は、プロトタイプ製作を効率化するためのオンボード デバッグ プローブを搭載しています。この LaunchPad™ で使用しているデバッガは XDS110 バリエーションであり、MSPM0 デバイスに派生したすべての製品をサポートしています。内蔵 XDS110 デバッグ プローブは、MSPM0L2117 回路の他の部分から分離されています。これは、LaunchPad のシルクスクリーンの破線で示しています。XDS110 は、共通のグランドに加えて、J101 を通過する信号を介してのみ接続されます。

### 2.3.1 絶縁ジャンパブロック

絶縁ジャンパ ブロック J14 を使用すると、XDS110 ドメインから MSPM0L2117 ターゲットドメインに交差する信号を接続または切断できます。これには、XDS110 SWD 信号、アプリケーション UART 信号、3.3V と 5.5V の電力、リセット、BSL 起動が含まれます。

表 2-2. 絶縁ジャンパ ブロック

ジャンパ	説明
5V	USB からの 5V レール
3V3	LDO からの 3.3V レール
RXD<<	バックチャネル UART: ターゲット MSPM0L2117 は、この信号を介してデータを受信します。矢印は信号の方向を示します。
TXD>>	バックチャネル UART: ターゲット MSPM0L2117 は、この信号を通してデータを送信します。矢印は信号の方向を示します。
NRST	リセット信号
SWDIO	シリアル ワイヤ デバッグ: SWDIO データ信号
SWCLK	シリアル ワイヤ デバッグ: SWCLK クロック信号
BSL	ブートストラップ ロードの起動ピン。XDS110 が BSL を起動できるようにします。

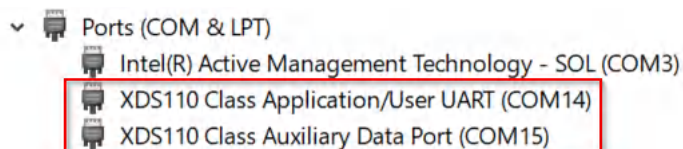
通常のプロトタイプ製作時に、ほとんどのシャントが実装されます。ただし、ユーザーがこれらの接続を開く必要があるシナリオがいくつかあります：

- 高精度の目標電力測定を行うために XDS110 デバッグ プローブからの影響をすべて除去し
- XDS110 ドメインとターゲットドメインの間の 3.3V と 5V の電力フローを制御し
- オンボードのデバッグやアプリケーション用 UART 通信以外の用途で使えるよう、ターゲット MCU のピンを引き出します。
- オンボード MCU 以外のデバイスでも XDS110 を使えるように、XDS110 のプログラミングおよび UART インターフェイスを外部に引き出します。

### 2.3.2 アプリケーション ( バックチャネル) UART

バックチャネル UART により、ターゲット アプリケーションの主な機能には含まれていない USB ホストと通信できます。この機能は開発中に非常に便利で、PC ホスト側に通信チャンネルも提供します。この製品を使用すると、LaunchPad™ 開発キットと通信する PC 上で、グラフィカル ユーザー インターフェイス (GUI) や他のプログラムを作成できます。

ホスト側では、LaunchPad 開発キットがホストに列挙されると、アプリケーション用バックチャネル UART のための仮想 COM ポートが生成されます。ユーザーは、HyperTerminal™ や Docklight™ などのターミナルアプリケーションを含め、COM ポートと通信できる任意の PC アプリケーションを使って、このポートを開き、ターゲット アプリケーションと通信できます。ユーザーはバックチャネルの COM ポートを識別する必要があります。Windows® PC では、デバイス マネージャが支援できます。



A. Intel® は Intel Corporation の商標です。

図 2-3. デバイス マネージャのアプリケーション バックチャネル UART

バックチャネル UART は、XDS110 クラス アプリケーション/ ユーザー UART ポートです。この場合、[図 2-3](#) に COM14 を示しますが、このポートはホスト PC ごとに異なる場合があります。正しい COM ポートを指定したら、ドキュメントに従ってホスト アプリケーションで構成します。ユーザーはポートを開いて、ホストからの通信を開始できます。

ターゲット側の MSPM0L2117 では、バックチャネル UART は UART0 (PA10、PA11) に接続されています。XDS110 はボーレートを設定できるため、PC 側のアプリケーションも同じボーレートを設定する必要があります。

## 2.4 MSPM0L2117 の電流引き込みを測定

マルチメータを使用して MSPM0L2117 MCU の消費電流を測定するには、J101 絶縁ジャンパブロックの 3V3 ジャンパを使用します。測定電流には、ターゲット デバイス、LaunchPad™ 回路、BoosterPack™ プラグイン モジュールヘッダから流れ込む電流が含まれます。超低消費電力を測定するには、次の手順に従います：

- J14 絶縁ブロックの 3V3 ジャンパを取り外し、このジャンパの両端に電流計を接続します。
- バックチャネル UART と MSPM0L2117 に接続された回路が電流消費に及ぼす影響を考慮します。絶縁ジャンパブロックでこれらを切断するか、少なくとも最終測定で電流シンクおよびソース能力を考慮します。
- MSPM0L2117 にフローティング入出力 (I/O) がないことを確認します。その結果、不要な追加の電流消費が発生します。すべての I/O は駆動されるか、I/O が入力の場合、high または low レベルにプルされるかのいずれかに駆動されます。
- ターゲット実行を開始します。
- 最も正確な電流測定を行うには、デバイスをフリーランモードに配置し、MSPM0L2117 と基板のデバッグ部分 (ヘッダー J14) の間でプログラミング信号を切断します。
- 電流を測定します。電流レベルが変動している場合は、安定した測定が困難な場合があります。静止状態の測定がより簡単です。

## 2.5 クロック処理

内部 SYSOSC は、デフォルトで 2.5% の精度で 32MHz です。MCLK はデフォルトで 32MHz SYSOSC から供給されます。CPUCLK は run モードでは MCLK から直接供給され、他のモードではディスエーブルになります。低消費電力クロック (ULPCLK) は MCLK から供給でき、構成によって run および sleep モードでアクティブにできます。このデバイスには、デフォルトの低周波数ソースである 32kHz 内部発振器 LFOSC も搭載されています。LaunchPad™ には、2 つのクロック水晶振動子オプション (1 つの高周波 32MHz 水晶振動子 (HFXT) と 1 つの低周波数 32.728kHz 水晶振動子 (LFXT)) があります。水晶振動子は、アプリケーション プログラミング時に、高周波数および低周波数クロックのクロックソースとして選択できます。

詳細については、『[MSPM0 L シリーズ マイコン テクニカル リファレンス マニュアル](#)』の「クロック モジュール (CKM)」を参照してください。

## 2.6 BoosterPack プラグイン モジュールのピン配置

この LaunchPad™ 開発キットは、ピンが利用可能な 40 ピン LaunchPad 開発キットのピン配置標準に準拠しています。TI エコシステム全体で、LaunchPad 開発キットと BoosterPack™ プラグイン モジュールの互換性を支援する標準が作成されました。

ほとんどの BoosterPack プラグイン モジュールは規格に準拠していますが、一部は準拠していません。BoosterPack プラグイン モジュールの販売店または所有者が LP-MSPM0L2117 LaunchPad 開発キットとの互換性を明示していない場合は、候補の BoosterPack プラグイン モジュールの回路図を LaunchPad 開発キットと比較して互換性を確認します。ソフトウェアで MSPM0L2117 デバイスのピン機能構成を変更することで、競合を解決できます。

## 2.7 液晶ディスプレイ (LCD)

MSPM0L2117 にはオンボードの LCD が含まれています。この LCD は、MSPM0L2117 の内蔵 LCD ドライバによって駆動されます。LaunchPad™ には、チャージポンプと内部抵抗ラダー構成の両方をサポートする受動部品が含まれています。[図 2-4](#) に、LCD セグメントのレイアウトを示し、[表 2-3](#) に LCD セグメントのマッピングを示します。

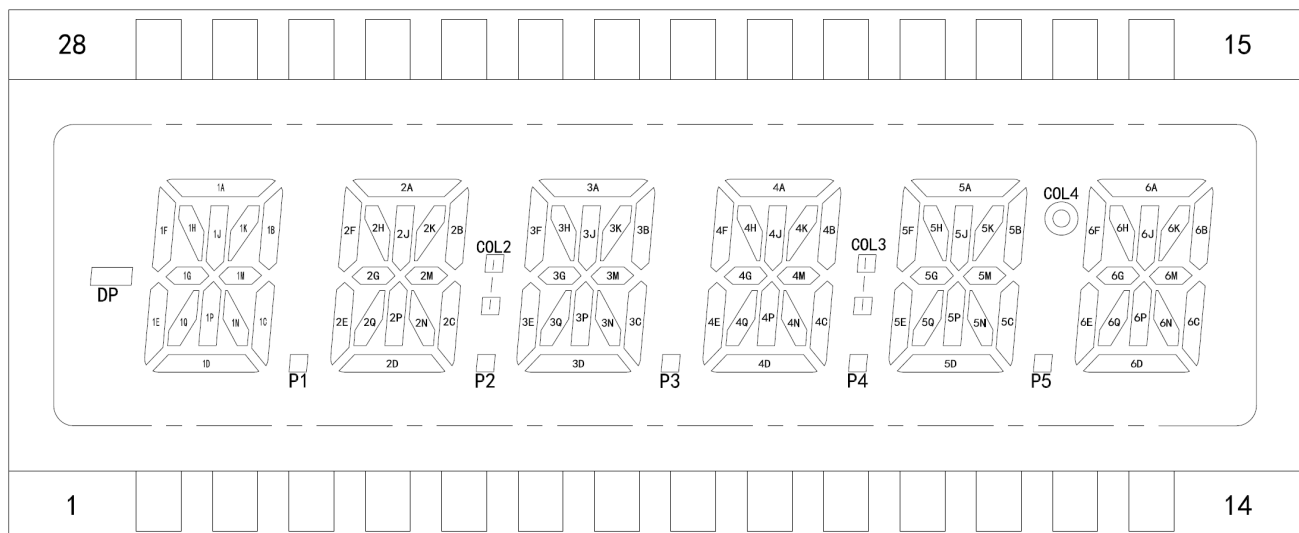


図 2-4. LCD セグメントのレイアウト

表 2-3. LCD セグメント マッピング

LP ピン	ピン機能	LCD ピン	COM1	COM2	COM3	COM4
PA24	LCD26	1	2D	2E	2F	-
PA25	LCD27	2	2Q	2G	2H	2A
PA26	LCD28	3	2N	2P	2J	2K
PA27	LCD29	4	P2	2C	2M	2B
PA28	LCD30	5	3D	3E	3F	COL2
PA29	LCD31	6	3Q	3G	3H	3A
PA30	LCD32	7	3N	3P	3J	3K
PA31	LCD45	8	P3	3C	3M	3B
PB2	LCD47	9	4D	4E	4F	-
PB3	LCD48	10	4Q	4G	4H	4A
PB4	LCD33	11	COM1	-	-	-
PB5	LCD34	12	-	COM2	-	-
PB9	LCD7	13	-	-	COM3	-
PB10	LCD35	14	-	-	-	COM4
PB27	LCD44	15	-	6C	6M	6B
PB26	LCD43	16	6N	6P	6J	6K
PB25	LCD42	17	6Q	6G	6H	6A
PB24	LCD24	18	6D	6E	6F	COL4
PB23	LCD41	19	P5	5C	5M	5B
PB22	LCD40	20	5N	5P	5J	5K
PB21	LCD39	21	5Q	5G	5H	5A
PB20	LCD23	22	5D	5E	5F	COL3
PB19	LCD20	23	P4	4C	4M	4B
PB18	LCD19	24	4N	4P	4J	4K
PB17	LCD18	25	P1	1C	1M	1B
PB13	LCD38	26	1N	1P	1J	1K
PB12	LCD37	27	1Q	1G	1H	1A
PB11	LCD36	28	1D	1E	1F	DP

## 3 ソフトウェア

### 3.1 ソフトウェア開発オプション

LP-MSPM0L2117 を使用してプロトタイプを作成する方法は複数あります：

1. **CCS Cloud** – このオプションを選択すると、最小限のインストールで迅速に開発を開始できます。
2. **CCS Theia** – オフラインで作業して、デバッグ機能にフルアクセスするにはこのオプションを選択します。使用を開始するには **CCS Theia** の資料を参照してください。

### 3.2 CCS Cloud

1. [dev.ti.com](https://dev.ti.com) にアクセスします。ユーザーは **CCS Cloud Agent** をインストールする必要があります。**CCS Cloud Agent** がまだインストールされていない場合は、手順に従ってこのインストールを完了してください。
2. micro-USB ケーブルを使用して LP-MSPM0L2117 を接続します。TI デベロッパゾーンは、LP-MSPM0L2117 が接続されたことを自動的に検出します。
3. ソフトウェアとサンプルの参照をクリックすると、MSPM0 SDK が新しいウィンドウで開きます。
4. 左側のバーで、Arm-based microcontrollers > Embedded Software > MSPM0 SDK > Examples > Development Tools > DriverLib > gpio\_toggle\_output > No RTOS > TI Clang Compiler > gpio\_toggle\_output の順に移動します。
5. 画面の右上隅にある **[Import]** ボタンをクリックします。この操作によりプロジェクトが **CCS Cloud** にインポートされ、新しいウィンドウが開きます。
6. **CCS Cloud** で、左側のバーにあるデバッグ アイコンをクリックして、デバッグ ビューを開きます。
7. **play** ボタンをクリックして、コードをデバイスに展開し、デバッグ セッションを開きます。デバッガは、既定でコードの最初の行で一時停止します。
8. **play** ボタンをクリックして、ソフトウェアの実行を開始します。
9. LP-MSPM0L2117 の RGB LED は点滅している必要があります。

これで、コードを変更するか別のサンプル コードをインポートすることで、プロトタイプ製作を開始する準備ができました。

## 4 ハードウェア設計ファイル

### 4.1 回路図

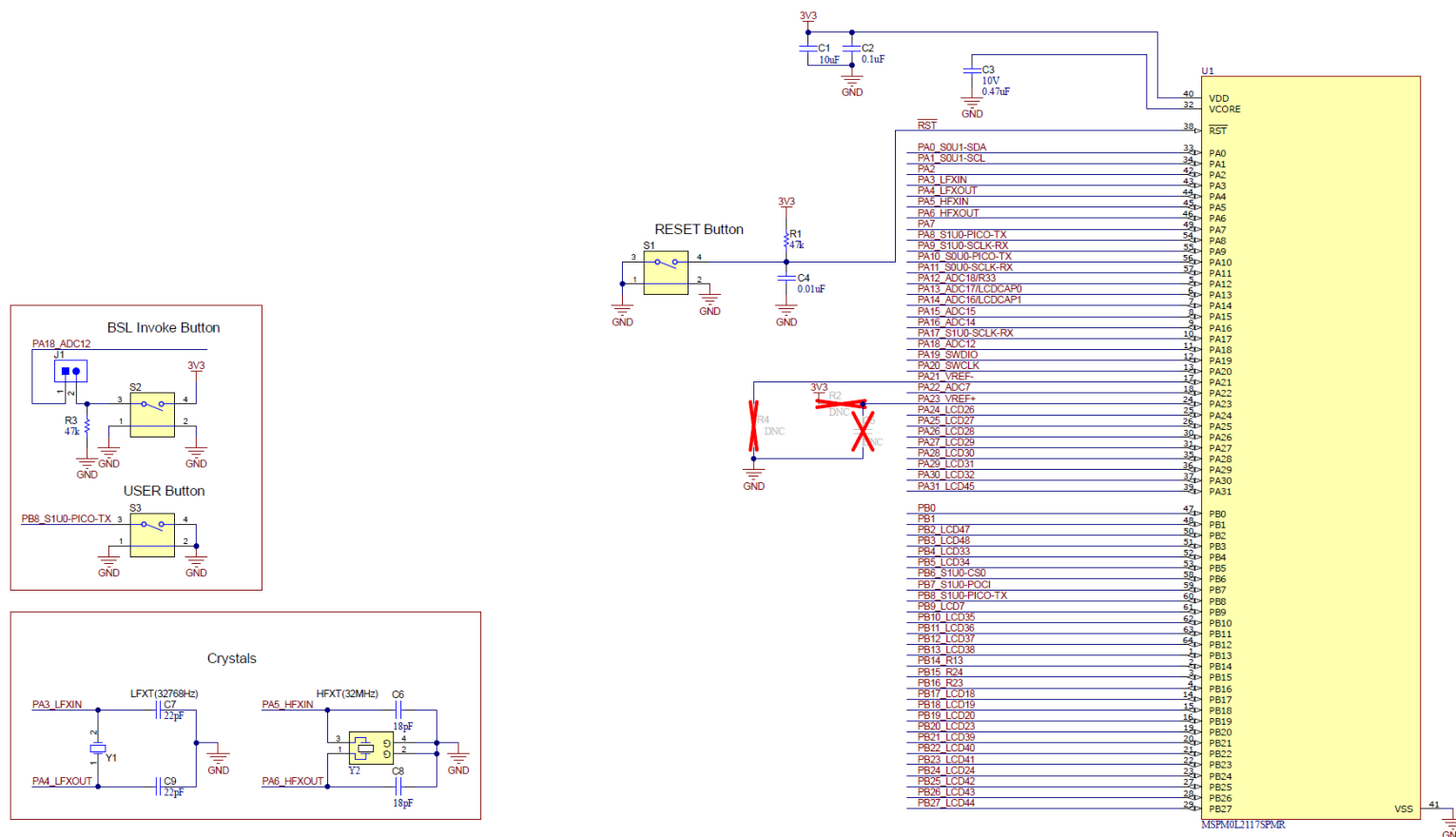


図 4-1. MSPM0L2117 ターゲットデバイスの回路図



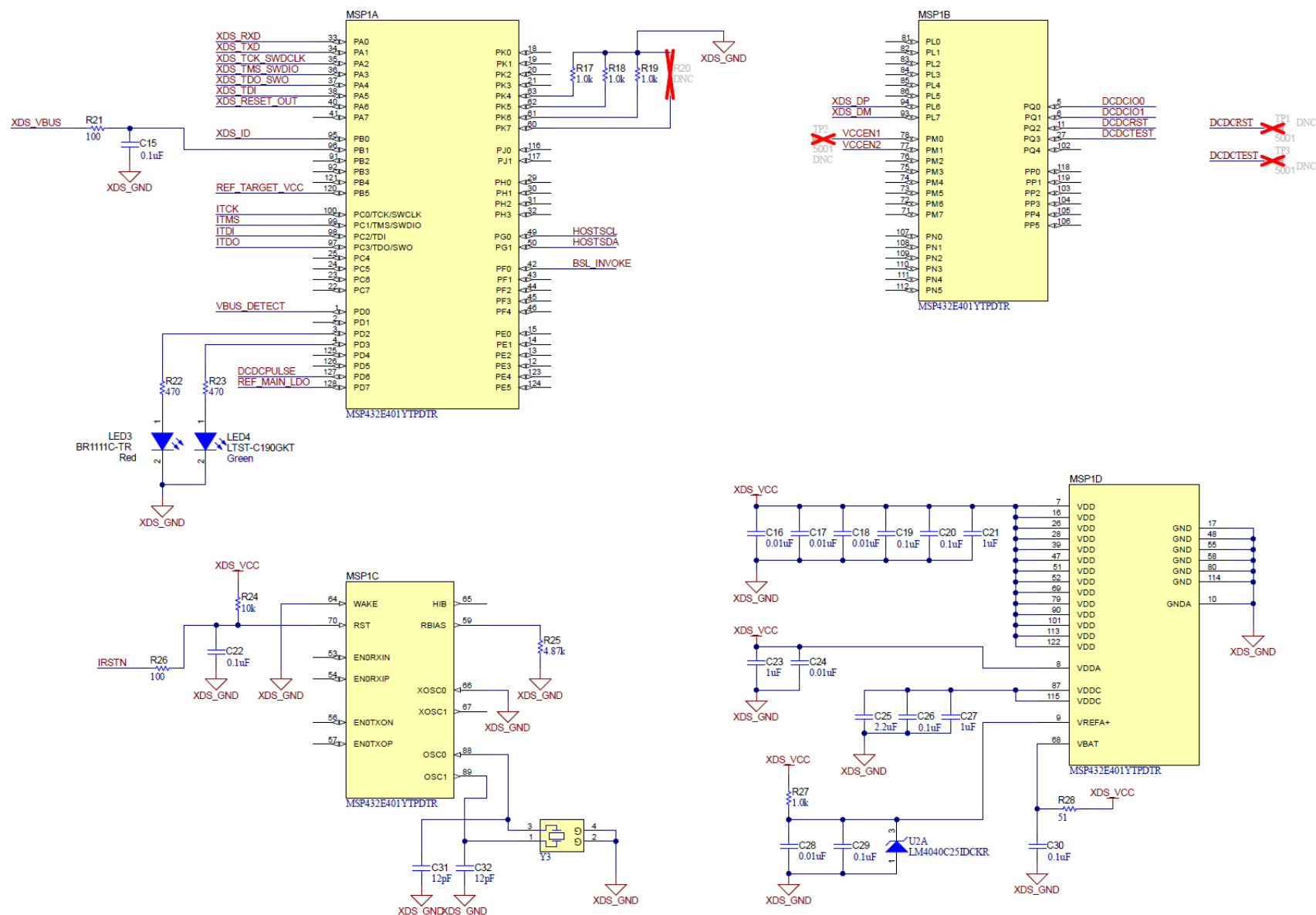
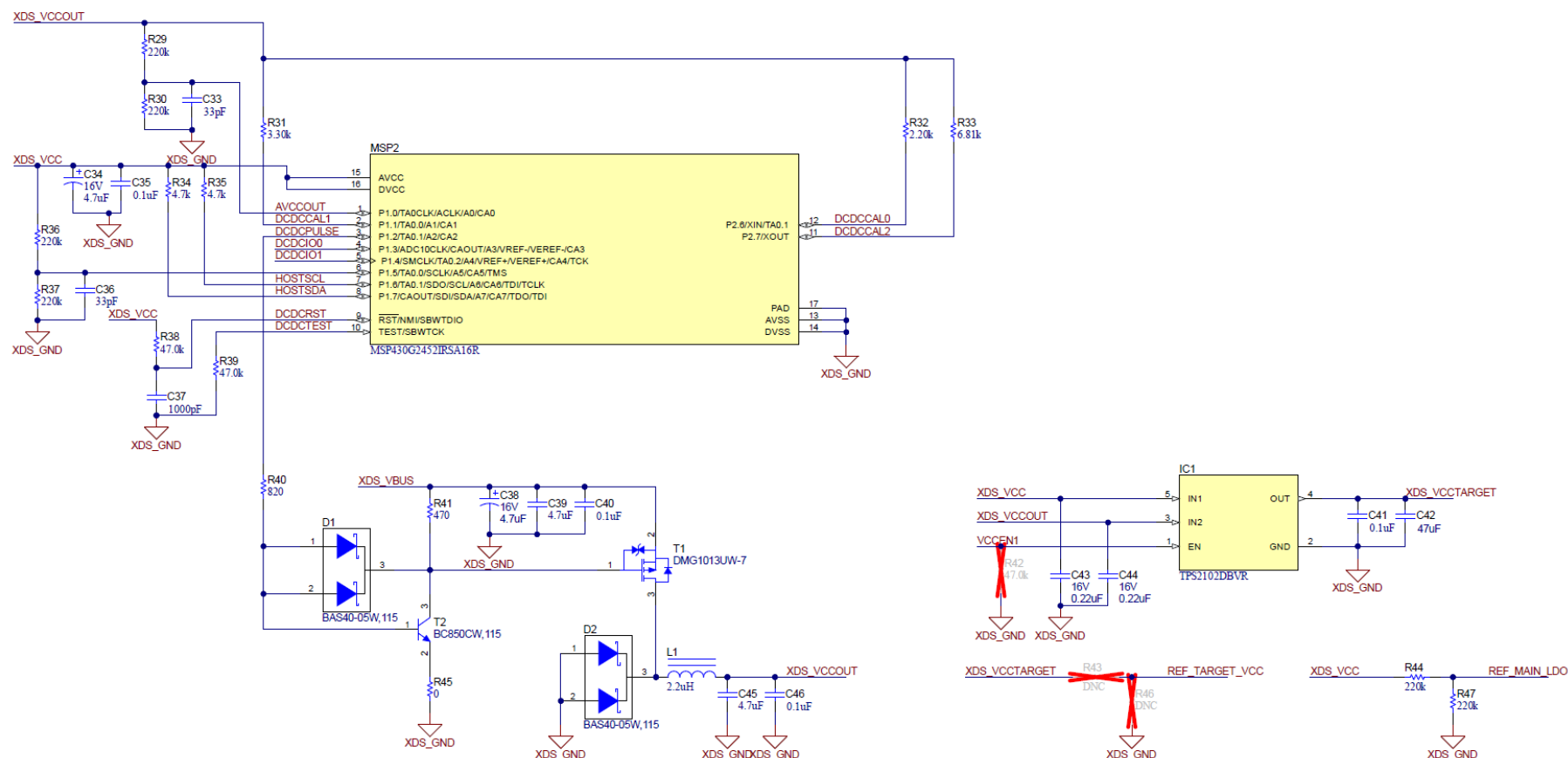


図 4-3. XDS110 デバッグ プローブの回路図

## Software-controlled DCDC converter

Energy measurement method protected under U.S. Patent Application 13/329,073 and subsequent patent applications



#### 図 4-4. XDS110 EnergyTrace™ の回路図

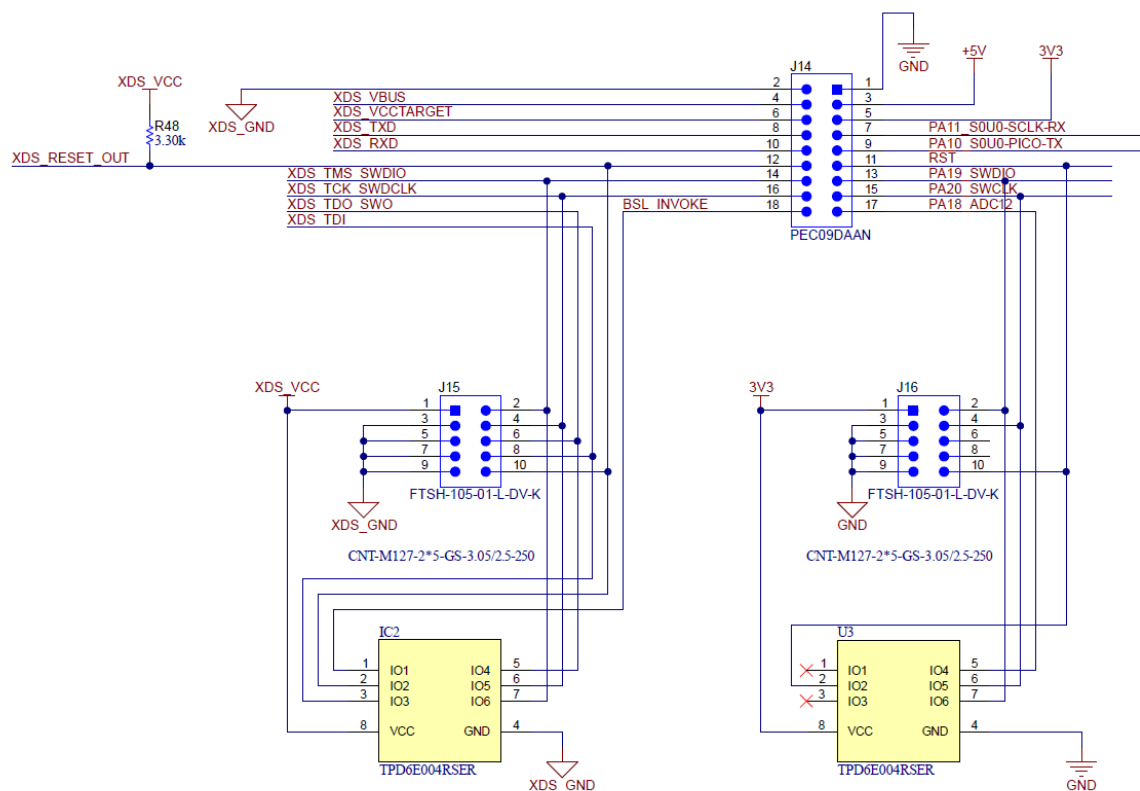


図 4-5. XDS110 ターゲット インターフェイスの回路図

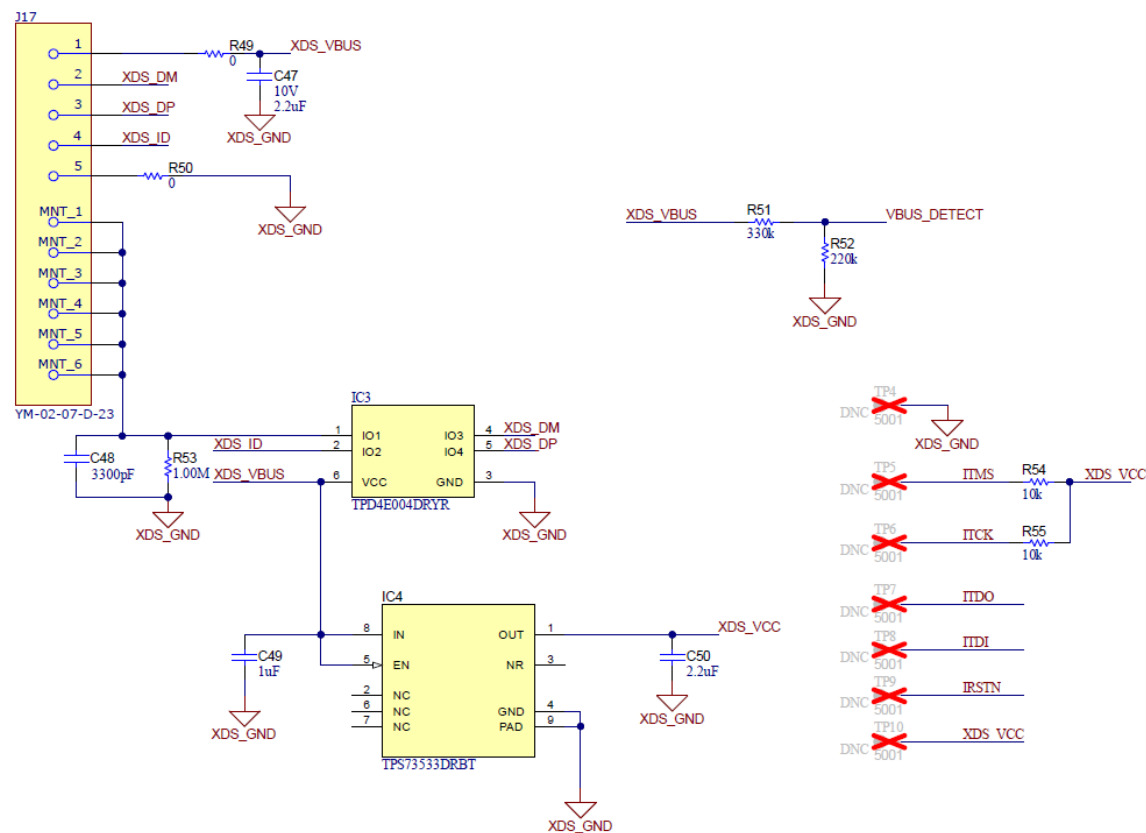


図 4-6. XDS110 USB 電源回路図

## 4.2 PCB の層数

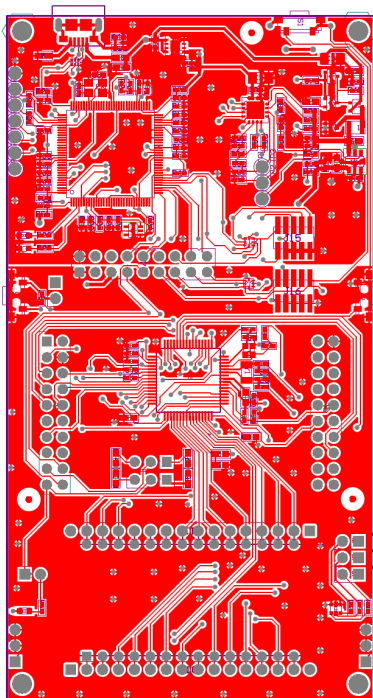


図 4-7. PCB の最上層

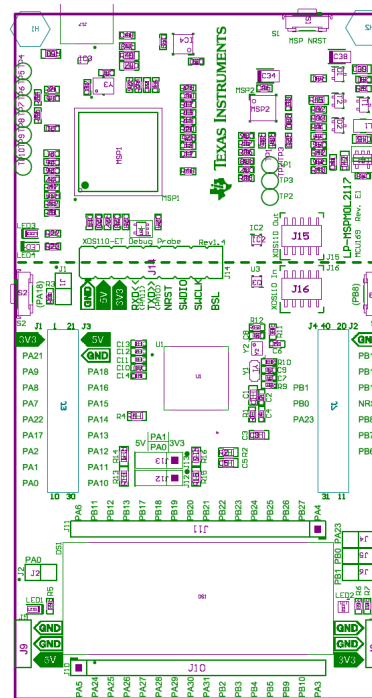


図 4-8. PCB 上面オーバーレイ

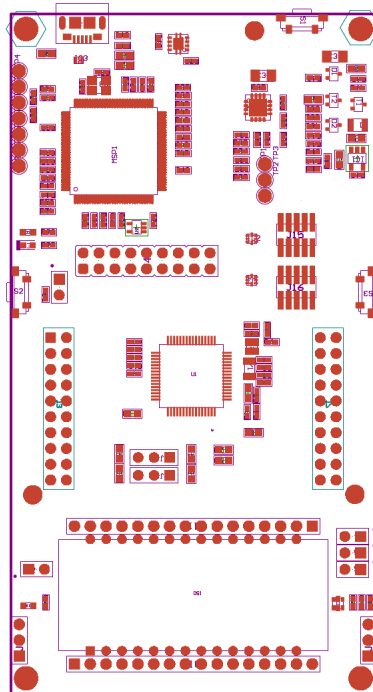


図 4-9. PCB の上面半田付け

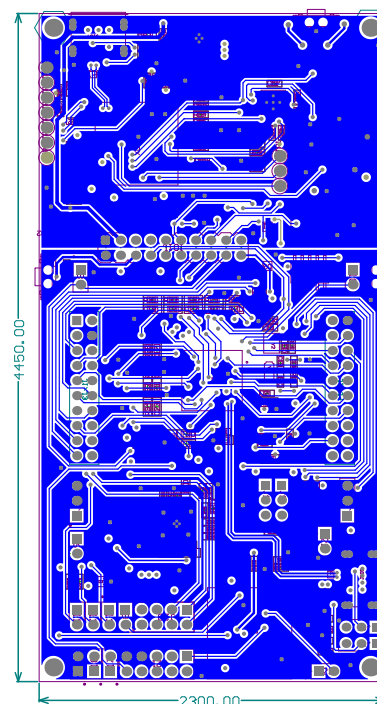


図 4-10. PCB 底面図

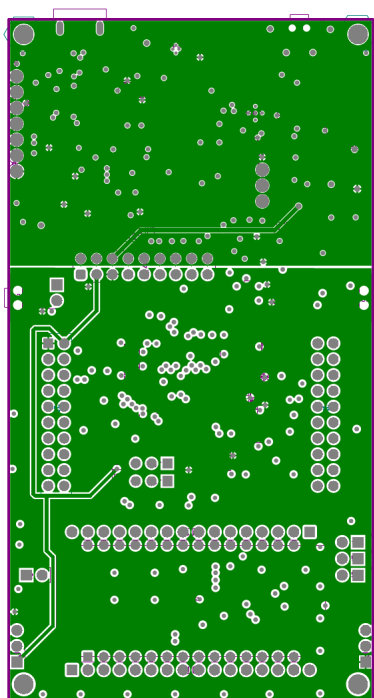


図 4-11. PCB の VCC プレーン

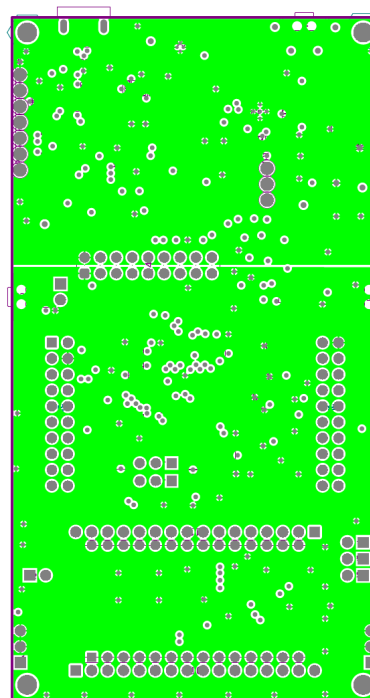


図 4-12. PCB の GND プレーン

## 4.3 部品表 (BOM)

表 4-1. 部品表

記号	数量	値	説明	部品番号	メーカー
!PCB1	1		プリント基板	MCU128	任意
C1	1	10μF	CAP、CERM、10μF、6.3V、±20%、X5R、0603	GRM188R60J106ME84	MuRata
C2	1	0.1μF	CAP、CERM、0.1μF、50V、±20%、X5R、0402	GRM155R61H104ME14D	MuRata
C3	1	0.47μF	CAP、CERM、0.47μF、10V、±10%、X5R、0603	C0603C474K8PACTU	Kemet
C4	1	0.01μF	CAP、CERM、0.01μF、16V、±10%、X5R、0402	GRM155R61C103KA01D	MuRata
C6	1	18pF	CAP、CERM、18pF、50V、±5%、C0G/NP0、0402	CL05C180JB5NNNC	Samsung Electro-Mechanics
C7	1	22pF	CAP、CERM、22pF、50V、±5%、C0G/NP0、0402	GRM1555C1H220JA01D	MuRata
C8	1	18pF	CAP、CERM、18pF、50V、±5%、C0G/NP0、0402	CL05C180JB5NNNC	Samsung Electro-Mechanics
C9	1	22pF	CAP、CERM、22pF、50V、±5%、C0G/NP0、0402	GRM1555C1H220JA01D	MuRata
C15	1	0.1μF	CAP、CERM、0.1μF、6.3V、±10%、X7R、0402	GRM155R70J104KA01D	MuRata
C16	1	0.01μF	CAP、CERM、0.01μF、25V、±10%、X7R、0402	GRM155R71E103KA01D	MuRata
C17	1	0.01μF	CAP、CERM、0.01μF、25V、±10%、X7R、0402	GRM155R71E103KA01D	MuRata
C18	1	0.01μF	CAP、CERM、0.01μF、25V、±10%、X7R、0402	GRM155R71E103KA01D	MuRata
C19	1	0.1μF	CAP、CERM、0.1μF、6.3V、±10%、X7R、0402	GRM155R70J104KA01D	MuRata
C20	1	0.1μF	CAP、CERM、0.1μF、6.3V、±10%、X7R、0402	GRM155R70J104KA01D	MuRata
C21	1	1μF	CAP、CERM、1μF、25V、±10%、X5R、0402	C1005X5R1E105K050BC	TDK
C22	1	0.1μF	CAP、CERM、0.1μF、6.3V、±10%、X7R、0402	GRM155R70J104KA01D	MuRata
C23	1	1μF	CAP、CERM、1μF、25V、±10%、X5R、0402	C1005X5R1E105K050BC	TDK
C24	1	0.01μF	CAP、CERM、0.01μF、25V、±10%、X7R、0402	GRM155R71E103KA01D	MuRata
C25	1	2.2μF	CAP、CERM、2.2μF、6.3V、±10%、X5R、0402	GRM155R60J225KE95D	MuRata
C26	1	0.1μF	CAP、CERM、0.1μF、6.3V、±10%、X7R、0402	GRM155R70J104KA01D	MuRata
C27	1	1μF	CAP、CERM、1μF、25V、±10%、X5R、0402	C1005X5R1E105K050BC	TDK
C28	1	0.01μF	CAP、CERM、0.01μF、25V、±10%、X7R、0402	GRM155R71E103KA01D	MuRata
C29	1	0.1μF	CAP、CERM、0.1μF、6.3V、±10%、X7R、0402	GRM155R70J104KA01D	MuRata
C30	1	0.1μF	CAP、CERM、0.1μF、6.3V、±10%、X7R、0402	GRM155R70J104KA01D	MuRata
C31	1	12pF	CAP、CERM、12pF、50V、±5%、C0G/NP0、0402	GRM1555C1H120JA01D	MuRata
C32	1	12pF	CAP、CERM、12pF、50V、±5%、C0G/NP0、0402	GRM1555C1H120JA01D	MuRata
C33	1	33pF	CAP、CERM、33pF、50V、±5%、C0G/NP0、0402	GRM1555C1H330JA01D	MuRata
C34	1	4.7μF	CAP、TA、4.7μF、16V、±10%、4Ω、SMD	TAJA475K016RNJ	AVX

表 4-1. 部品表 (続き)

記号	数量	値	説明	部品番号	メーカー
C35	1	0.1μF	CAP、CERM、0.1μF、6.3V、±10%、X7R、0402	GRM155R70J104KA01D	MuRata
C36	1	33pF	CAP、CERM、33pF、50V、±5%、C0G/NP0、0402	GRM1555C1H330JA01D	MuRata
C37	1	1000pF	CAP、CERM、1000pF、50V、±10%、X7R、AEC-Q200 グレード 1、0402	GCM155R71H102KA37D	MuRata
C38	1	4.7μF	CAP、TA、4.7μF、16V、±10%、4Ω、SMD	TAJA475K016RNJ	AVX
C39	1	4.7μF	CAP、CERM、4.7μF、16V、±10%、X5R、0603	GRM188R61C475KAAJ	MuRata
C40	1	0.1μF	CAP、CERM、0.1μF、6.3V、±10%、X7R、0402	GRM155R70J104KA01D	MuRata
C41	1	0.1μF	CAP、CERM、0.1μF、6.3V、±10%、X7R、0402	GRM155R70J104KA01D	MuRata
C42	1	47μF	CAP、CERM、47μF、6.3V、±20%、X5R、0603	GRM188R60J476ME15D	MuRata
C43	1	0.22μF	CAP、CERM、0.22μF、16V、±10%、X7R、0402	GRM155R71C224KA12D	MuRata
C44	1	0.22μF	CAP、CERM、0.22μF、16V、±10%、X7R、0402	GRM155R71C224KA12D	MuRata
C45	1	4.7μF	CAP、CERM、4.7μF、16V、±10%、X5R、0603	GRM188R61C475KAAJ	MuRata
C46	1	0.1μF	CAP、CERM、0.1μF、6.3V、±10%、X7R、0402	GRM155R70J104KA01D	MuRata
C47	1	2.2μF	CAP、CERM、2.2μF、10V、±10%、X5R、0603	C0603C225K8PACTU	Kemet
C48	1	3300pF	CAP、CERM、3300pF、50V、±10%、X7R、0402	GRM155R71H332KA01D	MuRata
C49	1	1μF	CAP、CERM、1μF、25V、±10%、X5R、0402	C1005X5R1E105K050BC	TDK
C50	1	2.2μF	CAP、CERM、2.2μF、6.3V、±10%、X5R、0402	GRM155R60J225KE95D	MuRata
D1	1	40V	ダイオード、ショットキー、40V、0.12A、AEC-Q101、SOT-323	BAS40-05W、115	Nexperia
D2	1	40V	ダイオード、ショットキー、40V、0.12A、AEC-Q101、SOT-323	BAS40-05W、115	Nexperia
DS1	1		GDH-1638WP	GDH-1638WP	Xiamen Ocular Optics
FID1	1		フィデューシャル マーク。購入または取り付け不要。	該当なし	該当なし
FID2	1		フィデューシャル マーク。購入または取り付け不要。	該当なし	該当なし
FID3	1		フィデューシャル マーク。購入または取り付け不要。	該当なし	該当なし
H1	1		スペーサ サポート、ナイロン 66	MAE-10	Kang Yang
H2	1		スペーサ サポート、ナイロン 66	MAE-10	Kang Yang
IC1	1		2.7-4V デュアル入力/シングル出力 MOSFET、0.5A メイン/0.1A 補助入力、ロー イネーブル、通信温度、DBV0005A (SOT-23-5)	TPS2102DBVR	テキサス・インスツルメンツ
IC2	1		高速データ インターフェイス向けの低容量 ±15kV ESD 保護アレイ、6 チャネル、-40～+85°C、8 ピン UQFN (RSE)、グリーン (RoHS 対応、Sb/Br 不使用)	TPD6E004RSER	テキサス・インスツルメンツ

表 4-1. 部品表 (続き)

記号	数量	値	説明	部品番号	メーカー
IC3	1		高速データ インターフェイス向け ESD 保護アレイ、4 チャンネル、-40 ~ +85°C、6 ピン SON (DRY)、グリーン (RoHS 対応、Sb/Br 不使用)	TPD4E004DRYR	テキサス・インスツルメンツ
IC4	1		500mA、可変、低静止電流、低ノイズ、高 PSRR、単一出力 LDO レギュレータ、DRB0008A (VSON-8)	TPS73533DRBT	テキサス・インスツルメンツ
J1	1		ヘッダ、100mil、2x1、Tin、TH	90120-0122	Molex
J2	1		ヘッダ、100mil、2x1、Tin、TH	90120-0122	Molex
J3	1		レセプタクル、2.54mm、10x2、錫、TH	SSQ-110-03-T-D	Samtec
J4	1		ヘッダ、100mil、2x1、Tin、TH	90120-0122	Molex
J5	1		ヘッダ、100mil、2x1、Tin、TH	90120-0122	Molex
J6	1		ヘッダ、100mil、2x1、Tin、TH	90120-0122	Molex
J7	1		レセプタクル、2.54mm、10x2、錫、TH	SSQ-110-03-T-D	Samtec
J8	1		ヘッダ、100mil、3x1、Tin、TH	PEC03SAAN	Sullins Connector Solutions
J9	1		ヘッダ、100mil、3x1、Tin、TH	PEC03SAAN	Sullins Connector Solutions
J10	1		ヘッダ、100mil、16x1、金、TH	TSW-116-07-G-S	Samtec
J11	1		ヘッダ、100mil、16x1、金、TH	TSW-116-07-G-S	Samtec
J12	1		ヘッダ、100mil、3x1、Tin、TH	PEC03SAAN	Sullins Connector Solutions
J13	1		ヘッダ、100mil、3x1、Tin、TH	PEC03SAAN	Sullins Connector Solutions
J14	1		ヘッダ、2.54mm、9x2、錫、TH	PEC09DAAN	Sullins Connector Solutions
J15	1		ヘッダー (シュラウド付き)、1.27mm、5x2、金、SMT	FTSH-105-01-L-DV-K	Samtec
J16	1		ヘッダー (シュラウド付き)、1.27mm、5x2、金、SMT	FTSH-105-01-L-DV-K	Samtec
J17	1		Micro USB 5F B タイプ Smt	YM-02-07-D-23	Yang Ming
L1	1	2.2µH	インダクタ、巻線、セラミック、2.2uH、0.89A、0.13Ω、SMD	CBC2518T2R2M	Taiyo Yuden
LED1	1	赤	LED、赤、SMD	BR1111C-TR	Stanley Electric Co., LTD
LED2	1	RGB	LED、RGB、SMD	19-337/R6GHBHC-A01/2T	Everlight
LED3	1	赤	LED、赤、SMD	BR1111C-TR	Stanley Electric Co., LTD
LED4	1	緑	LED、緑、SMD	LTST-C190GKT	Lite-On
MSP1	1		MSP432E401YTPDT、PDT0128A (TQFP-128)	MSP432E401YTPDTR	テキサス・インスツルメンツ

**表 4-1. 部品表 (続き)**

記号	数量	値	説明	部品番号	メーカー
MSP2	1		MSP430G2x52, MSP430G2x12 ミックスド シグナル マイクロ ントローラ, RSA0016B (VQFN-16)	MSP430G2452IRSA16R	テキサス・インスツル メンツ
R1	1	47k	RES, 47k, 5%, 0.063W, 0402	CRCW040247K0JNED	Vishay-Dale
R3	1	47k	RES, 47k, 5%, 0.063W, 0402	CRCW040247K0JNED	Vishay-Dale
R5	1	470	RES, 470, 5%, 0.063W, 0402	CRCW0402470RJNED	Vishay-Dale
R6	1	220	RES, 220, 5%, 0.063W, 0402	CRCW0402220RJNED	Vishay-Dale
R7	1	330	RES, 330, 5%, 0.063W, 0402	CRCW0402330RJNED	Vishay-Dale
R8	1	330	RES, 330, 5%, 0.063W, 0402	CRCW0402330RJNED	Vishay-Dale
R13	1	4.7k	RES, 4.7k, 5%, 0.1W, 0603	RC0603JR-074K7L	Yageo
R14	1	4.7k	RES, 4.7k, 5%, 0.1W, 0603	RC0603JR-074K7L	Yageo
R15	1	2.2k	RES, 2.2k, 5%, 0.1W, 0603	RC0603JR-072K2L	Yageo
R16	1	2.2k	RES, 2.2k, 5%, 0.1W, 0603	RC0603JR-072K2L	Yageo
R17	1	1.0k	RES, 1.0k, 5%, 0.063W, 0402	CRCW04021K00JNED	Vishay-Dale
R18	1	1.0k	RES, 1.0k, 5%, 0.063W, 0402	CRCW04021K00JNED	Vishay-Dale
R19	1	1.0k	RES, 1.0k, 5%, 0.063W, 0402	CRCW04021K00JNED	Vishay-Dale
R21	1	100	RES, 0, 5%, 0.063W, AEC-Q200 グレード 100, 0402	CRCW0402100RJNED	Vishay-Dale
R22	1	470	RES, 470, 5%, 0.063W, 0402	CRCW0402470RJNED	Vishay-Dale
R23	1	470	RES, 470, 5%, 0.063W, 0402	CRCW0402470RJNED	Vishay-Dale
R24	1	10k	RES, 10k, 5%, 0.063W, 0402	CRCW040210K0JNED	Vishay-Dale
R25	1	4.87k	RES, 4.87k, 1%, 0.063W, AEC-Q200 グレード 0, 0402	CRCW04024K87FKED	Vishay-Dale
R26	1	100	RES, 100, 5%, 0.063W, 0402	CRCW0402100RJNED	Vishay-Dale
R27	1	1.0k	RES, 1.0k, 5%, 0.063W, 0402	CRCW04021K00JNED	Vishay-Dale
R28	1	51	RES, 0, 5%, 0.063W, AEC-Q200 グレード 51, 0402	CRCW040251R0JNED	Vishay-Dale
R29	1	220k	RES, 220k, 1%, 0.0625W, 0402	RC0402FR-07220KL	Yageo America
R30	1	220k	RES, 220k, 1%, 0.0625W, 0402	RC0402FR-07220KL	Yageo America
R31	1	3.30k	RES, 3.30k, 1%, 0.1W, AEC-Q200 グレード 0, 0402	ERJ-2RKF3301X	Panasonic
R32	1	2.20k	RES, 2.20k, 1%, 0.063W, 0402	CRCW04022K20FKED	Vishay-Dale
R33	1	6.81k	RES, 6.81k, 1%, 0.063W, 0402	CRCW04026K81FKED	Vishay-Dale
R34	1	4.7k	RES, 4.7k, 5%, 0.063W, 0402	CRCW04024K70JNED	Vishay-Dale
R35	1	4.7k	RES, 4.7k, 5%, 0.063W, 0402	CRCW04024K70JNED	Vishay-Dale
R36	1	220k	RES, 220k, 1%, 0.0625W, 0402	RC0402FR-07220KL	Yageo America
R37	1	220k	RES, 220k, 1%, 0.0625W, 0402	RC0402FR-07220KL	Yageo America

表 4-1. 部品表 (続き)

記号	数量	値	説明	部品番号	メーカー
R38	1	47.0k	RES、47.0k、1%、0.0625W、0402	RC0402FR-0747KL	Yageo America
R39	1	47.0k	RES、47.0k、1%、0.0625W、0402	RC0402FR-0747KL	Yageo America
R40	1	820	RES、820、1%、0.063W、0402	RC0402FR-07820RL	Yageo America
R41	1	470	RES、470、5%、0.063W、0402	CRCW0402470RJNED	Vishay-Dale
R44	1	220k	RES、220k、1%、0.0625W、0402	RC0402FR-07220KL	Yageo America
R45	1	0	RES、0、5%、0.1W、0603	RC0603JR-070RL	Yageo
R47	1	220k	RES、220k、1%、0.0625W、0402	RC0402FR-07220KL	Yageo America
R48	1	3.30k	RES、3.30k、1%、0.1W、AEC-Q200 グレード 0、0402	ERJ-2RKF3301X	Panasonic
R49	1	0	RES、0、5%、0.1W、0603	RC0603JR-070RL	Yageo
R50	1	0	RES、0、5%、0.1W、0603	RC0603JR-070RL	Yageo
R51	1	330k	RES、330k、1%、0.0625W、0402	RC0402FR-07330KL	Yageo America
R52	1	220k	RES、220k、1%、0.0625W、0402	RC0402FR-07220KL	Yageo America
R53	1	1.00Meg	RES、1.00 M、1%、0.063 W、0402	CRCW04021M00FKED	Vishay-Dale
R54	1	10k	RES、10k、5%、0.063W、0402	CRCW040210K0JNED	Vishay-Dale
R55	1	10k	RES、10k、5%、0.063W、0402	CRCW040210K0JNED	Vishay-Dale
S1	1		スイッチ、SPST、0.05A、12 VDC、SMD	1188E-1K2-V-TR	Diptronics
S2	1		スイッチ、SPST、0.05A、12 VDC、SMD	1188E-1K2-V-TR	Diptronics
S3	1		スイッチ、SPST、0.05A、12 VDC、SMD	1188E-1K2-V-TR	Diptronics
SH-J1	1	J101:1-2	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
SH-J2	1	J101:3-4	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
SH-J3	1	J101:5-6	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
SH-J4	1	J101:7-8	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
SH-J5	1	J101:9-10	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
SH-J6	1	J101:11-12	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
SH-J7	1	J101:12-13	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
SH-J8	1	J101:15-16	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
SH-J9	1	J101:17-18	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
SH-J10	1	J1:1-2	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
SH-J11	1	J2:1-2	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
SH-J12	1	J8:1-2	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
SH-J13	1	J15:1-2	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
SH-J14	1	J25:1-2	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec

**表 4-1. 部品表 (続き)**

記号	数量	値	説明	部品番号	メーカー
SH-J15	1	J27:1-2	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
SH-J16	1	J13:1-2	シャント、100mil、金メッキ、黒	SNT-100-BK-G	Samtec
T1	1	-20V	MOSFET、P-CH、-20V、-0.82A、SOT-323	DMG1013UW-7	Diodes Inc.
T2	1	45V	トランジスタ、NPN、45V、0.1A、SOT-323	BC850CW、115	NXP Semiconductor
U1	1		MSPM0L2117SPMR	MSPM0L2117SPMR	テキサス・インスツルメンツ
U2	1		高精度、低消費電力シャント電圧リファレンス、精度 0.5%、2.5 V、15ppm/°C、15mA、-40~+85°C、5 ピン SC70 (DCK)、グリーン (RoHS 対応、Sb/Br 不使用)	LM4040C25IDCKR	テキサス・インスツルメンツ
U3	1		高速データ インターフェイス向けの低容量 ±15kV ESD 保護アレイ、6 チャンネル、-40~+85°C、8 ピン UQFN (RSE)、グリーン (RoHS 対応、Sb/Br 不使用)	TPD6E004RSER	テキサス・インスツルメンツ
USB1	1		ケーブル、USB-A から micro USB-B、0.3m	AK67421-0.3	Assman WSW
Y1	1		クリスタル、32.768KHz、12.5pF、SMD	X1A0001410014	エプソン
Y2	1		クリスタル、32MHz、10pF、SMD	Q22FA1280009200	エプソン
Y3	1		クリスタル、16MHz、8pF、SMD	NX3225GA-16.000M-STD-CRG-1	NDK

## 5 追加情報

### 5.1 商標

LaunchPad™, EnergyTrace™, BoosterPack™, コード コンポーザー スタジオ™, and E2E™ are trademarks of Texas Instruments.

イーサネット™ is a trademark of ODVA, Inc.

HyperTerminal™ is a trademark of Hilgraeve, Inc.

Docklight™ is a trademark of Kickdrive Software Solutions and Flachmann und Heggelbacher GmbH & Co. KG. Arm®, Cortex®, Kiel®, and μVision® are registered trademarks of Arm Limited (or its subsidiaries or affiliates) in the US and/or elsewhere.

IAR 組込みワークベンチ® is a registered trademark of IAR Systems AB.

Mac® is a registered trademark of Apple Inc.

Linux® is a registered trademark of Linus Torvalds.

Windows® is a registered trademark of Microsoft Corporation.

Intel® is a registered trademark of Intel Corporation.

すべての商標は、それぞれの所有者に帰属します。

## 6 関連資料

### 6.1 補足事項

MSPM0 を始めるにあたって、次の項目は重要な学習資料です。

- [MSPM0 Academy](#)
- [MSPM0-SDK コードの例](#)
- [TI Precision Labs](#)

## STANDARD TERMS FOR EVALUATION MODULES

1. *Delivery:* TI delivers TI evaluation boards, kits, or modules, including any accompanying demonstration software, components, and/or documentation which may be provided together or separately (collectively, an "EVM" or "EVMs") to the User ("User") in accordance with the terms set forth herein. User's acceptance of the EVM is expressly subject to the following terms.
  - 1.1 EVMs are intended solely for product or software developers for use in a research and development setting to facilitate feasibility evaluation, experimentation, or scientific analysis of TI semiconductors products. EVMs have no direct function and are not finished products. EVMs shall not be directly or indirectly assembled as a part or subassembly in any finished product. For clarification, any software or software tools provided with the EVM ("Software") shall not be subject to the terms and conditions set forth herein but rather shall be subject to the applicable terms that accompany such Software
  - 1.2 EVMs are not intended for consumer or household use. EVMs may not be sold, sublicensed, leased, rented, loaned, assigned, or otherwise distributed for commercial purposes by Users, in whole or in part, or used in any finished product or production system.
2. *Limited Warranty and Related Remedies/Disclaimers:*
  - 2.1 These terms do not apply to Software. The warranty, if any, for Software is covered in the applicable Software License Agreement.
  - 2.2 TI warrants that the TI EVM will conform to TI's published specifications for ninety (90) days after the date TI delivers such EVM to User. Notwithstanding the foregoing, TI shall not be liable for a nonconforming EVM if (a) the nonconformity was caused by neglect, misuse or mistreatment by an entity other than TI, including improper installation or testing, or for any EVMs that have been altered or modified in any way by an entity other than TI, (b) the nonconformity resulted from User's design, specifications or instructions for such EVMs or improper system design, or (c) User has not paid on time. Testing and other quality control techniques are used to the extent TI deems necessary. TI does not test all parameters of each EVM. User's claims against TI under this Section 2 are void if User fails to notify TI of any apparent defects in the EVMs within ten (10) business days after delivery, or of any hidden defects with ten (10) business days after the defect has been detected.
  - 2.3 TI's sole liability shall be at its option to repair or replace EVMs that fail to conform to the warranty set forth above, or credit User's account for such EVM. TI's liability under this warranty shall be limited to EVMs that are returned during the warranty period to the address designated by TI and that are determined by TI not to conform to such warranty. If TI elects to repair or replace such EVM, TI shall have a reasonable time to repair such EVM or provide replacements. Repaired EVMs shall be warranted for the remainder of the original warranty period. Replaced EVMs shall be warranted for a new full ninety (90) day warranty period.

### **WARNING**

**Evaluation Kits are intended solely for use by technically qualified, professional electronics experts who are familiar with the dangers and application risks associated with handling electrical mechanical components, systems, and subsystems.**

**User shall operate the Evaluation Kit within TI's recommended guidelines and any applicable legal or environmental requirements as well as reasonable and customary safeguards. Failure to set up and/or operate the Evaluation Kit within TI's recommended guidelines may result in personal injury or death or property damage. Proper set up entails following TI's instructions for electrical ratings of interface circuits such as input, output and electrical loads.**

#### NOTE:

EXPOSURE TO ELECTROSTATIC DISCHARGE (ESD) MAY CAUSE DEGRADATION OR FAILURE OF THE EVALUATION KIT; TI RECOMMENDS STORAGE OF THE EVALUATION KIT IN A PROTECTIVE ESD BAG.

### 3 Regulatory Notices:

#### 3.1 United States

##### 3.1.1 Notice applicable to EVMs not FCC-Approved:

**FCC NOTICE:** This kit is designed to allow product developers to evaluate electronic components, circuitry, or software associated with the kit to determine whether to incorporate such items in a finished product and software developers to write software applications for use with the end product. This kit is not a finished product and when assembled may not be resold or otherwise marketed unless all required FCC equipment authorizations are first obtained. Operation is subject to the condition that this product not cause harmful interference to licensed radio stations and that this product accept harmful interference. Unless the assembled kit is designed to operate under part 15, part 18 or part 95 of this chapter, the operator of the kit must operate under the authority of an FCC license holder or must secure an experimental authorization under part 5 of this chapter.

##### 3.1.2 For EVMs annotated as FCC – FEDERAL COMMUNICATIONS COMMISSION Part 15 Compliant:

#### **CAUTION**

This device complies with part 15 of the FCC Rules. Operation is subject to the following two conditions: (1) This device may not cause harmful interference, and (2) this device must accept any interference received, including interference that may cause undesired operation.

Changes or modifications not expressly approved by the party responsible for compliance could void the user's authority to operate the equipment.

#### **FCC Interference Statement for Class A EVM devices**

*NOTE: This equipment has been tested and found to comply with the limits for a Class A digital device, pursuant to part 15 of the FCC Rules. These limits are designed to provide reasonable protection against harmful interference when the equipment is operated in a commercial environment. This equipment generates, uses, and can radiate radio frequency energy and, if not installed and used in accordance with the instruction manual, may cause harmful interference to radio communications. Operation of this equipment in a residential area is likely to cause harmful interference in which case the user will be required to correct the interference at his own expense.*

#### **FCC Interference Statement for Class B EVM devices**

*NOTE: This equipment has been tested and found to comply with the limits for a Class B digital device, pursuant to part 15 of the FCC Rules. These limits are designed to provide reasonable protection against harmful interference in a residential installation. This equipment generates, uses and can radiate radio frequency energy and, if not installed and used in accordance with the instructions, may cause harmful interference to radio communications. However, there is no guarantee that interference will not occur in a particular installation. If this equipment does cause harmful interference to radio or television reception, which can be determined by turning the equipment off and on, the user is encouraged to try to correct the interference by one or more of the following measures:*

- *Reorient or relocate the receiving antenna.*
- *Increase the separation between the equipment and receiver.*
- *Connect the equipment into an outlet on a circuit different from that to which the receiver is connected.*
- *Consult the dealer or an experienced radio/TV technician for help.*

#### 3.2 Canada

##### 3.2.1 For EVMs issued with an Industry Canada Certificate of Conformance to RSS-210 or RSS-247

#### **Concerning EVMs Including Radio Transmitters:**

This device complies with Industry Canada license-exempt RSSs. Operation is subject to the following two conditions:

(1) this device may not cause interference, and (2) this device must accept any interference, including interference that may cause undesired operation of the device.

#### **Concernant les EVMs avec appareils radio:**

Le présent appareil est conforme aux CNR d'Industrie Canada applicables aux appareils radio exempts de licence. L'exploitation est autorisée aux deux conditions suivantes: (1) l'appareil ne doit pas produire de brouillage, et (2) l'utilisateur de l'appareil doit accepter tout brouillage radioélectrique subi, même si le brouillage est susceptible d'en compromettre le fonctionnement.

#### **Concerning EVMs Including Detachable Antennas:**

Under Industry Canada regulations, this radio transmitter may only operate using an antenna of a type and maximum (or lesser) gain approved for the transmitter by Industry Canada. To reduce potential radio interference to other users, the antenna type and its gain should be so chosen that the equivalent isotropically radiated power (e.i.r.p.) is not more than that necessary for successful communication. This radio transmitter has been approved by Industry Canada to operate with the antenna types listed in the user guide with the maximum permissible gain and required antenna impedance for each antenna type indicated. Antenna types not included in this list, having a gain greater than the maximum gain indicated for that type, are strictly prohibited for use with this device.

### Concernant les EVMs avec antennes détachables

Conformément à la réglementation d'Industrie Canada, le présent émetteur radio peut fonctionner avec une antenne d'un type et d'un gain maximal (ou inférieur) approuvé pour l'émetteur par Industrie Canada. Dans le but de réduire les risques de brouillage radioélectrique à l'intention des autres utilisateurs, il faut choisir le type d'antenne et son gain de sorte que la puissance isotrope rayonnée équivalente (p.i.r.e.) ne dépasse pas l'intensité nécessaire à l'établissement d'une communication satisfaisante. Le présent émetteur radio a été approuvé par Industrie Canada pour fonctionner avec les types d'antenne énumérés dans le manuel d'usage et ayant un gain admissible maximal et l'impédance requise pour chaque type d'antenne. Les types d'antenne non inclus dans cette liste, ou dont le gain est supérieur au gain maximal indiqué, sont strictement interdits pour l'exploitation de l'émetteur.

#### 3.3 Japan

3.3.1 *Notice for EVMs delivered in Japan:* Please see [http://www.tij.co.jp/sds/ti\\_ja/general/eStore/notice\\_01.page](http://www.tij.co.jp/sds/ti_ja/general/eStore/notice_01.page) 日本国内に輸入される評価用キット、ボードについては、次のところをご覧ください。

<https://www.ti.com/ja-jp/legal/notice-for-evaluation-kits-delivered-in-japan.html>

3.3.2 *Notice for Users of EVMs Considered "Radio Frequency Products" in Japan:* EVMs entering Japan may not be certified by TI as conforming to Technical Regulations of Radio Law of Japan.

If User uses EVMs in Japan, not certified to Technical Regulations of Radio Law of Japan, User is required to follow the instructions set forth by Radio Law of Japan, which includes, but is not limited to, the instructions below with respect to EVMs (which for the avoidance of doubt are stated strictly for convenience and should be verified by User):

1. Use EVMs in a shielded room or any other test facility as defined in the notification #173 issued by Ministry of Internal Affairs and Communications on March 28, 2006, based on Sub-section 1.1 of Article 6 of the Ministry's Rule for Enforcement of Radio Law of Japan,
2. Use EVMs only after User obtains the license of Test Radio Station as provided in Radio Law of Japan with respect to EVMs, or
3. Use of EVMs only after User obtains the Technical Regulations Conformity Certification as provided in Radio Law of Japan with respect to EVMs. Also, do not transfer EVMs, unless User gives the same notice above to the transferee. Please note that if User does not follow the instructions above, User will be subject to penalties of Radio Law of Japan.

【無線電波を送信する製品の開発キットをお使いになる際の注意事項】 開発キットの中には技術基準適合証明を受けていないものがあります。技術適合証明を受けていないもののご使用に際しては、電波法遵守のため、以下のいずれかの措置を取っていただく必要がありますのでご注意ください。

1. 電波法施行規則第6条第1項第1号に基づく平成18年3月28日総務省告示第173号で定められた電波暗室等の試験設備でご使用いただく。
2. 実験局の免許を取得後ご使用いただく。
3. 技術基準適合証明を取得後ご使用いただく。

なお、本製品は、上記の「ご使用にあたっての注意」を譲渡先、移転先に通知しない限り、譲渡、移転できないものとします。

上記を遵守頂けない場合は、電波法の罰則が適用される可能性があることをご留意ください。 日本テキサス・インスツルメンツ株式会社  
東京都新宿区西新宿 6 丁目 2 4 番 1 号  
西新宿三井ビル

3.3.3 *Notice for EVMs for Power Line Communication:* Please see [http://www.tij.co.jp/sds/ti\\_ja/general/eStore/notice\\_02.page](http://www.tij.co.jp/sds/ti_ja/general/eStore/notice_02.page)

電力線搬送波通信についての開発キットをお使いになる際の注意事項については、次のところをご覧ください。<https://www.ti.com/ja-jp/legal/notice-for-evaluation-kits-for-power-line-communication.html>

#### 3.4 European Union

3.4.1 *For EVMs subject to EU Directive 2014/30/EU (Electromagnetic Compatibility Directive):*

This is a class A product intended for use in environments other than domestic environments that are connected to a low-voltage power-supply network that supplies buildings used for domestic purposes. In a domestic environment this product may cause radio interference in which case the user may be required to take adequate measures.

#### 4 *EVM Use Restrictions and Warnings:*

4.1 EVMS ARE NOT FOR USE IN FUNCTIONAL SAFETY AND/OR SAFETY CRITICAL EVALUATIONS, INCLUDING BUT NOT LIMITED TO EVALUATIONS OF LIFE SUPPORT APPLICATIONS.

4.2 User must read and apply the user guide and other available documentation provided by TI regarding the EVM prior to handling or using the EVM, including without limitation any warning or restriction notices. The notices contain important safety information related to, for example, temperatures and voltages.

##### 4.3 *Safety-Related Warnings and Restrictions:*

4.3.1 User shall operate the EVM within TI's recommended specifications and environmental considerations stated in the user guide, other available documentation provided by TI, and any other applicable requirements and employ reasonable and customary safeguards. Exceeding the specified performance ratings and specifications (including but not limited to input and output voltage, current, power, and environmental ranges) for the EVM may cause personal injury or death, or property damage. If there are questions concerning performance ratings and specifications, User should contact a TI field representative prior to connecting interface electronics including input power and intended loads. Any loads applied outside of the specified output range may also result in unintended and/or inaccurate operation and/or possible permanent damage to the EVM and/or interface electronics. Please consult the EVM user guide prior to connecting any load to the EVM output. If there is uncertainty as to the load specification, please contact a TI field representative. During normal operation, even with the inputs and outputs kept within the specified allowable ranges, some circuit components may have elevated case temperatures. These components include but are not limited to linear regulators, switching transistors, pass transistors, current sense resistors, and heat sinks, which can be identified using the information in the associated documentation. When working with the EVM, please be aware that the EVM may become very warm.

4.3.2 EVMs are intended solely for use by technically qualified, professional electronics experts who are familiar with the dangers and application risks associated with handling electrical mechanical components, systems, and subsystems. User assumes all responsibility and liability for proper and safe handling and use of the EVM by User or its employees, affiliates, contractors or designees. User assumes all responsibility and liability to ensure that any interfaces (electronic and/or mechanical) between the EVM and any human body are designed with suitable isolation and means to safely limit accessible leakage currents to minimize the risk of electrical shock hazard. User assumes all responsibility and liability for any improper or unsafe handling or use of the EVM by User or its employees, affiliates, contractors or designees.

4.4 User assumes all responsibility and liability to determine whether the EVM is subject to any applicable international, federal, state, or local laws and regulations related to User's handling and use of the EVM and, if applicable, User assumes all responsibility and liability for compliance in all respects with such laws and regulations. User assumes all responsibility and liability for proper disposal and recycling of the EVM consistent with all applicable international, federal, state, and local requirements.

5. *Accuracy of Information:* To the extent TI provides information on the availability and function of EVMs, TI attempts to be as accurate as possible. However, TI does not warrant the accuracy of EVM descriptions, EVM availability or other information on its websites as accurate, complete, reliable, current, or error-free.

#### 6. *Disclaimers:*

6.1 EXCEPT AS SET FORTH ABOVE, EVMS AND ANY MATERIALS PROVIDED WITH THE EVM (INCLUDING, BUT NOT LIMITED TO, REFERENCE DESIGNS AND THE DESIGN OF THE EVM ITSELF) ARE PROVIDED "AS IS" AND "WITH ALL FAULTS." TI DISCLAIMS ALL OTHER WARRANTIES, EXPRESS OR IMPLIED, REGARDING SUCH ITEMS, INCLUDING BUT NOT LIMITED TO ANY EPIDEMIC FAILURE WARRANTY OR IMPLIED WARRANTIES OF MERCHANTABILITY OR FITNESS FOR A PARTICULAR PURPOSE OR NON-INFRINGEMENT OF ANY THIRD PARTY PATENTS, COPYRIGHTS, TRADE SECRETS OR OTHER INTELLECTUAL PROPERTY RIGHTS.

6.2 EXCEPT FOR THE LIMITED RIGHT TO USE THE EVM SET FORTH HEREIN, NOTHING IN THESE TERMS SHALL BE CONSTRUED AS GRANTING OR CONFERRING ANY RIGHTS BY LICENSE, PATENT, OR ANY OTHER INDUSTRIAL OR INTELLECTUAL PROPERTY RIGHT OF TI, ITS SUPPLIERS/LICENSORS OR ANY OTHER THIRD PARTY, TO USE THE EVM IN ANY FINISHED END-USER OR READY-TO-USE FINAL PRODUCT, OR FOR ANY INVENTION, DISCOVERY OR IMPROVEMENT, REGARDLESS OF WHEN MADE, CONCEIVED OR ACQUIRED.

7. *USER'S INDEMNITY OBLIGATIONS AND REPRESENTATIONS.* USER WILL DEFEND, INDEMNIFY AND HOLD TI, ITS LICENSORS AND THEIR REPRESENTATIVES HARMLESS FROM AND AGAINST ANY AND ALL CLAIMS, DAMAGES, LOSSES, EXPENSES, COSTS AND LIABILITIES (COLLECTIVELY, "CLAIMS") ARISING OUT OF OR IN CONNECTION WITH ANY HANDLING OR USE OF THE EVM THAT IS NOT IN ACCORDANCE WITH THESE TERMS. THIS OBLIGATION SHALL APPLY WHETHER CLAIMS ARISE UNDER STATUTE, REGULATION, OR THE LAW OF TORT, CONTRACT OR ANY OTHER LEGAL THEORY, AND EVEN IF THE EVM FAILS TO PERFORM AS DESCRIBED OR EXPECTED.

8. *Limitations on Damages and Liability:*

8.1 *General Limitations.* IN NO EVENT SHALL TI BE LIABLE FOR ANY SPECIAL, COLLATERAL, INDIRECT, PUNITIVE, INCIDENTAL, CONSEQUENTIAL, OR EXEMPLARY DAMAGES IN CONNECTION WITH OR ARISING OUT OF THESE TERMS OR THE USE OF THE EVMS, REGARDLESS OF WHETHER TI HAS BEEN ADVISED OF THE POSSIBILITY OF SUCH DAMAGES. EXCLUDED DAMAGES INCLUDE, BUT ARE NOT LIMITED TO, COST OF REMOVAL OR REINSTALLATION, ANCILLARY COSTS TO THE PROCUREMENT OF SUBSTITUTE GOODS OR SERVICES, RETESTING, OUTSIDE COMPUTER TIME, LABOR COSTS, LOSS OF GOODWILL, LOSS OF PROFITS, LOSS OF SAVINGS, LOSS OF USE, LOSS OF DATA, OR BUSINESS INTERRUPTION. NO CLAIM, SUIT OR ACTION SHALL BE BROUGHT AGAINST TI MORE THAN TWELVE (12) MONTHS AFTER THE EVENT THAT GAVE RISE TO THE CAUSE OF ACTION HAS OCCURRED.

8.2 *Specific Limitations.* IN NO EVENT SHALL TI'S AGGREGATE LIABILITY FROM ANY USE OF AN EVM PROVIDED HEREUNDER, INCLUDING FROM ANY WARRANTY, INDEMNITY OR OTHER OBLIGATION ARISING OUT OF OR IN CONNECTION WITH THESE TERMS, EXCEED THE TOTAL AMOUNT PAID TO TI BY USER FOR THE PARTICULAR EVM(S) AT ISSUE DURING THE PRIOR TWELVE (12) MONTHS WITH RESPECT TO WHICH LOSSES OR DAMAGES ARE CLAIMED. THE EXISTENCE OF MORE THAN ONE CLAIM SHALL NOT ENLARGE OR EXTEND THIS LIMIT.

9. *Return Policy.* Except as otherwise provided, TI does not offer any refunds, returns, or exchanges. Furthermore, no return of EVM(s) will be accepted if the package has been opened and no return of the EVM(s) will be accepted if they are damaged or otherwise not in a resalable condition. If User feels it has been incorrectly charged for the EVM(s) it ordered or that delivery violates the applicable order, User should contact TI. All refunds will be made in full within thirty (30) working days from the return of the components(s), excluding any postage or packaging costs.

10. *Governing Law:* These terms and conditions shall be governed by and interpreted in accordance with the laws of the State of Texas, without reference to conflict-of-laws principles. User agrees that non-exclusive jurisdiction for any dispute arising out of or relating to these terms and conditions lies within courts located in the State of Texas and consents to venue in Dallas County, Texas. Notwithstanding the foregoing, any judgment may be enforced in any United States or foreign court, and TI may seek injunctive relief in any United States or foreign court.

Mailing Address: Texas Instruments, Post Office Box 655303, Dallas, Texas 75265  
Copyright © 2023, Texas Instruments Incorporated

## 重要なお知らせと免責事項

TI は、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した TI 製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとし、TI は一切の責任を拒否します。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、[TI の総合的な品質ガイドライン](#)、[ti.com](#) または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2025, Texas Instruments Incorporated

最終更新日：2025 年 10 月